**Univerzitet u Sarajevu Elektrotehnički fakultet u Sarajevu Odsjek AiE**

**Objektno orijentisana analiza i dizajn**

**PROJEKTNI ZADATAK ZATVOR**

|  |  |  |
| --- | --- | --- |
| **Tim SLOM** | *Ime i prezime učesnika* | *Uloga u timu / zaduženje* |
| Faris Lemeš | Vođa tima, |
| Haris Suljić | Član, |
| Mia Muminović | Član, |
| Tarik Omeragić | Član |
|  | |

**IZVJEŠTAJ O AKTIVNOSTIMA**

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **Red.br.** | **Aktivnost** | **Učesnici** | **Datum, vrijeme i trajanje aktivnosti** | **Napomena** |
| 1. | Analiza sistema: identifikacija procesa i funkcionalnosti u sistemu, te određivanje aktera sistema. | Svi članovi | 7.3.2016.  12:00-14:00,  2 h |  |
| 2. | Dizajniranje Use Case dijagrama na osnovu analize sistema. | Svi članovi | 14.3.2016.  12:00-14:00,  2 h |  |
| 3. | Pisanje scenarija i toka događaja za Use Case dijagram. | Svi članovi | 14.3.2016.  14:00-15:00,  1 h | Kreirano je više scenarija na osnovu glavnog Use Case dijagrama. |
| 4. | Kreiranje dijagrama aktivnosti. | Svi članovi | 15.3.2016.  12:30-15:00,  2 h 30 min |  |
| 5. | Kreiranje dijagrama klasa i dizajn formi. | Svi članovi | 21.3.2016.  12:00-15:30,  3 h 30 min |  |
| 6. | Analiza SOLID principa na osnovu dijagrama klasa. | Svi članovi | 25.4.2016.  12:00-13:00,  1h |  |
| 7. | Redizajn dijagrama klasa tako da prati MVVM patern i ispravka prekršenih SOLID principa. | Svi članovi | 8.5.2016.  11:00-15:00,  4 h |  |
| 8. | Određivanje i kreiranje dizajn paterna na osnovu dijagrama klasa u MVVM paternu. | Svi članovi | 15.5.2016.  12:00-15:00,  3 h | Svaki član tima je kreirao po jedan dizajn patern. |
| 9. | Kreiranje dijagrama sekvenci na osnovu dijagrama klasa u MVVM paternu. | Svi članovi | 23.5.2016.  12:00-14:00,  2 h |  |
| 10. | Kreiranje dijagrama komponenti, paketa i raspoređivanja na osnovu dijagrama klasa u MVVM paternu. | Svi članovi | 28.5.2016.  11:00-13:00,  2h |  |
| 11. | Rad na projektu | Svi članovi | 28.6.2016.  13:00-17:00,  4 h | Programiranje. |
| 12. | Rad na projektu | Svi članovi | 29.6.2016.  11:00-18:00  7 h | Programiranje. |
| 13. | Rad na projektu | Svi članovi | 30.6.2016.  12:00-18:00  6 h | Programiranje i implementacija hardvera. |
| 14. | Rad na projektu | Svi članovi | 31.6.2016.  12:00-19:00  7 h | Programiranje, testiranje i dodatne ispravke. |
| 15. | Rad na projektu | Svi članovi | 4.6.2016.  12:00-15:00  3h | Dorada projekta |
| 16. | Rad na projektu | Svi članovi | 5.6.2016.  10:00 – 14:00  4h | Finalne ispravke i adaptive layout |

**UKUPNO: 54 h**

Asistent: