

1. CMOS インバータの回路図を書きなさい。[2]

ノート参考

2. 入力端子が電源 V_{DD} に繋がっている場合、p-MOSFET はオン状態かオフ状態か答えよ。
[2]

オフ状態

3. 入力端子が電源 V_{DD} に繋がっている場合、n-MOSFET のドレインソース間電圧はいくつか答えよ。[2]

0 V

4. 貫通電流とは何か答えよ。[2]

High(“1”)から Low(“0”), またはその逆に遷移するときに, P チャネル MOSFET と N チャネル MOSFET の両方が導通する瞬間がある. そのときに流れる電流が貫通電流である.

5. CMOS インバータの論理回路での役割を答えよ。[2]

否定, NOT