Министерство образования Республики Беларусь Учреждение образования «Белорусский государственный университет информатики и радиоэлектроники»

информатики и радиоэлектроники//
Кафедра ЭВМ
• •
Отчет по лабораторной работе № 3
Тема: «Исследование схем на основе операционного усилителя»

Выполнил:

Проверил:

1. ЦЕЛЬ РАБОТЫ

Изучить работу операционного усилителя.

2. ИСХОДНЫЕ ДАННЫЕ К РАБОТЕ

Для выполнения работы используется аппаратно-технические средства:

- макетная станция NI ELVIS;
- модуль Lab6A (рисунок 2).



Рисунок 2 - Внешний вид модуля Lab6A для исследования схем на основе операционного усилителя

Для достижения поставленной цели необходимо решить следующие задачи:

- получить передаточную характеристику инвертирующего усилителя;
 - исследовать работу инвертирующего усилителя;
- получить передаточную характеристику неинвертирующего усилителя;
 - исследовать работу неинвертирующего усилителя;
 - исследовать работу интегратора напряжения;
 - исследовать работу дифференциатора напряжения.

3. ТЕОРЕТИЧЕСКИЕ СВЕДЕНИЯ

3.1 Описание и устройство операционного усилителя

Операционный усилитель (ОУ) — полупроводниковый прибор, предназначенный для усиления напряжения и обеспечивающий выполнение различных операций по преобразованию аналоговых электрических сигналов:

усиление, сложение, вычитание, интегрирование, дифференцирование и т.д. Возможность выполнения этих операций ОУ определяется наличием цепей положительной и/или отрицательной обратной связи, в состав которых могут входить сопротивления, емкости, индуктивности, диоды, стабилитроны, транзисторы и некоторые другие электронные элементы.

Типовой ОУ представляет собой дифференциальный усилитель с очень высоким коэффициентом усиления. На рисунке 3.1. показано условное обозначение ОУ на принципиальных схемах.

Поскольку ОУ используются как преобразователи сигналов к их характеристикам предъявляются определенные требования. В основном эти требования сводятся к тому, чтобы характеристики, наилучшим образом соответствовали характеристикам идеального ОУ. Идеальный операционный усилитель обладает следующими свойствами:

- коэффициент передачи ОУ без обратной связи равен бесконечности;
- входной ток равен нулю;
- напряжение смещения и ток смещения нуля на выходе ОУ равны нулю;
 - входное сопротивление ОУ равно бесконечности;
 - выходное сопротивление ОУ равно нулю.

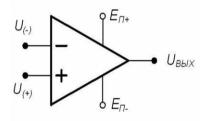


Рисунок 3.1 – Условное обозначение ОУ

Модель идеального ОУ может успешно применяться для вывода математических соотношений, описывающих работу реальных ОУ в различных режимах.

Выходное напряжение ОУ определяется выражением:

$$U_{BbIX} = -A (U_{-} - U_{+}) = -A (DU)$$
 (3.1)

где A - коэффициент передачи усилителя, не охваченного обратной связью; U_- - напряжение на инвертиртирующем входе; U_+ - напряжение на не инвертиртирующем входе.

Знак минус перед коэффициентом передачи (A) показывает, что выходное напряжение отрицательно. Коэффициент передачи (A) можно определить как отношение величины выходного напряжения ($U_{\rm BbIX}$) к разности значений входных напряжений DU. Коэффициент передачи реальных ОУ на

постоянном токе колеблется в пределах от 10000 до 2000000.

Большинство ОУ имеют биполярный выход. Это означает, что выходной сигнал может иметь как положительную, так и отрицательную полярность. Поэтому для нормальной работы ОУ требуются два источника питания.

Выходное напряжение никогда не может превысить напряжение питания (U_{Π} -< U_{BblX} < $U_{\Pi+}$). Как правило, максимальное выходное напряжение ОУ на доли вольта меньше напряжения питания. Это ограничение известно, как напряжение ограничения (положительное U_{orp} + и отрицательное U_{orp} -).

3.2 Схемы с ОУ, охваченные обратной связью

При высоком значении коэффициента передачи достаточно трудно управлять усилителем и удерживать его от насыщения. С помощью определенных внешних цепей часть выходного сигнала можно направить обратно на вход, т.е. организовать обратную связь. Применяя отрицательную обратную связь, когда сигнал с выхода усилителя приходит на вход в противофазе с входным сигналом, можно сделать усилитель стабильным. Эта конфигурация называется усилителем, охваченным обратной связью (или, что тоже, с замкнутой цепью обратной связи). Применение цепи обратной связи приводит к снижению коэффициента передачи по сравнению с усилителем, не охваченным обратной связью (А), однако схема становится стабильной. Обычно схемы включения ОУ с замкнутой цепью обратной связи имеют коэффициент передачи от 10 до 1000, т.е. меньше, чем коэффициент передачи ОУ, не охваченного обратной связью, более чем в тысячу раз. Если обратная связь положительна, усилитель переходит в режим генерирования колебаний, т.е. становится автогенератором.

3.3 Инвертирующий усилитель

Схема включения ОУ, показанная на рис. 3.2, применяется на практике чаще всего. Цепь обратной связи в этом случае представляет собой единственный резистор R_{OC} , который служит для передачи части выходного сигнала обратно на вход. Тот факт, что резистор соединен с инвертирующим входом, указывает на отрицательный характер обратной связи. Входное напряжение (U_1) вызывает протекание входного тока i_1 через резистор R_1 . Обратите внимание на то, что входное напряжение ОУ (DU) имеет дифференциальный характер, т.к. фактически это разность напряжений на неинвертирующем (+)инвертирующем И (-) входах усилителя. Положительный вход ОУ чаще всего заземляют.

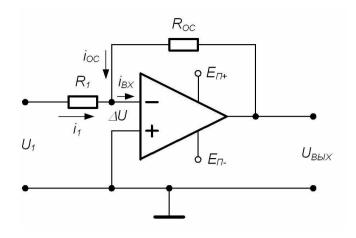


Рис. 3.2 – Принципиальная схема инвертирующего усилителя на ОУ

Применяя правила Кирхгофа, для схемы рис.3.2 можно составить следующие уравнения:

$$U_1 = i_1 R_C + \Delta U, \qquad (3.2)$$

$$U_{BbIX} = -i_{OC} * R_{OC} + \Delta U, \qquad (3.3)$$

$$i_1 = -U_{0C} + i_{BX},$$
 (3.4)

$$U_{BbIX} = -A * \Delta U. \tag{3.5}$$

Решая эти уравнения совместно, можно получить следующее выражение:

$$U_{\text{BbIX}} = (i_{\text{BX}} - \frac{U_1}{R_1}) * Z$$
 (3.6)

где Z – полное сопротивление цепи обратной связи:

$$\frac{1}{Z} = \frac{1}{R_{OC}} + \frac{1}{A * R_1} + \frac{1}{A * R_{OC}}$$
(3.7)

Сопротивления входного резистора и резистора цепи обратной связи обычно большие (десятки кОм), а коэффициент передачи ОУ очень высокий (A > 100000), таким образом, полное сопротивление цепи обратной связи с высокой точностью можно считать равным $Z = R_{\rm OC}$. Кроме того, величина DU обычно очень мала (несколько мкВ) и если значение входного сопротивления ОУ ($Z_{\rm BX}$) высокое (обычно около 10 МОм), то тогда входной ток ($I_{\rm BX} = DU/Z_{\rm BX}$) чрезвычайно мал и им можно пренебречь. С учетом сказанного выходное напряжение будет равно:

$$U_{BMX} = -(R_{OC}/R_1)U_1 = -K * U1,$$
 (3.8)

где К – коэффициент передачи усилителя, охваченного обратной связью.

Знак минус в выражении (3.8) означает, что выходной сигнал имеет полярность противоположную входному сигналу, т.е. инвертирован относительно него, поэтому такой усилитель называют инвертирующим усилителем. Следует обратить внимание, что коэффициент передачи ОУ, охваченного обратной связью, можно регулировать посредством выбора сопротивлений двух резисторов, R_1 и R_{OC} .

3.4 Неинвертирующий усилитель

Неинвертирующий усилитель можно получить путем заземления входного сопротивления R_1 в схеме инвертирующего усилителя. При этом входной сигнал должен подаваться на неинвертирующий вход (рисунок 3.3).

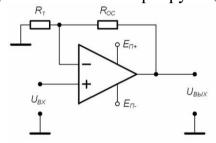


Рисунок 3.3 – Принципиальная схема неинвертирующего усилителя на ОУ

Напряжение обратной связи снимается с делителя напряжения, который образован резистором обратной связи R_{OC} и резистором входного контура R_1 . Это напряжение $U_{(-)}$ равно:

$$U - = \left[\frac{R_1}{R_1 + R_{0C}} \right] U_{\text{BbIX}}. \tag{3.9}$$

Для идеального ОУ входное дифференциальное напряжение DU равно нулю, следовательно $U_{BX} = U_{-}$ и выражение (6.8) можно представить в виде:

$$U_{\text{Bbix}} = \left(1 + \frac{R_{\text{OC}}}{R_1}\right) U_{\text{Bx}}.$$
 (3.10)

Этим уравнением определяется назначение усилителя — усиливать, не изменяя знака входного сигнала. Коэффициент усиления с контуром обратной связи равен $K = (1+R_{OC}/R_1)$. Можно показать, что входной импеданс такой схемы $Z_{\rm BX}$ очень большой и выражается формулой:

$$Z_{BX} \approx Z_{BX} * \left[\frac{R_1}{R_1 + R_{OC}} \right] A,$$
 (3.11)

где ${Z_{BX}}^*$ – входной импеданс реального ОУ (порядка 10 МОм).

Также легко показать, что выходной импеданс схемы $Z_{\rm BЫX}$ стремится к нулю, если коэффициент усиления ОУ с разорванной петлей ОС становится очень большим. Таким образом, операционный усилитель, используемый в неинвертирующей схеме, может являться буфером между схемами на входе и выходе.

Особым является случай, когда $R_{OC} = 0$, а резистор R_1 во входной цепи отсутствует (рис.3.4). При этом $U_{Bx} = U_{Bx}$, $Z_{Bx} = Z_{BX}^* \cdot A$, $Z_{Bыx} = Z_{BX}^* \cdot A$ где Z_{Bbx}^* - выходной импеданс реального ОУ. Такая схема называется повторителем напряжения, т.к. коэффициент усиления по напряжению для нее равен 1. Эта схема используется для преобразования импеданса и может иметь большой коэффициент усиления по мощности (рисунок 3.4).

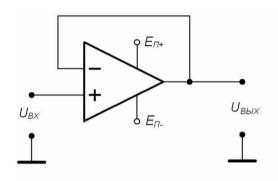


Рисунок 3.4 – Принципиальная схема повторителя напряжения на ОУ

3.5 Дифференциальный усилитель

Дифференциальная схема на основе ОУ (рисунок 3.5) обеспечивает усиление сигналов на каждом из дифференциальных входов в R_{OC}/R_1 раз. В результате выходное напряжение оказывается равным разности напряжений между двумя входными сигналами, умноженной на коэффициент передачи:

$$U_{\text{BMX}} = \left(\frac{R_{0C}}{R_1}\right) (U_2 - U_1).$$
 (3.12)

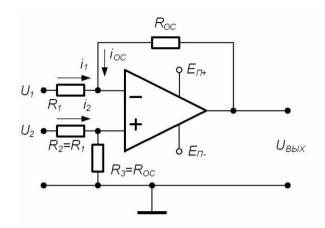


Рисунок 3.5 – Принципиальная схема дифференциального усилителя на ОУ

Выведем уравнение (3.11). Используя предположение об идеальности ОУ, можно записать следующее выражение для напряжения на неинвертирующем входе:

$$U(+) = \left[\frac{R_{0C}}{R_1 + R_{0C}}\right] U_2. \tag{3.13}$$

Из уравнения входного контура 1 имеем:

$$i_1 = \frac{[U_1 - U(+)]}{R_1}.$$
 (3.14)

Для выходного контура:

$$i_{OC} = -\frac{[U_{BMX} - U(+)]}{R_{OC}}.$$
 (3.15)

Уравнение для суммирующей точки:

$$i_1 = i_{0C}$$
. (3.16)

Подставляя выражения (3.14) и (3.15) в уравнение (3.16) и исключая $U_{(+)}$, после преобразования получим уравнение (3.12).

3.5 Суммирующая схема

Суммирующая схема на основе ОУ – это модификация инвертирующей

схемы для двух или более входных сигналов. Каждое входное напряжение U_i подается на инвертирующий вход через соответствующий резистор R_i (рисунок 3.6).

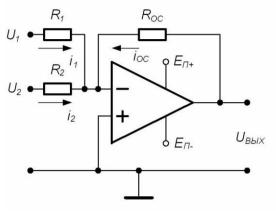


Рисунок 3.6 – Принципиальная схема сумматора на основе ОУ

В соответствии со вторым законом Кирхгофа сумма всех токов, текущих через узел, равна нулю, поэтому в точке $U_{(-)}$ уравнение токов для узла имеет вид:

$$i_1 + i_2 + i_{00} = 0,$$
 (3.17)

Для идеального ОУ входной ток и ток смещения равны нулю. Запишем выражения для токов:

$$i_1 = U_1/R_1$$
, (3.18)

$$i_2 = U_2/R_2$$
, (3.19)

$$i_{OC} = -(U_{BMX}/R_{oc}),$$
 (3.20)

Подставляя полученные выражения в (3.16) получим:
$$U_{\text{вых}} = -R_{\text{oc}} \left(\frac{U_1}{R_1} \right) - R_{\text{oc}} \left(\frac{U_2}{R_2} \right), \tag{3.21}$$

Если $R_1 = R_2 = R$, то уравнение для схемы сумматора имеет вид:

$$U_{\text{вых}} = -R_{\text{oc}}/R(U_1 + U_2), \tag{3.22}$$

3.7 Интегрирующая схема

Схема интегратора на основе ОУ получается путем замены в инвертирующей схеме резистора обратной связи на конденсатор (рисунок 3.7).

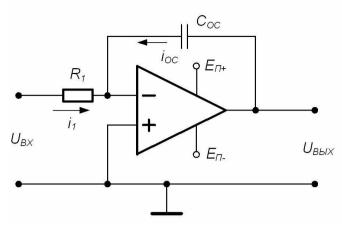


Рисунок 3.7 – Принципиальная схема интегратора на основе ОУ

Известно, что заряд на конденсаторе Q и ток через него $i_{\rm C}$ определяются выражениями:

$$Q = CU, (3.23)$$

$$i_{c} = \frac{dQ}{dt}.$$
(3.24)

С учетом этих соотношений для схемы, изображенной на рисунке 3.7, получим:

$$i_{OC} = C_{oc}(dU_{BMX}/dt), \qquad (3.25)$$

Для идеального ОУ $i_{OC} = U_{BX}/R_1$ и $i_1 = i_{OC}$, отсюда:

$$U_{\text{BX}}/R_1 = -C_{\text{oc}} \left(\frac{d U_{\text{BX}}}{d t} \right) \tag{3.26}$$

или в интегральной форме:

$$U_{BbIX} = -\frac{1}{R_1 * C_{oc}} \int_{0}^{T_H} U_{Bx} dt$$
 (3.27)

где $T_{\text{И}}$ – время интегрирования.

Таким образом, значение напряжения на выходе интегратора пропорционально интегралу от входного напряжения, а масштабный коэффициент равен $1/R_1C_{OC}$ и имеет размерность сек⁻¹.

Если входное напряжение постоянно, то выражение (3.26) принимает вид:

$$U_{\text{BbIX}} = -\left(\frac{U_{\text{BX}}}{R_1 * C_{\text{oc}}} t\right) \tag{3.28}$$

Уравнение (3.28) описывает линию с наклоном – (U_{BX}/RC) .

При U_{Bx} = -1~B, $C=1~M\kappa\Phi$, R=1~MOм наклон равен 1~B/cek. Выходное напряжение будет нарастать линейно с указанной скоростью до тех пор, пока ОУ не перейдет в режим насыщения.

3.8 Дифференцирующая схема

Дифференцирующая схема на основе ОУ напоминает интегратор, у которого изменены места подключения резистора и конденсатора (рисунок3.8). Для идеального ОУ легко получить передаточную функцию дифференцирующего устройства.

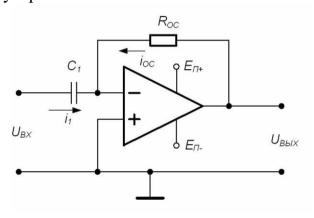


Рисунок 3.8 – Принципиальная схема дифференцирующего устройства на основе OУ

Если на вход схемы подано напряжение U_{BX} , оно практически полностью приложено к конденсатору, т.к. схема ОУ устроена таким образом, что потенциалы прямого и инвертирующего входов дифференциального усилителя совпадают. В результате через конденсатор протекает ток, равный:

$$i_1 = C_1 \frac{dU_{\text{BX}}}{dt}, \qquad (3.29)$$

Так как входное сопротивление ОУ достаточно велико и входной ток ОУ можно считать равным нулю, весь ток конденсатора протекает через резистор $R_{\rm OC}$:

 $i_{oc} = -i_1 = -C_1 \frac{dU_{BX}}{dt},$ (3.30)

Выходной сигнал определяется падением напряжения на сопротивлении обратной связи $R_{\rm OC}$:

$$U_{\text{вых}} = i_{\text{oc}} * R_{\text{OC}} = -R_{\text{OC}} * C_1 \frac{dU_{\text{BX}}}{dt},$$
 (3.31)

Таким образом, выходное напряжение пропорционально скорости изменения входного сигнала.

4 ВЫПОЛНЕНИЕ РАБОТЫ

4.1 Получение передаточной характеристики инвертирующегоусилителя

Для исследования характеристик инвертирующего усилителя используется схема, изображенная на рисунке 4.1.

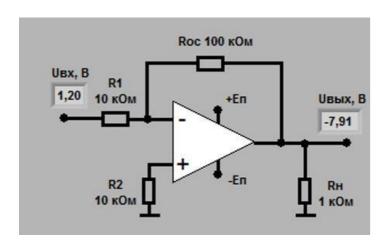


Рисунок 4.1 – Схема инвертирующего усилителя

С помощью элементов управления ВП установлен диапазон изменения входного сигнала $U_{\text{вх.min}}$ =-1,2 B, $U_{\text{вх.max}}$ =1,2 B и пределы изменения выходного сигнала $U_{\text{вых.min}}$ =-10 B, $U_{\text{вых.max}}$ =10 B. Получена передаточная характеристика инвертирующего усилителя (рисунок 4.2).

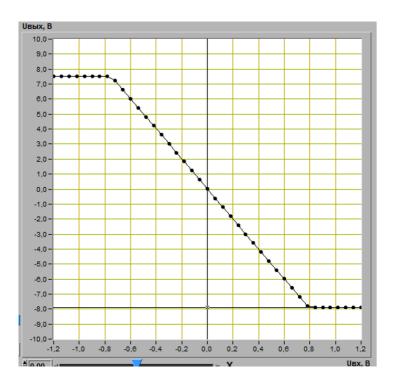


Рисунок 4.2 – Передаточная характеристика инвертирующего усилителя

На основе рисунке 4.2 были определены положительное и отрицательное напряжения ограничения на выходе схемы:

$$U_{orp} + = 7.5 \text{ B}$$

$$U_{orp} = -7.87 \text{ B}$$

$$K_{yc} = (U_{\text{Bbix},2} - U_{\text{Bbix},1})/(U_{\text{Bx},2} - U_{\text{Bx},1}) = (6,00+6,00)/(0,6+0,6)=10$$

4.2 Исследование работы инвертирующего усилителя

Для исследования характеристик инвертирующего усилителя используется схема, изображенная на рисунке 4.1.

С помощью элементов управления был установлен следующий режим измерения: форма сигнала — синусоидальная, частота сигнала — 200 Гц. Амплитуда входного сигнала выбрана такой величины, при которой выходной сигнал, наблюдаемы на графическом индикаторе ВП, не имеет искажений и удобен для наблюдения и измерений. Полученный выходной сигнал изображён на рисунке 4.3.

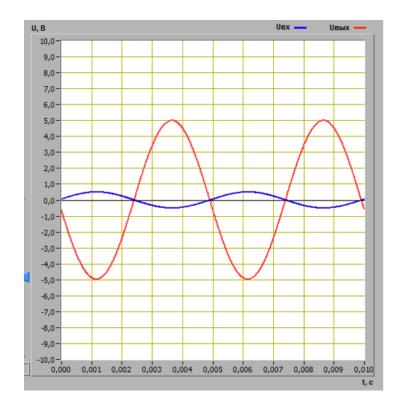


Рисунок 4.3 – Входной и выходной сигналы инвертирующего усилителя

На основе рисунка 4.3 определены амплитуды входного и выходного сигналов:

$$U_{\text{BX.max}} = 0.55 \text{ B}$$

 $U_{\text{BMX.max}} = 5 \text{ B}$

Коэффициент усиления инвертирующего усилителя:

$$K_{yc} = U_{\text{вых.max}} / U_{\text{вх.max}} = 9,09$$

Как мы видим, на рисунке 4.3 входной и выходной сигналы находятся в противофазе (точки экстремума обеих синусоид расположены друг под другом, но находятся по разные стороны оси X). Коэффициент усиления инвертирующего усилителя:

$$K_{yc} = R_{oc}/R_1 = 10$$

Полученное по передаточной характеристике значение коэффициента усиления по модулю отличается от теоретически рассчитанного на 1,1%.

Так как разница достаточно мала, то можно сделать вывод, что расчёты были проведены корректно.

4.3 Получение передаточной характеристики неинвертирующего усилителя

Для исследования характеристик неинвертирующего усилителя используется схема, изображенная на рисунке 4.4.

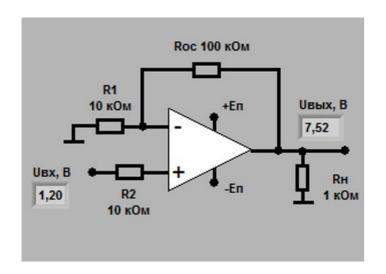


Рисунок 4.4 — Схема неинвертирующего усилителя

С помощью элементов управления установлен диапазон входного сигнала $U_{\text{вх.min}}$ =-1,2B, $U_{\text{вх.max}}$ =1,2B и пределы изменения выходного сигнала $U_{\text{вых.min}}$ =-10 B, $U_{\text{вых.max}}$ =10 B

Полученная передаточная характеристика изображена на рисунке 4.5.

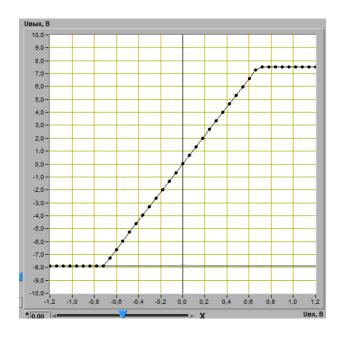


Рисунок 4.5 — Передаточная характеристика неинвертирующего усилителя

На основе рисунка 4.2 были определены положительное и отрицательное напряжения ограничения на выходе схемы:

$$U_{orp}$$
+ = 7,5 B
 U_{orp} - = -7,87 B

Коэффициент усиления инвертирующего усилителя:

$$K_{yc} = (U_{Bbix.2} - U_{Bbix.1})/(U_{Bx.2} - U_{Bx.1}) = 10 B$$

4.4 Исследование работы неинвертирующего усилителя

С помощью элементов управления был установлен следующий режим измерения: форма сигнала — синусоидальная, частота сигнала — 200 Гц. Амплитуда входного сигнала выбрана такой величины, при которой выходной сигнал, наблюдаемы на графическом индикаторе ВП, не имеет искажений и удобен для наблюдения и измерений. Полученный выходной сигнал изображён на рисунке 4.6.

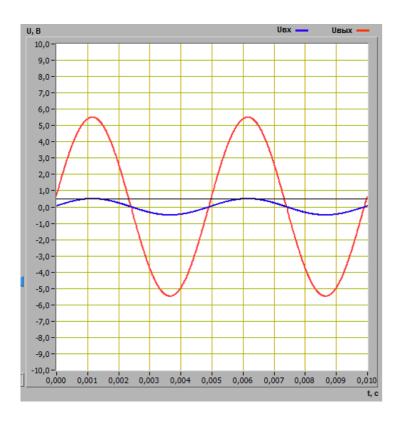


Рисунок 4.6 – Входной и выходной сигналы неинвертирующего усилителя

На рисунке 4.6 входной и выходной сигналы совпадают по фазе. Коэффициент усиления неинвертирующего усилителя:

$$K = 1 + (Roc/R_1 + 1) = 11$$

На основе рисунка 4.6 определены амплитуды входного и выходного сигналов:

$$U_{BX.max} = 0.5 B$$

 $U_{BX.max} = 5.38 B$

Коэффициент усиления инвертирующего усилителя:

$$K = U_{\text{BMX.max}} / U_{\text{BX.max}} = 10,76$$

Полученное по передаточной характеристике значение коэффициента усиления отличается от теоретически рассчитанного на 2,18%. Так разница достаточно мала, то можно сделать вывод, что расчёты были проведены корректно.

4.5 Исследование работы интегратора напряжения

Для исследования работы интегратора напряжения используется схема, изображенная на рисунке 4.7.

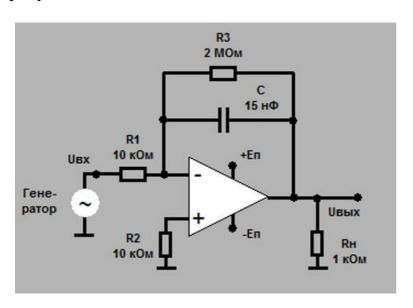


Рисунок 4.7 – Схема интегратора напряжения

С помощью элементов управления был установлен следующий режим измерения: форма сигнала — прямоугольная, частота сигнала — 200 Гц. Амплитуда входного сигнала выбрана такой величины, при которой выходной сигнал, наблюдаемы на графическом индикаторе ВП, не имеет искажений и удобен для наблюдения и измерений. Полученный выходной сигнал изображён на рисунке 4.8.

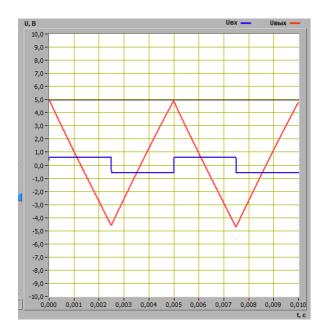


Рисунок 4.8 – Входной (прямоугольный) и выходной сигналы интегратора напряжения

На основе рисунка 4.8 были определены максимальное и минимальное мгновенные значения сигнала, и период:

$$U_{min}$$
= - 4,56 B
 U_{max} = 4,97 B
 $T = 0.005$ c

Скорость изменения выходного сигнала:

$$\Delta U_{\text{Bhy}} / \Delta t = -2(U_{\text{max}} - U_{\text{min}}) / T = -3812$$

Скорость изменения выходного сигнала, используя формулу идеального интегратора:

$$\Delta U_{\text{Bыx}} \! / \; \Delta t =$$
 - $(U_{\text{Bx.max}} \! / R_1 * C) =$ - 0,59 B / (10 Om * 15 Φ * 10^-6) = - 3933,33

Сравнив значение скорости изменения сигнала, полученной на основе результатов измерений, и расчётным путём можно сделать вывод, что степень идеальности интегратора 96,92%.

Осциллограммы выходного сигнала интегратора для синусоидальной, треугольной и пилообразной форм входного напряжения изображены на рисунках 4.9, 4.10 и 4.11 соответственно.

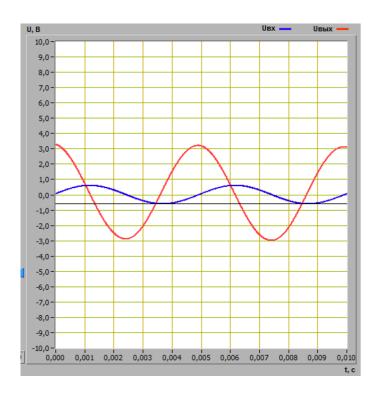


Рисунок 4.9 – Входной (синусоидальный) и выходной сигналы интегратора напряжения

На рисунке 4.9 можно увидеть, что выходной сигнал соответствует графику косинуса. Это говорит о том, что разность фаз между входным и выходным сигналами интегратора $\pi/2$.

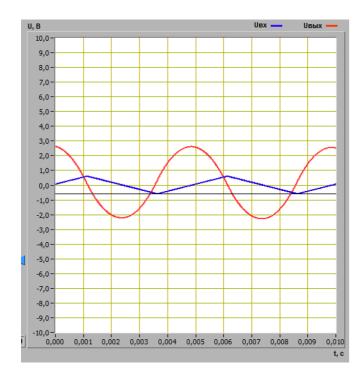


Рисунок 4.10 – Входной (треугольный) и выходной сигналы интегратора напряжения

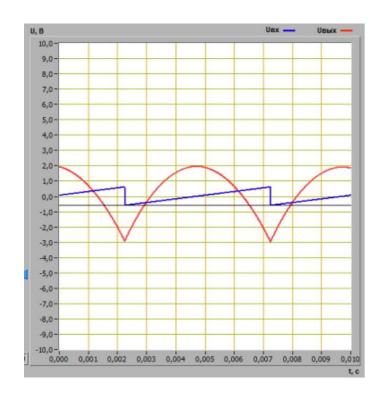


Рисунок 4.11 – Входной (пилообразный) и выходной сигналы интегратора напряжения

4.6 Исследование работы дифференциатора напряжения

Для исследования работы дифференциатора напряжения используется схема, изображенная на рисунке 4.12.

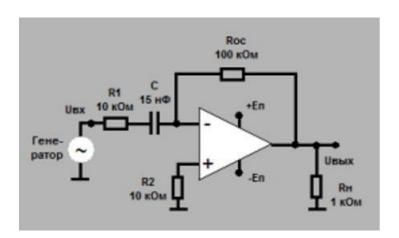


Рисунок 4.12 – Схема дифференциатора напряжения

С помощью элементов управления был установлен следующий режим измерения: форма сигнала — треугольная, частота сигнала — 200 Гц. Амплитуда входного сигнала выбрана такой величины, при которой выходной сигнал, наблюдаемы на графическом индикаторе ВП, не имеет искажений и удобен для наблюдения и измерений. Полученный выходной сигнал изображён на рисунке 4.13.

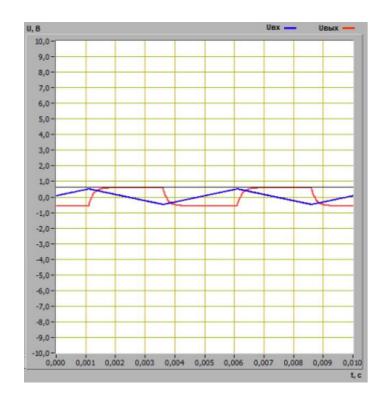


Рисунок 4.13 – Входной (треугольный) и выходной сигналы дифференциатора напряжения

На основе рисунка 4.13 была определена амплитуда в области установившегося сигнала:

$$U_{max} = 0.64 \text{ B}$$

 $U_{min} = -0.56 \text{ B}$
 $T = 0.005 \text{ c}$

Скорость изменения входного сигнала:

$$\Delta U_{\text{BbIX}} / \Delta t = -2(U_{\text{max}} - U_{\text{min}}) / T = -480$$

Амплитуда выходного напряжения по формуле идеального дифференциатора:

$$U_{\text{вых}} =$$
 - Roc * C * ($\Delta U_{\text{вх}}$ / Δt) = - 100кОм * 15нФ * ((-0,63 - 0,57) / 0,005) = 0,36

Осциллограммы выходного сигнала дифференциатора для синусоидальной, прямоугольной и пилообразной форм входного напряжения изображены на рис. 4.14, 4.15 и 4.16 соответственно

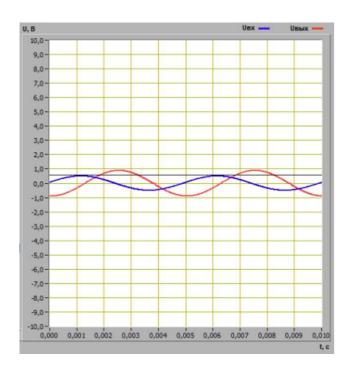


Рисунок 4.14 — Входной (синусоидальный) и выходной сигналы дифференциатора напряжения

Исходя из принципов работы дифференциатора напряжения и учитывая, что форма выходного сигнала соответствует функции $-R_{OC} \cdot C \cdot \cos(x)$, то можно сделать вывод, что разность фаз между входным и выходным сигналами дифференциатора равна $\pi/2$.

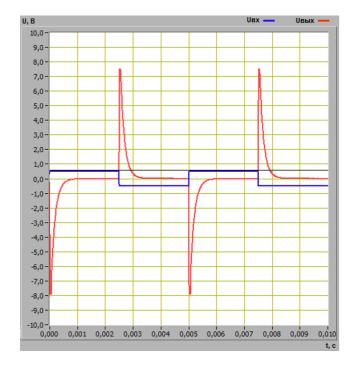


Рисунок 4.15 — Входной (прямоугольной) и выходной сигналы дифференциатора напряжения

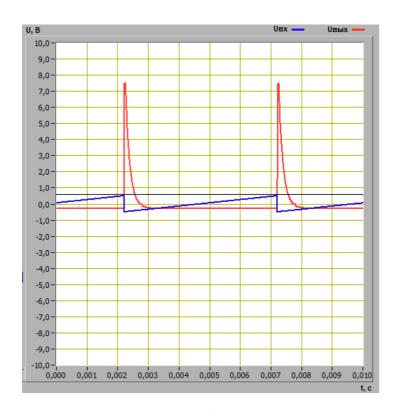


Рисунок 4.16 – Входной (пилообразный) и выходной сигналы дифференциатора напряжения

5. ВЫВОД

В ходе выполнения лабораторной работы были изучены характеристики операционного усилителя, принципы построения схем преобразования аналоговых сигналов на основе операционного усилителя. Также были исследованы инвертирующие и не инвертирующие усилители на основе операционного усилителя, схемы интегрирования и дифференцирования аналоговых сигналов. Для исследуемых схем были получены графики основных характеристик, на основе которых были произведены расчеты параметров.