



SHANDONG UNIVERSITY

操作系统第 1 次实验报告

谢子洋 202100460116

2023 年 3 月 20 日

目录

1	实验内容	2
1.1	题目 1	2
1.1.1	初始化时钟	2
1.1.2	显示输出	3
1.2	题目 2	5
1.2.1	异常 1	5
1.2.2	异常 2	6
1.2.3	异常 3	7
1.3	题目 3	7
1.3.1	思路	7
1.3.2	执行过程及修改内容	8
2	结果分析与实验心得	9
	参考文献	10

1 实验内容

1.1 题目 1

当 CPU 处于内核态时可以执行全部指令, 操作所有寄存器. 而当 CPU 处于用户态时仅能执行非特权指令, 操作部分寄存器.

本题中要求调用 `ASM_Switch_To_Unprivileged()` 函数, 使 CPU 进入用户态. 用户态下能进行的操作有限, 欲正常执行程序需要使用系统调用触发中断, 此时 CPU 为内核态, 可以完成用户态下无法进行的操作.

1.1.1 初始化时钟

在原代码中, 程序通过函数传参的方式将值 (`rcc_clocks.HCLK_Frequency / OS_TICKS_PER_SEC`) 传入函数 `__STATIC_INLINE uint32_t SysTick_Config()`. 而当 CPU 切换到用户态时, 将参数直接传入函数会造成错误.

部分原代码如下:

```
1 static void systick_init(void)
2 {
3     RCC_ClocksTypeDef rcc_clocks;
4     RCC_GetClocksFreq(&rcc_clocks);
5     SysTick_Config(rcc_clocks.HCLK_Frequency / OS_TICKS_PER_SEC);
6 }
7 __STATIC_INLINE uint32_t SysTick_Config(uint32_t ticks)
8 {
9     if ((ticks - 1) > SysTick_LOAD_RELOAD_Msk) return (1);
10    SysTick->LOAD = ticks - 1;
11    NVIC_SetPriority (SysTick_IRQn, (1<<__NVIC_PRIO_BITS) - 1);
12    SysTick->VAL = 0;
13    SysTick->CTRL = SysTick_CTRL_CLKSOURCE_Msk |
14                    SysTick_CTRL_TICKINT_Msk |
15                    SysTick_CTRL_ENABLE_Msk;
16    return (0);
17 }
```

可以先用 `buffer` 暂存参数值, 随后触发软中断, 在进行中断处理时再将该参数传入函数. 这是因为进行中断处理时 CPU 处于核心态, 所以可以在此时传入参数.

修改后代码:

```
1 //main.c文件syscall_systick_init函数增加语句 1.保存参数到buffer 2.触发软中断
2 static void syscall_systick_init(void)
3 {
4     RCC_ClocksTypeDef rcc_clocks;
5     RCC_GetClocksFreq(&rcc_clocks);
6     //参数保存到buffer中
7     *((uint32_t *)buffer)=rcc_clocks.HCLK_Frequency / OS_TICKS_PER_SEC;
8     __asm{SWI 0x02} //触发软中断
9 }
```

```

1 //stm32g10x_it.c文件SVC_Handler_Main函数中switch语句增加case如下:
2 void SVC_Handler_Main(int flag)
3 {
4     switch (flag)
5     {
6         case 0x02: {
7             uint32_t data=((uint32_t *)buffer);//读出buffer中保存的参数
8             SysTick_Config(data);                //传入参数
9             break;
10        }
11    }
12 }

```

1.1.2 显示输出

显示输出为 I/O 操作, 切换到用户态下直接执行会导致硬件异常, 将 `print()` 函数修改为系统调用, 在函数中内联汇编代码, 使用 `SWI` 指令执行软中断, 并进行中断处理, 以输出字符串.

系统调用中首先将字符串数据保存到缓冲区 `buffer` 中, 代码将 `buffer` 定义为全局变量, 便于中断处理函数进行访问. 系统调用再触发软中断, 进入中断处理程序, 此时 CPU 处于核心态, 可以将 `buffer` 指向的字符串进行输出.

修改后代码如下:

```

1 //main.c文件syscall_print_str函数添加功能:1.将字符串保存到buffer 2.触发软中断
2 void syscall_print_str(char *str)
3 {
4     int i=0;
5     while(1)                //循环,保存字符串到buffer中
6     {
7         if (*(str+i) == '\0')
8         {
9             ((char *)buffer)[i] = str[i];
10            break;
11        }
12        ((char *)buffer)[i] = str[i];
13        i++;
14    }
15    __ASM{SWI 0x01}          //触发软中断
16 }

```

```

1 //stm32g10x_it.c文件SVC_Handler_Main函数中switch语句增加case如下:
2 void SVC_Handler_Main(int flag)
3 {
4     switch (flag)
5     {
6         case 0x01:
7         {
8             char*poi=buffer;//读取字符串首地址
9             uint32_t i;
10            i = 0;

```

```
11         while(1)           //输出打印字符串
12     {
13         if ( *(poi+i) == '\0' ) {
14             break;
15         }
16         if(fputc(*(poi+i))==0){
17             break;
18         }
19         i++;
20     }
21     break;
22 }
23 }
24 }
```

1.2 题目 2

1.2.1 异常 1

main() 中 OSSTART() 触发异常, 单步调试查找出错位置:

main() -> OSSTART() -> OSStartHighRdy() -> STRB R1, [R0]

进行调试, 发现执行 STRB 指令时发生硬件错误, 此指令用以写寄存器至存储 (内存). 用户态下执行该指令会发生异常, 因此要在此处触发软中断并进行中断处理.

原代码如下:

```
1 void OSStart (void)
2 {
3     if (OSRunning == OS_FALSE) {
4         OS_SchedNew();
5         OSPrioCur = OSPrioHighRdy;
6         OSTCBHighRdy = OSTCBPrioTbl[OSPrioHighRdy];
7         OSTCBCur = OSTCBHighRdy;
8         OSStartHighRdy();
9     }
10 }
```

修改为系统调用后代码如下:

```
1 //main.c文件增加syscall_print_str函数, 定义如下:
2 void syscall_OSSTART(void)
3 {
4     if (OSRunning == OS_FALSE) {
5         OS_SchedNew();
6         OSPrioCur = OSPrioHighRdy;
7         OSTCBHighRdy = OSTCBPrioTbl[OSPrioHighRdy];
8         OSTCBCur = OSTCBHighRdy;
9         //added
10        __ASM{SWI 0x03}
11    }
12 }
```

```
1 //stm32g10x_it.c文件SVC_Handler_Main函数中switch语句增加case如下:
2 void SVC_Handler_Main(int flag)
3 {
4     switch (flag)
5     {
6         case 0x03:
7         {
8             OSStartHighRdy();
9             break;
10        }
11    }
12 }
```

1.2.2 异常 2

task 中 OSTimeDly(100) 函数触发异常, 单步调试查找出错位置, 并根据宏定义

#define OS_TASK_SW() OSCtxSw()

可知程序错误来源:

task1() -> OSTimeDly() -> OS_Sched() -> OS_TASK_SW() <=> OSCtxSw() -> STR R1, [R0]

汇编指令中 STR 指令写存储 (内存) 触发异常. 解决方式与上文基本相同, 通过内联汇编手动触发软中断, 并进行中断处理.

部分原代码如下:

```
1 void OS_Sched (void){
2 #if OS_CRITICAL_METHOD == 3
3     OS_CPU_SR cpu_sr = 0;
4 #endif
5
6     OS_ENTER_CRITICAL();
7     if (OSIntNesting == 0) {
8         if (OSLockNesting == 0) {
9             OS_SchedNew();
10            if (OSPrioHighRdy != OSPrioCur) {
11                OSTCBHighRdy = OSTCBPrioTbl[OSPrioHighRdy];
12
13 #if OS_TASK_PROFILE_EN > 0
14                OSTCBHighRdy->OSTCBCtxSwCtr++;
15 #endif
16                OSCtxSwCtr++;
17                OS_TASK_SW();
18            }
19        }
20    }
21    OS_EXIT_CRITICAL();
22 }
```

```
1 OSCtxSw
2     CPSID     I
3     LDR       R0, =NVIC_INT_CTRL
4     LDR       R1, =NVIC_PENDSVSET
5     STR       R1, [R0]
6     CPSIE     I
7     BX        LR
```

修改为系统调用后代码如下:

```
1 //os_core.c文件OS_Sched函数 1.去除对OS_TASK_SW()的调用 2.增加__ASM{SWI 0x04}
2 void OS_Sched (void){
3     #if OS_CRITICAL_METHOD == 3
4         OS_CPU_SR cpu_sr = 0;
5     #endif
```

```

6
7     OS_ENTER_CRITICAL();
8     if (OSIntNesting == 0) {
9         if (OSLockNesting == 0) {
10            OS_SchedNew();
11            if (OSPrioHighRdy != OSPrioCur) {
12                OSTCBHighRdy = OSTCBPrioTbl[OSPrioHighRdy];
13
14            #if OS_TASK_PROFILE_EN > 0
15                OSTCBHighRdy->OSTCBCtxSwCtr++;
16            #endif
17
18            OSCtxSwCtr++;
19            //added
20            __ASM{SWI 0x04}
21        }
22    }
23    OS_EXIT_CRITICAL();
24 }

```

```

1 //stm32g10x_it.c文件SVC_Handler_Main函数
2 //1.switch语句增加case 2.case中调用OS_TASK_SW():
3 void SVC_Handler_Main(int flag)
4 {
5     switch (flag)
6     {
7         case 0x04:
8         {
9             OS_TASK_SW();
10            break;
11        }
12    }
13 }

```

1.2.3 异常 3

原代码中输出打印字符串使用的是 `print_str()` 函数, 切换到用户态时则应使用系统调用 `syscall_print_str()`.

1.3 题目 3

1.3.1 思路

使用寄存器保存字符数组首地址, 在中断处理时读取寄存器保存值, 以找到字符串地址并进行输出.

1.3.2 执行过程及修改内容

(1) 调用新的系统调用 `syscall_print_str_2()`:

```
1 //main.c文件中添加新函数定义如下:
2 void syscall_print_str_2(char *str){
3     __ASM{SWI 0x05}
4 }
```

C 语言编译成汇编语言时, 函数接收的第一个参数会保存在寄存器 **R0** 中, 因此该系统调用 `syscall_print_str_2()` 的参数 `char *str` 会被暂存到寄存器 **R0** 中.

其后执行 **SWI** 指令进行跳转, 跳转并不会改变 **R0** 保存的值.

(2) 随后进入一段汇编代码:

```
1 //user_asm.s文件SVC_Handler函数添加如下指令(对原函数执行无影响)
2 SVC_Handler
3     MOV    R7,R0                ;added code
4     TST    LR, #4
5     MRSEQ  R1, MSP
6     MRSNE  R1, PSP
7     LDR    R0, [R1,#24]
8     SUB    R0, 2
9     LDR    R1, [R0]
10    AND    R0, R1, 0xFF
11    MOV    R1,R7                ;added code
12    B      SVC_Handler_Main
```

首先将 **R0** 中的值暂存到 **R7** 中, 之后按原代码执行, 最后在执行跳转前再将 **R7** 中的值保存到 **R1**. 因为该过程原来并未使用到寄存器 **R7**, 所以写入 **R7** 是安全的. 并且 **R0** 寄存器是在跳转前才被写入新值, 对原过程计算立即数不造成影响.

汇编执行完成后 **R0** 保存 **SWI** 指令中的立即数; 而 **R1** 则保存待输出字符串的首地址.

(3) 接着跳转到 `SVC_Handler_Main()` 函数:

```
1 //stm32g10x_it.c文件SVC_Handler_Main()函数switch语句中添加case如下:
2 void SVC_Handler_Main(int flag,void* str)
3 {
4     switch (flag)
5     {
6         case 0x05:
7         {
8             char*poi=(char*)str;
9             print_str(poi);
10            break;
11        }
12    }
13 }
```

此时第一个参数 `flag` 的值保存在寄存器 **R0** 中, 而增加的参数 `str` 的值保存在寄存器 **R1** 中. 所以参数 `str` 即为待输出字符串首地址, 此时调用函数输出即可.

2 结果分析与实验心得

当 CPU 处于内核态时可进行任何操作, 具有最高权限, 但内核态不能开放给任何程序, 因为可能造成未知异常或安全问题.

因此对于一般的程序,CPU 处于用户态下, 欲想进行一些特别操作需调用提前写好的系统调用. 系统调用能触发软中断令 CPU 切换到内核态, 在中断处理中进行一般进程无法执行的操作.

对于用户态下会触发硬中断的操作, 可以将指令改为系统调用, 在其中手动触发软中断并执行中断处理程序.

软中断是唯一可以主动进入特权模式的方法.

参考文献

- [1] Andrew S.Tanenbaum,Herbert Bos. 现代操作系统. 北京: 机械工业出版社,2017.