

<b>Número Pregunta</b>	<b>Pregunta</b>	<b>Respuesta Correcta</b>	<b>Número de Intentos</b>
1	¿Qué es una interrupción en un procesador digital?	Una interrupción es un evento que detiene temporalmente la ejecución normal de un programa para atender una tarea más prioritaria.	1
2	¿Cuál es la diferencia entre una interrupción enmascarable y una no enmascarable?	Las interrupciones enmascarables pueden ser habilitadas o deshabilitadas por el procesador, mientras que las no enmascarables no pueden ser ignoradas.	1
3	¿Qué registro del procesador suele almacenar la dirección de retorno después de atender una interrupción?	El contador de programa (PC) o la pila, dependiendo de la arquitectura.	1
4	¿Qué es un vector de interrupción y cuál es su función en un sistema de interrupciones?	Un vector de interrupción es una dirección de memoria que apunta a la rutina de servicio de una interrupción.	1
5	¿Qué es una rutina de servicio de interrupción (ISR) y cuál es su objetivo principal?	Es un conjunto de instrucciones que el procesador ejecuta al atender una interrupción. Su objetivo es manejar el evento específico de la interrupción.	1
6	¿Cuál es la diferencia entre una interrupción de hardware y una interrupción de software?	Las interrupciones de hardware son generadas por dispositivos externos, mientras que las de software son generadas por el programa mismo.	1
7	¿Qué significa "enmascarar" una interrupción y cómo afecta al flujo de ejecución de un programa?	Enmascarar una interrupción significa deshabilitarla temporalmente para que el procesador no la atienda hasta que se habilite nuevamente.	1

8	¿Qué es una "interrupción anidada" y en qué casos podría ser útil?	Una interrupción anidada ocurre cuando una interrupción de mayor prioridad detiene el manejo de otra interrupción.	1
9	¿Qué es una "máscara de interrupciones" y cómo se utiliza en un procesador?	Es un conjunto de bits que habilita o deshabilita interrupciones específicas en el procesador.	1
10	¿Qué significa el término "vectorización de interrupciones" en relación a la gestión de interrupciones?	La vectorización de interrupciones asocia cada interrupción con una dirección de memoria específica (vector), mejorando la eficiencia del manejo de interrupciones.	1
11	¿Qué es una "interrupción de reloj" (timer interrupt) y cuál es su uso principal?	Es una interrupción generada periódicamente por un temporizador que permite realizar tareas en intervalos regulares.	1
12	¿Qué sucede en un sistema cuando ocurre una interrupción "por desbordamiento" (overflow interrupt)?	El sistema maneja el error de desbordamiento, generalmente mediante una interrupción que permite al procesador corregir el error o tomar acción adecuada.	2
13	¿Qué es el "modo de interrupción" o "modo de supervisor" en un sistema con interrupciones?	Es un estado especial en el que el procesador tiene acceso completo a los recursos del sistema durante la ejecución de una interrupción.	1
14	¿Qué es un "barrido de interrupciones" (interrupt polling) y cómo se diferencia de un "método basado en vectores" para manejar interrupciones?	El barrido de interrupciones revisa las interrupciones activas secuencialmente, mientras que el método basado en vectores utiliza una tabla para redirigir rápidamente al procesador a la rutina de servicio adecuada.	1
15	¿Qué es una "interrupción de software" y cómo se genera normalmente?	Es una interrupción generada por el software, típicamente mediante instrucciones específicas como "INT" en x86.	1

16	¿Qué es un "registro de control de interrupciones" y qué función cumple en la gestión de interrupciones?	Es un registro que permite habilitar o deshabilitar interrupciones y gestionar el flujo de ejecución en función de las interrupciones.	2
17	¿Qué es una "interrupción por excepción" y cómo se diferencia de una interrupción externa?	Es una interrupción causada por errores en la ejecución del programa, como la división por cero, mientras que las interrupciones externas provienen de dispositivos hardware.	1
18	¿Qué es una "interrupción de reloj en tiempo real" (real-time clock interrupt) y cómo se utiliza en sistemas embebidos?	Es una interrupción generada por un reloj de alta precisión, utilizada para realizar tareas periódicas en sistemas embebidos.	1
19	¿Qué significa "atender una interrupción" y qué pasos generales involucra este proceso?	Implica detener la ejecución actual, guardar el estado, ejecutar la ISR correspondiente, y luego restaurar el estado para continuar con el programa.	2
20	¿Qué es la "priorización de interrupciones" y cómo se implementa en un sistema con múltiples interrupciones?	Es el proceso de asignar niveles de prioridad a las interrupciones para que el sistema maneje primero las más importantes.	1

## Conclusiones:

- **Total de intentos:** 23
- **Total de aciertos a la primera:** 17 de 20
- **Porcentaje de aciertos a la primera:** 85%