

ASIC Implementierung einer Zweidimensionalen Flugbahnberechnung mittels Heun-Verfahren und Stokes Reibung

Julius Gilka-Bötzow

WiSe 2021-22

Zusammenfassung

In diesem Beleg wird der Entwurfs- und Testprozess eines Application-specific integrated circuit (ASIC) dargestellt. Entstanden ist das Ganze als Praktikum im Fach Schaltkreis- und Systementwurf an der TU Dresden.