MyLab2 GB

Émulateur de Gameboy sur MyLab2

Orphée Antoniadis

Projet de semestre - Prof. Fabien Vannel - Hepia ITI 3ème année

25 janvier 2018





- Introduction
- 2 MyLab2
- Gameboy
- 4 Emulateur
- 6 Résultats et suite



Haute école du paysage, d'ingénierie et d'architecture de Genève



Introduction Objectifs du projet

- Faire un émulateur de Gameboy sur la carte MyLab2
- Comprendre le fonctionnement d'une Gameboy
- Comprendre la logique derrière un émulateur
- Analyser les contraintes du projet





Introduction Méthode

- Recherches
- Implémentation d'un début d'émulateur
- Tests avec la carte MyLab2





MyLab2

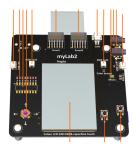


Figure - MyLab2



- Carte d'extension pour LPC1769 et LPC4337
- Développée au LSN à hepia
- Programmable avec LPCXpresso



Gameboy Présentation



Figure - Gameboy



- Console de jeux vidéos portable
- Développée et fabriquée par Nintendo
- Mise en vente en 1989



Gameboy Processeur



Figure - CPU



- Processeur 8 bits (256 * 2 instructions)
- 6 registres de 16 bits

AF	A : registre	F : flags
BC	B : registre	C : registre
DE	D : registre	E : registre
HL	H : registre	L : registre
SP	Stack pointer	
PC	Program counter	

- Cadencé à 4,19MHz
- Méchanismes d'interruptions



Gameboy Mémoire

Adresses	Nom	Description
0000h – 3FFFh	ROM0	ROM non-échangeable
4000h – 7FFFh	ROMX	ROM échangeable
8000h – 9FFFh	VRAM	Video RAM
A000h – BFFFh	SRAM	RAM externe
C000h – CFFFh	WRAM0	Work RAM
D000h – DFFFh	WRAMX	Work RAM échangeable
E000h – FDFFh	ECHO	Echo de la WRAM
FE00h – FE9Fh	OAM	Sprites
FEA0h – FEFFh	UNUSED	-
FF00h – FF7Fh	I/O Registers	-
FF80h – FFFEh	HRAM	RAM interne du CPU
FFFFh	IE Register	Registre d'activation des interruptions



Haute école du paysage, d'ingénierie et d'architecture de Genève



8/13

Gameboy Écran

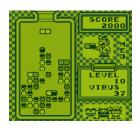


Figure – Écran



- 2,6 pouces
- 160×144px
- 4 nuances de gris
- 3 types d'éléments :
 - Background
 - Window
 - Sprites



Gameboy Autres

- Timer
- DMA
- Son
- Communication série





Emulateur Diagramme

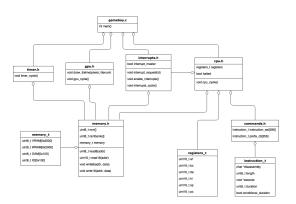




Figure – Diagramme du programme



◆□▶ ◆圖▶ ◆臺▶ ◆臺▶

Emulateur Schéma de déroulement



Figure – Schéma de déroulement du programme





Résultats et suite



Figure – Capture d'écran de l'émulateur



Résultats :

- Début d'émulateur fonctionnel mais lent
- Compilable dans un programme C
- Compréhension des limites de la MyLab2

Suite:

- Terminer l'émulateur (partie graphique + boutons)
- Optimiser au maximum pour la MyLab2
- Conclure (possible ou non)
- Passer au LPC4337

