

数字电路中英文词汇对照表

adder 加法器	address 地址	ALU 算术逻辑单元	amplifier 放大器
analog switch 模拟开关	AND 与门	AND-NOR gate 与或非门	
arithmetic circuit 算术电路	array 阵列		
astable multivibrator 多谐振荡器	asynchronous counter 异步计数器		
bidirectional 双向	Binary 二进制	binary-coded decimal (BCD) 二-十进制	
bistable 双稳态	bit 位		
boolean algebra 布尔代数	bus 总线	carry 进位	
channel 沟道	clock 时钟	CMOS 金属氧化物互补对称电路	
coding 编码	collector 集电极	comparator 比较器	
complement 补码	constant 常数	constraint 约束	
constraint condition 约束条件	constraint term 约束项		
counter 计数器	data multiplexer 多路调制器		
data selector 数据选择器	De Morgan's theorem 摩根定理		
decimal 十进制	decoder 译码器	demultiplexer 数据分配器	
demultiplexer 分配器	diagram 图		
digital circuit 数字电路	digital comparator 数值比较器		
digital display 数字显示	diode 二极管		
display 显示器	don't care terms 无关项		
draw off current 拉电流	driving equation 驱动方程		
dual slope 双积分	dynamic 动态	edge-triggered	
flip flop 边沿触发器	emitter 发射极	encoder 编码器	

expression 表达式 fall edge 下降沿 fall time 下降时间
 fan in 扇入 fan out 扇出 flash memory 闪烁存储器
 flip-flop 触发器 frequency division 分频 full 全
 function 函数 function generator 函数发生器 gate
 门 gray code 格雷码 half 半 hexadecimal 十六进制
 hold time 保持时间 inverter 反相器 Karnaugh map 卡诺图
 latch 锁存器 latch up 锁定效应 Least Significant Bit 最低
 有效位 level 电平 line 线 logic 逻辑 master-slave
 flip flop 主从触发器 maxterm 最大项 memory 存储器
 minterm 最小项 Most Significant Bit 最高有效位
 multiplexer 数据选择器 NAND 与非门 next 次
 nixie light 数码管 noise margin 噪声容限 NOR 或非门
 NOT 非门 number 数 octal 八进制 odd even check 奇
 偶校验 open collector 集电极开路
 OR 或门 pirority encoder 优先编码器 PLD 可编
 程逻辑阵列 present 现 propagation delay time 传输延迟
 时间 pull up resistor 上拉电阻 pulse 脉 冲
 quantification 量化 race-hazard 竞争-冒险
 random access 随机访问 read only 只读
 read write control 读写控制 recovery time 恢 复 时 间
 reference voltage 参考电压 refresh 刷新 register 寄 存
 reset 复位 resolution 分辨率 ripple counter 纹波计数器

rise edge 上升沿 rise time 上升时间 schmitt trigger
施密特触发器 serial carry adder 串行进位加法器
setup time 建立时间 shift register 移位寄存器
state 状态 state diagram 状态转换图 state table
状态转换表 static 静态 storage time 存储时间
subtractor 减法器 symbol 符号 synchronous 同
步 synchronous counter 同步计数器 three state
output gate 三态输出门 Threshold voltage 门限电压
timer 定时器 timing diagram 时序图
transfer characteristics 传输特性 transmission gate (TG) 传
输门 trigger 触发 True table 真值表 truth table
真值表 TTL 三极管-三极管逻辑电路
up/down counter 加减计数器 weight 权 Word
字