

## RISC

Es una arquitectura de procesadores basada en una colección de instrucciones simples y altamente personalizadas. RISC se construye para minimizar el tiempo de ejecución de una instrucción, optimizamiento, y limitado el número de instrucciones.

La arquitectura RISC tiene la capacidad de por cada ciclo de instrucción se da un ciclo de instrucciones de características parámetros basados de codificar y ejecutar.

También tiene la propiedad de ejecutar varias instrucciones complejas cuando se cambian con otras más simples este diseño de productores requiere menor cantidad de transistores requiriendo costos de fabricación.

Todos los procesadores basados en los diseños de ARM como por ejemplo,

Qualcomm Snapdragon y los Samsung se basan en la arquitectura RISC.

Incluso los procesadores Qualcomm que hace uso de licencias ARM basado en últimos y múltiples datos.