## Московский физико-технический институт

АССЕМБЛЕР, ЛАБОРАТОРНАЯ РАБОТА  $N_2$  2

Стек и локальные переменные.

выполнил студент группы Б03-205 Овсянников Андрей

- 1. Займемся генерацией листингов с вызовом функции... Для каждого пункта будем приводить несколько листингов. Для двух разных архитектур.
  - без аргументов и возвращаемых значений. Напишем так:

```
#include <stdio.h>
void func() {}

int main() {
    func();
    return 0;
}
```

Сгенерируем листинги на разных архитектурах.

```
Рис. 2: х32
                                                            "li.c"
                                                   . file
             Рис. 1: x64
                                                   .text
                                                   . globl
                                                            func
    . file
             "li.c"
                                                            func, @function
                                                   .type
    .text
                                              func:
                                              .LFB0:
    .globl
             func
             func, @function
                                                   .cfi startproc
    .type
func:
                                                   pushl
                                                           %ebp
.LFB0:
                                                   .cfi_def_cfa_offset 8
                                                   .cfi\_offset 5, -8
    .\ cfi\_startproc
                                                           %esp, %ebp
    endbr64
                                                   movl
             %rbp
                                                   .cfi def cfa register 5
    pushq
    .cfi_def_cfa_offset 16
                                                   call
                                                             _{\rm x86.get\_pc\_thunk.ax}
    .cfi_offset 6, -16
                                                   addl
                                                            $ GLOBAL OFFSET TABLE , %eax
            %rsp, %rbp
    movq
                                                   nop
    .cfi def cfa register 6
                                                   popl
                                                            %ebp
                                                   .cfi_restore 5
    nop
    popq
             %rbp
                                                   .cfi def cfa 4, 4
    .cfi def cfa 7, 8
                                                   .cfi endproc
    ret
                                              .LFE0:
    . cfi endproc
. LFE0:
                                                            func, .-func
                                                   . size
             func, .-func
    .size
                                                   . globl
                                                            main
    .globl
                                                            main, @function
             _{
m main}
                                                   .type
             main, @function
    .type
                                              main:
main:
                                                   call
                                                              x86.get pc thunk.ax
    . . .
                                                            $ GLOBAL OFFSET_TABLE_, %eax
             $0, %eax
    movl
                                                   addl
             func
    call
                                                   call
                                                            func
             90, eax
                                                            $0, %eax
                                                   movl
    movl
             %rbp
                                                   popl
                                                            %ebp
    popq
```

Как мы видим различия между листингами весьма существенные, начнем с того, что в 32-ой системе кроме сfi вызывается еще всякая непонятная гадось как глобальная offset-таблица, поменялись из-за этого же концовки файлов, но не хочу на это много внимания обращать, после этого, ясно, поменялись 64-битные регистры на 32-е, но все таки, осталось и много похожего, как структура кода, объявление функций и их вызовы.

• без аргументов и с возвращаемым значением (int/char).

```
#include <stdio.h>
int func() {
```

```
return 1;
}
int main() {
    printf("%d \n", func());
    return 0;
}
```

Сгенерируем листинги на разных архитектурах.

```
Рис. 4: х32
```

```
"li.c"
                                                  . file
                                                  .text
                                                  .globl
                                                           func
                                                           func, @function
                                                  .type
                                              func:
                                              .LFB0:
                                                  .cfi startproc
                                                  pushl
                                                          %ebp
            Рис. 3: х64
                                                  . cfi_def_cfa_offset 8
                                                  .cfi_offset 5, -8
             "li.c"
    . file
                                                  movl
                                                           %esp, %ebp
    .text
                                                  .cfi def cfa register 5
                                                            x86.get pc thunk.ax
    .globl
             func
                                                  call
             func, @function
                                                           $ GLOBAL OFFSET TABLE , %eax
                                                  addl
    .type
                                                           $1, %eax
func:
                                                  movl
.LFB0:
                                                  popl
                                                           %ebp
    .cfi_startproc
                                                  .cfi restore 5
    endbr64
                                                  .cfi def cfa 4, 4
             %rbp
    pushq
                                                  ret
    .cfi def cfa offset 16
                                                  .cfi endproc
    .cfi offset 6, -16
                                              .LFE0:
             % rsp, % rbp
                                                           func, .-func
    movq
                                                  . size
    .cfi def cfa register 6
    movl
             $1, %eax
                                                  . section
                                                                    . rodata
                                              .LC0:
    popq
             %rbp
                                                  .string "%d \n"
    .cfi def cfa 7, 8
    .cfi endproc
                                                  .text
.LFE0:
                                                  .globl
                                                           main
                                                           main, @function
             func, .-func
    . size
                                                  . type
                                              main:
    . \ section
                      . rodata
.LC0:
                                                             x86.get pc thunk.bx
                                                  call
    .string "%d \n"
                                                  addl
                                                           $ GLOBAL OFFSET TABLE , %ebx
                                                  call
                                                           func
                                                  subl
                                                           $8, %esp
    .text
                                                  pushl
                                                           %eax
    .globl
             main
             main, @function
                                                  leal
                                                           .LC0@GOTOFF(%ebx), %eax
    .type
main:
                                                  pushl
                                                           printf@PLT
                                                  call
    . . .
             90, eax
                                                  addl
                                                           $16, \%esp
    movl
    call
             func
                                                  movl
                                                           $0, %eax
    movl
             %eax, %esi
                                                  leal
                                                           -8(\%ebp), \%esp
             .LC0(\%\,rip), \%rax
                                                           %ecx
    leaq
                                                  popl
             %rax, %rdi
                                                  .cfi restore 1
    movq
             $0, %eax
                                                  .cfi def cfa 1, 0
    movl
                                                           \%ebx
    call
             printf@PLT
                                                  popl
             90, eax
    movl
                                                  .cfi restore 3
             %rbp
                                                  popl
                                                           %ebp
    popq
```

Что хочется сказать, во первых, возврат значения идет через регистр ах, так везде. Механика в 32 архитектуре другая, нежели в 64, к примеру там выводится число через еsi, в 32ой архитектуре никто не думает об этом регистре. Как бы это странно не было, но printf работает через стек локальных переменных, постоянно регистры туда добавляются и убираются.

• с несколькими аргументами.

```
#include <stdio.h>
int func(int a, int b) {
    return a + b;
}
int main() {
    int a = 2, b = 3;
    printf("%d \n", func(a, b));
    return 0;
}
```

Сгенерируем листинги на разных архитектурах.

```
Рис. 5: х64
```

```
"li.c"
     . file
     .text
     .globl
              func
              func, @function
     .type
func:
.LFB0:
     .cfi startproc
     endbr64
              %rbp
     pushq
     .\,cfi\_def\_cfa\_offset 16
                                                                Рис. 6: х32
     .cfi offset 6, -16
              %rsp, %rbp
                                                                 "li.c"
     .cfi def cfa register 6
                                                       . file
              %edi, −4(%rbp)
%esi, −8(%rbp)
     movl
                                                       .\,\mathrm{text}
     movl
                                                       . globl
                                                                 func
              -4(\%rbp), \%edx
     movl
                                                       .type
                                                                 func, @function
    movl
              -8(\%\text{rbp}), \%\text{eax}
                                                  func:
              %edx, %eax
                                                  .LFB0:
     addl
              %rbp
                                                       .cfi startproc
    popq
     .cfi def cfa 7, 8
                                                       pushl
                                                                %ebp
                                                       .cfi_def_cfa_offset 8
     ret
     .cfi_endproc
                                                       .cfi\_offset 5, -8
                                                                \% \mathrm{esp} \ , \ \% \mathrm{ebp}
.LFE0:
                                                       movl
     .size
              func, .-func
                                                       .cfi_def_cfa_register 5
                                                                  \_x86.get\_pc\_thunk.ax
     .section
                        .rodata
                                                       call
.LC0:
                                                                $ GLOBAL OFFSET TABLE , %eax
                                                       addl
     .string "%d \n"
                                                       movl
                                                                8(\%ebp), %edx
                                                                12(%ebp), %eax
     .text
                                                       movl
                                                       addl
                                                                %edx, %eax
                                                                %ebp
     .globl
              main
                                                       popl
              main, @function
                                                       .cfi restore 5
     .type
main:
                                                       .cfi_def_cfa 4, 4
                                                       ret
     . . .
              $2, -8(\% \text{rbp})
    movl
                                                       .cfi endproc
     movl
              $3, -4(\% \text{rbp})
                                                  .LFE0:
    movl
              -4(\%rbp), \%edx
                                                                 func, .-func
                                                       .size
    movl
              -8(\%\text{rbp}), \%\text{eax}
                                                       .section
                                                                           . rodata
              %edx, %esi
    movl
                                                  .LC0:
              %eax, %edi
                                                       .string "%d \n"
    movl
     call
              func
              %eax, %esi
    movl
                                                       . text
     leaq
               .LC0(%rip), %rax
                                                       . globl
                                                                 main
              %rax, %rdi
                                                                 main, @function
    movq
                                                       .type
              $0, %eax
     movl
                                                  main:
              printf@PLT
     call
              $0, %eax
     movl
                                                  . . .
```

Как мы видим аргументы в функцию так же передаются в 64 через регистры, а именно через еdi, esi и дальше можно посмотреть по надобности. В 32 же переменные прямо передаются както через просто локальный стек, причем это настолько подогнанно что даже смотреть страшно, то есть мы обращаемся к переменной через новый стекпоинтер ebp, причем прибавляем к нему сдвик, то есть блин лезем в локальный стек main, мне такое не нравится, опасно как-то, хотя работает.

2. • Одна локальная переменная будет выглядеть примерно так:

```
\begin{array}{ll} subq & \$16, \%rsp \\ movl & \$2, -8(\%rbp) \end{array}
```

То есть мы расширили локальный стек и в какое-то место руками забили 2.

- Две и более локальных переменных будет просто выделятся больше памяти, синтаксис от этого не изменится.
- Реальзация статического массива в стеке локальных переменных ничем не отличается от просто создания стопки локальных переменных, интересная тут деталь это вот этот участок:

```
      subq
      $32, %rsp

      movq
      %fs:40, %rax

      movq
      %rax, -8(%rbp)

      xorl
      %eax, %eax
```

вот этот fs:40 это "стековая конарейка на самом деле хранит адрес конца стека локальных переменных, bs аналогично начало стека. Причем в 32 системе используется gs:20. Нужны чтобы отслеживать переполнение в случае множетва операций со стеком и переходами от одного локального стека к другому(функции). Как я понимаю появляется в коде в зависимости от используемой в стеке памяти, у меня появилась при освобождении 32 байт локального стека.

• Переходим к динамическим массивам. Будем анализировать листинг вот такой штуки:

```
#include <stdio.h>
#include <stdlib.h>

int func(int a, int b) {
    return a + b;
}

int main() {
    int size = 10;
    int* p = (int*) malloc(size * sizeof(int));

    for (unsigned int i = 0; i < size; ++i) {
        p[i] = i;
    }

    printf("Conclusion: %d + %d = %d", p[0], p[1], p[0] + p[1]);
    return 0;
}</pre>
```

Нам нужны листинги, представим их:

```
"li.c"
                                                        . file
                                                        .text
                                                        .globl
                                                                  func
                                                                  func, @function
                                                        .type
                                                   func:
                                                   .LFB6:
              Рис. 7: х64
                                                        .\ cfi\_startproc
                                                                 %ebp
                                                        pushl
               "li.c"
     . file
                                                        . cfi_def_cfa_offset 8
                                                        .cfi_offset \overline{5}, -8
     .text
     .globl
               func
                                                        movl
                                                                 %esp, %ebp
     .type
              func, @function
                                                        .cfi def cfa register 5
                                                                    x86.get pc thunk.ax
func:
                                                        call
                                                                  $ GLOBAL OFFSET TABLE , %eax
.LFB6:
                                                        addl
                                                                  8(\% ebp), \% edx
     .cfi startproc
                                                        movl
     endbr64
                                                        movl
                                                                  12(%ebp), %eax
     pushq
              %rbp
                                                        addl
                                                                  %edx, %eax
     .\,cfi\_def\_cfa\_offset 16
                                                                 %ebp
                                                        popl
     .cfi offset 6, -16
                                                        .cfi_restore 5
              %rsp, %rbp
                                                        .cfi def cfa 4, 4
    movq
     .cfi def cfa register 6
                                                        ret
              %edi, −4(%rbp)
%esi, −8(%rbp)
     movl
                                                        .cfi\_endproc
     movl
                                                   . LFE6:
              \begin{array}{l} -4(\% \mathrm{rbp}\,)\,,\,\,\% \mathrm{edx} \\ -8(\% \mathrm{rbp}\,)\,,\,\,\% \mathrm{eax} \end{array}
     movl
                                                        .size
                                                                  func, .-func
                                                        .section
     movl
                                                                            .rodata
              %edx, %eax
                                                   .LC0:
     addl
              \%rbp
                                                        .string "Conclusion: \%d + \%d = \%d"
     popq
     .cfi def cfa 7, 8
                                                        .globl
     ret
                                                                  main
     .cfi endproc
                                                                  main, @function
                                                        . type
.LFE6:
                                                   main:
     .size
              func, .-func
                                                   .LFB7:
     .section
                         . rodata
                                                        .cfi_startproc
.LC0:
                                                                  4(\% \operatorname{esp}), \% \operatorname{ecx}
                                                        leal
     . string "Conclusion: \%d + \%d = \%d"
                                                        .cfi def cfa 1, 0
                                                        andl
                                                                  -16, %esp
     .text
                                                        pushl
                                                                  -4(\%ecx)
     . globl main
              main, @function
                                                        pushl
                                                                  %ebp
     .type
                                                                  %esp, %ebp
main:
                                                        movl
                                                        .cfi escape 0x10,0x5,0x2,0x75,0
.LFB7:
     .cfi startproc
                                                        pushl
                                                                  %ebx
     endbr64
                                                        pushl
                                                                  %ecx
              %rbp
                                                        . cfi escape 0xf, 0x3, 0x75, 0x78, 0x6
     pushq
     .\,cfi\_def\_cfa\_offset 16
                                                        .cfi escape 0x10,0x3,0x2,0x75,0x7c
     .cfi offset 6, -16
                                                                  $16, %esp
                                                        subl
              %rsp, %rbp
                                                                    x86.get pc thunk.bx
    movq
                                                        call
                                                                  GLOBAL\ OFFSET\_TABLE\_,\ \%ebx
     .cfi def cfa register 6
                                                        addl
               $16, %rsp
     subq
                                                        movl
                                                                  10, -16(\%ebp)
               $10, -12(\% \text{rbp})
                                                                  -16(\%ebp), \%eax
     movl
                                                        movl
     movl
               -12(\%\text{rbp}), \%\text{eax}
                                                        sall
                                                                  $2, %eax
                                                        subl
                                                                  $12, %esp
     cltq
               $2, %rax ;#
                                                        pus4hl
                                                                  %eax
     salq
                                                                  malloc@PLT
              %rax, %rdi
    movq
                                                        call
              malloc@PLT
                                                        addl
                                                                  $16, %esp
     call
              \%rax, -8(\%rbp)
                                                        movl
                                                                  \%eax, -12(\%ebp)
    movq
     movl
               0, -16(\% \text{rbp}) ; \# i
                                                        movl
                                                                  \$0, -20(\%ebp)
               . L4
                                                                  . L4
    jmp
                                                        jmp
```

Рис. 10: х32

```
.L5:
                                                                    -20(\%ebp), \%eax
                                                         movl
                                                          leal
                                                                    0(,\% \operatorname{eax}, 4), \% \operatorname{edx}
                                                                    -12(\%ebp), \%eax
                                                         movl
                                                          addl
                                                                   %eax, %edx
                                                         movl
                                                                    -20(\%ebp), \%eax
                                                         movl
                                                                   %eax, (%edx)
                                                                    1, -20(\%ebp)
                                                          addl
                                                     .L4:
                                                                    -16(\%ebp), %eax
                                                         movl
              Рис. 9: х64
                                                         cmpl
                                                                   \%eax, -20(\%ebp)
                                                         jb
                                                                    . L5
                                                                    -12(\%ebp), \%eax
.L5:
                                                         movl
               -16(\%\text{rbp}), \%\text{eax}
                                                                    (\%eax), \%edx
     movl
                                                         movl
               0(,\% \text{rax}, 4), \% \text{rdx}
                                                                    -12(\%ebp), \%eax
     leaq
                                                         movl
               -8(\%\text{rbp}), \%\text{rax}
                                                                    $4, %eax
    movq
                                                         addl
     adda
               %rax, %rdx
                                                         movl
                                                                    (%eax), %eax
               -16(\% \text{rbp}), \% \text{eax}
                                                          leal
                                                                    (\%edx,\%eax), \%ecx
     movl
               %eax, (%rdx)
                                                                    -12(\%ebp), \%eax
     movl
                                                         movl
     addl
               1, -16(\% \text{rbp})
                                                          addl
                                                                    $4, %eax
                                                                    (\% eax)\,,\ \% edx
. L4:
                                                         movl
               -12(\%rbp), \%eax
                                                         movl
                                                                    -12(\%ebp), \%eax
     movl
               \%eax, -16(\%rbp)
                                                                    (%eax), %eax
     cmpl
                                                         movl
    jb
               . L5
                                                          pushl
                                                                   %ecx
               -8(\%rbp), \%rax
                                                          pushl
                                                                   %edx
    movq
     movl
               (\%rax), \%edx
                                                                   %eax
                                                          pushl
    movq
               -8(\%\text{rbp}), \%\text{rax}
                                                          leal
                                                                    .LC0@GOTOFF(%ebx), %eax
               $4, %rax
    addq
                                                          pushl
                                                                   %eax
               (%rax), %eax
    movl
                                                          call
                                                                    printf@PLT
               (%rdx,%rax), %ecx
                                                                    $16, %esp
     leal
                                                          addl
                                                                    $0, %eax
    movq
               -8(\%\text{rbp}), \%\text{rax}
                                                         movl
                                                                    -8(\%ebp), \%esp
     addq
               $4, %rax
                                                          leal
               (\%rax), \%edx
                                                                   %ecx
     movl
                                                          popl
                                                          .cfi_restore 1
               -8(\%\text{rbp}), \%\text{rax}
    movq
    movl
               (%rax), %eax
                                                          .cfi def cfa 1, 0
     movl
               %eax, %esi
                                                                   %ebx
                                                          popl
               .LC0(%rip), %rax
                                                          .cfi restore 3
     leaq
               %rax, %rdi
                                                          popl
                                                                   %ebp
    movq
               $0, %eax
     movl
                                                          .cfi restore 5
               printf@PLT
     call
                                                          leal
                                                                   -4(\%ecx), %esp
               90, eax
     movl
                                                          .cfi def cfa 4, 4
     leave
                                                          ret
                                                          . . .
     . . .
```

Снова у нас разница в funk-ах происходит в передаче аргументов. В 64 они перпедаются по копии через регистры, а в 32 через локальный стек предыдущего уровна глубины. Теперь надо сказать как реализуется само выделение памяти. Обращение осуществляется так же как и к обычному статическому массиву, то есть у нас маллок вернул в -8(%rbp) адрес на начало нашего динамического массива, собственно дальше идет:

```
\begin{array}{ccc} movl & -16(\% rbp)\,, \ \% eax \\ leaq & 0(\,,\%\, rax\,,4)\,, \ \% rdx \\ movq & -8(\% rbp)\,, \ \% rax \\ addq & \% rax\,, \ \% rdx \\ movl & -16(\% rbp)\,, \ \% eax \\ movl & \% eax\,, \ (\% rdx) \\ addl & \$1\,, \ -16(\% rbp) \end{array}
```

В которых мы на і-ое место в массиве кладем і. Дальше кроме логики программы смотреть

нечего.

- 3. Начинаем работу со структурами.
  - Обычная структура. Короче тема такая, структура представляет из себя ровно как и список прсто последовательно лежащих аргументов.

```
#include <stdio.h>
#include <stdlib.h>

struct Dog {
    int n_paw;
    double weight;
    char sex;
};

int print_s(struct Dog dog) {
    return dog.n_paw;
}

int main() {
    struct Dog dog = {1, 2.3, 'm'};
    printf("%d", print_s(dog));
        return 0;
}
```

Рис. 12: х32

```
$20, \%esp
                                                 subl
        Рис. 11: x64
                                                movl
                                                          1, -24(\%ebp)
                                                          LC2
                                                 fldl
movl
         1, -32(\%rbp) ; \# n_paws
                                                 fstpl
                                                          -20(\%ebp)
                                                          109, -12(\%ebp)
movsd
         .LC0(%rip), %xmm0
                                                movb
         \%mm0, -24(\%rbp) ;# double weight subl
                                                          $16, %esp
movsd
movb
         109, -16(\%rbp);# char sex
                                                          \% esp, \% eax
                                                movl
                                                         -24(\%ebp), \%xmm0
pushq
         -16(\% \text{rbp})
                                                movdqu
                                                         %xmm0, (%eax)
         -24(\% \text{rbp})
pushq
                                                movups
pushq
         -32(\% \text{rbp})
                                                 call
                                                          print s(Dog)
```

Вот мы задали структуру.

• Теперь добавим как поле статический массив:

```
#include <stdio.h>
#include <stdlib.h>
struct Dog {
    int n paw;
    double weight;
    char sex;
    int big_teef[4];
};
int print s(struct Dog dog) {
    return dog.big_teef[2];
}
int main() {
    struct Dog dog = \{1, 2.3, 'm', \{7, 7, 6, 6\}\};
    printf("%d", print_s(dog));
    return 0;
}
```

Рис. 13: x64

```
subq
          $48, %rsp
          %fs:40, %rax
movq
                                                       movl
                                                                 1, -44(\%ebp)
          %rax, -8(%rbp)
                                                       fldl
                                                                  .LC0@GOTOFF(%ebx)
movq
          %eax, %eax
xorl
                                                       fstpl
                                                                 -40(\%ebp)
movl
          1, -48(\% \text{rbp})
                                                       movb
                                                                 109, -32(\%ebp)
                                                                 $7, -28(\%ebp)
           .LC0(\% rip), \%xmm0
movsd
                                                       movl
                                                                 7, -24(\%ebp)
6, -20(\%ebp)
6, -16(\%ebp)
          \%mm0, -40(\%rbp)
movsd
                                                       movl
           $109, -32(%rbp)
movb
                                                       movl
           $7, -28(\% \text{rbp})
movl
                                                       movl
           \$7, -24(\% \text{rbp})
                                                                 -16(\%ebp)
movl
                                                       pushl
           $6, -20(\% \text{rbp})
                                                                 -20(\%ebp)
movl
                                                       pushl
           $6, -16(\% \text{rbp})
movl
                                                       pushl
                                                                 -24(\%ebp)
          -16(\% \text{rbp})
                                                       pushl
                                                                 -28(\%ebp)
pushq
          -24(\% {
m rbp})
                                                                 -32(\%ebp)
pushq
                                                       pushl
          -32(\% \text{rbp})
                                                                 -36(\%ebp)
pushq
                                                       pushl
          -40(\% \text{rbp})
                                                                 -40(\%ebp)
pushq
                                                       pushl
pushq
          -48(\% \text{rbp})
                                                       pushl
                                                                 -44(\%ebp)
call
           print s
                                                       call
                                                                 print s
```

Рис. 14: х32

Собственно ничего особенного и удивительного.

• Структура в аргументах функции.

• Вернем структуру.

```
#include <stdio.h>
#include <stdlib.h>
struct Dog {
    int n paw;
    double weight;
    char sex;
    int big teef[4];
};
int print s(struct Dog dog) {
    return dog.big_teef[2];
}
struct Dog abram lincoln(struct Dog dog) {
    dog.n paw += 1;
    return dog;
}
int main() {
    struct Dog dog = \{1, 2.3, 'm', \{7, 7, 6, 6\}\};
    printf("%d", print s(dog));
```

```
return 0;
```

Собственно структура в функцию передается через локальный стек, Структура возвращается

Рис. 16: х32

```
Рис. 15: х64
                                                          movl
                                                                    \$3, -44(\%ebp)
                                                          fldl
                                                                    .LC0@GOTOFF(%eax)
                                                                    -40(\%ebp)
abram lincoln:
                                                          fstpl
                                                          movb
                                                                    $102, -32(\%ebp)
                                                                    $4, -28(\%ebp)
                         \$3, -64(\% \text{rbp})
          movl
                                                          movl
               .LC0(%rip), %xmm0
    movsd
                                                          movl
                                                                    $4, -24(\%ebp)
                                                                    1, -20(\%ebp)
               \%xmm0, -56(\%rbp)
    movsd
                                                          movl
    movb
               $102, -48(\% \text{rbp})
                                                                    1, -16(\%ebp)
                                                          movl
     movl
               $4, -44(\% \text{rbp})
                                                                    -60(\%ebp), \%eax
                                                          movl
               $4, -40(\% \text{rbp})
     movl
                                                          movl
                                                                    -44(\%ebp), \%edx
     movl
               1, -36(\% \text{rbp})
                                                          movl
                                                                    \%edx, (\%eax)
     movl
               1, -32(\% \text{rbp})
                                                                    -40(\%ebp), \%edx
                                                          movl
                                                                    \%edx, 4(\%eax)
                                                          movl
               -72(\%\text{rbp}), \%\text{rax}; \# rdi -> rax
                                                                    -36(\%ebp), \%edx
    movq
                                                          movl
                                                                    \%edx, 8(\%eax)
                                                          movl
    movq
               -64(\% \text{rbp}), \% \text{rcx}
                                                          movl
                                                                    -32(\%ebp), \%edx
               -56(\% \text{rbp}), \% \text{rbx}
                                                                    \%edx, 12(\%eax)
    movq
                                                          movl
               %rcx , (%rax)
                                                                    -28(\%ebp), \%edx
    movq
                                                          movl
                                                                    \%edx, 16(\%eax)
               %rbx, 8(%rax)
    movq
                                                          movl
               -48(\%rbp), \%rcx
                                                                    -24(\%ebp), \%edx
    movq
                                                          movl
               -40(\% \mathrm{rbp}), \% \mathrm{rbx}
                                                                    \%edx, 20(\%eax)
                                                          movl
    movq
               %rcx, 16(%rax)
                                                                    -20(\%ebp), \%edx
    movq
                                                          movl
               %rbx, 24(%rax)
                                                                    \%edx, 24(\%eax)
                                                          movl
    movq
               -32(\%\text{rbp}), \%\text{rdx}
                                                                    -16(\%ebp), \%edx
    movq
                                                          movl
               %rdx, 32(%rax)
                                                                    \%edx, 28(\%eax)
                                                          movl
    movq
                                                          movl
                                                                    -12(\%ebp), %eax
```

достаточно хитрым образом, в функцию, которая должна вернуть структуру передаеся адрес куда вернуть через rdi, дальше структура просто поэлементно вставляется по этому адресу вверх. Это джениусли. Перед линкольном мэйн запихал в конец стека все передаваемое. В 32-ой ничего особо в этом плане не поменялось, суть точно та же.

- 4. А теперь посложнее. Разберемся с референсами. В этот момент делаем финт ушами и неожиданно переключаемся на листинги из плюсов. Так же теперь я не буду предоставлять полное сравнение двух архитектур, буду писать только если замечу сильные отличия. (мне дико лень вставлять листинги) Итак, пусть теперь функция будет
  - со структурой в аргументе: Ну это уже было, давайте дальше сразу.
  - Теперь с указателем на структуру в аргументе.

```
struct Dog {
   int n_paw;
   double weight;
   char sex;
   int big_teef[4];
};

int petrushka(Dog* dog) {
   return dog->n_paw;
}
...petrushka:
```

```
movq %rsp, %rbp
.cfi_def_cfa_register 6
movq %rdi, -8(%rbp)
movq -8(%rbp), %rax
movl (%rax), %eax
popq %rbp
.cfi_def_cfa 7, 8
```

Вот по сути все сказано, через регистр, здесь rdi, мы передаем в функцию адрес ака указатель на структуру, а там по порядочку у нас все сложено, ну мы уже обсуждали.

• со ссылкой на структуру в аргументе:

```
int petrushka(Dog &dog) {
    return dog.n_paw;
}
```

Ожидание, что ничего не изменится с предыдущего варианта. Ух ты, ничего себе, действительно ничего не поменялось.

- С r-value ссылками все работает аналогично, только появился вызов некой функции ... $remove_reference...$  перед вызовом петрушки. В предыдущих сериях этого не было, предположу что это семантика r-value, они же на то и временные.
- 5. Начинаем испытания на прочность. \*\*\* Если что не дополнено примерами, то оно лежит на гите в ./2/structs/structs.cpp(s)

Начинаем испытания просто с жирной структуры в аргументе функции, а именно там теперь находится статический массив с 100000000 элементами, если добавить еще 0 то стек переполнится. Итак, смотрим на листинг и делаем выводы. Обратим внимание на этот кусок:

```
main:

leaq -399998976(%rsp), %r11

.LPSRL0:
subq $4096, %rsp
orq $0, (%rsp)
cmpq %r11, %rsp
jne .LPSRL0
```

Тут происходит следующее, пока мы, как я понимаю, не достигнем значения -399998976(%rsp), вот вангую, что это размер моего стека, хотя это где-то 380 Мбайт, многовато.

Короче, по структуре он положил все это дело в локальный стек, там реально теперь лежит эта громадина. Опа, опа, смотрите что там появилось callmemcpy@PLT, перед этим он расширил стек еще на дофига subq\$400000024, %rsp, видимо он реально скопировал все это в стек сверху, вот почему так важны референсы...

## Вернем структуру

Такс, давайте теперь вернем структуру. Код в той же папке, в  $ret\_stru.cpp$ . Здесь в main-е выделилось нужное колличество байт стека, далее в вызов функции передается указатель на конец стека, куда функция аккуратненько складывает все аргументы структуры. Собственно тут мы уже посмотрели на жирную структуру в локальной переменной. Напомню листинг по адресу  $./2/structs/ret\ stru.s\ ruta$ .

Если менять размер структуры, то меняются очевидные вещи, типо выделенной памяти от стека, но из интересного в один момент оно улетит с ошибкой, об этом я писал уже. На 32 ситуация в целом аналогичная.

6. Ластово будем ломать стек. Итак напишем:

```
int mama_mia(int a){
    return mama_mia(a);
```

```
}
int main() {
    mama_mia(4);
    return 0;
}
```

Для понимания картины нам достаточно листинга функции:

```
Z8mama miai:
.LFB0:
    .cfi startproc
    endbr64
    pushq
             %rbp
    .cfi def cfa offset 16
    .cfi offset 6, -16
             %rsp, %rbp
    movq
    .\ cfi\_def\_cfa\_register\ 6
             $16, %rsp
    subq
             \%edi, -4(\%rbp)
    movl
             -4(\%\text{rbp}), \%\text{eax}
    movl
             %eax, %edi
    movl
             _{\rm Z8mama\_miai}
    call
    leave
    .cfi_def_cfa_7, 8
```

Чуть допишем, чтобы выводить текущее положение rbp.

```
$16, %rsp
subq
movl
         \%edi, -4(\%rbp)
movq
         \%rbp, \%rsi
          .LC0(%rip), %rax
leaq
movq
         % rax, % rdi
         printf@PLT
call
         -4(\%\text{rbp}), \%\text{eax}
movl
movl
         %eax, %edi
```

Самая большая проблема - это поймать первое значение, с концом стека вопросов то нет, видимо надо жестко прокачать реакцию.

И вот моя реакция не подвела: -670443552 -> -678824128, получилось без немного 8 Мбайт (7.992340087890625), думал будет побольше, конечно. Сделаем так еще 2 раза и сравним результаты.

```
-670443552 -> -678824128 => 7.992340087890625 Мбайт;
```

- -131822672 -> -140204240 => 7.9932861328125 Мбайт;
- -222453328 -> -230836432 => 7.9947509765625 Мбайт;

Начинается отличие собственно только после 2 знака, так что локального стека у меня всего навсего 8 Мбайт.