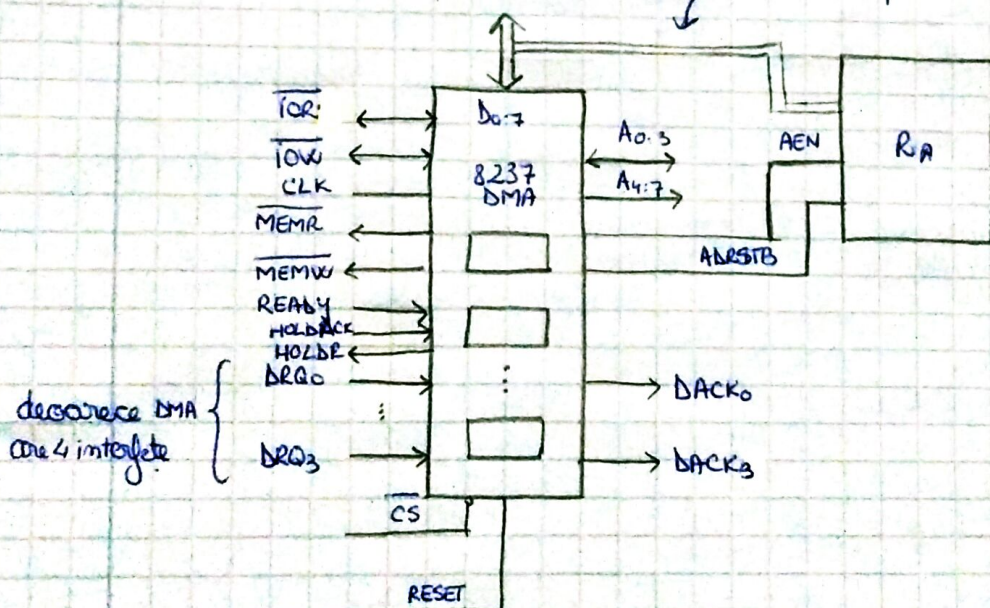


8237

adrese (pentru a putea adresa 64K în loc de 256)



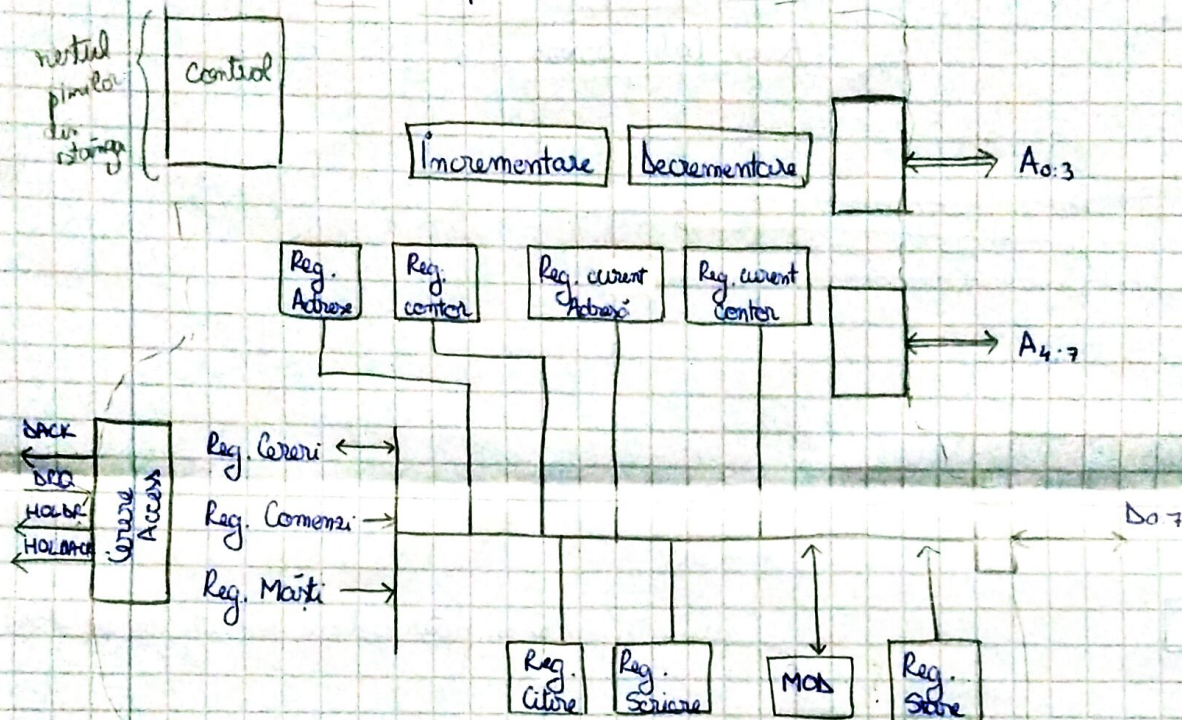


DMA-ul are 4 canale, deci vom înmulți de 4 ori registrele din interior.

Dacă EP face o cerere către DMA, acesta va răspunde cu ACK doar în momentul în care primește confirmare de la K<sub>mem</sub>.

Există 256 porturi i/o. Pentru a determina care sunt corespunzătoare DMA-ului, folosim CS.

Interiorul chip-ului:



74170 → registru de pagină





Pun simplifica: (deoarece canalul 0 e folosit pentru refresh  $\rightarrow DACK_0$ )

$RA = DACK_2$

$RB = DACK_3$