

| | | Lab - 1 | | Lab - 2 | | FPGA Anlatım | Lab - 3 | | FPGA Anlatım | Lab - 4 | |
|---------------|-------|------------|------------|------------|------------|--|------------|------------|--|------------|------------|
| | | 13 Ekim | 20 Ekim | 27 Ekim | 3 Kasım | 17 Kasım | 24 Kasım | 1 Aralık | 8 Aralık | 22 Aralık | 29 Aralık |
| 14.00 - 15.00 | DB-07 | Grup 1 - A | Grup 2 - A | Grup 2 - D | Grup 1 - D | Bütün gruplar D012 Ders anlatımı | Grup 1 - B | Grup 2 - B | Bütün gruplar D012 Ders anlatımı | Grup 2 - C | Grup 1 - C |
| | DB-27 | Grup 1 - B | Grup 2 - B | Grup 2 - C | Grup 1 - C | | Grup 1 - A | Grup 2 - A | | Grup 2 - D | Grup 1 - D |
| 15.00 - 16.00 | DB-07 | Grup 1 - C | Grup 2 - C | Grup 2 - B | Grup 1 - B | | Grup 1 - D | Grup 2 - D | | Grup 2 - A | Grup 1 - A |
| | DB-27 | Grup 1 - D | Grup 2 - D | Grup 2 - A | Grup 1 - A | | Grup 1 - C | Grup 2 - C | | Grup 2 - B | Grup 1 - B |

Lojik Devreler Labları Hakkında:

Lojik devreler labları Cuma 14.00 - 16.00 saatleri arasında DB-07 ve DB-27 nolu laboratuvarlarda gerçekleştirilecektir.

Dersi alan grup 1 ve 2 öğrencileri de kendi içerisinde 4 adet alt gruba (A, B, C, D) **rastgele** ayrılacaktır.

Gruplar içerisinde 2'li öğrenci grubu **oluşturulmayacak**, deneyler '**tek**' olarak yapılacaktır.

İlk deney **13 Ekim**'de yapılacaktır. Öncesinde laboratuvarlar olmayacaktır.

Deney süresi her lab için **45 dk.** olarak belirlenmiştir. Deneye geç kalınması durumunda öğrenciye ek süre **verilmeyecektir.**

Belirli bir mazereti olmayan öğrenci hiç bir şekilde atanan ve ilanı yapılan grubunun dışında deneye **alınmayacaktır.**

Dönem boyunca, deney ve/veya FPGA anlatımları öncesi toplam **2 adet quiz** yapılacaktır. Öğrencinin hazırlıklı gelmesi beklenmektedir.

Quizlerin telafisi **olmayacaktır.**

Öğrencilerin grup atamaları önümüzdeki hafta yayınlanacaktır.