ALT SEVİYE PROGRAMLAMA

Hafta 1

Dr. Öğr. Üyesi Erkan USLU

MİKROİŞLEMCİLERİN TARİHSEL GELİŞİMİ

- İlk mikroişlemci Intel firmasının geliştirdiği 4004'tür
 - 4 bitlik mikoişlemci
 - Adresleme kapasitesi: 4096 x 4 bit
 - Komut seti 45 komuttan oluşuyor
 - 30 gram ağırlığında
 - Saniyede 50000 işlem (30 ton ENIAC saniyede 100000 işlem)
 - Oyun ve küçük kontrol sistemlerinde kullanıldı
 - RTL (direnç –transistör lojiği ile tasarlanmış)
- Sonrasında daha yüksek frekanslı 4040 mikroişlemci geliştirildi

- 1971'de Intel 8008 mikroişlemciyi tanıttı
 - 8-bitlik bir mikroişlemci
 - 16KB adresleme kapasitesi
 - Toplamda 48 farklı komut yürütebiliyordu
- Mikroişlemcilerin daha karmaşık sistemlerde kullanımı mümkün oldu

- 1973 yılında Intel 8080 mikroişlemciyi tanıttı
- İlk modern 8 bitlik mikroişlemci olarak kabul edilir
- 8080
 - 64KB adresleme kapasitesi
 - 8008'e göre yaklaşık 10 kat daha hızlı
 - TTL (transistör- transistör lojiği ile tasarlamış)

- 8080'in sunumundan 6 ay sonra Motorola MC6800 mikroişlemciyi sundu
- Diğer firmalar tarafından da 8 bitlik mikroişlemciler piyasaya sunuldu
- Fairchild F8, MOS tech 6502, National Semiconductors IMP8,
 Zilog Z8
- 1974'te MITS Altair 8800 sunuldu
 - 1975'te Bill Gates ve Paul Allen Altair 8800 için BASIC dilini geliştirdi

- 1977 yılında Intel 8085 mikroişlemciyi sundu
- Intel'in son 8 bitlik mikroişlemcisi
- Saniyede 769230 işlem
- Dahili saat üreteci kullanımı
- Entegre komponent sayısında artış

- 1978 yılında 8086 ve bir yıl sonra 8088 mikroişlemciler tanıtıldı
- 16 bitlik mikroişlemciler
- Komut yürütme süresi 400 ns (saniyede 2,5 milyon işlem)
- Adresleme kapasitesi 1MB
- 4 veya 6 byte'lık komut kuyruğu mevcut (sıradaki birkaç komutun birlikte okunması)
- Çarpma bölme gibi komutların sunulması
- Varyasyonları ile 20000'i bulan komut sayısı

- 8086/8088 CISC (complex instruction set computers) mimarisindedir
- Yazmaç sayısında artış söz konusu
- 8086 ve 8088: 20 adet adres ucuna sahip
- 8086: 16 veri ucuna sahip
- 8088: 8 veri ucuna sahip

- 1983 yılında 80286 tanıtıldı
- 16MB adresleme kapasitesine sahip
- Komutlar 8086'ya benzer şekilde olmakla birlikte 16MB hafıza için komutlarda güncelleme var
- Saat frekansı 8MHz → saniyede 4 milyon işlem

- 1986 yılında 80386 sunuldu
- 32 bit adres yolu, 32 bit veri yolu
- 4GB adresleme kapasitesi

- 1989 yılında 80486
- 32 bit adres yolu, 32 bit veri yolu
- Cache kullanımı
- DX modelinde matematik işlemci ana işlemci ile birleştirilmiştir.

• Pentium, Celeron, Itanium, Core, Core 2, Core i

SAYI SİSTEMLERİ VE DÖNÜŞÜM KURALLARI

SAYI SİSTEMLERİ

- Mikroişlemciler ile çalışılırken sayı sistemlerinin
 - İkili taban
 - Onluk taban
 - Onaltılık taban

Ve bunlar arasındaki dönüşümlerin nasıl sağlandığının bilinmesini gerektirir

Rakamlar

- Onluk tabanda kullanılan rakamlar 0-9 arasındadır
- Sekizli tabanda kullanılan basamaklar 0-7 arasındadır
- İkili tabanda kullanılan basamaklar 0,1'dir
- Onluk tabandan daha büyük tabanlarda eklenen herbir basamak alfabede A ve sonraki harfler ile gösterilir
 - Oniki tabanında kullanılan basamaklar 0-9,A,B'dir
- Bilgisayar sistemlerinde onluk, ikili ve onaltılı tabanlar yaygın olarak kullanılır

Sayıların Gösterimi

- Sayı gösterimlerinde iki önemli kavram var
 - Basamak
 - Basamakların sayıdaki konumsal gösterimi
- Onluk tabanda yazılan 132 sayısı;
 - Soldan sağa 1,3,2 basamaklarından oluşmakta
 - 2 sayısı 1'ler basamağında (10°)
 - 3 sayısı 10'lar basamağında (10¹)
 - 1 sayısı 100'ler basamağında (10²)
 - $132 = 10^2 *1 + 10^1 *3 + 10^0 *2$

Sayıların Gösterimi

- İkili tabanda
 - $(11)_2 = 2^1 * 1 + 2^0 * 1 = 2 + 1 = 3$
- Sekizli tabanda
 - $(11)_8 = 8^1 * 1 + 8^0 * 1 = 8 + 1 = 9$
- Onluk tabanda
 - $(11)_{10} = 10^1 * 1 + 10^0 * 1 = 10 + 1 = 11$

Sayıların Gösterimi

- Sayıların gösteriminde virgülden sonraki sayılar ise negatif üs ile ifade edilir
- Onluk tabanda

•
$$(0.1)_{10} = 10^0 * 0 + 10^{-1} * 1 = 0 + 0.1 = 0.1$$

- İkili tabanda
 - $(0.1)_2 = 2^0 * 0 + 2^{-1} * 1 = 0 + 0.5 = 0.5$

- Onluk tabandan ikili tabana dönüşüm
 - $(10)_{10} = (?)_2$
 - 10/2 = 5, kalan 0
 - 5/2 = 2, kalan 1
 - 2/2 = 1, kalan 0
 - Kalan 1
 - \rightarrow (1010)₂

- Onluk tabandan sekizli tabana dönüşüm
 - $(10)_{10} = (?)_8$
 - 10/8 = 1, kalan 2
 - Kalan 1
 - \rightarrow (12)₈

- Onluk tabandan onaltılık tabana dönüşüm (onaltılık tabanda 0-9,A,B,C,D,E,F basamakları kullanılır)
 - $(109)_{10} = (?)_{16}$
 - 109/16 = 6, kalan D
 - Kalan 6
 - \rightarrow (6D)₁₆

- Virgüllü sayılarda tabanlar arası dönüşüm
 - Sayı basamak değeri ile çarpılır
 - 0 elde edilene kadar işlem tekrarlanır
 - Bazı virgüllü sayılar için sonuçta 0 elde edilemeyebilir

- $(0.625)_{10} = (?)_2$
- 0.625, tam kısım 0
- 0.625*2 = 1.25, tam kısım 1
- 0.25*2 = 0.5, tam kısım 0
- 0.5*2 = 1.0, tam kısım 1
- Virgülden sonra 0 değerine ulaşıldı
- \rightarrow (0.101)₂

- $(0.2)_{10} = (?)_2$
- 0.2, tam kısım 0
- 0.2*2 = 0.4, tam kısım 0
- 0.4*2 = 0.8, tam kısım 0
- 0.8*2 = 1.6, tam kısım 1
- 0.6*2 = 1.2, tam kısım 1
- 0.2*2 = 0.4, tam kısım 0
- ...
- Virgülden 0 değerine asla ulaşılamaz
- \rightarrow (0.00110011...)₂

İşaretli ve İşaretsiz Sayılar

- İşaretsiz sayılarda tüm basamaklar konumsal gösterimine göre değerlendirilerek sayının genliği hesaplanır
- İkili işaretli sayılarda 3 farklı gösterim söz konusudur
 - İşaretli genlik gösterimi
 - 1'e tümleyen işaretli sayı
 - 2'ye tümleyen işaretli sayı

$b_3b_2b_1b_0$	Sign and magnitude	1's complement	2's complement
0111	+7	+7	+7
0110	+6	+6	+6
0101	+5	+5	+5
0100	+4	+4	+4
0011	+3	+3	+3
0010	+2	+2	+2
0001	+1	+1	+1
0000	+0	+0	+0
1000	-0	- 7	-8
1001	-1	-6	-7
1010	-2	-5	-6
1011	-3	-4	- 5
1100	-4	-3	-4
1101	-5	-2	-3
1110	-6	-1	-2
1111	- 7	-0	-1

- Bilgisayarlarda alfanümerik verinin tutulması için farklı formatlar kullanılmaktadır
- ASCII
- Unicode
- BCD
- İşaretli, işaretsiz sayılar
- Kayan noktalı sayılar

- ASCII (American Standard Code for Information Interchange)
- Alfanümeric karakterler 7 bitlik gösterim ile ifade edilirler

_	0	1	2	3	4	5	6	7	8	9	Α	В	С	D	E	F
0	0 ^@	1 ^A	2 ^B	3 ^ C	4 ^D	5 ^ E	6 ^ F	7 ^ G	8 ^H	9 ^I	10 ^ J	11 ^ K	12 ^L	13 ^M	14 ^N	15 ^ 0
ı	NUL	SOH	STX	ETX	ЕОТ	ENQ	ACK	BEL	BS	нт	LF	VT	FF	CR	S0	SI
NL		START OF HEADING	START OF	END OF TEXT	END OF TRANSM.	ENQUIRY	ACKNOWL - EDGE	BELL	BACKSP.	CHARACT. TAB'TION	LINE FEED	LINE TAB'TION	FORM FEED	CARRIAGE RETURN	SHIFT OUT	SHIFT IN
1	16 ^p	17 ^ Q	18 ^R	19 ^S	20 ^ T	21 ^U	22 ^ V	23 ^W	24 ^X	25 ^Y	26 ^ Z	27 ^[28	29 ^]	30	31
ı	DLE	DC1	DC2	DC3	DC4	NAK	SYN	ETB	CAN	EM.	SUB	ESC	FS	GS	RS	US
	ATALINK		DEVICE	DEVICE	DEVICE	NEG.ACK-	SYNCHR.	END OF	CANCEL	END OF	SUBS-	ESCAPE	INFO.	INFO.	INFO.	INFO.
2 &	32	&# 33 ;	&#34;</td><td>&#35;</td><td>\$</td><td>&#37;</td><td>&#38;</td><td>#39;</td><td>(</td><td>MEDIUM)</td><td>#42;</td><td>&#43;</td><td>SEP. 4</td><td>SEP. 3</td><td>SEP. 2</td><td>/</td></tr><tr><th></th><th></th><th><pre>@excl;</pre></th><th>@quot;</th><th>*num; #</th><th>\$ dollar;</th><th>o/</th><th>& amp ;</th><th>' ▮</th><th>(</th><th>)</th><th>ast;</th><th>+</th><th>,</th><th>_</th><th><pre>.</pre></th><th>%sol;</th></tr><tr><td>SE</td><td>PACE</td><td>EXCLAM.</td><td>QUOT.</td><td>NUMBER</td><td>DOLLAR</td><td>70 PERCENT</td><td>AMPER-</td><td>APOS-</td><td>LEFT</td><td>RIGHT</td><td>ASTERISK</td><td> •</td><td>COMMA</td><td>HYPHEN-</td><td>FULL</td><td>SOLIDUS</td></tr><tr><th>3 _{&:}</th><th></th><th>MARK 1</th><th>MARK 2</th><th>SIGN 3</th><th>SIGN</th><th>SIGN 5</th><th>SAND</th><th>TROPHE</th><th>PAREN.</th><th>PAREN.</th><th>&#58;</th><th>SIGN ;</th><th>&#60;</th><th>MINUS</th><th>STOP ></th><th>&#63;</th></tr><tr><td></td><td>\wedge</td><td>4</td><td>2</td><td>2</td><td>1</td><td>_</td><td>6</td><td>_</td><td>0</td><td></td><td>: ■</td><td>; ■</td><td>&1t;</td><td>@equals;</td><td>> ▶</td><td>@quest;</td></tr><tr><th></th><th>Θ </th><th>Т</th><th>2</th><th>3</th><th> 4</th><th>5</th><th>6</th><th> 1</th><th>8</th><th>9</th><th> •</th><th>,</th><th>_</th><th>–</th><th><i>></i></th><th> </th></tr><tr><th>ZE</th><th>ER0</th><th>DIGIT ONE</th><th>DIGIT TWO</th><th>DIGIT</th><th>DIGIT FOUR</th><th>DIGIT FIVE</th><th>DIGIT</th><th>DIGIT</th><th>DIGIT</th><th>DIGIT</th><th>COLON</th><th>SEMI - COLON</th><th>LSTHAN SIGN</th><th>SIGN</th><th>GRTHAN SIGN</th><th>ION MARK</th></tr><tr><th>_</th><th>#64; commat;</th><th>&#65;</th><th>&#66;</th><th>&#67;</th><th>&#68;</th><th>&#69;</th><th>&#70;</th><th>&#71;</th><th>&#72;</th><th>&#73;</th><th>&#74;</th><th>&#75;</th><th>&#76;</th><th>&#77;</th><th>&#78;</th><th>&#79;</th></tr><tr><th></th><th>@</th><th>Α</th><th>В</th><th>C</th><th>D</th><th> E</th><th>F</th><th>G</th><th> H</th><th> I</th><th>J</th><th>K</th><th>L</th><th>M</th><th>N</th><th>0</th></tr><tr><th>CC</th><th>OMM'IAL</th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th><th></th></tr><tr><td>5 &:</td><td>80;</td><td>&#81;</td><td>&#82;</td><td>&#83;</td><td>&#84;</td><td>&#85;</td><td>&#86;</td><td>&#87;</td><td>&#88;</td><td>&#89;</td><td>&#90;</td><td>&#91; [</td><td>\ \</td><td>]]</td><td>&#94; &hat;</td><td>_ _</td></tr><tr><th></th><th>Р</th><th>0</th><th>R</th><th>S</th><th> T</th><th>U</th><th>V</th><th>W</th><th>X</th><th>Υ</th><th>7</th><th>Г</th><th>\</th><th>٦.</th><th>Λ</th><th></th></tr><tr><th></th><th>• </th><th>~</th><th>• `</th><th></th><th>١.</th><th></th><th> •</th><th> ••</th><th></th><th> •</th><th>_</th><th>LEFT SQ.</th><th>REVERSE SOLIDUS</th><th></th><th>CIRCUM'X</th><th>LOW LINE</th></tr><tr><td>6 &</td><td>96; grave;</td><td>&#97;</td><td>&#98;</td><td>&#99;</td><td>&#100;</td><td>&#101;</td><td>&#102;</td><td>&#103;</td><td>&#104;</td><td>&#105;</td><td>j</td><td>k</td><td>l</td><td>m</td><td>n</td><td>&#111;</td></tr><tr><th>a f</th><th>yrave;</th><th>a</th><th>h</th><th></th><th>d</th><th>е</th><th>f</th><th></th><th>h</th><th>i</th><th>i</th><th>k</th><th>1</th><th>m</th><th>n</th><th>o</th></tr><tr><th>GF</th><th>RAVE</th><th>a</th><th>D</th><th>C</th><th>u</th><th></th><th> </th><th>g</th><th> ' '</th><th> 🛨</th><th>J</th><th> N</th><th>_</th><th>''''</th><th> 11</th><th></th></tr><tr><th></th><th>#112;</th><th>&#113;</th><th>&#114;</th><th>&#115;</th><th>&#116;</th><th>&#117;</th><th>&#118;</th><th>&#119;</th><th>&#120;</th><th>&#121;</th><th>&#122;</th><th>&#123;</th><th>&#124;</th><th>&#125;</th><th>&#126;</th><th>127</th></tr><tr><th></th><th><u>, </u></th><th>~</th><th>~</th><th></th><th> </th><th></th><th>,,</th><th></th><th></th><th> , ,</th><th>_</th><th>ר</th><th>ı</th><th>ר</th><th></th><th>^?</th></tr><tr><td></td><td>b </td><td>4</td><td> [</td><td>S</td><td>t</td><td>u</td><td>V</td><td>W</td><td>X</td><td>У</td><td>Z</td><td>∣</td><td></td><td>}</td><td>~</td><td>DEL</td></tr><tr><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td>L. CURLY BRACKET</td><td>VERTICAL LINE</td><td>R. CURLY BRACKET</td><td>TILDE</td><td>DELETE</td></tr></tbody></table>													

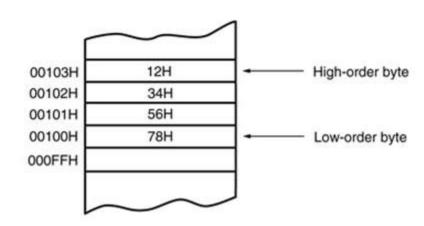
- Unicode: alfanümerik karakterler 16 bitlik bir sayı ile kodlanır
- Farklı alfabeler ve yazı sistemlerini destekler
- http://www.unicode.org

- BCD (Binary-Coded Decimal): Onluk gösterimdeki herbir basamak 4bit ile ifade edilir
- BCD gösterim üzerinden işlemleri destekleyen assembly komutları mevcuttur
- Karmaşık işlemler için çok uygun değildir
- $(526)_{10} = (0101\ 0010\ 0110)_{BCD}$

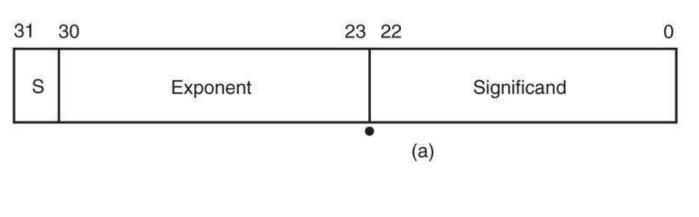
- 8-bitlik ikili sayılar
 - İşaretli, işaretsiz sayıların gösteriminde kullanılır
- En anlamlı bit
 - işaretsiz sayılarda $2^7 = 128$ kuvvetindedir
 - İşaretli sayılarda $-2^7 = -128$ kuvvetindedir
- 8 bit işaretsiz sayılar 0 ile 255 arasındaki değerleri gösterebilir
- 8 bit işaretli sayılar -128 ile 127 arasındaki değerleri gösterebilir
- Bilgisayarlarda işaretli sayılar 2'ye tümleyen yapıdadır

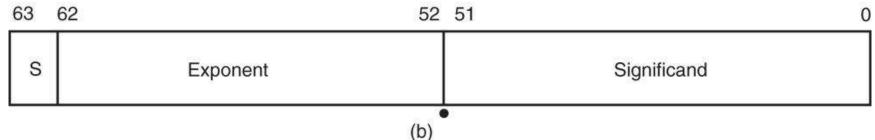
- 16-bitlik ikili sayılar (Word sized data)
- 32-bitlik ikili sayılar (Double word sized data)
- 16-bit, 32-bit sayılarda herbir byte değerinin saklanma yerine göre → little endian, big endian

Little endian →



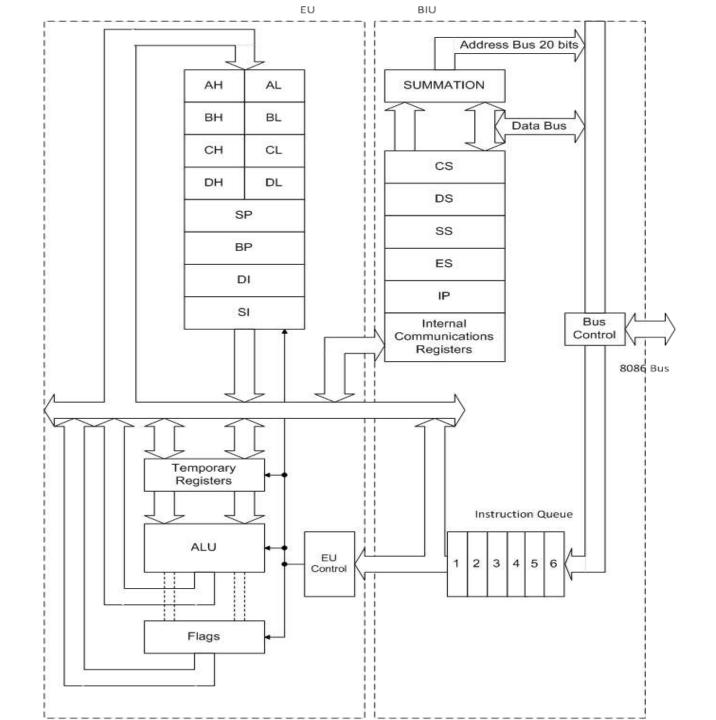
- Gerçel sayılar aşağıdaki 2 hassasiyette ifade edilebilir:
 - 4-byte single precision
 - 8-byte double precision



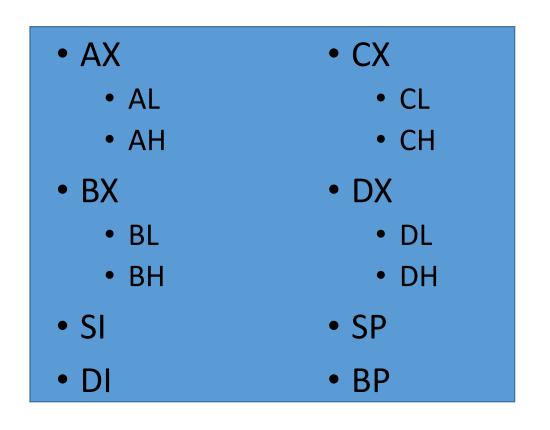


8086 İÇ YAPISI

8086 İç Yapısı



8086 Yazmaçları



SSCSDSESIP

• FLAGS • CF • PF AF • ZF • SF • TF • IF • DF • OF

Genel amaçlı yazmaçlar Segment yazmaçları Özel amaçlı yazmaç Bayrak yazmacı

8086 Yazmaçları – AX, AL, AH

- AX : 16 bitlik akümülatör yazmaç
- AH, AL: 8 bitlik akümülatör yazmaçlar
- Aritmetik, lojik ve veri transferi işlemlerinde kullanılabilir
- Çarpma ve bölme işlemlerinde gizli operand olark kullanılır
- Giriş çıkış komutlarında kullanılır

8086 Yazmaçları – BX, BL, BH

- BX: 16 bitlik genel amaçlı yazmaç, (base register)
- BL, BH: 8 bitlik genel amaçlı yazmaçlar
- Dizi şeklindeki veri erişiminde kullanılır

8086 Yazmaçları – CX, CL, CH

- CX : 16 bitlik genel amaçlı yazmaç
- CL, CH: 8 bitlik genel amaçlı yazmaçlar
- Tekrarlı işlemlerde tekrar sayısını saklar (CX)
- Öteleme ve kaydırma işlemlerinde tekrar sayısını saklar (CL)

8086 Yazmaçları – DX, DL, DH

- DX : 16 bitlik genel amaçlı yazmaç
- DL, DH: 8 bitlik genel amaçlı yazmaçlar
- Çarpma ve bölme komutlarında bölünen sayıyı oluşturmak için kullanılır
- Giriş çıkış işlemlerinde port numarasını saklar

8086 Yazmaçları – SP

- SP: yığın yazmacı (stack pointer)
- Yığının en üst adresini işaretlemek için kullanılır
- SS ile birlikte kullanılır
- Her zaman çift bir değer gösterir
- WORD tipinde veriyi gösterir

8086 Yazmaçları – BP

- BP : Base pointer
- Fonksiyona parametre aktarılırken kullanılır
- SS ile birlikte kullanılır

8086 Yazmaçları – SI

- SI: kaynak indisi yazmacı (source index)
- Dizi komutlarında kaynak indisini tutar
 - DS ile birlikte kullanılır

8086 Yazmaçları – DI

- DI: hedef indisi yazmacı (destination index)
- Dizi komutlarında hedef indisini tutar
 - ES ile birlikte kullanılır

8086 Kesim (Segment) Yazmaçları

- CS: Kod segment, IP ile kullanılır
- DS: Data segment, BX, SI, DI ile kullanılır
- ES: Extra segment, DS gibi
- SS: Stack segment, BP ve SP ile kullanılır

- DS=1230H, SI=0045H ikilisi ile erişilen fiziki adres
- 12300H+0045H = 12345H

8086 Yazmaçları – IP

- IP : Instruction pointer
- Sıradaki işlenecek komutu gösterir
- CS ile birlikte kullanılır

- Efektif program adresi:
- CSx10H+IP

8086 Bayrak Yazmacı

- Carry Flag (CF): İşaretsiz işlemlerde taşma olursa 1 değerini alır
- Parity Flag (PF): İşlem sonucunda 1 olan bitlerin sayısı tek ise 0, çift ise 1 değerini alır
- Auxiliary Flag (AF): 4 bitlik kısımların toplama-çıkarma sonucu elde değerini tutar
- Zero Flag (ZF) : İşlem sonucu 0 ise ZF=1 olur
- Sign Flag (SF): İşlem sonucu negatif ise SF=1 olur

8086 Bayrak Yazmacı

- Trap Flag (TF): Her komuttan sonra kesme oluşmasını sağlar
- Interrupt enable Flag (IF): Kesme kaynaklarının kesme oluşturmasına izin verir
- **Direction Flag (DF)**: Dizi işlemlerinde başlangıç adresinden itibaren arttırarak/azaltarak sıradaki göze erişimi belirler
- Overflow Flag (OF): İşaretli işlemlerde taşma durumunda 1 değerini alır

32 bit μ P Yazmaçları (80386)

• ECX EAX SS AX • CX • CS • CL AL • DS AH • CH • ES • EBX • EDX BX • DX • EIP BL • DL • FS • BH • DH • **GS** • ESI • ESP

• EBP

• EDI

• EFLAGS

64 bit μ P Yazmaçları

RAX • RDI RSP • EAX • RCX • RBP AX • ECX SS • AL • CX AH • CS • CL • RBX • CH • DS EBX • RDX • ES • BX • EDX • BL • FS • DX • BH DL • **GS** RSI • DH

- RIP
- R8-R15
- RFLAGS

REAL – PROTECTED MOD

Real Mod Hafiza Adresleme

- 8086 real modda hafıza adresleme yapar
- Real modda sadece 1MB alan adreslenebilir
- 8086 hafıza uzayı 1MB (20 adres ucu → 1MB)
- Tüm bilgisayarlar açıldığında real modda açılır

Real Mod Hafiza Adresleme

- Real modda segment adres ve ofset adres değerlerinin birleşimiyle hafızada istenen alana erişilir
- Bir segment değeri 64KB'lık alanı gösterir (NEDEN?)
- Ofset değeri 64KB'lık alan içinde bir yeri gösterir
- Örnek: Segment değeri 1000H, ofset değeri 2000H ise mikroişlemcide erişilen fiziki adres ne olur?
- 1000Hx10H+2000H=12000H (1000H:2000H)

Real Mod Hafiza Adresleme

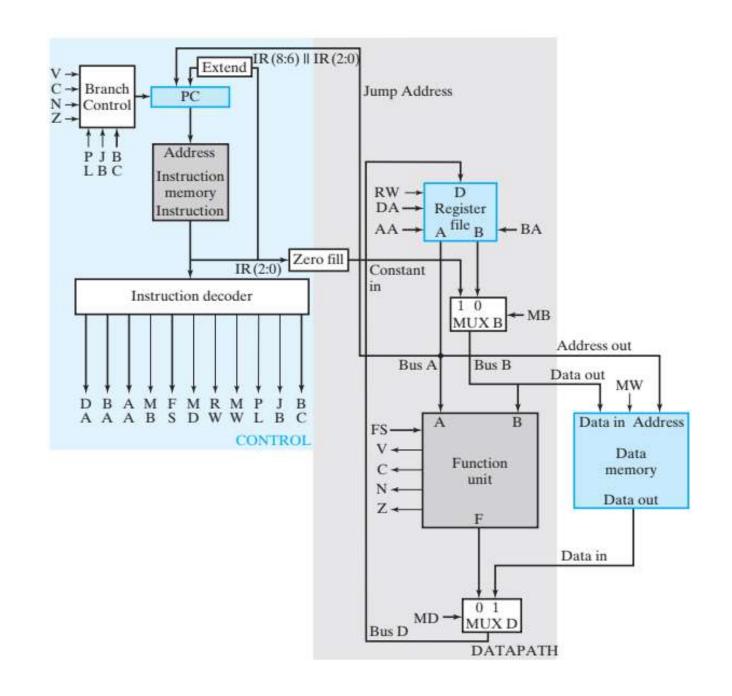
- Varsayılan Segment ve Ofset yazmaçları
- Program hafızasına erişimde CS:IP birlikte kullanılır
- Yığın (stack) erişiminde SS:SP veya SS:BP kullanılır
- Veri erişiminde DS:BX, DS:DI, DS:SI kullanılır
- String işlemlerinde ES:DI ile kullanılır

Protected Mod Hafiza Adresleme

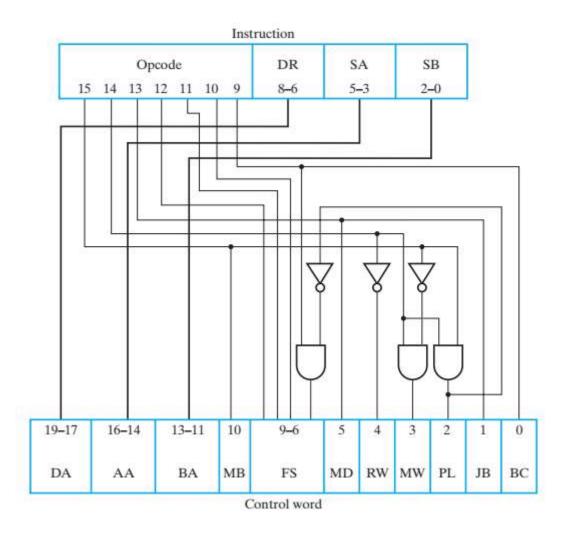
- 1MB'tan daha geniş hafızayı adreslemede kullanılır
- Segment adres değeri bir tablonun (descriptor table) bir satırını gösterir
- Bu tablonun herbir gözünde kullanım için ayrılmış segmentin boyu, yeri, erişim izinleri yazılıdır
- Tabloların global ve yerel versiyonları vardır
- Global descriptor tablosunda tüm programlar için kullanılabilecek segment bilgisi yer alır
- Yerel descriptor tablosunda ise uygulamaya özel segment bilgisi yer alır

EK – Komut nasıl değerlendirilir:

Basit bir işlemci iç yapısı



Basit bir işlemciye ilişkin komut çözümleme devresi



ALT SEVİYE PROGRAMLAMA

Hafta 2

Dr. Öğr. Üyesi Erkan USLU

80x86 KOMUT YAPISI

```
{Etiket:} Mnemonic
{{Operand1,} Operand2}
{; Açıklamalar}
```

80x86 Komut Yapısı

- 80x86'da komutlar:
 - Operand almayan
 - Tek operand alan
 - İki operand alan
 - Üç operand (80x86 ailesi üst serilerinde)
 - Operand1 ← Operand1 işlem Operand2
 - Operandlar aynı tipte olmalı veya uygun sözde komut dönüşümü yapılmalı

80x86 VERİ AKTARIM KOMUTLARI

Komutlardaki Kısaltmalar

- acc : akümülatör
- reg: 8/16 bitlik yazmaç
- regb : 8 bitlik yazmaç
- regw : 16 bitlik yazmaç
- sreg : segment (kesim) yazmacı
- mem : bellek adresi
- idata : 8/16 bitlik sabit değer
- disp8/disp16: [-128...0...127]/[-32768...0...32767]
- dest/scr : hedef/kaynak

- MOV
- LEA
- LDS
- LES
- XCHG
- XLAT/XLATB

• Bayraklar etkilenmez

- MOV: move data
- MOV dest, src
- dest ← src
- dest=mem ve src=mem olamaz
- dest=sreg ve src=sreg olamaz
- dest=sreg ve src=idata olamaz
- dest ve src aynı tipte olmalıdır

- MOV reg, idata
- MOV mem, idata
- MOV reg, reg
- MOV reg, mem
- MOV mem, reg
- MOV sreg, reg
- MOV sreg, mem
- MOV reg, sreg
- MOV mem, sreg

- LEA: load effective address
- LEA regw, mem
- regw ← offset(mem)

- LDS: load data segment register
- LDS regw, mem
- regw ← [mem]
- DS ← [mem+2]

- LES: load extra segment register
- LES regw, mem
- regw ← [mem]
- ES ← [mem+2]

- XCHG : exchange
- XCHG dest, src
- dest <-> src
- XCHG reg,reg
- XCHG reg, mem
- XCHG mem, reg

Veri Aktarım Komutları

- XLAT/XLATB : translate byte (XLAT = XLATB)
- Doğrudan operandı olmayan bir komut, AL gizli operand
- AL ← DS:[BX+AL]
- DS:[BX] adresindeki tablonun AL numaralı indisindeki değeri AL yazmacına kopyalar

ARITMETIK KOMUTLAR

ADD

ADC

• SUB

• SBB

• INC

• DEC

• NEG

• CMP

• MUL

• IMUL

• DIV

• IDIV

- ADD : addition
- ADD dest, src
- dest ← dest + src
- ADD reg, idata
- ADD mem, idata; PTR gerekli
- ADD reg, reg
- ADD reg, mem
- ADD mem, reg

- ADC : add with carry
- ADC dest, src
- dest ← dest + src + CF
- ADC reg, idata
- ADC mem, idata; PTR gerekli
- ADC reg, reg
- ADC reg, mem
- ADC mem, reg

- SUB : subtraction
- SUB dest, src
- dest ← dest src
- SUB reg, idata
- SUB mem, idata; PTR gerekli
- SUB reg, reg
- SUB reg, mem
- SUB mem, reg

- SBB: subtraction with borrow
- SBB dest, src
- dest ← dest src CF
- SBB reg, idata
- SBB mem, idata; PTR gerekli
- SBB reg, reg
- SBB reg, mem
- SBB mem, reg

- INC : increment
- INC dest
- dest ← dest + 1
- INC reg
- INC mem; PTR gerekli

- DEC : decrement
- DEC dest
- dest ← dest 1
- DEC reg
- DEC mem; PTR gerekli

- NEG: negate / two's complenet
- NEG dest
- dest ← 0 dest
- NEG reg
- NEG mem; PTR gerekli

- CMP : compare
- CMP dest, src
- dest src
- Sonuç saklanmaz, bayraklar etkilenir
- Komut sonrasında koşullu dallanma komutları kullanılabilir
 - dest > src, dest ≥ src,
 - dest = src,
 - dest ≤ src, dest < src

- CMP reg, idata
- CMP mem, idata
- CMP reg, reg
- CMP reg, mem
- CMP mem, reg

- MUL: unsigned multiplication
- MUL src
- Eğer src 8 bit ise : AX ← AL x src
- Eğer src 16 bit ise : DX:AX ← AX x src
- MUL reg
- MUL mem; PTR gerekli

- IMUL : integer signed multiplication
- IMUL src
- Eğer src 8 bit ise : AX ← AL x src
- Eğer src 16 bit ise : DX:AX ← AX x src
- Sonuç ve operandlar işaretli sayı olarak değerlendirilir
- IMUL reg
- IMUL mem; PTR gerekli

- DIV : unsigned divide
- DIV src
- Eğer src 8 bit ise : AL ← AX / src, AH ← AX % src
- Eğer src 16 bit ise:
- $AX \leftarrow DX:AX / src, DX \leftarrow DX:AX % src$
- DIV reg
- DIV mem; PTR gerekli

- IDIV : integer signed divide
- IDIV src
- Eğer src 8 bit ise : AL ← AX / src, AH ← AX % src
- Eğer src 16 bit ise:
- $AX \leftarrow DX:AX / src, DX \leftarrow DX:AX % src$

Sonuç ve operandlar işaretli sayı olarak değerlendirilir

- IDIV reg
- IDIV mem; PTR gerekli

DALLANMA KOMUTLARI

Dallanma Komutları

- Koşullu Dallanma
 - Basit Koşullu Dallanma
 - İşaretsiz Sayı İşlemlerinde Dallanma
 - İşaretli Sayı İşlemlerinde Dallanma
- Koşulsuz Dallanma
- Çağırma Komutları
- Dönüş Komutları

Dallanma Komutları (1) Koşullu Dallanma

- Basit Koşullu Dallanma
 - JE/JZ
 - JNZ/JNE
 - JS
 - JNS
 - JO
 - JNO
 - JP/JPE
 - JNP/JPO

- İşaretsiz Sayı İşlemlerinde Dallanma
 - JB/JNAE/JC
 - JA/JNBE
 - JAE/JNB/JNC
 - JBE/JNA
- İşaretli Sayı İşlemlerinde Dallanma
 - JL/JNGE
 - JNL/JGE
 - JLE/JNG
 - JG/JNLE

Basit Koşullu Dallanma

- JE/JZ: jump zero/equal, ZF=1 ise dallan
- JNZ/JNE: jump not zero/not equal, ZF=0 ise dallan
- JS: jump if sign, SF=1 ise dallan
- JNS: jump no sign, SF=0 ise dallan
- JO: jump if overflow, OF=1 ise dallan
- JNO: jump if no overflow, OF=0 ise dallan
- JP/JPE: jump on parity/even parity, PF=1 ise dallan
- JNP/JPO: jump no parity/odd parity, PF=0 ise dallan

İşaretsiz Sayı İşlemlerinde Dallanma

• İşaretsiz sayılarda CMP işlemi sonrasında koşullu dallanma oluşturmak için kullanılır

- JB/JNAE/JC: jump if below
- JA/JNBE: jump if above
- JAE/JNB/JNC: jump if above or equal
- JBE/JNA: jump if below or equal

İşaretli Sayı İşlemlerinde Dallanma

İşaretli sayılarda CMP işlemi sonrasında koşullu dallanma oluşturmak için kullanılır

- JL/JNGE: jump if less
- JNL/JGE: jump if greater or equal
- JLE/JNG: jump if less or equal
- JG/JNLE: jump if greater

Aritmetik Komutlar- İşlemci koşullara nasıl karar verir

	İşaretsiz Sayılarda	İşaretli Sayılarda
dest > src	CF=0 VE ZF=0	ZF=0 VE SF=OF
dest ≥ src	CF=0	SF=OF
dest = src	ZF=1	ZF=1
dest ≤ src	CF=1 VEYA ZF=1	ZF=1 VEYA SF≠OF
dest < src	CF=1	SF≠OF

Dallanma Komutları (2)

- Koşulsuz Dallanma
 - JMP
 - JMP FAR PTR
- Çağırma Komutları
 - CALL
 - CALL FAR PTR
 - INT
 - INTO

- Dönüş Komutları
 - RET
 - RETF
 - IRET

Koşulsuz Dallanma

- JMP: near jump
- JMP disp
- IP \leftarrow IP + disp
- JMP reg
- IP ← reg
- JMP mem
- IP ← [mem]

Koşulsuz Dallanma

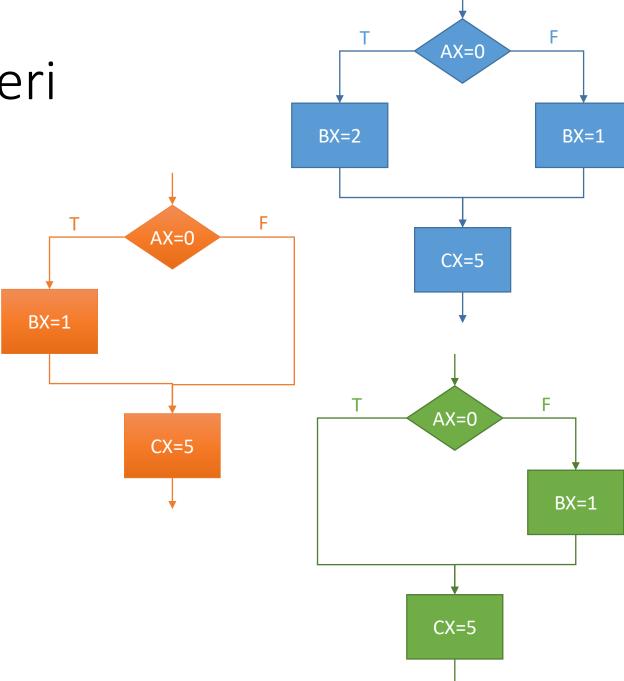
- JMP FAR PTR: far jump
- JMP FAR PTR idata1:idata2
- CS←idata1, IP←idata2

- JMP FAR PTR mem
- IP←[mem], CS←[mem+2]

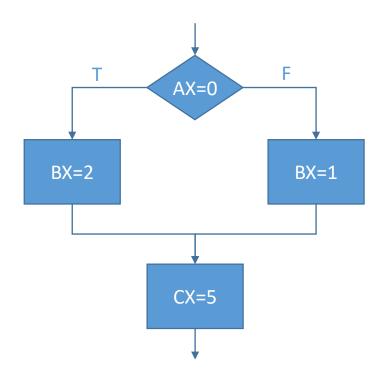
• If then else

• If null else

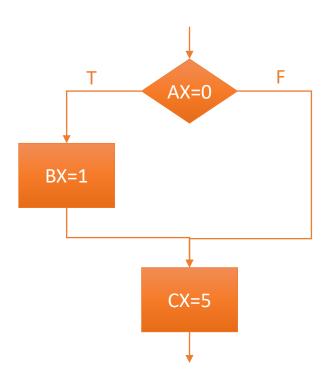
If null then



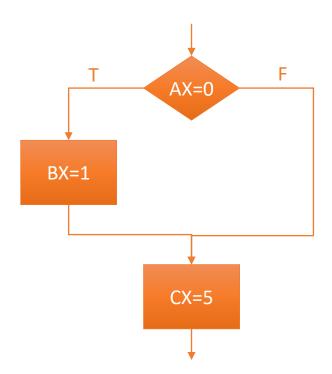
- CMP AX, 0
- JZ true
- MOV BX, 1
- JMP next
- true: MOV BX, 2
- next: MOV CX, 5



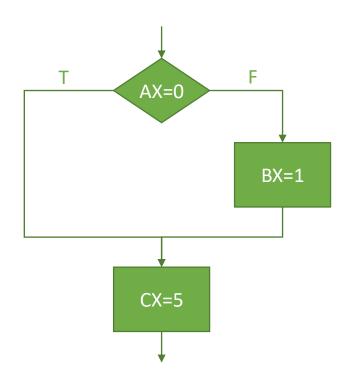
- CMP AX, 0
- JZ true
- JMP next
- true: MOV BX, 1
- next: MOV CX, 5



- CMP AX, 0
- JNZ false
- MOV BX, 1
- false: MOV CX, 5



- CMP AX, 0
- JZ true
- MOV BX, 1
- true: MOV CX, 5



- CALL: near procedure call, (prosedür dönüşü RET ile)
- Yığına sadece IP atılır
- CALL disp
- IP \leftarrow IP + disp
- CALL mem
- IP ← reg
- CALL reg
- IP ← reg

- CALL FAR PTR: far procedure call, (prosedür dönüşü RETF ile)
- Yığına CS ve IP atılır

- CALL FAR PTR idata1:idata2
- CS←idata1, IP←idata2

- CALL FAR PTR mem
- IP←[mem], CS←[mem+2]

- INT: software interrupt
- INT idata
- İşlemci aşağıdaki işlemleri otomatik yapar
 - PUSHF
 - PUSH CS
 - PUSH IP
 - TF←0
 - IF←0
 - IP←0000:[idata*4]
 - CS←0000:[idata*4+2]

- INTO: interrupt on overflow
- INTO
- INTO = INT 04H

Dönüş Komutları

- RET: near return from procedure
 - Yığından sadece IP çekilir
- RETF: far return from procedure
 - Yığından IP ve CS çekilir
- IRET: return from interrupt
 - Yığından IP, CS ve FLAG çekilir

EK - Tüm dallanma komutları ve bayrak koşulları

Opcode	Description	CPU Flags
JA	Above	CF = 0 and $ZF = 0$
JAE	Above or equal	CF = 0
JB	Bellow	CF
JBE	Bellow or equal	CF or ZF
JC	Carry	CF
JE	Equality	ZF
JG	Greater ^(s)	ZF = 0 and SF = OF
JGE	Greater of equal ^(s)	SF = OF
JL	Less ^(s)	SF ≠ OF
JLE	Less equal ^(s)	ZF or SF ≠ OF
JNA	Not above	CF or ZF
JNAE	Neither above nor equal	CF
JNB	Not bellow	CF = 0
JNBE	Neither bellow nor equal	CF = 0 and $ZF = 0$
JNC	Not carry	CF = 0
JNE	Not equal	ZF = 0
JNG	Not greater	ZF or SF ≠ OF
JNGE	Neither greater nor equal	SF ≠ OF
JNL	Not less	SF = OF
JNLE	Not less nor equal	ZF = 0 and SF = OF

Opcode	Description	CPU Flags		
JNO	Not overflow	OF = 0		
JNP	Not parity	PF = 0		
JNS	Not negative	SF = 0		
JNZ	Not zero	ZF = 0		
JO	Overflow ^(s)	OF		
JP	Parity	PF		
JPE	Parity	PF		
JPO	Not parity	PF = 0		
JS	Negative ^(s)	SF		
JZ	Null	ZF		

(s): signed numbers

EK - Dallanma komutlarının eşdeğerliliği

 $JB \equiv JC \equiv JNAE$

JAE ≡ JNB ≡ JNC

 $JE \equiv JZ$

 $JNE \equiv JNZ$

JBE ≡ JNA

JA ≡ JNBE

JP ≡ JPE

JNP ≡ JPO

JL ≡ JNGE

JGE ≡ JNL

JLE ≡ JNG

JG ≡ JNLE

ALT SEVİYE PROGRAMLAMA

Hafta 3

Dr. Öğr. Üyesi Erkan USLU

YIĞIN KOMUTLARI

- POP
- POPF
- PUSH
- PUSHF

- POP: pop word from stack
- POP dest
- dest ← SS:[SP]
- POP regw
- POP mem

- POPF: pop flag from stack
- POPF
- FLAG ← SS:[SP]

- PUSH: push word to stack
- PUSH src
- SS:[SP] ← src
- PUSH idata
- PUSH regw
- PUSH mem
- PUSH sreg

- PUSH: push flag to stack
- PUSHF
- SS:[SP] ← FLAG

DÖNGÜ KOMUTLARI

- LOOP
- LOOPZ/LOOPE
- LOOPNZ/LOOPNE
- JCXZ

- LOOP: loop until complete
- LOOP disp
- Her loop geçişinde CX azaltılır, sonrasında disp ile gösterilen adrese gidilir
- CX≠0 olduğu sürece tekrarlanır

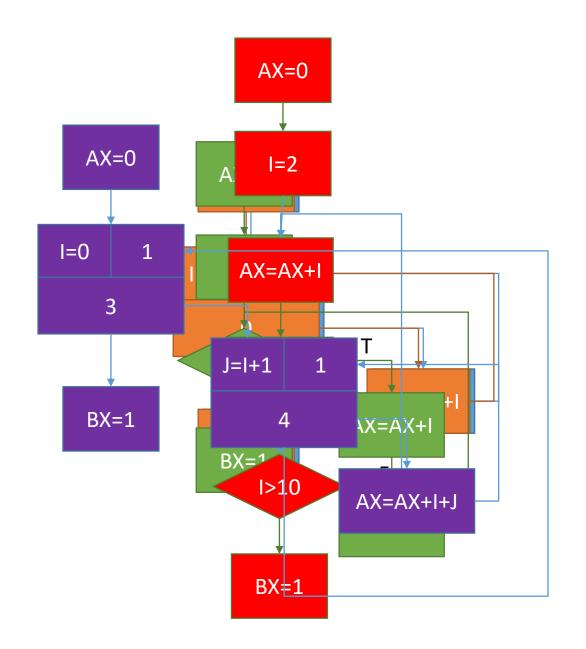
		toplam	CX	SI	
	MOV toplam, 0;	0	?	?	
	MOV CX, 5;	0	5	?	
	MOV SI, 1;	0	5	1	
L1:	ADD toplam, SI;	1	15	1	5
	INC SI;	1	15	1	6
	LOOP L1;	1	15	0	6

- LOOPZ/LOOPE: loop zero/loop equal
- LOOPZ disp
- Her loop geçişinde CX azaltılır, sonrasında disp ile gösterilen adrese gidilir
- CX≠0 ve ZF=1 olduğu sürece tekrarlanır

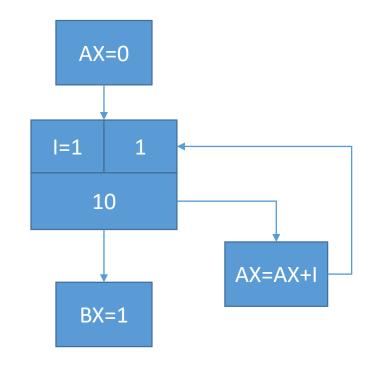
- LOOPNZ/LOOPNE: loop not zero/loop not equal
- LOOPNZ disp
- Her loop geçişinde CX azaltılır, sonrasında disp ile gösterilen adrese gidilir
- CX≠0 ve ZF=0 olduğu sürece tekrarlanır

- JCXZ: jump cx zero
- JCXZ disp
- CX=0 ise dallan, CX değerinin kontrolü kullanıcıda

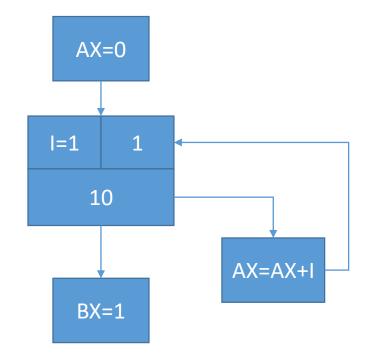
- For to
- For downto
- While
- Repeat until
- For for



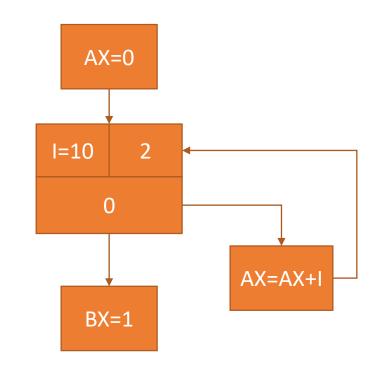
- XOR AX, AX
- MOV SI, 1
- MOV CX, 10
- tekrar: ADD AX, SI
- INC SI
- LOOP tekrar



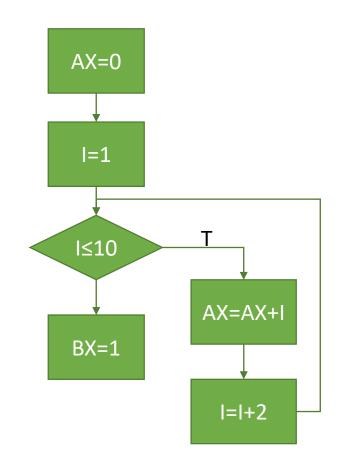
- XOR AX, AX
- MOV CX, 10
- tekrar: ADD AX, CX
- LOOP tekrar



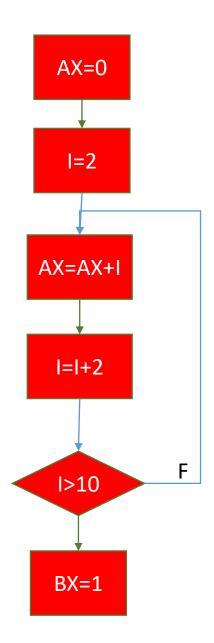
- XOR AX, AX
- MOV CX, 10
- tekrar: ADD AX, CX
- SUB CX, 2
- JCXZ devam
- JMP tekrar
- devam:



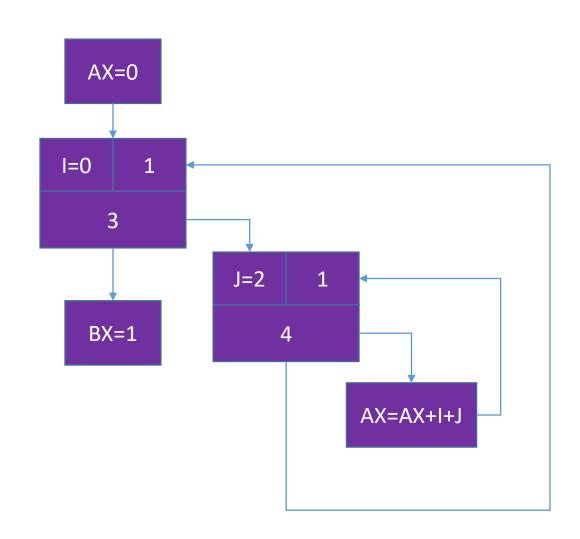
- XOR AX, AX
- MOV SI, 1
- tekrar: CMP SI, 10
- JA devam
- ADD AX, SI
- ADD SI, 2
- JMP tekrar
- devam: MOV BX, 1



- XOR AX, AX
- MOV SI, 2
- tekrar: ADD AX, SI
- ADD SI, 2
- CMP SI, 10
- JBE tekrar
- MOV BX, 1



- MOV AX, 0
- MOV CX, 4
- MOV DI, 0
- L2: PUSH CX
- MOV CX, 3
- MOV SI, 2
- L1: ADD AX, DI
- ADD AX, SI
- INC SI
- LOOP L1
- POP CX
- INC DI
- LOOP L2
- MOV BX, 1



BAYRAKLARLA İLGİLİ KOMUTLARI

Bayraklarla İlgili Komutlar

- CLC: clear carry f.
- CMC: complement carry f.
- STC: set carry f.
- CLD: clear direction f.
- STD: set direction f.
- STI: set interrupt f.
- CLI: clear intrerrupt f.
- LAHF: load AH with flag: AH ← SF,ZF,?,AF,?,PF,?CF
- SAHF: store AH to flag: SF,ZF,?,AF,?,PF,?CF ← AH

MANTIKSAL KOMUTLAR

- NOT
- OR
- AND
- XOR
- TEST

- NOT : bitwise not
- NOT dest
- dest ← (dest)'
- NOT reg
- NOT mem; PTR gerekli

- OR: bitwise or
- OR dest, src
- dest ← dest OR src
- OR reg, idata
- OR mem, idata; PTR gerekli
- OR reg, reg
- OR reg, mem
- OR mem, reg

- AND: bitwise and
- AND dest, src
- dest ← dest AND src
- AND reg, idata
- AND mem, idata; PTR gerekli
- AND reg, reg
- AND reg, mem
- AND mem, reg

- XOR: bitwise exclusive or
- XOR dest, src
- dest ← dest XOR src
- XOR reg, idata
- XOR mem, idata; PTR gerekli
- XOR reg, reg
- XOR reg, mem
- XOR mem, reg

• XOR AL, 0FFH; AL'de 1'ler 0, 0'lar 1 yapılır

- XOR AX, AX; AX \leftarrow 0, 4 clock cycle, 3 byte
- MOV AX, 0; 3 clock cycle, 2 byte

- TEST : test bits
- TEST dest, src
- dest AND src
- Sadece bayraklar değişir, sonuç saklanmaz
- TEST reg, idata
- TEST mem, idata; PTR gerekli
- TEST reg, reg
- TEST reg, mem
- TEST mem, reg

ÖTELEME VE DÖNDÜRME KOMUTLARI

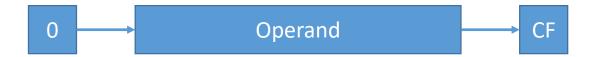
- SHL
- SAL
- SHR
- SAR
- RCL
- RCR
- ROL
- ROR

• SHL : shift left logical



- SHL reg, 1
- SHL mem, 1
- SHL reg, CL
- SHL mem, CL
- SAL = SHL

• SHR : shift right logical



- SHR reg, 1
- SHR mem, 1
- SHR reg, CL
- SHR mem, CL

• SAR : shift arithmetic right



- Öteleme işleminde sayının işaret bitini dikkate alır
- SAR reg, 1
- SAR mem, 1
- SAR reg, CL
- SAR mem, CL

RCL: rotate through carry left



- RCL reg, 1
- RCL mem, 1
- RCL reg, CL
- RCL mem, CL

RCR: rotate through carry right



- RCR reg, 1
- RCR mem, 1
- RCR reg, CL
- RCR mem, CL

• ROL : rotate left



- ROL reg, 1
- ROL mem, 1
- ROL reg, CL
- ROL mem, CL

• ROR : rotate right



- ROR reg, 1
- ROR mem, 1
- ROR reg, CL
- ROR mem, CL

ALT SEVIYE PROGRAMLAMA

Hafta 4

Dr. Öğr. Üyesi Erkan USLU

DIZI KOMUTLARI

- MOVSB
- MOVSW
- CMPSB
- CMPSW
- SCASB
- SCASW

- LODSB
- LODSW
- STOSB
- STOSW
- CBW
- CWD

- REP
- REPE/REPZ
- REPNE/REPNZ

- Tekrarlamalı işlemler için tasarlanmış komutlardır
- İşlem tekrar sayısı CX yazmacında tutulur
- Her işlem adımında CX değeri bir otomatik olarak 1 azaltılır
- Tekrarlı dizi işlemlerini belirtmek için önekler kullanılır (REP,REPE/REPZ,REPNE/REPNZ)

- İşlem yönü DF bayrağı ile belirlenir
- DF=0 ise her adımında dizinin bir sonraki adresi için işlem tekrarlanır
- DF=1 ise her adımında dizinin bir önceki adresi için işlem tekrarlanır

- MOVS: bir bellek bölgesinin bir başka bellek bölgesine kopyalanması
- CMPS: farklı iki bellek bölgesinin içeriklerinin karşılaştırılması
- SCAS: bellek bölgesinin içeriğinin AX/AL ile karşılaştırılması
- LODS: bellek bölgesindeki değerin AX/AL ye yükelnmesi
- STOS: bellek bölgesinin AX/AL değeri ile doldurulması
- CBW: işaret bitini koruyarak byte'ı word'e genişletme
- CWD: işaret bitini koruyarak word'u double word'e genişletme

- MOVSB: move string byte
- ES:[DI] ← DS:[SI]
- DI ← DI+1; (DF=1 olsaydı DI ← DI-1)
- SI \leftarrow SI+1; (DF=1 olsaydı SI \leftarrow SI-1)
- MOVSW: move string word
- ES:[DI] ← DS:[SI]
- DI ← DI+2; (DF=1 olsaydı DI ← DI-2)
- SI \leftarrow SI+2; (DF=1 olsaydı SI \leftarrow SI-2)

- CMPSB: compare string byte
- DS:[SI]-ES:[DI]
- DI ← DI+1; (DF=1 olsaydı DI ← DI-1)
- SI \leftarrow SI+1; (DF=1 olsaydı SI \leftarrow SI-1)
- CMPSW: compare string word
- DS:[SI]-ES:[DI]
- DI ← DI+2; (DF=1 olsaydı DI ← DI-2)
- SI \leftarrow SI+2; (DF=1 olsaydı SI \leftarrow SI-2)

- SCASB: scan string byte
- AL-ES:[DI]
- DI ← DI+1; (DF=1 olsaydı DI ← DI-1)

- SCASW: scan string word
- AX-ES:[DI]
- DI ← DI+2; (DF=1 olsaydı DI ← DI-2)

- LODSB: load string byte
- AL← DS:[SI]
- SI \leftarrow SI+1; (DF=1 olsaydı SI \leftarrow SI-1)

- LODSW: load string word
- AX ← DS:[SI]
- SI \leftarrow SI+2; (DF=1 olsaydı SI \leftarrow SI-2)

- STOSB: store string byte
- ES:[DI] ← AL
- DI ← DI+1; (DF=1 olsaydı DI ← DI-1)

- STOSW: store string word
- ES:[DI] ← AX
- DI ← DI+2; (DF=1 olsaydı DI ← DI-2)

- CBW: convert byte to word
- AX ← AL

- CWD: convert word to double word
- DX:AX \leftarrow AX

- LEA DI, dizi
- CLD
- XOR AL, AL
- MOV CX, size
- REP STOSB

• dizi ← 0

- LEA SI, dizi1
- LEA DI, dizi2
- CLD
- MOV CX, size
- REP MOVSB

• dizi2 ← dizi1

Dizi (string) Komutları - Önekler

- REP: repeat
- CX=0 olana kadar tekrarla

- REPE/REPZ: repeat equal
- CX=0 veya ZF=0 olana kadar tekrarla
- REPNE/REPNZ: repeat not equal
- CX=0 veya ZF=1 olana kadar tekrarla

GİRİŞ ÇIKIŞ KOMUTLARI

Giriş Çıkış Komutları

- IN
- OUT

Giriş Çıkış Komutları

- IN: input from port adress
- IN acc, idata; 0-255 arası portlara erişim
- IN acc, DX; 0-65535 arası portlara erişim

Giriş Çıkış Komutları

- OUT: output to port adress
- OUT idata, acc; 0-255 arası portlara erişim
- OUT DX, acc; 0-65535 arası portlara erişim

DURDURMA ve BEKLETME KOMUTLARI

Durdurma ve Bekletme Komutları

- HLT: halt, işlemci durur, kesme ile işlemci kaldığı komuttan devam eder
- NOP: no operation
- WAIT: wait until not busy, yardımcı işlemcinin sonucunu beklemek için kullanılır

BCD DÜZENLEME KOMUTLARI

- AAA
- AAD
- AAM
- AAS
- DAA
- DAS

- AAA: ASCII adjust after addition
- ASCII değer olarak tutulan iki sayının toplamını BCD olarak düzenler

- XOR AX, AX
- MOV AL, "6"
- ADD AL, "7"
- AAA; AX ← 0103H, BCD olarak 13 sayısı

- AAD: ASCII adjust before division
- BCD olarak tutulan iki basamaklı sayının bölme öncesi düzenlenmesi için kullanılır

- MOV AH, 04H
- MOV AL, 05H; AX'te BCD 45 sayısı var
- AAD; AX ← 002DH

- AAM: ASCII adjust after multiplication
- ASCII değer olarak tutulan iki sayının toplamını BCD olarak düzenler

- MOV AL, 4
- MOV AH, 8
- MUL AH; AX'te 0020H var
- AAM; AX ← 0302H, BCD olarak 32 sayısı

- AAS: ASCII adjust after subtraction
- ASCII değer olarak tutulan iki sayının farkını BCD olarak düzenler

- MOV AL, "5"
- SUB AL, "7"; AL'de FEH var
- AAS; AL ← 08H, CF=1; -10+8=-2

- DAA: decimal adjust AL after addition
- Sıkıştırılmış BCD formatlı sayıların toplanması sonucu AL'deki değeri sıkıştırılmış BCD olarak düzenler

- MOV AL, 75H
- ADD AL, 19H; Al'de 8EH var
- DAA; AL ← 94H

BCD Düzenleme Komutları

- DAS: decimal adjust AL after subtraction
- Sıkıştırılmış BCD formatlı sayıların çıkarılması sonucu AL'deki değeri sıkıştırılmış BCD olarak düzenler

- MOV AL, 42H
- SUB AL, 13H; AL'de 2FH var
- DAS; AL ← 29H

ALT SEVİYE PROGRAMLAMA

Hafta 5

Dr. Öğr. Üyesi Erkan USLU

ADRESLEME MODLARI

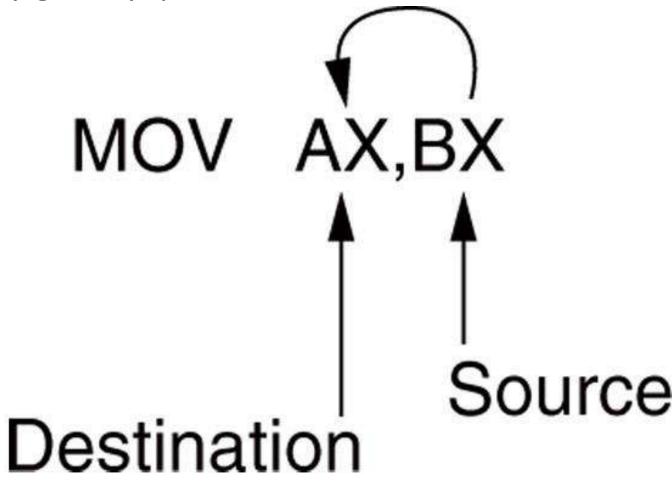
Adresleme Modlari

 Verimli assembly programları geliştirebilmek için komutlar ile birlikte kullanılan adresleme modlarının bilinmesi gerekmektedir.

- Üç tip erişim için adresleme modu mevcuttur:
 - Veri adresleme modlari
 - Program hafızası adresleme modları
 - Yığın adresleme modları

Veri Adresleme Modları

8086 assemly genel yapısı



Veri Adresleme Modları

- 8086 assemly genel yapısı
 - AX ← 1234H
 - BX ← ABCDH
 - MOV AX, BX
 - AX ← ABCDH
 - BX ← ABCDH
- MOV DST, SRC
 - DST ← SRC

Yazmaç Adresleme (Register Addressing)

- Yazmaç Adresleme (Register Addressing)
- 8 bitlik AL, AH, BL, BH, CL, CH, DL, DH yazmaçları kullanılabilir
- 16 bitlik AX, BX, CX, DX, SP, BP, SI, DI yazmaçları kullanılabilir
- Yazmaç adreslemede kullanılan yazmaç genişlikleri uyumlu olmalıdır

MOV BX, CX

Hemen Adresleme (Immediate Addressing)

- Sabit değer atamayı ifade eder
- 16 bit veya 8 bit sabit değer atama söz konusu olabilir

MOV AL, 0F2H

MOV CX, 100

MOV BL, 01010101B

MOV AH, 'A'; ASCII A karakteri AH yazmacına atanır

Doğrudan Adresleme (Direct Addressing)

• Erişilecek hafıza gözünün doğrudan gösterildiği durumdur

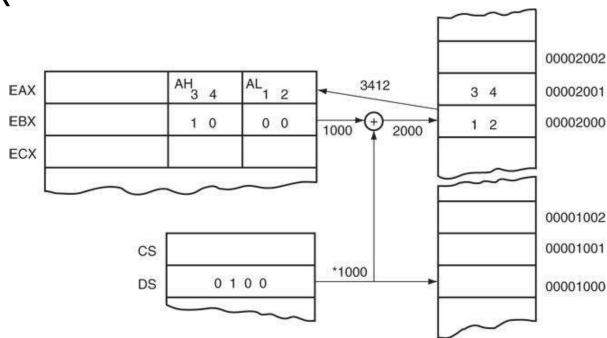
MOV AL, DATA ; DATA bir etiket olup assemler bunu karşılık gelen adres değeri ile değiştirir

MOV BX, [1234H] ; BX ← DS:1234H

Yazmaç Dolaylı Adresleme (Register Indirect Addressing)

- BP (SS ile), BX, DI ve SI (DS ile) yazmaçları ile kullanılabilir
- Hafıza ofset değeri bir yazmaçta saklanır

MOV AX, [BX]; AX \leftarrow DS:BX



Dolaylı Adresleme (Indirect Addressing)

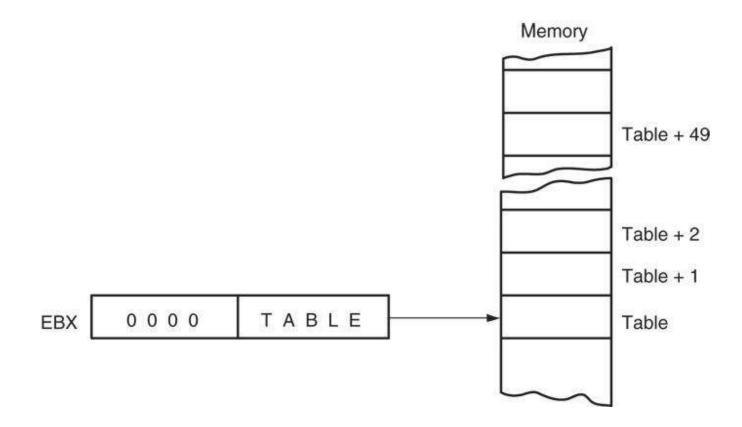
- Dolaylı adreslemelerin bir kısmında BYTE PTR, WORD PTR gibi özel tanımlayıcılar vermek gerekir
- Arttırma komutu olan INC, dolaylı adresleme ile hafızada bir Word mü yoksa Byte değeri mi arttıracağını bilemez

INC WORD PTR [BX]

 Dolaylı adreslemede operandlardan birisi yazmaç ise BYTE PTR, WORD PTR'ye gerek yoktur (NEDEN?)

Yazmaç Dolaylı Adresleme (Register Indirect Addressing)

 Dizi olarak tutulan veriye sıralı erişimde yazmaç dolaylı adresleme kullanımı uygundur



Base+Index Addressing

- Temelde bir dolaylı adresleme modudur
- Base yazmacı (BX veya BP) işlem yapılacak hafıza konumunun başlangıcını göstermek için kullanılır
- Index yazmaçları (DI veya SI) verinin bu başlangıç adresine görece yerini tutmak için kullanılır

MOV DX, [BX+DI]

Yazmaç Göreli Adresleme (Register Relative Addressing)

 Base (BP veya BX) veya Index (DI, SI) yazmaçlarının bir sabit ofset değeri ile kullanılmasını ifade eder

MOV AX, [BX+100H]

Base Relative + Index Addressing

• İki boyutlu veri adresleme için uygudur

MOV AX,[BX + SI + 100H]

Program Hafızası Adresleme Modları

- Program akışı sırasında fonksiyon çağırma, koşullu ve koşulsuz dallanma komutları ile farklı program hafızası adresleme modları kullanılır
- Doğrudan (direct)
- Göreli (relative)
- Dolaylı (indirect)

Doğrudan Program Hafızası Adresleme

- Doğrudan bir program adresine ulaşmak için kullanılır
- Mevcut kod segmentinden farklı bir kod segmentine geçiş sağlayacağı için segmentler-arası bir işlemdir
- Hem CS hem de IP değeri uygun şekilde değiştirilir

JMP 200H:300H; CS ← 200H, IP ← 300H

CALL 200H:300H

Göreli Program Hafızası Adresleme

- Mevcut IP yazmacı değerine göre hangi program hafızasının adresleneceğini ifade eder
- JMP komutu 1 byte veya 2 byte işaretli sabit değerli operand kabul eder

```
JMP 100

JMP 0FFH; IP değeri 1 azalır (NEDEN?)

JMP 1000H
```

Dolaylı Program Hafızası Adresleme

• CALL ve JMP komutları ile kullanılır

JMP BX

CALL [BX]

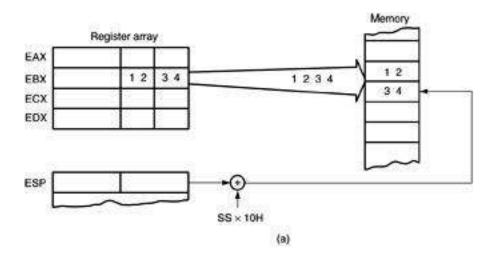
- Tüm yazmaçlardan yığına veri basılabilir
- CS hariç tüm yazmaçlara yığından veri çekilebilir

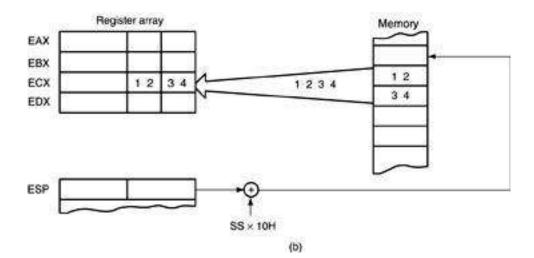
PUSH CS; çalışır

POP CS; assembler hatası verir

- 8086'da yığın geçici veri saklamak için ve fonksiyonlardan dönüşlerde dönüş adreslerini saklamak için kullanılır
- Yığın LIFO mantığında çalışır (Last In First Out)
- Yığın ile ilgili PUSH ve POP komutları kullanılır
- PUSH yığına WORD basar, POP yığından WORD çeker
 PUSH BL; (DOĞRU MU?)
- Yığın adresleme için SS:SP ikilisi kullanılır

- SP yazmacı programcının tanımladığı yığının genişliğini gösterecek şekilde ilk değer alır
- Her PUSH işleminde SP-1 ve SP-2 adreslerine 2 byte veri yazılır ve SP değeri 2 azaltılır
- Her POP işleminde SP+1 ve SP+2 adreslerinden2 byte veri okunur ve SP değeri 2 arttırılır





SÖZDE KOMUTLAR

- Assembly programın düzenlemesine yöneliktir
- Doğrudan makine kodu karşılığı yoktur
- Mnemonic'ler için makine kodu karşılığı üretilir

- LST uzantılı dosyanın düzenlenmesi
 - PAGE, TITLE
- Program kesim düzenlemesi
 - SEGMENT/ENDS, ORG, ASSUME
- Veri tanımlamaları
 - DB, DW, DD, DQ, EQU, DUP, TYPEDEF, PTR, LABEL
- Yordam düzenleme
 - PROC/ENDP, EXTRN, PUBLIC
- MACRO düzenleme
 - MACRO/ENDM, INCLUDE, LOCAL
- Diğer
 - LENGTH, TYPE, SIZE, OFFSET, SEG, END

 PAGE: Derlenen .asm sonucu oluşan .lst uzantılı dosyanın satır sütün genişliğini belirler

• TITLE : Oluşan .lst için her sayfa başına yazılacak başlığı belirler

- SEGMENT/ENDS : Kesim tanımlaması için kullanılır
- a) Hizalama :
 - a) BYTE: Kesim sıradaki adresten başlar
 - b) WORD: Kesim sıradaki çift adresten başlar
 - c) PARA: Kesim sıradaki 16'nın tam katından başlar
 - d) PAGE: Kesim sıradaki 256'nın tam katından başlar

b) Birleştirme:

- a) PUBLIC: Aynı isimli kesimlerin peşpeşe yerleşmesini sağlar
- b) COMMON: Aynı isimli kesimlerin aynı adresten başlamasını sağlar
- c) STACK: Yığın mantığında (LIFO) kesim tanımlar
- d) AT ##### : Kesim adresi belirler

• ORG: COM tipi programların 100H adresinden başlaması için kullanılır

 ASSUME : Kesim tanımlarının ne amaçla yapıldığı ve başlangıç adreslerini belirler

• DB : Define byte → 00H-0FFH arası değerleri tanımlar

Sayi1 DB 25

Sayi2 DB OFFH

Dizi DB 1, 2, 3, 50H

Str DB 'Assembly'

• DW : Define word → 0000H-0FFFFH arası değerleri tanımlar

0515H

Dizi DW 5, 10, 20 0510H 05H ← Diziw 0511H 00H 0512H 0AH 0513H 00H 0514H

• DD : Define double word → 00000000H-0FFFFFFFH arası değerleri tanımlar

14H

00H

• DQ : Define quad word → 8 byte bellek alanı ayırmak için kullanılır

 EQU: Değişken tanımlamaz, derleme öncesi tüm EQU komutları uygun sabit değer ile değiştirilir

DUP: Tekrarlı veri tanımı için kullanılır
 Dizi1 DB 15 DUP (0); 15 adet değeri 0 olan byte ayırır
 Matris DB 3 DUP (4 DUP (8)); 3x4 adet değeri 8 olan byte ayırır
 Dizi2 DW 10 DUP (?); 10 adet word ayırır, ilk değer olarak o anki; bellek içeriğini kullanır

TYPEDEF: Veri tipi tanımlama integer TYPEDEF WORD
 ...
i integer 9

 PTR : Bellek alanı erişim veri tipini belirler WORD PTR BYTE PTR FAR PTR NEAR PTR

• LABEL : Veri tanımına farklı tip ile erişim için kullanılır

Yenib LABEL BYTE

Sayıw DW 2535H

Yeniw LABEL WORD

Sayib DB 45H

Sayic DB 55H

 0000H
 35H
 ← Sayıw
 ← Yenib

 0001H
 25H
 ← Sayıb
 ← Yeniw

 0002H
 45H
 ← Sayıb
 ← Yeniw

 0003H
 55H
 ← Sayıc

 0004H
 ...

MOV AX, Yeniw MOV BL, Yenib

- PROC/ENDP
- EXTRN
- PUBLIC

- MACRO/ENDM
- INCLUDE
- LOCAL

Sözde Komutlar

- LENGTH: DUP ile yapılan veri tanımının boyutunu verir Tablo DW 15 DUP(0)
 MOV AX, LENGTH Tablo; AX←15
- TYPE: Değişkenin (dizi ise herbir elemanıın) kaç byte yer kapladığını verir

MOV BX, TYPE Tablo; BX←2

SIZE : Değişken tanımı için toplam kaç byte yer ayrıldığını verir
 MOV DX, SIZE Tablo ; DX←2x15

Sözde Komutlar

OFFSET: Derleme öncesi değişken için ofset değeri döndürür (LEA program çalışırken ofset değeri döndürür)

• SEG: Etiketin içinde yer aldığı kesim değerini verir

• END : İlk çalıştırılacak yordamı belirler

ALT SEVİYE PROGRAMLAMA

Hafta 5

Dr. Öğr. Üyesi Erkan USLU

Assembly Program Tipleri

- Assembly dilinde programlar
 - Kodlama şekli
 - Kesim tanımlamaları
 - Kesim düzenine

göre iki farklı şekilde yazılabilir.

- Derlenen programın uzantısına göre isimlendirme yapılır:
 - EXE
 - COM

EXE Tipi Programlar

STACKSG SEGMENT PARA STACK 'STACK'

DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'
SAYI DB?
ELEMAN DW?
DATASG ENDS

CODESG SEGMENT PARA 'CODE'
ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

STACKSG SEGMENT PARA STACK 'STACK'

DW 32 DUP(?)

STACKSG ENDS

Stack Segment

DATASG SEGMENT PARA 'DATA'
SAYI DB?
ELEMAN DW?
DATASG ENDS

CODESG SEGMENT PARA 'CODE'
ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

STACKSG SEGMENT PARA STACK 'STACK'

DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'

SAYI DB?

ELEMAN DW?

DATASG ENDS

CODESG SEGMENT PARA 'CODE'

ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG

MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

Stack Segment Adı

STACKSG SEGMENT PARA STACK STACK

DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'

SAYI DB?

ELEMAN DW?

DATASG ENDS

CODESG SEGMENT PARA 'CODE'

ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG

MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

Segmentin Stack Segment olduğunu belirler

STACKSG SEGMENT PARA STACK 'STACK'

DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'

SAYI DB?

ELEMAN DW?

DATASG ENDS

DW kullanılmalı veya çift sayı ile DB kullanılmalı

CODESG SEGMENT PARA 'CODE'
ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG

MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

STACKSG SEGMENT PARA STACK 'STACK'
DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'

SAYI DB?

ELEMAN DW?

DATASG ENDS

CODESG SEGMENT PARA 'CODE'
ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG

MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

Segmentin bitişini işaret eder

STACKSG SEGMENT PARA STACK 'STACK'

DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'
SAYI DB?
ELEMAN DW?
DATASG ENDS

CODESG SEGMENT PARA 'CODE'
ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

STACKSG SEGMENT PARA STACK 'STACK'

DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'

SAYI DB?

ELEMAN DW?

DATASG ENDS

CODESG SEGMENT PARA 'CODE'
ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG

MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

Data Segment

STACKSG SEGMENT PARA STACK 'STACK'
DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'

SAYI DB?

ELEMAN DW?

DATASG ENDS

CODESG SEGMENT PARA 'CODE'

ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG

MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

Değişken tanımları

STACKSG SEGMENT PARA STACK 'STACK'

DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'

SAYI DB?

ELEMAN DW?

DATASG ENDS

CODESG SEGMENT PARA 'CODE'
ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG

MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

Data segment İsmi

STACKSG SEGMENT PARA STACK 'STACK'

DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'
SAYI DB?
ELEMAN DW?
DATASG ENDS

CODESG SEGMENT PARA 'CODE'
ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

STACKSG SEGMENT PARA STACK 'STACK'

DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'
SAYI DB?
ELEMAN DW?
DATASG ENDS

CODESG SEGMENT PARA 'CODE'
ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG

MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

Code Segment

STACKSG SEGMENT PARA STACK 'STACK'

DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'
SAYI DB?
ELEMAN DW?
DATASG ENDS

CODESG SEGMENT PARA 'CODE'
ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG

MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

STACKSG SEGMENT PARA STACK 'STACK'

DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'

SAYI DB?

ELEMAN DW?

DATASG ENDS

CODESG SEGMENT PARA 'CODE'
ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS XOR AX,AX PUSH AX

MOV AX, DATASG MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

EXE'yi çağıran kodun kesim değeri DS'de, ofset değeri 0, dönüş için bu değerler stack'e atılır

STACKSG SEGMENT PARA STACK 'STACK'
DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'

SAYI DB?

ELEMAN DW?

DATASG ENDS

CODESG SEGMENT PARA 'CODE'

ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG

MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

EXE'nin kendi data segmenti DS'ye yazılır

CODESG ENDS

END BASLA

STACKSG SEGMENT PARA STACK 'STACK' DW 32 DUP(?) STACKSG ENDS DATASG SEGMENT PARA 'DATA' SAYI DB? **ELEMAN DW?** DATASG ENDS CODESG SEGMENT PARA 'CODE' ASSUME CS:CODESG, DS:DATASG, SS:STACKSG BASLA PROCFAR **PUSH DS** XOR AX,AX **PUSH AX** MOV AX, DATASG MOV DS, AX RETF BASLA ENDP

Assembly kodunu yazacağımız blok

STACKSG SEGMENT PARA STACK 'STACK'

DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA' SAYI DB?

ELEMAN DW?

CODESG SEGMENT PARA 'CODE'
ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG

MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

EXE
başlatıldığında
çağırılacak
yordamı ve CS'yi
belirler

STACKSG SEGMENT PARA STACK 'STACK'

DW 32 DUP(?)

STACKSG ENDS

DATASG SEGMENT PARA 'DATA'
SAYI DB?
ELEMAN DW?
DATASG ENDS

CODESG SEGMENT PARA 'CODE'
ASSUME CS:CODESG, DS:DATASG, SS:STACKSG

BASLA PROC FAR

PUSH DS

XOR AX,AX

PUSH AX

MOV AX, DATASG MOV DS, AX

RETF

BASLA ENDP

CODESG ENDS

END BASLA

PAGE 60,80

TITLE ornek____

BASLA PROCFAR

STEK SEGMENT PARA STACK 'STK'

DW 30 DUP(?)

STEK ENDS

PUSH DS

XOR AX,AX

MOV AX, DSG

MOV DS, AX

PUSH AX

DSG SEGMENT PARA 'DTS'

SAYI DB?

ELEMAN DW 10

DIZI DW 12 DUP(0)

DIZI2 DD 10 DUP(?)

DSG ENDS

RETF

BASLA ENDP

CSG SEGMENT PARA 'CODE'

ASSUME CS:CSG, DS:DSG, SS:STEK

CSG ENDS

END BASLA

CODESG SEGMENT PARA 'CODE'

ORG 100H

ASSUME CS:CODESG, SS:CODESG, DS:CODESG, ES:CODESG

BASLA PROCNEAR

RET BASLA ENDP

SAYIB DB?
SAYIW DW?
CODESG ENDS
END BASLA

CODESG SEGMENT PARA 'CODE'

ORG 100H

ASSUME CS:CODESG, SS:CODESG, DS:CODESG, ES:CODESG

BASLA PROCNEAR

RET

BASLA ENDP

SAYIB DB?

SAYIW DW?

CODESG ENDS

END BASLA

için tek bir segment tanımı yapılır; data, stack ve code segment olarak aynı segment kullanılır

CODESG SEGMENT PARA 'CODE'

ORG 100H

ASSUME CS:CODESG, SS:CODESG, DS:CODESG, ES:CODESG

BASLA PROCNEAR

RET BASLA ENDP

SAYIB DB?
SAYIW DW?
CODESG ENDS
END BASLA

com
programların ilk
256 bytelik
kısımları header
bilgisi içerir.
Assebly
komutlarının
100H'tan
başlayabilmesi
için ORG 100H
kullanılır

CODESG SEGMENT PARA 'CODE'

ORG 100H

ASSUME CS:CODESG, SS:CODESG, DS:CODESG, ES:CODESG

BASLA PROC NEAR

RET BASLA ENDP

SAYIB DB?
SAYIW DW?
CODESG ENDS
END BASLA

tek segment
kullandığı için en
az 1 tane near
prosedür
içermesi gerekir

CODESG SEGMENT PARA 'CODE'

ORG 100H

ASSUME CS:CODESG, SS:CODESG, DS:CODESG, ES:CODESG

BASLA PROCNEAR

RET BASLA ENDP

SAYIB DB?
SAYIW DW?
CODESG ENDS
END BASLA

Değişken tanımları

CODESG SEGMENT PARA 'CODE'

ORG 100H

ASSUME CS:CODESG, SS:CODESG, DS:CODESG, ES:CODESG

BASLA PROCNEAR

RET BASLA ENDP

SAYIB DB?
SAYIW DW?
CODESG ENDS
END BASLA

COM program çalıştırıldığında çalıştırılacak yordamı belirtir

CODESG SEGMENT PARA 'CODE'

ORG 100H

ASSUME CS:CODESG, SS:CODESG, DS:CODESG, ES:CODESG

BASLA PROCNEAR

RET BASLA ENDP

SAYIB DB?
SAYIW DW?
CODESG ENDS
END BASLA

Assembly kodunu yazacağımız blok

CODESG SEGMENT PARA 'CODE'

ORG 100H

ASSUME CS:CODESG, SS:CODESG, DS:CODESG, ES:CODESG

BASLA PROCNEAR

RET BASLA ENDP

SAYIB DB?
SAYIW DW?
CODESG ENDS
END BASLA

PAGE 60,80
TITLE ornek____

CODESG SEGMENT PARA 'CODE'

ORG 100H

ASSUME CS:CODESG, SS:CODESG, DS:CODESG, ES:CODESG

BASLA PROC NEAR

COM Şablon 1

RET BASLA ENDP

SAYIB DB?
SAYIW DW?
CODESG ENDS
END BASLA

PAGE 60,80
TITLE ornek____

CODESG SEGMENT PARA 'CODE'

ORG 100H

ASSUME CS:CODESG, SS:CODESG, DS:CODESG, ES:CODESG

BILGI: JMP BASLA

SAYIB DB?

SAYIW DW?

COM Şablon 2

BASLA PROC NEAR

RET

BASLA ENDP

CODESG ENDS

END BILGI

COM EXE Karşılaştırma

	COM Programı	EXE Programı
Kullanılabilen Bellek	64KB - Header – Dönüş adresi	Boş bellek
Başlangıçta CS	Header'ın bulunduğu kesim	END komutundan sonraki etiketin bulunduğu kesim
Başlangıçta IP	100H	END komutundan sonraki etiketin bulunduğu ofset
Başlangıçta DS	Header'ın bulunduğu kesim	Dönüş için gerekli kesim değeri
Değişkenlere Erişim İçin Yapılması Gerekenler	Yok	MOV AX, verikesimismi MOV DS, AX
Değişkenlerin Tanımlandığı Yer	ENDP'den sonra	Veri kesiminde

COM EXE Karşılaştırma

	COM Programı	EXE Programı
Başlangıçta SS	Header'ın bulunduğu kesim	Yığın kesimi adresi
Başlangıçta SP	OFFFEH	Yığın kesimi boyutu
Başlangıçta Yığın	0000H	Boş
Yığın Büyüklüğü	64KB – 256 (header) – X byte Kod – Y byte Değişken	Yığın kesimi boyutu
Ana Prosedür Tipi	NEAR	FAR
Dönüş İçin Yapılması Gereken	Yok	PUSH DS XOR AX, AX PUSH AX

ALT SEVİYE PROGRAMLAMA

Hafta 11

Dr. Öğr. Üyesi Erkan USLU

PROSEDÜR VE MAKRO

Prosedür (Yordam) - Makro

- Modüler programlama yaklaşımı
- Giriş ve çıkış değerleri tanımlanmış modüller
- Sürekliliği sağlama
- Kod tekrar kullanımı

- Prosedür: Çalışma sırasında çağrılan fonksiyonlar
- Makro: Derleme sırasında yerine kopyalanan modüller

Prosedür Tanımı

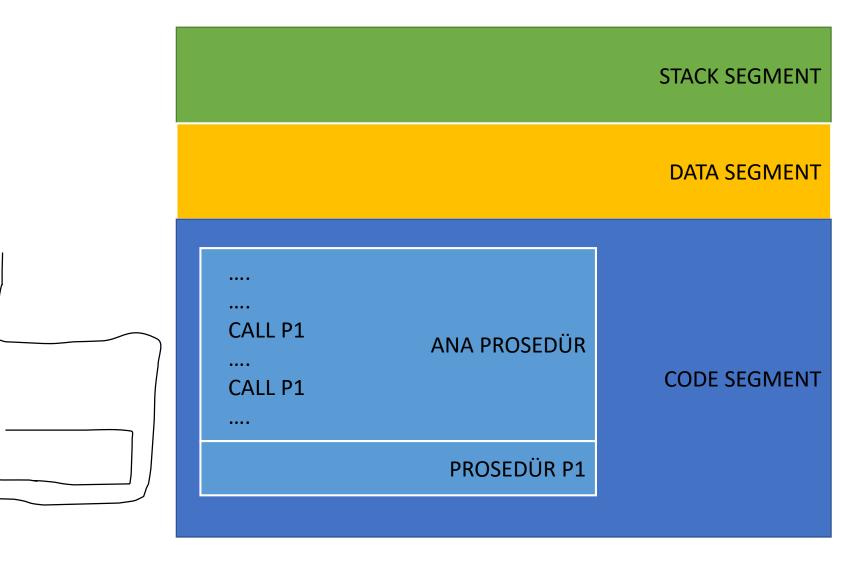
```
Yordam_ismi PROC {NEAR|FAR}

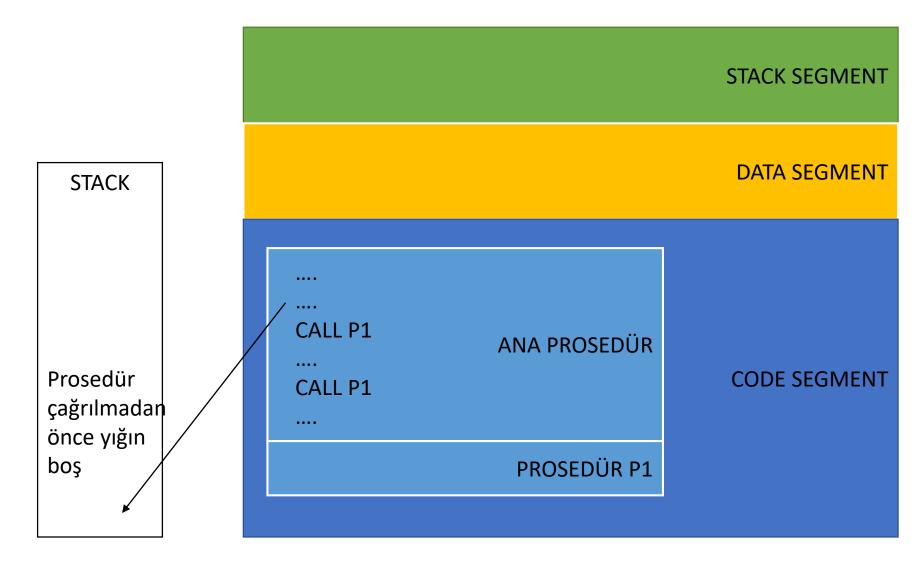
yordam_kodu

RET

Yordam_ismi ENDP
```

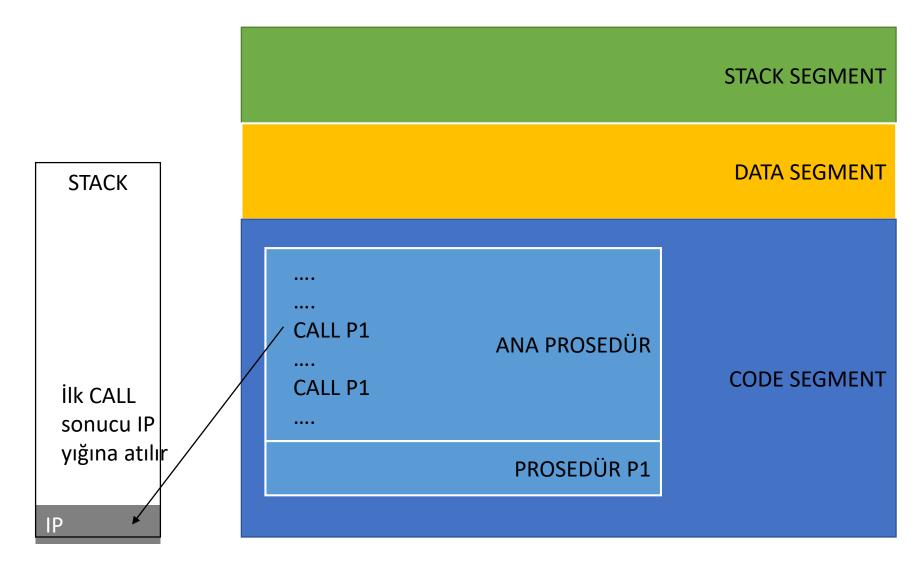
Prosedür Çağırma

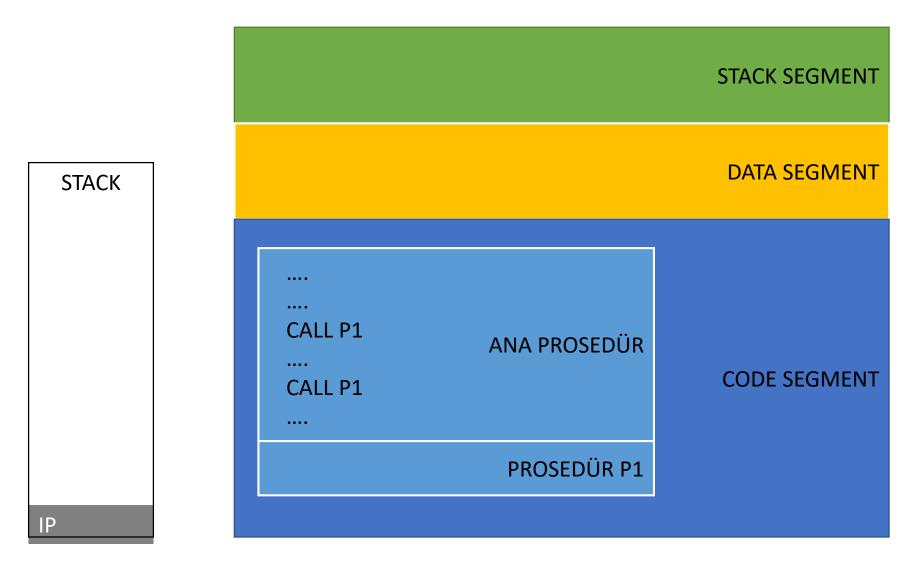


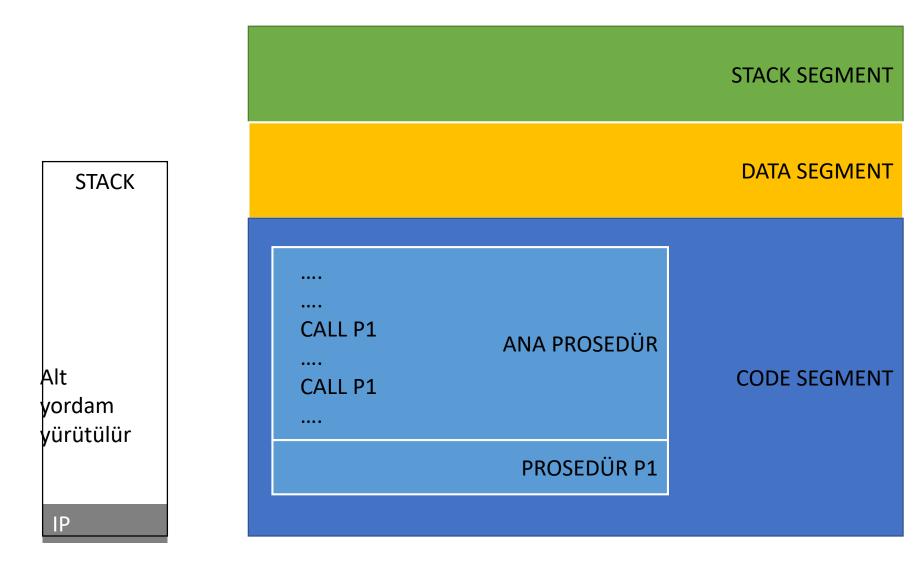


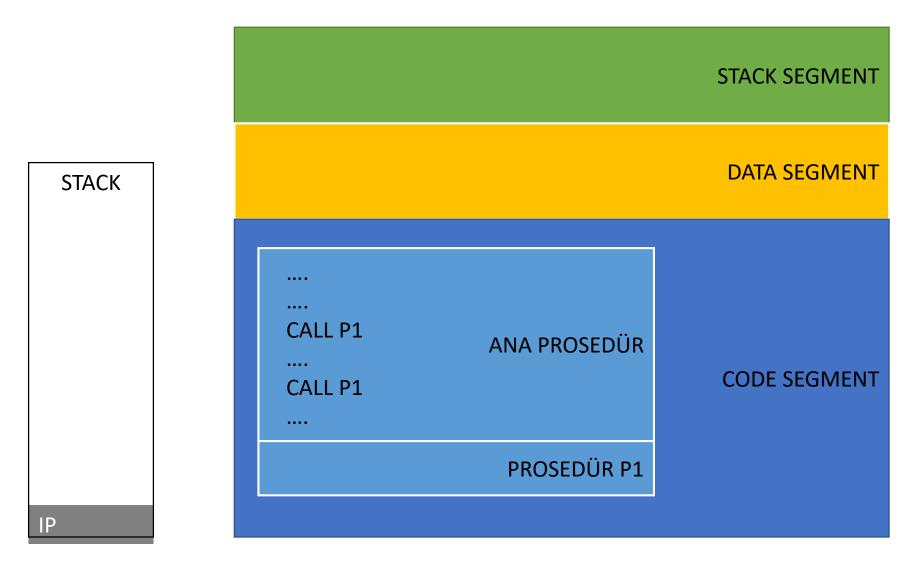
STACK

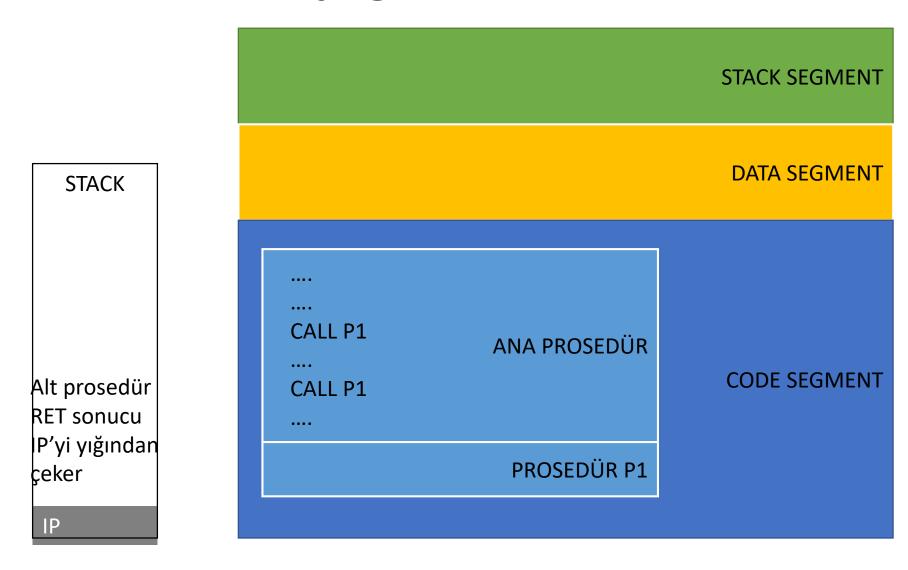
STACK SEGMENT DATA SEGMENT CALL P1 ANA PROSEDÜR **CODE SEGMENT** CALL P1 PROSEDÜR P1





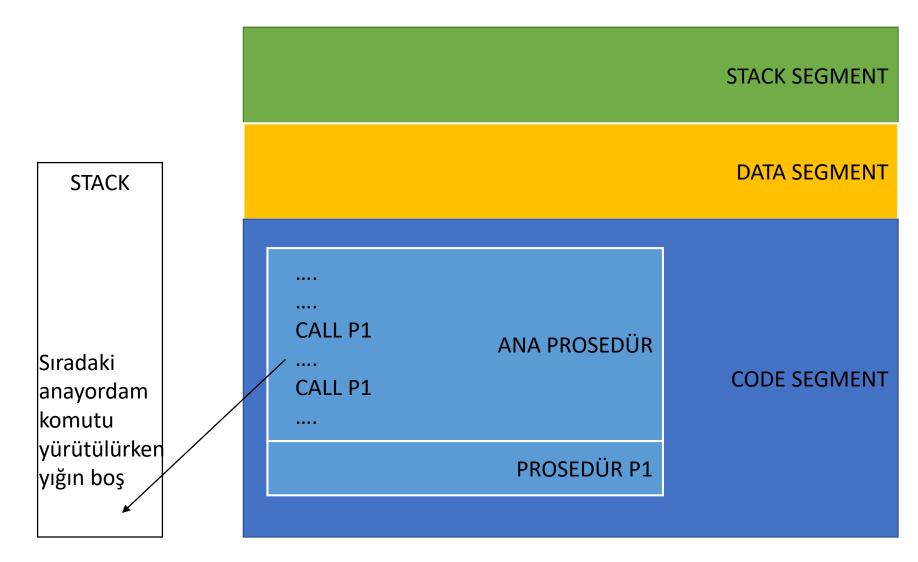


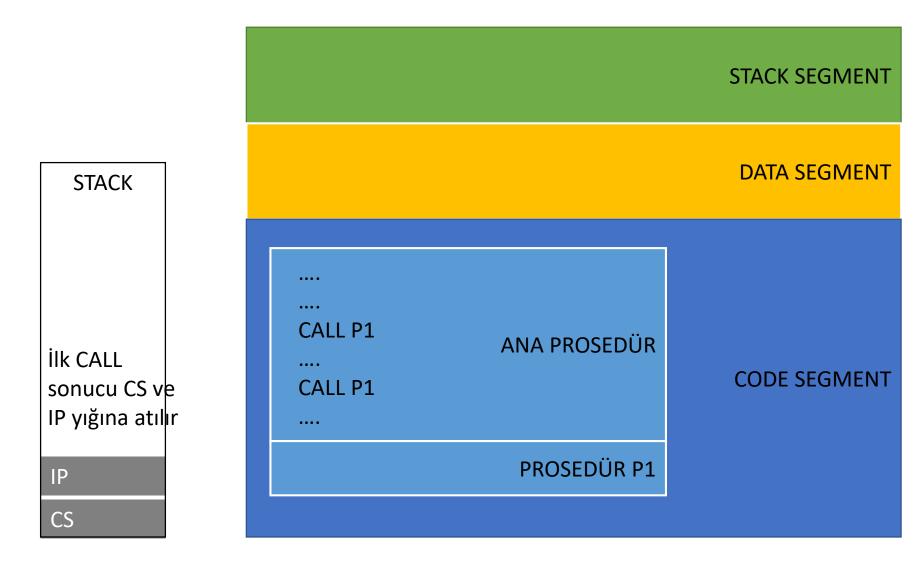




STACK

STACK SEGMENT DATA SEGMENT CALL P1 ANA PROSEDÜR **CODE SEGMENT** CALL P1 PROSEDÜR P1

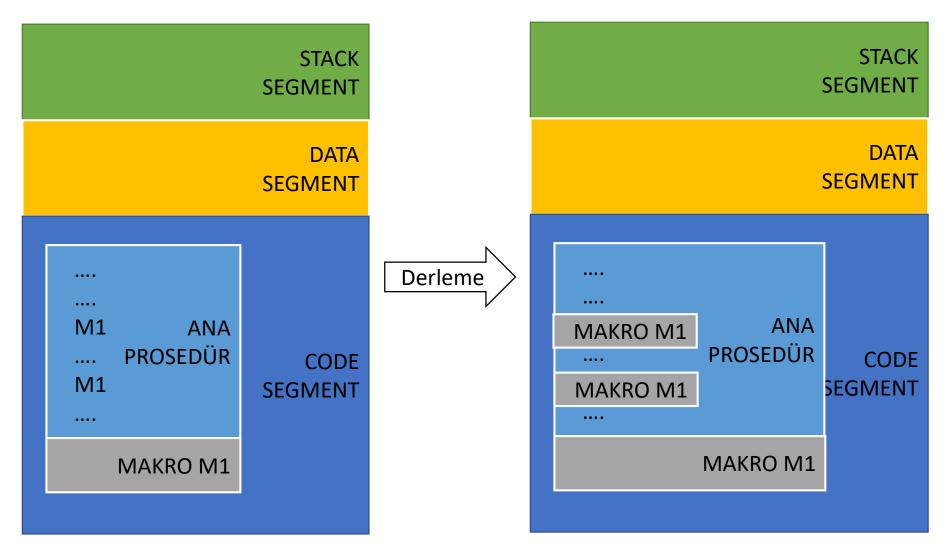




Makro Tanımı

```
Makro_ismi MACRO {parametre_listesi}
LOCAL ...
makro_kodu
ENDM
```

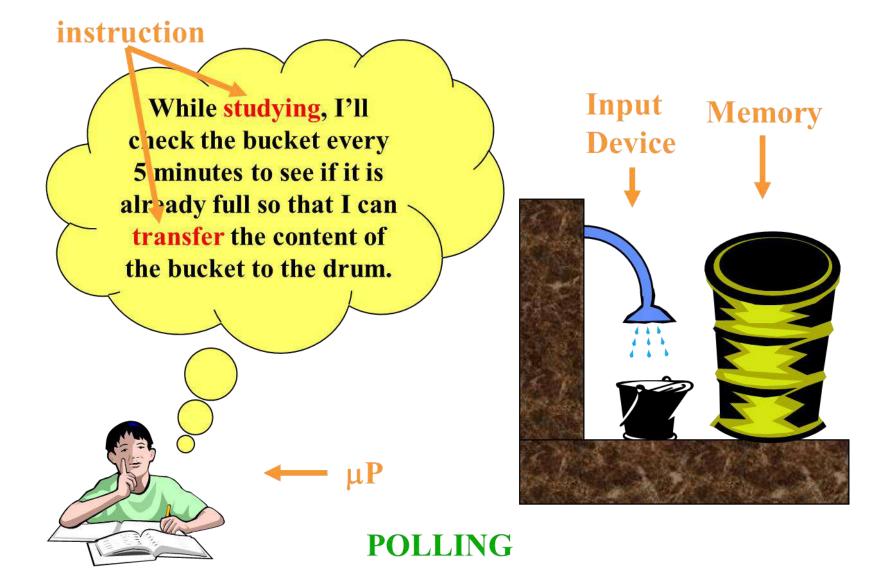
Makro Çağırma



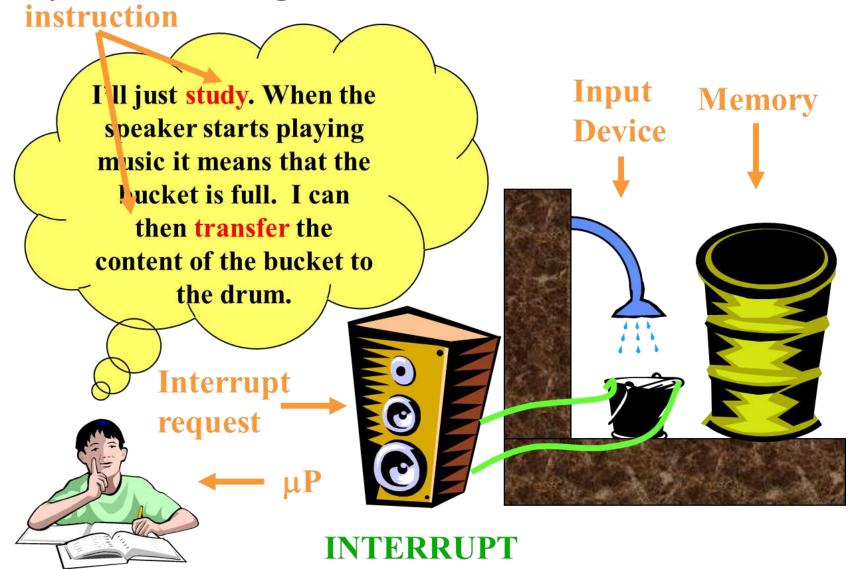
ALT SEVİYE PROGRAMLAMA

Dr. Öğr. Üyesi Erkan USLU

Interrupt - Polling



Interrupt - Polling



Kesme Kaynakları

- Yazılımsal olarak: INT, INTO, INT 3
- Donanımsal olarak: INTR, NMI
 - Donanım kesmesi ile ilgili acknowledge: \overline{INTA}
- Kesme ile ilgili bayraklar: IF, TF
- Kesme ile ilgili dönüş komutu: IRET

Kesme Vektör Tablosu

- Kesme oluştuğunda mevcut CS:IP ile gösterilen kodun yürütülmesi bırakılarak, kesmeye ilişkin fonksiyonun yer aldığı kesim ve offset değerindeki kod işlenmelidir.
- Her kesmeye ilişkin fonksiynların hangi hafıza adresinde yer aldığı Kesme Vektör Tablosu ile tutulur.

Kesme Vektör Tablosu

- Kesme Vektör Tablosu hafıza uzayında 00000H-003FFH adres aralığındaki 1024 byte'lik alandır.
- Kesme Vektör Tablosu toplamda 256 farklı kesme için ilgili fonksiyonların offset ve kesim değerlerini saklar.

3FFH **Available Interrupt Pointers** H080 Kesme Reserved Interrupt Pointers Vektör 014H Overflow (TiP4) 010H Tablosu 00CH 1 byte Breakpoint (TİP3) H800 NMI (TİP2) 004H Single Step (TİP1) Divide By 0 (TİP0) 000H

Segment (high)

Segment (low)

Offset (high)

Offset (low)

Kesme İşlemi

- Sıradaki işlem bittiğinde, işlemci:
 - Komut işleme ile oluşan, single-step, NMI, INTR, INT sırasıyla bir kesme olup olmadığını kontrol eder.
 - Kesme varsa
 - PUSHF
 - IF \leftarrow 0, TF \leftarrow 0 (INTR, single-step kesmeleri engellenir)
 - PUSH CS
 - PUSH IP
 - IP←Kesme_vektör_tablosu, CS←Kesme_vektör_tablosu

Kesme İşlemi

- Kesme alt programı yürütülür
- Kesme alt programının sonunda IRET ile dönülür
- POP IP
- POP CS (Bazı kesmelerin dönüşü bir sonraki adrese bazısının dönüşü ise kesme oluşturan adresedir)
- POPF (Kesme öncesi IF←1 olarak ayarlanmış olsa, kesme alt programı süresince IF←0 yapılmıştı, kesme dönüşünde POPF ile otomatik olarak kesmeler açık)

Kesme Bayrakları

- INTR ucu sadece IF=1 ise kesme oluşturabilir
- TF=1 ise her komut işlendikten sonra single-step kesmesi oluşur. (Debug amaçlı)
- STI: set interrupt flag, CLI: clear interrupt flag, TF için özel komut yok



Kesme Vektör Tablosunu Değiştirme

• Örnek: DIV0 kesme alt programının adresini değiştirme

ALT SEVİYE PROGRAMLAMA

Hafta 14

Dr. Öğr. Üyesi Erkan USLU

YÜKSEK SEVİYELİ DİLLER VE ASSEMBLY BAĞLANTISI

Yüksek Seviyeli Dil - Assembly

- Inline
 - Yüksek seviyeli dil içerisinde assembly kodlarının yerleştirilmesi

- Object Code
 - Derlenen assembly programından oluşan obje'nin yüksek seviyeli dil iile kodlanan program içerisinden çağrılması

Yüksek Seviyeli Dil - Assembly

• Yüksek seviyeli dillerden assembly yordamlarını çağırma 🗸

Assembly programlarında yüksek seviyeli dillerde yazılmış yordamları çağırma

C'de Assembly Yordamı Çağırma

```
YAZ.C
1  #include <stdio.h>
2  main()
3  {
4     printf(' 1+ 2 = %d \n ', add(1,2));
5 }
```

C'de Assembly Yordamı Çağırma

```
TOPLA.ASM
      TEXT SEGMENT BYTE PUBLIC 'CODE'
23
               ASSUME CS: TEXT
      add PROC NEAR
4
5
               PUSH BP
               MOV BP, SP
6
               MOV AX, [BP+4]
               ADD AX, [BP+6]
8
               POP BP
               RET
      add ENDP
      TEXT ENDS
               END
```

C'de Assembly Yordamı Çağırma

- C'de alt yordama aktarılacak parametreler yığında ters sırada yerleştirilir.
- Parametre listesinde en sağdaki parametre yığına ilk atılır.
- Parametre listesinde en soldaki parametre yigina son atılır.
- C büyük küçük harf duyarlıdır.
- Asm'de tanımlı yordam C'deki tanımıyla büyük küçük harf olarak uyumlu olmalıdır.

C'de Assembly Yordamı Çağırma

- Asm'de C dilinden kullanılacak her türlü etiket ve değişken için başta _ (underscore) kullanılır.
- C'de yığına yerleştirilen değerlerin kaldırılmasından çağıran sorumludur.
- Asm'den dönülen değer AX yazmacı üzerinden C'ye döndürülür.

Assembly'de C Yordamı Çağırma

Alt Seviye Programlama BLM2021



Öğr. Grv. Furkan ÇAKMAK

Ders Tanıtım Formu ve Konular

BLM2021 Alt Seviye Programlama

Hafta	Tarih	Konular	
1	08.10.2020	Alt seviye dilinin özellikleri, sayı ve kodlama sistemleri, 80x86 ailesi işlemcileri, yazmaçları ve bayrakları ile kesim organizasyonu	
2	15.10.2020	Komutlar (veri aktarımı, aritmetik ve dallanma)	
3	22.10.2020	Komutlar (çevrim, bayraklar, mantıksal, öteleme, döndürme)	
4	29.10.2020	Cumhuriyet Bayramı	
5	05.11.2020	Komutlar (katar işlemleri, ön ekler)	
6	12.11.2020	Adresleme modları, alt seviye programlama araçları, sözde komutlar	
7	19.11.2020	Çalışma ortamının hazırlanması ve debug kullanımı	
8	26.11.2020	EXE tipinde alt seviye programlama	
9	03.12.2020	COM tipinde alt seviye programlama	
10	10.12.2020	Yordam ve makro kullanımları	
11	17.12.2020	Alt-programlar ve parametre aktarma yöntemleri	
12	24.12.2020	Ortak kesim kullanımı ve EXTRN/PUBLIC tanımlamaları	
13	31.12.2020	Kesme, vektör tablosu 1911	
14	07.01.2020	Alt seviye programlama dilinin yüksek seviyeli diller ile birlikte kullanılması	

- Çeşitli kriterler ve önceliklerle program işleyişlerinin kesintiye uğratılarak eş zamanlı çalışmanın sağlanması interrupt mekanizması ile sağlanır.
- Yavaş birimler ile hızlı birimler arasındaki bağlantıyı sağlarken zaman kaybetmeyi engellemek için kullanılır.
- Çevre birimleri işlemciden daha yavaş çalışır.
 - Mouse Klavye
 - Yazıcı
 - Monitör
- Diğer birimler
 - RAM

İşlemci ile Yavaş Birimler Arasındaki İlişki

BLM2021 Alt Seviye Programlama

- Busy waiting
- Polling
- Interrupt
 - Zaman kesmesi
 - Grafik kesmesi



Kesme Çeşitleri

BLM2021 Alt Seviye Programlama

- Temel kesmeler
 - Donanım Kesmeleri
 - Yazılım Kesmeleri
- Interrupt Handler
- Dahili kesmeler
 - Logical interrupt
 - Sıfıra bölme
 - Adım adım çalıştırma
 - Vb.
- Harici kesmeler
 - Maskelenemez Kesmeler (NMI)
 - Maskelenebilir Kesmeler (INTR)
 - IF durumu önemli!
 - 8259A bütünleşik entegresi üzerinden sürdürülür.

BLM2021 Alt Seviye Programlama

Hafta 13

Kesme Öncelikleri

Öncelik	Kesme	Açıklama
1	Divide by Zero	Hatana neden olan program sonlandırılır. Sistem güvenliğini yitirir.Tekrar başlatılması gerekebilir.
2	INT #	Yazılım olarak numarası verilen kesmenin çağırılması
3	INTO	Aritmetik işlemin (MUL/IMUL) sonucunu değerlendirmek içindir. JO/JNO koşullu dallanma komutları da bu amaçla kullanılır.
4	NMI	INT 02H – Bellek üzerinde oluşan kritik hatalarda kullanılır.
5	INTR	8259A entegresi üzerinde oluş <mark>a</mark> n donanım kesmeleridir.
6	Single step	INT 01H programın adım adım çalışmasını sağlayan kesmedir.

1911

Kesme Oluştuğunda Yapılan İşlemler

- 1. Bayraklar yığında saklanır (PUSHF)
- 2. TF = 0
- 3. IF = 0 (CLI)
- 4. CS yazmacı yığına atılır (PUSH CS)
- 5. IP yazmacı yığına atılır (PUSH IP)
- 6. INT çalıştırılır (# x 4 sonucunda vektör tablosundaki adrese erişilir.)
 - Alınan ilk word değeri IP yazmacına,
 - İkinci word değeri CS yazmacına yerleştirilir.
- Kesme servis programını yazan;
 - Yazmaçlarla ilgili durumları değerlendirmeli,
 - IRET komutu ile kesmeden dönmelidir.

BLM2021 Alt Seviye Programlama

Hafta 13

Vektör Tablosunun Görevi ve Konumu

- Kesme servis programları gerek BIOS gerekse İşletim Sistemi tarafından sağlanan değişik uzunluktaki kod parçalarıdır.
- Bilgisayar açılışında belleğe yerleştirilirler.
- Farklı bellek alanlarında bulunan bu kodlara erişmek için Vektör Tablosu kullanılır.
- Vektör Tablosunun tek görevi kesmelerin başlangıç adreslerini tutmaktır.
- 00000H 003FFH fiziksel adresleri arasında bulunan 1024 byte'lık alanda bulunur.
- Her servisin adresi 2 word'le ifade edilir (Offset ve kesim adresi).
- Yani 1024 / 4 = 256 tane kesme vardır.
- Kullanıcılar kesme yazacaklarsa;
 - INT 60H INT 67H arası bu iş için ayrılmıştır.
 - Mevcut olan servisin yerine yeni bir kesme yazılabilir.

Vektör Tablosunda Değişiklik Nasıl Yapılır?

BLM2021 Alt Seviye Programlama

- Programcı kendi kesmesini yazabilir.
- Var olan bir kesmeden hemen önce devreye girebilecek bir kesme yazabilir.
- Her iki durumda da yazılan kesme vektör tablosuna yerleştirilmelidir.
- Bunun için yapılması gereken işlemler;
 - 1. Kesmenin TSR ile belleğe yerleştirilmiş olması gerekir. (TSR -> Terminate and Stay Resident)
 - 2. Yazılan kodun adresinin (offset + kesim) Vektör Tablosunda ilgili alanlara yazılması gerekir (Kesmeler disable edilmelidir. Edilmezse?)
 - 3. Değiştirilecek kesmenin adresi saklanmalıdır.
 - 4. INT 21H Fonksiyon 15H (Set Interrupt Vector) kullanılarak yazılan kesme kodunun adresi vektör tablosuna yazılmalıdır.
 - 5. Kesmelere izin verilmelidir.
 - 1. Kendi kesmemizi yazmışsak IRET ile dönmeliyiz.
 - 2. Orijinal kesmeden önce çalışmışsak JMP ile orginal kesme adresine gitmeli ve akışa ordan devam etmeliyiz.
 - 6. Kullanım tamamlandıktan sonra orijinal kesmenin adresi vektör tablosuna yazılmaldır.

Interrupt Servis Programı Yazarken Nelere Dikkat Edilmelidir?

BLM2021 Alt Seviye Programlama

- Kesme kodu içerisinde girildiğinde kesmelere izin verilmelidir.
- Kesme içerisinde yazmaçların bir önceki değerlerinin korunması gerekmektedir.
- Kesme programı 1'den fazla kesim kullanacak ise bu değerler kesmeye gitmeden önce ilgili yazmaçlara yüklenmelidir.
- Donanım kesmesi yerine (BIOS) geçecek kesme yazılacaksa İşletim Sistemine ait (DOS) hiçbir fonksiyon kullanılmamalıdır.
- Kesme programı TSR ile belleğe yerleştirilmesi gerekmektedir.
- Yığına veri göndermişsek onları kesme içerisinde temizleyecek şekilde hareket sergilemeliyiz.

Kesmeleri Kullanırken

BLM2021 Alt Seviye Programlama

- 00H-1FH arasında BIOS kesmeleri,
- 20H-2FH arasında DOS kesmeleri bulunur.
- Kesmeler çağırılırken,
 - Fonksiyon numarası AH'a,
 - Eğer varsa alt fonksiyon numarası AL'ye aktarılır.
 - INT komutu kullanılır.
- Örnek;
 - MOV AH, 1H
 - INT 21H

Sabırla Dinlediğiniz İçin Teşekkürler

BLM2021 Alt Seviye Programlama



Assembly Dili'nin Yüksek Seviyeli Bir Dil Olan C İle Bağlantısı

Hazırlayanlar: Arş. Grv. Furkan ÇAKMAK (furkan@ce.yildiz.edu.tr, Yrd. Doç. Dr. Ahmet Tevfik İNAN (tevfik@ce.yildiz.edu.tr)

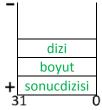
Yıldız Teknik Üniversitesi, Bilgisayar Mühendisliği Bölümü (http://www.ce.yildiz.edu.tr) İstanbul

Bu kılavuzda Assembly programlama dilinin yüksek seviyeli bir dil olan C ile nasıl birlikte kullanılacağı detaylı ve uygulamalı olarak anlatılmıştır. Uygulamalar farklı platformlar kullanılarak ve farklı örnek problemler ile gerçekleştirilmiştir. Zaman zaman anlatımı kolaylaştırması için ekran görüntülerine, yığın organizasyonlarına ve program parçacıklarına yer verilmiştir.

Uygulama Öncesi Temel Bilgiler

- Assembly yordamlarının C fonksiyonu ile benzer kullanılabileceği gibi aynı dosya içerisinde hem assembly hem de C kodu yazılabilmektedir. Ancak platform farklılıklarından kaynaklanan yazım değişiklikleri bilinmelidir.
- C ve Assembly dillerinde yazılan kodların aynı tipteki büyüklükte (32-bit, 64-bit, vb.) derlenmesi veya en azından üretecekleri nesne dosyalarının aynı tipte olması sağlanmalıdır.
- Eğer bu kılavuzda ilk iki uygulamasında olduğu gibi fonksiyon kullanımı tercih edilecekse parametre aktarmanın ne şekilde gerçekleştirileceği önem arz etmektedir.
 - C fonksiyonundan Assembly yordamı çağırıldığında aktarılan parametreler; aktarım sırasının tam tersi olacak şekilde (sağdan sola doğru) yığına atılırlar. Yığından aldığı verileri işleyen Assembly yordamı eğer tek bir değer döndürecekse akümülatör yazmacı (kullanılan platforma göre değişiklik göstermekle birlikte AX (16-bit), EAX (32-bit) veya RAX (64-bit) üzerinden değer döndürmektedir. Örnek 1'de integer'ın 4 byte olduğu bir platform için yazılmış bir C fonksiyonu prototipi ve bu prototipin çağırılması sonucu parametrelerin ne şekilde yığına atılacağı gösterilmiştir. Fonksiyon bir tamsayı değeri döndüreceği için bu da EAX yazmacı üzerinden gerçekleştirilecektir.

Örnek 1: int Toplama(int* dizi, int boyut, int* sonucdizisi);



Şekil 1: Örnek 1 Fonksiyonunun Çağırılması Sonucu Parametrelerin Yığına Konulma Sırası

- Çağırılan yordamların "near" tipinde olduğu bilinmeli ve yığına bu sebeple bir göreceli konum (offset) değerinin atıldığı unutulmamalıdır.
- C programlama dilinin yapısı gereği yığın üzerinden parametre olarak gönderilen değerler, yine C tarafında yığından kaldırılmaktadır. Bu sebeple Assembly yordamından dönerken bu parametrelerin kaldırılması ile ilgili herhangi bir işlem yapılmamalıdır.
- Farklı platformlarda değişiklikler göstermekle birlikte unutulmamalıdır ki; bir assembly program (COM tipinde hepsi bir arada olsa bile) veri, yığın ve kod kesimlerinden oluşur. Eğer bir assembly yordamı, bir C fonksiyonu tarafından çağırıldıysa, yığın olarak çağıran programın

© Her hakkı saklıdır. 2016 Sayfa 1 / 13

- (yani C programının) yığını kullanılır. Eğer yordamda veri kullanımına ihtiyaç duyulmuşsa, ihtiyaç duyulan veriler, veri kesiminde tanımlandıktan sonra kod kesiminde kullanılabilir.
- Programlar içerisinde kullanılan değişkenler, bellekte birer adresi göstermektedir. Bu sebeple inline assembly kodu yazarken C değişkenleri olduğu gibi kullanılabilir (okunup, yazılabilinir). Yani ortak veri kesimi kullanımı gerçekleştirilmektedir.
- Assembly yordamına int'den büyük değerler (double vb.) gönderilmek istenirse, unutulmamalıdır ki, veri int'den büyük tanımlı olsa bile o verinin bellekteki adresi bir int boyutundadır. Bu da, istenilen her büyüklükteki verinin (kaynakların kapasitesi göz önünde bulundurularak) assembly yordamına gönderilebilmesine imkan sağlamaktadır.

1 - Linux (Ubuntu) Ortamında Assembly ve C Dillerinin Birlikte Kullanımı

Bu uygulamada farklı bir assembler olan <u>nasm</u> (The Netwide Assembler http://www.nasm.us/) kullanılarak assembly kodları derlenmiş, ardından C nesne kodları ile birlikte linklenerek çalıştırılabilir dosya üretilmiştir.

Öncelikle kodlama yapılacak dosyaların bulunacağı bir klasör Masaüstü'nde oluşturulmuştur.

```
$ mkdir ~/Dekstop/casm
```

Ardından ornek1.c ve ornek1.asm dosyaları oluşturulmuştur.

```
$ cd ~/Dekstop/casm
$ > ornek1.c
$ > ornek1.asm
```

Bu örnekte C programında tanımlanmış **n** elemanlı bir dizi içerinde bulunan değerlerin çağırılan bir Assembly yordamı tarafından toplanarak sonucunun döndürülmesi sağlanmıştır. Öncelikle C kodlarını yazmak için gedit uygulamasıyla C dosyasını açalım.

```
$ gedit ornek1.c
```

Yazılan C dosyası aşağıda verildiği gibidir.

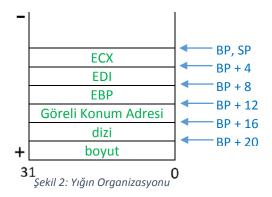
"ornek1.c" dosyası içerisinde "Topla" isimli bir assembly yordamı kullanılmıştır. Yordamın kodu bu dosya içerisinde olmadığından derleyiciyi uyarmak için yordamın prototipi yazılırken "extern" ön eki kullanılmıştır. Toplama işlemini gerçekleştirecek Assembly dosyası ornek1.asm ise;

```
$ gedit ornek1.asm
```

Koduyla oluşturulmuş ve içeriği aşağıdaki gibi yazılmıştır.

```
ornek1.asm
section .data
section .text
global Topla
Topla:
       PUSH EBP
       PUSH EDI
       PUSH ECX
      MOV EBP, ESP
                          ; Dizinin adresine erisilir.
      MOV
           EDI, [EBP+16]
      MOV ECX, [EBP+20]
                          ; Dizinin boyutu olan n degerine erisilir.
      XOR EAX, EAX
L1:
      ADD EAX, [EDI]
                            ; Dizi integer (4 byte) tanimli oldugu icin bir sonraki
      ADD EDI, 4
       LOOP L1
                            ; elemana erisim icin 4 eklenir.
      POP ECX
      POP EDI
      POP EBP
       RET
```

Assembly kodu içerisinde veri tanımı yapılmadığı için data kısımı/kesimi boş bırakılmıştır. "Topla" yordamına ':' kullanılarak başlanmış RET ifadesi ile de bitirilmiştir. Yordama girildiğinde öncelikle kullanılacak yazmaçlar yığına atılmış ve göreceli olarak yığın üzerinden gelen parametrelere erişildikten sonra işlem gerçekleştirilmiştir. İşlemin sonucunun akümülatör (EAX) yazmacı üzerinde oluşması sağlanmıştır. Çünkü daha önceden de bahsedildiği gibi RET komutuyla birlikte yordamdan C programına dönüldüğünde bulunan sonuç akümülatör yazmacı üzerinden beklenmektedir. Kodun daha iyi anlaşılabilmesi için yığın organizasyonu Şekil 2'de verilmiştir.



Kodları derlemek için bir "makefile" oluşturulmuştur.

```
$ gedit makefile
```

"makefile" dosyası içerisinde öncelikle Assembly source kodundan elf (Executable and Linkable Format) formatında obje kodu üretilmesi için;

```
nasm -f elf32 -o ornek1.o ornek1.asm
```

satırı yazılmıştır. Ardından C kodunu derleyecek ve Assembly kodu ile linkledikten sonra çalıştırılabilir dosya üretecek;

```
gcc -m32 ornek1.c ornek1.o -o combine_casm
```

kodu yazılmıştır.

64-bit'lik linux platform üzerinde gcc derleyicisinin nesne kodu üretmesi için m32 parametresi kullanılmıştır. Eğer sisteminizde yüklü değilse öncelikle;

```
$ sudo apt-get install gcc-multilib
```

komutu ile gcc derleyicisinin çoklu derleme opsiyonu yüklenmelidir. Bu sayede m32 parametresi kullanılabilecektir.

"nasm" ile Assembly kodunu derlerken kullanılan elf32 parametresi ise üreteceği nesne dosyasının 32-bit'lik olmasını sağlamak içindir.

Programların derlenmesi için ilgili dizine gidildikten sonra "<u>make</u>" komutu çalıştırılmalı, ardından oluşan combine_casm çalıştırılabilir dosyası aşağıda verildiği gibi çalıştırılmalıdır.

```
$ cd ~/Desktop/casm
$ make
$ ./combine_casm
```

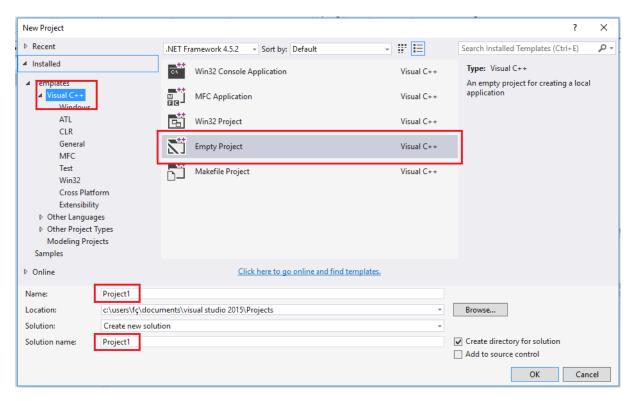
Bu işlem gerçekleştirildiğinde program terminal ekranında çalıştırılacak ve sizden istediği "n" değeri ile işlemi gerçekleştirecektir.

Windows Ortamında Visual Studio 2015 Kullanılarak C Programı İçerisinden Assembly Yordamı Çağırma

Bu başlıkta, bir önceki başlıkta yapılan işlemler, Windows ortamında kullanıcı dostu bir IDE üzerinde gerçekleştirilecektir.

Örnek olarak Worst-Case durumunda Selection Sort yapan bir C ve bir Assembly fonksiyonu yazılacaktır. C kodu içerisinden her ikisi de çağırılacak ve çalışmaları debug kullanılarak incelenecektir.

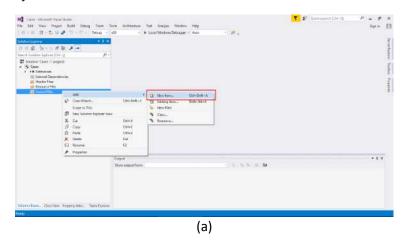
Öncelikle Visual Studio 2015 ortamı çalıştırılır. File -> New -> Project modülü tıklanır ve yeni proje oluşturmak için gerekli ekran ile karşılaşılır (Şekil 3).

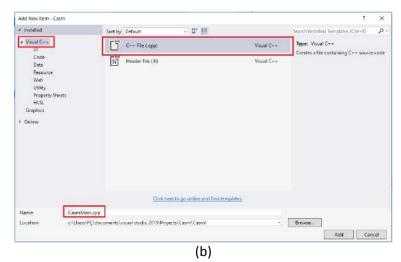


Şekil 3: Yeni Proje Oluşturma Ekranı

Şekil 3'te görüldüğü gibi açılan segmede "Visual C++", ardından "Empty Project" seçildikten sonra proje ve çözüm ismi girilerek boş bir C++ projesi oluşturulur. Unutulmamalıdır ki C++ derleyicileri aynı zamanda C kodlarını da derlemektedir. Bu bakımdan kodumunuz C++ olarak kaydedilmesinde ve C++ derleyicisi tarafından derlenmesinde bir sıkıntı olmayacaktır.

Oluşturulan boş projenin "Source Files" kısmı sağ tıklanır ve Şekil 4'te görülebileceği gibi bir C++ kaynak dosyası oluşturulur.





Şekil 4: (a) Yeni Madde Seçimi İşlemi, (b) C++ File (.cpp) Dosyası Adıyla Birlikte Oluşturma İşlemi

Oluşturulan ve main fonksiyonu ihtiva eden C programı aşağıdaki gibidir.

```
CasmMain.cpp
#include <stdlib.h>
#include <stdio.h>
#include <time.h>
extern "C" void SelSortASM(int *, int);
void SelSortC(int *, int);
const int n = 100000;
int main(){
       int dizi[n];
       int i;
      double sure;
       clock_t bas, bit;
       for (i = 0; i < n; i++)
             dizi[i] = i + 1;
      bas = clock();
      SelSortC(dizi, n);
       //SelSortASM(dizi, c);
      bit = clock();
       sure = (double)(bit - bas) / CLOCKS_PER_SEC;
       printf("Toplam sure: %.2f sn\n", sure);
      printf("Dizinin ilk elemani: %d, son elemani: %d\n", dizi[0], dizi[n - 1]);
       system("PAUSE");
       return 0;
}
```

Kod içerisinde 1'den "n" değerine kadar ardışık elemanları olan bir dizi tanımlanmıştır. Küçükten büyüğe sıralı olan bu dizinin hem "SelSortC()" hem de "SelSortASM()" fonksiyonları ile sıralanması sağlanmıştır. Yazılan fonksiyonların süre olarak karşılaştırılabilmesi için "time.h" kütüphanesinin "clock_t" veri tipi ve "clock()" fonksiyonları kullanılmıştır.

Öncelikle aşağıda verilen C fonksiyonu ile Selection Sort işleminin gerçekleştirilmesi sağlanmıştır.

```
tmp = sdizi[max];
sdizi[max] = sdizi[i];
sdizi[i] = tmp;
}
```

Prototipten de anlaşılabileceği üzere fonksiyon, sıralanmak istenilen dizinin adresini ve boyutunu alarak, ek bir dizi kullanmadan sıralama sonucunu aynı bellek alanında üretmek üzere yazılmıştır. Bu fonksiyon yukarıda oluşturulmuş "CasmMain.cpp" dosyasının "main()" fonksiyondan sonraki kısmına eklenmiştir.

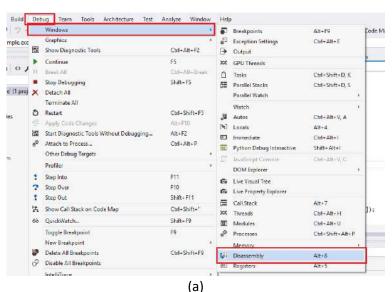
C kodunun Disassembly edilebilmesi için, "main()" fonksiyon içerisinde sıralama fonksiyonunun çağırıldığı satıra bir "break point" konulmuş ve "F5" tuşuna basılarak debug işlemi başlatılmıştır. Debug işlemi "break point" konulan noktada durduktan sonra Debug -> Windows -> Disassembly yolu izlenerek Şekil 5'te gösterildiği gibi C fonksiyonuna karşılık gelen Assembly kodu gözlemlenebilmiştir.

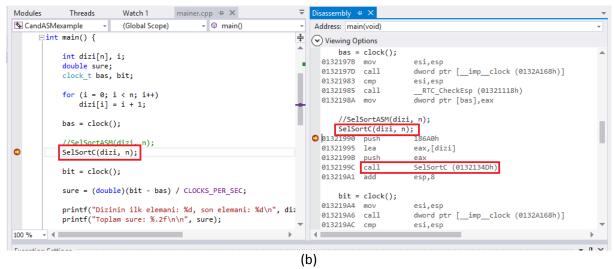
Debug fonsiyonları (F11: Adım adım çalıştır (trace), F10: fonksiyon ve döngüleri atlayarak çalıştır (proceed), F5: Tamamını çalıştır) kullanılarak kod adım adım çalıştırılıp C kodunun derleyici tarafından ne şekilde assembly'e dönüştürüldüğü görülebilir.

Ancak bu işlemlerin "Debug" modda yapıldığını hatırlatmak ta ve "Release" modda yapıldığında disassembly aşamasında daha az assembly kodu ile karşılaşacağını belirtmekte fayda var.

Şekil 5-b'ye bakıldığında öncelikle kullanılacak parametreler yığına atılmakta ve "call" komutu ile ilgili yordam çağırılmaktadır. Ancak bir diğer dikkat edilmesi gereken husus da fonsiyon çağırımı tamamlandığında IP yazmacının göstereceği koddur ki bu örneğimizde "add esp,8" şeklindedir. Daha önceden de belirtildiği gibi, C de fonksiyon kullanımında, gönderilen parametrelerin, gönderen tarafından kaldırılması gerekmektedir. Burada da SP yazmaç değeri 8 arttırılarak bu yapılmaya çalışılmıştır. Burada kesinlikle programcının ekstra bir müdahalesi yoktur, olmamalıdır. C derleyicileri bu işlemleri otomatik olarak gerçekleştirecek şekilde tasarlanmışlardır.

İstenildiği takdirde debug fonksiyonları kullanılarak kod adım adım incelenebilir. Ancak bu işlem uzun süreceği için burada gerçekleştirilmeyecek, yazılan Assembly yordamının incelenmesine geçilecektir.





Şekil 5: (a) Disassembly Görüntüleme Başlatma Butonu, (b) C Kodunun Derleyici Tarafından Üretilen Assembly Karşılığı

Assembly yordamının yazılacağı dosyayı oluşturmak için yapılması gerekenler biraz daha farklıdır. Şöyle ki, Visual Studio ortamında projeler build edildiğinde her bir dosya tipinin ne şekilde derleneceği bilinmektedir ve kullanıcının ayrıca bunu bildirmesine gerek yoktur. Ancak Assembly dosyalarının ne şekilde derleneceğini proje ayarlarında bildirmemiz gerekmektedir.

Yine "Source Files" üzerine sağ tıklayarak ismi "casm.asm" olacak şekilde boş bir dosya oluşturulması sağlanmalıdır. Bu dosyanın içerisine "SelSortAsm()" yordamını barındıracak aşağıda verilen Assembly kodu yerleştirilecektir.

```
casm.asm
.586
.model flat, c
.stack 100h
.data
.code
              PROC NEAR
SelSortASM
              PUSH EBP
              PUSH ECX
              PUSH EDI
              PUSH ESI
              PUSH EAX
              PUSH EBX
              PUSH EDX
              MOV EBP, ESP
              MOV EDI, [EBP+32]
              MOV ECX, [EBP+36]
              DEC ECX
              MOV EAX, EDI
dis don:
              MOV EBX, ECX
              MOV ESI, EAX
              MOV EDI, EAX
              MOV EDX, [EDI]
ic_don:
              ADD ESI, 4
              CMP [ESI], EDX
```

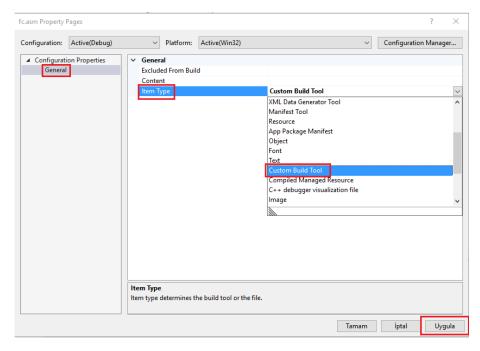
```
JGE ATLA
              MOV EDI, ESI
              MOV EDX, [EDI]
ATLA:
              DEC EBX
              JNZ ic don
              MOV EDX, [ESI]
              XCHG EDX, [EDI]
              MOV [ESI], EDX
              LOOP dis_don
              POP EDX
              POP EBX
              POP EAX
              POP ESI
              POP EDI
              POP ECX
              POP EBP
              RET
SelSortASM
              ENDP
              END
```

Hiç kuşkusuz Selection Sort algoritması farklı iyileştirmeler yapılarak daha optimize bir şekilde çalıştırılabilir. Ancak buradaki amaç varolan bir kodu optimize etmek değil Assembly yordamlarının C programlarından çağırılmasının sağlanmasıdır.

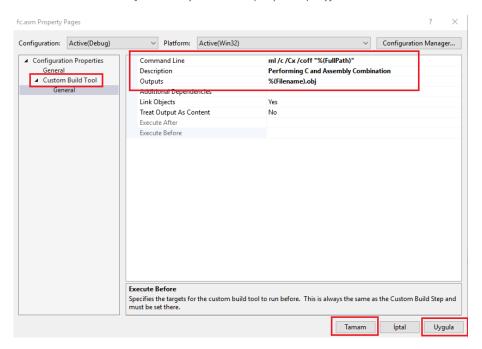
"Main()" fonksiyon içerisinden C'de yazılmış sıralama fonksiyonunu çağıran satır kapatılıp Assembly'de yazılmış fonksiyon satırı açılmalıdır.

Oluşturulan "casm.asm" dosyasının ne şekilde derleneceğini söylemek için öncelikle proje bölmesindeki dosyaya sağ tıklanır ve "Properties/Özellikler" seçilir. Şekil 6'da gösterildiği gibi açılan ekranda "Item Type" bölümünde "Custom Build Tool" segmesi seçilir ve "Apply/Uygula" butonuna basılır. Bu butona basıldıktan sonra aynı ekranda "Custom Build Tool" segmesi açılacaktır. Bu segmenin altında bulunan "General" segmesine tıklanarak custom build'in ne şekilde gerçekleştirileceğinin söyleneceği ekrana geçilmelidir. Bu ekranın bir görüntüsüne Şekil 7'de yer verilmiştir.

Açılan ekranda "Command Line" kısmına ml/c/Cx/coff "%(FullPath)" komutu, "Outputs" kısmına da %(Filename).obj ismi yazılmalıdır. Bu komutları yazarak oluşturduğumuz Assembly dosyasının ml (Miscrosoft Assembler) ile derlenmesini ve sonucunda aynı ismi taşıyan bir obje dosyası oluşturulmasını sağlamış oluyoruz.



Şekil 6: Dosya Özellikleri (Properties) Sayfası



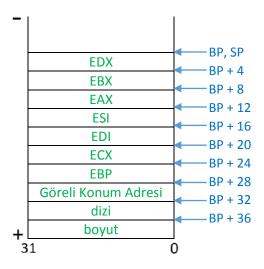
Şekil 7: Custom Build Ayarlarının Yapılacağı Sayfa

Komut debug edilmeye başlanmadan önce Şekil 8'de verilen yığın organizasyonuna bir göz atılabilir.

Ardından yukarıda anlatıldığı gibi adım adım debug işlemi gerçekleştirilerek yazılan Assembly kodun ne şekilde çalıştığı, disassembly edilmiş C koduyla ne farklılıklar gösterdiği incelenebilir.

Farklı örnek problemler hem C fonksiyonu hem de Assembly yordamı olarak yazılarak hız ve performans karşılaştırması bu şekilde gerçekleştirilebilir.

Bu anlatılanlar öğrenildikten sonra yazılacak aynı işi yapan Assembly yordamlarının en az C fonksiyonları kadar hızlı çalışması beklenmektedir. Çünkü yazılan C fonksiyonları disassembly edildiğinde zaten assembly karşılıkları görülebilecektir.



Şekil 8: Yığın Organizasyonu

Visual Studio 2015 Ortamında C Dosyası İçerisinde Inline Assembly Komutu Yazma Örneği

Bu başlık altında belki en sık kullanılan C/Assembly kod birleştirme yöntemi olan inline assembly kodu yazma incelenmiştir. Yani aynı dosya içerisinde bir C fonksiyonunda Assembly kodu yazarak işlemlere devam edilmeyi sağlayan yapı incelenmiştir.

Bunun için bir üst başlıkta anlatıldığı şekilde yeni bir proje ve bu proje içerisinde bir tane C++ kaynak kod dosyası oluşturulmuştur.

Visual Studio ortamında c kodunun içerisinde;

```
__asm {
    ;Assembly kodlar1
}
```

komutu kullanılarak Assembly kodu yazılması sağlanmaktadır. Ancak farklı tür IDE ve platformlarda farklı notasyonların (Intel ve AT&T olarak yayğın kullanılan 2 notasyon avrdır. Ders kapsamında Intel notasyonu kullanılmıştır.) kullanılabileceğini unutmamak gerekir.

C'de bir dizide bulunan elemanları dizinin ortasına göre tersine çevirmek kolay bir işlem sayılır. Ancak integer (32-bit) tanımlı bir dizide, dizinin her bir elemanının ikili (binary) gösterimindeki digit'lerin tersine çevrilmesi o kadar basit bir problem değildir. Bu tarz Assembly dilinde yapılması C diline göre daha kolay olan işlemlerin inline Assembly kodu olarak yazılması hiç kuşkusuz işleyişi oldukça kolaylaştıracaktır. Bu başlık altında yukarıda anlatılan örnek gerçekleştirilmiştir. Sorunun daha iyi anlaşılabilmesi için ikili digit'ler üzerinde tersine çevirme (reverse) işleminin nasıl olduğu aşağıda örnek ile verilmiştir.

```
\underbrace{\ddot{O}rnek:}_{} 110101111100001 \xrightarrow{reverse}_{} 10000111101011
```

Oluşturulan proje içerisinde "inline.cpp" olarak isimlendirilen C++ kaynak dosyası içerisine aşağıda verilen kod yazılmıştır.

Kod içerisinde dizinin elemanlarının bitleri tersine çevrilmeden önce hexadecimal olarak yazdırılması gerçekleşmiş, ardından assembly kodu yazılmış ve elemanlar tekrar ekrana yazdırılmıştır. Böylece yazılan Assembly kodunun doğru çalışıp çalışmadığı ekran çıktılarından anlaşılabilecektir.

Görülebileceği gibi C değişkenleri, Assembly içerisinde kullanılmıştır. Uygulama öncesi temel bilgiler bölümünde de bahsedildiği gibi değişkenler bellekte adres gösteren birimlerdir. Derleyici kodu derlerken onun için bütün değişkenler adreslerden ibarettir. Böyle olunca C değişkenlerinin Assembly içerisinde kullanımı sorun teşkil etmeyecektir.

inline.cpp

```
#include <stdio.h>
#include <stdlib.h>
const int n = 10;
int main() {
       int i, dizi[n];
       for (i = 0; i < n; i++) {
              dizi[i] = i + 1;
              printf("%8x, ", dizi[i]);
       }
       printf("\n\n");
       ___asm {
              MOV ECX, n
              XOR ESI, ESI
       L2:
              MOV EAX, dizi[ESI]
              PUSH ECX
              MOV ECX, 32
       L1:
              SHR EAX, 1
              RCL EBX, 1
              LOOP L1
              POP ECX
              MOV dizi[ESI], EBX
              ADD ESI, 4
              LOOP L2
       }
       for (i = 0; i < n; i++)
              printf("%8x, ", dizi[i]);
       system("PAUSE");
       return 0;
}
```

Neticeler

- C programları içerisinde hıza ihtiyaç duyulduğu zaman Assembly dili rahat bir şekilde kullanılabilir.
- Assembly kodlarının yordamlar olarak hazırlanması ve C dosyalarından fonksiyon çağırır gibi çağırılması her ne kadar modüler programlama açısından elverişli ve tercih sebebi olsa da bazı durumlarda inline assembly kodu yazmanın da sağladığı avantajlar göz ardı edilemez.
- Günümüzde büyük veri analizlerinin gerçekleştirilmesi için günlerce çalışma süresi olan kodlar çalıştırılmaktadır. Bazı durumlarda %10 bile performans artışının çok faydalı olabileceği göz önünde bulundurulmalı ve Assembly kartını masaya koymak için her daim güncel ve hazır olunması iyi olacaktır.
- Assembly dilinin de yüksek seviyeli dillerde olduğu gibi bir çok kütüphanesi olduğu ve bu kütüphanelerde bir çok ihtiyaç duyulan program, yordam seviyesinde kullanıcıya sunulduğu unutulmamalıdır. C içerisinde kullanılan printf ve scanf gibi fonksiyonların da bir kütüphane tarafından sağlandığı, bu kütüphaneyi kullanmadan ekrana bir yazı yazmanın veya okumanın

