

Daighter Board v-004											
DB#	Pin #	Conn	IO #	FPGA Pin	Header Pin	Header Pin	FPGA Pin	IO #	Conn	Pin #	DB#
xxx	xxx	xxx	xxx	GND	50	49	88	xxx	xxx	xxx	xxx
xxx	xxx	xxx	xxx	87	48	47	85	xxx	xxx	xxx	xxx
xxx	7	SP1	com_spiclk	84	46	45	83	com_spimosi	SP1	3	xxx
xxx	9	SP1	com_spimiso	82	44	43	81	com_spics	SP1	5	xxx
xxx	xxx	xxx	LED-01	80	42	41	79	LED-00	xxx	xxx	xxx
xxx	xxx	xxx	LED-03	78	40	39	74	LED02	xxx	xxx	xxx
DB-14	2	EPP	#D_STROBE	67	38	37	66	WRITE	EPP	1	DB-01
DB-2	3	EPP	D0	62	36	35	61	D1	EPP	5	DB-03
DB-17	8	EPP	#A_STROBE	59	34	33	58	D2	EPP	7	DB-04
DB-05	9	EPP	D3	57	32	31	56	D4	EPP	11	DB-06
DB-07	13	EPP	D5	51	30	29	50	D6	EPP	15	DB-08
DB-09	17	EPP	D7	48	28	27	47	WAIT	EPP	21	DB-11
xxx	2	P5	57	46	26	25	45	58	P5	3	xxx
xxx	4	P5	59	44	24	23	43	52	P4	25	DB3-13
DB3-11	21	P4	50	41	22	21	40	51	P4	23	DB3-12
DB3-09	17	P4	48	35	20	19	34	49	P4	19	DB3-10
DB3-07	13	P4	46	33	18	17	32	47	P4	15	DB3-08
DB3-05	9	P4	44	30	16	15	29	45	P4	11	DB3-06
DB3-01	1	P4	40	27	14	13	26	53	P4	2	DB3-14
DB3-02	3	P4	41	24	12	11	23	54	P4	4	DB3-15
DB3-03	5	P4	42	22	10	9	21	55	P4	6	DB3-16
DB3-04	7	P4	43	17	8	7	16	56	P4	8	DB3-17
xxx	xxx	xxx	xxx	15	6	5	14	xxx	xxx	xxx	xxx
		xxx	GND	GND	4	3	GND	GND	xxx		
xxx	xxx	xxx	xxx	3v3	2	1	5v	5v	xxx	xxx	xxx