

Daughter Board -v002											
DB#	Pin #	Conn	IO #	FPGA Pin	Header Pin	Header Pin	FPGA Pin	IO #	Conn	Pin#	DB#
xxx	xxx	xxx	GND	GND	50	49	92	xxx	xxx	xxx	xxx
xxx	xxx	xxx	xxx	93	48	47	94	xxx	xxx	xxx	xxx
xxx	xxx	xxx	xxx	95	46	45	97	xxx	xxx	xxx	xxx
xxx	8	P3	17	98	44	43	99	37	P3	7	xxx
xxx	6	P3	18	100	42	41	101	38	P3	5	xxx
xxx	4	P3	19	102	40	39	105	39	P3	3	xxx
DB2-12	23	P2	35	111	38	37	112	36	P2	25	DB2-13
DB2-17	8	P2	27	114	36	35	115	28	P2	9	DB2-05
DB2-06	11	P2	29	116	34	33	117	30	P2	13	DB2-07
DB2-08	15	P2	31	118	32	31	119	32	P2	17	DB2-09
DB2-10	19	P2	33	120	30	29	121	34	P2	21	DB2-11
DB2-04	7	P2	26	124	28	27	126	25	P2	6	DB2-16
DB2-03	5	P2	24	127	26	25	131	23	P2	4	DB2-15
DB2-02	3	P2	22	132	24	23	133	21	P2	2	DB2-14
DB2-01	1	P2	20	134	22	21	137	16	P1	25	DB1-13
DB1-05	9	P1	8	138	20	19	139	9	P1	11	DB1-06
DB1-07	13	P1	10	140	18	17	141	11	P1	15	DB1-08
DB1-09	17	P1	12	142	16	15	143	13	P1	19	DB1-10
DB1-11	21	P1	14	1	14	13	2	15	P1	23	DB1-12
DB1-17	8	P1	7	5	12	11	6	6	P1	7	DB1-04
DB1-16	6	P1	5	7	10	9	8	4	P1	5	DB1-03
DB1-15	4	P1	3	9	8	7	10	2	P1	3	DB1-02
DB1-14	2	P1	1	11	6	5	12	0	P1	1	DB1-01
		xxx	GND	GND	4	3	GND	GND	xxx		
xxx	xxx	xxx	xxx	3v3	2	1	5v	5v	xxx	xxx	xxx