

Aplicaciones del diodo en circuitos recortadores

Juan P. Elizondo Espinoza, *Estudiante, TEC* y Matías A. Camacho Abarca, *Estudiante, TEC*.

Resumen—El objetivo del experimento fue construir circuitos recortadores para entender el comportamiento de la onda de salida teniendo en cuenta distintos casos de polarización. Se logró comprobar el comportamiento teórico esperado de los circuitos a través de un análisis visual.

Palabras clave—Diodo, tensión, corriente, junta, ruptura.

I. INTRODUCCIÓN

UN diodo es un componente electrónico de dos terminales que permite el flujo de corriente en una dirección y lo bloquea en la otra. Está formado por la unión de dos materiales semiconductores con diferente tipo de dopaje: tipo p y tipo n.

El material tipo p se forma al dopar semiconductores como el silicio o el germanio con impurezas de tres electrones de valencia, como el boro, lo que genera una abundancia de huecos (cargas positivas). Por otro lado, el material tipo n se obtiene al agregar impurezas con cinco electrones de valencia, como el fósforo o el arsénico, lo que introduce electrones libres en la estructura.

Al unir ambos materiales en un solo dispositivo, se forma una unión pn, la base del funcionamiento del diodo. Idealmente, los huecos pueden moverse desde la región p hacia la región n, siguiendo la dirección de la corriente convencional. Sin embargo, si se intenta conducir corriente en la dirección opuesta (de n a p), la unión pn presenta una barrera que impide el flujo, actuando como un interruptor unidireccional.

Estas propiedades aplican para diodos ideales, ya que en la realidad los diodos tienen un rango de tensión necesario para que la corriente fluya significativamente en polarización directa (corriente convencional de p a n). Los diodos incluso tienen corriente en polarización inversa (corriente convencional de n a p), aunque esta suele ser despreciable. Sin embargo, para efectos de análisis, se pueden generalizar muchas de estas propiedades.

Uno de los usos más particulares de los diodos es en circuitos recortadores. Estos se aprovechan del funcionamiento del diodo como una fuente de tensión en polarización directa y como un nodo abierto en inversa. En estas aplicaciones, se elimina partes de la señal de entrada por encima o por debajo de cierto nivel de voltaje. Existen dos configuraciones principales: en serie y en paralelo.

En los recortadores en paralelo, el diodo se coloca en paralelo con la carga y conduce solo cuando la señal supera un voltaje específico. Si el diodo está sin polarización externa, su umbral de conducción es aproximadamente 0 V en el modelo ideal.

Estos circuitos son útiles para limitar amplitudes y proteger componentes sensibles frente a sobrevoltajes. En el modelo ideal, el diodo cambia instantáneamente entre conducción y no conducción, lo que permite una representación simplificada del comportamiento del circuito. [?]

II. CIRCUITOS RECORTADORES CON DIODOS

Como una forma de entender el funcionamiento de estos dispositivos (los Diodos), se pueden diseñar circuitos que tengan amplias aplicaciones prácticas en la vida cotidiana, dentro de estos están los circuitos recortadores, en donde los diodos juegan un papel muy importante y es posible establecer diferentes configuraciones según se requiera.

II-A. Circuitos de Medición

El circuito de la Fig. ?? se utiliza para ver el comportamiento de la señal de salida (modificada por medio de un divisor de tensión), respecto a la señal de entrada V_s .

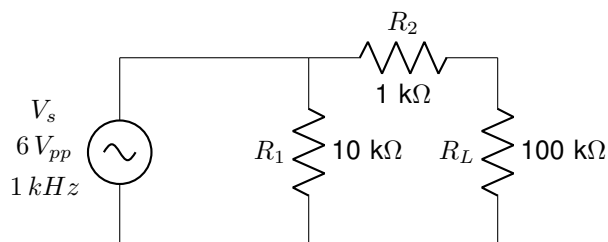


Fig II.1: Circuito recortador sin Diodo

Luego, se modifica el circuito anterior al agregarle un diodo, de manera que ahora es un circuito recortador que utiliza un elemento activo. Según se muestra en la Fig. ?. Considere que los valores de las resistencias se mantienen iguales a los del circuito en la Fig. ?.

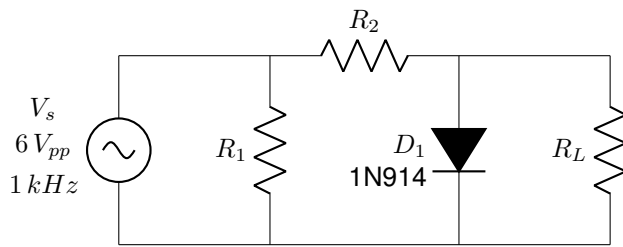


Fig II.2: Circuito recortador con Diodo

Como tercera modificación, se le agrega una fuente en serie con el diodo al circuito según la Fig. ??, que agrega un ajuste a la tensión vista por la carga.

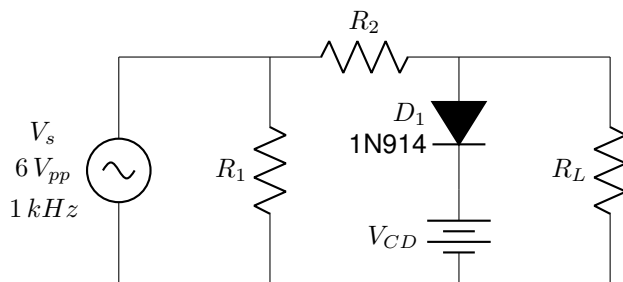


Fig II.3: Circuito recortador con Diodo con ajuste

II-B. Simulaciones

Acá se muestran y describen los resultados teóricos esperados por medio de simulaciones, para este caso corresponden a gráficas de señales en su mayoría. Del circuito mostrado en la Fig. ?? se obtienen las siguientes señales simuladas.

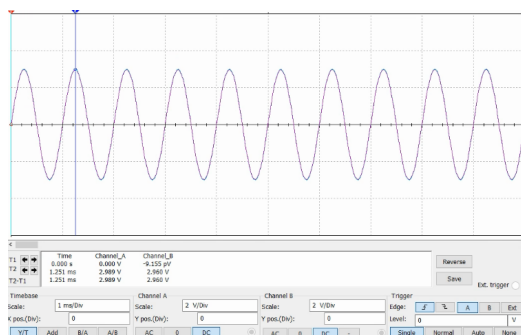


Fig II.4: Señales de salida y entrada del circuito recortador sin Diodo (simulado).

Ambas señales en la Fig. ?? se ven prácticamente iguales, ya que el valor de R_1 respecto a R_L , es muy pequeño. Por otro lado, en la Fig. ?? se muestra la simulación del circuito de la Fig. ??.

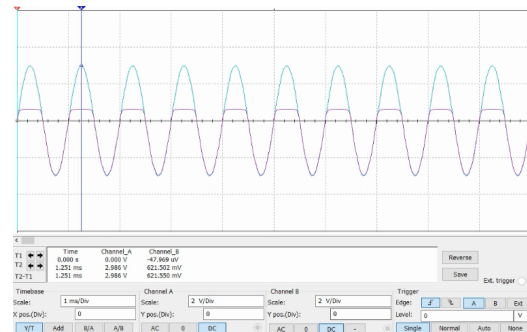
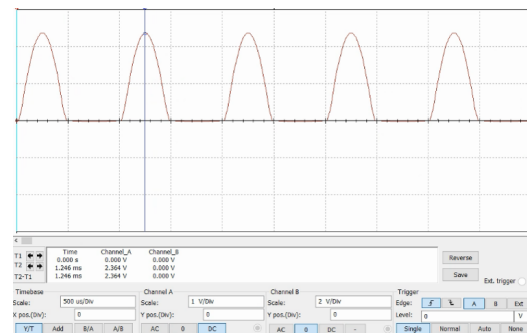
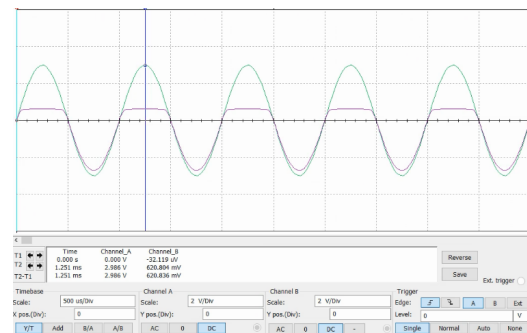


Fig II.5: Señales de salida y entrada del circuito recortador con Diodo (simulado).

En la Fig. ?? existen diferencias más notorias entre las señales de entrada y salida. Ahora, para el mismo circuito de la Fig. ??, se muestra la señal de tensión presente en la resistencia R_2 .

Fig II.6: Señal de tensión en la resistencia R_2 (simulado).

Seguidamente, al cambiar la resistencia de carga R_L por uno cuyo valor sea de 10 k Ω , se tienen las siguientes señales de entrada y salida para el circuito mostrado en la Fig. ??

Fig II.7: Señales de salida y entrada del circuito recortador con Diodo, con $R_L = 10 \text{ k}\Omega$ (simulado).

A continuación, restableciendo la resistencia R_L a su valor original de 100 k Ω , se modifica de manera que resulta en el circuito de la Fig. ?? Se hacen variaciones en la fuente de CD, desde los 0 V hasta los 2 V, con pasos de 500 mV. Obteniendo las siguientes señales.

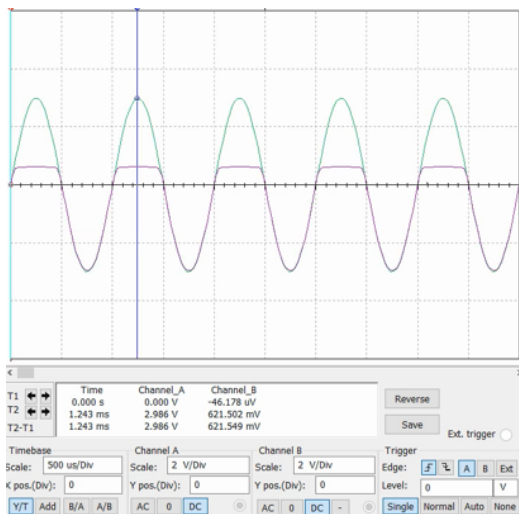


Fig II.8: Circuito recortador con fuente de CD en 0 V (simulado).

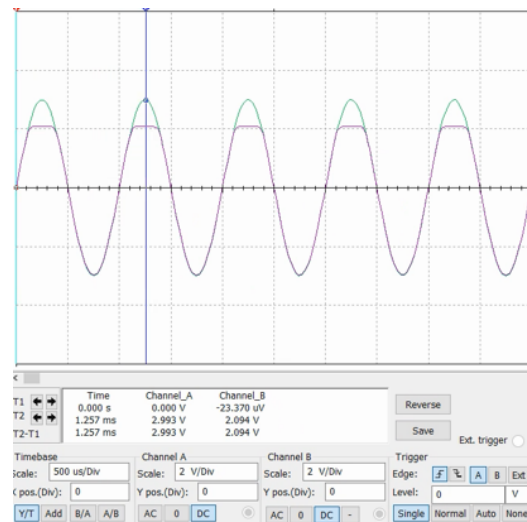


Fig II.11: Circuito recortador con fuente de CD en 1,5 V (simulado).

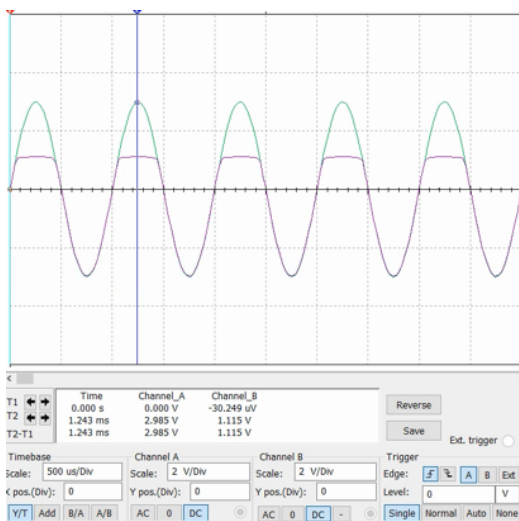


Fig II.9: Circuito recortador con fuente de CD en 500 mV (simulado).

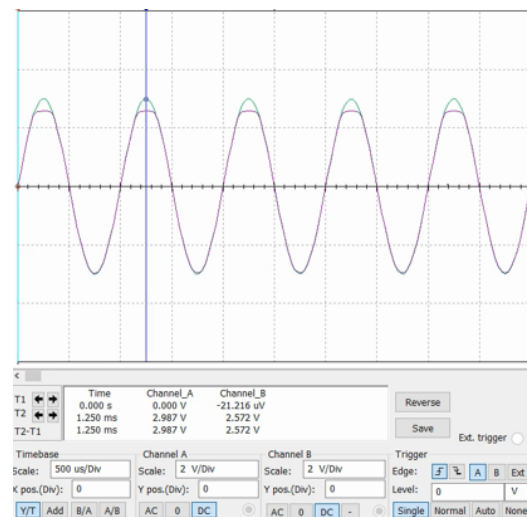


Fig II.12: Circuito recortador con fuente de CD en 2 V (simulado).

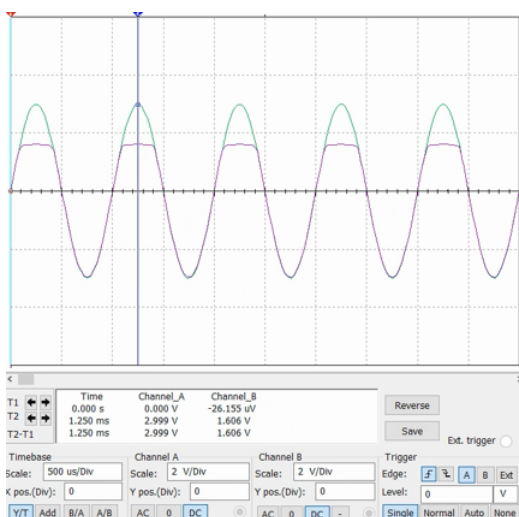


Fig II.10: Circuito recortador con fuente de CD en 1 V (simulado).

Como se observa a lo largo de todas las figuras presentadas anteriormente, el aumentar la magnitud de la fuente de CD genera que la señal de tensión vista desde la resistencia de carga vaya aumentando poco a poco, de cierta forma acercándose a la señal de entrada. Seguidamente, se procede a invertir la conexión del diodo 1N914 para repetir el proceso de aumentar la fuente de CD desde los 0 V hasta los 2 V, con pasos de 500 mV.

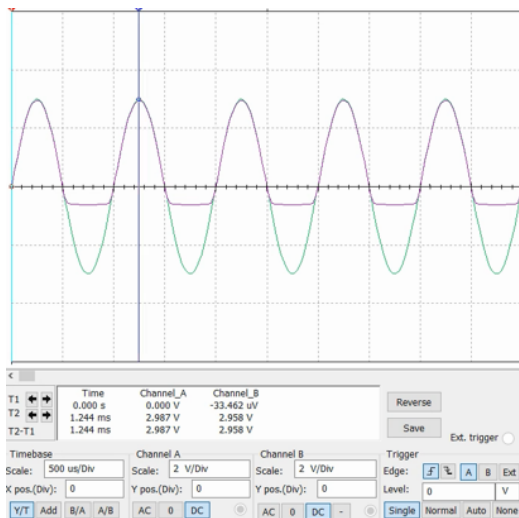


Fig II.13: Circuito recortador con Diodo invertido y fuente de CD en 0 V (simulado).

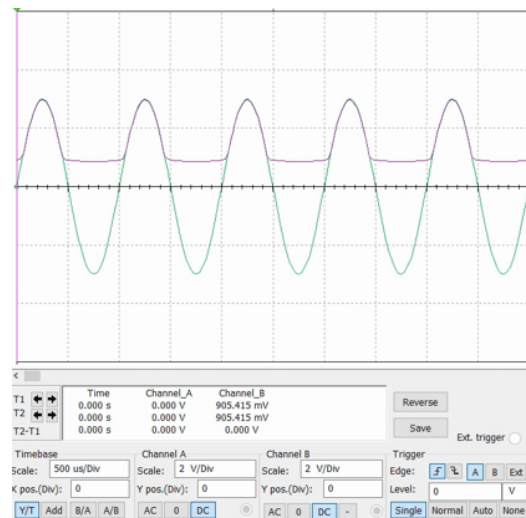


Fig II.16: Circuito recortador con Diodo invertido y fuente de CD en 1,5 V (simulado).

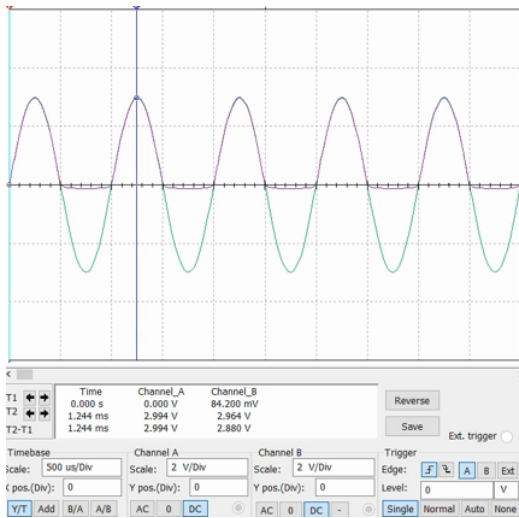


Fig II.14: Circuito recortador con Diodo invertido y fuente de CD en 500 mV (simulado).

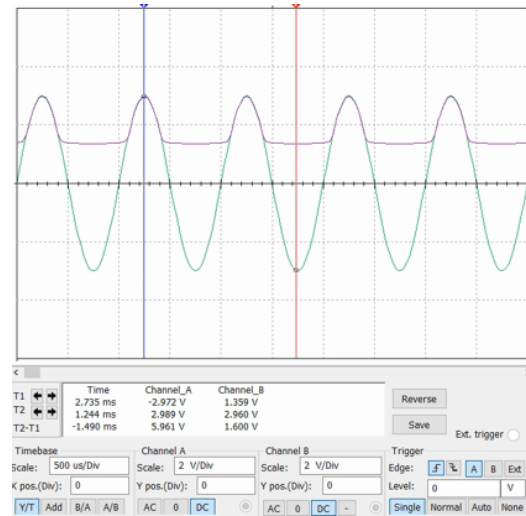


Fig II.17: Circuito recortador con Diodo invertido y fuente de CD en 2 V (simulado).

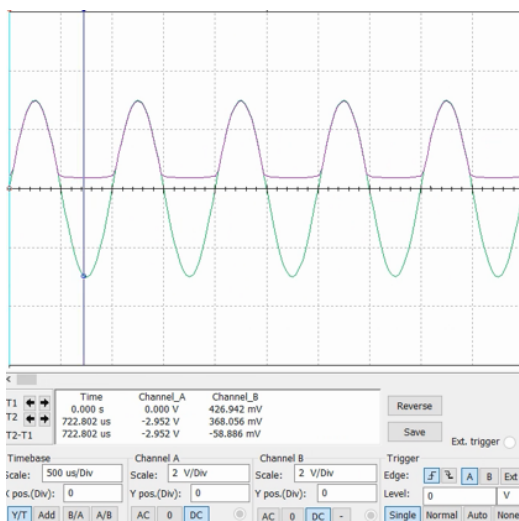


Fig II.15: Circuito recortador con Diodo invertido y fuente de CD en 1 V (simulado).

En el escenario anterior se observa el mismo efecto al aumentar el valor de la fuente en CD; sin embargo, considerando que la polaridad del diodo se invirtió, la señal de salida se ve afectada de manera contraria a la presentada en el caso anterior. De forma que ahora la señal vista por la carga, disminuye cada vez menos su magnitud con cada periodo completado.

Finalmente, manteniendo el diodo invertido, se invierte además la polaridad de la fuente en CD, tal que ahora será como que si la fuente entregara valores de tensión negativos; de igual forma, se repite el proceso iterativo pero ahora desde los 0 V hasta los -2 V, con pasos de 500 mV.

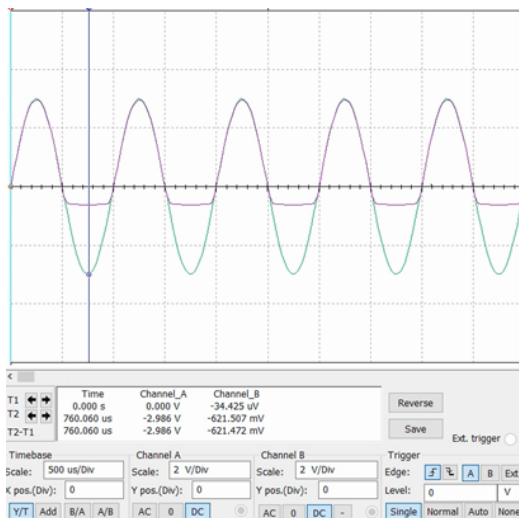


Fig II.18: Circuito recortador con Diodo invertido y fuente de CD en 0 V (simulado).

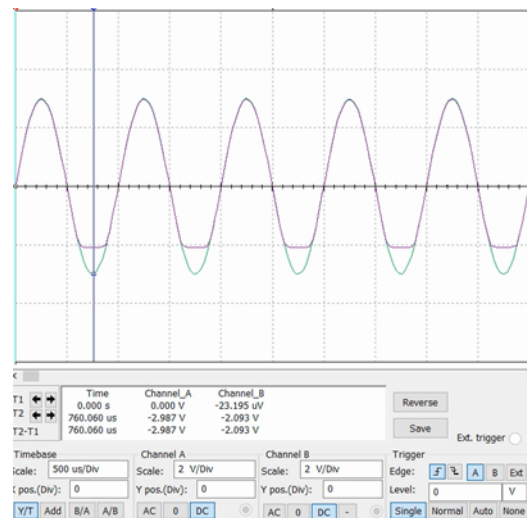


Fig II.21: Circuito recortador con Diodo invertido y fuente de CD en $-1,5$ V (simulado).

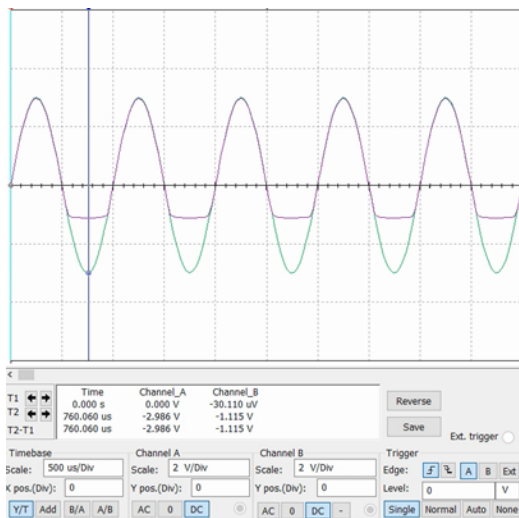


Fig II.19: Circuito recortador con Diodo invertido y fuente de CD en -500 mV (simulado).

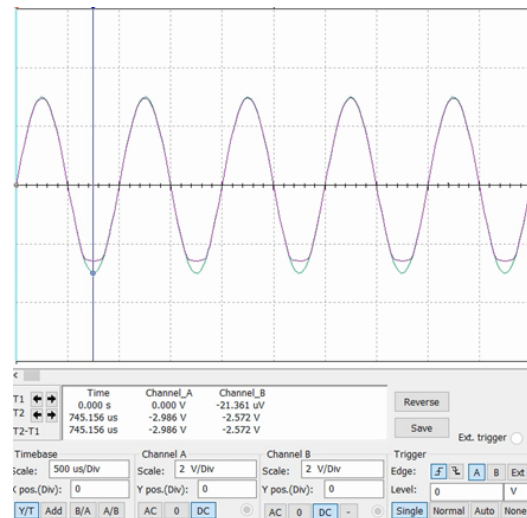


Fig II.22: Circuito recortador con Diodo invertido y fuente de CD en -2 V (simulado).

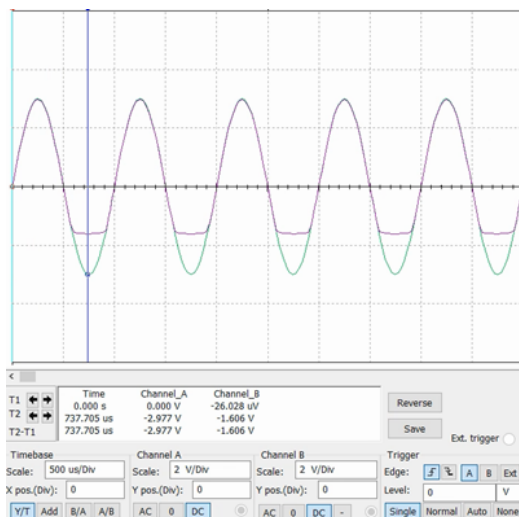


Fig II.20: Circuito recortador con Diodo invertido y fuente de CD en -1 V (simulado).

En este último caso con el diodo y la fuente invertidos, la señal de salida (vista por la carga) varía de forma que con cada disminución en la fuente de CD, su forma se acerca cada vez más a la señal de entrada, pero de forma inversa que al inicio, lo cual tiene bastante sentido lógico.

II-C. Resultados Experimentales

Seguidamente, se muestran los datos experimentales recopilados en la sesión de laboratorio con ayuda de los instrumentos disponibles y los circuitos necesarios. Es importante tener en consideración que existen algunas variaciones con las señales teóricas por alteraciones en los componentes utilizados para el laboratorio. Primeramente, se muestran los valores reales de las resistencias utilizadas.

Tabla II.1: Valores de resistencia utilizados

Componente	Valor requerido (kΩ)	Valor medido (kΩ)
R_1	10	9,929 40
R_2	1	0,995 31
R_L	100	99,619 9

Se presentan las señales de entrada y salida para el circuito de la Fig. ??.

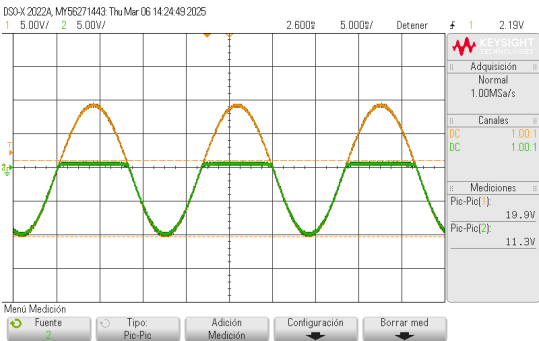


Fig II.25: Señales de entrada y salida del circuito recortador con Diodo (experimental).

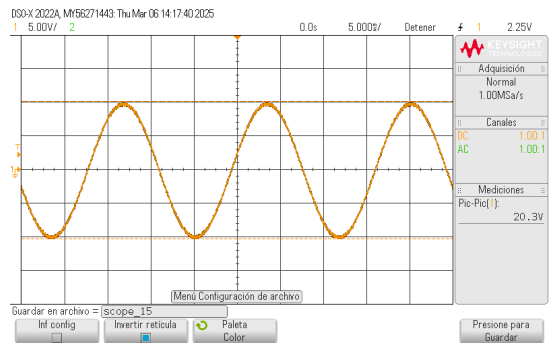


Fig II.23: Señal de entrada del circuito recortador sin Diodo (experimental).

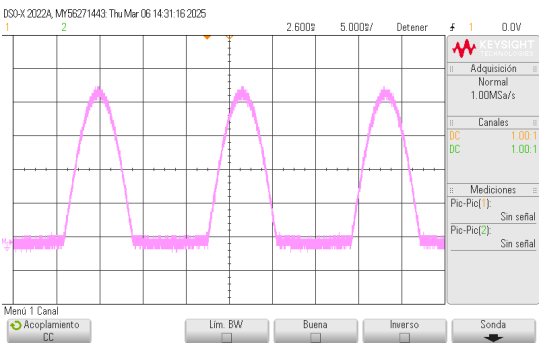


Fig II.26: Señal de tensión en la resistencia R_2 (experimental).

Ajustando el valor de la resistencia de carga a unos 10 kΩ, se obtienen las siguientes señales de entrada y salida para el circuito de la Fig. ??.

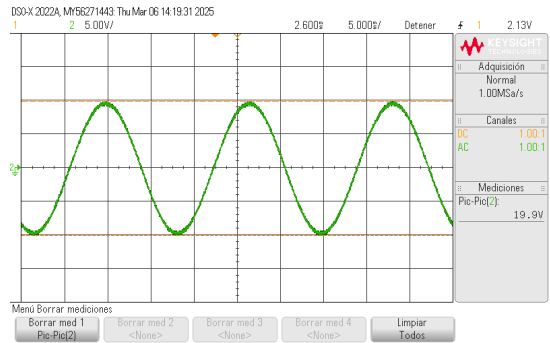


Fig II.24: Señal de salida del circuito recortador sin Diodo (experimental).

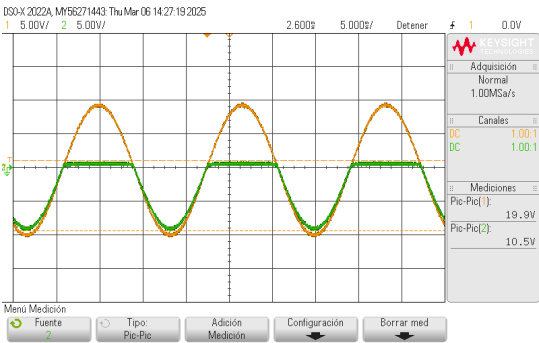
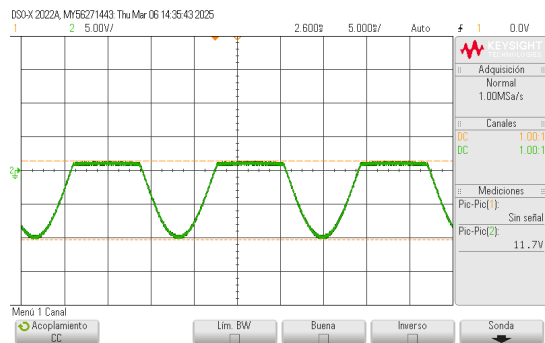
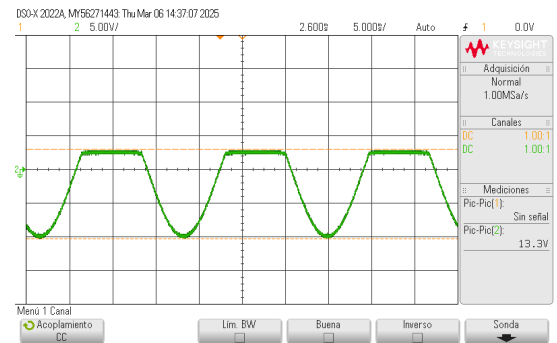
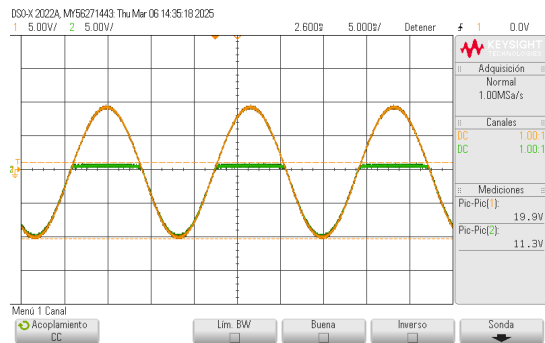


Fig II.27: Señales de entrada y salida del circuito recortador con Diodo, con $R_L = 10\text{ k}\Omega$ (experimental).

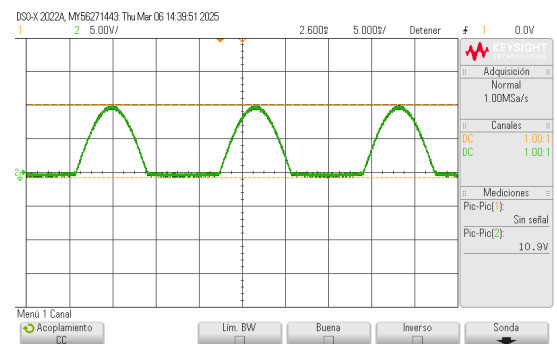
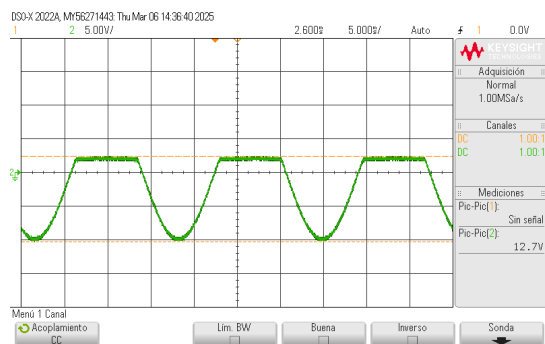
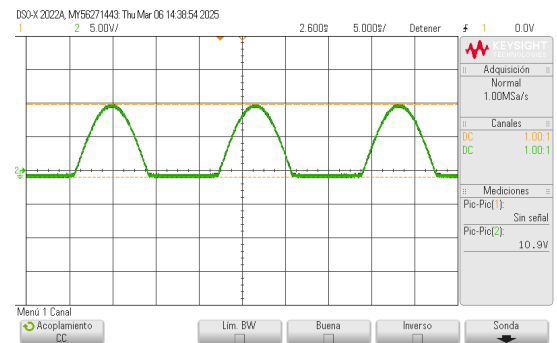
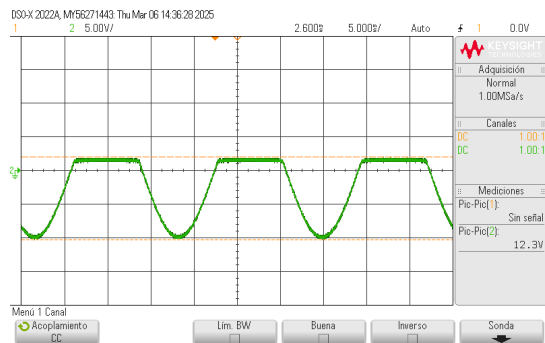
Ambas señales son muy similares, por lo que se mencionaba respecto a que los valores de la resistencia R_2 y R_L son muy cercanos. Luego, utilizando el circuito de la Fig. ??, se obtienen las señales de entrada y salida, así como la señal de tensión presente en la resistencia R_2 .

Como se observa, la forma de las señales son muy similares a las mostradas en la Fig. ?? . Ahora, se utiliza el circuito mostrado en la Fig. ??, con variaciones en la fuente de CD desde los 0 V hasta los 2 V, con pasos de 500 mV.



Es posible observar como la forma de onda rectificada va aumentando su valor máximo conforme sube la tensión en la fuente de CD, reflejando lo esperado según los datos teóricos mostrados en la sección correspondiente.

Ahora, se repite el mismo proceso pero con la polaridad del diodo 1N914 invertida.



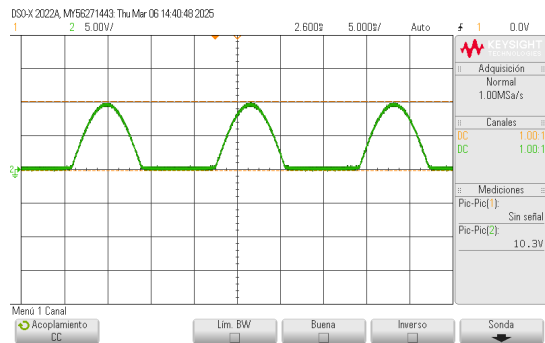


Fig II.35: Circuito recortador con Diodo invertido y fuente de CD en 1 V (experimental).

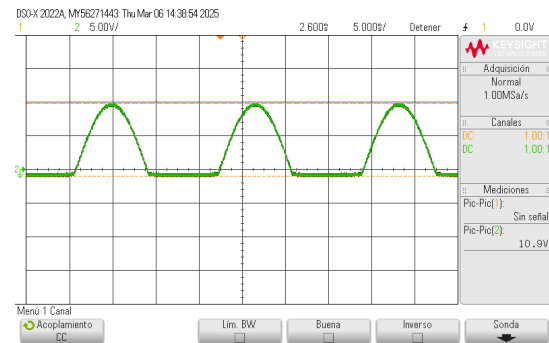


Fig II.38: Circuito recortador con Diodo invertido y fuente de CD en 0 V (experimental).

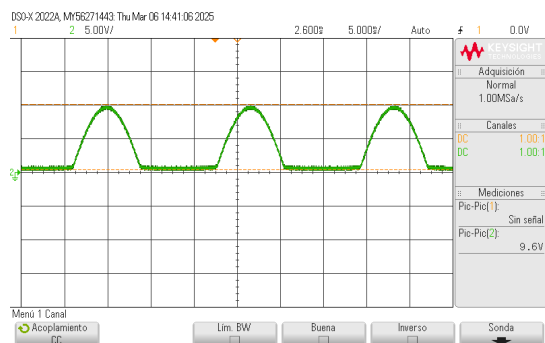


Fig II.36: Circuito recortador con Diodo invertido y fuente de CD en 1,5 V (experimental).

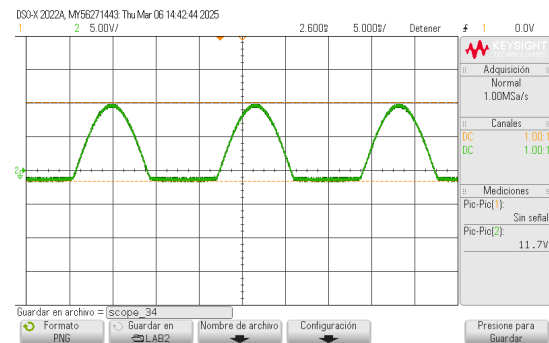


Fig II.39: Circuito recortador con Diodo invertido y fuente de CD en -500 mV (experimental).

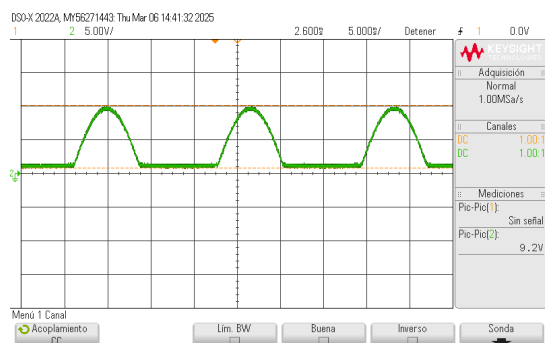


Fig II.37: Circuito recortador con Diodo invertido y fuente de CD en 2 V (experimental).

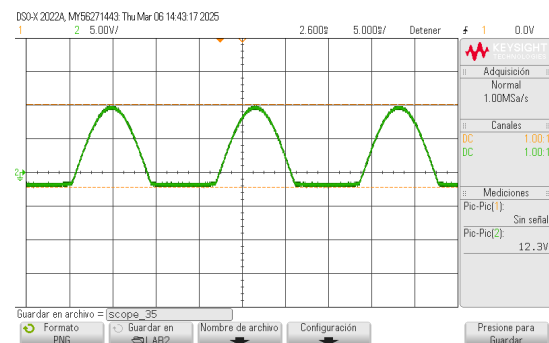


Fig II.40: Circuito recortador con Diodo invertido y fuente de CD en -1 V (experimental).

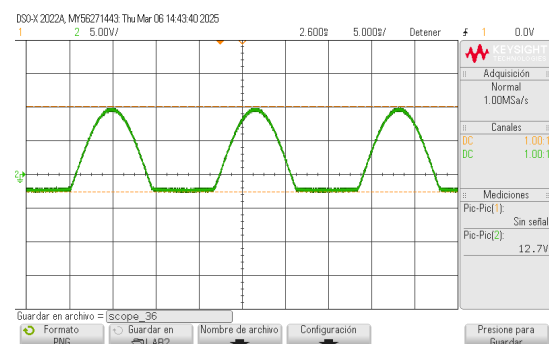


Fig II.41: Circuito recortador con Diodo invertido y fuente de CD en -1,5 V (experimental).

De igual forma, se observa un ligero aumento en valor mínimo que toma la señal de salida o señal rectificadora. Luego, se modifica el circuito al invertir la polaridad de la fuente CD, haciendo que esta "brinde valores de tensión negativos". Repitiendo el proceso de variación iterativo de la fuente desde los 0 V hasta los -2 V, con pasos de 500 mV.

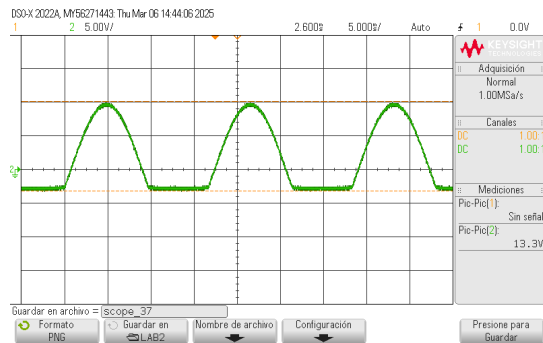


Fig II.42: Circuito recortador con Diodo invertido y fuente de CD en -2 V (experimental).

Aunque en este caso las señales recopiladas aparentan no tener exactamente la misma forma que las recopiladas de forma simulada, esto se debe a un tema de escala y perspectiva, pues las ondas sí disminuyen su valor mínimo en el pico negativo de cada periodo.

II-D. Análisis de Resultados

Los resultados obtenidos en el laboratorio fueron satisfactorios, lo que permite considerar la experiencia como provechosa. Entre los aspectos más destacados se encuentra el mayor entendimiento de la estructura general de cada uno de los circuitos utilizados, resultado de la interacción directa con componentes y dispositivos físicos. Esto resalta la importancia de prestar atención a las conexiones y a los métodos de medición para garantizar la recolección de datos de manera correcta y precisa.

Los datos y gráficas obtenidos reflejaron el comportamiento esperado y previamente estudiado en el entorno de simulación. Sin embargo, se observaron algunas variaciones en ciertas magnitudes del circuito (al momento de alterar ciertas conexiones por razones varias), lo que requirió ajustes en los parámetros de medición de los equipos. Para mejorar la interpretación de los resultados, es necesario considerar posibles alteraciones en las señales debidas a escalas de representación o interferencias de ruido.

III. CONCLUSIONES

Se puede apreciar que las ondas de salida obtenidas durante el experimento siguieron la forma que se esperaba. A pesar de pequeñas diferencias en cuanto a las amplitudes esperadas, el comportamiento general de la onda fue el calculado, por lo que el objetivo del experimento de construir circuitos recortadores para entender el comportamiento de distintas ondas de salida fue cumplido exitosamente.

APÉNDICE A

Matías A. Camacho Abarca Estudiante del Instituto Tecnológico de Costa Rica en la carrera de ingeniería en electrónica desde 2023. Beneficiario de beca de excelencia académica por el Instituto Tecnológico de Costa Rica desde 2023. Como estudiante, sus intereses incluyen investigación y desarrollo. Correo electrónico: jeacamacho@estudiantec.cr

Juan P. Elizondo Espinoza Oriundo de Pérez Zeledón. Realizó sus estudios de secundaria en el SNCCCR, sede UNA Región Brunca, y actualmente cursa la carrera de Ingeniería Electrónica en el Instituto Tecnológico de Costa Rica (TEC).

Anteriormente, fue estudiante de la Universidad de Costa Rica (UCR) durante el año 2022 y participó en programas de estudio en matemática en la Universidad Nacional (UNA) durante los años 2020 y 2021.

Cuenta con preparación y/o experiencia en áreas como:

- Arquitectura básica de redes, certificado por CISCO CCNA V7 (ITN), (2021).
- Principios de ciberseguridad, certificado por CISCO Systems, (2022).
- Programa de tutorías estudiantiles, Tecnológico de Costa Rica, (2024).

Correo: juelizondo@estudiantec.cr