

Tarea 1 Capítulo 2

Pablo Vivar Colina

26 de agosto de 2019

1. Obejtivo del ejercicio

Analizar, diseñar, simular y armar el inversor lógico como circuito integrado para generar su función de transferencia y su señalización mediante diodos LED.

2. Inversor lógico

Figura 1: Compuerta NOT con transistores

Una variable lógica. Una variable lógica (A) a la cual se le aplica la negación se pronuncia como "no A." .^o .^A negada". Puerta NOT con transistores. Se puede definir como una puerta que proporciona el estado inverso del que esté en su entrada.

La ecuación característica que describe el comportamiento de la puerta NOT es: $F = \bar{A}$

3. Simulación

Mediante el software de logisim se agregó la compuerta con un un interruptor momentáneo.