

Projektgruppe FastSense

# Meilenstein 2

## TSDF SLAM mit FPGA

17. Juni 2020

## Recap

- Prototyping

- Ziele für MS2

## Hauptspeise

- Algorithmus

- Hardware Implementierung

- FastSense Prototyp

- Kommunikation

## Evaluation

- Strom

- Zeit

## Fazit

- Bisherige Verbesserungen

- Verbesserungspotenzial

Recap





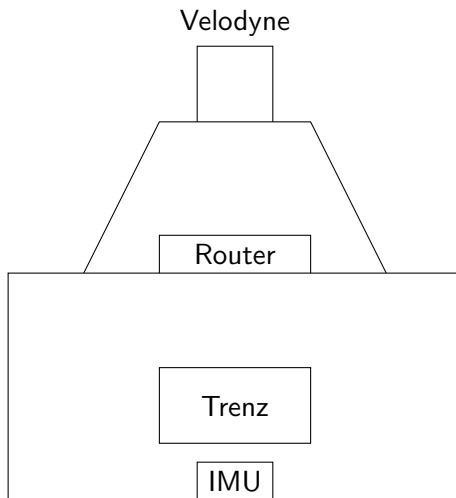
Hauptspeise



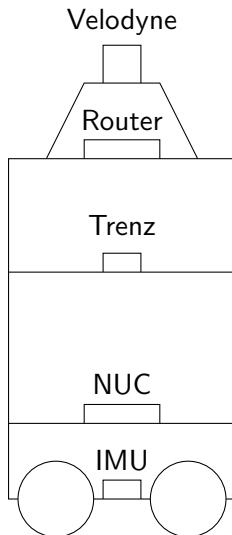




# FastSense Prototyp

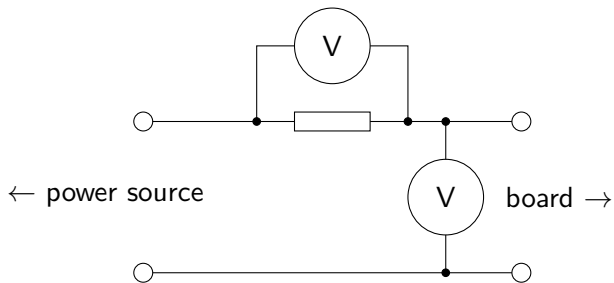


# FastSense Prototyp





# Evaluation





Fazit





