Projektgruppe FastSense

Meilenstein 2 TSDF SLAM mit FPGA

17. Juni 2020

Inhalt

```
Ziele und Anforderungen
   Ziele für MS2
   Funktionale Anforderungen
   Nicht-Funktionale Anforderungen
Hauptspeise
   Algorithmus
   Recap: Prototyping Demo
   Hardware Implementierung
   FastSense Prototyp
   Kommunikation
Evaluation
   Strom
   7eit
Fazit
   Bisherige Verbesserungen
   Verbesserungspotenzial
   Projektmanagement
```

Ausblick / MS3

Ziele und Anforderungen

Ziele für MS2

- Implementation von inkrementellem SLAM mit TSDF in "autarker" Box
- Komplett vorimplementiert in Software
- Implementation von Bottleneck-Komponenten in Hardware
- Speicherung von Pose-Graph und TSDF-Karte zur Rekonstruktion des kompletten explorierten Bereichs
- Evaluation durch Zeit- und Strommessung

Funktionale Anforderungen

- Lokale TSDF-Map ausgeben
- Aktuelle 6D-Pose ausgeben
- Map auf Basis der IMU und Velodyne-Daten
- Trjektorie und TDSF-Map für jede Pose speichern
- Parameter zur Laufzeit anpassbar

Nicht-Funktionale Anforderungen

- HW-Plattform: Trenz-Board, SW-Plattform: Vitis
- FPGA-Beschleunigung der Algorithmen
- Sensoren direkt am Board
- Unit-Tests
- Testbench (Integration, Strommessung, Zeitmessung, Visualisierung)
- Logging

Hauptspeise

Algorithmus

 TODO: gute visuelle Darstellung, mögkichst kein unnötiger Text

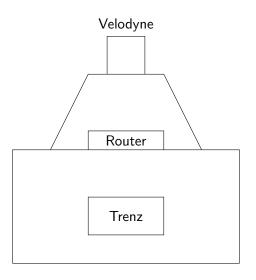
Recap: Prototyping Demo

- Registrierung mithilfe von IMU
- Gute Parameterkombination herausgefunden
- Geplante Funktionalität war vorhanden und in rviz darstellbar
- Erkannte Probleme / Bottlenecks:
 - Laufzeit stark abhängig von der Auflösung der Karte
 - Probleme mit Orientierung (kurz nach Demo gefixt)
 - Insgesamt noch recht langsam (\sim 0.5s/Scan auf Glumanda, 2-5s/Scan in Testwelt)
 - Bottlenecks Registrierung und TSDF-Update (dachten wir)

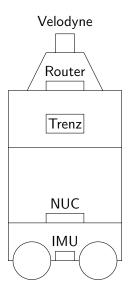
Hardware Implementierung

• todo: infos zu reg und tsdf, wie visuell darstellen?

FastSense Prototyp



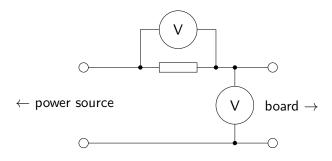
FastSense Prototyp



Kommunikation

Evaluation

Strom



Zeit

Zeitmessung (ms)				
Abschnitt	Durchschnitt	Min	Max	
Preprocessing	???	???	???	
Registrierung	???	???	???	
TSDF Update	???	???	???	
Map Shift	???	???	???	

Vergleich Vitis - Realität				
Abschnitt	Vitis	Gemessen		
Registrierung	0.9ms * 100 = 90ms	???		
Registrierung TSDF Update	477ms	???		

Zeit

Vergleich (Durchschnitt, ms)				
Programm	FastSense	Prototyp	Prototyp	
System	Board	Board	NUC	
Preprocessing	???	???	???	
Registrierung	???	???	???	
TSDF Update	???	???	???	
Map Shift	???	???	???	

${\sf Fazit}$

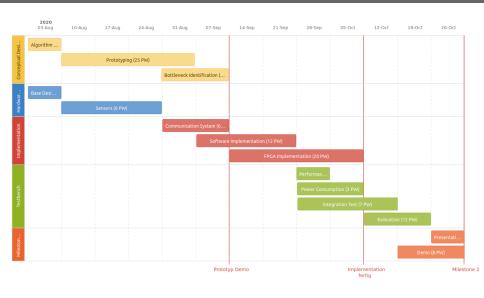
Bisherige Verbesserungen

- Registrierung
 - Auslagerung von Point to TSDF auf Hardware
 - Auslagerung von Pointcloud Transformation auf Hardware
- TSDF

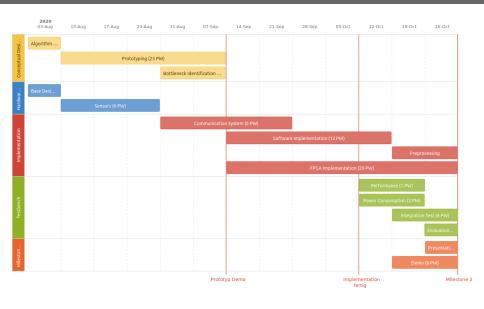
Verbesserungspotenzial

- Registrierug
 - Drift entfernen (aktuell noch leichter Drift (1cm/s) in alle 3 Richtungen)
 - Komplett in Hardware (Overhead ist fast dreimal so hoch wie der eigentliche Aufruf)

Projektmanagement



Projektmanagement



Ausblick / MS3

- Aufbau einer SLAM-Box mittels CAD
 - Nutzung als Sensor
 - Einfache Portierung zwischen Drohne, Roboter, Rucksack etc.
 - Festes Interface, einfache Bedienung, Kapselung
- Verbesserung und Optimierung des Algorithmus
- Mesh-Generierung auf Basis der TSDF Werte
- Loop Closing
- ????
 - TODO: Mehr Ideen für MS3?