



UNIVERSITAS DIPONEGORO
FAKULTAS TEKNIK
PORTOFOLIO MATA KULIAH

Program Studi	: : S1-TEKNIK ELEKTRO
Kode>Nama Mata Kuliah	: : LTEL6445 - Perancangan Berbasis FPGA
SKS	: 3
Mata Kuliah Prasyarat	:
Semester	: : Gasal Tahun Ajaran : : 2022
Dosen Pengampu	: Trias Andromeda, S.T., M.T., Ph.D.

Diperiksa oleh,
Ketua GPM,

Semarang,
Koordinator/Dosen Pengampu,

Teguh Prakoso, PhD
197706222010121001

Trias Andromeda, S.T., M.T., Ph.D.
NIP. 197206302000121001


Disahkan oleh,
Dekan Fakultas Teknik

Disetujui oleh,
Ketua Program Studi

Prof. Ir. M. Agung Wibowo, MM, M.Sc., Ph.D
NIP. 19670208 199403 1 005

Munawar A Riyadi, PhD
NIP. 197708262006041001

No. Dokumen	: PFM/S1.TE-FT-UNDIP/.....	Revisi ke- / Tanggal	: 00/ddmmyyyy
Tanggal Terbit	:	Halaman	:
PERINGATAN			
Dokumen ini adalah milik Fakultas Teknik Universitas Diponegoro dan TIDAK DIPERBOLEHKAN dengan cara dan alasan apapun membuat salinan tanpa seijin Dekan			
Alamat: Jl. Prof. Soedharto, SH, Tembalang, Semarang, Jawa Tengah, Indonesia, 50275 Telp: (024) 7460053; Fax: (024) 7460055 Email: teknik@undip.ac.id; Website: http://ft.undip.ac.id/			

	RENCANA PEMBELAJARAN SEMESTER										
PROGRAM STUDI : S1-TEKNIK ELEKTRO FAKULTAS TEKNIK UNIVERSITAS DIPONEGORO											
Mata Kuliah	LTEL6445 - Perancangan Berbasis FPGA				Beban	None SKS		Semester :	Gasal		
Prasyarat											
Dosen Pengampu	Trias Andromeda, S.T., M.T., Ph.D. / Ir. Hadha Afrisal, S.T., M.Sc., IPP. /										
Capaian Pembelajaran Lulusan (CPL)	[CPL1]Memiliki pengetahuan sains matematika, komputasi dan komputer untuk menganalisis dan merancang divais/sistem kompleks serta mampu menerapkan untuk memecahkan masalah rekayasa dengan prinsip keteknikan. (SCIENTIFIC KNOWLEDGE) [CPL2]Memiliki kemampuan melakukan perancangan, penerapan dan verifikasi komponen, proses atau sistem sesuai bidang keahlian untuk memenuhi spesifikasi yang diinginkan serta mempertimbangkan faktor-faktor ekonomi, lingkungan, sosial, keselamatan dan keberlanjutan dengan memanfaatkan sumber daya lokal dan nasional. (ENGINEERING DESIGN) [CPL3]Memiliki keahlian dalam merancang dan eksplorasi percobaan di laboratorium maupun di lapangan serta menganalisis hasilnya guna memperkuat penilaian. (EXPERIMENTAL EXPLORATION)										
Capaian Pembelajaran Mata Kuliah (CPMK)	CPMK1 cpmk 1 CPMK2 cpmk 2 CPMK3 cpmk 3										
Matriks CPL-CPMK		CPL1	CPL2	CPL3	CPL4	CPL5	CPL6	CPL7	CPL8	CPL9	CPL10
	CPMK1	V									
	CPMK2		V								
	CPMK3			V							

1	2	3	4	5	6	7	
Minggu ke	Kemampuan Akhir tiap tahapan pembelajaran / Sub CPMK	Bahan Kajian/ Pokok Bahasan	Metode Pembelajaran	Waktu	Pengalaman Belajar Mahasiswa	Penilaian	
						Indikator &Kriteria	Bobot (%)
1							
2							
3							
4							

5							
6							
7							
UTS							
9							
10							
11							
12							

13							
14							
15							
UAS							
Daftar Pustaka							

RENCANA PEMBELAJARAN SEMESTER
PROGRAM STUDI : S1-TEKNIK ELEKTRO
FAKULTAS TEKNIK UNIVERSITAS DIPONEGORO



MATA KULIAH
: LTEL6445 - PERANCANGAN BERBASIS FPGA

PENGESAHAN		
Disiapkan Oleh: Dosen Pengampu	Diperiksa Oleh: Tim GPM	Disahkan Oleh: Kaprodik
Trias Andromeda, S.T., M.T., Ph.D. NIP. 197206302000121001	Teguh Prakoso, PhD NIP. 197706222010121001	Munawar A Riyadi, PhD NIP. 197708262006041001

Riwayat Revisi Dokumen

No. Dokumen		No./ Tanggal revisi	
Tanggal Terbit		Halaman	
PERINGATAN Dokumen ini adalah milik Fakultas Teknik Universitas Diponegoro dan TIDAK DIPERBOLEHKAN dengan cara dan alasan apapun membuat salinan tanpa seijin Dekan			
Alamat: Jl. Prof. Soedharto, SH, Tembalang, Semarang, Jawa Tengah, Indonesia, 50275 Telp: (024) 7460053; Fax: (024) 7460055 Email: teknik@undip.ac.id; Website: http://ft.undip.ac.id/			



**PROGRAM STUDI : S1-TEKNIK ELEKTRO
FAKULTAS TEKNIK UNIVERSITAS DIPONEGORO**

KONTRAK PERKULIAHAN

Mata Kuliah	LTEL6445 - Perancangan Berbasis FPGA		
Tahun Ajaran	2022/2023	Semester	Gasal
Dosen Pengampu	Trias Andromeda, S.T., M.T., Ph.D. / Ir. Hadha Afrisal, S.T., M.Sc., IPP. /		
Waktu Kuliah	Rabu, pukul 15.30 - 17.10 WIB		
No. Dokumen	KPM/S1.EL-FT-UNDIP/xxx	Tempat Kuliah	B306

1. Manfaat Perkuliahan

2. Deskripsi Perkuliahan

3. Capaian Pembelajaran & Kemampuan Akhir yang Diharapkan

[CPL1]Memiliki pengetahuan sains matematika, komputasi dan komputer untuk menganalisis dan merancang divais/sistem kompleks serta mampu menerapkan untuk memecahkan masalah rekayasa dengan prinsip keteknikan. (SCIENTIFIC KNOWLEDGE)

[CPL2]Memiliki kemampuan melakukan perancangan, penerapan dan verifikasi komponen, proses atau sistem sesuai bidang keahlian untuk memenuhi spesifikasi yang diinginkan serta mempertimbangkan faktor-faktor ekonomi, lingkungan, sosial, keselamatan dan keberlanjutan dengan memanfaatkan sumber daya lokal dan nasional. (ENGINEERING DESIGN)

[CPL3]Memiliki keahlian dalam merancang dan eksplorasi percobaan di laboratorium maupun di lapangan serta menganalisis hasilnya guna memperkuat penilaian. (EXPERIMENTAL EXPLORATION)

Capaian pembelajaran mata kuliah yang diharapkan dari mata kuliah ini adalah:

CPMK1 cpmk 1
CPMK2 cpmk 2
CPMK3 cpmk 3

Sub-CPMK:

4. Strategi Perkuliahan

5. Assessment Task

6. Penilaian & Kriteria

Pengukuran CPMK mata kuliah : LTEL6445 - Perancangan Berbasis FPGA dilakukan secara tidak langsung melalui Tugas case study, praktek/praktikum, Ujian Tengah Semester (UTS), dan Ujian Akhir Semester (UAS) dengan komposisi penilaian :

CPMK	Tugas Case Study	Praktek	UTS	UAS
CPMK1				
CPMK2	10.0%			
CPMK3				25.0%
CPMK4				
CPMK5				
CPMK6				

CPMK7				
CPMK8				
CPMK9				
CPMK10				
CPMK11				
CPMK12				
TOTAL	50%	0%	25%	25%

Kriteria hasil pengukuran CPMK dinyatakan dengan :

- Pemula / Novice : Nilai < 60
- Berkembang / Developing : $60 \leq \text{Nilai} < 70$
- Mahir / Proficient : $70 \leq \text{Nilai} < 80$
- Teladan / Exemplary : Nilai ≥ 80

Nilai Akhir Mata Kuliah ditentukan berdasarkan sistim penilaian hasil belajar sesuai dengan Peraturan Rektor Universitas Diponegoro Nomor 4 Tahun 2020 Tentang Peraturan Akademik Bidang Pendidikan Program Sarjana Universitas Diponegoro (Pasal 35):

Rentang Nilai Angka	Nilai Huruf	Bobot
≥ 80	A	4
70 - 79.99	B	3
60 - 69.99	C	2
51 - 59.99	D	1
≤ 50.99	E	0

Mahasiswa dinyatakan lulus mata kuliah, apabila mendapat nilai minimal C.

7. Jadwal Perkuliahan

Adapun jadwal Perkuliahan adalah sebagai berikut:

Minggu ke-	Pokok Bahasan	Referensi
1	0	
2	0	
3	0	
4	0	
5	0	
6	0	
7	0	
UTS	0	
9	0	
10	0	
11	0	
12	0	
13	0	
14	0	
15	0	
UAS	0	

8. Tata Tertib

1. Mahasiswa diwajibkan menggunakan pakaian sopan dan rapi, pada waktu mengikuti perkuliahan.
2. Mahasiswa diperkenankan terlambat masuk dalam pertemuan maksimum 15 menit setelah perkuliahan dimulai.
3. Mahasiswa wajib melakukan presensi kehadiran pada waktu yang telah ditentukan.
4. Mahasiswa dapat mengikuti UAS apabila telah mengikuti kuliah/kegiatan pembelajaran sekurang-kurangnya 75%.
5. Mahasiswa wajib mengumpulkan tugas/ ujian sesuai dengan jadwal dan ketentuan yang dituliskan.
6. Ujian susulan hanya dapat diberikan dengan alasan khusus (sakit atau dirawat di Rumah Sakit dan disertai dengan Surat keterangan Dokter)
7. Transparasi nilai dilakukan sesuai dengan jadwal yang diberikan dan paling lambat 1 minggu setelah batas akhir revisi nilai.

Bahan Bacaan / referensi

0