

Pablo Alfaro Castro

B20162

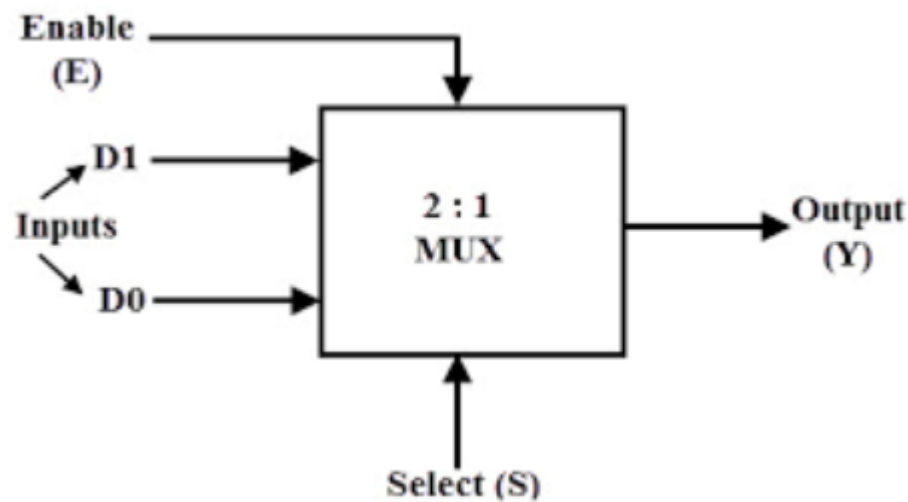
Reporte, Tarea 2 Circuitos Digitales 2

1) Tiempo tomado

El tiempo que tome para realizar la tarea consiste en:

6h programando la lógica que se pedía.

2) Descripción arquitectónica



El diagrama muestra la forma que debería tener el mux establecido en la tarea.

3) Pruebas

En el desarrollo de las pruebas, se hicieron cuatro pruebas principales en las que se varía el selector y se muestra la salida correspondiente. La siguiente imagen muestra los resultados de las pruebas.

```
C:\Users\palca\OneDrive\Documents\GitHub\CircuitosDigitales2\Tarea_2>vvp Mux
Prueba 1, Sel = 0
VCD info: dumpfile Mux.vcd opened for output.
reset din_0  din_1  sel muxOut
  0    1010  0110    0    1010
Prueba 2, Sel = 1
  0    1010  0110    1    0110
Prueba 3, Sel = 1
  0    1010  0000    1    0000
Prueba 4, Sel = 0
  0    0001  0000    0    0001
```

Únicamente pude realizar las simulaciones por consola, ya que con Gtkwave he tenido problemas para correrlo en el sistema operativo Windows.

4) Análisis

En el resultado mostrado de la consola se puede ver como el selector del mux funciona correctamente. Conviene revisar pequeños errores en el momento de cambiar la señal de reset, pero por razones de tiempo no es posible preparar el código de la mejor manera, sin embargo los conceptos y procedimientos se entienden y se ven en los resultados de la simulación mostrada en consola.