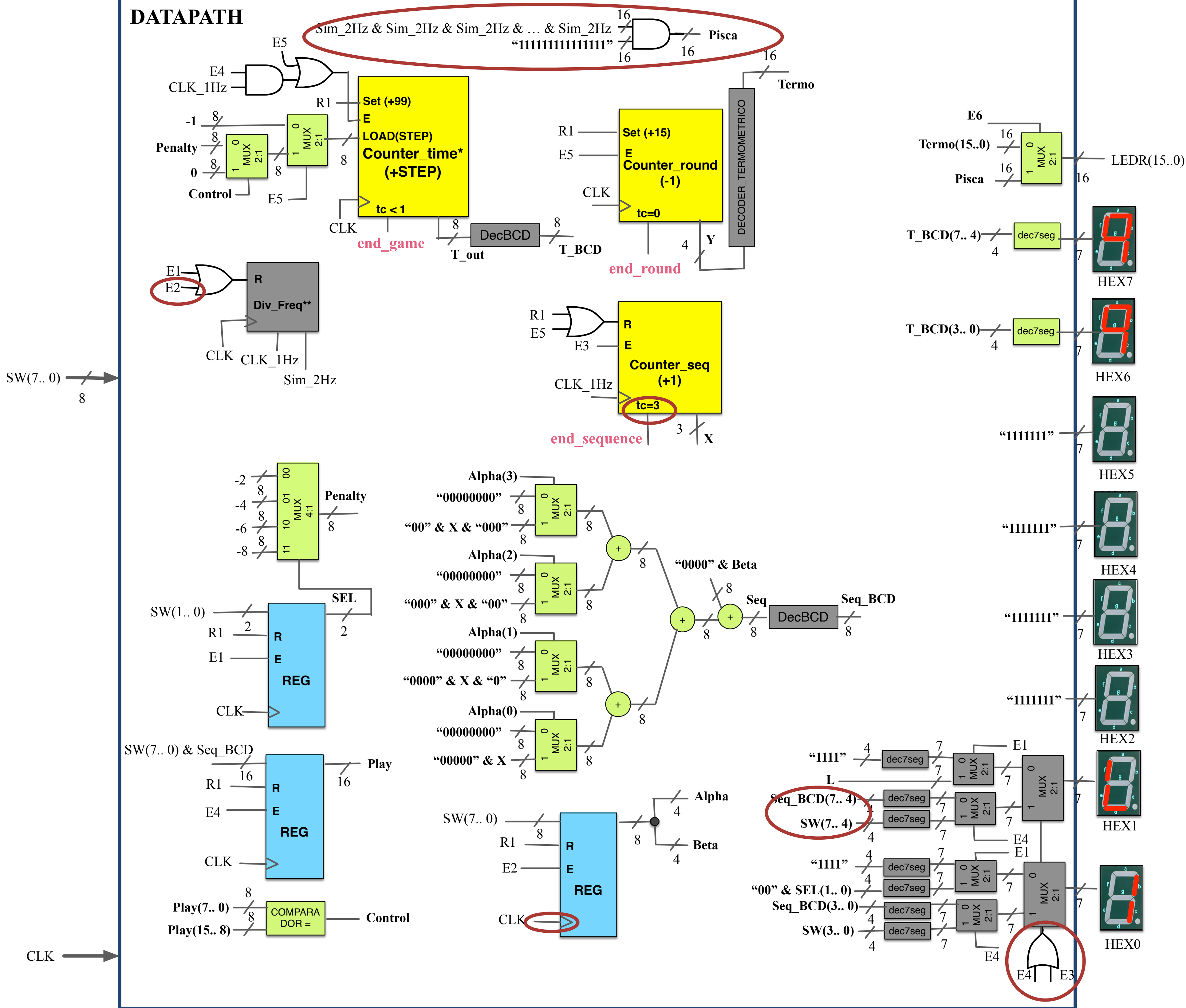


DATAPATH



CONTROLE

* No código do counter_time, é necessário declarar a biblioteca IEEE.std_logic_signed.all para o correto cálculo do end_time. Após end_time for ativado, o contador deve ficar fixado em "0000" até ser setado pelo estado Init.
 ** Foram fornecidos tanto o divisor de frequência para uso com o emulador online quanto para a placa DE2.

Lab4	Lab5	Lab6	Lab7	Dado
------	------	------	------	------