

Baba TABOURE

PSCN/EPC Engineer

Pour en savoir plus, consultez mon CV en ligne : www.doyoubuzz.com/baba-taboure_2

31 ans | Permis | Dakar

CONTACT

✉ baba.taboure@orange-sonatel.com

☎ 221773335752

☎ 221773335752

📧 btaboure

📍 Sicap Baobabs
17757 DAKAR, Sénégal

FORMATIONS

BAC+5

Polytech'Nantes

Septembre 2008 à juin 2010

Multimédia, Télécoms, Real Time, Signal processing, Computer Hardware, Objet oriented programming

BAC+3

Polytech'Marseille

Septembre 2007 à juin 2008

Nanotechnologies, télécommunications, engineer sciences, signal processing

Bac+2

Université de Rennes I

Septembre 2005 à juin 2007

Computer Science, Mathématiques, Physics

High school diploma

LTSNT

Septembre 1998 à juin 2005

EXPÉRIENCES

O&M leader of EPC integration at Orange Senegal

SONATEL

Depuis février 2013

Packet Data Core Network Operational Engineer (2G/3G/4G)

SONATEL

Depuis février 2012

- 'Hands on' O&M skills in Mobile Packet Core Network
- => KNOWLEDGE & EXPERIENCE
- Experience of 3G, 2G, GPRS, EDGE technology packet core oriented
- Experience of PSCN/EPC nodes: SGSN/GGSN/EPG based on ericsson product
- Knowledge of data protocols/functions (TCP/IP, Radius, MPLS, WLAN, DNS)
- Experience in Diagnosis / packet analysis using tcpdump, snoop, wireshark. etc.
- Knowledge of routing protocols (OSPF, BGP)
- Practical experience of configuring Mobile Packet Backbone Network firewalling security for mobile data traffic
- Practical knowledge in routing/firewalling based on juniper equipments (M20 router, M7i router and High end Juniper Firewall SRX 3000 Series)
- Experience in scripting (perl, bash)
- Good knowledge of Unix and objet oriented programming language (Java and C++)

COMPÉTENCES

Autre

- Core Network
- GPRS
- EPC
- MPBN
- LAN Switching
- C++
- Programming
- Testing
- Validation
- Drupal
- Qt
- Matlab
- Java

LOISIRS

Autre

- Android OS
- Multimédia
- VOIP
- Java Programming
- Website Designing

- => TASKS
- Second level technical support and configuration on PSCN
- Technical support for services integration on PSCN
- Procedures redacting for supporting of the supervision team.
- Integration of network supervision/report tool.
- Routine QoS analysis based on KPI
- Routine O&M health check of nodes

R&D Engineer

ALTEN

Octobre 2010 à janvier 2012

- Mission à Orange Labs Networks and Carriers (OLNC)
- Développement d'une application de traitement statistique pour prédire la PDV générée par les nœuds réseaux (C++ et Bibliothèque QT) – Création d'une éventuelle métrique réseau à la sortie de cette application
- Participation à la conception et au développement d'un simulateur de routeurs pour prédire les délais de traitement des paquets en C++
- Mise en place de plan de tests et rédaction de rapports d'analyse
- Mesures de gigue paquets avec mise en place de QoS/CoS dans les équipements réseaux (routeurs, Equipement Microwave)
- Synchronisation dans les réseaux paquets
- Développement (POO) objet d'outils de traitement statistique de la gigue paquet (C++, matlab)
- Configuration de routeur de cœur Alcatel (QoS, VLAN, Accès aux services, etc...).
- Expérimentation sur des technologies d'accès comme le Microwave Packet Radio (Eriksson)
- Participation à la rédaction de contributions présentées à l'ITU-T

R&D Intern Engineer in Analysis and Signal processing (Synchronization domain)

France Telecom

Février 2010 à août 2010

- Analyse statistique de la gigue paquets des réseaux pour le transfert de synchronisation aux stations de base
- Etude des architectures réseaux de synchronisation
- QoS/CoS dans les équipements réseaux avec analyses statistiques à l'appui
- Développement d'un outil de traitement de signal (prédiction de giges) en Matlab pour l'étude de la Packet Delay Variation
- Rédaction de rapports d'analyse en anglais
- Participation à la rédaction d'une contribution présentée à l'ITU-T

Conception et développement d'un multiplexeur logiciel pour générer un flux MPEG2 TS

Polytech Nantes - Enensys (Projet)

Septembre 2009 à mai 2010

- Rédaction de cahier de charges avec le client représentant Enensys et validation
- Spécifications et Conception fonctionnelle du système
- Développement du système avec IHM
- Technologies utilisées: Langage C++, package wxWidgets, Script Xml (contenant le descriptif tables SI et PSI)

R&D Intern Engineer in Signal Processings (VHDL)

Mitsubishi Electric R&D Centre Europe

Juin 2009 à août 2009

- Le stage était orienté développement VHDL avec un caractère prospectif.
- MERCE (Mitsubishi Electric R&D Centre Europe) France développe un démonstrateur d'un système de transmission sans fil. L'émetteur et le récepteur sont aujourd'hui synchronisés par un lien filaire spécifique qui limite la distance entre les 2 entités à une dizaine de mètres. Dans le but d'augmenter la distance de séparation, il a été question d'évaluer la réalisation d'une synchronisation grossière au travers d'une liaison Ethernet sur paire torsadée.
- Dans un premier temps, il s'agissait d'étudier la faisabilité d'une telle synchronisation en étudiant la dispersion en réception d'un signal de synchronisation transmis périodiquement sur un lien Ethernet. Sur la base de cette étude, il a été question ensuite de développer et valider un algorithme de synchronisation.
- Développement de deux couches Macs simplifiés en Vhdl (Tx et RX) intégrés dans deux Fpga.