		IC 000	IC 100	16, 200	IC 200	IC 400	IC F00	IC C00	IC 700	16.004
		6,000 ns	6,100 ns	6,200 ns	6,300 ns	6,400 ns	6,500 ns	6,600 ns	6,700 ns	6,800
谒 addsub										
😽 input_vector1[3:0]			0111			X		1000		
14 [3]										
1 [2]										
1 [1]										
16 [0]										
😽 input_vector2[3:0]	0	1000 \ 1001	1010 1011	1100 1101	1110 1111	0000 0001	0010 0011	0100 \ 0101	0110 0111	1000
14 [3]										
1 [2]										
U [1]										
14 [0]										
output_vector[4:0]	1	01111 01110	01101 01100	01011 \ 01010	01001 01000	11000 \ 10111	10110 × 10101	10100 \( 10011	10010 \ 10001	10
14]										
14 [3]										
14 [2]										
U [1]			1							
<b>1</b> [0]										