

CPU実験装置(CPU-EVA-S2) カタログ

第1版 : 2007年9月14日

版数管理表

版数	日付	担当	内容
1	2007/09/14	藤代	新規作成

目次

1.	概要	3
2.	構成	3
3.	仕様	5

1. 概要

本実験装置は、FPGA基板1枚、実験用万能基板4枚、FPGAデータダウンロード装置1本から構成される。

FPGA基板には、FPGAとメモリを搭載し、拡張コネクタを用いて実験用万能基板と連結して、実験用万能基板上に色々な回路を作り上げ、FPGA基板より制御する事が出来る。

2. 構成

以下に本実験装置のブロック図を示す。

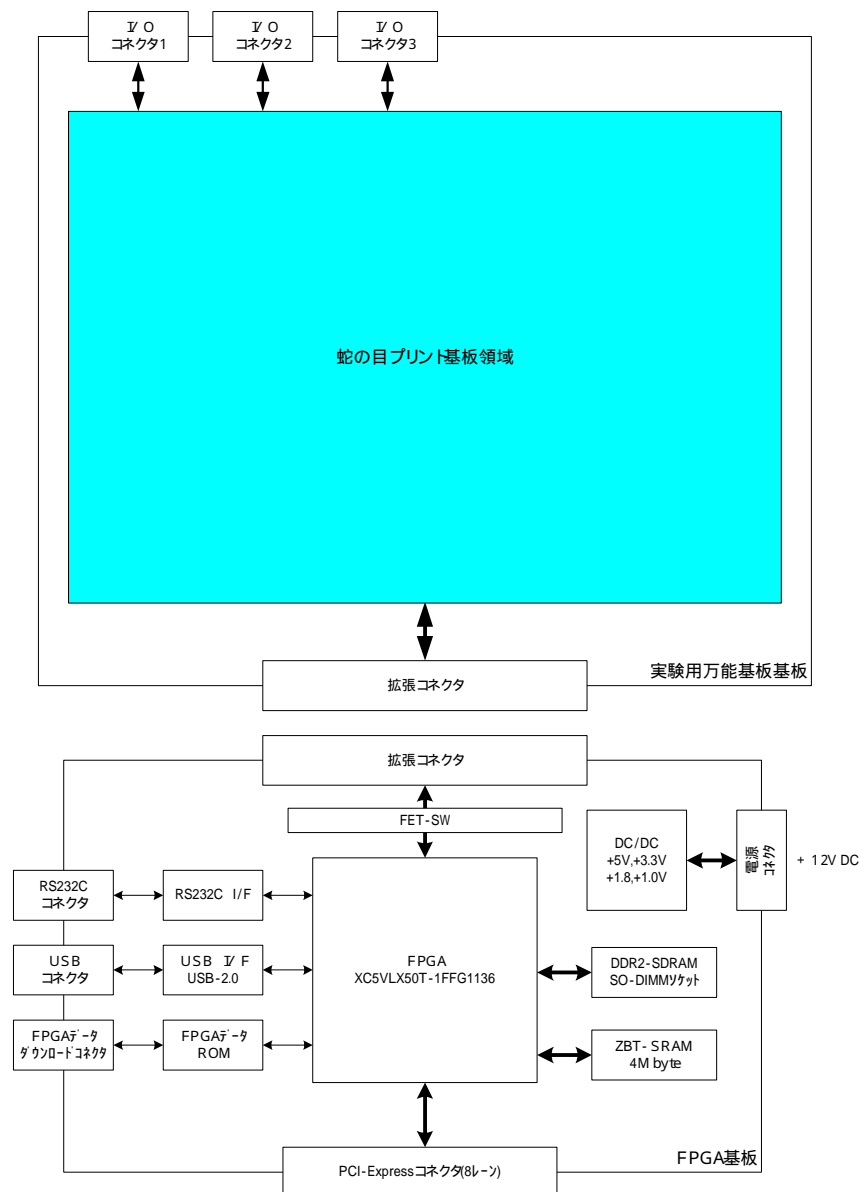


図1：ブロック図

以下に本実験装置の配置を示す。

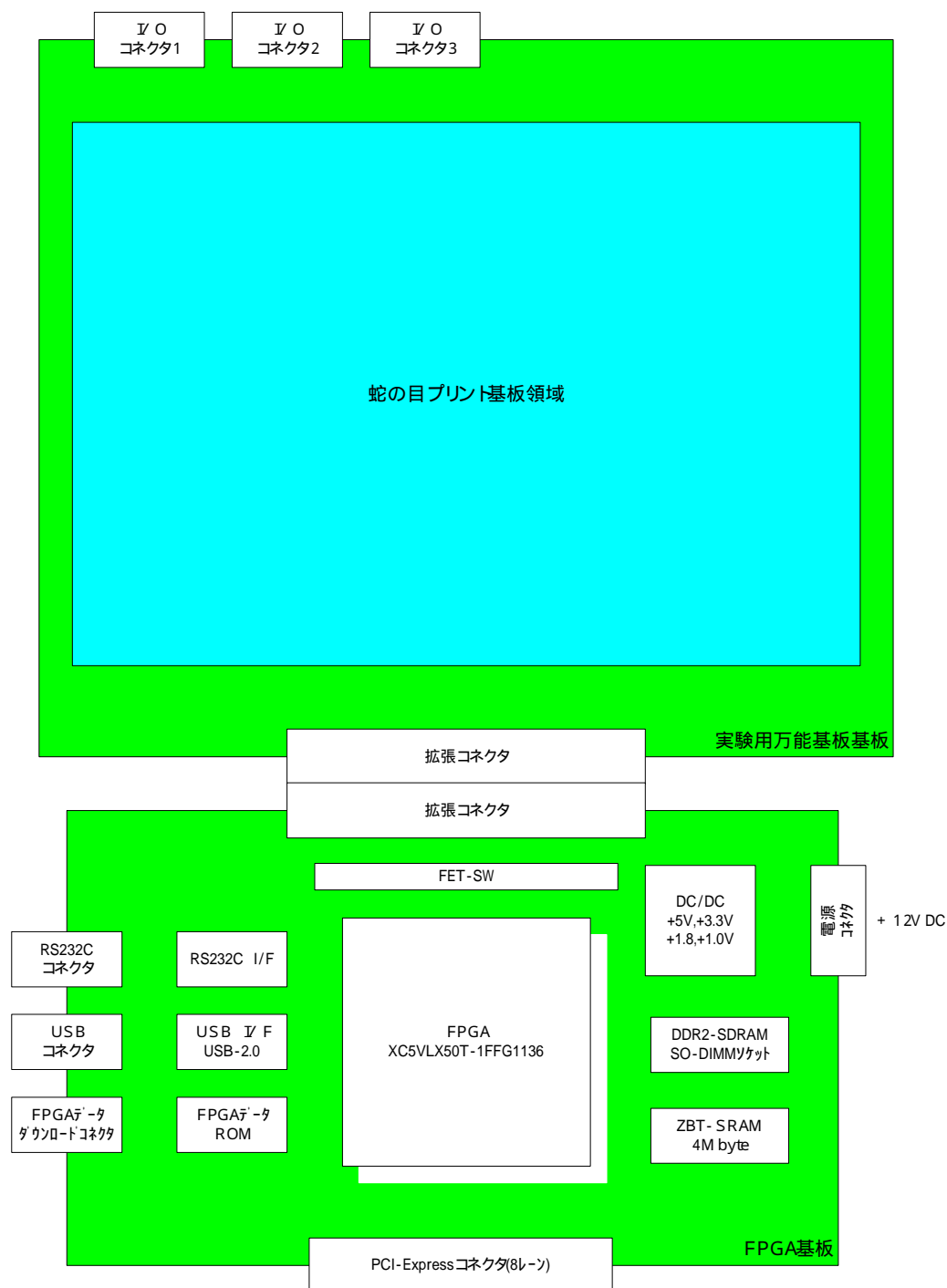


図 2 : 配置図

3. 仕様

本CPU実験装置は、以下の3つの部品から構成されている。

(1) FPGAボード 1枚

- ・ 寸法：111.15mm(L) × 210mm(W) × 20mm(H)
- ・ 重量：300 g
- ・ 電源：12V 5Amax (ATA-4pin⁺ リファレンス、ACアダプタ⁺ ャック)
- ・ FPGA：XC5VLX50T-1FFG1136
(16Mbit FPGA データROM JTAG 書込経路)
- ・ I/O：RS232C ポート × 1, USB2.0 ファンクションポート × 1
- ・ メモリ：SRAM(1M × 36bit 133MHz 動作、Sleep 機能)
- ・ DDR2-SDRAM(SO-DIMM ソケット搭載 266MHz 動作、Sleep 機能)
- ・ PCI-Express：PCI-Express 8レーン イジ⁺ コネクタ搭載
- ・ その他：FPGA データROM 搭載、ダウンロード コネクタ搭載
実験用万能基板接続拡張コネクタ搭載
電源コネクタ搭載

(2) 実験用万能基板 5枚

- ・ 寸法：195mm(L) × 245mm(W) × 20mm(H)
- ・ 重量：200 g
- ・ 電源：5V, 3.3V (FPGAボードより供給)
- ・ その他：I/O コネクタ × 3個搭載
実験用万能基板接続拡張コネクタ搭載

(3) FPGAデータダウンロード装置 1本

- ・ XILINX社製(USB => JTAG 経路)