

# Lab 08

## Ejercicio 1

Modulo con 4 entradas de un bit: clock, reset, enable y a (activar el load), una entrada de 12 bits: el load. Y 1 salida de 12 bits la cual es la salida del contador.

Consiste de una serie de ifs donde se lleva a cabo una acción dependiendo de los valores de las entradas.

## Ejercicio 2

Modulo con una entrada para el clock, una entrada de 12 bits para la dirección y una salida de 8 bits para las palabras que se leen.

Únicamente consiste de un reg de la rom y un \$readmemh para leer lo que dice la lista a leer.

## Ejercicio 3

2 entradas de la alu y 1 entrada para el selector.

Consiste en un switch/case para que dependiendo de cada valor del selector, llevará a cabo una operación de la alu.

Link:

[https://github.com/pap19836/Digital1\\_Stefano\\_Papadopolo/tree/master/Lab08](https://github.com/pap19836/Digital1_Stefano_Papadopolo/tree/master/Lab08)