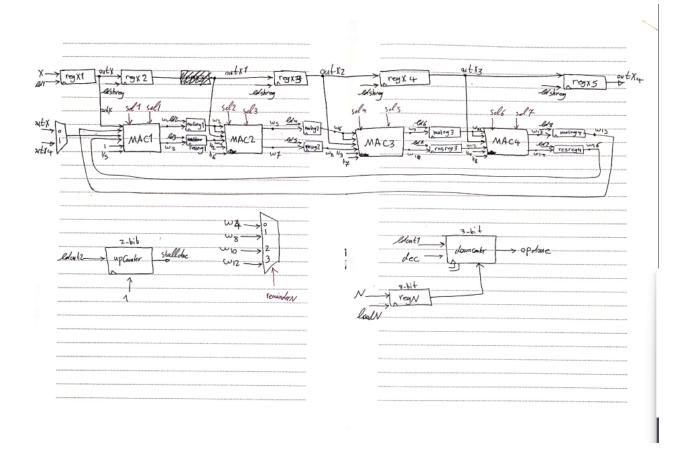
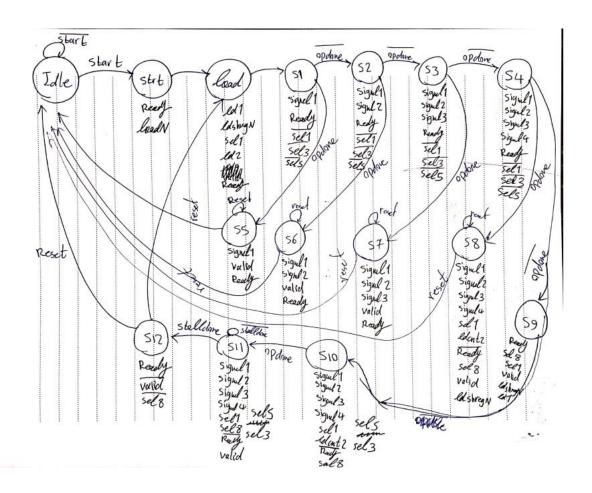


در اینجا برای یک دست شدن بخش های مشترک combinational را در یک بلاک تعریف کردم.



در بالا مسیر داده را مشاهده میکنیم. در اینجا رجیستر های جدید به نام ها 1 reg X تا 2 تغریف کرده ام تا مقدار x نگه داشته شود. همچنین یک شمارنده 2 بیتی برای stall کردن مسیر هنگاه برگشت داده برای x های بزرگتر از x تعریف کردم.همچنین مقدار xابتدا رجیستر میشود و سپس استفاده میگردد.



N به کنترلر چندین استیت جدید اضافه کردم که در بالا قابل مشاده است. استیت های 5 تا 8 برای حالت 2 کوچکتر از 4 و استیت های 2 به بعد برای 2 های بزرگتر از 3 طراحی شده اند.همچنین برای شلوغ نشدن سیگنال های کلی زیر را تعریف کردم:

signel 1	Signal 2	signel3	Signel 4
012	. ld4	Pd6 -	Sel 6
01-	ld 5	. 014	SHIT
ld3	sel 7	sely	ld 8
	Mes	Alt	119
	200		