

Referat VLSI

Fiecare student va trebui să aibă un referat în format electronic (de preferat scris de mână ca să nu se piardă mult timp cu pozele) care trebuie ca pentru fiecare punct din cele 11 de mai jos să conțină:

- a. Schema circuitului – fie proiectată de către student, fie o proiectare găsită pe Internet (în acest caz, specificarea sursei este obligatorie)
- b. Implementarea în DSCH la nivel de tranzistor nMOS și pMOS
- c. Simularea în DSCH
- d. Codul Verilog obținut
- e. Implementarea în Microwind
- f. Simularea obținută în Microwind

Deadline și punctaj – cele stabilite la primul curs

Referatul se va transmite pe adresa de email: decebal.popescu@upb.ro

1. Inversor
2. AND
3. OR
4. XOR
5. Sumator
6. Sumator 4 biți Carry Look Ahead
7. MUX 4:1
8. Incrementator / decrementator 4 biți
9. Registru deplasare stânga/dreapta 4 biți
10. Convertor cod Gray 4 biți
11. ALU pe 4 biți (not, +, -, nor, shr, shl)