

PROYECTO:

**MODERNIZACIÓN Y DIGITALIZACIÓN DEL SISTEMA DE
REGISTRO DE TRAZOS BATITERMOGRÁFICOS XBT DE LAS
UNIDADES DE SUPERFICIE DEL COMANDO DE LA FLOTA DE
MAR.**

Dirección del proyecto: *Patricio Bos*

Co-Dirección del proyecto: *Christian Galasso*

Diseño e implementación de etapa de
acondicionamiento de señal para sistema XBT

Patricio Bos, Mariano Cinquini

División Acústica Submarina
Informe Técnico AS 07/22
Julio 2022



DIIV
DIRECCIÓN DE
INVESTIGACIÓN DE LA ARMADA



UNIDEF
UNIDAD EJECUTORA DE
INVESTIGACIÓN Y DESARROLLO
ESTRATÉGICOS PARA LA DEFENSA
CONICET/MINDEF

Diseño e implementación de etapa de acondicionamiento de señal para sistema XBT

Patricio Bos y Mariano Cinquini.

RESUMEN

Un batítermógrafo descartable, XBT por sus siglas en inglés (eXpendable Bathymeter), es un instrumento utilizado por la Armada Argentina para medir el perfil de temperatura de la columna de agua en navegación sin afectar las condiciones de operación del buque. En este Informe Técnico se incluye una descripción funcional del sistema XBT en uso en los buques del Comando de la Flota de Mar (COFM) y de las sondas XBT en particular. Asimismo, se presentan las características y ensayos sobre distintos diseños circuitales para la implementación de una etapa de acondicionamiento de señal que posibilite la adquisición y posterior digitalización de la información de temperatura que proveen las sondas. Se documenta la implementación de uno de los circuitos propuestos con las pruebas de laboratorio para evaluar su desempeño.

ABSTRACT

An eXpendable Bathymeter bathythermograph, (XBT), is an instrument used by the Argentine Navy to measure the temperature profile of the water column in navigation without affecting the operating conditions of the ship. This Technical Report includes a functional description of the XBT system in use on the ships of the Sea Fleet Command (COFM) and of the XBT probes in particular. Likewise, the characteristics and tests on different circuit designs are presented for the implementation of a signal conditioning stage that enables the acquisition and subsequent digitization of the temperature information provided by the probes. The implementation of one of the proposed circuits is documented with the laboratory tests to evaluate its performance.

Este trabajo es parte del Proyecto
MODERNIZACIÓN Y DIGITALIZACIÓN DEL SISTEMA DE
REGISTRO DE TRAZOS BATITERMOGRÁFICOS XBT DE LAS
UNIDADES DE SUPERFICIE DEL COMANDO DE LA FLOTA DE MAR.
del Programa UNDEFI de la Universidad de la Defensa Nacional,
que se lleva a cabo en la División Acústica Submarina del
Departamento Propagación Acústica
de la Dirección de Investigación de la Armada (DIIV) y
de la Unidad Ejecutora de Investigación y Desarrollo Estratégicos
para la Defensa (UNIDEF), dependiente de CONICET/MinDef.

AGRADECIMIENTOS

Los autores desean expresar su agradecimiento a:



Ing. José Luis Alonso, jefe de sección del Taller de Electrónica del Arsenal Naval Puerto Belgrano (TEAP) por su gentileza al facilitar información sobre los sistemas batitermográficos Sippican y por permitir el acceso al taller a su cargo para realizar ensayos relacionados con el proyecto. Asimismo, se deja constancia de su permanente apoyo, colaboración y entusiasmo por el tema abordado.

ÍNDICE

I.	INTRODUCCIÓN	10
II.	DESCRIPCIÓN FUNCIONAL DEL REGISTRADOR SIPPICAN MK 2A-1	11
II.1	Controles e indicadores	11
II.2	Operación y procedimiento de calibración	12
II.3	Puente de medición	13
II.4	Esquema de conexionadado	15
III.	SONDA BATITERMOGRÁFICA DESCARTABLE	16
IV.	DISEÑO CIRCUITAL	20
IV.1	Diseños que funcionan en conjunto con el registrador Sippican	21
IV.1.a	Scaling-substractor	21
IV.1.b	Amplificador diferencial con <i>buffers</i> de entrada	24
IV.2	Diseño con dos fuentes de corriente	27
IV.2.a	Simulaciones del circuito de dos fuentes de corriente	33
IV.3	Puente balanceado JFET	37
V.	ENSAYOS	41
V.1	Ensayos de laboratorio	42
V.2	Análisis de incertezas en la determinación de R_{th}	44
VI.	CONCLUSIONES	47
	REFERENCIAS	48
	APÉNDICES	49
I.	Circuito esquemático completo del puente de medición.	49

GLOSARIO DE SIGLAS

ADC	Analog to Digital Converter (Conversor Analógico Digital)
APS	Alcance Predicho SONAR
ARA	Armada Argentina
COAN	Comando de Aviación Naval
COFM	COmando de la Flota de Mar
COFS	COmando de Fuerza de Submarinos
DAC	Digital to Analog Converter (Conversor Digital Analógico)
DAS	División Acústica Submarina de la DIIV
DPA	Departamento de Propagación Acústica
DGID	Dirección General de Investigación y Desarrollo de la Armada
DIIV	Dirección de Investigación de la Armada
EDA	Electronic Disign Automation (automatización de diseño electrónico)
JFET	Junction Field Effect Transistor
MAD	Modo Activo Directo
MEF	Máquina de Estados Finitos
NTC	Negative Temperature Coefficient
PCB	Printed Circuit Board (Placa de Circuito Impreso)
PTH	Pin Through Hole
SONAR	SOund Navigation And Ranging
TEAP	Taller de Electrónica del Arsenal Naval Puerto Belgrano
TBJ	Transistor Bipolar de Juntura
TL	Transmission Loss
UNDEF	Universidad de la Defensa Nacional
UNDEFi	Programa de acreditación y financiamiento de proyectos de Investigación y Desarrollo de la Universidad de la Defensa Nacional
XBT	eXpendable BathyThermograph

LISTA DE FIGURAS

FIG. 1	Diagrama esquemático con los componentes del sistema XBT	10
FIG. 2	Vista frontal del registrador MK 2A-1 con la ubicación de los indicadores y controles.	12
FIG. 3	Circuito simplificado del puente de medición de la sonda XBT. Imagen tomada de [sip, 1972]	14
FIG. 4	Esquema de conexionado entre las tres unidades del sistema Sippican. Imagen adaptada de [sip, 1972]	15
FIG. 5	Ubicación del panel lateral de acceso a la bornera 1A1A6TB2 del registrador MK 2A-1	16
FIG. 6	Izquierda: esquema de los componentes de un XBT, figura tomada y modificada del manual [sip, 1972]. Derecha: foto de un XBT real.	17
FIG. 7	Curva de temperatura vs resistencia del termistor presente en las sondas XBT. En rojo, la transferencia informada por el fabricante. En color azul, un ajuste polinómico de grado 3.	18
FIG. 8	Circuito eléctrico equivalente de una sonda XBT.	19
FIG. 9	Circuito eléctrico de un amplificador diferencial.	21
FIG. 10	Circuito eléctrico esquemático de la interfaz <i>scaling-substractor</i>	22
FIG. 11	Vout para dos conjuntos alternativos de valores de resistores. En trazo azul, $R_{11} = 6K8\ \Omega$ y $R_4 = R_7 = 18\ K\Omega$. En trazo rojo, $R_{11} = 8K2\ \Omega$ y $R_4 = R_7 = 22\ K\Omega$. .	23
FIG. 12	Familia de curvas Vout para diferentes valores de R_{lead}	23
FIG. 13	Circuito eléctrico de un amplificador diferencial con <i>buffers</i> de entrada.	24
FIG. 14	Ubicación de la bornera 1A1A6J1 para acceso a la señal Analog_OUT del puente Sippican.	24
FIG. 15	Circuito eléctrico esquemático de la interfaz con un amplificador diferencial con <i>buffers</i> de entrada.	25
FIG. 16	Vout para el segundo diseño basado en un amplificador diferencial con <i>buffers</i> de entrada.	26
FIG. 17	Familia de curvas Vout para diferentes valores de R_{lead}	26
FIG. 18	Principio de funcionamiento del diseño con dos fuentes de corriente.	27
FIG. 19	Implementación de las fuentes de corriente con transistores PNP con resistencia de emisor y tensión conocida en la base.	28
FIG. 20	Diseño con dos fuentes de corriente, en el que se incluyen los dos esquemas de funcionamiento: la determinación de V_{BB} mediante un divisor resistivo y a través de salidas analógicas del dispositivo adquisidor.	30
FIG. 21	Circuito esquemático completo del diseño del circuito auxiliar con dos fuentes de corriente.	32
FIG. 22	Estimación de R_{th} para distintos valores de R_{lead}	33
FIG. 23	Estimación de R_{th} para distintos valores de R_{sw}	34
FIG. 24	Estimación de R_{th} para distintos valores de R_2 , considerando un incremento para R_1 del 10 % respecto de su valor nominal.	35
FIG. 25	Estimación de R_{th} para distintos valores de R_E1 , en torno al 10 % de su valor nominal. .	36
FIG. 26	Estimación de R_{th} para distintos valores de R_E2 , en torno al 10 % de su valor nominal. .	36
FIG. 27	Diagrama esquemático del circuito puente auto-balanceado.	37
FIG. 28	Circuito esquemático completo del puente auto-balanceado con componentes activos. .	39
FIG. 29	Estimación de R_{th} a partir de la salida V_{out} e I_S en el circuito puente JFET.	40
FIG. 30	Error relativo en la estimación de R_{th} para todo el rango de valores de resistencia del termistor.	40
FIG. 31	Diseño de PCB con el software EDA Kicad.	41
FIG. 32	PCBs fabricados por la empresa Mayer Circuitos Impresos.	42

FIG. 33 Banco experimental para ensayar el prototipo de la solución circuital de dos fuentes de corriente.	43
FIG. 34 Circuito esquemático completo del puente de medición del registrador Sippican MK 2A-1.	50

LISTA DE TABLAS

TABLA 1	Ecuaciones empíricas de profundidad vs tiempo de entrada para los distintos tipos de sondas.	17
TABLA 2	Transferencia del termistor presente en las sondas XBT. Pares temperatura vs. resistencia informados por el fabricante.	18
TABLA 3	Resistores utilizados en el prototipo a ensayar.	42
TABLA 4	Estimaciones de R_{th} simuladas.	44

I. INTRODUCCIÓN

Un batítermógrafo descartable, XBT por sus siglas en inglés (eXpendable BathyThermograph), es un instrumento utilizado por la Armada Argentina para medir el perfil de temperatura de parte de la columna de agua en navegación sin afectar las condiciones de operación del buque. El sistema que se utiliza actualmente en el Comando de la Flota de Mar (COFM) fue desarrollado en la década de los setentas por la firma Sippican Inc., hoy subsidiaria de Lockheed Martin. El sistema está formado por tres componentes:

- sondas batítermográficas descartables para medir temperatura;
- un lanzador para el despliegue de las sondas; y
- un graficador de aguja analógico que imprime los resultados en una tira de papel graduado.

En la figura 1 se puede observar un diagrama esquemático con las tres unidades que componen el sistema, tomada del manual [sip, 1972].

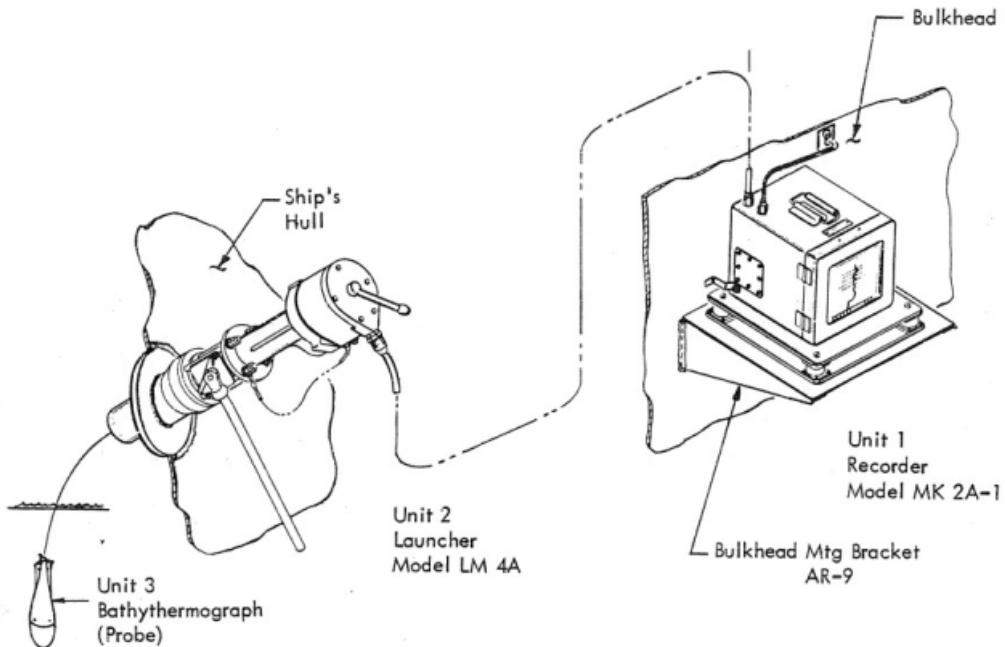


FIG. 1. Diagrama esquemático con los componentes del sistema XBT

Los XBTs se utilizan abordo de las unidades de superficie del COFM para determinar el perfil de la temperatura en función de la profundidad y consecuentemente, para poder calcular la profundidad de napa o inicio de la termoclina, la velocidad óptima SONAR y el perfil de velocidad del sonido, $c(z)$, en la columna de agua, el Alcance Predicho SONAR (APS), las Pérdidas por Transmisión acústica (TL), entre otros parámetros de interés acústico.

En particular, la velocidad del sonido se calcula a partir de datos de temperatura y salinidad medidos *in-situ*, o en su defecto, a partir de estimaciones estadísticas existentes en bases de datos. Los perfiles de velocidad de sonido, $c(z)$, constituyen un dato de entrada (*input*) necesario en los sistemas automatizados (software propietario) de predicción de Alcance SONAR, provistos por el Dpto. Propagación Acústica de la DIIV para usuarios de tres Comandos de la ARA, a saber: el Comando de la Flota de Mar (COFM), el Comando de Aviación Naval (COAN) y el Comando de la Fuerza de Submarinos (COFS).

La predicción del APS es un tópico de carácter clasificado para todas las Armadas debido a su aplicación directa a la detección acústica en el mar para el ámbito de la guerra antisubmarina. El cálculo del APS para una dada posición geográfica, en cierta fecha, se lleva a cabo sobre la base de varios elementos:

1. el perfil de velocidad de sonido, $c(z)$, el cual a su vez exige el datos medido de temperatura en función de la profundidad, $T(z)$;
2. información asociada al equipamiento electroacústico del sistema fuente-receptor;
3. condiciones meteorológicas;
4. una compleja modelación física, que es responsabilidad de los investigadores del Departamento Propagación Acústica de la DIIV pero que es un componente encapsulado y “transparente” para el usuario operativo naval.

II. DESCRIPCIÓN FUNCIONAL DEL REGISTRADOR SIPPICAN MK 2A-1

La lógica de funcionamiento del sistema de registros batítermográficos se encuentra contenido en la unidad de registro MK 2A-1. Esta unidad cuenta con una fuente de alimentación valvular, circuitos analógicos para acondicionar la señal proveniente de la sonda XBT y componentes electromecánicos para controlar una pluma o *stylus* y el avance del papel graduado, a fin de imprimir el perfil de temperatura medido.

El sistema XBT opera en cuatro modos de funcionamiento, RELOAD, CHECK/RUN, LAUNCH y MEASURE. Cuando se enciende el registrador se deben esperar 10 minutos para que el registrador entre en régimen.

En el modo RELOAD, el sistema espera que se inserte una (nueva) sonda batítermográficas descartable en el lanzador.

Cuando se cierra la compuerta del lanzador con una sonda batítermográfica dentro, el sistema pasa al modo CHECK/RUN. En este modo, el registrador funciona durante unos segundos posiciona la pluma del impresor en la temperatura de calibración, 16,6 °C. Inmediatamente después, el sistema pasa al modo LAUNCH y queda a la espera del lanzamiento de la sonda.

Cuando la sonda batítermográficas descartable es lanzada y toma contacto con el agua de mar, el sistema pasa al modo MEASURE, donde se registra la temperatura de la columna de agua durante un tiempo fijo. Pasado ese tiempo, el registrador se detiene y el sistema pasa al modo RELOAD.

II.1. Controles e indicadores

El registrador MK 2A-1 cuenta con dos indicadores lumínicos, RELOAD y LAUNCH y dos llaves, RECYCLE y 94° - 30°, a los que se accede al abrir la tapa frontal, como se puede apreciar en la figura 2.

- RELOAD. Es un indicador lumínico de color rojo, ubicado abajo a la derecha y es visible a través del vidrio de la puerta del registrador. Se enciende cuando el sistema está preparado para que se inserte una sonda XBT en el lanzador.
- LAUNCH. Es un indicador lumínico de color verde, ubicado abajo a la izquierda y también es visible a través del vidrio de la puerta del registrador. Se enciende cuando una sonda XBT ha sido insertada en el lanzador y está lista para ser lanzada.

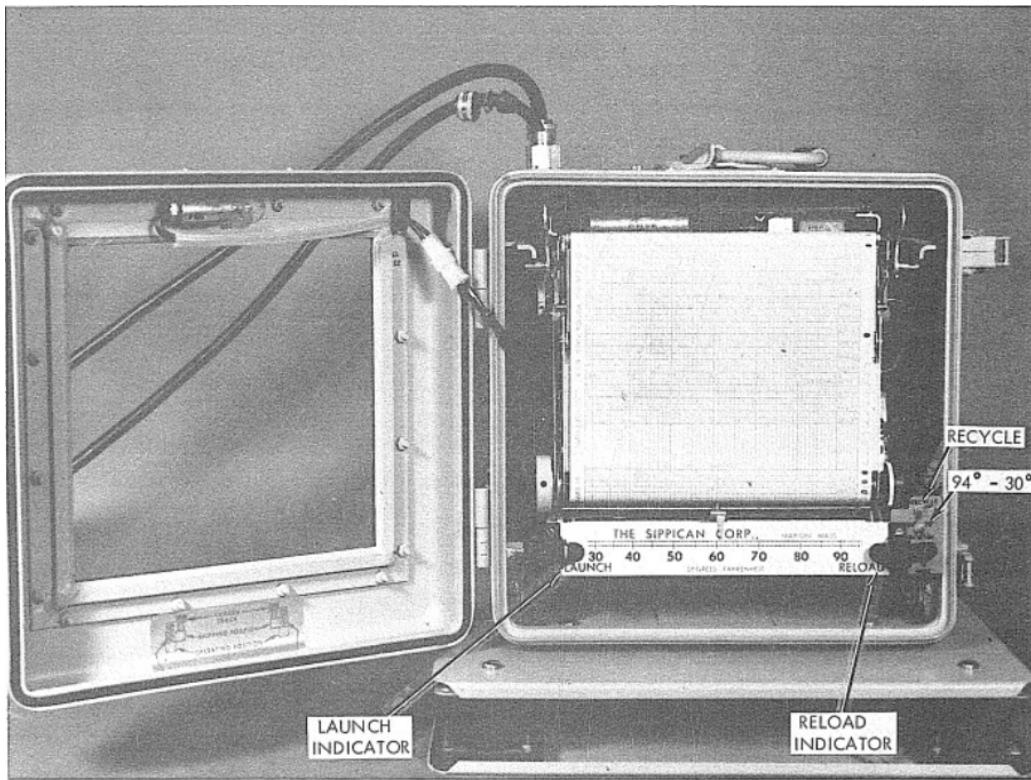


FIG. 2. Vista frontal del registrador MK 2A-1 con la ubicación de los indicadores y controles.

- RECYCLE. Es una llave de dos posiciones con resorte ubicada en la parte inferior derecha del panel de pruebas (test panel) y solo es accesible con la puerta del registrador abierta. Se usa en conjunto con la sonda de prueba para verificar la calibración del registrador. Cuando se presiona momentáneamente hacia la derecha y se libera, se simula la carga de una sonda XBT en el lanzador y se cambia al registrador del modo RELOAD al modo CHECK/RUN.
- 94° - 30°. Es una llave de tres posiciones con resorte ubicada en el panel de pruebas debajo de la llave RECYCLE. Se usa en conjunto con la sonda de prueba para verificar el funcionamiento del registrador entre el modo LAUNCH y el modo MEASURE, ya que permite simular el lanzamiento de una sonda al agua con temperatura de 30 °F o 94 °F, alternativamente.

II.2. Operación y procedimiento de calibración

Las sondas batítermográficas tienen un termistor conectado a una bobina de cable. El cable se desenrolla mientras la sonda cae verticalmente en el agua a una tasa de descenso conocida. Los cambios en la resistencia del termistor debido a cambios en la temperatura del agua se transmiten al registrador a bordo a través del cable de la bobina de la sonda y luego a través del cable que conecta el lanzador con el registrador.

El registrador está diseñado para convertir el tiempo y la resistencia del termistor en profundidad y temperatura, respectivamente. Se traza un perfil continuo de temperatura-profundidad o T(z) mientras la sonda desciende.

El registrador tiene un funcionamiento automático que se inicia colocando una probeta XBT (sonda y el cartucho que la contiene) en el lanzador. Cerrar la recámara del lanzador cierra el circuito entre la sonda y el registrador y dispara el modo CHECK/RUN en el registrador. La impresora del registrador opera durante unos segundos y traza una temperatura de calibración (62 °F o 16,6 °C). La impresora

luego se detiene y pasa al modo LAUNCH a la espera que se lance la sonda.

El registrador pasa al modo MEASURE cuando se lanza la sonda se cierra un circuito de disparo con el agua de mar. El registrador opera durante 88 segundos (con una sonda estándar de 1500 pies tipo T4) y produce el perfil T(z). Cuando la impresión se detiene, finaliza la medición y el registrador pasa al modo RELOAD, a la espera de que se inserte una nueva sonda en el lanzador.

El manual de operación [sip, 1972] indica el procedimiento para realizar una medición de calibración en la sección 3.5.1 con los siguientes pasos:

1. Abrir la recámara del lanzador
2. Insertar la sonda de prueba y cerrar la recámara y rotar la manija de la recámara firmemente a la posición indicada como *detent stop*. El indicador de RELOAD en el registrador se debe apagar. El impresor del registrador debe operar por aproximadamente dos segundo y producir un trazo de 62 °F en el papel sobre la línea indicada como de superficie. Cuando el impresor se detiene y el indicador de LAUNCH se enciende, el sistema está listo para simular un lanzamiento de una sonda XBT.
3. Presionar y mantener la llave 94° - 30° ubicada en el test panel en 30°. El indicador de LAUNCH de debe apagar y la pluma del impresor empezar a producir un trazo en 30 °F ± 0,2 °F en el papel carta del registrador.
4. Después de algunos segundos, cambiar la llave 94° - 30° a 94°. El trazo debería cambiar a 94 °F ± 0,2 °F. Al final de 88 segundos aproximadamente, el impresor se detiene y el indicador de RELOAD se enciende.
5. Si se quiere volver a realizar la calibración se puede presionar la llave de RECYCLE hacia la derecha y soltarla. El indicador de RELOAD se apaga y la impresora vuelve a generar un trazo en 62 °F durante dos segundos. Cuando el impresor se detiene y el indicador LAUNCH se enciende se puede volver a operar la llave 94° - 30° para simular un nuevo lanzamiento.
6. El manual indica en la sección 5.2.2 el procedimiento para corregir desviaciones mayores a ± 0,2 °F en los trazos de 30 °F y/o 94 °F. Al finalizar la verificación de calibración, se debe sacar la sonda de prueba y cerrar la recámara cuando el indicador de RELOAD esté encendido.

II.3. Puente de medición

Para la medición del valor de resistencia de la sonda XBT, se utiliza un puente de Wheatstone modificado con la adición de una fuente de tensión en una de las ramas. En la figura 3, tomada del manual del fabricante [sip, 1972], se puede observar un circuito esquemático simplificado del puente de medición. En el apéndice I se incluye el circuito esquemático completo del puente de medición.

En el circuito de la figura 3, se utiliza un amplificador operacional para mantener la caída de tensión en cero entre los nodos X e Y y de esta manera igualar las caídas de tensión en R2 y R3 y por consiguiente, igualar las corrientes en ambas ramas superiores del puente. Dado que el amplificador operacional posee alta impedancia de entrada, virtualmente no toma corriente en su entrada y las corrientes en las ramas inferiores resultan iguales a las corrientes en las ramas superiores. De esta manera, las corrientes en ambas ramas inferiores resultan iguales entre sí.

Cuando el sistema está en modo medición (MEASURE MODE) y la sonda está descendiendo en el agua, el termistor se encuentra conectado a la rama inferior izquierda del puente a través de la resistencia del bobinado indicada en el circuito esquemático como *LEAD RESISTANCE*. El otro extremo del termistor se conecta a la masa del barco a través del camino conductor que forma el agua de mar

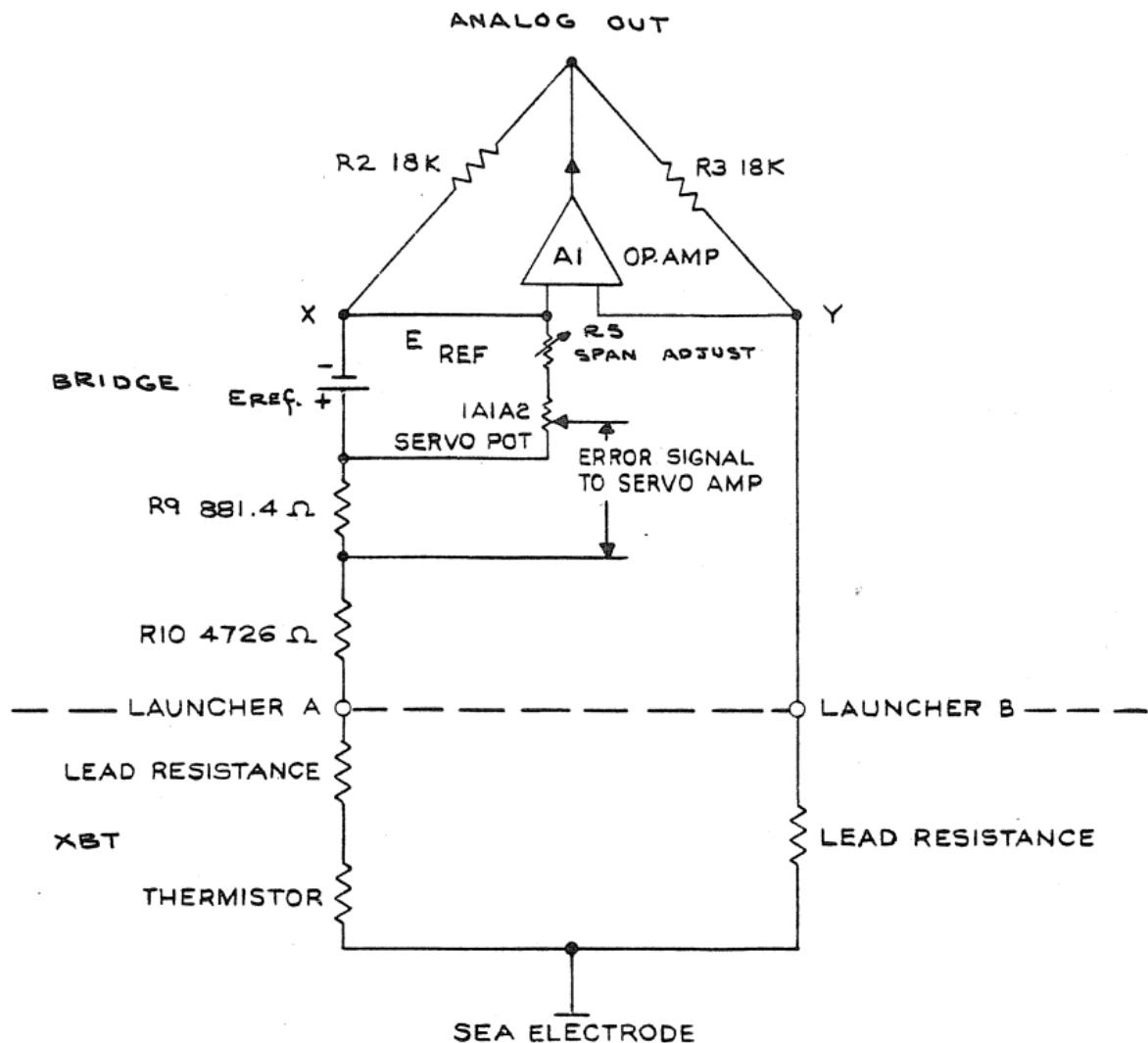


FIG. 3. Circuito simplificado del puente de medición de la sonda XBT. Imagen tomada de [sip, 1972]

entre el *SEA ELECTRODE* de la sonda y el casco del barco. Las resistencias de los bobinados de ambas ramas se encuentran apareadas en un valor aproximado de $5\text{ k}\Omega$.

Como puede verse en la figura 3, la resistencia total de la rama inferior izquierda excede a la resistencia total de la rama inferior derecha del circuito puente en una cantidad igual a la suma de $R9$, $R10$ y la resistencia del termistor, R_{th} . Dado que las corrientes en ambas ramas son iguales y que las tensiones en los puntos X e Y son iguales, la suma de las caídas de tensión en $R9$, $R10$ y R_{TH} se debe igualar a la tensión de la fuente E_{ref} , esto es:

$$I = \frac{E_{ref}}{R9 + R10 + R_{TH}} = \frac{E_{ref}}{5607,4\text{ }\Omega + R_{TH}} \quad (1)$$

donde I es la corriente de la rama izquierda del puente que resulta proporcional a la temperatura que registra el termistor.

II.4. Esquema de conexionadado

Un esquema de conexionado entre las tres unidades que forman el sistema de registro de trazos batitermográficos Sippican se muestra en la FIG. 4. En la figura se puede apreciar que las unidades uno (registrar MK 2A-1), dos (lanzador) y tres (sondas XBT) se conectan a través de 4 señales: A, B, C y GND. Cabe destacar que entre la sonda XBT y el lanzador, la señal de GND se cierra por un camino conductor a través del agua de mar, entre el *sea electrode* y el casco del barco. Esto último es lo que permite identificar que la sonda ha ingresado al agua y dispara el comienzo de una medición de temperatura en la columna de agua.

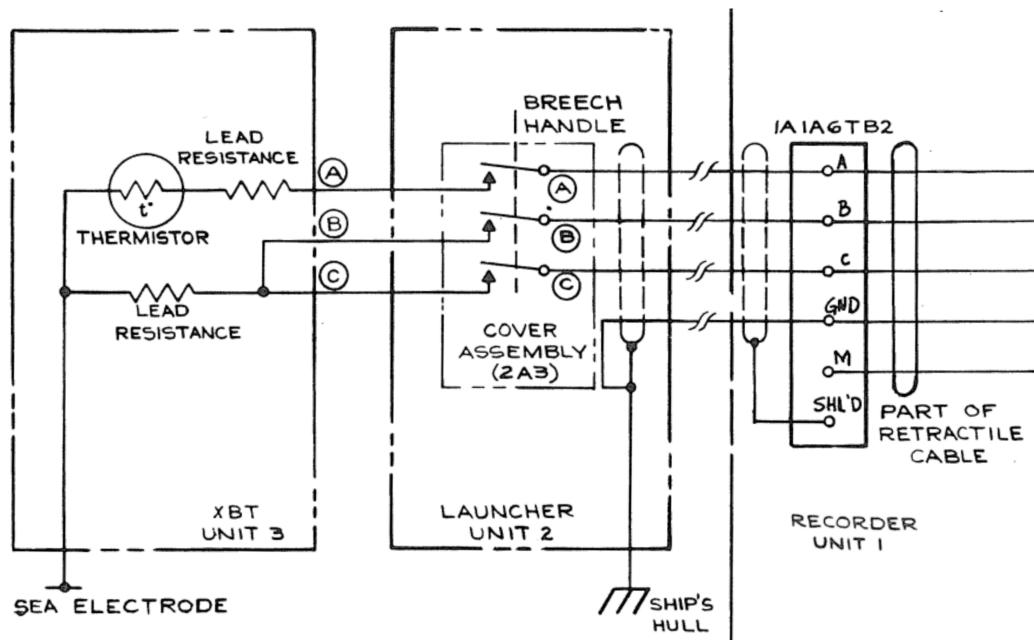


FIG. 4. Esquema de conexionado entre las tres unidades del sistema Sippican. Imagen adaptada de [sip, 1972]

En la FIG. 4 también puede apreciarse un modelo eléctrico de la sonda XBT compuesto por los terminales A, B, C y *SEA ELECTRODE*, el termistor y los dos resistores asociados a los devanados que permiten independizar el desplazamiento del buque del descenso de la sonda.

La bornera 1A1A6TB2 se encuentra accesible a través de un panel desmontable sobre el lateral izquierdo del registrador, como puede apreciarse en la FIG. 5. A esta bornera llevan las cuatro señales provenientes del lanzador, A, B, C y GND.



FIG. 5. Ubicación del panel lateral de acceso a la bornera 1A1A6TB2 del registrador MK 2A-1

III. SONDA BATITERMOGRÁFICA DESCARTABLE

Los batitermógrafos descartables, referidos comúnmente como XBTs están compuestos por una sonda con forma balística, un cánister, una bobina de cable dentro del cánister, un pin de lanzamiento y una tapa de cierre protectora para su almacenamiento. El pin de lanzamiento retiene la sonda dentro del cánister y cuando se saca, la sonda cae al agua por efecto de la gravedad. La sonda contiene un termistor, que es el elemento sensible a la temperatura y que se encuentra conectado a una bobina de cable dentro de la sonda. El otro extremo del cable está enrollado a una segunda bobina dentro del cánister. La técnica de doble bobina permite que el cable quede libre en el agua en el punto de entrada y no se vea afectado por el movimiento del barco ni el descenso de la sonda.

En la figura 6 se puede observar, a la izquierda, una vista de despiece con los componentes del batitermógrafo junto con una fotografía de un XBT real dentro de su cánister a la derecha.

Las sondas se clasifican por su máxima profundidad alcanzable y la máxima velocidad de operación del buque del cual son lanzadas:

- T-4: XBT 1500 pies, 30 nudos.
- T-5: XBT 6000 pies, 6 nudos. Requiere un accesorio para el registrador, KOR-6.
- T-6: XBT 1500 pies, 13 nudos.
- T-7: XBT 2500 pies, 15 nudos. Requiere un accesorio para el registrador, KOR-6.
- T-10: XBT 660 pies, 10 nudos. Requiere un accesorio para el registrador, KOR-12.
- T-11: FSXBT 1560 pies, 6 nudos. Requiere un accesorio para el registrador, KOR-6.

Las sondas T-4, T-6 y T-7 tienen la misma masa, las mismas características hidrodinámicas y la misma ecuación para el cálculo de la profundidad en función del tiempo. Las sondas T-5 y T-11 tienen diferente masa, características hidrodinámicas y ecuación de profundidad en función del tiempo. En la tabla 1 se reunen las ecuaciones empíricas de profundidad vs. tiempo en unidades métricas estándar junto con las profundidades máximas alcanzables y el tiempo que le insume a la sonda llegar a esa profundidad.

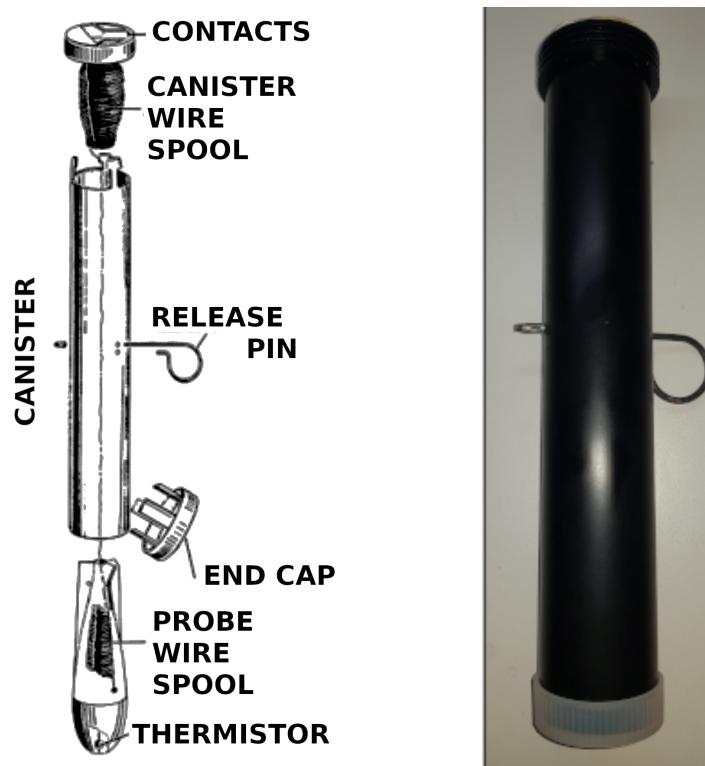


FIG. 6. Izquierda: esquema de los componentes de un XBT, figura tomada y modificada del manual [sip, 1972]. Derecha: foto de un XBT real.

TABLA 1. Ecuaciones empíricas de profundidad vs tiempo de entrada para los distintos tipos de sondas.

Tipo	Prof H(m) vs tiempo t(s)	Máxima profundidad (m)	Tiempo para máx prof. (s)
T-10	$H = 6,301 \cdot t - 0,00216 \cdot t^2$	200	32,4
T-4, T-6	$H = 6,472 \cdot t - 0,00216 \cdot t^2$	460	72,9
T-7	$H = 6,472 \cdot t - 0,00216 \cdot t^2$	760	122,4
T-5	$H = 6,828 \cdot t - 0,00182 \cdot t^2$	1830	290,6
T-11	$H = 1,7779 \cdot t - 0,000255 \cdot t^2$	460	232,3

La sonda XBT posee un termistor tipo NTC (*Negative Temperature Coefficient*). El valor de resistencia del termistor disminuye a medida que la temperatura asciende y se observa un comportamiento cuasi inversamente proporcional a la suma de R_{TH} y 5607,4 Ω . El fabricante indica la transferencia del termistor presente en las sondas XBT a través de un conjunto de pares temperatura-resistencia que se muestran en la tabla 2.

TABLA 2. Transferencia del termistor presente en las sondas XBT. Pares temperatura vs. resistencia informados por el fabricante.

Temperatura (°C)	Resistencia del termistor (Ω)
-2,0	18094
-1,11	17287
0,0	16329
5,0	12687
10,0	9948
16,66	7274
20,0	6247
25,0	5000
30,0	4024
34,44	3350
35,55	3193

A partir de la tabla 2 se grafica la transferencia del elemento sensor presente en las sondas XBT. En la figura 7 se muestra la curva de temperatura vs. resistencia del termistor. Los puntos de color rojo corresponden a lo informado por el fabricante. La curva de color azul es una interpolación polinómica de grado 3 obtenida con el programa para realizar cálculos numéricos GNU Octave, cuya ecuación es:

$$p(t) = -0,18416 \cdot t^3 + 18,96982 \cdot t^2 - 812,63985 \cdot t + 16356,21147 \quad (2)$$

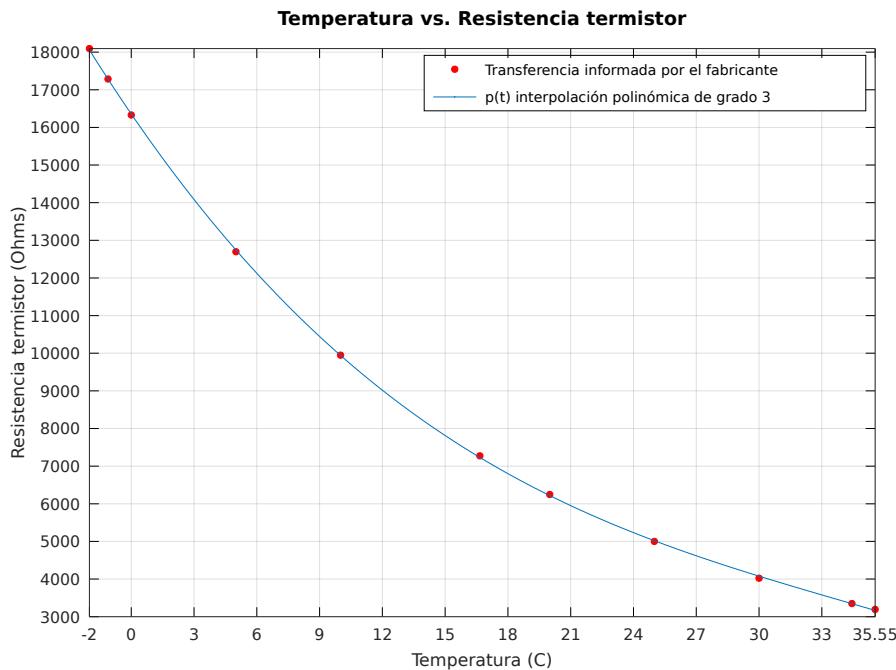


FIG. 7. Curva de temperatura vs resistencia del termistor presente en las sondas XBT. En rojo, la transferencia informada por el fabricante. En color azul, un ajuste polinómico de grado 3.

El circuito equivalente eléctrico de la sonda XBT que forma parte de la FIG. 4, se repite separado en la FIG. 8 para mayor claridad. En esta figura se puede apreciar al termistor o elemento que mide la temperatura modelado como un resistor junto con otros dos resistores, indicados como *LEAD RESISTANCE*, que modelan el efecto resistivo de los hilos conductores que conectan el termistor con la embarcación. También se pueden ver los cuatro terminales, A, B, C y *SEA ELECTRODE* que constituyen la interfaz de la sonda.

El termistor se conecta con dos hilos conductores que se encuentran unidos solidarios, recubiertos con una pintura tipo barniz para garantizar la aislación eléctrica y bobinados en dos arrollamientos, uno dentro de la sonda con forma balística que desciende por la columna de agua y otro en el cánister que permanece dentro del lanzador que se mueve solidario a la embarcación. De esta manera, cada *LEAD RESISTANCE* representa el valor resistivo total de un hilo conductor que se encuentra arrollado mitad en la bobina dentro de cánister y mitad dentro de la bobina dentro de la sonda. Esto le permite al fabricante de las sondas garantizar que estos valores resistivos estén precisamente apareados, debido a que surgen de conductores con idéntica conductividad, sección y longitud.

Un extremo del termistor se conecta a través de uno de los hilos conductores con el terminal A y a través del otro hilo conductor con los terminales B y C. Este último extremo también está expuesto al agua de mar en un contacto indicado como *SEA ELECTRODE* que permite cerrar una camino conductor con el casco de la embarcación a través del agua de mar y que se utiliza para detectar el lanzamiento de la sonda y su ingreso al agua.

El fabricante de las sondas garantiza que los valores de resistencia de cada par de *LEAD RESISTANCE* están apareados en un valor cercano a los $5\text{ K}\Omega$ para cada sonda. Ensayos preliminares sobre sondas tipo T-6 y T-7 mostraron que los valores de resistencia de las *LEAD RESISTANCE* pueden variar conjuntamente según el tipo de sonda. Esto resulta esperable, debido a que los respectivos devanados tienen distinta cantidad de metros de cable, función de la profundidad máxima alcanzable por cada tipo sonda.

Desde el punto de vista de la sonda, los terminales B y C se encuentran siempre cortocircuitados. Esto permite que desde el lanzador se detecte la presencia de una sonda lista para ser lanzada a través de la presencia o no de este cortocircuito

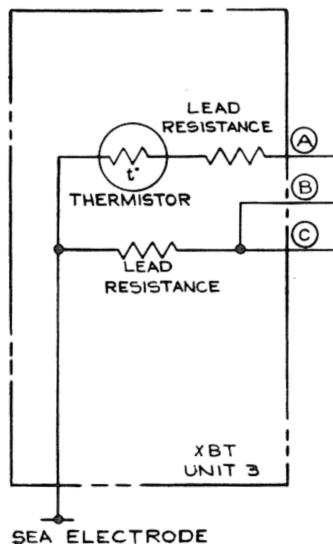


FIG. 8. Circuito eléctrico equivalente de una sonda XBT.

IV. DISEÑO CIRCUITAL

Se consideraron distintas alternativas para el diseño de la interfaz circuital o etapa de acondicionamiento de las señales de la sonda XBT. Una primera característica a definir fue si se iba a reemplazar el sistema de registro Sippican o no ya que el diseño eléctrico de la interfaz depende fuertemente de esta característica. La lectura del valor de temperatura del XBT depende de que se energice la sonda externamente, debido a las sonda XBT son pasivas. Si se opta por reemplazar al sistema de registro Sippican, la interfaz que se diseñe debe proveer un mecanismo para excitar al termistor presente en la sonda. Cabe aclarar que la excitación de la sonda es una función excluyente de uno u otro componente y que no puede ser realizada por ambos en simultáneo.

La etapa de acondicionamiento o interfaz circuital actúa como enlace entre la sonda XBT y una etapa de digitalización que se implementa con un kit de desarrollo NUCLEO-STM32F429ZI, basado en un microcontrolador Cortex-M4 de STMicroelectronics. Por este motivo, los niveles de tensión de salida de la interfaz se deben mantener en el rango 0-3,3 V para evitar posibles daños en las entradas de los conversores analógicos digitales del kit.

Por un lado, se exploraron circuitos que funcionan en conjunto con el registrador Sippican sin afectar su operación. Estas interfaces deberían permitir hacer lecturas de tensión del circuito puente de la FIG. 3, para obtener un valor de tensión proporcional a la caída de tensión sobre el termistor. Se ensayaron circuitos con amplificadores operaciones basado en la configuración de amplificador diferencial, en particular con dos topologías circuitales, una conocida como *scaling-substractor* o escalador-restador y otra como amplificador diferencial con *buffers* de entrada.

Por otra parte, se diseñó un circuito en base a dos fuentes de corriente que reemplaza al registrador Sippican. Esta interfaz permite hacer lecturas de tensión y, en forma indirecta, de corriente para poder calcular el valor de resistencia del termistor de la sonda XBT. Asimismo, como esta interfaz reemplaza el sistema de registro Sippican, se contempla la captura de los distintos modos de funcionamiento *reload*, *launch*, *meassure* para no modificar los procedimiento de operación conocidos por los usuarios operativos navales, para los que el cambio de un sistema a otro debería ser “transparente”.

Finalmente, se consideró un diseño disponible en la literatura [Stegen *et al.*, 1975]. Se trata de un circuito puente balanceado que utiliza un transistor de efecto de campo JFET para “copiar” el valor resistivo del termistor de la sonda. Esta interfaz reemplaza al registrador Sippican.

En las siguientes subsecciones se abordan los detalles de diseño.

IV.1. Diseños que funcionan en conjunto con el registrador Sippican

IV.1.a. Scaling-substractor

El primer diseño considerado para funcionar en conjunto con el registrador Sippican se basa en la topología *scaling-substractor*. Este diseño se basa en un amplificador operacional realimentado, funcionando como amplificador diferencial. En la FIG. 9 se muestra un esquema de amplificador diferencial que sirve para calcular su transferencia.

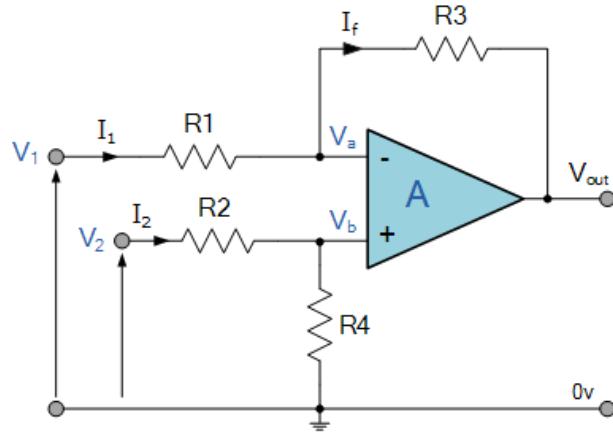


FIG. 9. Circuito eléctrico de un amplificador diferencial.

Se puede deducir que la salida V_{out} del circuito en función de las entradas V_1 y V_2 es:

$$V_{out} = -V_1 \cdot \left(\frac{R_3}{R_1} \right) + V_2 \cdot \left(\frac{R_4}{R_2 + R_4} \right) \cdot \left(\frac{R_1 + R_3}{R_1} \right) \quad (3)$$

cuando se hace $R_1 = R_2$ y $R_3 = R_4$, se puede simplificar la expresión a:

$$V_{out} = \left(\frac{R_3}{R_1} \right) \cdot (V_2 - V_1) \quad (4)$$

donde se aprecian la naturaleza de la resta de tensión que realiza el circuito entre sus entradas V_1 y V_2 y el factor de escala $\left(\frac{R_3}{R_1} \right)$ que dan nombre a esta topología circuital [Rashid y Salas, 1999].

Se ensayó un diseño que toma la tensión del terminal B de la sonda. Esto resulta muy conveniente debido a que se puede utilizar directamente la bornera 1A1A6TB2, que se encuentra accesible a través de un panel desmontable sobre el lateral izquierdo del registrador Sippican.

Este diseño agrega al amplificador diferencial un segundo amplificador operacional en configuración seguidor por emisor para evitar efectos de carga sobre el puente balanceado Sippican. Asimismo, se agregó un divisor resistivo conectado a la entrada inversora para controlar la tensión que se resta y ajustar el cero de la salida V_{out} . Los valores de R_1 y R_3 se ajustan para que la salida no saturé.

Se eligió un amplificador operacional de tipo *rail to rail* con el objetivo de que la excursión de la salida pueda variar en todo el rango de tensión desde 0 V hasta la tensión de alimentación, elegida en +3,3 V para que sea compatible con los niveles de tensión de las entradas del ADC de la placa NUCLEO-STM32F429ZI.

Por otra parte, los amplificadores operacionales utilizan alimentación simple de +3,3 V, en lugar de alimentación doble, con tensión positiva y negativa. Esto simplifica en gran medida el diseño y reduce el

conteo de componente, lo que hace más conveniente el diseño que puede alimentarse incluso de la propia placa NUCLEO-STM32F4ZI.

En la FIG. 10 se muestra el circuito puente simplificado del registrador Sippican con circuito interfaz *scaling substractor* conectado en el punto indicado como Launcher_B. Se observan dos amplificadores operaciones en configuración seguidor por emisor y amplificador diferencial, respectivamente. En el circuito se puede apreciar que se utiliza la aproximación polinómica de la transferencia del termistor para realizar un barrido paramétrico en todo el rango de temperatura, desde -2,0 °C a 35,5 °C.

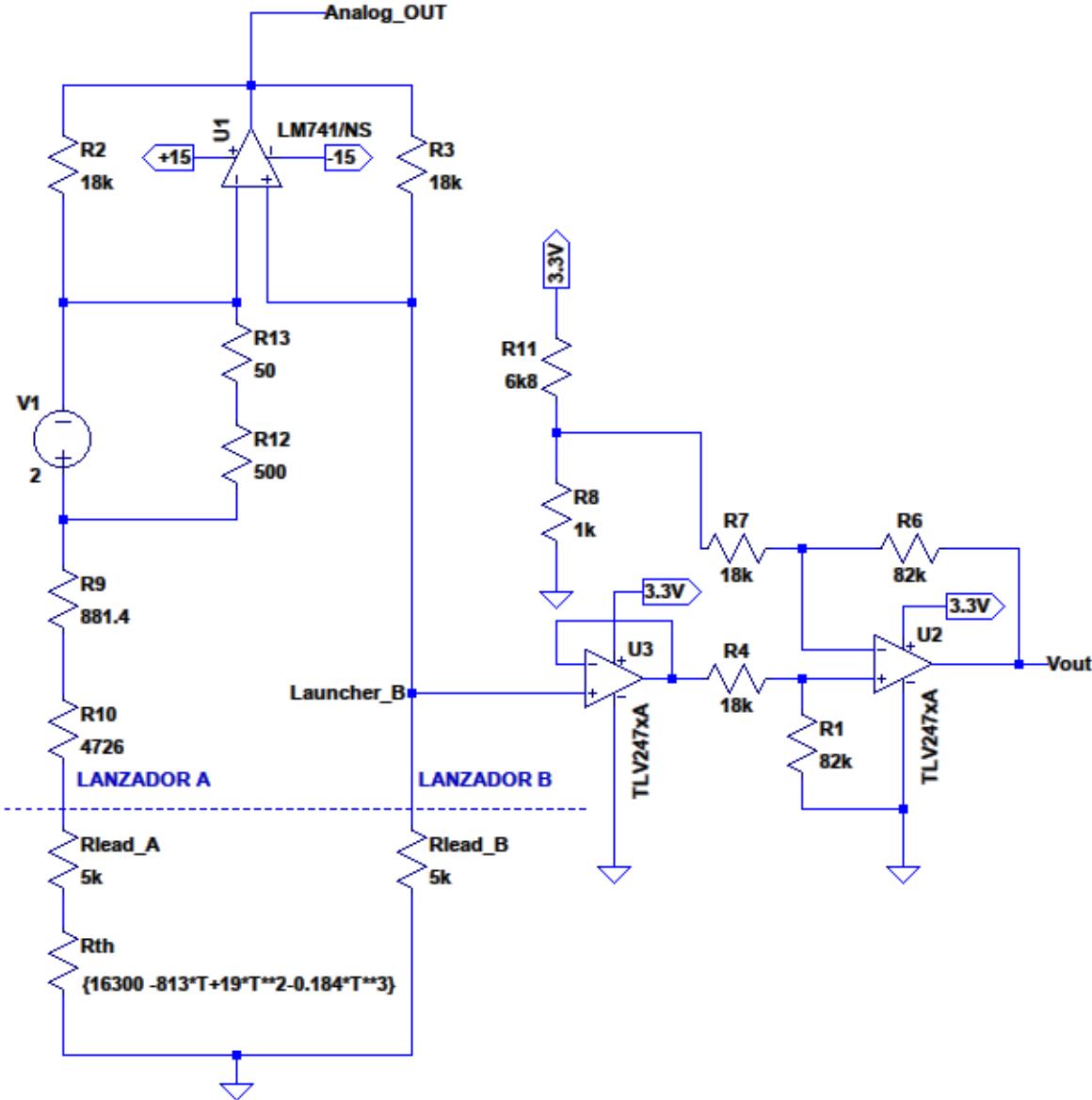


FIG. 10. Circuito eléctrico esquemático de la interfaz *scaling-substractor*.

En la FIG. 11 se muestra la salida de tensión del *scaling substractor*, V_{out} para dos conjuntos alternativos de valores de resistores. Se grafica la salida V_{out} en función de la temperatura para todo el rango de operación de las sondas XBT, desde -2,0 °C a 35,5 °C. Para esto se utilizó el polinomio interpolador descrito en la sección III que modela la transferencia del termistor.

Existe una relación de compromiso entre la linealidad de V_{out} y su rango dinámico. Cabe notar, en la FIG. 11, un leve efecto de alinealidad entre -2,0 °C y -1,0 °C para el trazo azul, que puede corregirse reduciendo el rango dinámico de V_{out} . Por ejemplo, se puede aumentar el valor de R11 a 8k2 Ω y

aumentar los valores de R_4 y R_7 a $22\text{ k}\Omega$. Esto produciría una salida más lineal pero con menor rango dinámico como puede verse en el trazo rojo de la misma figura.

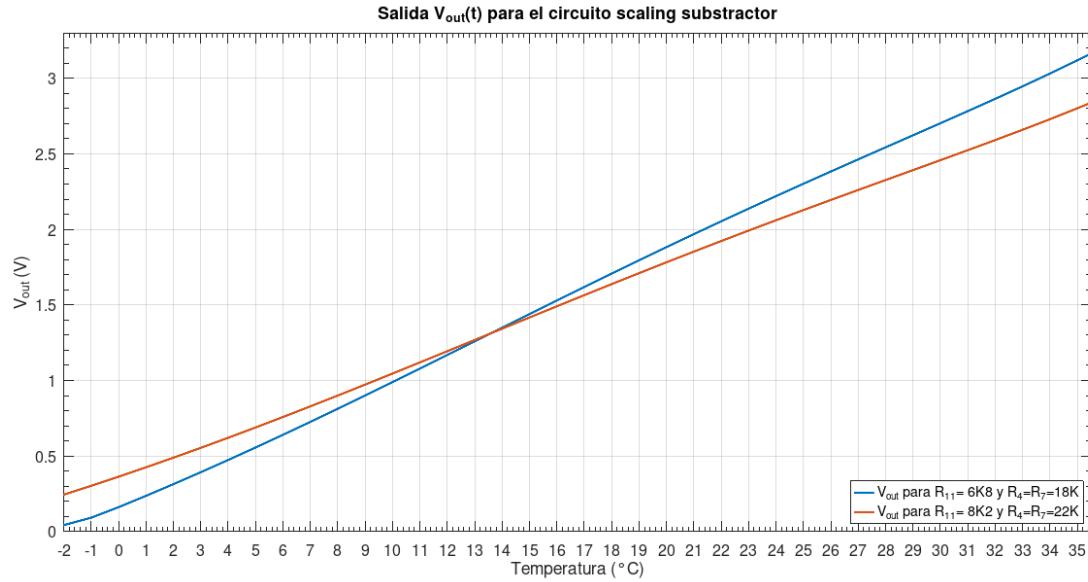


FIG. 11. V_{out} para dos conjuntos alternativos de valores de resistores. En trazo azul, $R_{11} = 6K8\text{ }\Omega$ y $R_4 = R_7 = 18\text{ K}\Omega$. En trazo rojo, $R_{11} = 8K2\text{ }\Omega$ y $R_4 = R_7 = 22\text{ K}\Omega$.

El diseño del circuito acondicionador *scaling subtractor* tiene un problema inherente a la forma en que toma la señal del puente Sippican, en un único punto, directamente del terminal B. Si bien en principio esta parecía ser una ventaja, por la simplicidad del diseño, se encontró que esta configuración es sensible a la variabilidad en el valor de R_{lead} que hay entre los diferentes tipos de sondas, por lo que resulta inadecuado para la aplicación. En la FIG. 12 se muestra la familia de curvas de salida del circuito *scaling subtractor*, V_{out} , para diferentes valores de R_{lead} entre $4K7$ y $8K2\text{ }\Omega$.

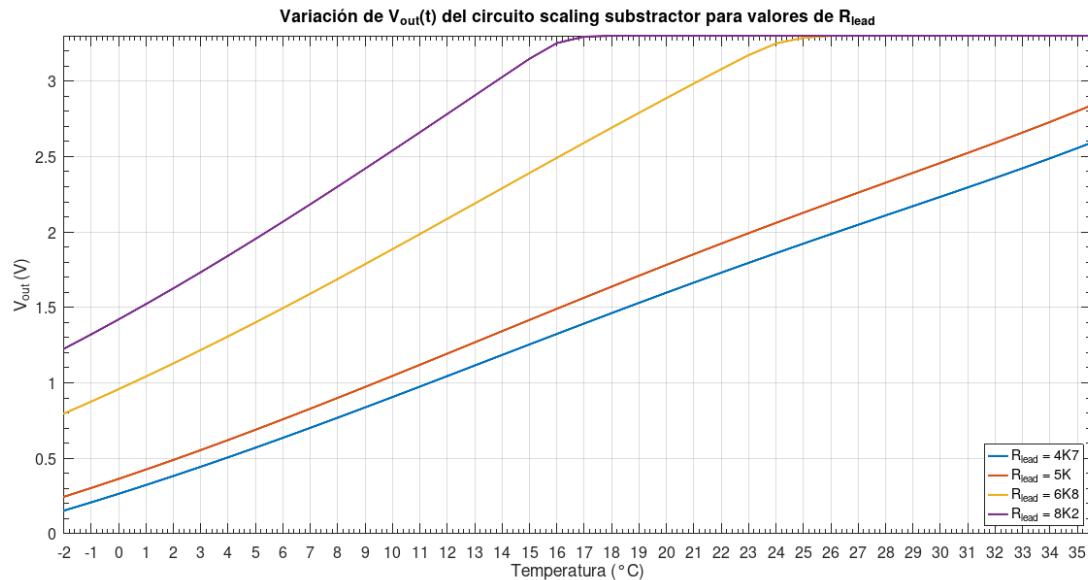


FIG. 12. Familia de curvas V_{out} para diferentes valores de R_{lead} .

IV.1.b. Amplificador diferencial con *buffers* de entrada

El segundo diseño considerado para funcionar en conjunto con el registrador Sippican trabaja en modo diferencial, es decir, tomando dos señales del puente Sippican en lugar de solo una. Esta característica lo hace particularmente adecuado para descartar las contribuciones de las R_{lead} y superar las limitaciones del diseño basado en el *scaling-subtractor* antes mencionadas. Asimismo, incorpora un segundo *buffer* de entrada para desacoplar impedancias.

En la FIG. 13 se muestra un esquema de la topología utilizada. La salida V_{out} en función de V_1 y V_2 es la misma que fue presentada en la EC. 4. En este caso, no se utiliza una entrada con tensión fija para V_1 , como en el primer diseño, sino que esta se conecta directamente a otro punto del puente Sippican.

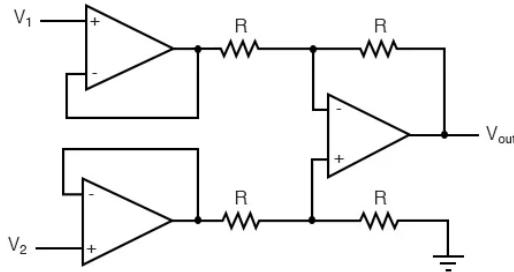


FIG. 13. Circuito eléctrico de un amplificador diferencial con *buffers* de entrada.

Para el caso particular de $R_1 = R_2 = R_3 = R_4 = R$, la expresión de V_{out} de la EC.4 se puede simplificar para obtener la expresión del amplificador diferencial con ganancia unitaria:

$$V_{out} = (V_2 - V_1) \quad (5)$$

Este diseño toma dos señales del registrador Sippican, Analog_OUT y Launcher_A. El acceso a Analog_OUT no es directo y requiere de una conexión al pin r de la bornera 1A1A6J1 disponible en la parte trasera interna del registrador MK 2A-1, como se muestra en la FIG. 14.

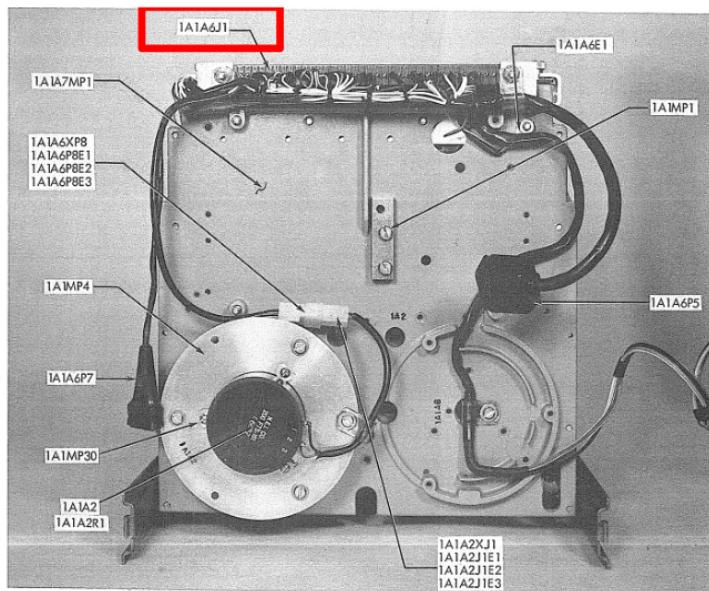


FIG. 14. Ubicación de la bornera 1A1A6J1 para acceso a la señal Analog_OUT del puente Sippican.

Por otra parte, Analog_OUT se encuentra disponible en la bornera 1A1A6TB2, de fácil acceso a través de un panel desmontable del registrador, como fuera mostrado en la FIG. 5.

Este diseño, si bien es funcional y resuelve la dependencia con R_{lead} que tiene la topología *scaling-substractor*, incorpora la necesidad de utilizar fuente de alimentación doble $\pm 15V$ para todos los amplificadores operacionales a fin de lograr la excursión deseada para la señal de salida. Esta característica agrega complejidad al diseño que ya no podrá alimentarse de la placa NUCLEO-STM32F429ZI sino que requerirá una fuente de alimentación propia e independiente.

En la FIG. 15 se puede observar el circuito esquemático propuesto junto con el puente Sippican simplificado. Cabe observar que las entradas del amplificador diferencial se toman de los puntos indicados como Launcher_A y Analog_OUT.

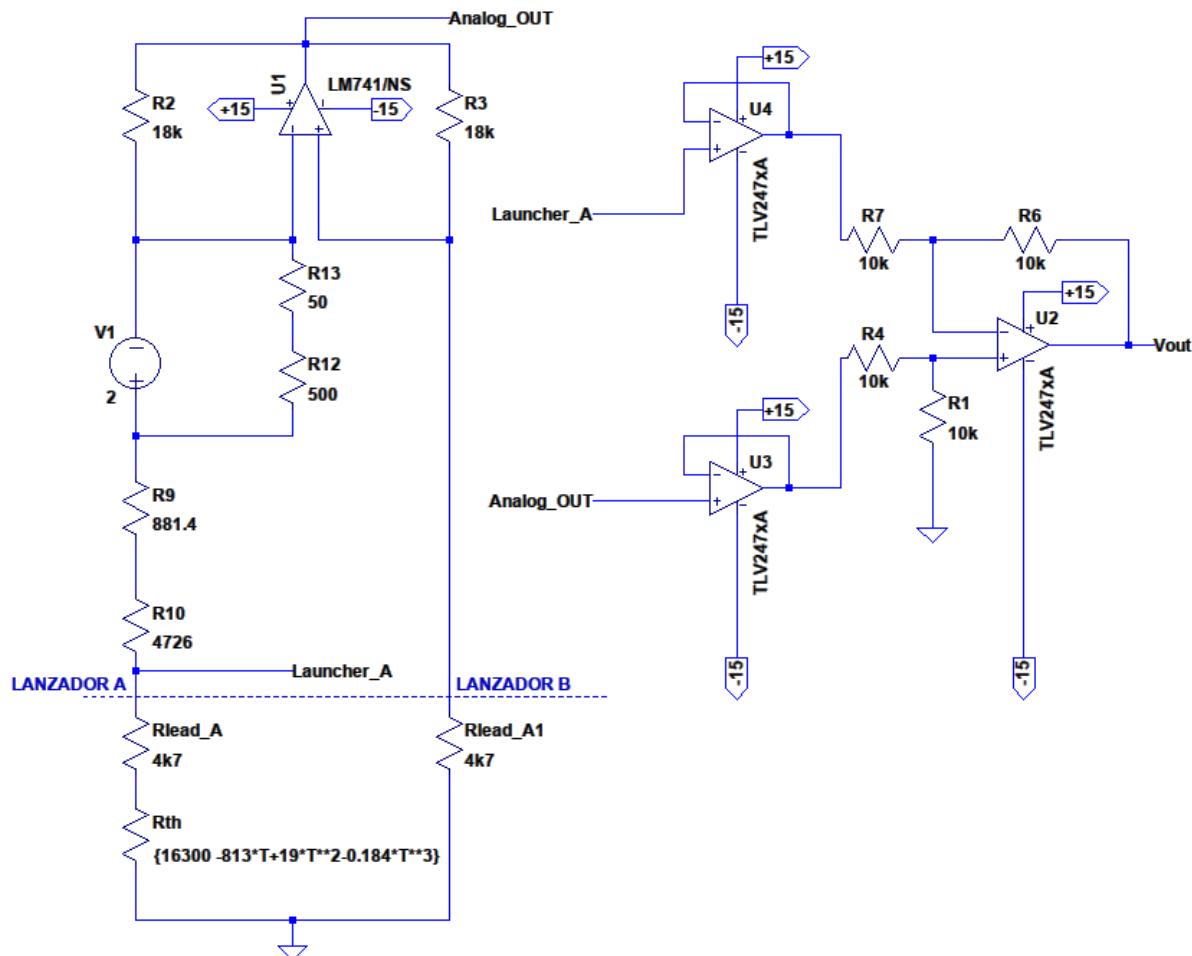


FIG. 15. Circuito eléctrico esquemático de la interfaz con un amplificador diferencial con *buffers* de entrada.

En el circuito se puede apreciar que se utiliza la misma aproximación polinómica presentada en la sección III para modelar la transferencia del termistor. Con esta aproximación se puede analizar el comportamiento del circuito diseñado para cualquier valor de temperatura directamente sin tener que recurrir a una tabla con los pares de valores puntuales que ofrece el fabricante.

La tensión de salida V_{out} crece linealmente con la temperatura en todo el rango desde $-2,0^{\circ}\text{C}$ a $35,5^{\circ}\text{C}$, como se puede observar en la simulación paramétrica de la FIG.16.

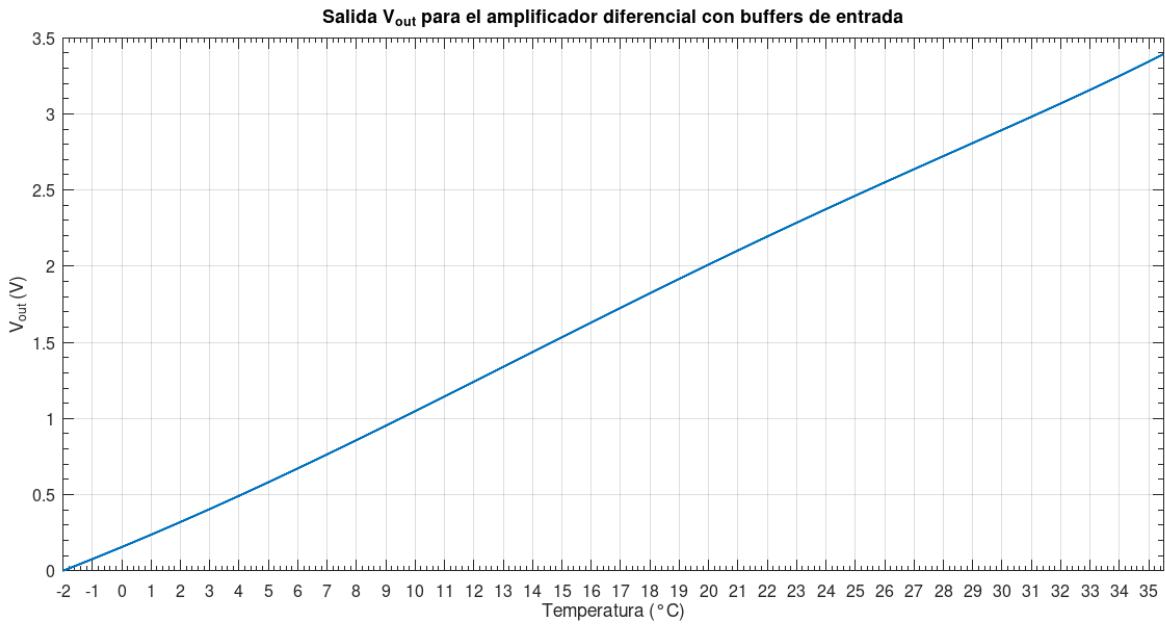


FIG. 16. V_{out} para el segundo diseño basado en un amplificador diferencial con *buffers* de entrada.

Por otra parte, se analiza en la FIG.17, la dependencia de V_{out} con R_{lead} para cuatro valores discretos de resistencia: $4k7\ \Omega$, $5K\ \Omega$, $6k8\ \Omega$ y $8k2\ \Omega$ variados de a pares, es decir que ambos R_{lead} tienen el mismo valor para cada paso de la simulación. Las cuatro curvas de la familia son coincidentes por lo que se concluye que no hay dependencia.

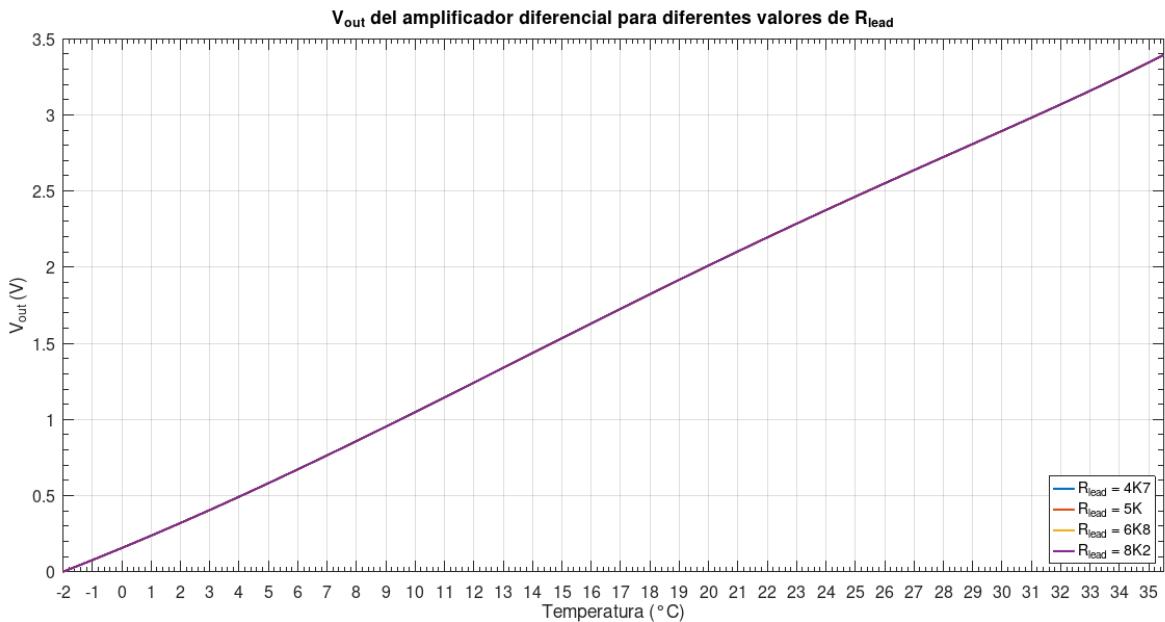


FIG. 17. Familia de curvas V_{out} para diferentes valores de R_{lead} .

IV.2. Diseño con dos fuentes de corriente

A partir del concepto general del diseño incorporado en el registrador Sippican y del diseño del puente balanceado, se desarrolló un circuito auxiliar que permite realizar directamente la medición de temperatura de la sonda XBT. Este diseño reemplaza al registrador Sippican y no puede funcionar en conjunto con él debido a que también provee alimentación a la sonda XBT, y esta característica los hace mutuamente excluyentes.

Se propuso obtener una tensión proporcional al valor resistencia del termistor, dentro del rango 0 V - 3,3 V. Este rango de tensión es compatible con el rango de las entradas analógicas de la mayoría de los microcontroladores y conversores analógico-digitales. El circuito consiste en dos fuentes de corriente que operan de manera independiente y alimentan cada rama del circuito de la sonda XBT. La FIG. 18 muestra el principio de funcionamiento.

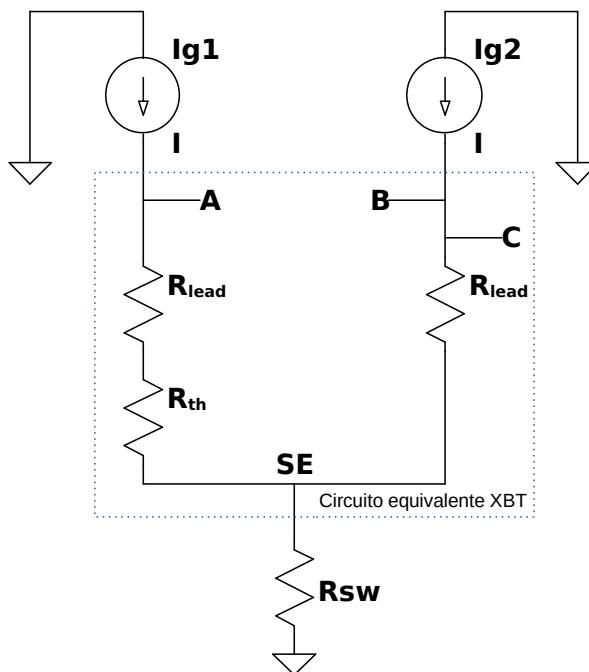


FIG. 18. Principio de funcionamiento del diseño con dos fuentes de corriente.

Las fuentes I_{g1} e I_{g2} entregan corrientes idénticas de magnitud I . Si el XBT está en modo *measure*, lo que implica que está desplegado en la columna de agua, el nodo SE (en inglés, *Sea Electrode*) está inmerso en agua de mar y, por lo tanto, está vinculado a la tierra de la embarcación a través de la resistencia del agua, R_{sw} . Las resistencias R_{lead} representan los devanados del XBT y R_{th} es la resistencia del termistor.

La existencia de una tensión no nula entre los puntos A y B, o entre A y C, es consecuencia de la caída de potencial en R_{th} . Dado que I es conocida, el valor de R_{th} puede obtenerse mediante la expresión:

$$R_{th} = \frac{V_{AB}}{I} \quad (6)$$

Las fuentes de corriente se diseñaron utilizando dos transistores bipolares PNP con resistencia de emisor y provistos de una tensión conocida en la base, tal como se observa en la representación de la FIG. 19.

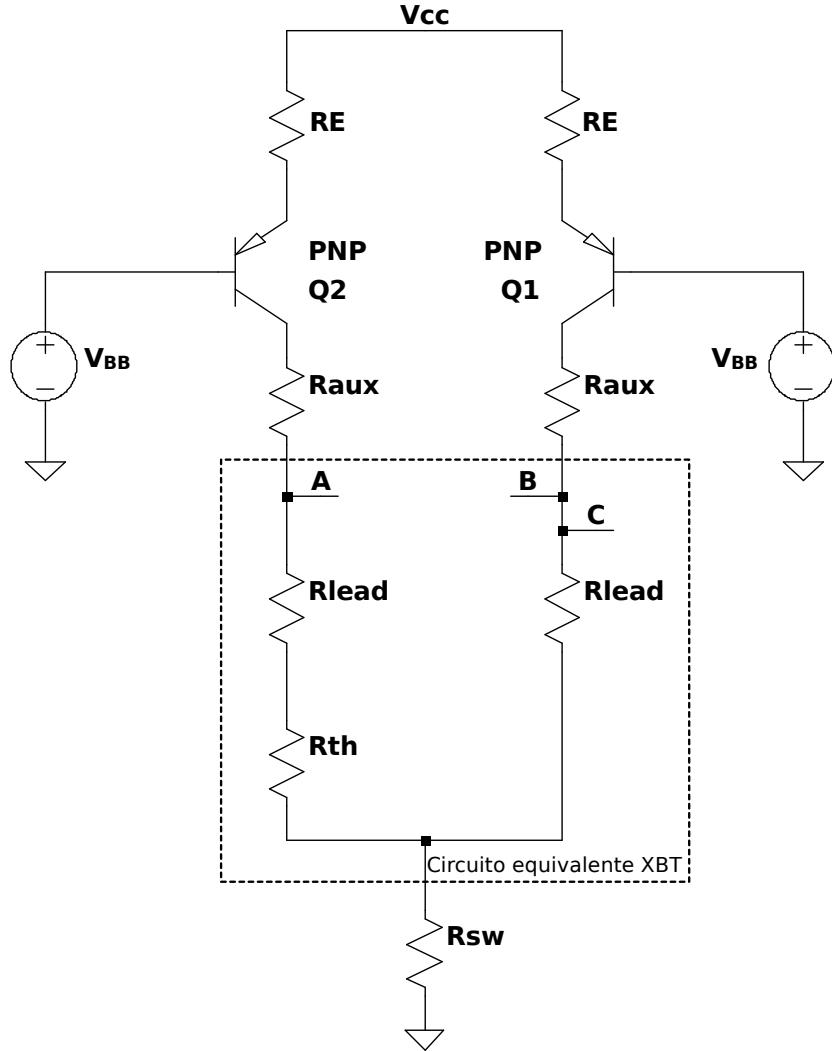


FIG. 19. Implementación de las fuentes de corriente con transistores PNP con resistencia de emisor y tensión conocida en la base.

La corriente a través de cada colector, asumiendo que ambos transistores están en modo activo directo (MAD), está dada por la siguiente ecuación, que utiliza la nomenclatura tradicional de circuitos con transistores [Gray *et al.*, 2009]:

$$I_c = \frac{\beta}{\beta + 1} \frac{V_{CC} - V_{BB} - V_{EB}}{R_E} \approx \frac{V_{CC} - V_{BB} - V_{EB}}{R_E} \quad (\beta \gg 1) \quad (7)$$

donde β es la ganancia de corriente propia del transistor, que se supone mucho mayor que la unidad, V_{BB} es la tensión conocida en cada una de las bases, $V_{EB} \simeq 0,7$ V es la tensión del diodo emisor-base (por tratarse de un transistor PNP) y R_E es la resistencia de cada emisor.

La elección de la corriente de colector, que es, en esencia, la corriente provista por cada una de las fuentes del diseño de la FIG. 18, se basó en dos criterios fundamentales, a saber: ser lo suficientemente grande como para poder medirse con un multímetro comercial y/o producir una tensión apreciable sobre cada una de las resistencias auxiliares R_{aux} y, a la vez, ser lo suficientemente pequeña como para no elevar la temperatura del termistor y alterar el registro de temperatura. Se decidió usar una corriente de $100 \mu\text{A}$. El valor de V_{CC} se estableció en 5 V, compatible con la tensión de alimentación del kit de desarrollo empleado para la etapa de adquisición de datos, lo que evita el requerimiento de una fuente de

alimentación adicional.

Las variables restantes para ajustar I_c al valor deseado son la tensión V_{BB} y la resistencia R_E . En la rama que contiene al termistor, la tensión entre emisor y colector, V_{EC} , resulta ser:

$$V_{EC} \simeq V_{CC} - I_c(R_E + R_{aux} + R_{lead} + R_{th}). \quad (8)$$

donde se ha omitido la caída en la resistencia del agua de mar, R_{sw} , por ser órdenes de magnitud menor que las demás resistencias.

El valor obtenido de V_{EC} , según la Ec. (8), no puede ser menor que $V_{EC_{sat}}$, el cual es un parámetro propio del transistor. Si así fuera, el transistor dejaría de funcionar en MAD, y la corriente I_c dejaría de estar gobernada por los elementos presentes en la malla de entrada. Es importante destacar que la situación más comprometida para V_{EC} se presenta cuando R_{th} es el valor máximo posible, que según lo expuesto en la Tabla 1 se encuentra en torno a los 18 kΩ, y R_{lead} es el que corresponde al XBT de la mayor profundidad de operación. Si bien se estima su valor en torno a los 5 kΩ [sip, 1972], se consideró para este diseño un margen de seguridad, contemplando su uso con un XBT tipo T-5, y se asignó un valor para R_{lead} de 10 kΩ.

Considerando un valor para R_{aux} de 1 kΩ, de manera de producir una caída de 100 mV, que se supone suficiente para ser medida con una exactitud razonable por las entradas analógicas del circuito adquisidor, es posible obtener, combinando las Ecs. (7) y (8), estimaciones para V_{BB} y R_E bajo la condición límite $V_{EC} = V_{EC_{sat}} \simeq 0,7$ V (el valor 0,7 V es habitual para transistores bipolares de usos generales, aunque puede ser menor). La resolución del sistema de ecuaciones arroja los valores:

$$V_{BB} = 2,9 \text{ V} \quad R_E = 14 \text{ k}\Omega$$

El valor obtenido para V_{BB} se encuentra en el rango 0 - 3,3 V y, por lo tanto, puede ser generado por las salidas analógicas de la etapa de adquisición de datos. La resistencia R_E se formó conectando en serie una resistencia fija de 10 kΩ y un *preset* (resistencia variable) de 5 kΩ.

El diseño se corrigió ligeramente para obtener un margen de seguridad en la excursión, manteniendo la elección original para I_c en 100 μA. Se decidió utilizar un valor para V_{BB} de 3,1 V, todavía dentro del rango de operación de las salidas analógicas, y un valor para R_E de 12 kΩ que también puede ser obtenido con los mismos elementos en serie. De esta forma, al recalcular la tensión V_{EC} para los nuevos valores de diseño, se obtiene $V_{EC} \simeq 0,9$ V y se evita tener problemas de linealidad ante un aumento de alguna de las resistencias de la rama que contiene al termistor, como así también ante un aumento significativo de R_{sw} .

Para el ajuste de la tensión V_{BB} se contemplaron dos esquemas de funcionamiento, a lazo abierto y a lazo cerrado utilizando las salidas analógicas del kit NUCLEO-STM32F429ZI. Estos esquemas son seleccionables a través de una llave selectora doble que conecta las bases de los transistores Q1 y Q2 a un circuito u otro, alternativamente, como se puede observar en la FIG. 20.

En el esquema a lazo abierto, V_{BB} queda determinada por un único divisor resistivo conectado a ambas bases de cada uno de los transistores que actúan como fuentes de corriente, tal como se observa en la FIG. 20 (las bases de ambos transistores deben conectarse a la posición 1 de los selectores recuadrados).

Se eligió una combinación de resistencias que, para una alimentación de 5 V, lograran una tensión en el punto medio cercana al valor de diseño y fueran, por un lado, lo suficientemente grandes como para evitar consumir una corriente innecesariamente grande y, por otro, lo suficientemente bajas como para no ser cargadas por la base de cada transistor cuando el XBT está desconectado (modo *reload*) o fuera del agua (modo *launch*).

En los modos *reload* y *launch*, el colector de cada transistor está desconectado (el transistor no está funcionando en MAD), pero la corriente de emisor se convierte en la corriente de base ya que el diodo

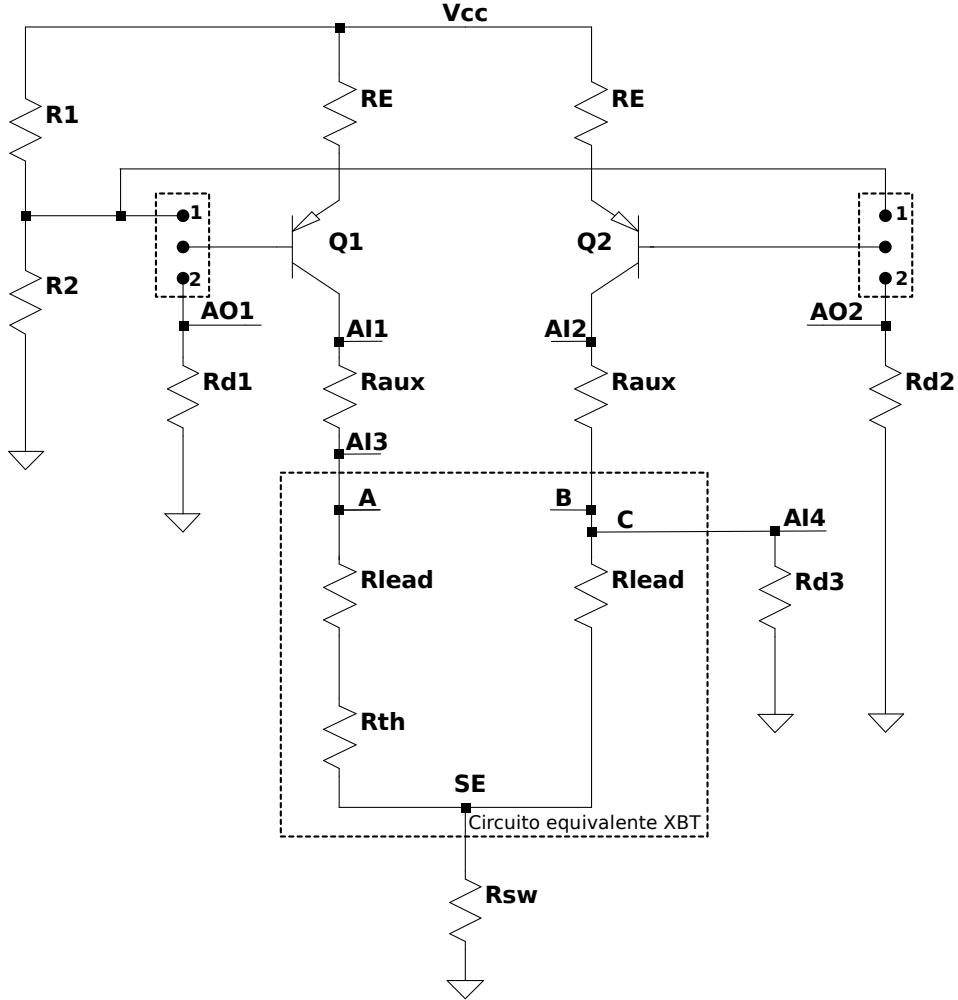


FIG. 20. Diseño con dos fuentes de corriente, en el que se incluyen los dos esquemas de funcionamiento: la determinación de V_{BB} mediante un divisor resistivo y a través de salidas analógicas del dispositivo adquisidor.

emisor-base está polarizado en directa. Esto provoca un aumento en la tensión en la base que puede atenuarse si la corriente de base es despreciable frente a la corriente del divisor resistivo. Si inicialmente se supone que la operación del circuito auxiliar con el XBT en modos *reload* o *launch* no modifica la tensión en la base, la corriente de emisor, que coincide con la corriente de base, se mantendrá en $100 \mu\text{A}$, lo que produce, considerando el efecto de ambos transistores, una inyección de corriente en el divisor resistivo de $200 \mu\text{A}$. Se escogieron resistencias de 680Ω y $1 \text{k}\Omega$, que consumen, en ausencia de efecto de carga por conexión de las bases de los transistores, una corriente de 3 mA , aproximadamente. De esta forma, el efecto de carga de la conexión de las bases de los transistores puede suponerse despreciable. La tensión V_{BB} , para los valores elegidos, queda establecida en aproximadamente 3 V . El valor exacto de I_c se logra ajustando el *preset* conectado al emisor.

En el modo de funcionamiento a lazo cerrado (bases conectadas a la posición 2 de los selectores) las corrientes I_c de ambas ramas son sensadas por dos pares de entradas analógicas, conectadas en ambos terminales de las resistencias R_{aux} que se suponen conocidas y de precisión. Si el sistema adquisidor detecta un corrimiento respecto del valor de diseño previsto para cualquiera de las corrientes actuará modificando las tensiones en las bases de cada transistor, conectadas a salidas analógicas. De esta forma se garantiza, en tiempo de ejecución, que las corrientes por ambas ramas sean iguales, lo que permite asegurar que la tensión V_{AB} en la FIG. 18 se deba exclusivamente a la caída en R_{th} .

Es importante destacar que para que las salidas analógicas puedan conectarse a las bases de transistores PNP, se debe utilizar resistencias de derivación, conectadas a la base, para evitar corrientes entrantes (ver resistencias R_{d1} y R_{d2} en la FIG. 20).

Como fuera mencionado anteriormente, tanto en modo *reload* o en modo *launch* las ramas de ambos colectores están abiertas, es decir, sin un camino hacia tierra. Ambos transistores dejan de estar en MAD y la tensión V_{EC} en cada uno de ellos vale cero. Al no haber corriente saliendo por los colectores, las caídas de tensión en las resistencias R_{aux} son nulas, lo que permite detectar que el sistema no está midiendo. En este caso, las cuatro entradas analógicas perciben una tensión igual a $V_{CC} - V_{RE}$, que para las condiciones de diseño está entre 3,6 V y 3,8 V. Estos valores están dentro de los márgenes de seguridad de máxima tensión admisible para entradas de microcontroladores que trabajan con 3,3 V.

Para que el sistema logre diferenciar el modo *launch* del modo *reload*, se decidió que la entrada analógica que sensa el terminal ubicado aguas abajo de la resistencia R_{aux} , en la rama que no contiene al termistor (indicada como AI4 en la FIG. 20), se conecte al nodo C del XBT. De esta forma, sólo existe una conexión eléctrica al terminal inferior de R_{aux} cuando el XBT está conectado (modo *launch*).

En modo *reload* la entrada AI4 queda desconectada y, en caso de que se la vincule a tierra a través de una resistencia de valor elevado (R_{d3} en la FIG. 20), registrará un estado bajo (en torno a 0 V).

Los nodos de sensado se vincularon a las entradas analógicas a través de amplificadores operacionales en modo seguidor por emisor. Se utilizó el integrado LM324, que contiene cuatro *op-amps* que funcionan con alimentación simple (sólo tensión positiva) y admiten tensiones de salida mínimas muy cercanas a 0 V. Para los transistores se eligió el modelo 2N3906, un transistor bipolar PNP de uso general para aplicaciones de baja potencia.

En la FIG. 21 se muestra el circuito esquemático completo, diseñado para integrarse al kit de desarrollo NUCLEO-STM32F429ZI. La comunicación con las entradas y salidas analógicas se logra a través de los conectores J10 y J9. El conector J11 se agregó para dar soporte mecánico al circuito auxiliar y poder facilitar la conexión del circuito impreso. El esquemático incluye una circuitería, armada con resistores, que emulan el comportamiento del termistor y permiten simular el funcionamiento del sistema en ausencia de una sonda XBT real, para en determinadas condiciones.

El modo simulación se logra cortocircuitando los pares de terminales 1-2, 3-4 y 5-6 del conector J3. Si no están cortocircuitados, el circuito funciona únicamente recibiendo las señales de una sonda real conectada a los terminales del conector J1. Los resistores R_7 y R_8 representan las R_{lead} de un XBT arbitrario. Los resistores R_9 y R_{10} representan dos posibles valores dentro del rango de funcionamiento del termistor, asociados a dos valores de temperatura. Si se conectan en paralelo, se obtiene un valor adicional. El resistor R_{11} y el *preset* variable R_{v3} se utilizan para estudiar el comportamiento en un rango amplio de variación de la resistencia del termistor. La combinación de ambos resistores proporciona un rango entre 4,7 k Ω y 14,7 k Ω .

El conector J7 permite simular el lanzamiento de una sonda XBT y su ingreso al agua de mar al cerrar un camino conductor a masa. Mediante los conectores J2-1, J2-2 y J2-3 se logra gestionar la alimentación eléctrica del circuito auxiliar. El conector J2-1 recibe, en forma permanente, una tensión constante de 5 V proveniente del kit de desarrollo. Esta alimentación se distribuye a todo el circuito auxiliar cortocircuitando los terminales del conector J2-3. Si sus terminales están abiertos, la única forma de alimentar el circuito auxiliar es mediante provisión de energía externa a través del conector J2-2.

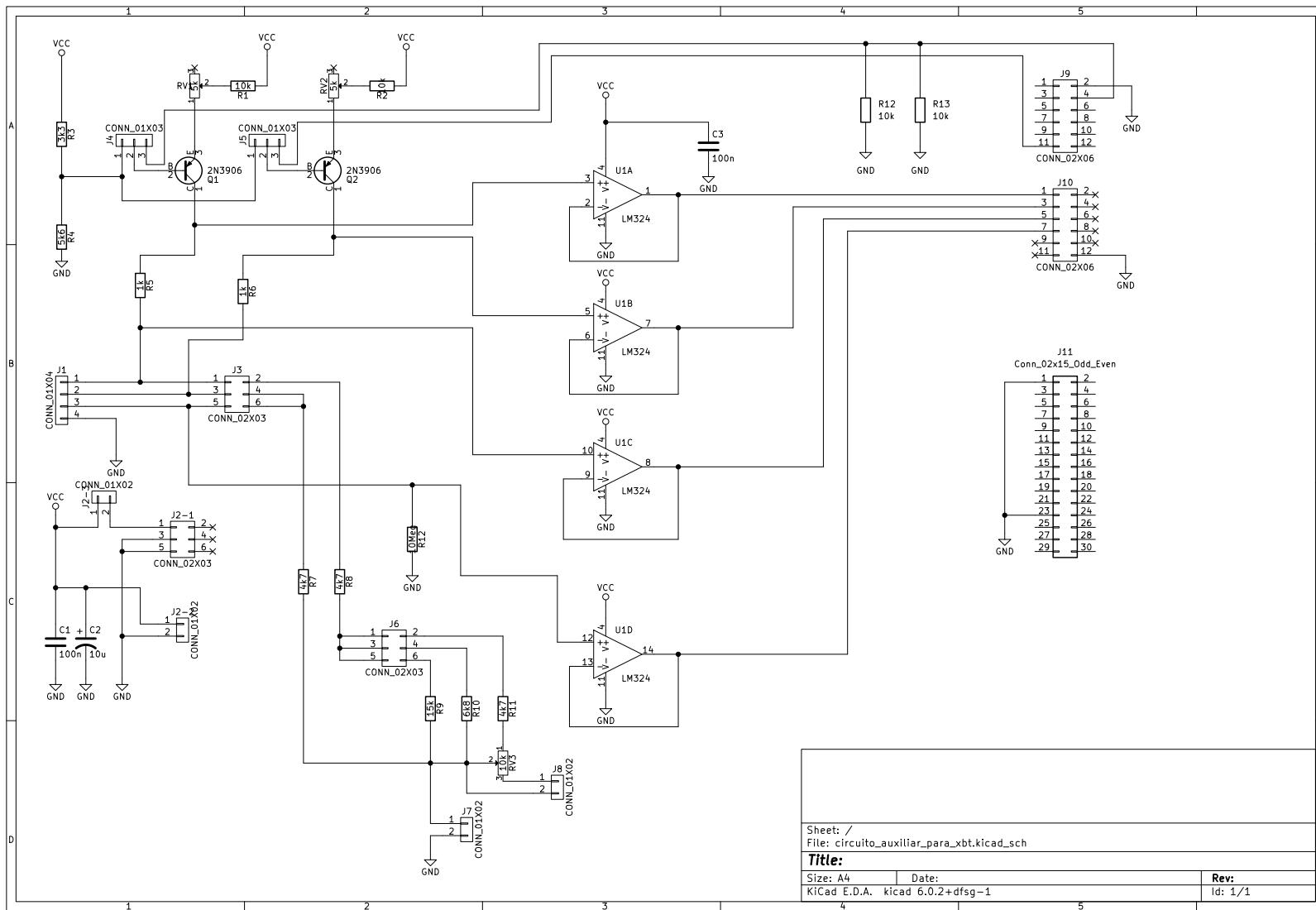


FIG. 21. Circuito esquemático completo del diseño del circuito auxiliar con dos fuentes de corriente.

IV.2.a. Simulaciones del circuito de dos fuentes de corriente

Se realizaron simulaciones del funcionamiento del circuito de dos fuentes de corriente. Los análisis llevados a cabo tienen como objetivo verificar el funcionamiento normal del diseño y su robustez frente a modificaciones en algunos de los resistores que forman parte del diseño.

La estimación de la resistencia del termistor, R_{th} , que se desprende del circuito presentado en la FIG. 20, se obtiene mediante la expresión:

$$\tilde{R}_{\text{th}} = \frac{V_{\text{ai}3} - V_{\text{ai}4}}{V_{\text{ai}1} - V_{\text{ai}3}} R_{\text{aux}} \quad (9)$$

donde $V_{\text{ai}3} - V_{\text{ai}4}$ coincide con la tensión V_{AB} , que a su vez es la caída en R_{th} cuando las corrientes por ambas ramas son iguales y el cociente $(V_{\text{ai}1} - V_{\text{ai}3})/R_{\text{aux}}$ es la estimación de la corriente por la rama que contiene al termistor.

La calidad de la estimación de la resistencia del termistor, \tilde{R}_{th} , depende fundamentalmente de la igualdad de las corrientes por ambas ramas y de que se garantice que ambos transistores están funcionando en MAD. Esto último puede dejar de cumplirse ante un aumento en las resistencias conectadas entre los colectores y el nodo común, con especial énfasis en la rama que contiene el termistor.

El valor de la corriente entregada por las fuentes de corriente se eligió para garantizar que, aún teniendo devanados cuya resistencia, R_{lead} sea de $10 \text{ k}\Omega$, valor mayor que los que se encuentran en los XBT analizados, se evite caer en la región de saturación de los transistores. Esto se evidencia en la FIG. 22, que muestra un análisis del punto de operación del sistema, considerando una R_{th} variable entre los límites de variación del termistor y un conjunto discreto de valores posibles de las R_{lead} , que se asumen apareadas en todo momento.

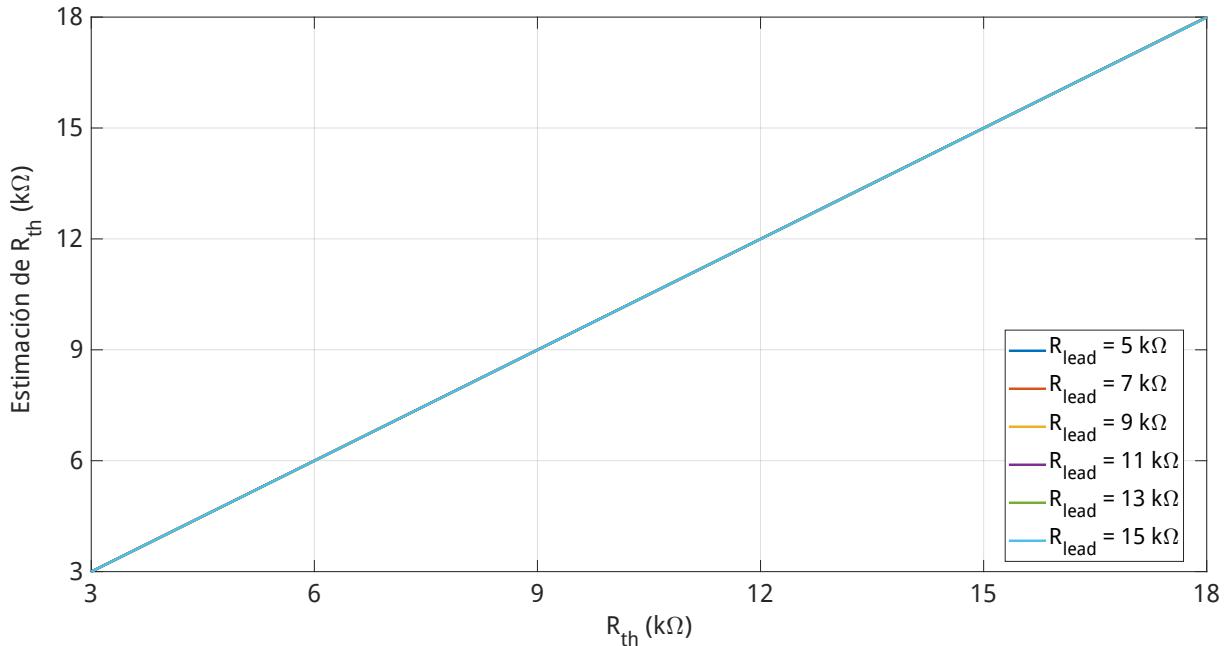


FIG. 22. Estimación de R_{th} para distintos valores de R_{lead} .

La simulación mostrada se realizó considerando una resistencia equivalente del agua de mar, R_{sw} de 1Ω , valor despreciable con respecto a las resistencias de cada una de las ramas. Como puede observarse, aún para $R_{lead} = 15 \text{ k}\Omega$, el cual resulta casi exagerado, es posible recuperar el valor de R_{th} prácticamente en su valor real (en ausencia de otras fuentes de incertezas).

El análisis se repitió para R_{lead} fija en $10 \text{ k}\Omega$ y una variación de R_{sw} entre 1Ω y $1 \text{ k}\Omega$. Este último valor se utilizó como margen de seguridad, ya que se supone mucho mayor que la resistencia efectiva del agua de mar entre el electrodo de contacto del XBT y el casco de la embarcación. Los resultados se muestran en la FIG. 23.

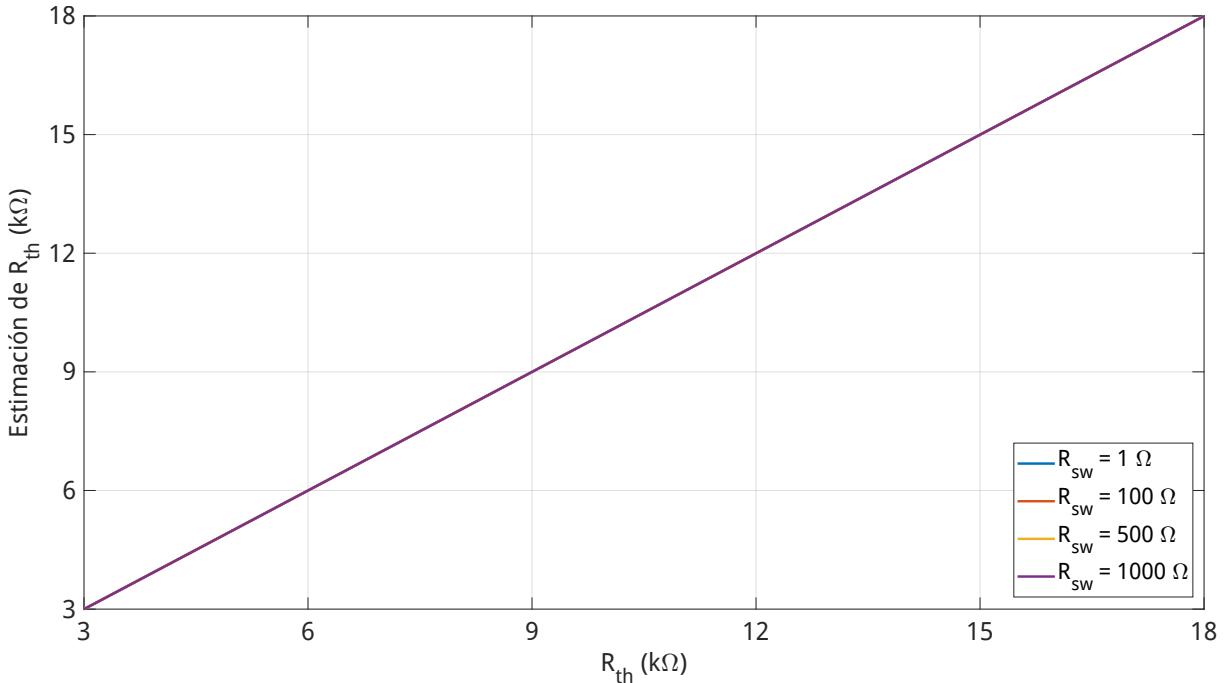


FIG. 23. Estimación de R_{th} para distintos valores de R_{sw} .

Del mismo modo que para la variación de R_{lead} , se observa que la estimación de R_{th} no se ve afectada para los distintos valores propuestos de R_{sw} .

Se realizaron, adicionalmente, análisis de sensibilidad teniendo en cuenta variaciones del conjunto de resistencias que conforman la malla de entrada de los transistores y que están intrínsecamente relacionadas con la determinación de las corrientes de ambas fuentes.

Inicialmente se simuló una variación de la resistencia R_2 del divisor resistivo que determina la tensión en las bases de los transistores, con un margen de incertezas del 10 % respecto del valor nominal. Se consideró un valor para R_1 , que permaneció fijo, de 748Ω (10 % mayor que su valor nominal, de 680Ω), ya que el efecto combinado de aumento de R_1 y la disminución de R_2 provoca un aumento de la corriente de las fuentes, lo que reduce el rango de posibles cargas que pueden conectarse en el colector de la rama que contiene al termistor. Los resultados se muestran en la FIG. 24.

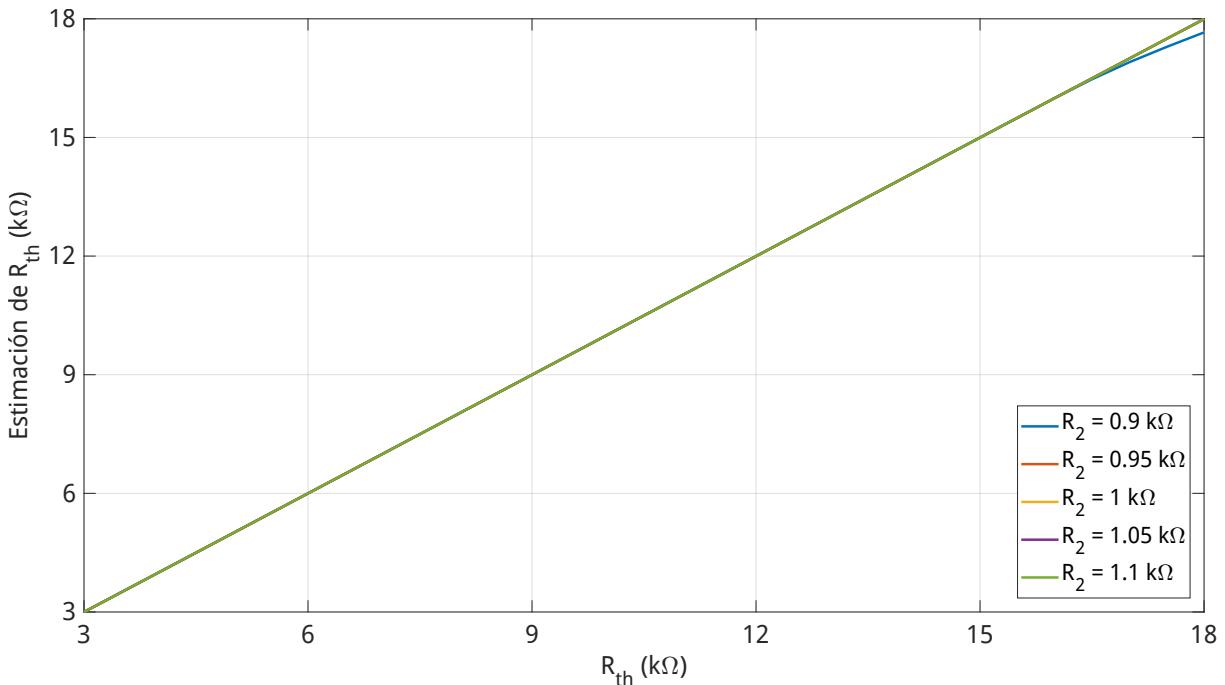


FIG. 24. Estimación de R_{th} para distintos valores de R_2 , considerando un incremento para R_1 del 10 % respecto de su valor nominal.

Se observa que para prácticamente todos los posibles valores de R_2 , dentro del margen de incertezas propuesto, es posible recuperar R_{th} con exactitud. Queda exceptuado el caso de $R_2 = 900\ \Omega$, donde se empieza a observar un corrimiento en la estimación para los valores mayores de R_{th} , como consecuencia de que la corriente, en la rama que contiene al termistor, no puede aumentar proporcionalmente a la caída en R_E , debido a que el transistor Q_1 deja de estar en MAD. Para el caso límite de $R_{th} = 18\text{ k}\Omega$, la estimación obtenida arroja un valor de $17.65\text{ k}\Omega$, el cual representa un error del 2 %, aproximadamente. Esto deja en evidencia la ventaja de utilizar el esquema de funcionamiento a lazo cerrado.

Uno de los análisis más importantes para estudiar la robustez del prototipo implica la variación de las resistencias de emisor, R_E . La variación de una de ellas respecto de la otra (se las denominará, de ahora en adelante, R_{E1} y R_{E2}) provoca que las corrientes de ambas fuentes no sean iguales, lo que degrada la estimación de R_{th} . En la FIG. 25 se muestra dicha estimación, en función del valor real de R_{th} , para varios valores posibles de R_{E1} y considerando un valor de R_{E2} igual al valor nominal de diseño.

Se observa una variabilidad significativa en todo el rango de posibles valores de resistencia del termistor. Como el *mismacth* de corrientes de ambas fuentes genera un corrimiento fijo en la estimación respecto del valor verdadero, su error relativo se incrementa para las resistencias de termistor más bajas (asociadas a temperaturas más altas).

Cuando se desea estimar un valor de R_{th} del orden de los $3\text{ k}\Omega$ ante un corrimiento del 10 % en el valor nominal de R_{E1} , el error relativo asciende al 32 %. Esto deja en evidencia la necesidad de abordar el esquema de funcionamiento a lazo cerrado, o a utilizar resistores de precisión, en vez de series de resistores y *presets*, para las resistencias de emisor. Un resultado similar se obtiene cuando se analiza el desempeño del circuito ante variaciones de R_{E2} , manteniendo R_{E1} fija. Esto se muestra en la FIG. 26.

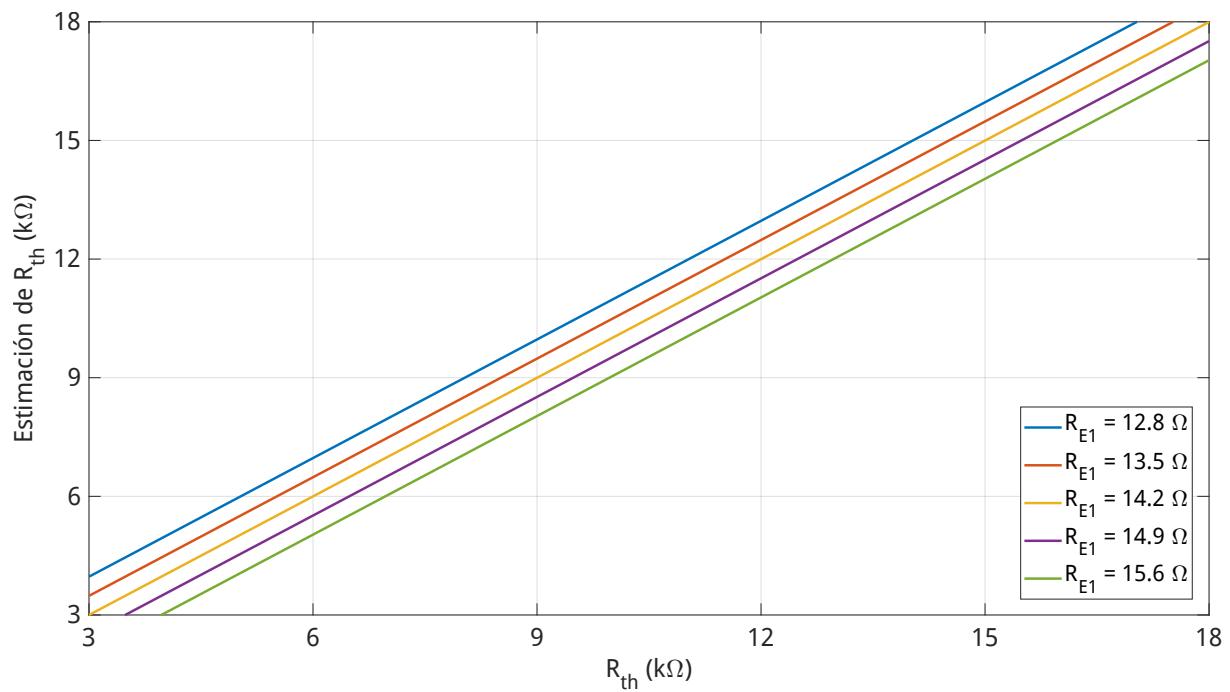


FIG. 25. Estimación de R_{th} para distintos valores de R_{E1} , en torno al 10 % de su valor nominal.

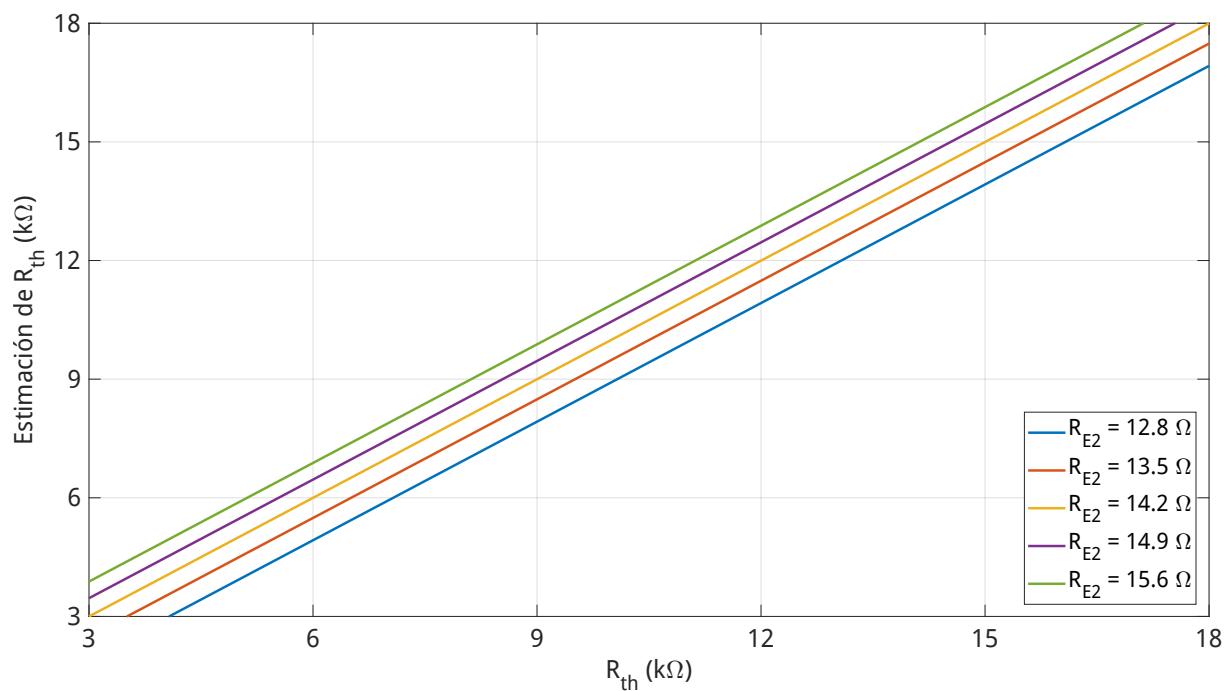


FIG. 26. Estimación de R_{th} para distintos valores de R_{E2} , en torno al 10 % de su valor nominal.

IV.3. Puente balanceado JFET

Se analizó la conveniencia de utilizar una topología circuitual descripta en la literatura [Stegen *et al.*, 1975] que forma parte de un sistema portátil de digitalización y registro XBT, desarrollado en la década del setenta. Si bien ha habido grandes avances tecnológicos, especialmente en el campo de la electrónica desde ese tiempo a la fecha, el principio de funcionamiento sigue siendo válido y aplicable en la actualidad si se reemplazan los componentes originales por componentes modernos, funcionalmente equivalentes.

El circuito analizado es un puente auto-balanceado que utiliza un transistor de efecto de campo, JFET, realimentado, para “copiar” permanentemente el valor de la resistencia del termistor en la sonda XBT y producir una tensión de salida linealmente proporcional a esta en todo su rango de operación.

En la FIG. 27, se muestra un circuito esquemático simplificado en el que se puede apreciar el puente auto-balanceado conectado al circuito equivalente eléctrico de la sonda XBT, representado por el resistor del termistor y dos resistores para las resistencias de los devanados que el fabricante garantiza que se encuentran precisamente apareados en un valor próximo a $5\text{ k}\Omega$.

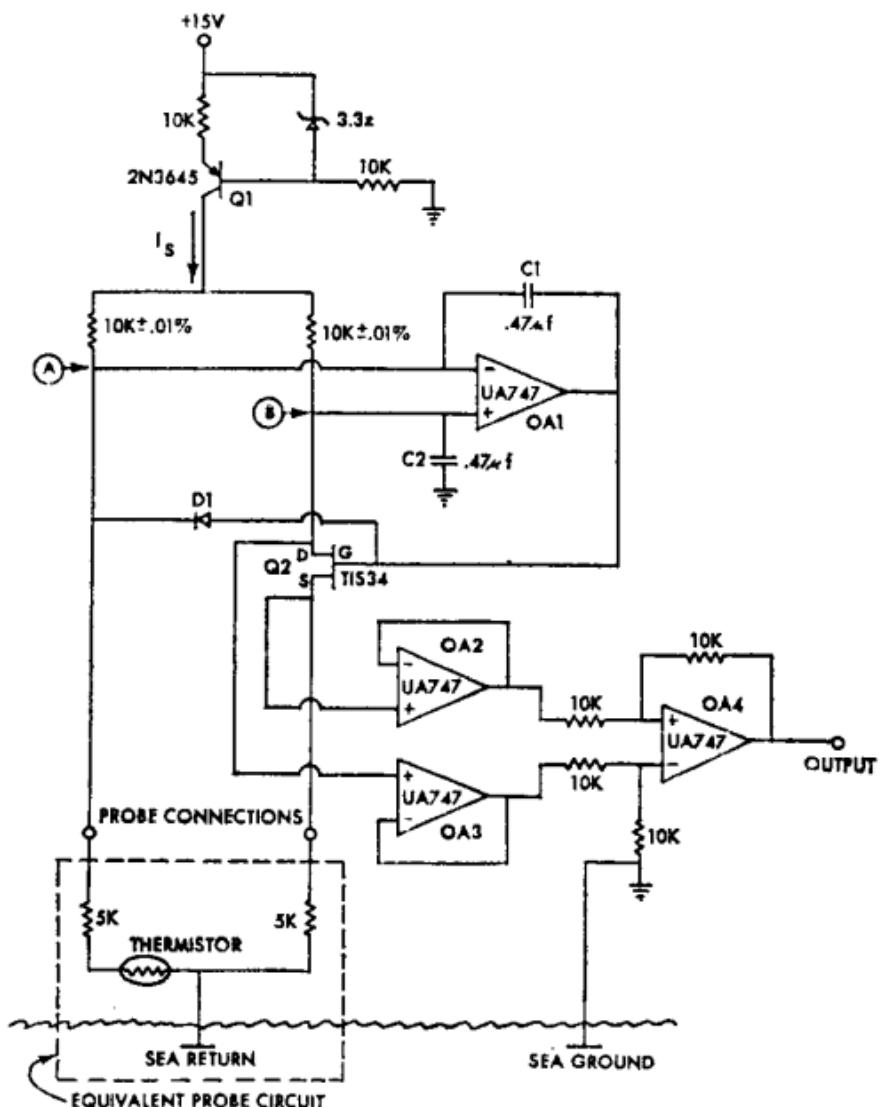


FIG. 27. Diagrama esquemático del circuito puente auto-balanceado.

El circuito del puente esta formado por diferentes sub-bloques, a saber: una fuente de corriente constante , un amplificador operacional que controla el *gate* del transistor JFET Q2 y un conjunto de amplificadores operacionales para extraer una tensión proporcional al valor de resistencia del termistor sin afectar el balance ni el normal funcionamiento del puente.

La fuente de corriente constante se implementa con el transistor Q1, polarizado para suministrar $I_S = 250 \mu A$. Esta corriente se reparte en partes iguales por las dos ramas del puente debido a que la suma de las impedancias de cada rama está precisamente apareada por diseño. Para que esto se cumpla, los resistores de $10 K\Omega$ en la parte superior del puente deben ser elementos de precisión, con baja dispersión en su resistencia respecto al valor nominal.

El amplificador operacional OA1 sensa la diferencia de potencial entre los puntos indicados como A y B del circuito y fuerza la resistencia del transistor Q2 a igualar la resistencia del termistor y así el puente permanece balanceado. Debido a que la corriente por Q2 es constante e igual a $0,5 \cdot I_S$, su resistencia se puede obtener midiendo la tensión entre *drain* y *source*, V_{DS} .

El amplificador operacional OA4 funciona en configuración amplificador diferencial con los amplificadores operacionales OA2 y OA3 en configuración de *buffers* de entrada y el conjunto produce una salida de tensión proporcional a la resistencia del transistor Q2 sin afectar el equilibrio del puente. Esta configuración también se utiliza en el circuito descrito en la sección IV.1.b y se puede ver en la FIG. 13.

La salida del circuito se indica como OUTPUT y puede demostrarse que cuando los cuatro resistores en torno a OA4 tienen el mismo valor, es igual a:

$$OUTPUT = V_D - V_S, \quad (10)$$

la diferencia de potencial entre *drain* y *source* del transistor JFET Q2, que a su vez es igual a la caída de potencial en el elemento sensor de la sonda XBT, indicado como un resistor con referencia THERMIS-TOR en la FIG. 27.

En la FIG. 28 se presenta el circuito esquemático completo del puente. Se puede apreciar que los amplificadores operacionales del puente utilizan alimentación $\pm 15V$., lo cual le agrega mayor complejidad al diseño que requerirá una fuente de alimentación partida frente a los diseños que utilizan fuente simple con un único valor positivo.

El transistor Q1 que se utiliza en la fuente de corriente, es un transistor bipolar de juntura tipo PNP de pequeña señal para propósitos generales. Se utiliza para las simulaciones el modelo del diseño original, 2N3645. Este modelo se encuentra discontinuado y se puede reemplazar por un componente activo equivalente como el transistor 2N2907A, fabricado por la empresa OnSemi [ON Semi, 2007], u otro transistor PNP de propósitos generales.

El transistor Q2 que se utiliza para “copiar” la caída de tensión en el termistor es un transistor de efecto de campo JFET de canal inducido tipo N para aplicaciones de pequeña señal. El modelo incluido en el diseño original TIS34, fabricado por la empresa Texas Instruments, se encuentra discontinuado y puede reemplazarse por un componente activo como el modelo 2N3823 de la empresa Microchip Technology, u otro de características equivalentes.

Los cuatro amplificadores operacionales que implementan el amplificador diferencial, los dos *buffers* de entrada y la realimentación para el transistor Q2, son amplificadores operacionales de propósitos generales. El diseño original utiliza el modelo UA747 de Texas Instrument que cuenta con dos op-amps en un mismo encapsulado y tiene dos versiones, UA747C y UA747M, con especificaciones para uso civil y militar, respectivamente. Este modelo sigue activo y disponible en el mercado de semiconductores, por lo que puede utilizarse en nuevos diseños. Debe evaluarse la conveniencia de utilizar un modelo cuádruple, con cuatro op-amps en un mismo encapsulado para aumentar el grado de integración del circuito.

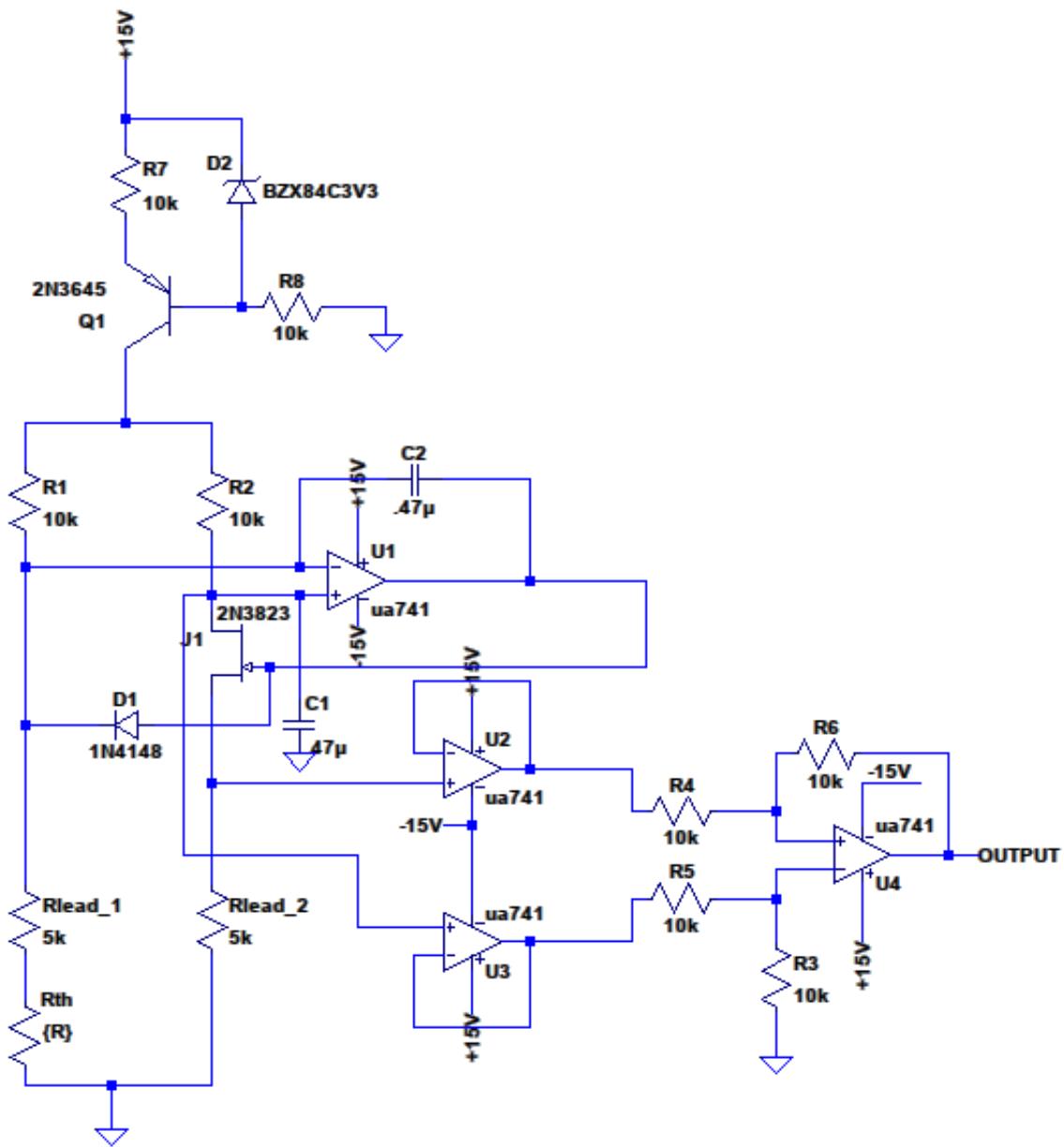


FIG. 28. Circuito esquemático completo del puente auto-balanceado con componentes activos.

La estimación del valor de resistencia del termistor, R_{th} se calcula como:

$$R_{th} = \frac{V_{out}}{0,5 \cdot I_s} = \frac{V_{out}}{127,5 \mu A} \quad (11)$$

donde I_s es un parámetro de diseño conocido que depende de las características de Q1 y para el circuito de la FIG. 28 se estima igual a $255 \mu A$.

En la FIG. 29 se grafica un barrido paramétrico para todo el rango de valores de resistencia del termistor de la estimación de R_{th} en función de V_{out} e I_s , de acuerdo a la EC. 11. Se puede apreciar que la estimación es cercana a la identidad cuando se conoce el valor de I_s con precisión.

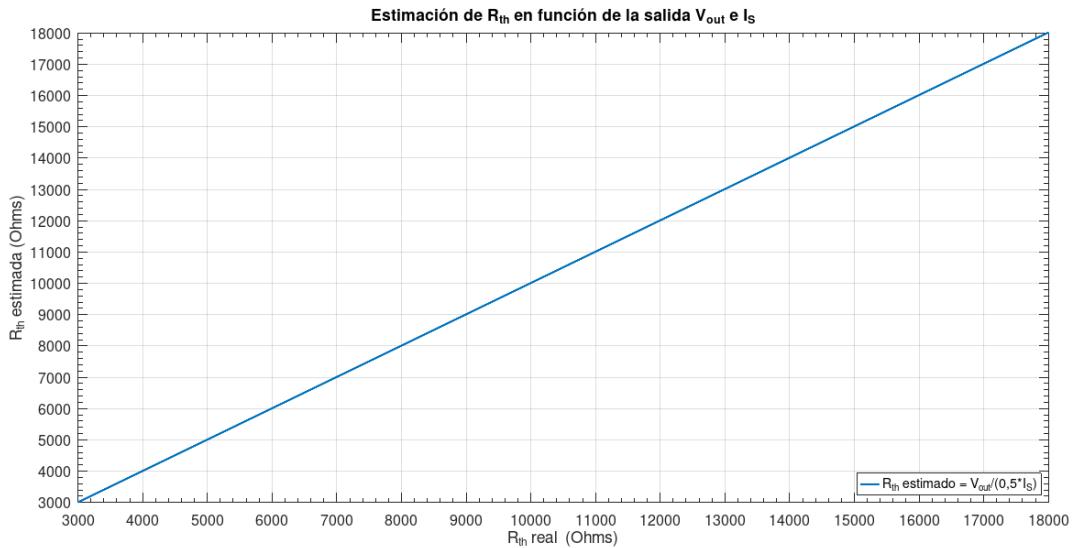


FIG. 29. Estimación de R_{th} a partir de la salida V_{out} e I_s en el circuito puente JFET.

En la FIG. 30 se muestra el error relativo en la estimación de R_{th} , para todo el rango de valores operativos de la sonda XBT. El error relativo máximo se da para $R_{th} = 3 k\Omega$ y es igual a 0,267.

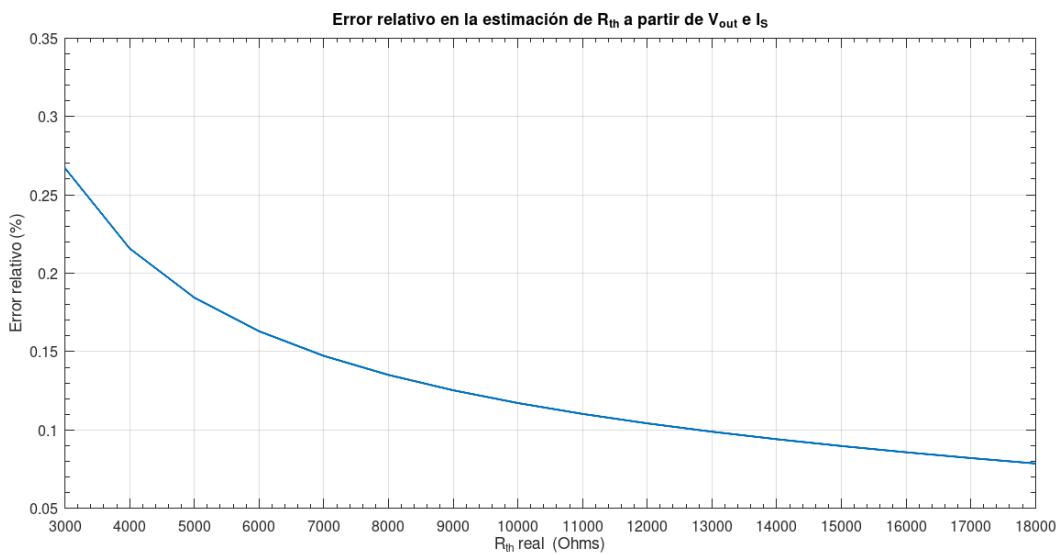


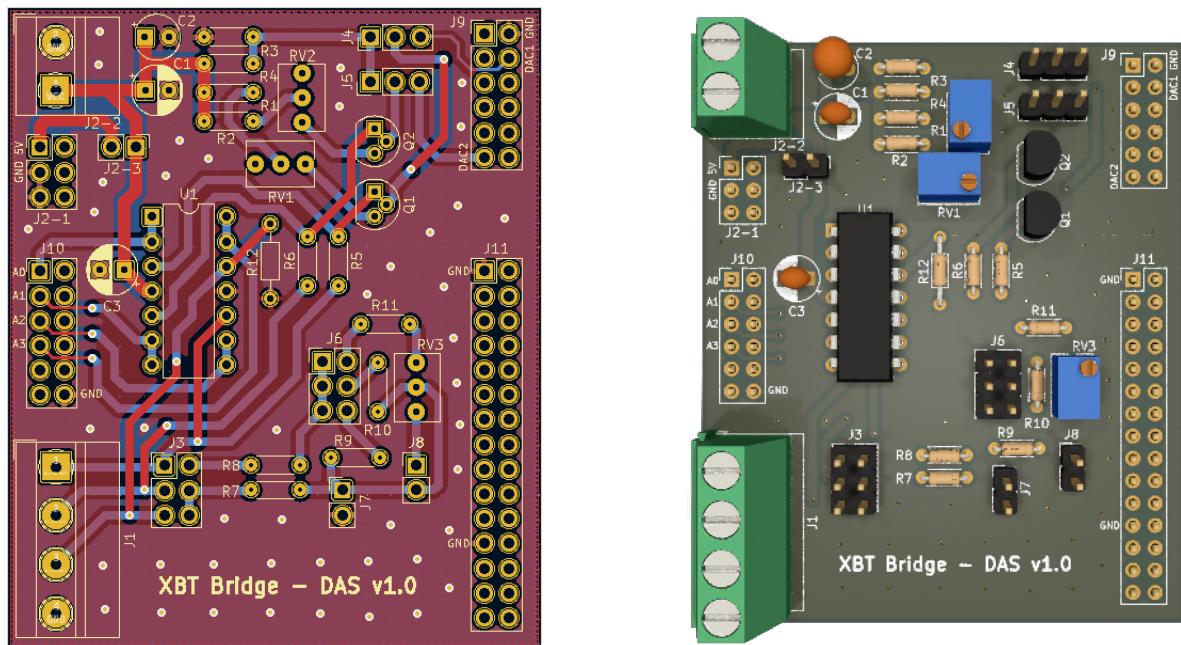
FIG. 30. Error relativo en la estimación de R_{th} para todo el rango de valores de resistencia del termistor.

V. ENSAYOS

Se diseñó un circuito impreso (PCB) con el software EDA (del inglés *Electronic Design Automation*) Kicad para evaluar el desempeño de la etapa de acondicionamiento de señal con dos fuentes de corriente de la FIG. 21. Para el diseño se utilizaron componentes de agujero pasante o PTH (del inglés *Pin Through Hole*) y se realizó el routeo de las pistas en dos capas con vías metalizadas siguiendo recomendaciones generales para circuitos analógicos de baja potencia [Khandpur, 2006].

En la FIG. 31A se puede apreciar el diseño del PCB realizado con las dos capas con pistas, superior e inferior unidas con agujeros metalizados en múltiples puntos para reducir la impedancia entre los planos de masa de cada una. Asimismo, se muestra la capa con la serigrafía que permite indentificar los componentes con sus respectivos *footprints*.

Por otra parte, en la FIG. 31B, se muestra un render o vista 3D superior del diseño que sirve como comprobación final previa a pasar el diseño a fabricación.



(A) Routeo de pistas, componentes y serigrafía del PCB.

(B) Vista 3D superior del PCB.

FIG. 31. Diseño de PCB con el software EDA Kicad.

Se mandó a fabricar un lote de siete PCBs a la empresa Mayer Circuitos Impresos en material FR4 con máscara antisoldante en toda la superficie a excepción de los pads. En la FIG. 32A se observa el lote de placas fabricadas sin los componentes montados. A dos de estas placas, se les montaron los componentes para la realización de ensayos. Una placa fue enviada a la Base Naval Puerto Belgrano, donde se encuentra parte del equipo de trabajo, mientras que la otra se deja en el DPA. El objetivo es poder realizar pruebas independientes y contrastar los resultados de los ensayos.

En la FIG. 32B se puede apreciar una placa con todos los componentes montados. Cabe señalar que los dos resistores de derivación para el DAC, de $10\text{ k}\Omega$, incluido en el circuito esquemático no se encuentran debidamente routeados en el PCB y que fueron agregados directamente sobre los pads en el conector J9 y GND. Esto se debe a que su necesidad fue advertida luego que los PCBs fueran fabricados y se contempla incluirlos en futuras reversiones del PCB, si las hubiera.



(A) Lote de PCBs fabricados sin componentes.

(B) Vista superior del PCB fabricado con componentes.

FIG. 32. PCBs fabricados por la empresa Mayer Circuitos Impresos.

V.1. Ensayos de laboratorio

Se realizó un conjunto de ensayos sobre la solución circuital que emplea dos fuentes de corriente. Se usó el propio simulador de XBT incorporado en el circuito. Algunos resistores se midieron previamente a ser soldados al circuito impreso con un multímetro GW Instek GDM-396, disponible en el DPA, a efectos de obtener una mejor estimación de su resistencia.

Se listan en la Tabla. 3 los valores medidos, y el resto de los resistores utilizados (se asume, en los casos restantes, que es válido el valor nominal). En todos los casos se usaron resistores de metalfilm al 1 %. Sus identificadores se corresponden con el esquemático de la FIG. 21.

TABLA 3. Resistores utilizados en el prototipo a ensayar.

Identificador	Función	Valor nominal	Valor medido
R_1	R_E fija lado A	10 kΩ	-
R_2	R_E fija lado B	10 kΩ	-
R_{V1}	R_E variable lado A	preset 5 kΩ	-
R_{V2}	R_E variable lado B	preset 5 kΩ	-
R_3	R_1 del divisor	560 Ω	556 Ω
R_3	R_2 del divisor	820 Ω	817 Ω
R_5	R_{aux} lado A	1 kΩ	992 Ω
R_6	R_{aux} lado B	1 kΩ	992 Ω
R_7	R_{lead} lado A	5,6 kΩ	5,57 kΩ
R_8	R_{lead} lado B	5,6 kΩ	5,57 kΩ
R_9	R_{th} temp. fija 1	15 kΩ	14,88 kΩ
R_{10}	R_{th} temp. fija 2	6,8 kΩ	14,88 kΩ
R_{11}	R_{th} temp. variable	4,7 kΩ	4,64 kΩ
R_{V3}	R_{th} temp. variable	preset 10 kΩ	9,55 kΩ (máximo)

Adicionalmente, se empleó un resistor de 12 MΩ para el canal que mide el nodo C y dos resistores de valor nominal 10 kΩ como resistores de derivación.

Se armó un banco experimental formado por una fuente de laboratorio marca Kaise modelo HY-4005E-3, mediante la que se alimentó el prototipo con 5 VDC, y un multímetro para medir las tensiones que registrarían las entradas analógicas del circuito digitalizador (no implementado en este ensayo). El banco se muestra en la FIG. 33.

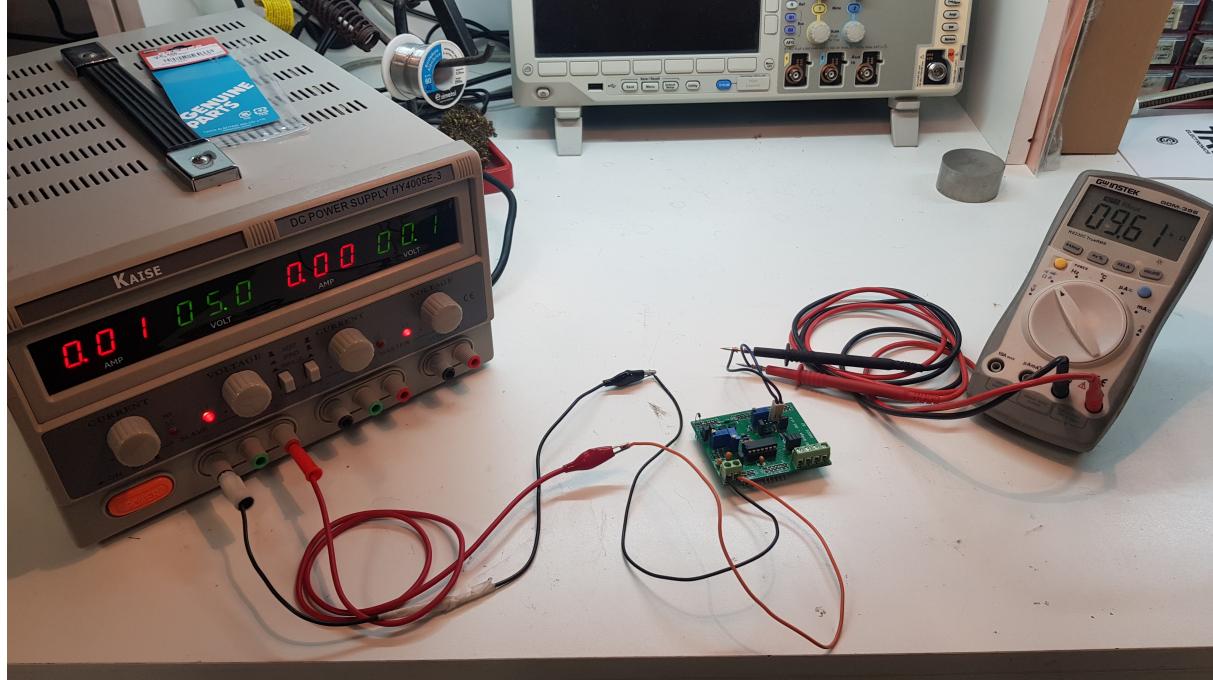


FIG. 33. Banco experimental para ensayar el prototipo de la solución circuital de dos fuentes de corriente.

Se comprobó el correcto funcionamiento del circuito al simular el modo *reload*, antes de cortocircuitar los terminales del conector J6 en la FIG. 21. Se registraron las tensiones en los terminales 1 (AI1), 3 (AI2), 5 (AI3) y 7 (AI4) del conector J10, y se verificó que las tres primeras arrojaban valores en torno a los 3,7 V (estado alto), mientras que la cuarta arrojaba valores aleatorios en torno a los 10 mV (estado bajo).

A continuación se cortocircuitaron los terminales del conector J6. Al estar abierto el conector J7, el circuito auxiliar simula el modo *launch*. Se registraron las tensiones en los mismos terminales de J10 y se obtuvieron valores en torno a 3,7 V (estados altos) en todos ellos.

Finalmente, se cerró el conector J7, preparando al sistema para el modo *measure*. Se cortocircuitaron únicamente los terminales 5-6 de J6, de manera de escoger un valor simulado para R_{th} de alrededor de 15 k Ω . Se ajustaron los valores de las corrientes por cada rama midiendo la diferencia de potencial entre AI1 y AI3, por un lado, y AI2 y AI4, por otro, para lo cual se utilizaron los valores medidos con multímetro de ambas R_{aux} (ver Tabla 3). Una vez ajustadas ambas tensiones en 99,2 mV se procedió a estimar R_{th} , que era simulada mediante el resistor R_9 , aplicando la Ec. (9).

Este proceso se repitió para la utilización de R_{10} como simulación del termistor (cortocircuitando únicamente los terminales 3-4 de J6) y la serie variable $R_{11} + R_{V3}$. En este último caso se tomaron siete puntos de medición dentro del rango de variación de R_{V3} . Los valores de la serie se determinaron usando la medición inicial de R_{11} y estimando R_{V3} en forma indirecta a través de mediciones con multímetro, en modo óhmímetro, sobre los terminales del conector J8.

En todos los casos, las mediciones con multímetro se utilizaron como valor más representativo de R_{th} . Los resultados se muestran en la Tabla 4.

TABLA 4. Estimaciones de R_{th} simuladas.

Caso	Resistor(es) usado(s)	$R_{\text{th}}(\text{k}\Omega)$ (multímetro)	\tilde{R}_{th} (Ec. (9))	Error relativo
T fija 1	R_9	14,88	14,89	0,07 %
T fija 2	R_{10}	6,73	6,7	0,45 %
T variable p1	$R_{11} + R_{V3}$	14,19	14,2	0,07 %
T variable p2	$R_{11} + R_{V3}$	12,7	12,69	0,08 %
T variable p3	$R_{11} + R_{V3}$	11,19	11,16	0,09 %
T variable p4	$R_{11} + R_{V3}$	9,48	9,41	0,74 %
T variable p5	$R_{11} + R_{V3}$	8,09	7,99	1,24 %
T variable p6	$R_{11} + R_{V3}$	6,29	6,18	1,75 %
T variable p7	$R_{11} + R_{V3}$	4,64	4,58	1,29 %

Se observa, en todos los casos, que se obtuvieron estimaciones de R_{th} con incertezas relativas menores al 2 %, lo cual está dentro de los parámetros razonables dado que no se utilizaron resistores de precisión. Es de notar el hecho de que las estimaciones mejoran a medida que R_{th} es mayor. Esto se corresponde con los resultados de algunas de las simulaciones mostradas en la Sección IV.2.a. En ellas se observa que las desviaciones ocurridas cuando hay un desbalance en las corrientes de ambas ramas ocurren en la forma de desplazamientos verticales de la recta que vincula el valor real de R_{th} con su estimación. Esto afecta en mayor medida a los valores más bajos.

Por otro lado, es importante destacar que las mediciones con errores mayores que el 1 % pueden haber tenido fuentes adicionales de incertezas, puesto que se ha utilizado, como parte de la simulación de R_{th} , un preset variable que no es de precisión ni tiene tolerancia por debajo del 1 %. Cuando se intentó estimar el valor de R_{10} , esto es, usando como R_{th} sólo un resistor fijo del orden de 6,8 kΩ, se obtuvo un error del 0,45 %.

V.2. Análisis de incertezas en la determinación de R_{th}

Una de las características fundamentales del registrador SIPPICAN es su baja incerteza, establecida en ±0,2 °C. La obtención de una medición de temperatura a través de la estimación de la resistencia del termistor de un XBT, R_{th} , con una tolerancia menor o igual que la lograda por el registrador original impone requerimientos de incertezas máximas para su determinación.

Observando el comportamiento de la resistencia del termistor en función de la temperatura, expuesto en la FIG. 7, es posible establecer una cota máxima para la incertezas relativas en la determinación de R_{th} , como la menor de las incertezas relativas para todo el rango de funcionamiento. Esta cota se ubica en torno al 0,8 %. Aplicando teoría de propagación de errores al estimador \tilde{R}_{th} , descripto a partir de la Ec. (9), se obtiene:

$$\varepsilon_{\tilde{R}_{\text{th}}} = \varepsilon_{V_{\text{AB}}} + \varepsilon_{V_{\text{ai1,ai3}}} + \varepsilon_{R_{\text{aux}}} \quad (12)$$

donde cada término representa la incertezas relativas vinculadas a cada una de las variables que determinan el valor de \tilde{R}_{th} .

Las incertezas de cada variable deben ser tales que su suma sea menor que 0,8 %. La incertezas $\varepsilon_{R_{\text{aux}}}$ puede establecerse en torno al 0,1 % si se utilizan resistores de precisión. Las tensiones V_{AB} y $V_{\text{ai1,ai3}}$ se obtienen restando tensiones en nodos individuales respecto del nodo común, las cuales se registran a través de las entradas analógicas del circuito digitalizador.

Las entradas de un conversor A/D tienen una incertezas absoluta que es característica del microprocesador utilizado, y depende del modo de funcionamiento, el rango de tensiones máximas con el cual

digitaliza y de las características del circuito impreso en el que está montado.

Para el kit de desarrollo propuesto, que está provisto de conversores A/D de 12 bits, es posible establecer la incertezas absoluta de una medición individual en 4 cuentas (o bits menos significativos, LSBs) [STMicroelectronics, 2013], que, para una tensión de alimentación del microprocesador de 3,3 V, se traduce en una dispersión de 3,22 mV. Esto conduce a incertezas absolutas, para mediciones diferenciales, de 6,44 mV.

Al ser medidas con incertezas absolutas constantes, las incertezas relativas de V_{AB} y $V_{ai1,ai3}$ serán más altas cuanto menores sean los valores representativos de cada una. La tensión $V_{ai1,ai3}$ es un indicador indirecto de la corriente entregada por la fuente del lado donde se ubica el termistor. Para una corriente establecida en $100 \mu\text{A}$ y un valor de R_{aux} de $1 \text{k}\Omega$, $V_{ai1,ai3}$ se ubica en torno a 100 mV. La incertezas relativa correspondiente, $\varepsilon_{V_{ai1,ai3}}$, es:

$$\varepsilon_{V_{ai1,ai3}} = \frac{6,44 \text{ mV}}{100 \text{ mV}} 100 = 6,44 \%$$

A su vez, la tensión V_{AB} tendrá su incertezas relativa máxima cuando el valor representativo a medir sea mínimo, lo que coincide con el mínimo valor posible para R_{th} , que se ubica en torno a los $3 \text{k}\Omega$. Considerando una corriente de $100 \mu\text{A}$, se obtiene una diferencia de potencial entre A y B de, aproximadamente 300 mV. De esta forma, su incertezas relativa, $\varepsilon_{V_{AB}}$, será:

$$\varepsilon_{V_{AB}} = \frac{6,44 \text{ mV}}{300 \text{ mV}} 100 \simeq 2,15 \%$$

Como puede deducirse, ambas incertezas son muy elevadas e incompatibles con el requerimiento de estimar R_{th} con un error menor que el 0,8 %. A pesar de ello, las incertezas absolutas de las mediciones de tensión, introducidas por el circuito digitalizador, son las que corresponden a mediciones individuales.

Es posible disminuir la incertezas absolutas en la estimación de una tensión si en vez de una única medición se obtienen varias y se realiza un promedio. Esto es válido sólo si se puede asumir que la magnitud física a medir puede aproximarse como la suma de una variable determinística con comportamiento conocido (constante, linealmente creciente con el tiempo, etc) y una variable descrita por un proceso estocástico estacionario de media nula. De esta forma, al medir N veces se obtiene un ensamble de N realizaciones independientes e idénticamente distribuidas.

El promedio del ensamble resulta ser un estimador insesgado del promedio de los valores arrojados por la variable determinísticas en el intervalo de medición y su desvío estándar es el desvío estándar de la distribución de la componente aleatoria disminuido en \sqrt{N} [DeGroot, 1986]. Así, la incertezas absolutas puede decrementarse arbitrariamente a medida que se toman más mediciones y se las promedia.

Existen, sin embargo, limitaciones para la cantidad de mediciones a realizar, dadas principalmente por la cantidad de estimaciones de temperatura que se desea obtener por unidad de tiempo, el conocimiento previo sobre la variación temporal de las tensiones a medir y la frecuencia de muestreo del circuito digitalizador.

Si se toma como referencia el requerimiento de una estimación de temperatura cada 5 metros y se tiene en cuenta la velocidad de caída de una sonda XBT como las que se describen en la Tabla 1, por ejemplo los modelos T-4, T-6 o T-7, cuyas caídas son prácticamente a una velocidad constante de $6,5 \text{ m/s}$, se obtiene una resolución temporal de una estimación de temperatura cada, aproximadamente, 770 milisegundos.

Se decidió tomar como parámetro de diseño un total de 400 mediciones por cada estimación de temperatura, las cuales pueden ser adquiridas a una tasa de muestreo de 40 kHz en intervalos temporales de 10 milisegundos. Dentro de tales intervalos, se puede suponer que la tensión $V_{ai1,ai3}$ se mantiene constante, dado que representa la caída en R_{aux} , y que la tensión V_{AB} varía como una función afín, ya

que su evolución temporal depende de la existencia de gradientes térmicos a lo largo de la columna de agua, los cuales suelen ser de variación lenta. De esta forma, es posible obtener incertezas relativas, para la determinación de R_{th} , de:

$$\varepsilon_{\tilde{R}_{\text{th}}} = \varepsilon_{V_{AB}} + \varepsilon_{V_{ai1,ai3}} + \varepsilon_{R_{\text{aux}}} = \frac{6,44 \text{ mV}/\sqrt{400}}{300 \text{ mV}} 100 + \frac{6,44 \text{ mV}/\sqrt{400}}{100 \text{ mV}} 100 + 0,1\%,$$

lo que da un total de:

$$\varepsilon_{\tilde{R}_{\text{th}}} = 0,32\% + 0,11\% + 0,1\% = 0,54\%,$$

resultado que satisface la condición de estimación de la temperatura con incertezas absolutas menores que $\pm 0,2^\circ\text{C}$ para todo el rango de variación del termistor.

VI. CONCLUSIONES

En el marco del proyecto para modernizar el sistema de adquisición y registro de trazos batítermo-gráficos se completó el diseño e implementación de una etapa de acondicionamiento para señales provenientes de sonda XBT. Para alcanzar este objetivo, primero se hizo una revisión exhaustiva del sistema Sippican actualmente en uso en los buques del COFM. La revisión incluyó estudiar los procedimientos de operación, los principio de funcionamiento y la documentación técnica provista por el fabricante. Asimismo, se examinaron trabajos afines disponibles en la literatura para evaluar la conveniencia de su aplicación a este proyecto.

Se avanzó en el análisis de cuatro diseños circuitales para la interfaz entre las sondas XBT y un microcontrolador, específicamente con su conversor analógico-digital. Para esta etapa del proyecto se consideró adecuado trabajar con el kit de desarrollo NUCLEO-STM32F429ZI de la empresa ST Microelectronics, debido a su disponibilidad y al *know-how* de los miembros del equipo de trabajo del proyecto.

Se evaluaron dos diseños circuitales para funcionar en simultáneo con el registrados Sippican MK 2A-1, de los cuales uno no resultó viable por encontrarse dependencia en la correcta lectura de la información de temperatura con el tipo de sonda (T-4, T-5, etc).

Se evaluaron dos diseños circuitales para funcionar en reemplazo del registrados Sippican MK 2A-1. Un diseño de elaboración propia que contempla dos modos de funcionamiento para la lectura de los datos de las sonda: a lazo abierto o lazo cerrado; y que además tiene la posibilidad de simular la operación del sistema para entrenamiento del personal y/o mantenimiento de los equipos. Este diseño fue implementado y ensayado. Por otra parte, el segundo diseño que reemplaza al registrador Sippican fue tomado de la literatura, y si bien fue publicado hace décadas, su principio de funcionamiento sigue vigente.

Se implementaron dos interfaces con el diseño de elaboración propia. Las pruebas de funcionamiento con este circuito resultaron aceptables aunque se hizo evidente, para este y todos los diseños, la necesidad de utilizar resistores de precisión para garantizar la exactitud y baja dispersión en las mediciones de temperatura.

Como trabajo futuro, se puede avanzar en la implementación de todos los diseños y realizar una comparación de desempeño que permita identificar el más adecuado para esta aplicación. Asimismo, se debe avanzar en la programación del *firmware* para el microcontrolador y en el diseño de una estrategia de adquisición y digitalización que minimice los errores en toda la cadena de medición.

REFERENCIAS

- (1972). *INSTRUCTION MANUAL for the EXPENDABLE BATHY THERMOGRAPH SYSTEM*. The Sipican Corporation, r-603g ed.
- DeGroot, M. H. (1986). *Probability and Statistics*.
- Gray, P., Hurst, P., Lewis, S., y Meyer, R. (2009). *Analysis and Design of Analog Integrated Circuits*. Analysis and Design of Analog Integrated Circuits. Wiley.
URL <https://books.google.com.ar/books?id=6aXvOF4coukC>
- Khandpur, R. (2006). *Printed Circuit Boards: Design, Fabrication, Assembly and Testing*. Tata McGraw-Hill.
URL <https://books.google.com.ar/books?id=VY8iBAAAQBAJ>
- ON Semi (2007). P2n2907a/d.
URL <https://www.onsemi.com/products/discrete-power-modules/general-purpose-and-low-vcesat-transistors/p2n2907a>
- Rashid, M., y Salas, R. (1999). *Circuitos microelectrónicos análisis y diseño*. Thomson.
URL <https://books.google.com.ar/books?id=PWGoAAAACAAJ>
- Stegen, G. R., Delisi, D. P., y Von Colln, R. C. (1975). A portable, digital recording, expendable bathythermograph (xbt) system. *Deep Sea Research and Oceanographic Abstracts*, 22(6), 447–453.
- STMicroelectronics (2013). “How to improve ADC accuracy when using STM32F2xx and STM32F4xx microcontrollers”. DOCID022945 REV 5, STMicroelectronics.

APÉNDICES

I. Circuito esquemático completo del puente de medición.

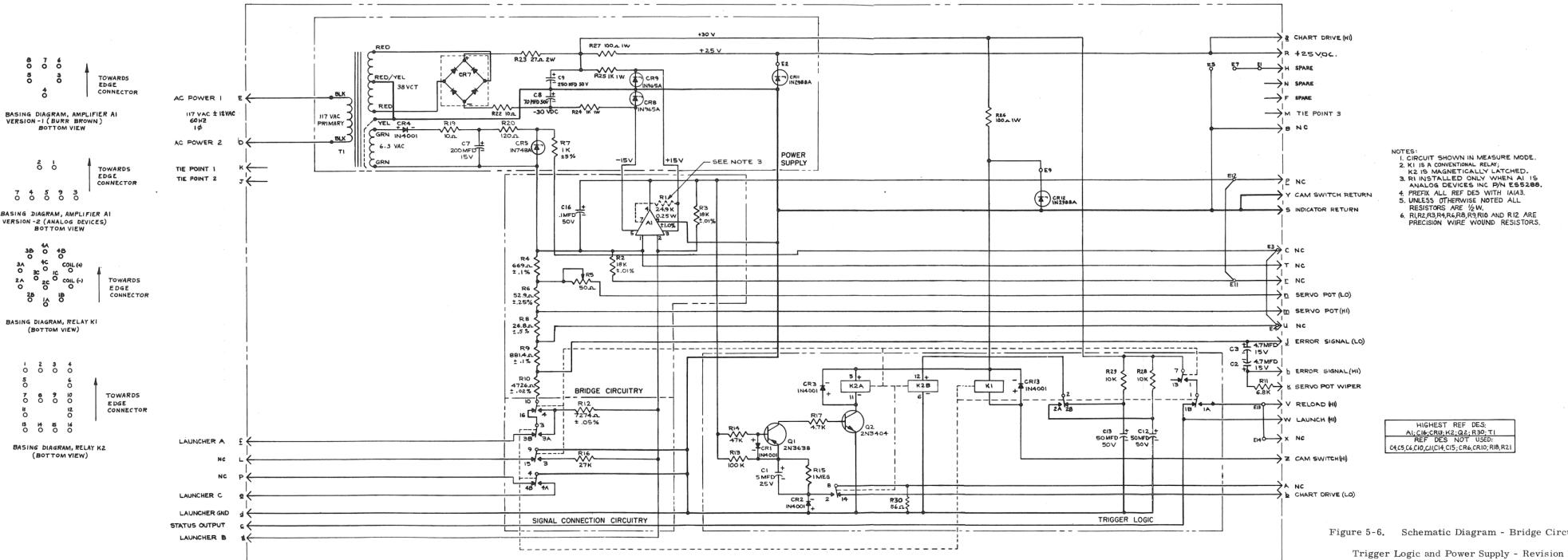


Figure 5-6. Schematic Diagram - Bridge Circuit, Trigger Logic and Power Supply - Revision K

5-23/5-24

FIG. 34. Circuito esquemático completo del puente de medición del registrador Sippican MK 2A-1.