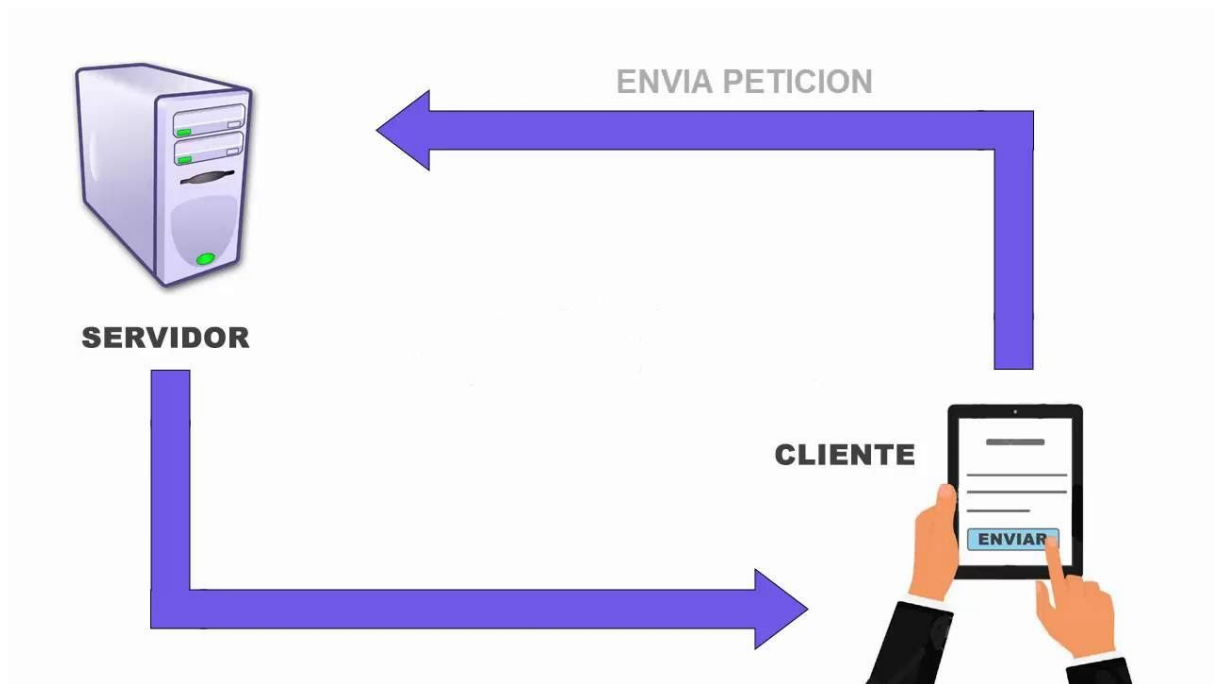


# Redes de Computadores

## Tarea 2

Escuela de Ingeniería Civil Informática  
Universidad de Valparaíso



Equipo de trabajo: Patricio Hinojosa Godoy

Brandon Diaz Videla

Giovani Lizana Lagos

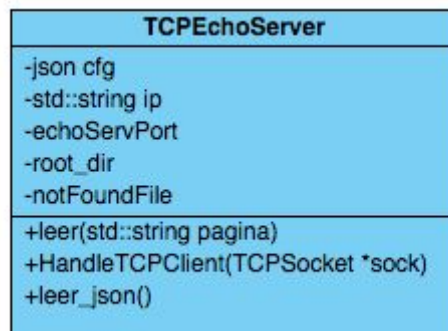
Profesor: Gabriel Astudillo

Fecha entrega: 13/12/2018

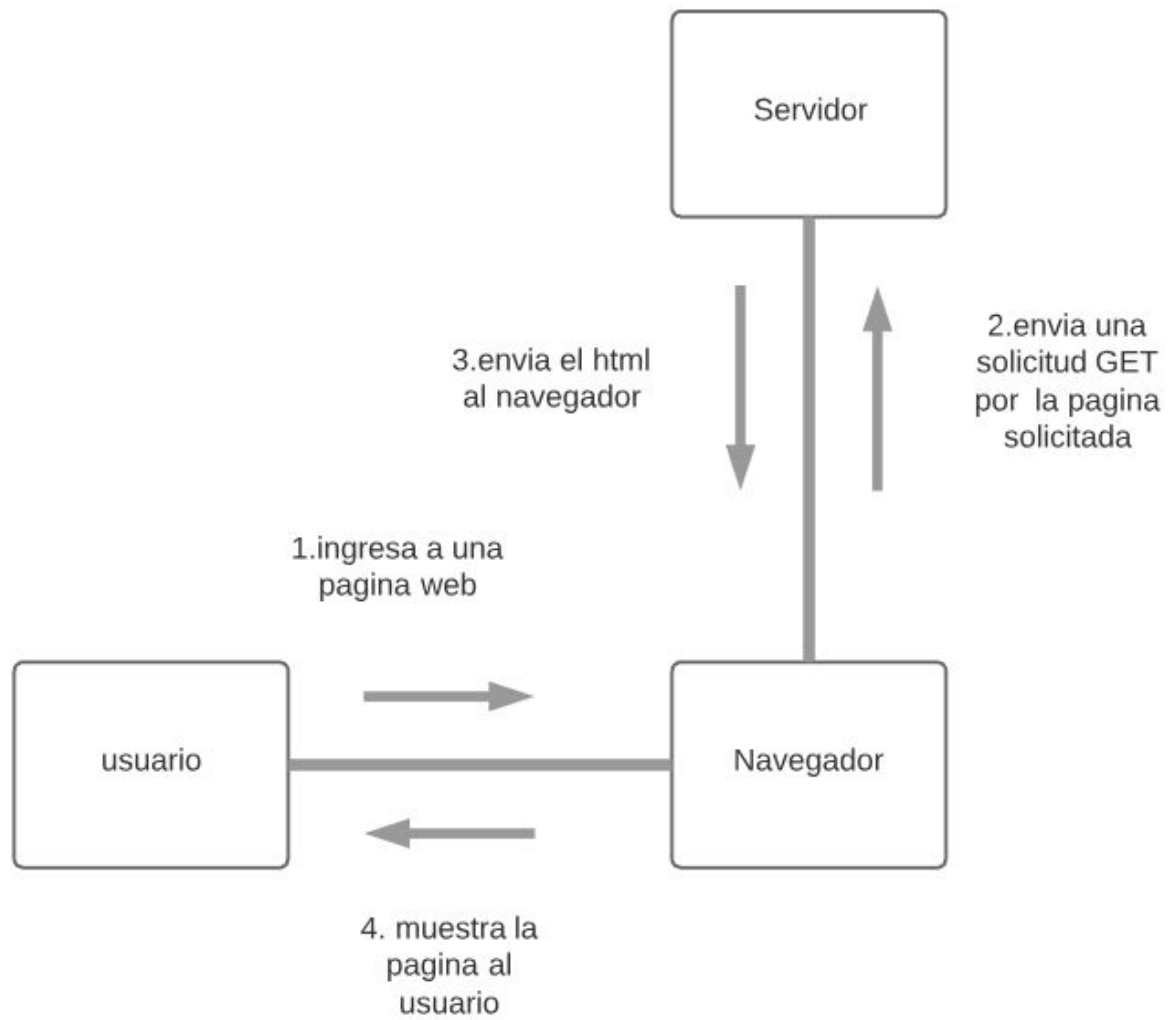
## Vista Lógica Modelo 4+1

La vista lógica se enfoca en la estructura y funcionalidad del sistema desarrollado la cual se representan por las siguientes vistas que son diagrama de clases, diagrama de comunicación, diagrama de secuencia donde se utiliza UML.

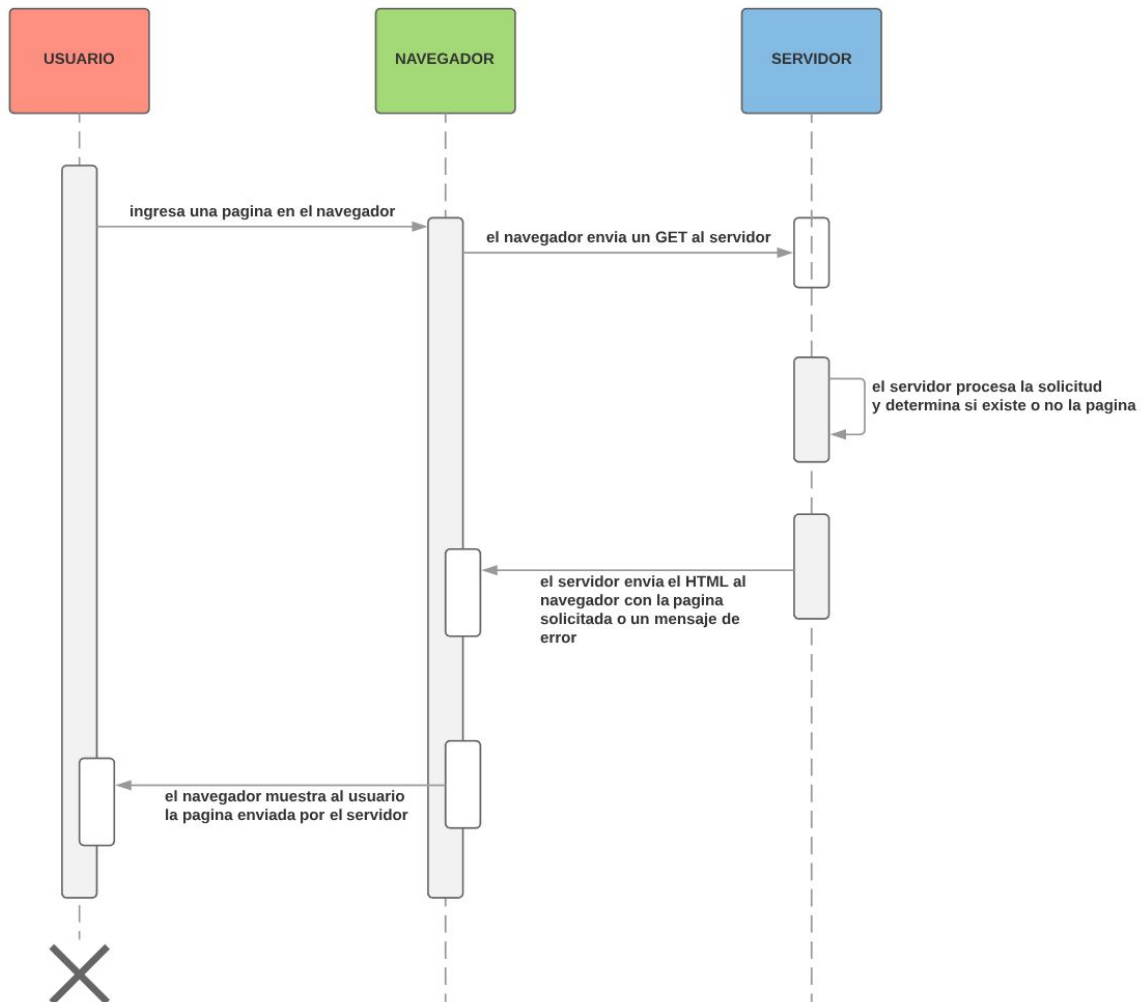
### Diagrama de Clases



## Diagrama de Comunicación



## Diagrama de secuencia



## Vista de Proceso Modelo 4+1

La vista de proceso se enfoca en el lado más dinámico del sistema teniendo un enfoque en el comportamiento de este en tiempo de ejecución, la vista que representa éste es el diagrama de actividad en UML.

### Diagrama de actividad

