

Considerand structura registrului EFLAGS: / Considering the structure of the EFLAGS register

31	30	...			12	11	10	9	8	7	6	5	4	3	2	1	0
x	x	...			x	OF	DF	IF	TF	SF	ZF	x	AF	x	PF	x	CF

precizati ce realizeaza secventa de instructiuni de mai jos? / please tell what is the result of the following instructions?

```
stc
pushf
pop eax
mov ebx,0
mov ecx,6
mov edx,0
bucla:
    shr eax,1
    rcl ebx,1
    cmp ecx,3
    jle set
    clc
    jmp continuare
set:
    stc
continutare:
JC urmator
shr eax,1
urmator:
mov edx,0
loop bucla
```

- ☐ Copiaza bitii 0-8 din EFLAGS pe pozitiile 0-8 din EAX
Copies the bits 0-8 from EFLAGS to the positions 0-8 from EAX
- ☐ Copiaza continutului intregului EFLAGS in EAX
Copies the content of the whole EFLAGS register in EAX
- ☐ Seteaza bitii 0-8 ai registrului EBX cu valorile flagurilor CF, PF, AF, ZF, SF, TF, IF, DF, OF (adica CF va fi pe bitul 0, PF va fi pe bitul 1, etc.)
Sets the 0-8 bits of the EBX register with the value of the flags CF, PF, AF, ZF, SF, TF, IF, DF, OF (CF will be stored in the 0bit, PF in the first bit, so on).
- ☐ Copiaza bitii 0-8 din EFLAGS pe pozitiile 0-8 din EBX
Copies the bits 0-8 from EFLAGS to the positions 0-8 from EBX
- ☐ SYNTAX ERROR (eroare de sintaxa) la linia JLE SET
SYNTAX ERROR at line JLE SET
- ☐ Seteaza bitii 0-8 ai registrului EBX cu valorile flagurilor CF, PF, AF, ZF, SF, TF, IF, DF, OF (adica CF va fi pe bitul 8, PF va fi pe bitul 7, etc.)
Sets the 0-8 bits of the EBX register with the value of the flags CF, PF, AF, ZF, SF, TF, IF, DF, OF (CF will be stored in the 8th bit, PF in the 7th bit, so on).
- ☐ Copiaza continutului intregului EFLAGS in EBX
Copies the content of the whole EFLAGS register in EBX
- ☐ None of the proposed responses. Nici unul dintre raspunsurile propuse
- ☐ RUNTIME ERROR (eroare de executie) la linie LOOP bucla
RUNTIME ERROR (execution error) at line LOOP bucla