```c
#if defined(CAMERA_MODEL_WROVER_KIT)
#define PWDN_GPIO_NUM     -1
#define RESET_GPIO_NUM    -1
#define XCLK_GPIO_NUM     21
#define SIOD_GPIO_NUM     26
#define SIOC_GPIO_NUM     27

#define Y9_GPIO_NUM       35
#define Y8_GPIO_NUM       34
#define Y7_GPIO_NUM       39
#define Y6_GPIO_NUM       36
#define Y5_GPIO_NUM       19
#define Y4_GPIO_NUM       18
#define Y3_GPIO_NUM        5
#define Y2_GPIO_NUM        4
#define VSYNC_GPIO_NUM    25
#define HREF_GPIO_NUM     23
#define PCLK_GPIO_NUM     22

#elif defined(CAMERA_MODEL_ESP_EYE)
#define PWDN_GPIO_NUM     -1
#define RESET_GPIO_NUM    -1
#define XCLK_GPIO_NUM     4
#define SIOD_GPIO_NUM     18
#define SIOC_GPIO_NUM     23

#define Y9_GPIO_NUM       36
#define Y8_GPIO_NUM       37
#define Y7_GPIO_NUM       38
#define Y6_GPIO_NUM       39
#define Y5_GPIO_NUM       35
#define Y4_GPIO_NUM       14
#define Y3_GPIO_NUM       13
#define Y2_GPIO_NUM       34
#define VSYNC_GPIO_NUM    5
#define HREF_GPIO_NUM     27
#define PCLK_GPIO_NUM     25

#elif defined(CAMERA_MODEL_M5STACK_PSRAM)
#define PWDN_GPIO_NUM     -1
#define RESET_GPIO_NUM    15
#define XCLK_GPIO_NUM     27
#define SIOD_GPIO_NUM     25
#define SIOC_GPIO_NUM     23

#define Y9_GPIO_NUM       19
#define Y8_GPIO_NUM       36
#define Y7_GPIO_NUM       18
#define Y6_GPIO_NUM       39
#define Y5_GPIO_NUM        5
#define Y4_GPIO_NUM       34
#define Y3_GPIO_NUM       35
#define Y2_GPIO_NUM       32
#define VSYNC_GPIO_NUM    22
#define HREF_GPIO_NUM     26
```

```
 57  #define PCLK_GPIO_NUM      21
 58
 59  #elif defined(CAMERA_MODEL_M5STACK_V2_PSRAM)
 60  #define PWDN_GPIO_NUM      -1
 61  #define RESET_GPIO_NUM     15
 62  #define XCLK_GPIO_NUM      27
 63  #define SIOD_GPIO_NUM      22
 64  #define SIOC_GPIO_NUM      23
 65
 66  #define Y9_GPIO_NUM        19
 67  #define Y8_GPIO_NUM        36
 68  #define Y7_GPIO_NUM        18
 69  #define Y6_GPIO_NUM        39
 70  #define Y5_GPIO_NUM         5
 71  #define Y4_GPIO_NUM        34
 72  #define Y3_GPIO_NUM        35
 73  #define Y2_GPIO_NUM        32
 74  #define VSYNC_GPIO_NUM     25
 75  #define HREF_GPIO_NUM      26
 76  #define PCLK_GPIO_NUM      21
 77
 78  #elif defined(CAMERA_MODEL_M5STACK_WIDE)
 79  #define PWDN_GPIO_NUM      -1
 80  #define RESET_GPIO_NUM     15
 81  #define XCLK_GPIO_NUM      27
 82  #define SIOD_GPIO_NUM      22
 83  #define SIOC_GPIO_NUM      23
 84
 85  #define Y9_GPIO_NUM        19
 86  #define Y8_GPIO_NUM        36
 87  #define Y7_GPIO_NUM        18
 88  #define Y6_GPIO_NUM        39
 89  #define Y5_GPIO_NUM         5
 90  #define Y4_GPIO_NUM        34
 91  #define Y3_GPIO_NUM        35
 92  #define Y2_GPIO_NUM        32
 93  #define VSYNC_GPIO_NUM     25
 94  #define HREF_GPIO_NUM      26
 95  #define PCLK_GPIO_NUM      21
 96
 97  #elif defined(CAMERA_MODEL_M5STACK_ESP32CAM)
 98  #define PWDN_GPIO_NUM      -1
 99  #define RESET_GPIO_NUM     15
100  #define XCLK_GPIO_NUM      27
101  #define SIOD_GPIO_NUM      25
102  #define SIOC_GPIO_NUM      23
103
104  #define Y9_GPIO_NUM        19
105  #define Y8_GPIO_NUM        36
106  #define Y7_GPIO_NUM        18
107  #define Y6_GPIO_NUM        39
108  #define Y5_GPIO_NUM         5
109  #define Y4_GPIO_NUM        34
110  #define Y3_GPIO_NUM        35
111  #define Y2_GPIO_NUM        17
112  #define VSYNC_GPIO_NUM     22
```

```
113  #define HREF_GPIO_NUM       26
114  #define PCLK_GPIO_NUM       21
115
116  #elif defined(CAMERA_MODEL_AI_THINKER)
117  #define PWDN_GPIO_NUM       32
118  #define RESET_GPIO_NUM      -1
119  #define XCLK_GPIO_NUM        0
120  #define SIOD_GPIO_NUM       26
121  #define SIOC_GPIO_NUM       27
122
123  #define Y9_GPIO_NUM         35
124  #define Y8_GPIO_NUM         34
125  #define Y7_GPIO_NUM         39
126  #define Y6_GPIO_NUM         36
127  #define Y5_GPIO_NUM         21
128  #define Y4_GPIO_NUM         19
129  #define Y3_GPIO_NUM         18
130  #define Y2_GPIO_NUM          5
131  #define VSYNC_GPIO_NUM      25
132  #define HREF_GPIO_NUM       23
133  #define PCLK_GPIO_NUM       22
134
135  #elif defined(CAMERA_MODEL_TTGO_T_JOURNAL)
136  #define PWDN_GPIO_NUM        0
137  #define RESET_GPIO_NUM      15
138  #define XCLK_GPIO_NUM       27
139  #define SIOD_GPIO_NUM       25
140  #define SIOC_GPIO_NUM       23
141
142  #define Y9_GPIO_NUM         19
143  #define Y8_GPIO_NUM         36
144  #define Y7_GPIO_NUM         18
145  #define Y6_GPIO_NUM         39
146  #define Y5_GPIO_NUM          5
147  #define Y4_GPIO_NUM         34
148  #define Y3_GPIO_NUM         35
149  #define Y2_GPIO_NUM         17
150  #define VSYNC_GPIO_NUM      22
151  #define HREF_GPIO_NUM       26
152  #define PCLK_GPIO_NUM       21
153
154  #else
155  #error "Camera model not selected"
156  #endif
157
```