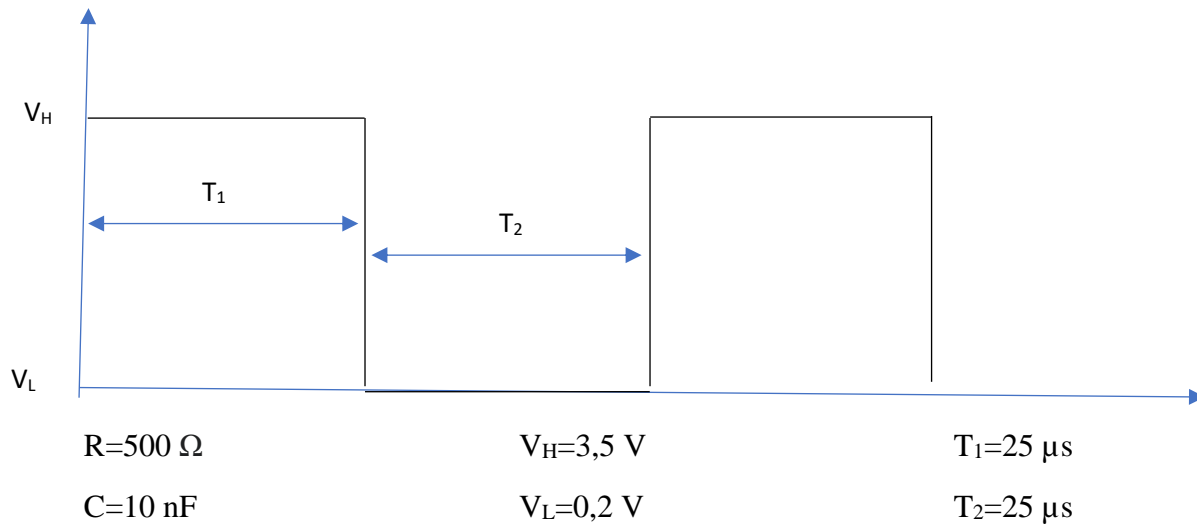


## LUCRAREA 7

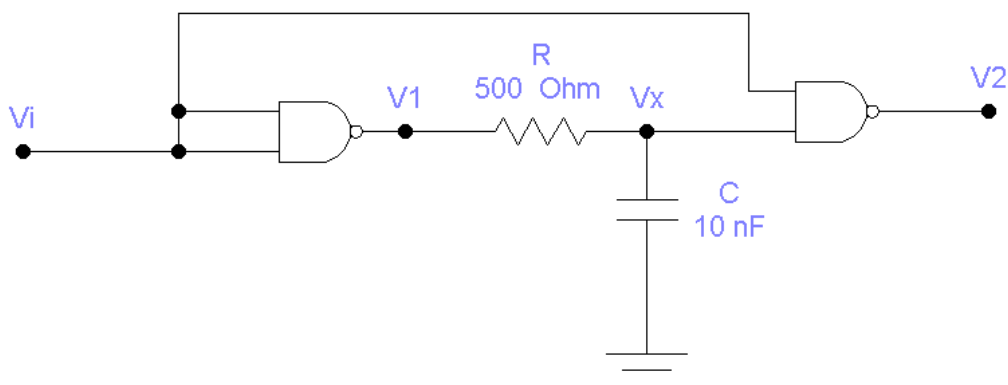
### APLICAȚII ALE CIRCUITELOR INTEGRATE, REALIZATE CU PORȚI TTL

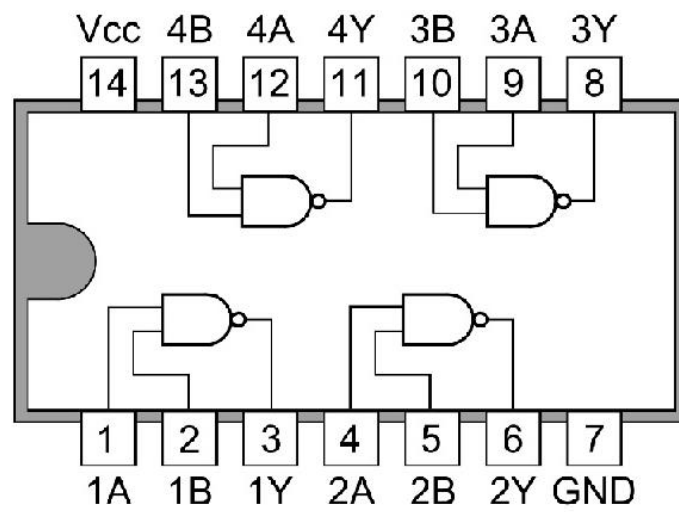
Să se aplice semnalul cu specificațiile de mai jos, la intrarea schemei realizate cu porți TTL.



Se cere să se ridice diagramele de timp în punctele:  $V_i$ ,  $V_1$ ,  $V_x$ ,  $V_2$ . În final se cere să se calculeze teoretic timpii de la ieșirea schemei.

Schema:





*Schema internă a circuitului integrat 7400*