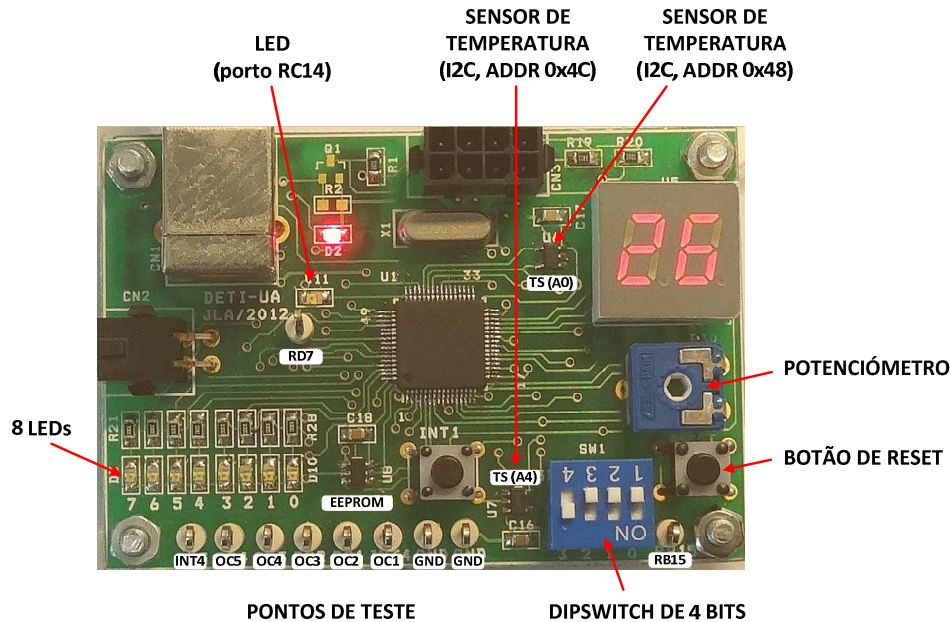


Universidade de Aveiro  
**Arquitetura de Computadores II**

Placa para a realização dos testes práticos

## 1. Layout da placa



## 2. Pontos de teste

A placa disponibiliza um conjunto de pontos de teste que permitem a fixação da ponta de prova do osciloscópio ou de um gerador de sinais externo. Para a visualização de sinais e/ou ligação de um gerador externo, apenas estes pontos de teste devem ser usados. Sinais e portos disponíveis: OC1, OC2, OC3, OC4, OC5, RB15, RD7 e INT4.

## 3. Potenciômetro

O potenciômetro da placa vem acompanhado do manípulo para a sua rotação.

## 4. Dificuldades na programação da placa

Na realização de exercícios que envolvam o dispositivo de comunicação com o PC (UART), podem ocorrer situações que impeçam a normal programação da placa. Nesses casos devem ser seguidos os seguintes passos:

1. Premir o botão de *reset*.
2. Com o botão de *reset* pressionado, executar o comando de transferência (ex. `ldpic32 prog.hex`).
3. Libertar o botão de *reset*.

## 5. Verificação do bom funcionamento da placa

Na área de trabalho do teste prático está disponível um programa de teste da placa, com a designação "`dp32io_test.hex`", que pode ser usado para comprovar o bom funcionamento da mesma.

## 6. Esquema elétrico

