

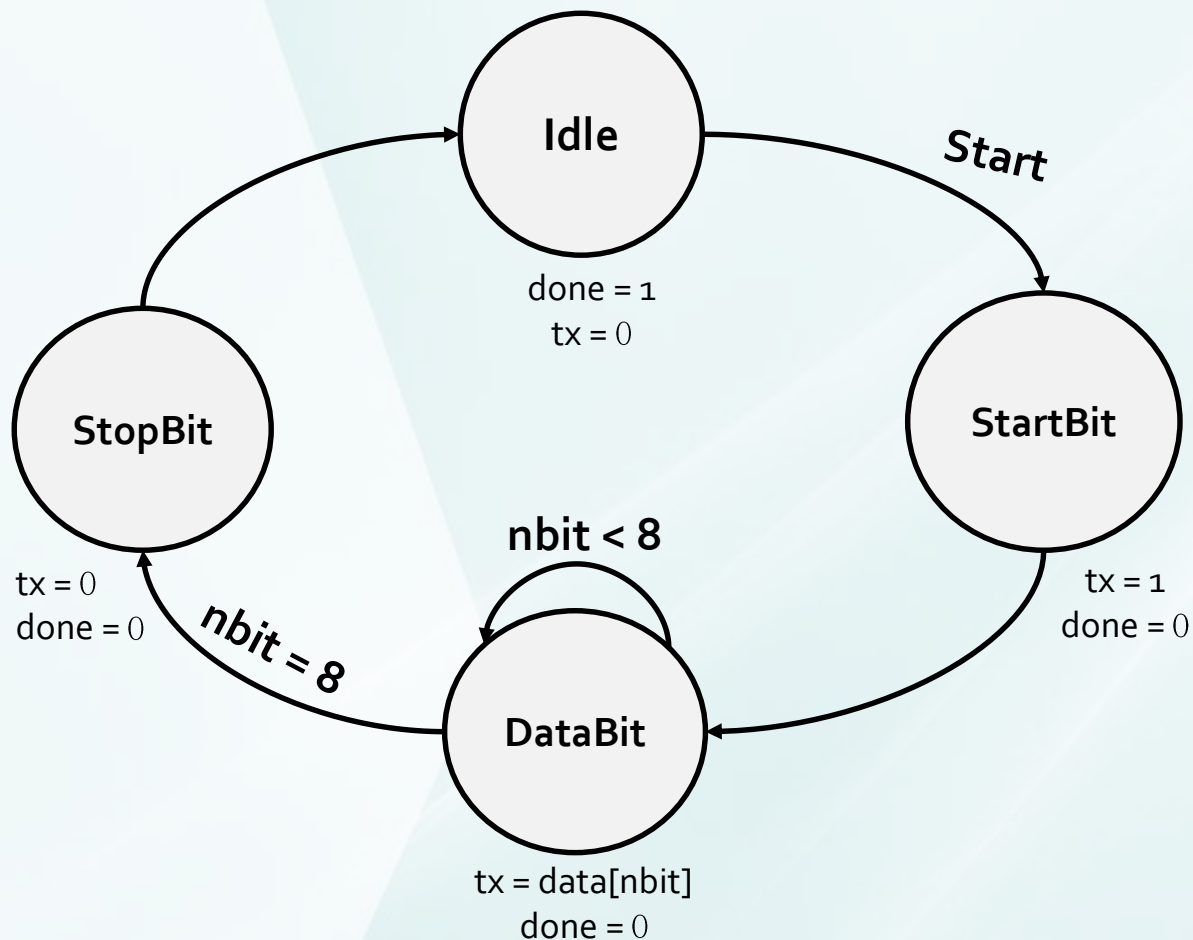
## *Exercício 2*

# Sistemas Embebidos

César Monteiro, João Gonçalves, Luís Novais, Marcelo Sousa

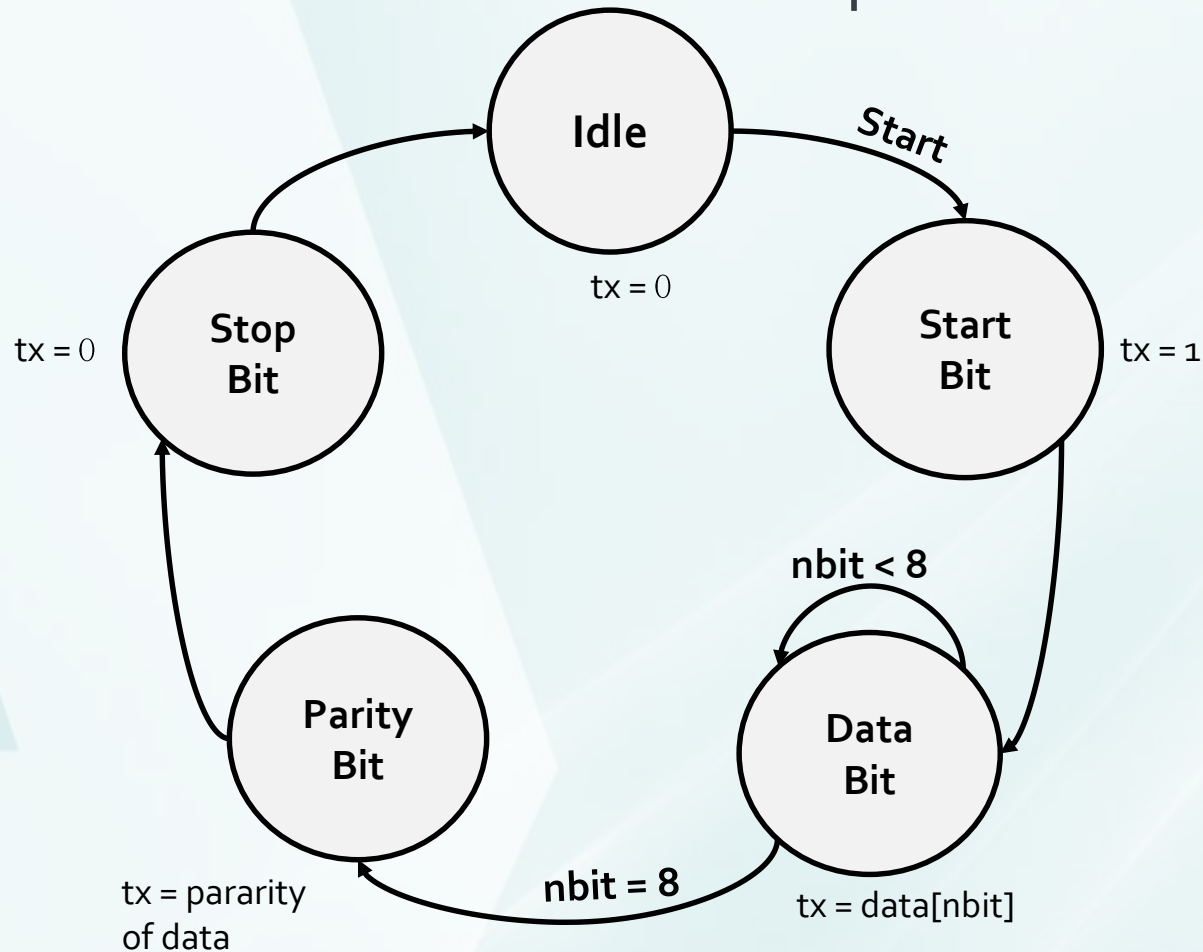
- Criação de um modulo porta série que permite enviar um byte. Modo 8 bits de dados, sem bit de paridade, 1 stop bit.
  - Entradas:
    - 1 bit start
    - 8 bits data
    - Clock (assumir que está em confirmidade com o baudrate)
  - Saída:
    - Tx (bit)
    - done

- Implementar a seguinte máquina de estados, separando a lógica de comutação de estado da lógica das saídas.



- Adicionar o envio do bit de paridade

- Adicionar o envio do bit de paridade



- Criar um módulo que utiliza o módulo desenvolvido para enviar letras de 'A' a 'Z' para um computador:
  - Gerar um clock para um baudrate de 115200;
  - Criar uma máquina de estados que faça interface com o módulo desenvolvido;

