

PAULO FYLIPPE SELL | CURRÍCULO

Formação: Engenheiro de Telecomunicações

Áreas: Sistemas embarcados, Desenvolvimento de *Software*, Processamento de sinais digitais

Techs: Python, C++, Java, Matlab, Git, VHDL

Atividades: Jogos online, Leitura, Desenvolvimento, Investimentos

Santa Catarina, Brasil

paulosell.github.io

sellpaulof@gmail.com

+55 48 984053102

Resumo

Engenheiro de telecomunicações morador da cidade de São José, em Santa Catarina. Estudei no Instituto Federal de Santa Catarina (IFSC-SJ) e meu trabalho de conclusão de curso foi o desenvolvimento de um *framework* para atualização de *firmware* em sistemas embarcados de forma segura e confiável. Atualmente trabalho no Laboratório de Sistemas Embarcados e Distribuídos (LaSED) do IFSC-SJ, atuando no desenvolvimento da especificação, prova de conceito e procedimentos para homologação de um dispositivo embarcado de baixo custo para autorização fiscal para a Secretaria de Estado da Fazenda do estado de Santa Catarina (SEF-SC).

Experiências

Analista de desenvolvimento/ Pesquisados - LaSED, IFSC-SJ

2021 - atual

- Desenvolvimento da especificação, prova de conceito e procedimentos para homologação de um dispositivo embarcado de baixo custo para autorização fiscal para a Secretaria de Estado da Fazenda do estado de Santa Catarina (SEF-SC)
- As linguagens de programação mais utilizadas neste projeto foram *Python* e *C++*

Analista de T.I. - Estágio na NSC TV

2017 - 2018

- Atuação na solução de problemas técnicos dos colaboradores da empresa
- Projetos de melhorias na infraestrutura de rede da empresa

Educação

Engenharia de Telecomunicações - Instituto Federal de Santa Catarina

2015 - 2021

- Trabalho de Conclusão de Curso: Atualização de *Firmware* em Sistemas Embarcados de Forma Segura e Confiável
- Desenvolvimento de classes abstratas em *C++* que podem ser utilizadas em diferentes tipos de *hardware*. Implementação de uma prova de conceito no microcontrolador STM32L562

Ensino médio/técnico - Instituto Federal de Santa Catarina

2011 - 2014

- Ensino médio integrado ao curso técnico de Telecomunicações

Experiência acadêmica

Bolsa de pesquisa - Instituto Federal de Santa Catarina

2020 - 2021

- Desenvolvimento da especificação e prova de conceito de um dispositivo embarcado de baixo custo para autorização fiscal para a Secretaria de Estado da Fazenda do estado de Santa Catarina (SEF-SC)

Bolsa de pesquisa - Instituto Federal de Santa Catarina

2019 - 2019

- Atuação como bolsista para o LaSED do IFSC-SJ, sob a supervisão do professor Dr. Roberto de Matos
- A atividade central foi o desenvolvimento de um bloco de processamento digital - Transformada Discreta de Cosseno Modificada - que deverá ser embarcado em FPGAs e faz parte do projeto de um compressor de áudio Vorbis multicanal para gravação de ligações em centrais telefônicas digitais

Monitor de disciplina - Instituto Federal de Santa Catarina

2018 - 2019

- Monitor das disciplinas de circuitos elétricos e demais disciplinas relacionadas

Áreas de conhecimento

- Comunicação sem fio, RF, projeto de protocolos, circuitos elétricos, sistemas de telecomunicações, dispositivos embarcados, sistemas distribuídos.