Содержание

[Введение 6](#_Toc482744055)

[1 Общетехническое обоснование разработки устройства 7](#_Toc482744056)

[1.1 Анализ исходных данных 7](#_Toc482744057)

[1.2 Теоретические сведения и принципы функционирования отдельных узлов устройства 8](#_Toc482744063)

[2 Разработка структурной электрической схемы Мобильного цифрового фильтра аудио файлов 42](#_Toc482744099)

[2.1 Обоснование базовых составляющих структурной схемы мобильного цифрового фильтра аудио файлов 42](#_Toc482744100)

[2.2 Обоснование связей структурной схемы мобильного цифрового фильтра аудио файлов 42](#_Toc482744101)

[3 Разработка принципиальной электрической схемы Мобильного цифрового фильтра аудио файлов 44](#_Toc482744102)

[3.1 Обоснование выбора САПР для разработки принципиальной схемы мобильного цифрового фильтра аудио файлов 44](#_Toc482744103)

[3.2 Описание и создание используемых библиотечных элементов 45](#_Toc482744104)

[3.3 Обоснование выбора компонентов принципиальной схемы мобильного анализатора спектра аудиофайлов 51](#_Toc482744114)

[3.4 Обоснование связей принципиальной электрической схемы мобильного анализатора спектра аудиофайлов 52](#_Toc482744115)

[3.5 Анализ и обоснование принципиальной электрической схемы зарядки аккумуляторной батареи мобильного устройства 53](#_Toc482744116)

[4 Разработка алгоритма функционирования Мобильного цифрового фильтра аудиосигнала 54](#_Toc482744117)

[5 Разработка конструкции проектируемого изделия 56](#_Toc482744118)

[5.1 Выбор и обоснование элементной базы 56](#_Toc482744119)

[5.2 Выбор и обоснование конструктивных элементов и установочных изделий 57](#_Toc482744120)

[6 Расчёт конструктивно-технологических параметров проектируемого изделия 58](#_Toc482744121)

[6.1 Проектирование печатного модуля 58](#_Toc482744122)

[6.2 Выбор и обоснование материалов конструкции и защитных покрытий, маркировки деталей и сборочных единиц 59](#_Toc482744123)

[7 Применение средств автоматизированного проектирования при разработке устройства 61](#_Toc482744124)

[Заключение 62](#_Toc482744125)

[Список использованных источников 63](#_Toc482744126)

[Приложение Д (обязательное) Трехмерная модель печатной платы устройства 64](#_Toc482744127)

[Приложение Е (обязательное) 65](#_Toc482744128)

Введение

Целью данного курсового проекта является разработка печатной платы мобильного анализатора спектра аудиофайла, разработка программы работы устройства, а также создание чертежей для последующего производства печатной платы.

В процессе разработки печатной платы были использованы различные САПР для различных целей, обоснование и применение которых более детально будет описано далее.

Традиционно в цифровой звукозаписи аудиодорожка представляется в виде осциллограммы, отображающей форму звуковой волны (*waveform*), то есть зависимость амплитуды звука от времени. Такое отображение позволяет увидеть основные события в звуке, такие как изменения громкости, паузы между частями произведения и зачастую даже отдельные ноты в сольной записи инструмента. Но одновременное звучание нескольких инструментов на осциллограмме "смешивается" и визуальный анализ сигнала становится затруднительным.

Поэтому в настоящее время одним из основных направлений при обработке и анализе аудиофайлов является использование методов спектрального анализа. Такой подход позволяет выделить наиболее выразительный диапазон звуковых частот, что в дальнейшем предоставляет возможность сделать выводы о природе входного сигнала. Спектрограммы применяются для идентификации речи, анализа звуков животных, в различных областях музыки, обработке речи.

# Общетехническое обоснование разработки устройства

## Анализ исходных данных

### Назначение мобильного цифрового фильтра аудиофайлов.

Устройство относится к вычислительной технике и может быть использовано для построения спектрограммы аудиопотока, считанного с файла *SD*-карты формата *MP3* или *WAV*, или с цифрового микрофона.

### Основание для разработки

Основанием для разработки устройства является задание к курсовому проекту.

### Источники разработки

Устройство должно быть спроектировано на основе уже существующих схемных решений аналогичных устройств с возможностью считывания информации с карты памяти или микрофона.

### Технические требования

Разрабатываемый статистический анализатор должен иметь два обязательных параметра:

* основное питание от аккумулятора напряжением 3,6В
* потребляемый ток не более 50 мА.
* предусмотреть возможность зарядки аккумулятора от внешнего источника питания напряжением 5В посредством разъёма *microUSB*

### Конструктивно-технологические требования

Конструкция устройства должна обеспечивать свободный доступ к составным элементам изделия при проведении пуско-наладочных и ремонтных работ.

Материалы и комплектующие изделия должны применяться по действующим стандартам и техническим условиям на них.

Конструкция изделия должна обеспечивать сборку при изготовлении без создания и применения специального оборудования. Допускается применение специальных приспособлений.

Показатели технологичности конструкции изделия должны соответствовать ГОСТ 14.201-73.

Конструктивно, мобильный цифровой фильтр аудиофайлов выполнен в виде двух модулей, один из которых содержит электрорадиоэлементы, а другой – экран для вывода результата.

Габариты устройства – не более 100 х 80 x 40 мм.

Масса модуля не более 0,3 кг.

## Теоретические сведения и принципы функционирования отдельных узлов устройства

### Протокол и структура пакета Modbus RTU

### Структура микроконтроллера семейства *ARM Cortex-M4*

Общие характеристики семейства:

1. ARM 32-bitCortex-M4 CPU.

2. Частота тактирования 168 МГц.

3. Напряжение питания 1,8…3,6 В.

4. Коммуникационные интерфейсы: I2C, USART (ISO 7816, IrDA), SPI, I2S.

5. USB 2.0 FS/HSOTG.

6. 10/100 Ethernet MAC (IEEE 1588v2, MII/RMII).

7. Контроллер SDIO (карты SD, SDIO, MMC).

8. FSMC-контроллер (Compact Flash, SRAM, PSRAM, NOR, NAND и LCD 8080/6800).

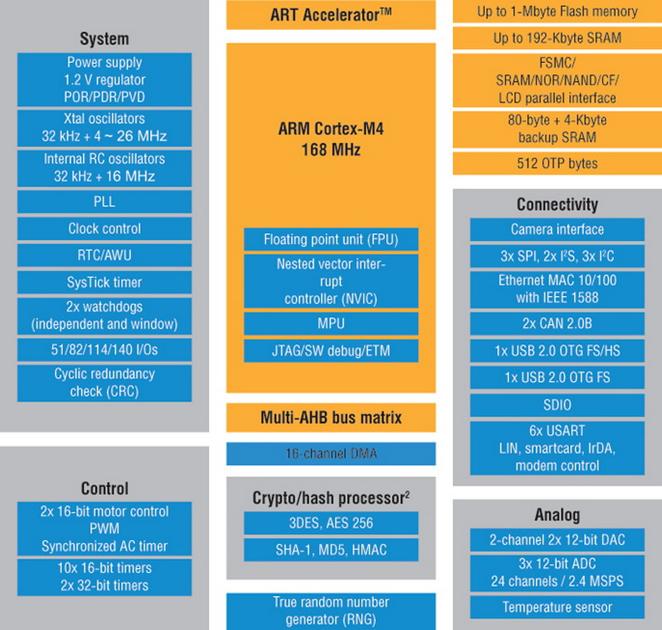


Рисунок ХХХ - Структура микроконтроллеров семейства ARM Cortex-M4

Встроенные интерфейсы коммуникации:

**Ethernet*.*** Блок выполнен в строго по стандарту IEEE802.3. Возможна передача данных со скоростью 10/100 Мбит/с. Доступна синхронизация часов для чего протокол IEEE1588 v2 реализован аппаратно.

**USB (UniversalSerialBus)**. На борту присутствует два раздельных блока USB. Первый – USBOTGfull-speed, является полностью аппаратной реализацией и совместим со стандартами USB 2.0, а также OTG 1.0. Работает на скорости до 12 Mбит/с. Второй – USBOTGhigh-speed работает в режиме Host/Device/OTG с высокой скоростью 480 Мбит/с.

**SDIO (SecureDigitalInput/Output)**. Интерфейс позволяет работать с картами SD/SDIO/MMC-картами памяти и дисковыми контроллерами CE-ATA.

**SPI (SerialPeripheralInterface)**. Устройство оснащено тремя блоками SPI, каждый из которых работает в режиме Мaster (Мultimaster) либо в режиме Slave, передавая данные полудуплексно, полнодуплексно либо симплексно.  
**I2C (Inter-IntegratedCircuit)**. На борту МК содержится три блока I2C, поддерживающих работу в режиме Master/Slave (ведущий или ведомый), а также в режиме Мultimaster (режим в котором на шине присутствуют несколько Master-устройств, разделяющих общие ресурсы Slave, либо поочередно изменяющих свое состояние с Master на Slave и обратно).

***FSMC (Flexible Static Memory Controller)***. Блок используется для подключения жидкокристаллических дисплеев либо внешней памяти напрямую.

### Регистровая модель портов *GPIO* микроконтроллера семейства *ARMCortex-M4*

*GPIO* — это порты ввода-вывода общего назначения. Через них микроконтроллер по сути связан с внешним миром.

**Регистры конфигурации**

Эти регистры позволяют задавать режим работы каждой ножки отдельно. Всего их 4 для каждого порта:

*GPIOx*\_*MODER*. Этот регистр задает направление ввода-вывода каждой ножки. Направление может быть: вход, выход, альтернативная ф-я, аналоговый.

*GPIOx*\_*OTYPER*. Этот регистр задает тип выхода: двухтактный или открытый сток. По умолчанию — двухтактный для каждой ножки

*GPIOx*\_*OSPEEDR*. С помощью этого регистра задается частота тактирования каждого вывода. СР описывает частоты как: низкая, средняя, повышенная, высокая.

*GPIOx*\_*PUPDR*. Этот регистр управляет подтяжкой каждой ножки. Нам предлагают на выбор: без подтяжки, подтяжка к питанию, подтяжка к земле.

**Регистры данных**

*GPIOx*\_*IDR*. Регистр ввода.

*GPIOx*\_*ODR*. Регистр вывода.

**Регистр установки/сброса**

*GPIOx*\_*BSRR*. При помощи этого регистра осуществляется запись 0 или 1 в регистр вывода *GPIOx*\_*ODR*.

**Регистр блокировки**

*GPIOx*\_*LCKR*. Этот регистр осуществляет управление механизмом блокировки конфигурации. В заблокированном состоянии доступна работа с регистром установки/сброса(*GPIOx*\_*BSRR*) и регистром вывода(*GPIOx*\_*ODR*).

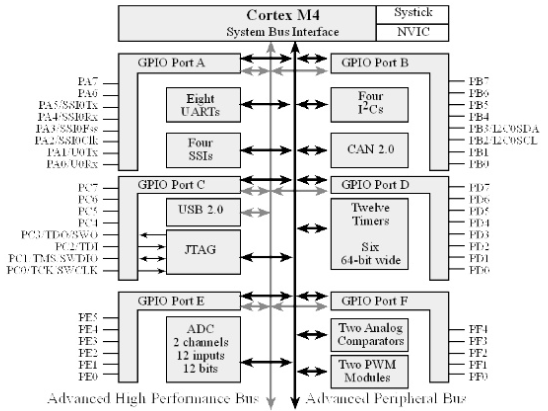


Рисунок ХХХ – Регистровая модель GPIO

### Физический, канальный и сеансовый уровни интерфейсов *I2C*, *I2S*, *SPI* и *SDIO*

При использовании интерфейса *I2C* данные передаются по двум проводам — провод данных и провод тактов. Есть **ведущий**(*master*) и **ведомый**(*slave*), такты генерирует *master*, ведомый лишь поддакивает при приеме байта. Всего на одной двухпроводной шине может быть **до 127 устройств**. Данные шлются пакетами, каждый пакет состоит из девяти бит. 8 данных и 1 бит подтверждения/не подтверждения приема. **Первый пакет** шлется от ведущего к ведомому это **физический адрес устройства и бит направления**.

|  |
| --- |
| http://easyelectronics.ru/img/starters/IIC/IIC-SLA.GIF |
| Рисунок ХХХ – Служебный пакет |
| Сам адрес состоит из **семи бит**, а **восьмой бит** означает что будет делать ***Slave*** на следующем байте — **принимать или передавать данные**. Девятым битом идет бит подтверждения ***ACK***. Если *Slave* услышал свой адрес и считал полностью, то на девятом такте он придавит линию ***SDA*** в 0, сгенерировав ***ACK*** — то есть Понял! Если ***Slave*** не обнаружился, прозевал адрес, неправильно принял байт, сгорел или еще что с ним случилось, то, соответственно, ***SDA*** на девятом такте будет прижать некому и ***ACK*** не получится. Будет ***NACK***. Мастер с горя хлопнет водки и прекратит свои попытки до лучших времен. После адресного пакета идут **пакетысданными** в ту или другую сторону, в зависимости от **бита*RW*** в заголовочном пакете  http://easyelectronics.ru/img/starters/IIC/I2C-2byte.GIF |

Рисунок ХХХ – Запись по интерфейсу I2C

При приеме последнего байта надо дать ведомому понять, что в его услугах больше не нуждаемся и отослать *NACK* на последнем байте. Если отослать *ACK* то после стопа *Master* не отпустит линию — такой уж там конечный автомат. Так что прием двух байтов будет выглядеть так (**R=1**):

|  |
| --- |
| http://easyelectronics.ru/img/starters/IIC/I2C-SAV.GIF |
| Рисунок ХХХ – Чтение по интерфейсу I2C |

Есть еще одно состояние, как **повторныйстарт**.  
Это когда мы не обьявляя ***STOP*** вкатываем на шину еще один ***START***. После него мы можем обратиться к другому устройству не освобождая шину. Но чаще идет обращение к тому же самому устройству и это связано с особенностями организации памяти.

Интерфейс *I2S* электрически представляет собой 4 проводника, которые идут от активного устройства к пассивному, а также 4 сигнала, им соответствующие:

* Тактовый сигнал битовой синхронизации
* Тактовый сигнал фреймовой синхронизации
* Сигнал принимаемых данных
* Сигнал передаваемых данных

Каналы для приема и передачи данных разделены, то есть есть канал для приема данных и канал для передачи данных. Контроллер принимает данные, передаваемые звуковым кодеком, но возможна и обратная ситуация.

В SPI используются четыре цифровых сигнала:

* *MOSI* — выход ведущего, вход ведомого
* *MISO* — вход ведущего, выход ведомого
* *SCLK* — последовательный тактовый сигнал
* *CS* или *SS* — выбор микросхемы, выбор ведомого

Частота следования битовых интервалов в линиях передачи данных определяется синхросигналом *SCK*, который генерирует ведущее устройство, ведомые устройства используют синхросигнал для определения моментов изменения битов на линии данных, при этом ведомые устройства никак не могут влиять на частоту следования битовых интервалов. Как в ведущем устройстве, так и в ведомом устройстве имеется счетчик импульсов синхронизации (битов). Счетчик в ведомом устройстве позволяет последнему определить момент окончания передачи пакета. Счетчик сбрасывается при выключении подсистемы *SPI*, такая возможность всегда имеется в ведущем устройстве. В ведомом устройстве счетчик обычно сбрасывается деактивацией интерфейсного сигнала *SS*.

Передача осуществляется пакетами. Длина пакета, как правило, составляет 1 байт (8 бит), при этом известны реализации *SPI* с иной длиной пакета, например, 4 бита. Ведущее устройство инициирует цикл связи установкой низкого уровня на выводе выбора подчиненного устройства (SS) того устройства, с которым необходимо установить соединение.

Самыми важными линиями в шине интерфейса *SDIO* являются:

* *CLK -* тактированиекарты*.*
* *CMD* - по этой линии передаются команды.
* *DAT0* - линия данных (в случае 4-ех битной шины их будет 4).

Все посылки карточке и обратно есть последовательности битов, строго синхронизированные с тактовым сигналом, передаваемым по линии CLK. Рекомендуемые частоты описаны в спецификации на карту и имеют различное значение, в зависимости от ее типа и класса скорости. Отметим только, что для любой карты инициализация проходит на очень малой (по сравнению с передачей данных) частоте. Шина данных может быть 1-битной (работает только *D0*) или 4-битной – это конфигурируется при инициализации. Важно, что для *SD* карт со стороны хоста линии данных и команд должны быть *Push*-*Pull* и быть подтянуты к питанию через резисторы 4.5 – 10 кОм. Тактовую шину тоже нужно подтянуть к питанию.

### Регистровые модели *I2C*, *I2S*, *SPI* и *SDIO* микроконтроллера семейства *ARMCortex-M4*

Под регистровой моделью понимается описание набора регистров процессора, их разрядности, способа организации, методов доступа, основных особенностей и пр. Ниже приведены списки основных регистров для данных интерфейсов:

Регистровая модель *I2C*:

* *I2C\_DR – I2C data register*
* *I2C\_OAR1 – I2C own address register 1*
* *STM32 I2C – control register 1 - I2C\_CR1*
* *STM32 I2C – control register 2 - I2C\_CR2*
* *STM32 I2C – status register 1 - I2C\_SR1*
* *STM32 I2C – status register 2 - I2C\_SR2*
* *I2C clock control register - I2C\_CCR*

Регистровая модель I2S*:*

* Регистры флагов прерывания;
* Регистр разрешения прерываний от того или иного источника (по числу флагов прерывания или по числу разрядов регистра разрешения прерываний)
* Регистр управления, в котором задаются режимы работы контроллера;
* Регистр генератора частоты выборки, в котором можно задавать тактовый сигнал и его частоту для битовой синхронизации — если данные принимаются, то регистр записывает эти данные и те могут быть подсчитаны программно;
* Два регистра приема данных;
* Регистры передачи данных по каналам, в которых могут быть два 32-х битовых регистра, передаваемых последовательно.

Регистровая модель *SPI*:

* *SPI Control Register (SPCR)*
* *SPI Status Register (SPSR)*
* *SPI Data Register (SPDR)*

Регистровая модель *SDIO*:

* *OCR Register (32 bits)*
* *CID Register (128 bits)*
* *CSD Register (128 bits)*
* *RCA Register (16 bits)*
* *DSR Register (16 bits, optional)*
* *SCR Register (64 bits)*
* *SD\_CARD\_STATUS (512 bits)*

### Принципы функционирования блока *DMA* прямого доступа к памяти

Независимо от наличия или отсутствия у центрального процессора ввода-вывода, отображаемого на пространство памяти, ему необходимо обращаться к контроллерам устройств, чтобы осуществлять с ними обмен данными. Центральный процессор может запрашивать данные у контроллера ввода-вывода побайтно, но при этом будет нерационально расходоваться его рабочее время, поэтому чаще всего используется другая схема, которая называется прямым доступом к памяти — *DMA* (*DirectMemoryAccess*). Операционная система может использовать *DMA* только при наличии аппаратного *DMA*-контроллера, присутствующего у большинства систем. Иногда этот контроллер встроен в контроллеры дисков и другие контроллеры, но такая конструкция требует отдельного *DMA*-контроллера для каждого устройства. Чаще всего для упорядочения обмена данными с несколькими устройствами, проводимого нередко в параллельном режиме, доступен только один *DMA-*контроллер (размещенный, к примеру, на системной плате).

*DMA*-контроллер ни находился физически, он имеет доступ к системной шине независимо от центрального процессора. В нем имеется несколько регистров, доступных центральному процессору по чтению и записи. В их число входят регистр адреса памяти, регистр счетчика байтов и один или несколько регистров управления. В регистрах управления указывается используемый порт ввода-вывода, направление передачи данных (чтение из устройства ввода-вывода или запись в него), единица передаваемой информации (побайтовая или пословная передача), а также количество байт, передаваемых в одном пакете.

Прямой доступ к памяти осуществляется следующим образом. Сначала центральный процессор программирует *DMA*-контроллер, устанавливая значения его регистров таким образом, чтобы он знал, что и куда нужно передать. Он также выдает команду контроллеру диска на чтение данных с диска во внутренний буфер контроллера и на проверку контрольной суммы. После того как в буфере контроллера окажутся достоверные данные, к работе может приступать *DMA*.

### Структура и логика функционирования дисплейного модуля *HY32D* на базе видеопроцессора *ILI9341*

Дисплей содержит микроконтроллер, на базе которого осуществляется связь дисплея с помощью интерфейса *FSMC*. Кроме того, в дисплее встроен контроллер *TouchScreen*, отвечающий за определение места, где проходит электрический импульс для срабатывания нажатия на дисплей и передающий данные по интерфейсу *SPI*.

В дисплее установлен *TFT*-экран для управления активной матрицей на жидких кристаллах, содержащий 65536 цветов и имеющий подсветку экрана на основе чипа *CAT6219*.

Разрешение дисплея составляет 320 x 240, то есть 76800 пикселей, а размер дисплея 3.2 дюйма.

Логика функционирования заключается в том, что после инициализации интерфейса *FSMC* через него, по интерфейсу *SPI*, осуществляется связь микроконтроллеров *STM32F415VGT6* и *ILI9341*, тем самым сопоставляя передающиеся данные между ними.

### Структура и логика функционирования контроллеров *ADS7846* и *STMPE811* сенсорной панели

*ADS7846* является новой версией промышленного стандарта 4-х проводного контроллера сенсорных экранов. *ADS7846* содержит на кристалле 2.5В источника опорного напряжения (ИОН), который может быть подключен к дополнительному входу, монитору напряжения батареи, или для температурных измерений. ИОН может быть отключен, в случае ненадобности, для сохранения энергии.

Внутренний ИОН может работать при снижении напряжении питания до 2.7 В и непосредственно измерять напряжение батареи от 0 В до 6 В. Минимальное потребление мощности менее 0.5 мВТ при 2.7 В ( ИОН- выключен), на максимальной скорости 125 КГц, и встроенный драйвер экранного сенсора делают *ADS7846*

Идеальным для использования в батарейных системах таких как персональные цифровые органайзеры с резистивным сенсорным экраном, пейджеры, мобильные телефоны, и другое портативное оборудование. *ADS7846* изготавливаются в миниатюрных корпусах *TSSOP*-16, *SSOP*-16, *VFBGA*-48 и аттестованы в диапазоне температур от -40°С до +85°С.

Сенсорные экраны состоят из отображающего экрана, на котором формируется изображение органов управления и другая информация, и прозрачной сенсорной панели, устанавливаемой перед экраном.

Сенсорные панели позволяют определять координаты точки прикосновения в любой области экрана.

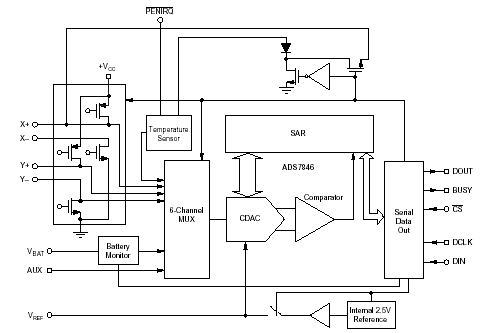


Рисунок ХХХ – Типовая схема включения

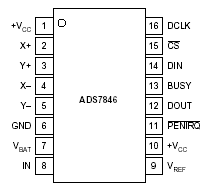


Рисунок ХХХ – Расположение выводов

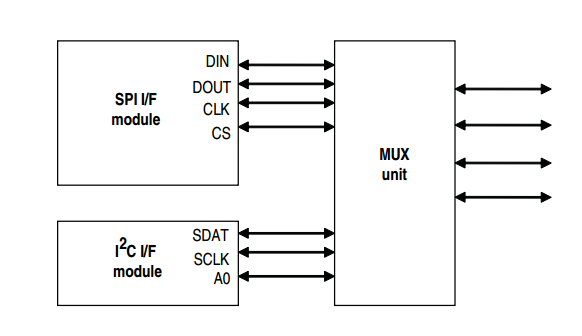


Рисунок ХХХ – Интерфейс STMPE811 сенсорной панели

В зависимости от этих координат компьютер принимает решение об активации какого-либо органа управления, изображенного на экране (принцип, аналогичный действию компьютерной мыши).

И на панель, и на мембрану нанесено резистивное покрытие. Пространство между стеклом и мембраной заполнено микроизоляторами, которые равномерно распределены по активной области экрана и надежно изолируют проводящие поверхности. Когда на экран нажимают, панель и мембрана на небольшой окрестности замыкаются, и контроллер с помощью аналогово-цифрового преобразователя регистрирует изменение сопротивления и преобразует его в координаты прикосновения (X и Y).

В общих чертах алгоритм считывания следующий. На верхний электрод подается напряжение питания, а нижний заземляется. Левый и правый электроды соединяются, и на них проверяется напряжение. Это напряжение соответствует Y-координате экрана.

Аналогично на левый и правый электрод подаются питание и «земля», с верхнего и нижнего электродов считывается X-координата.

### Методика создания пользовательского интерфейса

Можно рассматривать два совершенно разных метода создания интерфейсов.

1) Вручную. В таком подходе пишется код, который отвечает за создание элементов интерфейса, обрабатывающие пользовательские события. Это не всегда быстро, но такой способ дает максимальный контроль создания интерфейса и обработки событий.

2) Графической редактор. В данном подходе используется программный продукт, который позволяет нарисовать интерфейс, мгновенно наблюдая то, как он будет отображаться. Данный метод гораздо нагляднее, но почти всегда менее гибок.

Классический подход проектирования пользовательского интерфейса

На основе собранных пользовательских и иных требований проектировщики создают макеты будущего интерфейса в виде так называемых прототипов, которые графически представляют внешний вид интерфейса. Неотъемлемой частью прототипа является описание поведения интерфейса, возникающее в процессе взаимодействия пользователя с продуктом, либо эмуляция поведение продукта.

На основе такой спецификации дизайнеры создают графический стиль продукта, а разработчики его реализуют. У каждого участника разработки имеется собственная зона ответственности и компетенции.

Данный подход отлично работает для обычных веб-приложений и для классических настольных (*GUI*) приложений, где давно устоялись свои модели взаимодействия, построенные на основе фиксированного набора элементов управления.

Следующим подходом к построению пользовательских интерфейсов является концепция *User-Centered Design* - дизайн вокруг пользователя.

Данный подход основан на концепции выстраивания дизайна на основе нужд конечного пользователя. Это позволяет оптимизировать взаимодействие человека и системы, сделать работу более эффективной. Здесь не человек адаптируется к информационной системе, а информационная система - под человека.

### Принципиальные основы и схемы зарядки литий-ионных аккумуляторных батарей

Из официальной документации на микроконтроллер *BQ24295* были подключены основные источники питания, показанные на рисунке 1.Х.

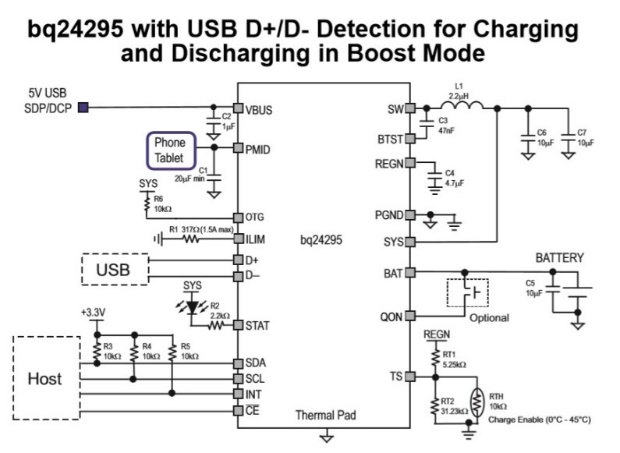


Рисунок ХХХ – Схема подключения аккумуляторной батареи

Подключено USB, от которого будет происходит зарядка устройства, и аккумуляторная батарейка на 6 В, которая будет держать заряд в течении определенного времени. Причем положительный заряд идет на вывод *BAT*, предназначенный для батарейки, а отрицательный заряд идет к земле.

### Структура и логика функционирования микросхем *LTC4058* и *BQ24295* зарядки аккумуляторных батарей

*BQ24295* - однокамерное USB-зарядное устройство с регулируемым напряжением. Его низкоимпедансный путь мощности оптимизирует работу в режиме переключения, сокращает время зарядки аккумулятора и продлевает срок службы батареи во время фазы разрядки. Последовательный интерфейс *I2C* с зарядными и системными настройками делает устройство по-настоящему гибким. Устройство поддерживает входные источники *USB* с напряжением от 3,9 до 6,2 В, включая стандартный *USB*-порт и *USB*-порт для зарядки, с защитой от перенапряжения напряжением 6,4 В. *BQ24295* соответствует спецификациям *USB* 2.0 и *USB* 3.0 с регулировкой входного тока и напряжения. Чтобы установить предел входного тока по умолчанию, bq24295 обнаруживает входной источник через детектор D + / D-, следуя спецификации зарядки аккумулятора *USB* 1.2. Кроме того, он обнаруживает нестандартные адаптеры 2A / 1A. Управление трактом питания регулирует систему немного выше напряжения батареи, но не опускается ниже минимального напряжения системы на 3,5 В. (программируется).

# Разработка структурной электрической схемы мобильного Ethernet UDP-сервера с поддержкой протокола Modbus RTU

## Обоснование базовых составляющих структурной схемы мобильного цифрового фильтра аудио файлов

Основными составляющими структурной схемы являются:

1. *Слот карты памяти*. Один из двух способов представления и вывода данных на дисплей. После вставки карты памяти в слот, с нее будет считываться аудиофайл и после фильтрации сигнала выводиться гистограмма на дисплей. В случае, если файлов на карте памяти нет, будет использовать иной элемент для анализа данных.
2. *MicroUSB*. С его помощью будет происходить зарядка аккумуляторной батареи через блок зарядки аккумуляторной батареи *BQ24295*.
3. *Блок зарядки аккумуляторной батареи*. Этот элемент отвечает за саму зарядку аккумуляторной батареи. Кроме этого, блок зарядки содержит светодиод, показывающий состояние заряда батареи (заряжается – светодиод горит, не заряжается – соответственно, не горит).
4. *Микроконтроллер*. Он отвечает за логику работы всего устройства в целом и определяет предельно допустимые параметры работы с устройством.
5. *Микрофон*. Второй способ представления и вывода данных на дисплей. С его помощью можно анализировать любую поступающую из окружающей среды информацию, в последующем обрабатывать ее, преобразовывать и выводить на дисплей в виде гистограммы.
6. *Дисплей*. Он отвечает за итоговый вывод гистограммы после анализа поступивших данных.
7. *Аккумуляторная батарея*. Она осуществляет накопления заряда вследствие ее зарядки для более длительного пребывания устройства без блока зарядки.
8. *Подсветка дисплея*. Отвечает за удобное использование устройства в светлые или темные времена суток.

## Обоснование связей структурной схемы мобильного цифрового фильтра аудио файлов

Слот карты памяти подключается напрямую к микроконтроллеру *STM32F415VGT6* на базе *ARMCortex-M4* через шину посредством специальных регистров, находящихся в нем, тем самым обеспечивая быстрый доступ к нужным данным.

*MicroUSB* подключено напрямую к блоку зарядки аккумуляторной батареи, поскольку именно этот блок отвечает за функционирование процесса зарядки устройства. В процессе подключения зарядного устройства, сигнал идет на микроконтроллер, где он обрабатывается, и после обработки и проверки правильности подключения к микроконтроллеру, *microUSB*получает ответ в виде разрешенного соединения и начинается процесс зарядки аккумуляторной батареи.

К блоку зарядки аккумуляторной батареи идет два соединения, одно из которых получение состояния о подключении к *microUSB* зарядного устройства, а другое – сама аккумуляторная батарея, которая в случае подключенного зарядного устройства накапливает заряд для работы от батареи, а в другом случае, при отсутствии зарядного устройства, работает от самой батареи, учитывая степень ее зарядки.

Микроконтроллер является входной точкой к практически всем элементам на структурной схеме, поскольку именно он отвечает за логику функционирования составных частей устройства, обрабатывая, анализируя и определяя их разрешения на тое или иное событие.

Микрофон обеспечивает считывание данных и подключен к микроконтроллеру, поскольку он будет получать через интерфейс SPI полученные данные, обрабатывать их и преобразовывать его по итогу в гистограмму, которая выводится на дисплейный модуль.

К дисплею подключены основные составляющие для его работы: микроконтроллер по интерфейсу FSMC, от которого после обработки данных дисплей будет получать определенный сигнал в виде гистограммы, подсветка дисплея, подключенная также по интерфейсу FSMC, обеспечивающая удобное использование дисплея, а также аккумуляторная батарея, так как дисплей без питания не сможет функционировать.

Аккумуляторная батарея подключена ко всем элементам на структурной схеме, поскольку она обеспечивает «запитывание» всего устройства в целом для его полноценного функционирования.

Подсветка дисплея подключается к самому дисплею посредством интерфейса *FSMC*.

# Разработка принципиальной электрической схемы Мобильного анализатора спектра аудиофайлов

## Обоснование выбора САПР для разработки принципиальной схемы мобильного цифрового фильтра аудио файлов

*Altium Designer* – комплексная система автоматизированного проектирования (САПР) радиоэлектронных средств, позволяющая реализовывать проекты электронных средств на уровне схемы или программного кода с последующей передачей информации проектировщику ПЛИС или печатной платы. Отличительной особенностью программы является проектная структура и сквозная целостность ведения разработки на разных уровнях проектирования. Иными словами, изменения в разработке на уровне платы могут мгновенно быть переданы на уровень ПЛИС или схемы и так же обратно. Так же в качестве приоритетного направления разработчиков данной программы стоит отметить интеграцию *ECAD* и *MCAD* систем. Теперь разработка печатной платы возможна в трёхмерном виде с двунаправленной передачей информации в механические САПР (*SolidWorks*, *Pro/ENGINEER*, *NX* и другое).

Основу системы *Altium Designer* составляет программная оболочка *Design Explorer*, которая интегрирует в себе различные модули, выполняющие определенные функции проектирования, например, редактор принципиальных схем, редактор печатных плат, автотрассировщик, программу моделирования, интерфейсы импорта и экспорта, CAM средства.

Проекты бывают четырех типов: проекты печатных плат (*PCB*), программируемой логики (*FPGA*), *VHDL* описания (*Embedded*) и интегрированные библиотеки компонентов (*Integrated Library*).

В редакторе принципиальных схем применяется несколько видов иерархии, причем один из них ранее применялся только в «тяжелых» САПР для построения многоканальных проектов. Подобные функции дают возможность пользователям избавиться от необходимости копировать подчиненные листы по числу одинаковых каналов. Достаточно нарисовать схему канала один раз и правильно связать ее с вышестоящим листом. При моделировании или передаче проекта в редактор печатных плат система автоматически размножит описанные каналы, присвоит компонентам уникальные позиционные обозначения и добавит необходимые связи. Многоканальная структура проекта сохранится и в редакторе печатных плат: все компоненты определенного канала будут автоматически привязаны к так называемой «комнате» размещения (*Room*), что облегчит их последующее размещение и трассировку связей, благодаря уникальной функции *Copy Room Format*.

Редактор схем системы *Altium Designer* работает как в дюймовой, так и метрической системах измерения. Это полностью снимает ограничения, связанные с использованием метрической сетки в более ранних версиях системы *Protel* для оформления схем согласно требованиям ЕСКД.

Редактор символов элементов является не автономным, как в *P-CAD*, приложением, а составной частью редактора схем. Этим обеспечивается его простота в работе, а также возможность «на лету» редактировать имеющиеся библиотеки. Система *Altium Designer* имеет очень удобную функцию, позволяющую извлекать информацию о компонентах из проекта и формировать на ее основе собственные библиотеки. Данная функция особенно полезна при работе с проектами, полученными от других разработчиков, использующих собственные библиотеки компонентов.

Однако имеется факт, что разработчиков коммерческого ПО меньше всего беспокоит размер программного пакета, особенно когда в *OpenSource*имеются неплохие альтернативы с размером дистрибутива в тысячи раз меньше.

## Описание и создание используемых библиотечных элементов

Базовые элементы, присутствующие на схеме будут следующие:

* микрофон*MP45DT02*;
* соединитель штырьковый *PLD-34*;
* *microUSB*;
* блок зарядки аккумуляторной батареи *BQ24295*;
* аккумуляторная батарея;
* слот для подключения *microSD*;
* подсветка дисплея *CAT6219*;
* микроконтроллер *ARMCortex-M4*;
* дисплей *HY32D* на базе микроконтроллера *ILI9341.*

Процесс создания библиотечных элементов проходит по общему алгоритму для каждого компонента, но различаться лишь размерами корпуса, существующих и представленных в официальном документе условных графических обозначений, а также количеством выводов.

### Микрофон *MP45DT02*

Особенности данного устройства [1]:

* один источник напряжения (1,64 В … 3,6 В);
* точка насыщения звука 120 дБ (*SPL*);
* чувствительность -26 дБFS (децибел полной шкалы);
* *SNR* @ 1 кГц / 1 Па = 58 дБ;
* низкое потребление 0,65 мА;
* выход данных в формате *PMD;*
* диапазон рабочей температуры -30 °C … 85 °C;
* корпус *HLGA* 4.72 x 3.76 мм.

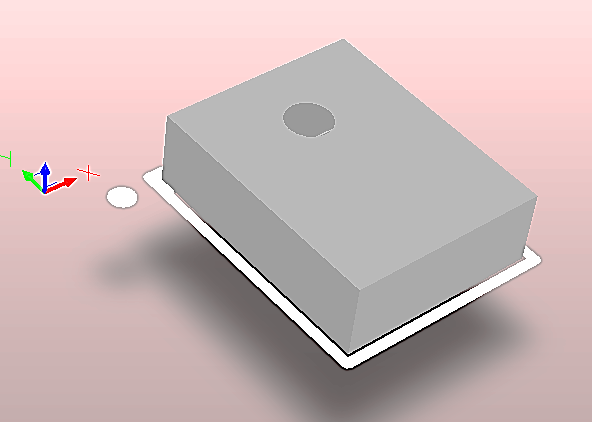


Рисунок 3.1 – Микрофон *MP45DT02*

*3D*-модель была скачана с открытого источника и отдельно подключена с помощью файла с расширением *\*.step*

### Соединитель штыревой *PLD-34*

Особенности данного устройства [2]:

* монтаж: *DIP*;
* шаг ножки: 2.54 мм;
* размер ножки: 0.64 мм;
* материал контактов: латунь;
* покрытие контактов: золото;
* Номинальный ток: 2.5 А;
* Номинальное напряжение: 250 В;
* Предельное напряжение: 1500 В;
* Сопротивление изолятора: 1000 MΩ;
* Сопротивление контактов: 30 mΩ;
* Рабочая температура: -25 ... +85 °C.

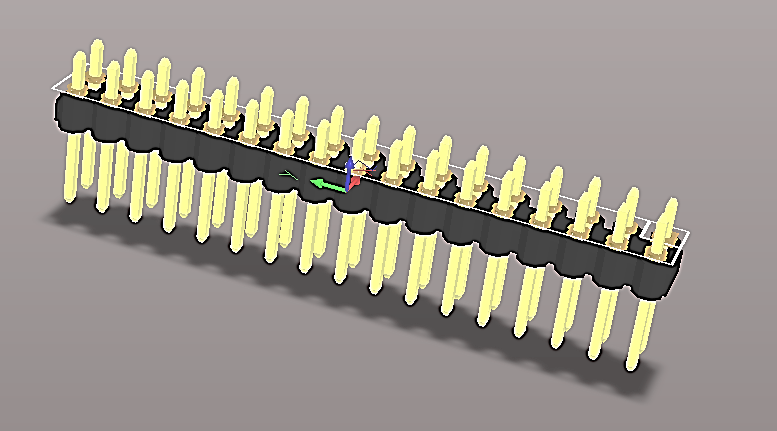


Рисунок 3.2 – Соединитель штыревой *PLD-34*

*3D*-модель была скачана с открытого источника и отдельно подключена с помощью файла с расширением *\*.step*

### *MicroUSB*

Основные особенности данного устройства [3]:

* основан на стандарте *USB* 2.0;
* максимальная скорость передачи данных достигает 480 Мбит/с.

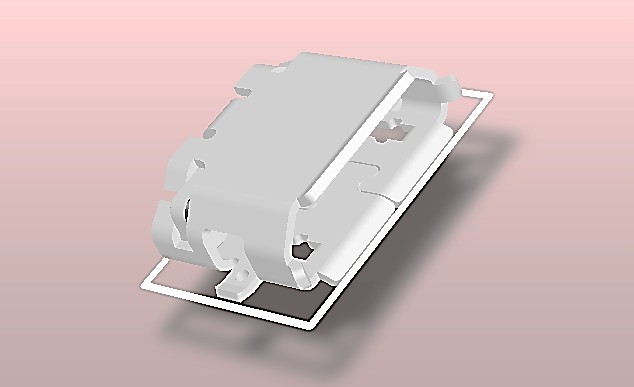


Рисунок 3.3 – *MicroUSB*

*3D*-модель была скачана с открытого источника и отдельно подключена с помощью файла с расширением *\*.step*

### Блок зарядки аккумуляторной батареи *BQ24295*

Особенности данного устройства [4]:

* входное напряжение от 3.9 В до 6.2 В;
* переключаемая частот 1.5 МГц для низкопрофильной катушки индуктивности;
* наличие порта *I2C* для оптимальной производительности системы;
* автономная зарядка батареи;
* высокая точность;
* безопасность;
* определение статуса заряда с помощью светодиода;
* возможность отслеживания максимального входного напряжения;
* корпус *VQFN-24*, размером 4 x 4 мм.

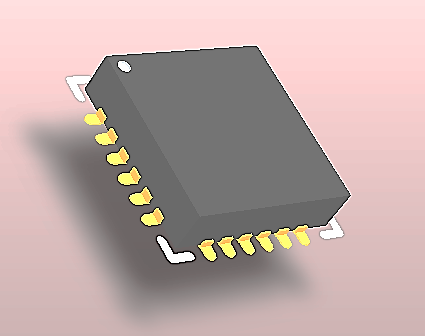


Рисунок 3.4 – Блок зарядки аккумуляторной батареи *BQ24295*

*3D*-модель была скачана с открытого источника и отдельно подключена с помощью файла с расширением *\*.step*

### Аккумуляторная батарея

На плате данная батарея будет представляться в виде штыревой вилки *PLS-2R.*

Особенности данного элемента:

* шаг контактов: 2.54 мм;
* материал изолятора: полимер, усиленный стекловолокном;
* сопротивление изолятора не менее 500 Мом;
* материал контактов: фосфористая бронза;
* покрытие контактов: золото;
* сопротивление контактов не более 0.01 Ом;
* рабочий ток: 1 А;
* предельное напряжение не менее 1500 В;
* рабочее напряжение: 500 В;
* рабочая температура: -25 ... +105 °C.

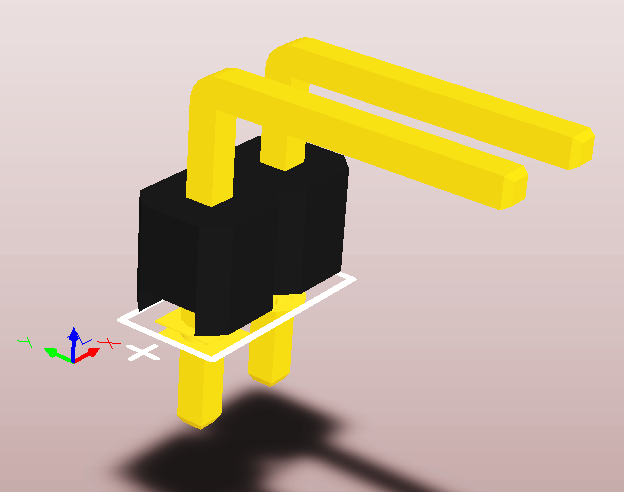


Рисунок 3.5 – Аккумуляторная батарея

*3D*-модель была скачана с открытого источника и отдельно подключена с помощью файла с расширением *\*.step*

### Слот для подключения *microSD*

Как таковые требования к данному устройству, помимо рабочей температуры, которая составляет от -40 до +85 °C, отсутствуют [5].

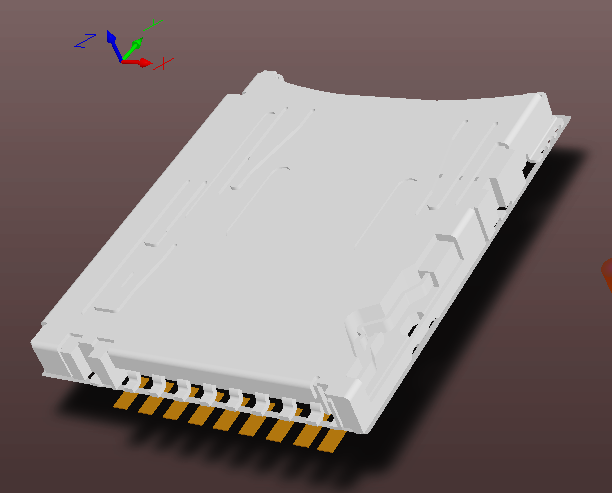


Рисунок 3.6 – Слот для подключения *microSD*

*3D*-модель была скачана с открытого источника и отдельно подключена с помощью файла с расширением *\*.step*

### Подсветка дисплея *CAT6219*

Особенности данного устройства [6]:

* гарантированный пиковый выходной ток 500 мА;
* малое падение напряжения до 300 мВ при токе в 500 мА;
* внешний шунтирующий конденсатор для более низкого уровня шума;
* быстрый старт;
* тепловая защита;
* корпус *TSOT-23* с пятью ножками;

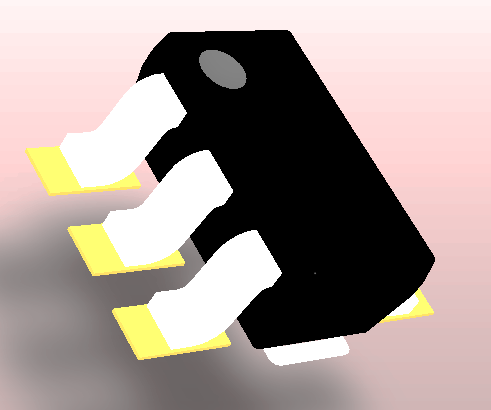


Рисунок 3.7 – Подсветка дисплея *CAT6219*

*3D*-модель была скачана с открытого источника и отдельно подключена с помощью файла с расширением *\*.step*

### Микроконтроллер *ARMCortex-M4*

Вариант микроконтроллерного ядра *Cortex-M4* это мультистадийный *RISC*-процессор. Данное ядро основано на архитектуре *ARMv7-M* и полностью реализует наборы команд *Thumb* и *Thumb2*. Из особенностей следует упомянуть аппаратное умножение 32-разрядных чисел за 1 цикл, а также деление чисел подобной разрядности (от 2 до 12 циклов). Производительность процессора составляет 1.25 МГц. Энергопотребление примерно в два раза выше, чем у варианта M0. Количество физических прерываний увеличено до 240. В ядре предусмотрен механизм защиты памяти. Кроме того, он дополнительно оснащен *DSP*-инструкциями. Наличие последних существенно ускоряет обработку потоковых данных, что в свою очередь делает *M4* весьма привлекательным для использования в системах управления и обработки информации.

Возможности *DSP*, входящего в состав *M4*, позволяют параллельно выполнять четыре операции сложения/вычитания для 8-ми разрядных чисел или две операции сложения/вычитания с 16-ти разрядными операндами. Также реализовано умножение за один цикл, при этом для 16-ти разрядных чисел возможно параллельное исполнение двух операций [7].

В серии *M4* есть еще один вариант, под обозначением *Cortex-M4F*. В нем, дополнительно к *DSP*, установлен блок операций для чисел с плавающей точкой – *FPU*.

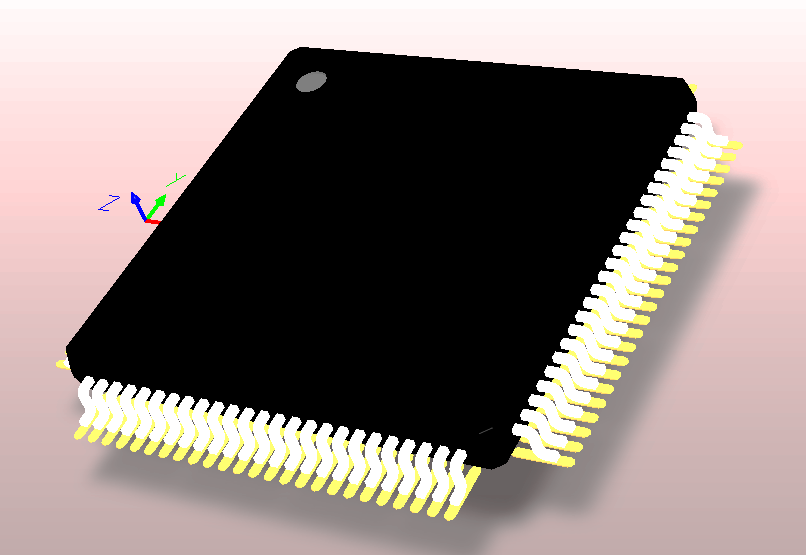


Рисунок 3.8 – Микроконтроллер *ARM Cortex-M4*

Создание данного библиотечного элемента производилось с помощью внешней библиотеки, показанной справа на рисунке.

*3D*-модель была скачана с открытого источника и отдельно подключена с помощью файла с расширением *\*.step* [8].

### Дисплей *HY32D* на базе микроконтроллера *ILI9341*

Особенности данного устройства [9]:

* в дисплее встроен контроллер *TouchScreen*, отвечающий за определение места, где проходит электрический импульс для срабатывания нажатия на дисплей и передающий данные по интерфейсу *SPI*;
* в дисплее установлен *TFT*-экран для управления активной матрицей на жидких кристаллах, содержащий 65536 цветов и имеющий подсветку экрана на основе чипа CAT6219.
* разрешение дисплея составляет 320 x 240, то есть 76800 пикселей;
* размер дисплея 3.2 дюйма.

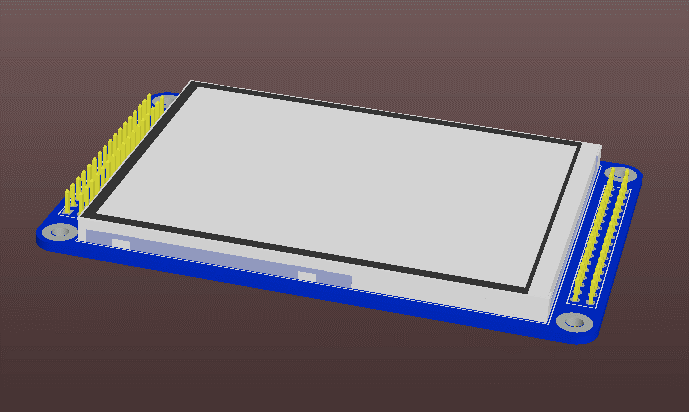


Рисунок 3.9 – Дисплей *HY32D*

*3D*-модель была скачана с открытого источника и отдельно подключена с помощью файла с расширением *\*.step*

## Обоснование выбора компонентов принципиальной схемы мобильного анализатораспектра аудиофайлов

Компоненты на принципиальной схеме будут следующие:

1. *Слот карты памяти*. Данный компонент предназначен для более удобного считывания или хранения информации.
2. *MicroUSB*. С его помощью будет происходить зарядка устройства.
3. *Блок зарядки аккумуляторной батареи BQ24295*. Данный компонент выбрал вследствие совместимости с микроконтроллером семейства *STM32F4*, а также в целом для данного устройства ввиду его особенностей функционирования и подключения на принципиальной схеме.
4. *Микроконтроллер STM32F415VGT6 на базе ARMCortex-M4*. Данный микроконтроллер выбрал в корпусе, содержащем 100 выводов. Это связано с тем, что в нашем устройстве присутствует интерфейс *FSMC*, к которому подключается дисплей, выводы которого, по документации, содержатся не менее чем в 100-контактной площадке. Такой микроконтроллер выбран оптимальным по соотношению «цена-производительность».
5. *Микрофон MP45DT02*. Данный цифровой микрофон выбран сочетает в себе качества, присущие более дорогого микрофона.
6. *Дисплей HY32D*. Такой дисплейный модуль выбран в связи с хорошей совместимостью с микроконтроллером семейства *HY32D*, а также, в настоящее время, с наиболее приемлемыми параметрами.
7. *Подсветка дисплея CAT6219*. Данный чип выбран вследствие полной совместимости с дисплеем *HY32D*.

## Обоснование связей принципиальной электрической схемы мобильного анализатораспектрааудиофайлов

Блок зарядки аккумуляторной батареи имеет три вывода, специально отведенные под подключение *USB*, тем самым позволяя через него проводить зарядку аккумуляторной батареи. Далее, сигнал идет по шине через интерфейс *I2C* к микроконтроллеру.

К блоку зарядки подключен светодиод, который показывает состояние зарядки аккумуляторной батареи. Также, в этой цепи имеется подключенный последовательно резистор для того, чтобы повысить напряжение до момента, который не превышает пиковое напряжение, то есть ослаблять источник питания для того, чтобы он не дал большее напряжение и светодиод не сгорел, Кроме этого, сам ток по цепи протекал бы быстрее.

В этой схеме также содержится терморезистор, который сопровождают два постоянных резистора, меняющий свое электрическое сопротивление в зависимости от его температуры. Один резистор подключен параллельно для выпрямления тока в цепи, а другой последовательно для увеличения напряжения в цепи.

Подсветка дисплея подключена напрямую к интерфейсу *FSMC*. Для увеличения переходной характеристики, в цепи подключены конденсаторы, а резисторы играют роль выпрямителей напряжения.

В общих целях, к микрофоны подключены два конденсатора, функционирующие как фильтр, и два резистора, который не дадут конденсатором выйти из строя. Помимо этого, в микрофоне имеются два вывода, реализованные посредством интерфейса *SPI*, идущие к микроконтроллеру и подключенные по ключевому слову «*SPI*» исходя из документации на микроконтроллер.

Подключение регистров интерфейса *SDIO* и микроконтроллера осуществлялось с помощью официальной документации *(datasheet)* на микроконтроллер семейства *STM32F4* с помощью поиска по ключевому фрагменту слова «*SDIO*». Кроме этого, на каждом из выводов, идущих на микроконтроллер, присутствуют резисторы-перемычки.

Все выводы, помимо тех, которые предназначаются для подсветки дисплея и сенсорного экрана, подключены напрямую к микроконтроллеру семейства *STM32F4*. Это обусловлено тем, что данный микроконтроллер на 100 выводов содержит регистры, предназначенные для полноценной инициализации интерфейса *FSMC*на данном устройстве. Подключение происходило непосредственно с помощью документации на микроконтроллер с помощью поиска по ключевому фрагменту слова «*FSMC\_*».

## Анализ и обоснование принципиальной электрической схемы зарядки аккумуляторной батареи мобильного устройства

За соединение батарейки с блоком заряда аккумуляторной батарейки отвечает вывод *BAT*. Помимо него, к этому выводу подключен вывод *QON*, отвечающий за контроль соединения батареи с блоком зарядки.

Параллельно батарейке подключен конденсатор. С помощью него зарядка батарейки будет проходить примерно в два раза быстрее, чем без него.

После этого, и конденсатор, и батарейка идут на сигнальную землю, с помощью которого измеряют или оцифровывают напряжение сигнальный проводов. При этом питание на приборы могут подаваться из разных источников.

# Разработка алгоритма функционирования Мобильного анализатора спектра аудиофайлов

Начнем алгоритм со случая, когда устройство разряжено и включается первый раз, однако запрограммировано под заданную цель.

В нашем устройстве имеется вход *microUSB*, с помощью которого, как и в смартфонах и прочих вещах, будет заряжаться устройство посредством блока зарядки аккумуляторной батареи, также *microUSB*можно использовать для передачи данных.

После начала зарядки происходит наполнение заряда аккумуляторной батарейки и, следовательно, в связи с достаточным током и напряжением происходит инициализация всех компонентов на плате. Успешная инициализация обозначает то, что компоненты подключены друг к другу верно и работают корректно.

Поскольку назначение устройства заключается в обработке сигнала аудио файла и выводе на дисплей диаграммы, то для этого необходимы какие-либо входные данные. Входные данные в нашем случае могут получаться из двух источников: карта памяти и микрофон соответственно.

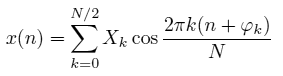
В первом случае, в слот карты памяти вставляется *microSD*, содержащая в себе один или несколько аудиофайлов. В случае, если на карте памяти ничего нет, на дисплей будет выведено сообщение о том, что карта памяти пуста. Если же мы хотим обратиться к слоту карты памяти, в которой отсутствует *microSD*, то будет выведено сообщение об отсутствии карты памяти в слоте.

Во втором случае, когда данные поступают на микрофон, необходимо учитывать целый ряд внешних факторов, таких как частотные искажения, помехи, шумы, поверхностное излучение, электромагнитные помехи, если устройство находится рядом с техникой, испускающей электромагнитные волны и многое другое. Из этого следует, что на печатной плате должна быть установлена определенная защита от такого ряда факторов, которые не помешают нормальной работе устройства. Учитывая эти факторы, после записи голоса и обработки этих полученных данных, на дисплей также будет выведена нужная нам спектрограмма.

Обработка сигнала проводится с помощью преобразования Фурье. Преобразование Фурье – это математический аппарат для разложения сигналов на синусоидальные колебания. Например, если сигнал *x*(*t*) непрерывный и бесконечный по времени, то его можно представить в виде интеграла Фурье:



Интеграл Фурье собирает сигнал *x*(*t*) из бесконечного множества синусоидальных составляющих всевозможных частот *ω*, имеющих амплитуды *Xω* и фазы *φω*.На практике нас больше интересует анализ конечных по времени звуков. Поскольку музыка не является статичным сигналом, её спектр меняется во времени. Поэтому при спектральном анализе нас обычно интересуют отдельные короткие фрагменты сигнала. Для анализа таких фрагментов цифрового аудиосигнала существует *дискретное преобразование Фурье*:



Здесь *N* отсчётов дискретного сигнала *x*(*n*) на интервале времени от 0 до *N*–1 синтезируются как сумма конечного числа синусоидальных колебаний с амплитудами *Xk* и фазами *φk*. Частоты этих синусоид равны *kF/N*, где *F* – частота дискретизации сигнала, а *N* – число отсчётов исходного сигнала *x*(*n*) на анализируемом интервале. Набор коэффициентов *Xk* называется *амплитудным спектром сигнала*. Как видно из формулы, частоты синусоид, на которые раскладывается сигнал, равномерно распределены от 0 (постоянная составляющая) до *F*/2 – максимально возможной частоты в цифровом сигнале. Такое линейное расположение частот отличается от распределения полос третьоктавного анализатора.

FFT (fast Fourier transform) – алгоритм быстрого вычисления дискретного преобразования Фурье. Благодаря ему стало возможным анализировать спектр звуковых сигналов в реальном времени. Рассмотрим работу типичного FFT-анализатора. На вход ему поступает цифровой аудиосигнал. Анализатор выбирает из сигнала последовательные интервалы *(«окна»)*, на которых будет вычисляться спектр, и считает FFT в каждом окне для получения амплитудного спектра *Xk*. Вычисленный спектр отображается в виде графика зависимости амплитуды от частоты (рис. 3). Аналогично полосовым анализаторам, обычно используется логарифмический масштаб по осям частот и амплитуд. Но из-за линейного расположения полос FFT по частоте спектр может выглядеть недостаточно детальным на нижних частотах или излишне осциллирующим на верхних частотах.

# Разработка конструкции проектируемого изделия

## Выбор и обоснование элементной базы

В настоящее время происходит минимизация всего оборудования, всех элементов, уменьшение размеров технологического процесса вплоть до 10 нм. Тем самым необходимо использовать и соответственно маленькие элементы. Поскольку наше устройство является мобильным цифровым фильтром аудио файлов, то по умолчанию в нем должны содержаться небольшие элементы. Для таких целей подходят резисторы и конденсаторы в *SMD*-корпусе, обладающие такими же, а то и лучшими характеристиками, чем обычные МЛТ-резисторы, но имеющие гораздо меньшие габаритные размеры.

В нашем случае используется корпус *SMD* 0805.

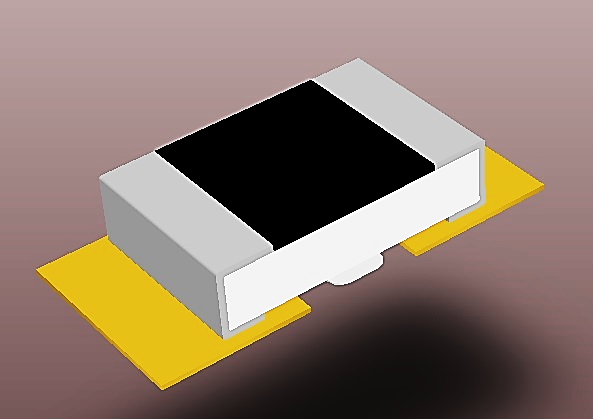


Рисунок 5.1 – Резистор в *AltiumDesigner*

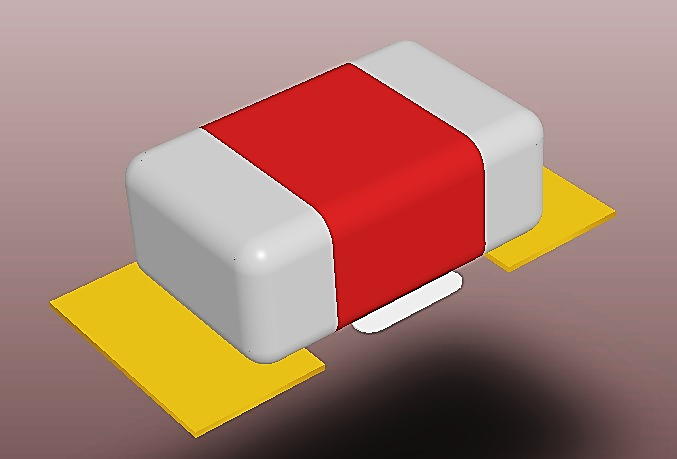


Рисунок 5.2 – Конденсатор в *AltiumDesigner*

Корпус 0805 в обоих элементах был выбран потому, что, во-первых, он считается наиболее распространенным и часто используемым, а, во-вторых, его основных характеристик для данного устройства более чем хватит. Плюс ко всему, цена на данные элементы не столь высока.

## Выбор и обоснование конструктивных элементов и установочных изделий

Основные конструктивные элементы печатной платы – основание (подложка) и проводники. Эти элементы необходимы и достаточны для того, чтобы печатная плата была печатной платой. Круг второстепенных элементов несколько шире: контактные площадки, переходные металлизированные и монтажные отверстия, ламели для контактирования с разъемами, участки для осуществления теплоотвода и прочее.

В отличие от навесного монтажа, на печатной плате электропроводящий рисунок выполнен из фольги, целиком расположенной на твердой изолирующей основе. Печатная плата содержит монтажные отверстия и контактные площадки для монтажа выводных или планарных компонентов. Кроме того, в печатных платах имеются переходные отверстия для электрического соединения участков фольги, расположенных на разных слоях платы. С внешних сторон на плату обычно нанесены защитное покрытие («паяльная маска») и маркировка (вспомогательный рисунок и текст согласно конструкторской документации).

Основой печатной платы служит диэлектрик, наиболее часто используются такие материалы, как стеклотекстолит.

Также основой печатных плат может служить металлическое основание, покрытое диэлектриком (например, анодированный алюминий), поверх диэлектрика наносится медная фольга дорожек. Такие печатные платы применяются в силовой электронике для эффективного теплоотвода от электронных компонентов. При этом металлическое основание платы крепится к радиатору.

Проводники на печатной плате соответствуют классу точности 4, о чем будет рассказано далее. Обычные проводники имеют ширину 9.1 мм. Это связано с тем, что некоторые элементы на плате имеют довольно маленькую ширину контактных площадок, что при ширине проводников в более, чем 0.25 мм, невозможно будет растрассировать печатную плату.

Ширина проводников, связанных с питанием, нескольким больше, чем обычные проводники, поскольку через них течет больший ток, по сравнению с обычными проводниками.

При трассировки печатной платы было сделано 40 переходных металлизированных отверстий. Это связано с отсутствием или невозможностью провести проводник на одной стороне печатной платы.

# Расчёт конструктивно-технологических параметров проектируемого изделия

## Проектирование печатного модуля

Для проектирования нашего устройства выбрана двусторонняя печатная плата – печатная плата, на обеих сторонах которой выполнены элементы проводящего рисунка и все требуемые соединения, в соответствии с электрической принципиальной схемой. Электрическая связь между сторонами осуществляется с помощью металлизированных отверстий. Размещать электрорадиоэлементы можно как на одной, так и на двух сторонах печатной платы. Двусторонние печатные платы используются в измерительной технике, системах управления и прочем. Данный тип печатной платы выбран из-за того, что некоторые высокие элементы, такие как *microUSB*, не поместятся под дисплеем, который будет располагаться на противоположной стороне печатной платы.

Изготовление печатных плат определенного класса точности (ГОСТ 23751-86) обеспечивают, применяя различные техническое оснащение и вспомогательные материалы. Печатные платы 1 и 2 классов точности наиболее просты в исполнении, надежны в эксплуатации и имеют минимальную стоимость; 3 класса – требуют использования высококачественных материалов, более точного инструмента и оборудования; 4 и 5 классов – специальных материалов, прецизионного оборудования, особых условий для изготовления.

Наименьшие номинальные значения основных размеров элементов конструкции печатной платы для узкого места в зависимости от классов точности приведены в таблице:

Таблица 6.1 – Классы точности

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| Условное обозначение | Номинальное значение основных размеров для класса точности | | | | |
| 1 | 2 | 3 | 4 | 5 |
| t, мм | 0,75 | 0,45 | 0,25 | 0,15 | 0,10 |
| S, мм | 0,75 | 0,45 | 0,25 | 0,15 | 0,10 |
| b, мм | 0,30 | 0,20 | 0,10 | 0,05 | 0,025 |
| g\* | 0,40 | 0,40 | 0,33 | 0,25 | 0,20 |

Исходя из чертежа печатной платы, выбран класс точности 4.

В соответствии с ГОСТ 10317-79, основной шаг координатной сети должен составлять 2.5 мм.

При изготовлении печатной платы был выбран аддитивный метод изготовления. Аддитивный метод заключается в создании проводящего рисунка посредством металлизации достаточно толстым слоем химической меди (25 – 35 мкм), что позволяет исключить применение гальванических операций и операций травления [10].

Выбор на этот метод изготовления пал потому, что в нем могут присутствовать металлизированные отверстия, он подходит для двусторонних печатных плат, обладает рядом преимуществ и малым количеством недостатков, а самое главное – минимальная ширина проводника должна составлять 0.1 мм, что подходит для данной печатной платы.

Основные параметры полученного устройства:

* габаритные размеры: 100 x 80 x 10 мм, поскольку практически всю одну сторону печатной платы занимает дисплейный модуль;
* толщина печатной платы: 1.5 мм;
* расположение элементов проводящего рисунка: 0.15 мм.

Таким образом были описаны основные параметры печатной платы для того, чтобы отдавать ее в производство.

## Выбор и обоснование материалов конструкции и защитных покрытий, маркировки деталей и сборочных единиц

Стеклотекстолит – это электроизоляционный слоистый материал, который используется в электрооборудовании и электротехнике для производства деталей и изделий сложной конфигурации.

Стеклотекстолит используют при производстве подшипников, шестерней, пластин и прочих деталей, от которых требуется повышенная прочность. Одно из главных достоинств данного материала – возможность обрабатывать его любым механическим способом, что является причиной выбора данного материала.

Основное назначение таких покрытий – защитить медную поверхность контактных площадок и обеспечить качественную пайку электронных компонентов на печатные платы.

Для выполнения данной задачи к финишным покрытиям предъявляются следующие основные требования:

* хорошая смачиваемость покрытия припоем;
* сохранение паяемости в течение длительного времени;
* предотвращение отслаивания при эксплуатации изделия.

По составу защитные покрытия в основном представляют собой металлы и их сплавы. Исключением является т.н. *OSP* покрытие, которое стоит особняком не только потому, что является органическим, но и потому, что оно разлагается при пайке, тогда как металлические покрытия растворяются в сплаве, образующем паяное соединение.

Среди методов нанесения металлических покрытий наибольшее распространение получили лужение, химическое и гальваническое осаждение. Лужение – достаточно простой способ, однако он теряет свою актуальность из-за сложности получения поверхностей с высокой плоскостностью, а также высоких температур процесса, отрицательно влияющих на надежность. Гальваническое осаждение – быстрый и хорошо контролируемый процесс, однако он требует наличия электрического контакта между всеми поверхностями, на которые наносится покрытие, что в случае рисунка печатной платы бывает достаточно сложно обеспечить. Для этого применяются технологические перемычки, соединяющие различные проводники и области в единое целое, которые потом удаляются, однако это в любом случае снижает технологичность процесса. В силу этих причин наибольшее распространение среди металлических покрытий получили т.н. иммерсионные покрытия (от англ. *immersion* – погружение), получаемые путем химической реакции замещения в растворе. Этот метод химического осаждения обеспечивает достаточно тонкие и однородные покрытия именно тех участков, где имеется открытая медь, т.е. благодаря реакции замещения процесс является самоуправляемым.

Среди наиболее распространенных защитных покрытий будем использовать *HASL (Hot Air Solder Leveling)* – покрытие припоем с выравниванием. Процесс заключается в погружении платы в емкость с расплавом олова и свинца с последующим удалением излишков пасты при помощи «воздушных ножей», которые обдувают горячим воздухом поверхность платы. Одно из очевидных преимуществ технологии *HASL* заключается в том, что плата подвергается температурному воздействию в 265°C, которое выявит такую проблему как расслоение, до того, как компоненты будут напаяны на плату. Однако, медь и олово обладают химическим сродством, неизбежно произойдет диффузия одного металла в другой, что непосредственно отразится на сроке хранения и общей производственной пригодности покрытии.

Маркировка, наносимая на печатную плату, подразделяется на основную и дополнительную (ГОСТ 2.314-68).

Основная маркировка наносится обязательно и должна содержать:

* обозначение ПП или ее условный шрифт;
* дату изготовления (год, месяц);
* буквенно-цифровое обозначение слоя многослойных печатных плат.
* Дополнительная маркировка наносится при необходимости и может содержать:
* порядковый или заводской номер печатной платы;
* позиционное обозначение навесных электрорадиоэдементов;
* изображение контуров навесных электрорадиоэдементов;

Обозначения печатной платы должно быть выполнено шрифтом размером не менее 2.5 мм, а остальные маркировочные символы – не менее 2.0 мм.

# Применение средств автоматизированного проектирования при разработке устройства

В данном курсовом проекте было использовано три основных САПР: *AltiumDesigner*, *SolidWorks* и *AutoCAD* и каждый из них выполнял свою роль.

С помощью САПР *AltiumDesigner* были спроектированы библиотечные элементы для каждого компонента на принципиальной схеме, которые были найдены предварительно, далее созданы посадочные места, содержащие в себе контактные площадки либо отверстия, в зависимости от компонента, а также подключенные *STEP*-модели в *3D*. После сопоставления библиотечных элементов и посадочных мест переходим к созданию электрической принципиальной схемы в данном САПР. Воссоздав схему в данном САПР, компилируем ее и проверяем на наличие ошибок, и в случае их отсутствия извлекаем элементы на печатную плату, предварительно указав длину, ширину и толщину самой печатной платы. Результат конечной печатной платы показан на рисунках Д.1 и Д.2.

САПР *SolidWorks* использовался для импорта модели печатной платы *STEP 3D* из *AltiumDesigner* путем создания сборки печатной платы из деталей (электрорадиоэлементов). Потом создавался сборочный чертеж на основе полученной сборке. Кроме этого, данный САПР использовался для создания видов и разрезов электрорадиоэлементов, находящихся на плате. Следует отметить, что *SolidWorks*, *AltiumDesigner* и *AutoCAD* являются плохо совместимыми САПР, поскольку логика функционирования у каждого своя, так образом получаем, что экспорт любого чертежа, схемы и так далее не будет даже примерно соответствовать тем требованиям, по которым делается данный курсовой проект.

И третий САПР *AutoCAD* использовался для окончательного изменения и редактирования всех чертежей, поскольку, как было сказано выше, экспорт проходит таким образом, что изменять чертежи приходится практически в полном объеме.

Заключение

В ходе курсового проектирования был разработан мобильный анализаторспектра аудиофайлов. В ходе работы были пройдены основные этапы проектирования.

Первым этапом была разработка принципиальной схемы устройства и поиск необходимых компонентов.

Второй этап – разработка печатной платы. На этом этапе была создана библиотека используемых компонентов.

Вышеуказанные этапы были полностью проделаны в САПР *AltiumDesigner.*

Далее была разработана вся необходимая документация по устройству: чертеж принципиальной схемы, структурная схема устройства, чертеж печатной платы, сборочный чертеж, алгоритм работы устройства. Все эти чертежи были выполнены в среде *AutoCad* и *SolidWorks.*

В результате была разработана печатная плата размером 100x80 мм.

Таким образом, устройство отвечает техническим требованиям, полученным в начале курсового проектирования. На выходе получен готовый проект устройства, готового для сборки и выпуска в массовое производство

Список использованных источников

1. Трехмерная модель соединителя штыревого PLD-34 [Электронный ресурс]. ­– Режим доступа : http://www.3dcontentcentral.com/secure/download-model.aspx?catalogid=171&id=227431.
2. USB and Mini USB [Электронныйресурс] : Datasheet / Tyco Electronics. ­– Режим доступа : http://www.farnell.com/datasheets/110335.pdf.
3. Трехмерная модель microUSB [Электронный ресурс]. ­– Режим доступа : http://www.3dcontentcentral.com/secure/Download-Partner-Model.aspx?partner=TraceParts&name=Connector%2cmicroUSB
4. I2C Controlled 3A Single Cell USB Charger with Adjustable Voltage and 1.5A OTG (Rev. A) [Электронныйресурс] : Datasheet / Texas Instruments. ­– Режим доступа : http://www.ti.com/lit/ds/symlink/bq24295.pdf.
5. Трехмерная модель BQ24295 [Электронный ресурс]. ­– Режим доступа : http://www.3dcontentcentral.com/secure/download-model.aspx?  
   catalogid=171&id=445118.
6. Трехмерная модель аккумуляторной батареи [Электронный ресурс]. ­– Режим доступа : http://www.3dcontentcentral.com/secure/download-model.aspx?catalogid=171&id=354787.
7. SD Memory Card Connectors [Электронныйресурс] : Datasheet / Hirose Electric. ­– Режим доступа : http://www.hirose.co.jp/cataloge\_hp/  
   e60900048.pdf.
8. Трехмерная модель Micro SD Card Socket [Электронный ресурс]. ­– Режим доступа : http://www.3dcontentcentral.com/secure/download-model.aspx?catalogid=171&id=587742.
9. CAT6219.rev14 [Электронныйресурс] : Datasheet / ON Semiconductor. ­– Режим доступа : http://www.onsemi.com/pub\_link/Collateral/  
   CAT6219-D.PDF.
10. Трехмерная модель CAT6219[Электронный ресурс]. ­– Режим доступа : http://www.3dcontentcentral.com/secure/download-model.aspx?  
    catalogid=171&id=186243.

Приложение Д  
(**обязательное**)  
Трехмерная модель печатной платы устройства

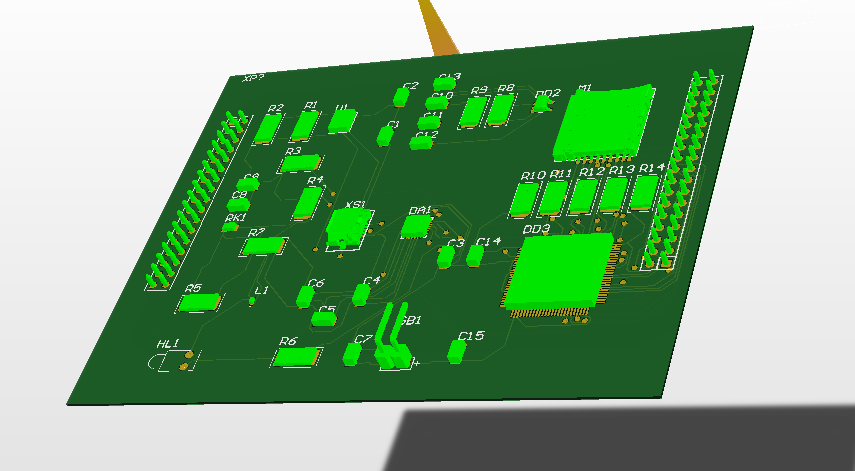


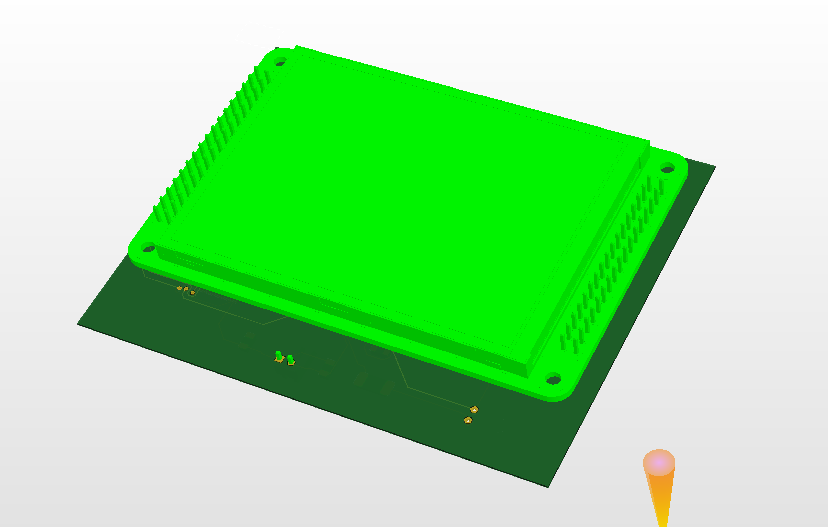
Рисунок Д.1 – Лицевая сторона печатной платы   
с электрорадиоэлементами

Рисунок Д.2 – Тыльная сторона печатной платы   
с дисплейным модулем

приложение Е  
(**обязательное**)

**Текст программы**

**Main.c**