КОНТРОЛЬНАЯ РАБОТА №1

по дисциплине «Электротехника, электроника, схемотехника»

часть1 «Электротехника»

Задание №1.

Задача посвящена знакомству с методами расчета сложных резистивных цепей.

На рис.3. 1 приведены схемы резистивных цепей в режиме постоянного тока. Номер схемы и параметры элементов схемы определяются в соответствии с вариантом по таблицам 3.1 и 3.2 соответственно.

Выполните следующее:

- 1. Перерисуйте схему своего варианта. Выпишите значения элементов схемы. Во всех вариантах внутреннее сопротивление источника тока равно 100 кОм.
- 2. Составьте систему уравнений электрического равновесия цепи на основе правил Кирхгофа.
- 3. Составьте и проверьте баланс мощности для исходной схемы.

Общие указания к решению

Если внутреннее сопротивление R_r источника тока I_r много больше всех остальных сопротивлений схемы, то им пренебрегают. Тогда ток ветви, где включен I_r , будет равен величине I_r , т. е. указывать и рассчитывать его не надо.

Если в цепи требуется рассчитать токи, то первым пунктом решения задачи любым методом является обозначение токов ветвей схемы.

Если в ветви имеется два или более последовательно соединенных сопротивлений, то, естественно, указывается один ток.

Типовая задача

На рис. 3.2, *a*) приведена схема цепи. Значения ее элементов: E = =10B, I_r = 2 A, R_1 = 1 Ом, R_2 = 2 Ом, R_3 = 3 Ом, R_4 = 4 Ом, R_5 = 5 Ом, R_6 = =6 Ом, R_r = 100 кОм.

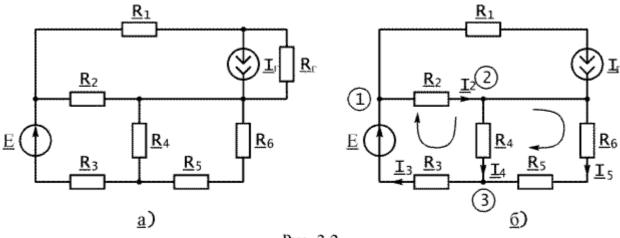


Рис. 3.2

Анализ исходных данных

Внутреннее сопротивление источника тока R_r = 100 кОм много больше остальных сопротивлений схемы, поэтому оно практически не будет влиять на распределение токов в цепи и им можно пренебречь. Тогда предложенная схема может быть заменена эквивалентной (рис. 3.2, δ), более удобной для расчетов.

Решение

- 1. Составление уравнений электрического равновесия цепи на основе правил Кирхгофа.
- 1.1. Указываем направление токов в схеме на рис. 3.2,. б.
- 1.2. Считаем количество узлов n_y = 3 и количество ветвей n_B = 5, в том числе количество ветвей с источниками тока n_{τ} = 1.
- 1.3. Определяем количество уравнений, которое необходимо составить по правилам Кирхгофа для токов и для напряжений:

$$n_y - 1 = 3 - 1 = 2$$
 ур. и

$$N = n_B - (n_V - 1) - n_T = 5 - 2 - 1 = 2$$
 yp. cootbetctbehho.

1.4 Выбираем N=2 контура в схеме на рис. 3.2, δ и направления их обхода для составления уравнений. Учитываем, что в контур нельзя включать ветвь с источником тока, если неизвестно напряжение на его зажимах.

Выбираем контура 1-2-3-1 и 2-3-2.

1.5 Составляем систему уравнений

$$\begin{array}{cccc}
\boxed{1} & -I_3 + I_{\Gamma} + I_2 = \mathbf{0} \\
\boxed{2} & -I_2 + I_4 + I_5 - I_{\Gamma} = \mathbf{0} \\
\boxed{1} & R_2I_2 + R_4I_4 + R_3I_3 = E \\
\boxed{2} & (R_5 + R_6)I_5 - R_4I_4 = \mathbf{0}
\end{array}
\right\}.$$

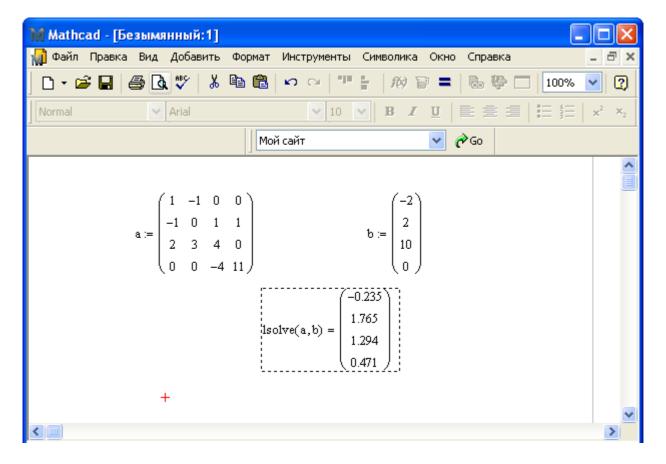
2. Расчет токов и напряжений.

В этой системе неизвестными величинами являются токи І2, І3, І4, І5.

Ток $II=I_{\Gamma}=2$ А. Решить систему линейных алгебраических уравнений можно, используя программу MathCAD. Для этого запишем систему в матричной форме.

Коэффициент при <i>I2</i>	Коэффициент при <i>I3</i>	Коэффициент при <i>I4</i>	Коэффициент при <i>I5</i>	Свободный член
1	-1	0	0	-2
-1	0	1	1	0
2	3	4	0	10
0	0	-4	11	0

Создаем матрицу коэффициентов при неизвестных [а] и свободных членов [b]



В результате получаем корни системы:

$$I2 = -0.235$$

Для проверки правильности решения подставим значения рассчитанных токов, например в уравнение 1:

$$-1.765 + 2 - 0.235 = 0$$

Рассчитаем падения напряжений на всех резисторах по закону Ома:

$$U_{R1} = R_1 * I_1 = 1*2 = 2 B$$

$$U_{R2} = R_2 * I_2 = 2*(-0.23) = -0.46 B$$

$$U_{R3} = R_3 * I_3 = 3*1.765 = 5.295 B$$

$$U_{R4} = R_4 * I_4 = 4*1.294 = 5.176 B$$

$$U_{R5} = R_5 * I_5 = 5*0.471 = 2.355 B$$

$$U_{R6} = R_6 * I_6 = 6*0.471 = 2.826 B$$

Проверка баланса мощностей

При составлении баланса мощностей учитываем, что мощности, потребляемые резистивными элементами цепи, всегда положительны, а мощности, отдаваемые источниками энергии, определяются алгебраическими суммами. Если направление напряжения на зажимах источника и направление тока через источник противоположны, то мощность источника положительна, если направления напряжения и тока совпадают, то отрицательна.

Исходя из сказанного, баланс мощностей для схемы на рис. 3.2, *б* определяется выражением

$$R_1I_{\Gamma}^2 + R_2I_{2}^2 + R_3I_{3}^2 + R_4I_{4}^2 + (R_5 + R_6)I_{5}^2 = EI_3 + U_{\Gamma}I_{\Gamma},$$
 (3.1)

где U_r – напряжение на зажимах источника тока. Напряжение U_r легко найти, если из схемы на рис. 3.2, δ выделить контур с элементами R_1 - R_2 - I_r (рис. 3.6) и составить для него уравнение

$$U_r - R_1 I_r + R_2 I_2 = 0$$
, (3.2).
где $I_2 = -0.23$ А.

После числовых подстановок в (3.2) получим, что U_r = 2,46 В.

Используя значения токов, рассчитанных в разделе 2 настоящей задачи, в уравнении баланса (3.1), запишем:

$$1 \cdot 2^2 + 2(-0.23)^2 + 3 \cdot 1.76^2 + 4 \cdot 1.3^2 + (5+6)0.471^2 = 10 \cdot 1.76 + 2.46 \cdot 2$$

.22,6 Bt » 22,5 Bt.

Допускается 3% несовпадения баланса.

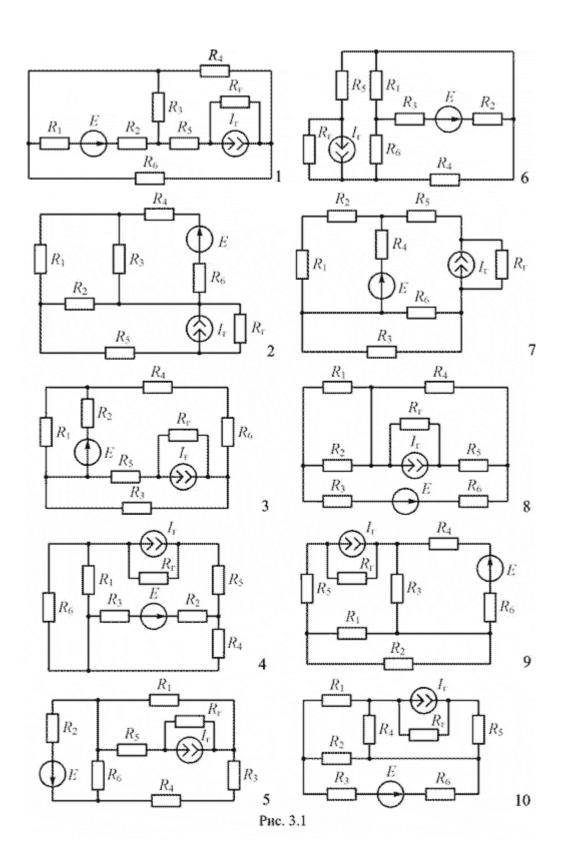


Таблица 3.1

				Вари	анть	I				Номер схемы или задания
00	10	20	30	40	50	60	70	80	90	1
01	11	21	31	41	51	61	71	81	91	2
02	12	22	32	42	52	62	72	82	92	3
03	13	23	33	43	53	63	73	83	93	4
04	14	24	34	44	54	64	74	84	94	5
05	15	25	35	45	55	65	75	85	95	6
06	16	26	36	46	56	66	76	86	96	7
07	17	27	37	47	57	67	77	87	97	8
08	18	28	38	48	58	68	78	88	98	9
09	19	29	39	49	59	69	79	89	99	10

Таблица 3.2

Варианты	Е, В	I _r ,	R ₁ , Ом	<i>R</i> ₂ , Ом	R ₃ , Ом	R ₄ , Ом	<i>R</i> ₅ , Ом	R ₆ , Ом
от 00 до 09	8	3	10	20	30	40	50	60
от 10 до 19	9	2	5	10	25	20	25	30
от 20 до 29	10	1	3	4	5	6	7	8
от 30 до 39	11	2	40	50	60	70	30	50
от 40 до 49	12	2.5	80	70	60	50	40	30
от 50 до 59	13	3	30	80	70	60	50	40
от 60 до 69	9	1	60	50	40	30	20	10
от 70 до 79	11	1,5	7	6	15	40	30	20
от 80 до 89	12	2	4	8	12	16	20	24
от 90 до 99	13	2.5	6	12	12	18	18	6

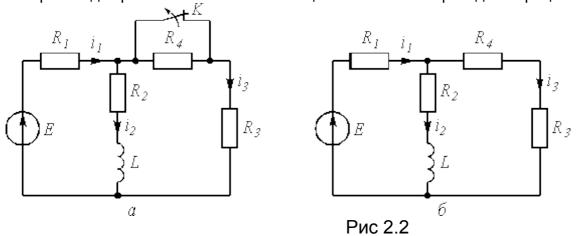
Задание №2.

Задача посвящена анализу переходного процесса в цепи первого порядка, содержащей резисторы, конденсатор или индуктивность. В момент времени t=0 происходит переключение ключа K, в результате чего в цепи возникает переходной процесс.

- 1. Перерисуйте схему цепи (см. рис. 2.1) для Вашего варианта (таблица 1).
- 2. Выпишите числовые данные для Вашего варианта (таблица 2).
- 3. Рассчитайте все токи и напряжение на C или L в три момента времени $t=0_-,\ t=0_+,\ t=\infty$.

Типовая задача

Цепь (рис. 2.2 a) содержит резисторы R_1 = 1 кОм, R_2 = 1,5 кОм, R_3 = 0,5 кОм, R_4 = 2,5 кОм, индуктивность L = 6,3 мГн и источник постоянного напряжения E = 9 В. В момент t = 0 происходит размыкание ключа K и в цепи возникает переходной процесс.



- 1. Находим токи i_1 , i_2 , i_3 и напряжение u_L в три момента времени $t = 0_-$, 0_+ и ∞ .
- 1.1. Момент t = 0. Он соответствует стационарному состоянию цепи до коммутации. В этом состоянии резистор R_4 закорочен ключом K и не влияет на работу цепи. Сама схема (рис. 2.2 a) представляет собой цепь, в которой $u_L(0_-) = 0$, поэтому она может быть рассчитана по следующим формулам:

$$\begin{split} i_1 \Big(\, \mathbf{0}_- \, \Big) &= \frac{E}{R_1 + \frac{R_2 \, R_3}{R_2 + R_3}} = \frac{9}{\left(1 + \frac{1,5 \cdot 0,5}{1,5 + 0,5} \right) \, \, \mathbf{10}^3} = 6,5 \cdot \mathbf{10}^{-3} \quad \mathbf{A} = 6,5 \, \, \mathbf{mA}; \\ i_2 \Big(\, \mathbf{0}_- \, \Big) &= i_1 \Big(\, \mathbf{0}_- \, \Big) \frac{R_3}{R_2 + R_3} = \frac{6,5 \cdot \mathbf{10}^{-3} \cdot 0,5 \cdot \mathbf{10}^3}{\left(1,5 + 0,5 \right) \, \, \mathbf{10}^3} = 1,6 \, \, \mathbf{mA}; \\ i_3 \Big(\, \mathbf{0}_- \, \Big) &= i_1 \Big(\, \mathbf{0}_- \, \Big) \frac{R_2}{R_2 + R_3} = \frac{6,5 \cdot \mathbf{10}^{-3} \cdot 1,5 \cdot \mathbf{10}^3}{\left(1,5 + 0,5 \right) \, \, \mathbf{10}^3} = 4,9 \, \, \mathbf{mA}. \end{split}$$

1.2. Момент $t = 0_+$. Это первое мгновение после размыкания ключа. В соответствие с законом коммутации

$$i_2(0_+) = i_2(0_-) = 1,6$$
 MA. (3.1)

Остальные величины находим путем составления и решения системы уравнений по законам Кирхгофа, описывающих электрическое состояние цепи в момент $t = \theta_+$ (рис. 2.2 δ):

$$i_{1}\left(\mathbf{0}_{+}\right)-i_{2}\left(\mathbf{0}_{+}\right)-i_{3}\left(\mathbf{0}_{+}\right)=\mathbf{0}$$

$$R_{1}-i_{1}\left(\mathbf{0}_{+}\right)+R_{2}-i_{2}\left(\mathbf{0}_{+}\right)+u_{L}\left(\mathbf{0}_{+}\right)=E$$

$$\left(R_{3}+R_{4}\right)i_{3}\left(\mathbf{0}_{+}\right)+R_{1}-i_{1}\left(\mathbf{0}_{+}\right)=E$$

После числовых подстановок с учетом (3.1) получим:

$$i_{1}(0_{+})-1,6\cdot 10^{-3}-i_{3}(0_{+})=0$$

$$10^{3} i_{1}(0_{+})+1,5\cdot 10^{3}\cdot 1,6\cdot 10^{-3}+u_{L}(0_{+})=9$$

$$(0,5+2,5) 10^{3}i_{3}(0_{+})+10^{3} i_{1}(0_{+})=9$$

Решая систему, находим:

$$i_1(0_+) = 3,45 \text{ mÅ}, i_3(0_+) = 1,85 \text{ mA}, u_L(0_+) = 3,15 \text{ B}.$$
 (3.2)

1.3. Момент $t=\infty$. Означает новое стационарное состояние цепи после окончания переходного процесса. Внешне схема цепи при $t=\infty$ соответствует рис. 2.2 $\pmb{\delta}$, причем $u_L(\infty)=0$, а токи рассчитываются по формулам:

$$i_{1}(\infty) = \frac{E}{R_{1} + \frac{R_{2}(R_{3} + R_{4})}{R_{2} + R_{3} + R_{4}}} = \frac{9}{\left[1 + \frac{1,5(0,5 + 2,5)}{1,5 + 0,5 + 2,5}\right] \cdot 10^{3}} = 4,5 \cdot 10^{-3} \text{ A} = 4,5 \text{ mA};$$

$$i_{2}(\infty) = i_{1}(\infty) \frac{R_{3} + R_{4}}{R_{2} + R_{3} + R_{4}} = \frac{4,5 \cdot 10^{-3} \cdot (0,5 + 2,5) \cdot 10^{3}}{(1,5 + 0,5 + 2,5) \cdot 10^{3}} = 3 \text{ mA};$$

$$i_{3}(\infty) = i_{1}(\infty) - i_{2}(\infty) = 4,5 - 3 = 1,5 \text{ mA}.$$

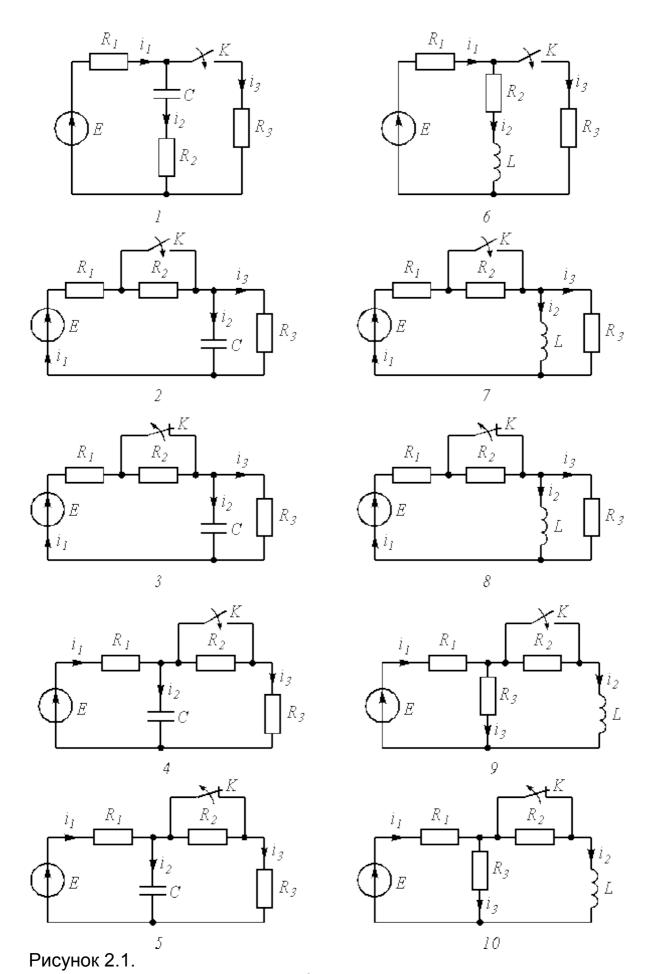


Таблица 1

				Вар	риант	ГЫ	Номер схемы или задания			
00	10	20	30	40	50	60	70	80	90	1
01	11	21	31	41	51	61	71	81	91	2
02	12	22	32	42	52	62	72	82	92	3
03	13	23	33	43	53	63	73	83	93	4
04	14	24	34	44	54	64	74	84	94	5
05	15	25	35	45	55	65	75	85	95	6
06	16	26	36	46	56	66	76	86	96	7
07	17	27	37	47	57	67	77	87	97	8
08	18	28	38	48	58	68	78	88	98	9
09	19	29	39	49	59	69	79	89	99	10

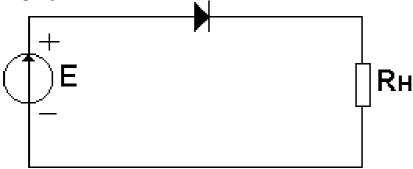
Таблица 2

Варианты	С, нф или <i>L</i> , мГн	R1, кОм	R2, кОм	R3, кОм	<i>E</i> , B
От 00 до 09	20	2	2	2	10
От 10 до 19	10	1	1	1	5
От 20 до 29	10	1	2	2	12
От 30 до 39	15	1	1	2	12
От 40 до 49	15	2	2	1	10
От 50 до 59	15	1	2	1	10
От 60 до 69	20	2	1	2	12
От 70 до 79	20	2	1	1	12
От 80 до 89	15	1	0,5	0,5	5
От 90 до 99	10	0,5	1	1	5

Часть2 « Электроника» Задание №3.

Для своего варианта определить:

- 1. Сопротивление диода постоянному току при заданном прямом напряжении и температуре t1 градусов.
- 2. Сопротивление диода постоянному току при заданном обратном напряжении и температуре t2 градусов.
- 3. Дифференциальное сопротивление диода при заданном прямом напряжении и температуре t1 градусов.
- 4. Дифференциальное сопротивление диода при заданном обратном напряжении и температуре t2 градусов.
- 5. Рассчитать ток и напряжение в нагрузке, и падение напряжения на диоде в схеме, приведенной ниже, при заданном напряжении источника Е и сопротивлении нагрузки Rн. Построить нагрузочную прямую. Температура равна t1 градусов.



Варианты задания. № варианта соответствует последней цифре кода студента.

№ ва- ри- анта	Тип диода	Прямое напряжение U _{пр} ,В	Обратное напряжение $U_{\text{обр}}$, В	Напряжение источника Е, В	Rн Ом	Температура t1, град.	Темпе- ратура t2, град.
1	мд226а	0,6	300	2	10	25	25
2	2д104а	0,4	200	2	100	25	70
3	Д237а	0,6	200	2	40	25	125
4	Д229а	0,5	100	2	10	25	125
5	Д237б	0,5	200	2	25	25	25
6	2д102а	0,8	200	2	40	25	120
7	2д103а	0,6	40	2	40	25	125
8	Кд105б	0,6	200	2	10	25	85
9	2д106а	0.8	50	2	2	25	70
0	д226	0,6	200	2	8	25	80

Пример решения задачи №1.

Исходные данные: тип диода Д223А

 $U_{np} = 0.8 \text{ B}$; $U_{oбp} = 40 \text{ B}$; $R_{H} = 40 \text{ OM}$; $t_{1} = +25^{\circ}$; $t_{2} = +125^{\circ}$; E = 2 B

3.1. Определить сопротивление диода постоянному току R_0 при $U = U_{np}$, $t = t_1$ и при $U = U_{o6p}$, $t = t_2$

По вольтамперной характеристике диода в прямом включении определяем, что при U_{np} =0.8 B ток I_{np} =16 мA.

$$R_{0\,\text{np}} = U_{\text{np}} \, / \, I_{\text{np}} {=} 0.8 / 16 = 50 \,\, \text{Om}$$

По вольтамперной характеристике диода в обратном включении определяем, что при $U_{\text{обр}}$ =40 B ток $I_{\text{обр}}$ =10 мкA.

$$R_{0 \text{ ofp}} = U_{\text{ofp}} / I_{\text{ofp}} = 40/10 = 4 \text{ MOM}$$

Обратим внимание, что сопротивление диода в прямом включении много меньше сопротивления в обратном включении.

3.2. Определить дифференциальное сопротивление $R_{\text{дифф.}}$ при $U = U_{\text{пр}}$, $t = t_1$ и при $U = U_{\text{обр}}$, $t = t_2$.

На вольтамперной характеристике диода в прямом включении в окрестности точки U_{np} =0.8 В задаем приращение тока ΔI = 20 мA и смотрим какое при этом получается приращение напряжения ΔU_{np} .

$$\Delta U_{np}=0.1 B$$

$$R_{\text{дифф. пр.}} = \Delta U_{\text{пр}} / \Delta I = 0.1/20 = 5 \text{ Om}$$

На вольтамперной характеристике диода в обратном включении в окрестности точки $U_{\text{обр}}$ =40 В задаем приращение тока $\Delta I=10$ мкА и смотрим какое при этом получается приращение напряжения $\Delta U_{\text{обр}}$.

$$\Delta U_{\text{обр}} = 15 \text{ B}$$

3.3. Рассчитать ток и напряжение в нагрузке, и падение напряжения на диоде в схеме Рис. 3.1.

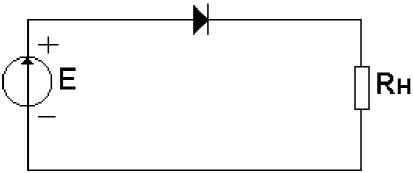
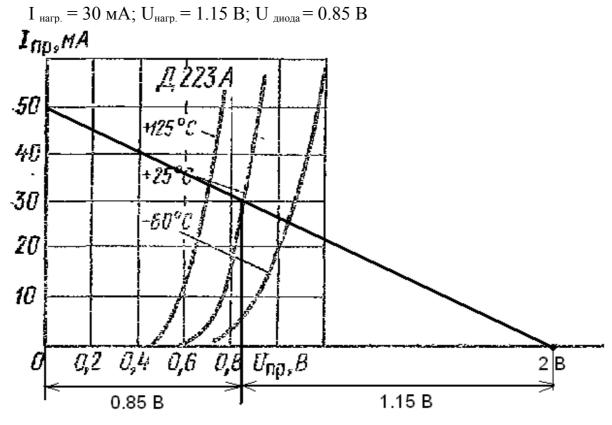
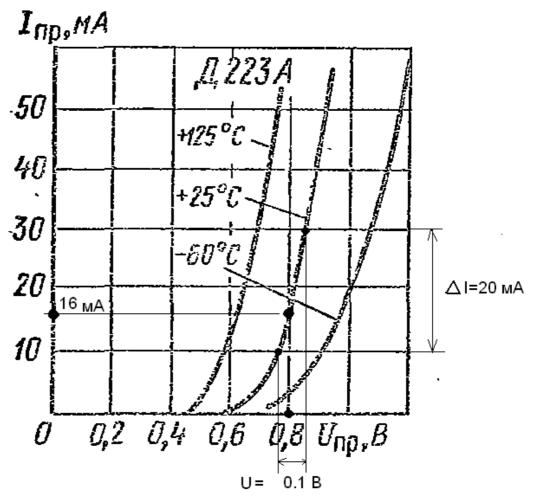


Рисунок 3.1.

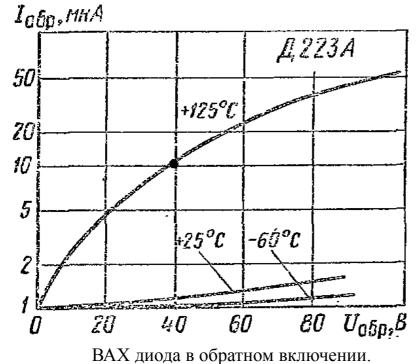
Строим нагрузочную прямую. Для этого на горизонтальной оси откладываем напряжение E=2 B, а на вертикальной оси ток, равный $E/R_{_{\rm H}}=2/40=50$ мА. Через эти точки проводим прямую. Это и есть нагрузочная прямая. Точка пересечения нагрузочной прямой с BAX при $t=+25^{\circ}$ позволяет определить все токи и напряжения цепи.



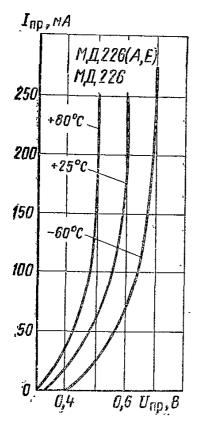
Построение нагрузочной прямой.



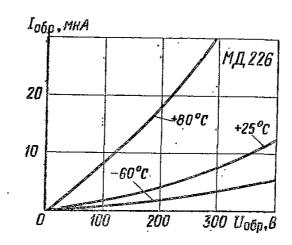
ВАХ диода в прямом включении.



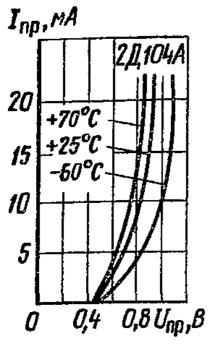
Вольтамперные характеристики диодов.



Зависимости прямого тока от напряжения



Зависимости обратного тока от напряжения

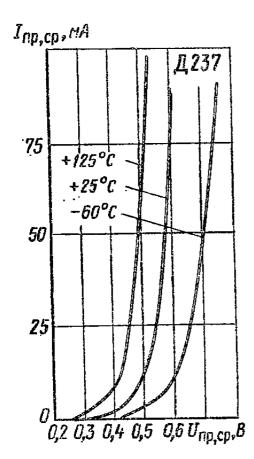


 I_{06p} , MHA

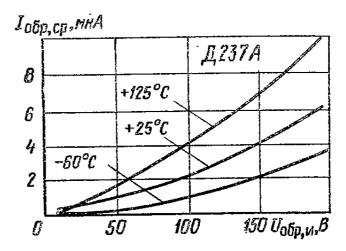
100 I_{00} 100 I_{00} 1,0 I_{00} 1,0 I_{00} 100 200 I_{06p} ,8

Зависимости прямого тока от напряжения

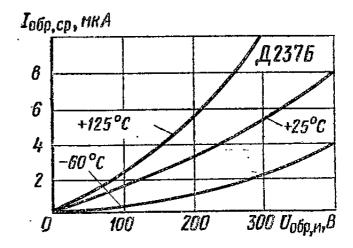
Зависимости обратного тока от напряжения



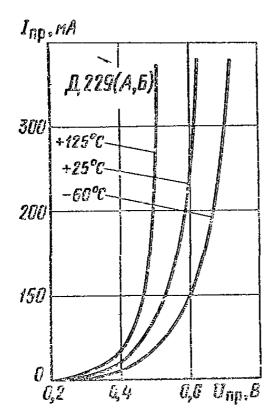
Зависимости прямого тока от напряжения



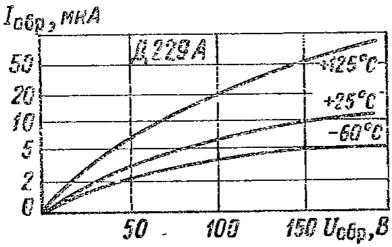
Зависимости обратного тока от напряжения



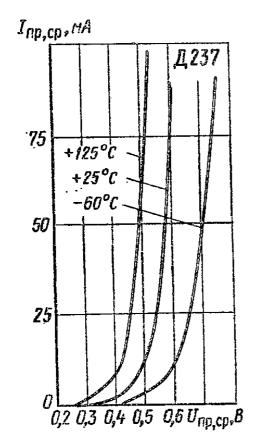
Зависимости обратного тока от напряжения



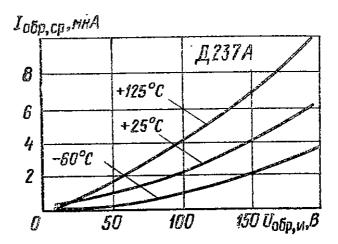
Зависимости прямого тока от напряжения



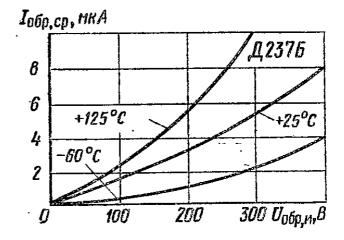
Зависимости обратного тока от напряжения



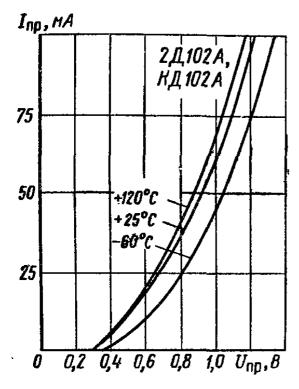
Зависимости прямого тока от напряжения

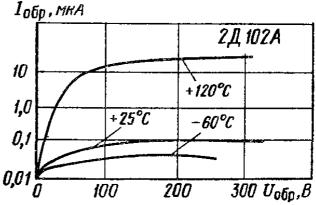


Зависимости обратного тока от напряжения



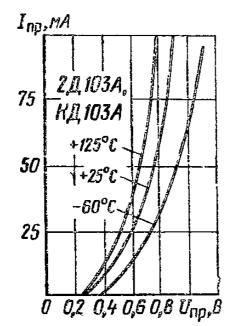
Зависимости обратного тока от напряжения

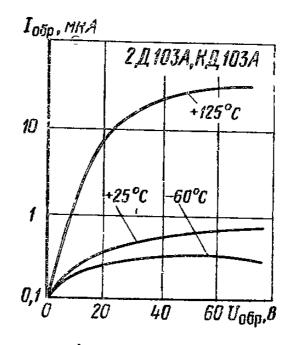




Зависимости обратного тока от напряжения

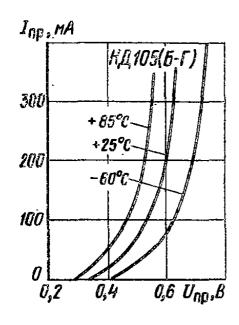
← Зависимости прямого тока от напряжения



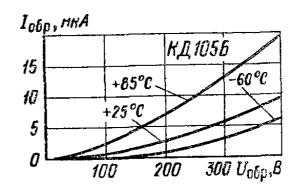


Зависимости прямого тока от напряжения

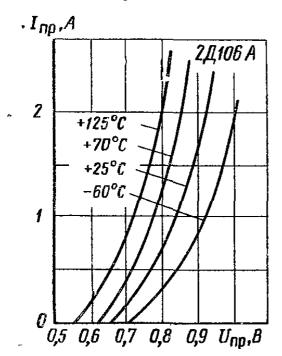
Зависимости обратного тока от напряжения



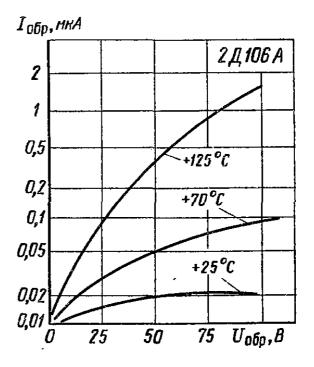
 Зависимости прямого тока от напряжения



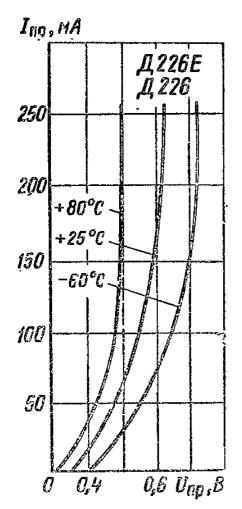
Зависимости обратного тока от напряжения

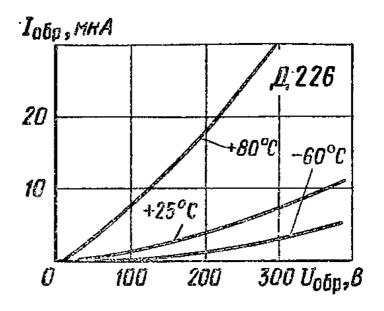


Зависимости прямого тока от напряжения



Зависимости обратного тока от напряжения





Зависимости обратного тока от напряжения

Зависимости прямого тока от напряжения

Задание№4.

Исходные данные для задачи берем из таблицы П.1.1 По статическим характеристикам заданного биполярного транзистора (приложение 1), включенного по схеме с общим эмиттером, рассчитать параметры усилителя графоаналитическим методом. Для этого:

- а) построить линию нагрузки;
- б) построить на характеристиках временные диаграммы токов и напряжений и выявить наличие или отсутствие искажений формы сигнала, определить величины амплитуд напряжений на коллекторе и базе, тока коллектора;
- в) рассчитать для линейного (мало искажающего) режима коэффициенты усиления по току K_I , напряжению K_U и мощности K_P и входное сопротивление усилителя R_{BX} . Найти полезную мощность в нагрузке P_{\sim} , мощность , рассеиваемую в коллекторе P_K , потребляемую мощность $P_{\text{ПОТР}}$ и коэффициент полезного действия η .
- Γ) используя характеристики заданного биполярного транзистора определить h-параметры в рабочей точке.

Варианты заданий для последней цифры кода студента.

№ вар.	Тип БТ	Ек, В	R _н , Ом	I _{Б0} , мкА	I _{БМ} , МКА
1	KT603A	50	1000	200	150
2	KT605A	12	200	625	375
3	KT603A	60	1000	250	150
4	KT605A	12	240	500	250
5	KT603A	60	1200	200	150
6	KT605A	15	300	625	375
7	KT603A	60	800	300	200
8	KT605A	15	250	625	375
9	KT603A	75	1500	250	150

Пример решения задачи №2.

Дано: транзистор КТ315A, напряжение питания $E_{\rm K}$ = 15 B, сопротивление нагрузки $R_{\rm H}$ = 500 Ом, постоянный ток смещения в цепи базы $I_{\rm 50}$ = 350 мкA, амплитуда переменной составляющей тока базы $I_{\rm 5M}$ = 150 мкA .

Выходные статические характеристики транзистора с необходимыми построениями показаны на рисунке 1.1. Нагрузочная линия соответствует графику уравнения $I_{\mathbb{K}} = (E_{\mathbb{K}} - U_{\mathbb{K}^3})/R_{\mathbb{H}}$. На семействе выходных характеристик ордината этой прямой при

 U_{K9} =0 соответствует точке I_K = E_K / R_H . Абсцисса при I_K =0 соответствует точке U_{K9} = E_K . Соединение этих координат и является построением нагрузочной линии.

В нашем случае координаты нагрузочной линии: $I_K = 15/500 = 30$ мА и $U_{K9} = 15$ В. Соединяя эти точки, получаем линию нагрузки.

Пересечение нагрузочной линии с заданным значением тока базы I_{50} определяет рабочую точку (РТ) транзисторного каскада, нагруженного на резистор. В нашем случае рабочий точка соответствует пересечению нагрузочной прямой с характеристикой при I_{5} = 350 мкА . Если в семействе выходных характеристик отсутствует требуемая характеристика (в нашем случае I_{5} = 350 мкА), её следует самостоятельно построить между характеристиками с ближайшими значениями тока базы (на рисунке пунктирная линия).

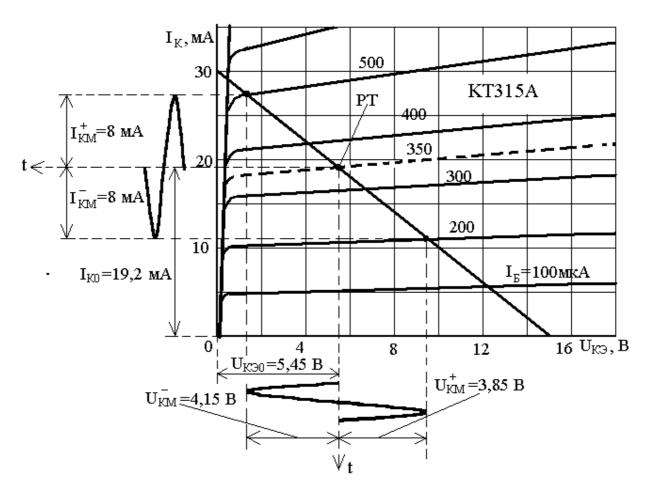


Рисунок 1.1

Координаты рабочей точки дают значение рабочего режима выходной цепи $U_{\kappa > 0}$ и $I_{\kappa 0}$. Определяем параметры режима по постоянному току

$$I_{K0}$$
=19,2 мА и U_{K30} =5,45 В.

На входных характеристиках (рисунок 1.2) рабочую точку определяем как точку пересечения ординаты, соответствующей току I_{50} =350 мкА, и характеристики при U_{K9} =10 В (РТ). Хотя в рабочей точке на выходных характеристиках U_{K90} 10 В, входные характеристики в активном режиме практически совпадают и можно воспользоваться характеристикой для

По заданному изменению синусоидального тока базы с амплитудой $I_{\text{БМ}}$, определяем графически амплитуды токов и напряжений на электродах транзистора. Строим временные диаграммы переменного тока коллектора, напряжения коллектора и базы для случая синусоидального входного тока с амплитудой $I_{\text{БМ}}$ = 150 мкА. Временные диаграммы строятся с учетом того, что напряжения на базе и коллекторе противофазные, и с соблюдением одинакового масштаба по оси времени. После построения временных диаграмм необходимо оценить, имеются ли заметные искажения в выходной цепи транзистора или нет.

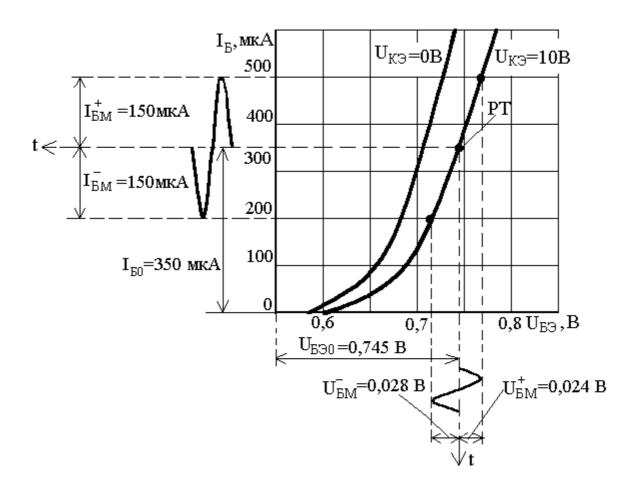


Рисунок 1.2

Из временных диаграмм видно, что под действием переменного входного тока рабочая точка на выходных характеристиках двигается вдоль линии нагрузки. Если рабочая точка какую-либо часть периода входного тока попадает в область насыщения или отсечки сигнала, необходимо уменьшить амплитуду входного сигнала до величины, при которой рабочая точка не будет выходить за пределы активной области работы прибора.

Дальнейшие расчеты производятся только для активного режима работы прибора, называемого иногда линейным или неискажающим.

При нахождении из графиков величин I_{км}, U_{км}, U_{ьм} следует обратить внимание, что амплитудные значения для положительных и отрицательных полуволн сигнала могут быть неодинаковыми, а значит усиление большого сигнала и в активном режиме сопровождается некоторыми искажениями.

Для дальнейших расчетов значения амплитуд определяется как средние за период.

По выходным статическим характеристикам (рисунок 1.1) находим положительные и отрицательные амплитуды токов и напряжений $I^+_{\it EM}$ =8мA и $I^-_{\it EM}$ =8мA, а также $U^+_{\it EM}$ =3,85 В и $U^-_{\it EM}$ =4,15 В. Затем определяем среднее значение амплитуд

$$I_{\text{XM}} = \frac{I_{\text{XM}}^+ + I_{\text{XM}}^-}{2} = \frac{8+8}{2} = 8$$
 MA. $U_{\text{XM}} = \frac{U_{\text{XM}}^+ + U_{\text{XM}}^-}{2} = \frac{3,85+4,15}{2} = 4$ B

По входным характеристикам находим $U_{\it E\!M}^{+}$ = 0,024 B и $U_{\it E\!M}^{-}$ = 0,028 В.

$$U_{EM} = \frac{U_{EM}^+ + U_{EM}^-}{2} = \frac{0,024 + 0,028}{2} = 0,026$$

 $K_I = \frac{I_{\it RM}}{I_{\it MS}} = \frac{8}{0.15} \approx 53$, $K_U = \frac{U_{\it RM}}{U_{\it MS}} = \frac{4}{0.026} \approx 154$ и $K_P = K_I \cdot K_U = 53 \times 154 = 8162$.

$$R_{\it E\!X} = rac{U_{\it E\!M}}{I_{\it E\!M}} = rac{0,026}{0,15\cdot 10^{-3}} pprox 173~O_{\it M\!M}$$
 Находим

Определяем полезную мощность, мощность рассеиваемую на коллекторе и потребляемую мощность

$$P_{m} = \frac{U_{\text{RM}} \cdot I_{\text{RM}}}{2} = \frac{4 \cdot 8 \cdot 10^{-3}}{2} = 16 \cdot 10^{-3} = 16 \text{MBm}, \quad P_{\text{R0}} = U_{\text{R30}} \cdot I_{\text{R0}} = 5,45 \cdot 19,2 \cdot 10^{-3} = 104,6 \text{ MBm}, \\ P_{\text{ROTP}} = E_{\text{R3}} \cdot I_{\text{R0}} = 15 \cdot 19,2 \cdot 10^{-3} = 288 \text{MBm}.$$

коэффициент полезного действия каскада

$$p = \frac{P_n}{P_{more}} \cdot 100\% = \frac{16}{288} \cdot 100 \approx 5,55\%$$

Находим h- параметры в рабочей точке, которая определена в задаче 1. Параметр h_{119} определяем следующим образом. На входных характеристиках (рисунок 2.1) задаемся приращением тока базы Δ I_B = ± 50=100 мкA относительно рабочей точки I_{50} =350 мкA.

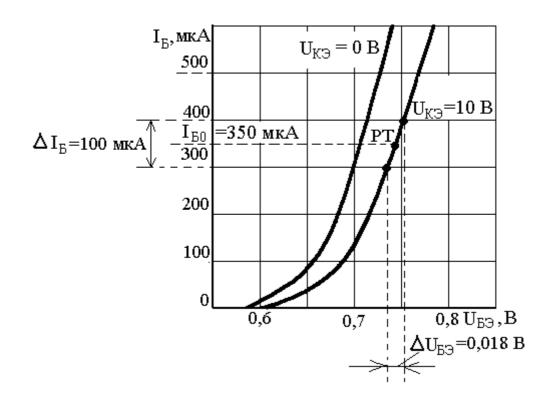


Рисунок 2.1

Соответствующее приращение напряжения база-эмиттер составит

∆ U_{БЭ}=0,018 В. Тогда входное сопротивление

$$h_{11.9} = \frac{\Delta U_{E9}}{\Delta I_E} = \frac{0.018}{0.1 \cdot 10^{-3}} = 180 \, O_M$$

По выходным характеристикам находим параметры h_{219} и h_{229} . Определение параметра h_{219} показано на рисунке 2.2.

Задаемся приращением тока базы относительно рабочей точки также Δ $I_{\text{Б}}$ = \pm 50=100 мкА и соответствующее приращение тока коллектора составляет Δ I_{K} = 5,6 мА. Коэффициент передачи тока базы составит

$$h_{219} = \frac{\Delta I_{X}}{\Delta I_{B}} = \frac{5.6 \cdot 10^{-3}}{(400 - 300) \cdot 10^{-6}} = \frac{5.6 \cdot 10^{-3}}{100 \cdot 10^{-6}} = 56$$

На рисунке 2.3 показано определение выходной проводимости h₂₂₉. Около рабочей точки задаемся приращением напряжения коллектор-эмиттер

 Δ U_{кэ}=4 В. Соответствующее приращение тока коллектора составляет Δ I_к=1 мА и выходная проводимость равна

$$h_{229} = \frac{\Delta I_K}{\Delta U_{PD}} = \frac{1 \cdot 10^{-3}}{4} = 0.25 \cdot 10^{-3} CuM$$

Параметр h_{129} по характеристикам обычно не определяется, так как входные характеристики для рабочего режима практически сливаются и определение параметра даёт очень большую погрешность.

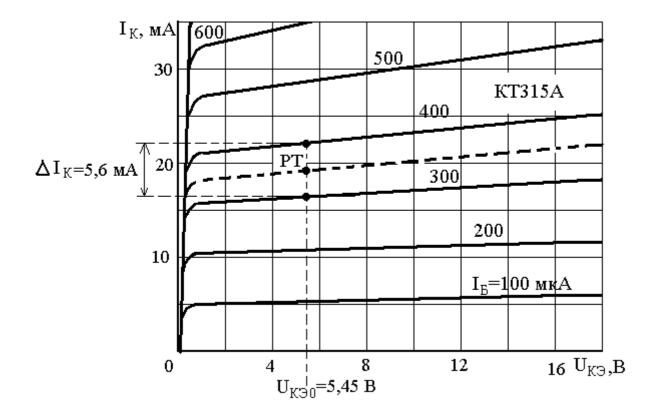


Рисунок 2.2

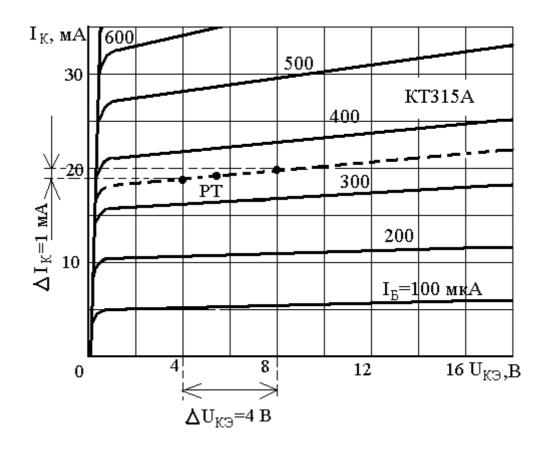
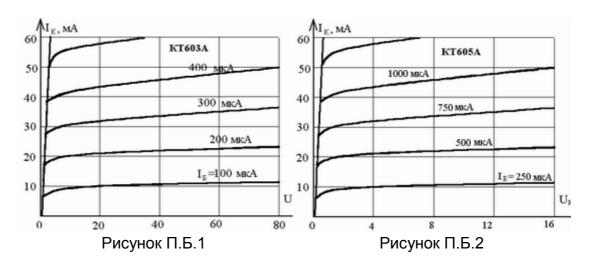
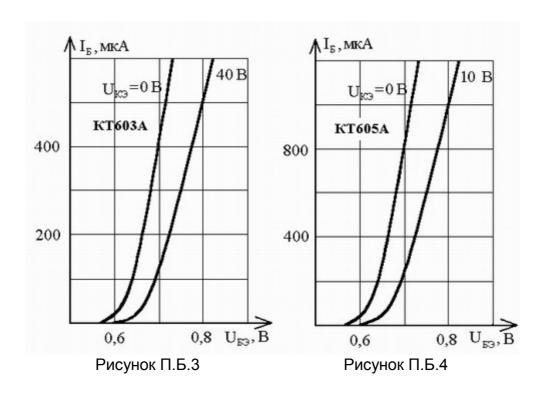
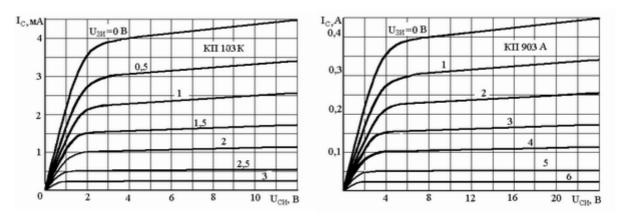


Рисунок 2.3

ПРИЛОЖЕНИЕ 1







КОНТРОЛЬНАЯ РАБОТА №2

по дисциплине «Электротехника, электроника, схемотехника»

часть3 «Схемотехника»

Задание №1.

Построить логическую схему в заданном логическом базисе.

При создании схемы использовать все этапы синтеза цифровых устройств.

В таблице приводятся 20 вариантов, где логическая функция у является № варианта.

X	X	X1	Y1	Y2	Y3	Y4	Y5	Y6	Y7	Y8	Y9	Y1
4	2											0
0	0	0	0	0	1	0	1	0	0	0	1	0
0	0	1	0	0	0	1	1	1	1	1	0	1
0	1	0	0	1	0	0	0	1	0	0	1	1
0	1	1	1	0	0	0	1	1	1	1	1	1
1	0	0	1	1	1	1	0	0	0	1	0	0
1	0	1	1	1	1	1	1	1	1	1	0	0
1	1	0	1	1	1	1	0	0	1	0	1	1
1	1	1	1	1	1	1	1	$\mid 1 \mid$	1	1	$\mid 1 \mid$	1

Таблица вариантов для логического синтеза.

X	X	X	Y11	Y1	Y2							
4	2	1		2	3	4	5	6	7	8	9	0
0	0	0	0	0	1	1	1	1	1	1	1	1
0	0	1	0	0	1	1	1	1	1	1	1	1
0	1	0	1	1	1	1	1	1	1	0	0	0
0	1	1	1	1	1	1	1	1	0	1	0	0
1	0	0	1	0	0	0	1	0	1	1	1	1
1	0	1	0	1	0	0	0	1	1	1	1	1
1	1	0	1	1	1	0	0	0	0	0	0	1
1	1	1	1	1	0	1	0	0	0	0	1	0

Для чётного варианта построить схему в базисе И-НЕ.

Для нечётного варианта построить логическую схему в базисе ИЛИ-НЕ.

Этапы синтеза цифровых устройств.

1. Разработка алгоритма по заданной физической задаче (задан).

- 2. Таблица истинности (задана).
- 3. Алгебраическое выражение в формах СДНФ или СКНФ.
- 4. Минимизация алгебраического выражения.
- 5. Преобразование в заданный логический базис.
- 6.Составление логической схемы цифрового устройства.

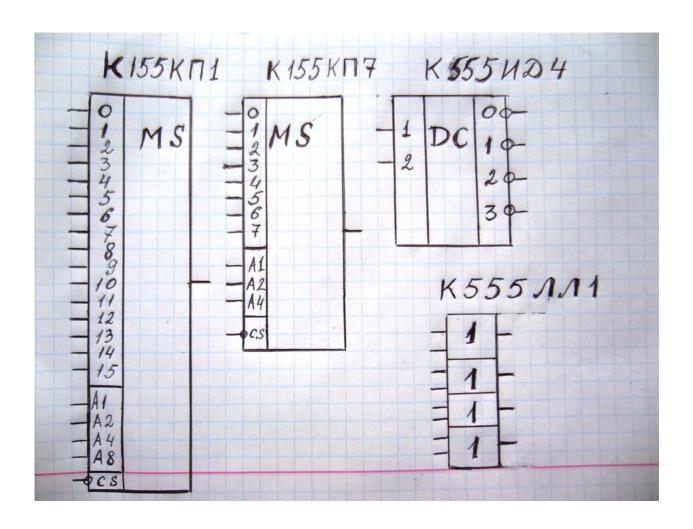
Задание№2.

Построить схему мультиплексора с заданными по варианту параметрами и применением конкретных микросхем.

Варианты.

- 1. Построить функциональную схему 17-ти канального мультиплексора на базе К155КП7, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 2. Построить функциональную схему 18-ти канального мультиплексора на базе К155КП7, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 3. Построить функциональную схему 19-ти канального мультиплексора на базе К155КП7, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 4. Построить функциональную схему 20-ти канального мультиплексора на базе К155КП7, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 5. Построить функциональную схему 21-го канального мультиплексора на базе К155КП7, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 6. Построить функциональную схему 22-х канального мультиплексора на базе К155КП7, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 7. Построить функциональную схему 23-х канального мультиплексора на базе К155КП7, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 8. Построить функциональную схему 34-х канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 9. Построить функциональную схему 35-ти канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 10. Построить функциональную схему 36-ти канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 11. Построить функциональную схему 37-ти канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 12. Построить функциональную схему 38-ти канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 13. Построить функциональную схему 39-ти канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 14. Построить функциональную схему 40 канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 15. Построить функциональную схему 41-го канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.

- 16. Построить функциональную схему 42-х канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 17. Построить функциональную схему 43-х канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 18. Построить функциональную схему 44-х канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 19. Построить функциональную схему 45-ти канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 20. Построить функциональную схему 46-ти канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.
- 21. Построить функциональную схему 47-ти канального мультиплексора на базе К155КП1, применив логическую схему К555ЛЛ1 и декодер К555ИД4.



Задание №3

Построить схему двоичного счётчика с заданными по варианту параметрами и приведёнными микросхемами.

Счётчик должен считать от начального числа до заданного числа.

```
1 вариант от 26 до 226
2 вариант от 30 до 190
3 вариант от 24 до 224
4 вариант от 29 до 230
5 вариант от 28 до 210
6 вариант от 41 до 141
7 вариант от 22 до 222
8 вариант от 15 до 215
9 вариант от 23 до 233
10 вариант от 35 до 135
11 вариант от 39 до 209
12 вариант от 34 до 204
13 вариант от 19 до 219
14 вариант от 38 до 148
15 вариант от 21 до 203
16 вариант от 42 до 142
17 вариант от 14 до 244
18 вариант от 33 до 203
19 вариант от 13 до 113
20 вариант от 27 до 227
```

Условное графическое обозначение К155ИЕ7.

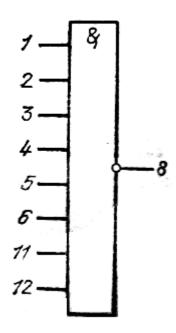


15 - вход информационный D1;

16 - напряжение питания;

Условное графическое обозначение К155ЛА2.

K155AA2, KN155AA2



АЛГОРИТМ ПОСТРОЕНИЯ ДВОИЧНОГО СЧЁТЧИКА С ПРОИЗВОЛЬНЫМ КОЭФИЦИЕНТОМ СЧЁТА.

- 1. Переводим коэффициент счёта в двоичную систему счисления.
- 2. По коэффициенту счёта определяем разрядность счётчика, т.е. количество микросхем.
- 3. Расписываем коэффициент счёта на выходах счётчиков с учётом старшинства разрядов.
- 4. Выбираем логический элемент «И» с количеством входов равным числу единиц в заданном коэффициенте счёта.
- 5. Соединяем выходы счётчиков на которых единицы со входами элемента «И», а выход элемента «И» на входы обнуления R счётчиков, если он считает с нуля или на входы «С» счётчиков, если он начинает счёт с заданного числа, которое подаётся на входы «D» с учётом старшинства разрядов.

Примечание: так как в задании задано число с которого начинается счёт, то входы «R» счётчика заземляем. Свободные входы элемента «И» соединяем с одним из действующих входом.

Построить схему запоминающего устройства на заданных по варианту микросхемах с увеличенной информационной ёмкостью как по адресам так и по разрядности. В литературе посмотреть наращивание информационной ёмкости запоминающих устройств (РеПЗУ).

Вариант 1

Задана микросхема (UPD27C800) EPROM ёмкостью 512К на 16бит. Нужно увеличить ёмкость до 2M на 64бит.

Вариант 2

Задана микросхема (ATT17128F) EEPROM ёмкостью 128К на 1бит. Нужно увеличить ёмкость до 256К на 32бит.

Вариант 3

Задана микросхема (HN58C1001) EEPROM ёмкостью 128К на 8бит. Нужно увеличить ёмкость до 1М на 32бит.

Вариант 4

Задана микросхема (ST93CS57) EEPROM ёмкостью 128 на 16бит. Нужно увеличить ёмкость до 1К на 64бит.

Вариант 5

Задана микросхема (M2732) EPROM ёмкостью 4К на 8бит. Нужно увеличить ёмкость до 16К на 32бит.

Вариант 6

Задана микросхема (AM27C1024) EPROM ёмкостью 64К на 16бит. Нужно увеличить ёмкость до 512К на 64бит.

Вариант 7

Задана микросхема (HN27C256) EPROM ёмкостью 32К на 8бит. Нужно увеличить ёмкость до 256К на 32бит.

Вариант 8

Задана микросхема (ATT1765F) EEPROM ёмкостью 64К на 1бит. Нужно увеличить ёмкость до 128К на 32бит.

Вариант 9

Задана микросхема (AM27CO10) EPROM ёмкостью 128К на 8бит. Нужно увеличить ёмкость до 512К на 32бит.

Вариант 10

Задана микросхема (AM27C128) EPROM ёмкостью 16К на 8бит. Нужно увеличить ёмкость до 128К на 32бит.

Вариант 11

Задана микросхема (ST93C06) EEPROM ёмкостью 16 на 16бит. Нужно увеличить ёмкость до 128 на 64бит.

Вариант 12

Задана микросхема (ST24C02) EEPROM ёмкостью 256 на 8бит. Нужно увеличить ёмкость до 512 на 32бит.

Вариант 13

Задана микросхема (ST24C04) EEPROM ёмкостью 512 на 8бит. Нужно увеличить ёмкость до 4K на 32бит.

Вариант 14

Задана микросхема (M2716) EPROM ёмкостью 2К на 8бит. Нужно увеличить ёмкость до 8К на 32бит.

Вариант 15

Задана микросхема (M5M80021) EEPROM ёмкостью 128К на 16бит. Нужно увеличить ёмкость до 1М на 64бит.

Вариант 16

Задана микросхема (HN27C4001) EPROM ёмкостью 512К на 8бит. Нужно увеличить ёмкость до 1М на 32бит.

Вариант 17

Задана микросхема (UPD27C8001) EPROM ёмкостью 1M на 8бит. Нужно увеличить ёмкость до 2M на 32бит.

Вариант 18

Задана микросхема (M5M80041) EEPROM ёмкостью 256К на 16бит. Нужно увеличить ёмкость до 2М на 64бит.

Вариант 19

Задана микросхема (ST24C01) EEPROM ёмкостью 128 на 8бит. Нужно увеличить ёмкость до 512 на 32бит.

Вариант 20

Задана микросхема (ST93C47) EEPROM ёмкостью 64 на 16бит. Нужно увеличить ёмкость до 256 на 64бит.

В вариантах для наращивания адресов можно применить декодер (дешифратор) любой разрядности под конкретное задание или использовать логический элемент, если нет необходимости в использовании декодера.