

Procura e Planeamento

Campus da Alameda

IST @ 2018/2019

Relatório

*Grupo 06*

*- Ana Margarida Pataca da Costa – 83425,*

*- Mariana Francisca Carrilho Loureiro – 83520*

# Introdução

Os valores calculados pela execução do código do projeto, e apresentados neste relatório, foram registados por um *core Intel i7* a 4.00GHz.

# Modelação do *Constraint Satisfaction Problem*

## Estrutura do CSP

## Geração de Sucessores

## Verificação das restrições

## Heurísticas

# Procuras

## Sondagem iterativa

## ILDS

## Procura alternativa – DDS

## Melhor abordagem

# Comparação de resultados

A\*

|  |  |  |
| --- | --- | --- |
| *Problema\Heurística* | **Heurística 1** | **Heurística 2** |
| **1** |  |  |
| **2** |  |  |
| **3** |  |  |
| **4** |  |  |

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| *Problema\*  *Procura* | **Largura** | **Profundidade** | **Profundidade Iterativa** | **IDA\*** | **Sondagem iterativa** | **ILDS** | **DDS** |
| **1** |  |  |  |  |  |  |  |
| **2** |  |  |  |  |  |  |  |
| **3** |  |  |  |  |  |  |  |
| **4** |  |  |  |  |  |  |  |

# Melhorias a implementar

# Conclusão