## Implementácia modifikovaného algoritmu SHA-1 v jazyku C (CPU) a CUDA (GPU)

Architektúry počítačových systémov Peter Kaňuch

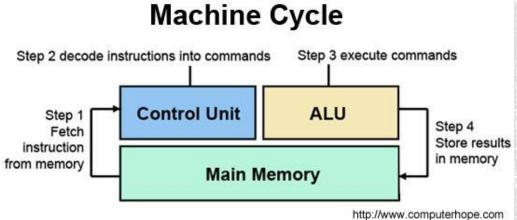


#### CPU chip Core 1 Core 0 Registers Registers Registers Registers LCPU0 LCPU1 LCPU2 LCPU3 ALU ALU SYSTEM BUS **BUS INTERFACE** ALU ALU Registers Registers Registers Registers LCPU4 LCPU5 LCPU6 LCPU7 Core 2 Core 3

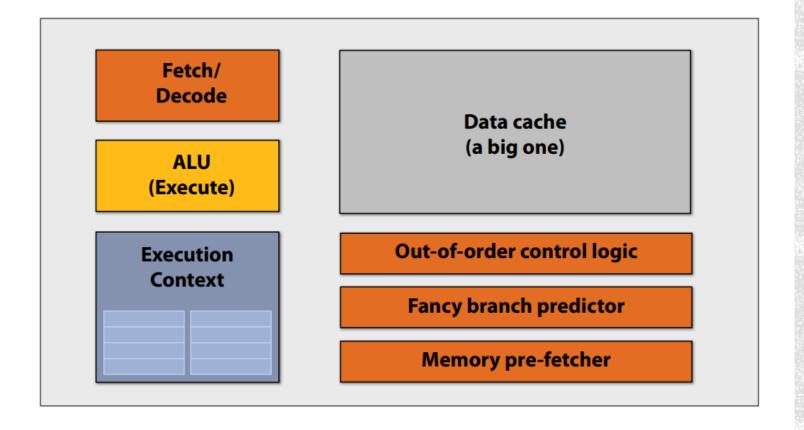
#### Quad-core hyperthreading CPU

## Architektúra CPU

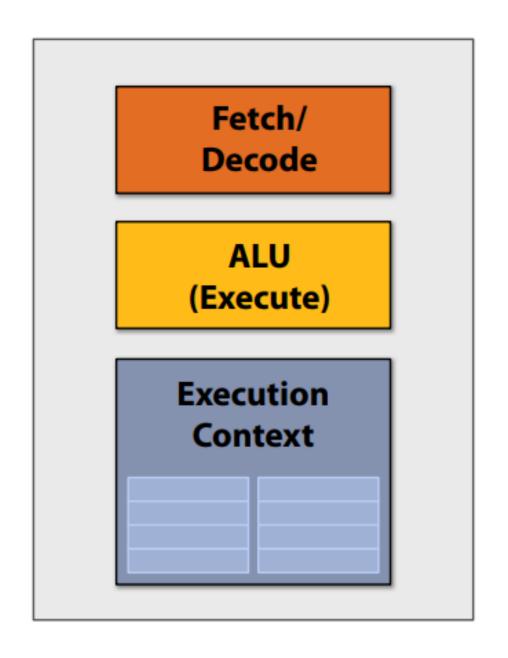
- Prúdové spracovanie
- Hyper-threading
- Multi-procesory



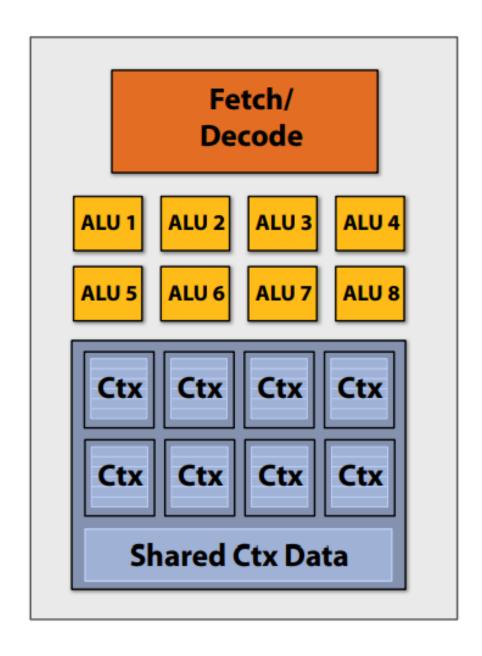




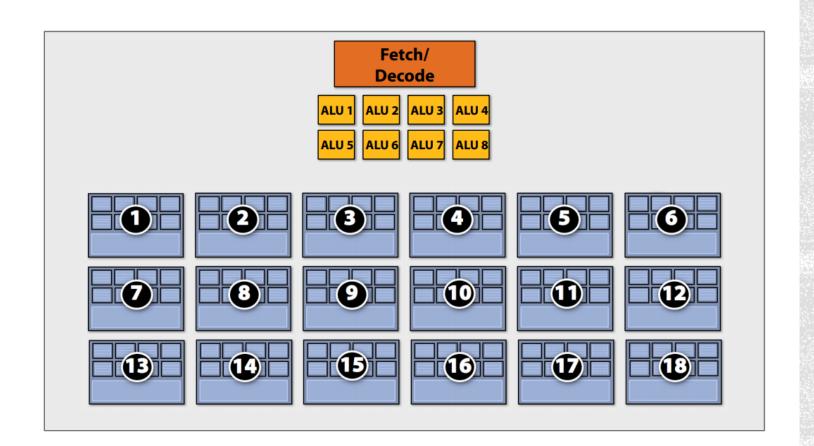




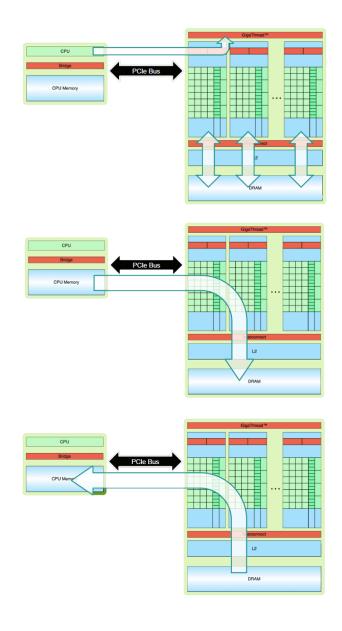
 odstránenie častí CPU umožňujúcich rýchle sequenčné výkonávanie inštrukcií



- odstránenie častí CPU umožňujúcich rýchle sequenčné výkonávanie inštrukcií
- zníženie náročnosti riadenia inštrukcií vo viacerých ALU

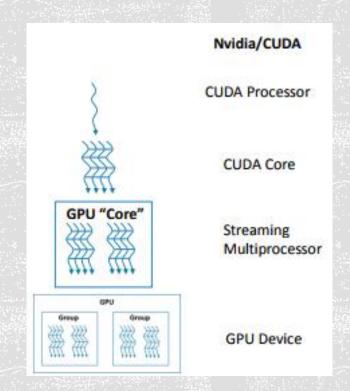


- odstránenie častí CPU umožňujúcich rýchle sequenčné výkonávanie inštrukcií
- zníženie náročnosti riadenia inštrukcií vo viacerých ALU
- predchádzanie hazardom pomocou začatia vykonávania iného bloku



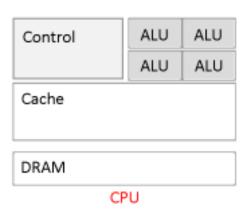
# Vykonanie programu na GPU

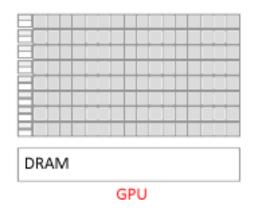
 SIMT - rozdelenie rovnakej, nezávislej práce na rovnaké synchronizované vlákna





## CPU vs. GPU





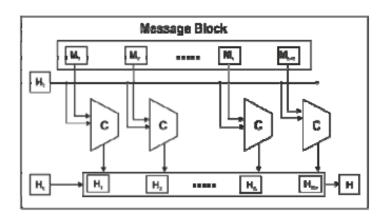
#### CPU:

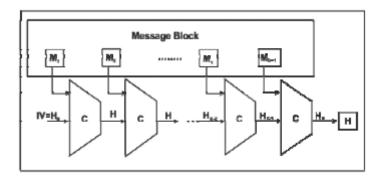
- menej výpočtových jednotiek
- optimalizované pre sériové operácie
- nízku toleranciu latencie
- podporu pre paralelné spracovanie (novšie verzie)

#### GPU:

- viac výpočtových jednotiek
- vstavané pre paralelné operácie
- vysokú toleranciu latencie
- vysokú priepustnosť
- lepšiu logiku riadenia



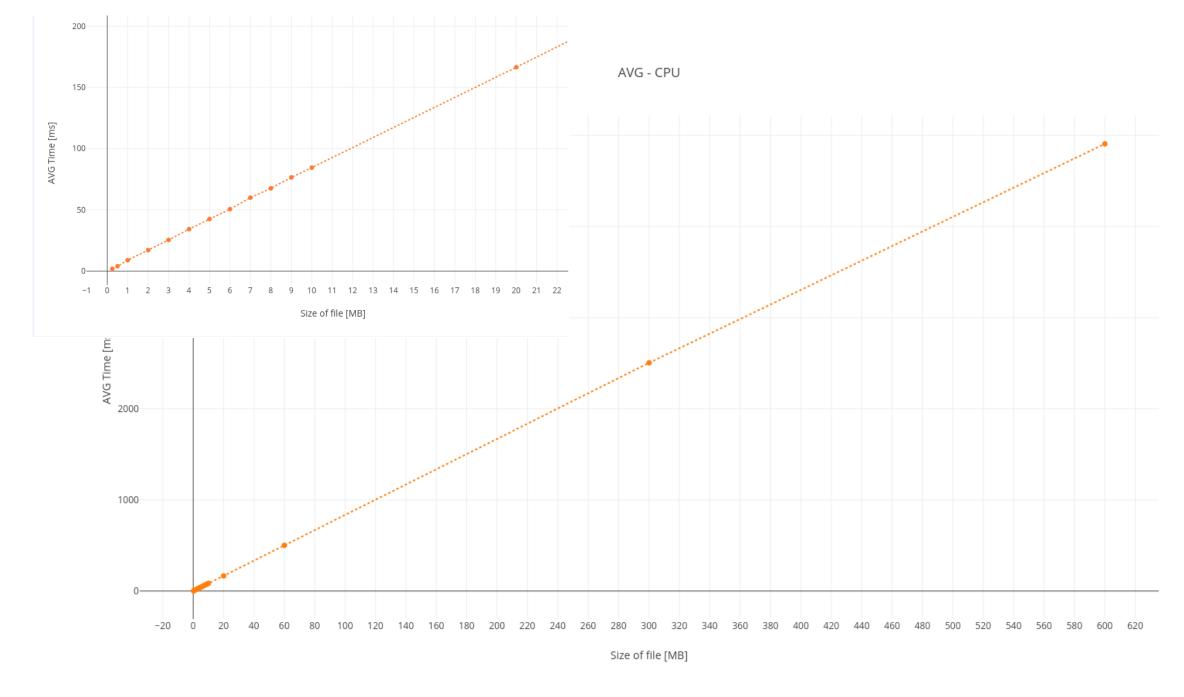




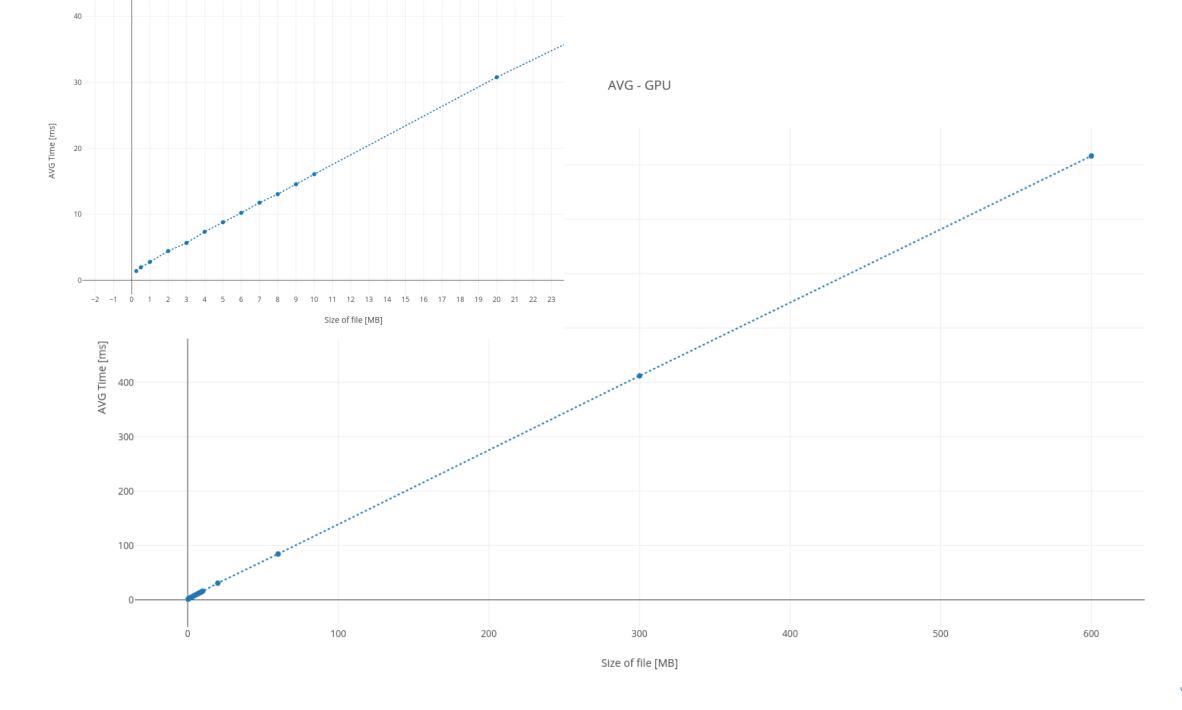
# (M)SHA-1 a vlastnosti hashov

- Ireverzibilnost' hashu (Preimage resistance) pre daný hash je ťažké nájsť správu, po ktorej zahashovaní dostaneme pôvodný hash
- Odolnosť voči kolíziám je ťažké nájsť také dve rôzne správy, ktorých výsledky hashu sa rovnajú

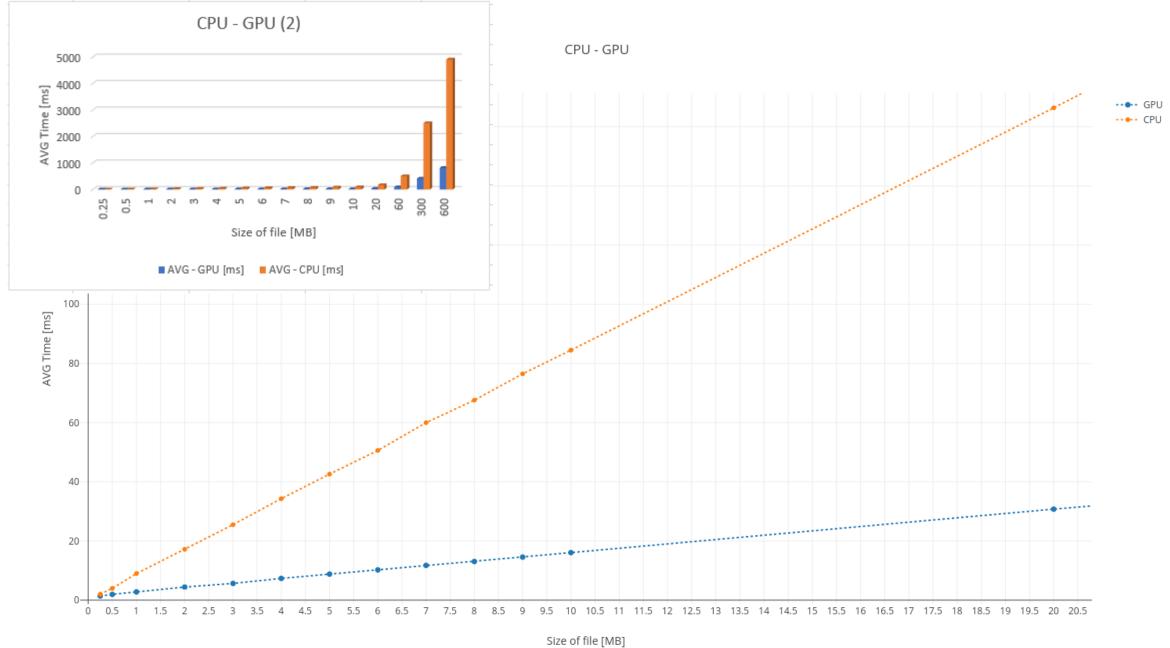






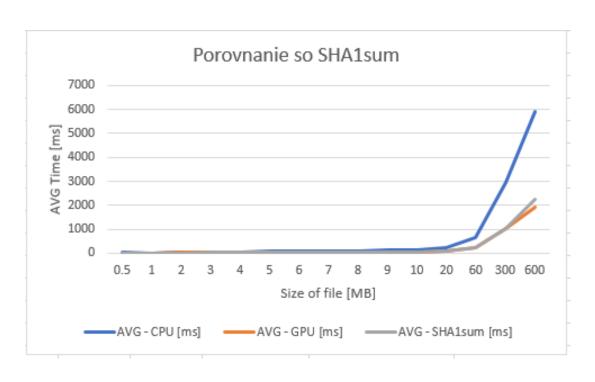


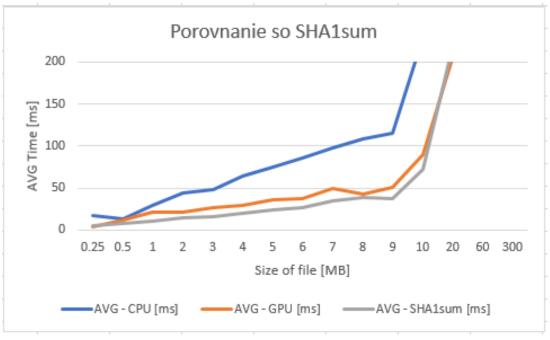






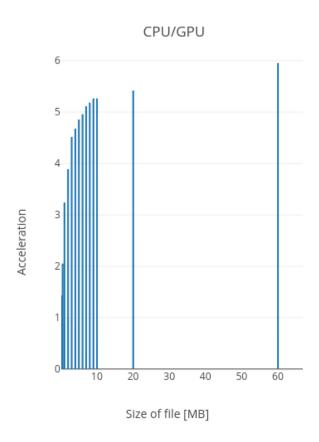
# Porovnanie so SHA1sum nástrojom







# Zrýchlenie GPU oproti CPU



	Tabuľka I.	CPU vs. GPU	
Size [MB]	AVG - GPU [ms]	AVG - CPU [ms]	CPU/GPU
0.25	1.4047648	2	1.423725879
0.5	1.958352	4	2.042533722
1	2.7868832	9	3.229414135
2	4.4332639	17.2	3.879760012
3	5.6588672	25.5	4.506202231
4	7.3489853	34.3	4.66731101
5	8.7965731	42.6	4.842794974
6	10.2195169	50.6	4.95131037
7	11.7593665	60	5.102315673
8	13.0595455	67.6	5.1762904
9	14.5545724	76.5	5.256080213
10	16.0727678	84.5	5.257339685
20	30.7733154	166.4	5.407282181
60	84.3981097	501.7	5.944445933
300	411.9776641	2504.7	6.079698533



# Automatické využitie GPU

- Automatický paralelizmus na úrovni inštrukcií
- OpenMP

#### Výhoda nových GPU:

volanie kernelu z kernelu

#### CPU a GPU:

- nájsť nezávislé časti programu
- prekopírovať dáta z pamäte RAM do video pamäte a späť
- rozdelit' dáta pre jednotlivé bloky a thready GPU

