#### การสร้างอุปกรณ์เชิงตรรกะแบบโปรแกรมได้เพื่อการ สร้างมุมมองเพิ่มเติมสำหรับจอภาพในการแสดงมุมมอง สามมิติแบบหลายมุมมอง

นำเสนอแบบเสนอโครงงานทางวิศวกรรมคอมพิวเตอร์

#### ภากร มัทนพจนารถ

อาจารย์ที่ปรึกษาโครงงาน อาจารย์ ดร. พิชญะ สิทธิอมร

วิชาโครงงานวิศวกรรมคอมพิวเตอร์ ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ จุฬาลงกรณ์มหาวิทยาลัย ภาคการศึกษาต้น ปีการศึกษา 2558

#### Outline

#### ส่วนที่ 1 : มโนทัศน์

- 1. ที่มาและความสำคัญของปัญหา
- 2. วัตถุประสงค์และเป้าหมาย
- 3. แนวคิดในการทำงานของอุปกรณ์
- 4. ทฤษฎีที่เกี่ยวข้อง

#### ส่วนที่ 2 : วิธีการ

- 4. ขอบเขตเชิงการทำงานของอุปกรณ์
- 5. ขั้นตอนการดำเนินงาน
- 6. สิ่งที่ได้ดำเนินการไปแล้ว

### ส่วนที่ 1 : มโนทัศน์

1. ที่มาและความสำคัญของปัญหา

2. วัตถุประสงค์และเป้าหมาย

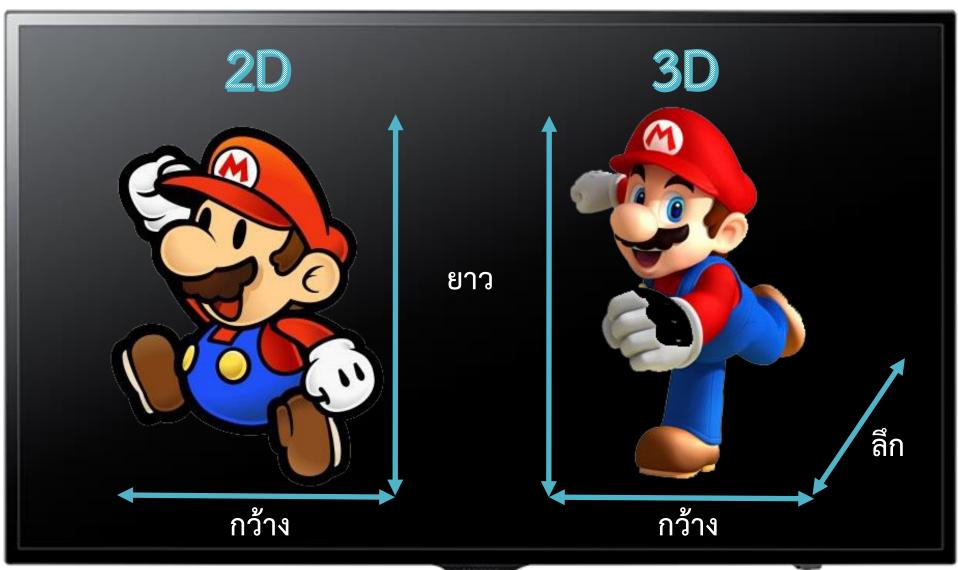
3. แนวคิดในการทำงานของอุปกรณ์

4. ทฤษฎีที่เกี่ยวข้อง

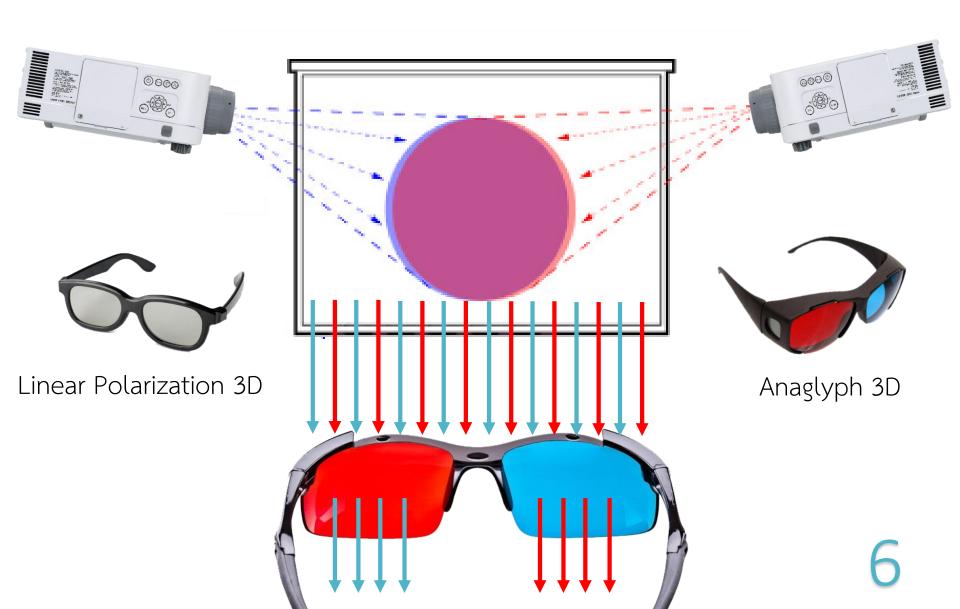
## ที่มาและความสำคัญของปัญหา



## สื่อสามมิติคืออะไร?



#### หลักการทำงานของสื่อสามมิติแบบทั่วไป



## ข้อจำกัดในการรับชมสื่อสามมิติในปัจจุบัน

1. ต้องมีอุปกรณ์ที่ช่วยในการรับชมเท่ากับจำนวนคนที่รับชม

2. ภาพที่ได้นั้น มีเพียงสองมุมมอง เนื่องจากสื่อสามมิตินั้น สร้างด้วย ภาพเพียงสองภาพที่มีมุมมองแตกต่างกันเท่านั้น

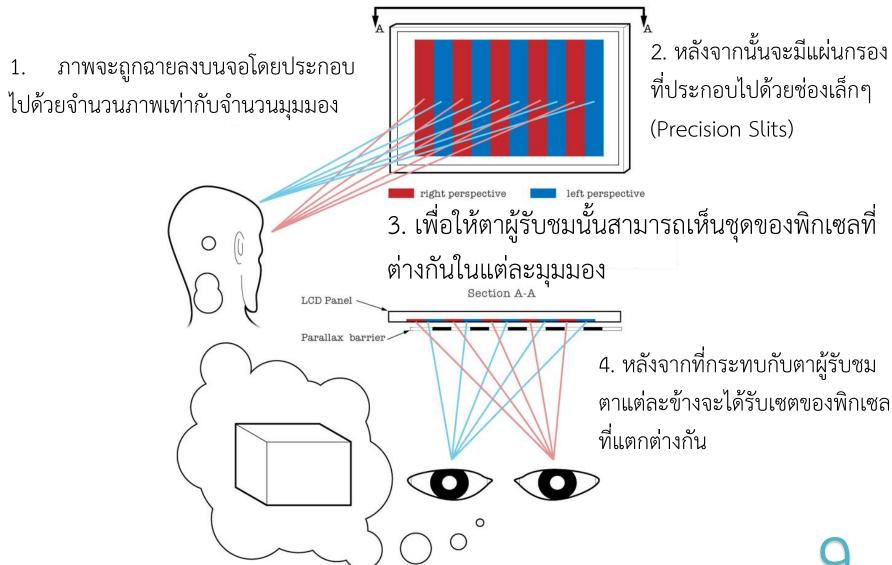


- ผู้รับชมไม่จำเป็นต้องรับชมจากจุดเดียว โดยสามารถรับชมได้หลายมุมมอง
   ขึ้นอยู่กับจุดที่รับชม
- ผู้รับชมสามารถรับชมสื่อได้พร้อมกัน เนื่องจากรับชมได้โดยไม่จำเป็นต้อง
   ใช้แว่น

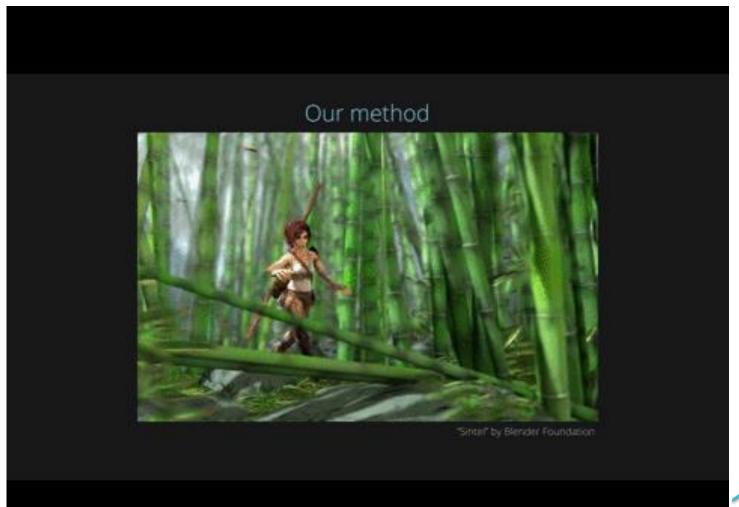
Motion Parallax

Lenticular Lens

#### วิธีการทำงานของมุมมองสามมิติแบบหลายมุมมอง



## ตัวอย่างมุมมองสามมิติแบบหลายมุมมอง



#### ปัญหาและข้อจำกัดในการรับชมมุมมองสามมิติ แบบหลายมุมมอง

ข้อมูลขาเข้านั้นจำเป็นต้องมีหลายมุมมอง

- จอสำหรับแสดงนั้นจำเป็นต้องมีตัวกรอง(Filter) เพื่อลดความ
   หยาบของภาพ และทำให้ภาพดูลื่นไหลขึ้น
- โพื่อการรับชมที่ดีจำเป็นต้องมีการ<mark>ปรับพารามิเตอร์ต่</mark>างๆ เพื่อให้ได้มุมมองสามมิติที่รับชมได้ดีที่สุด

## การสร้างมุมมองเพิ่มเติม (View Expansion)

#### 3D Stereoscopic

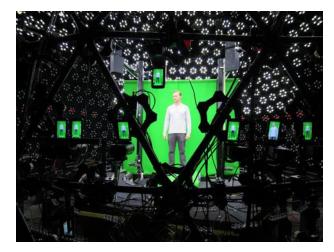
#### 3D Automultiscopic

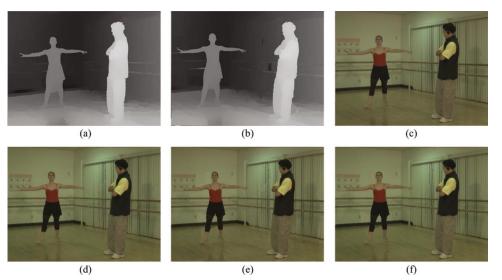


2 Views 8 Views

#### วิธีการในการสร้างมุมมองเพิ่มเติม (Method of View Expansion)

#### Multi-View Content Capture





Depth-Based Rendering

#### วิธีการในการสร้างมุมมองเพิ่มเติม (Method of View Expansion)

#### ➤ Image-Based Rendering

Lagrangian Techniques จะทำการกู้คืนข้อมูลความลึก ของภาพและหลังจากนั้นจะทำการ Re-Projection Pixel เพื่อที่จะ ได้ข้อมูลและนำไปสร้างมุมมองเพิ่มเติม

Eulerian Techniques ประมาณการเปลี่นนแปลงของ ข้อมูลเฟส(Local Phase Information)และนำมาใช้ในการกู้ข้อมูล ความลึกต่างๆ

### ส่วนที่ 1 : มโนทัศน์

1. ที่มาและความสำคัญของปัญหา

2. วัตถุประสงค์และเป้าหมาย

3. แนวคิดในการทำงานของอุปกรณ์

4. ทฤษฎีที่เกี่ยวข้อง

## วัตถุประสงค์

เพื่อพัฒนา อุปกรณ์ สำหรับการสร้าง มุมมองเพิ่มเติม เพื่อ สื่อสามมิติแบบหลายมุมมอง บน อุปกรณ์ตรรกะแบบโปแกรมได้

#### เป้าหมาย

- อุปกรณ์ นั้นสามารถสร้างได้โดยใช้ อุปกรณ์ตรรกะแบบโปรแกรมได้
   (FPGA) และสามารถทำงานได้อย่างมีประสิทธิภาพ
- > อุปกรณ์ สามารถทำการคำนวณข้อมูลขาเข้าซึ่งเป็นมุมมองสามมิติและได้ ข้อมูลขาออกเป็น มุมมองสามมิติแบบหลายมุมมอง
- อุปกรณ์ สามารถทำงานได้ในเวลา เสมือนทันที (Almost Real Time)

### ส่วนที่ 1 : มโนทัศน์

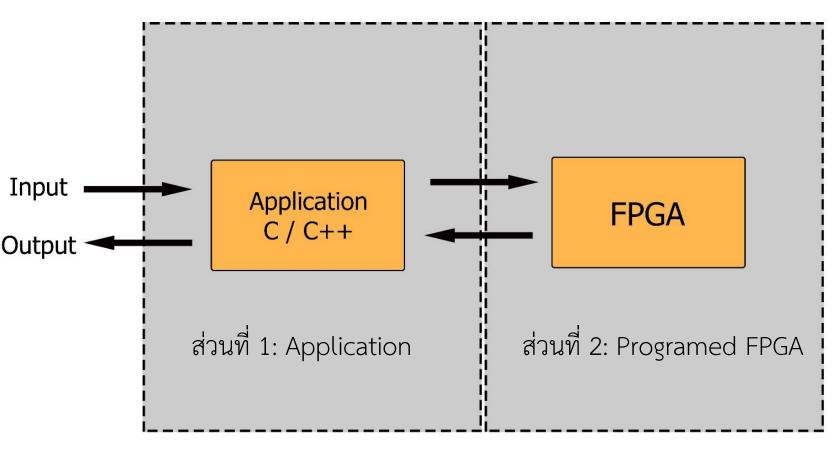
1. ที่มาและความสำคัญของปัญหา

2. วัตถุประสงค์และเป้าหมาย

แนวคิดในการทำงานของอุปกรณ์

4. ทฤษฎีที่เกี่ยวข้อง

## แนวคิดในการทำงานของอุปกรณ์



#### โปรแกรมประยุกต์ (Application)

Input Output

Application C / C++

#### คุณลักษณะของโปรแกรมประยุกต์

- > การจัดการข้อมูลขาเข้า
- การจัดการการเข้าถึงหน่วยความจำโดยตรง (DMA)
- 🔪 การจัดการข้อมูลขาออก

### โปรแกรมประยุกต์ (Application)

ภาษาที่ใช้ในการสร้าง C , C++
Input

Output



โปรแกรมสำหรับสร้างโปรแกรมประยุกต์ "Xilinx Software Development Kit"



#### โปรแกรมบนอุปกรณ์ตรรกะแบบโปรแกรมได้

#### Image-Based Rendering

#### Lagrangian Techniques

ข้อดี : ไม่สนใจข้อมูลที่ขาดหายในส่วนที่ไ<mark>ม่ได้คำนวณ และรองรับการท</mark>ำงานได้สูง

ข้อเสีย: ไม่สามารถรับข้อมูลขาเข้าคุณภาพต่ำได้

#### **Eulerian Techniques**

ข้อดี : ไม่จำเป็นต้องอ้างอิงถึงPixelได้ ทำงานโดยใช้คลื่นช่วงเล็ก(Wavelet)

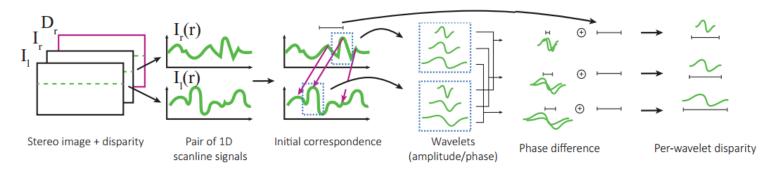
ข้อเสีย: ช่วงความลึกและความต่างที่หาได้นั้นแคบ

จากงานวิจัย "Eulerian-Lagrangian Stereo-to-Multi-view Conversion" [Unpublished]

#### โปรแกรมบนอุปกรณ์ตรรกะแบบโปรแกรมได้

ขั้นตอนการทำงานของอุปกรณ์

การแปลงมุมมองสามมิติเป็นคลื่นช่วงเล็ก (Wavelet)



- การประมาณความลึกต่อหนึ่งคลื่นช่วงเล็ก
- > การสร้างมุมมองเพิ่มเติมขึ้นใหม่

## โปรแกรมบนอุปกรณ์ตรรกะแบบโปรแกรมได้

**การเชื่อมต่อ** รับข้อมูลขาเข้าและส่งข้อมูลขาออกด้วย สายสื่อประสม ความคมชัดสูง (High-Definition Multimedia Interface :**HDMI**)



**FPGA** 

โปรแกรมสำหรับสร้างโปรแกรมประยุกต์
"Vivado Design Suite Webpack
Edition"

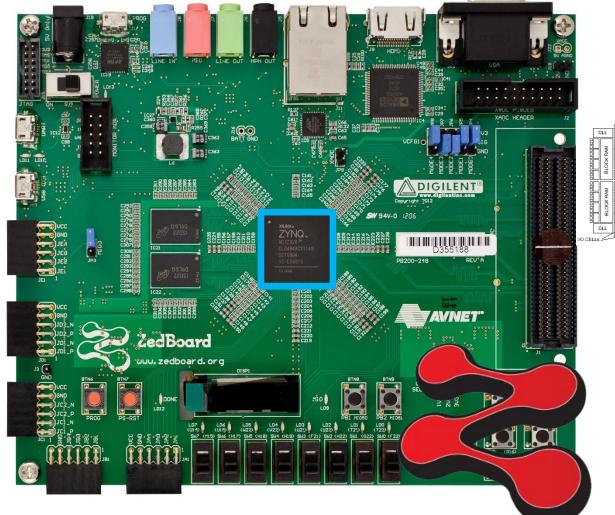
ภาษาที่ใช้ในการสร้าง Verilog HDL

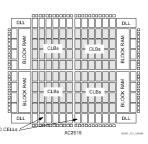


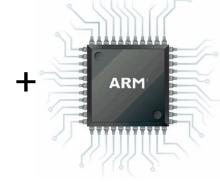


### อุปกรณ์ตรรกะแบบโปรแกรมได้ที่เลือกใช้









#### ZedBoard™

25

## แนวคิดในการใช้งานอุปกรณ์ตรรกะแบบโปรแกรมได้ (FPGA)

- ➤ สามารถทำงานได้โดยมีข้อมูลขาเข้าและขาออกด้วยสายสื่อประสมความ
  คมชัดสูง(HDMI)
- ➤สามารถนำไปพัฒนาต่อยอด เนื่องจากใช้อุปกรณ์ตรรกะแบบโปรแกรมได้
  (FPGA) เป็นพื้นฐาน
  - สามารถพัฒนาได้ง่าย เนื่องจากFPGAนั้นมีการพัฒนาเร็ว ทำให้สามารถ
     ทำงานได้มีประสิทธิภาพดีขึ้น
  - สามารถนำไปพัฒนาต่อเป็นวงจรรวมเฉพาะ (Application-Specific Integrated Circuit :ASIC)

26

### ส่วนที่ 1 : มโนทัศน์

1. ที่มาและความสำคัญของปัญหา

2. วัตถุประสงค์และเป้าหมาย

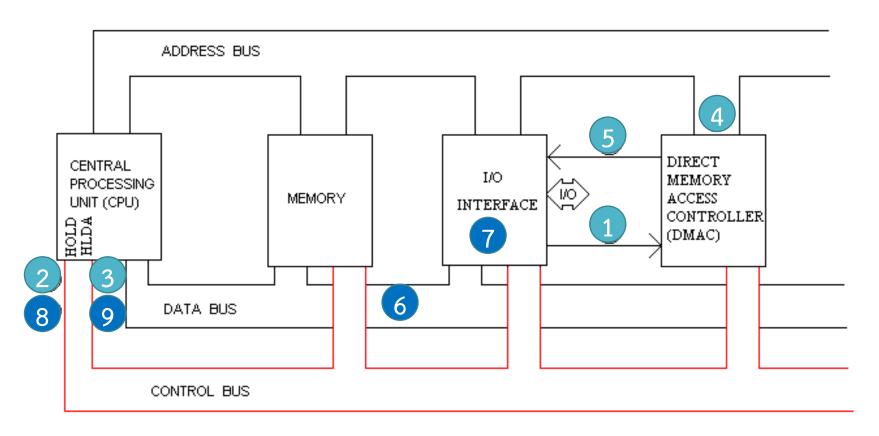
3. แนวคิดในการทำงานของอุปกรณ์

4. ทฤษฎีที่เกี่ยวข้อง

## ทฤษฎีที่เกี่ยวข้อง

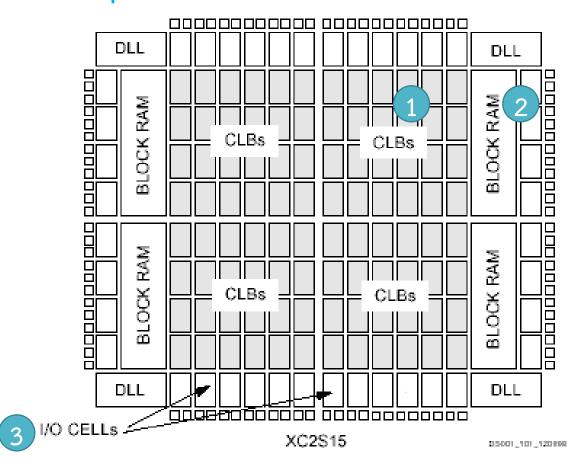
- การเข้าถึงหน่วยความจำโดยตรง (Direct Memory Access :DMA)
- อุปกรณ์ตรรกะแบบโปรแกรมได้ (Field Programmable Gate Array: FPGA)
- การจัดตารางของกระบวนการ (Process Scheduling)

#### การเข้าถึงหน่วยความจำโดยตรง



DATA TRANSFER WITH A DMA CONTROLLER

## อุปกรณ์ตรรกะแบบโปรแกรมได้



#### การจัดตารางของกระบวนการ

- การทำงานแบบ Multiple Cycle
- การทำงานแบบ Pipeline
- การออกแบบสถาปัตยกรรมแบบใหม่ เพื่อให้รองรับกับการทำงานบน
- อุปกรณ์ตรรกกะแบบโปรแกรมได้

#### ส่วนที่ 2 : วิธีการ

1. ขอบเขตเชิงการทำงานของอุปกรณ์

2. ขั้นตอนการดำเนินงาน

3. สิ่งที่ได้ดำเนินการไปแล้ว

## ขอบเขตเชิงการทำงานของอุปกรณ์

- อุปกรณ์ สามารถรับข้อมูลขาเข้าและส่งข้อมูลขาออกด้วย สายสื่อประสม
   ความคมชัดสูง (High-Definition Multimedia Interface :HDMI)
- อุปกรณ์ ทำงานบน อุปกรณ์ตรรกะแบบโปรแกรมได้ ได้

> อุปกรณ์ มีการออกแบบ สถาปัตยกรรม เพื่อให้อุปกรณ์สามารถทำงานได้ โดยมีทรัพยากรจำกัดและได้รับ การจัดการกระบวนการ

#### ส่วนที่ 2 : วิธีการ

1. ขอบเขตเชิงการทำงานของอุปกรณ์

#### 2. ขั้นตอนการดำเนินงาน

3. สิ่งที่ได้ดำเนินการไปแล้ว

## ข้นตอนการดำเนินงาน

| ขั้นตอน               | วันเริ่มต้น | วันเสร็จสิ้น | จำนวนวัน |
|-----------------------|-------------|--------------|----------|
| วางแผน                | 09/17/15    | 11/06/15     | 37วัน    |
| ออกแบบการทำงาน        | 11/13/15    | 12/30/15     | 34วัน    |
| พัฒนาระบบอุปกรณ์      | 12/24/15    | 02/12/16     | 37วัน    |
| ทดสอบโปรแกรม          | 01/19/16    | 02/25/16     | 28วัน    |
| เขียนบทความทางวิชาการ | 02/26/16    | 04/01/16     | 26วัน    |

#### ส่วนที่ 1 วางแผน / ส่วนที่ 2 :ออกแบบการทำงาน

| Task Name   |     | Q3  |     |            | Q4        |               |                        | Q1         |                       |          | Q2       |        |  |
|---|-----|-----|-----|------------|-----------|---------------|------------------------|------------|-----------------------|----------|----------|--------|--|
|   | Jul | Aug | Sep | Oct        | Nov       | Dec           | Jan                    | Feb        | Mar                   | Apr      | May      | Jun    |  |
| 🖃 ส่วนที่ 1 วางแผน  |     |     |     |            | ุ ส่วนที่ | 1 วางแผ       | เน                     |            |                       |          |          |        |  |
| ศึกษาที่มาและความสำคัญ  |     |     |     | ศึกษาที่มา | และควา    | มสำคัญ        |                        |            |                       |          |          |        |  |
| ศึกษาอุปกรณ์ที่เกี่ยวข้องในการพัฒนาโปรแกรม  |     |     |     | ศึกษาอุเ   | ปกรณ์ที่เ | กี่ยวข้องใ    | นการพัต                | มนาโปรแ    | กรม                   |          |          |        |  |
| ศึกษางานวิจัยที่เกี่ยวข้อง  |     |     |     | คื         | ักษางาน   | วิจัยที่เกี่ย | วข้อง                  |            |                       |          |          |        |  |
| ศึกษาโปรแกรมที่ใช้เขียนบอร <sup>์</sup> ดFPGA   |     |     |     | ศึกษา      | โปรแกรม   | มที่ใช้เขีย   | นบอร์ดF                | PGA        |                       |          |          |        |  |
| ศึกษาการทำงานแบบเข้าถึงหน่วยความจำโดยตรง  |     |     |     |            | ี ศึกษาก  | ารทำงาเ       | แเบบเข้า               | ถึงหน่วย   | ความจำโ               | ดยตรง    |          |        |  |
| กำหนดวัตถุประสงค์และเป้ามาย   |     |     |     |            | กำหนดว    | วัตถุประส     | งค์และเป้              | ามาย       |                       |          |          |        |  |
| กำหนดขอบเขตของโครงการ   |     |     |     |            | ้ กำหน    | ดขอบเขต       | ทของโคร                | ังการ      |                       |          |          |        |  |
| 🖃 ส่วนที่ 2 ออกแบบการทำงาน  |     |     |     |            |           |               | ส่วนที่ 2              | ! ออกแบา   | ์<br>ปการทำงา         | าน       |          |        |  |
| ออกแบบข้อมูลขาเข้าไปยังบอร์ดFPGA  |     |     |     |            |           | ากแบบข้อ      | มูลขาเข <sup>้</sup> า | าไปยังบอ   | ร์ดFPGA               |          |          |        |  |
| ออกแบบการส <sup>่</sup> งข <sup>้</sup> อมูลด <i>้</i> วยระบบการเข้าถึงหน <sup>่</sup> วยความจำโด<br>ยตรง |     |     |     |            | <u> </u>  | ออกแบ         | บการส่งร               | ข้อมูลด้วย | ์<br>ประบบกา <i>"</i> | เข้าถึงห | น่วยความ | จำโดยต |  |
| ออกแบบการการคำนวณภายในบอร <sup>์</sup> ดFPGA  |     |     |     |            |           | ออ            | กแบบกา                 | รการคำเ    | เวณภายใ               | นบอร์ดF  | PGA      |        |  |
| ออกแบบสถาบัตยกรรมของโปรแกรม   |     |     |     |            |           | อ             | อกแบบส                 | ถาปัตยก    | รรมของโ               | ปรแกรม   |          |        |  |
| ออกแบบการจัดตารางของกระบวนการ   |     |     |     |            |           |               | ออกแบ                  | ปการจัดต   | ารางของ               | กระบวนเ  | าาร      |        |  |

## ส่วนที่ 3 :พัฒนาระบบ / ส่วนที่ 4 :ทดสอบระบบ / ส่วนที่ 5 : เขียนบทความทางวิชาการ

| Task Name  | Q3               |                   |     | Q4  |     |     | Q1                                     |         |                      | Q2        |              |          |  |
|--|------------------|-------------------|-----|-----|-----|-----|--|---------|----------------------|-----------|--------------|----------|--|
|  | Jul              | Aug               | Sep | Oct | Nov | Dec | Jan                                    | Feb     | Mar                  | Apr       | May          | Jun      |  |
| ส่วนที่ 1 วางแผน     ส่วนที่ 1 วางแผน | ส่วนที่ 1 วางแผน |                   |     |     |     |     |  |         |                      |           |              |          |  |
| 🖶 ส่วนที่ 2 ออกแบบการทำงาน   |                  |                   |     |     |     |     | ส่วนที่ 2                              | 2 ออกแบ | บการทำง              | าน        |              |          |  |
| 🖃 ส่วนที่ 3 พัฒนาระบบ  |                  |                   |     |     |     |     |  | ส่วา    | เที่ 3 พัฒ           | นาระบบ    |              |          |  |
| พัฒนาการทำงานด้วยระบบการเข้าถึงหน่วยความจำ<br>โดยตรง   |                  |                   |     |     |     |     | พัฒน                                   | าการทำง | านด้วยระ             | บบการเข   | าถึงหน่วย    | บความจ๋′ |  |
| พัฒนา Steerable Pyramid ลงบนบอร์ด FPGA   |                  |                   |     |     |     |     | พัฒนา Steerable Pyramid ลงบนบอร์ด FPGA |         |                      |           |              |          |  |
| พัฒนาโปรแกรมการเพิ่มมุมมองในสื่อสามมิติ  |                  |                   |     |     |     |     | พัฒนาโปรแกรมการเพิ่มมุมมองในสื่อสาม    |         |                      |           |              |          |  |
| พัฒนาโปรแกรมให้สามารถทำงานได้ด้วยทรัพยากรที<br>่จำกัด  |                  |                   |     |     |     |     |  | พัฒ     | เนาโปรแก             | ารมให้สา  | มารถท้าง     | านได้ตัว |  |
| 🖃 ส่วนที่ 4 ทดสอบโปรแกรม   |                  |                   |     | ,   |     |     |  |         | ส่วนที่ 4            | ทดสอบโ    | ปรแกรม       |          |  |
| ทดสอบการทำงานโดยการใส่ข้อมูลขาเข้าจริง   |                  |                   |     |     |     |     |  | ทดสอง   | Jการทำง <sub>ั</sub> | านโดยกา   | รใส่ข้อมูล   | จขาเข้าจ |  |
| ตรวจสอบข้อมูลขาออก   |                  |                   |     |     |     |     | ตรวจสอบข้อมูลขาออก                     |         |                      |           |              |          |  |
| ทดสอบการทำงานด้วยการจัดตารางของกระบวนการ   |                  |                   |     |     |     |     | ทดสอบการทำงานด้วยการจัดตาราง           |         |                      |           |              |          |  |
| ปรับแก้โปรแกรมเพิ่มเติม  |                  |                   |     |     |     |     | ปรับแก้โปรแกรมเพิ่มเติม                |         |                      |           |              |          |  |
| 🖃 ส่วนที่ 5 เขียนบทความทางวิชาการ  |                  |                   |     |     |     |     |  | Į.      |                      | ส่วนที่ ส | 5 เขียนบท    | าความท   |  |
| ศึกษาบทความที่เกี่ยวข้องทั้งหมด  |                  |                   |     |     |     |     |  |         | ศึกษา                | บทความ    | ที่เกี่ยวข้อ | งทั้งหมด |  |
| สรุปหัวข้อและเค้าโครงของงานวิจัย   |                  |                   |     |     |     |     |  |         | สรุง                 | ไห้วข้อแล | าะเค้าโคร    | งของงาา  |  |
| ออกแบบรูปแบบบทความวิจัยและสรุปผลการทำงาน   |                  |                   |     |     |     |     | ออกแบบรูปแบบบทความวิจั                 |         |                      |           |              |          |  |
| เขียนบทความวิชาการ   |                  | เขียนบทความวิชากา |     |     |     |     |  |         |                      | าการ      |              |          |  |

#### ส่วนที่ 2 : วิธีการ

1. ขอบเขตเชิงการทำงานของอุปกรณ์

2. ขั้นตอนการดำเนินงาน

3. สิ่งที่ได้ดำเนินการไปแล้ว

### สิ่งที่ได้ดำเนินการไปแล้ว

- 🗲 ศึกษาเครื่องมือและอุปกรณ์ต่างๆที่เกี่ยวข้องกับการพัฒนา
- ศึกษาบทความทางวิชาการ
- ➤ ติดตั้งและศึกษาวิธีการใช้งานโปรแกรม "Vivado Design Suite Webpack Edition" และ "Xilinx Software Development Kit"
- ศึกษาโครงสร้างและทดลองใช้งาน การเข้าถึงหน่วยความจำโดยตรง(Direct Memory Access)

# Q/A

THANK YOU