(Obs.: eu não entendi como tirar os cálculos a partir dos dados fornecidos, tenho que estudar mais sobre a cache, tentei entender pelo que já está feito)

- Divisão de bits de endereço de 26bits(64Mbytes)

Distribui-se em tags, linhas e palavras; metade (13) vai para as linhas, 4 para as palavras e, sobra 9 para tags.

- Aprontamento efetivo, obtém se pelo porcentagem dos dados em cada linha pelo tamanho total desta.

Dados em cada linha: 16\*32 = 512

Tamanho total de cada linha: 1(bit de validade) + 9(bits de tag) + 512 (blocos) = 522

(512/522)\*100 = 98,08%, é o aproveitamento efetivo

## - Número de Linhas

Tem se 1 bit para validar os dados para cada linha, 512 blocos, 13 e bits para tags que é o melhor número encontrado para o número de linhas em relação ao tamanho da cache(8192 linhas da cache), tamanho de linha: 522/8 = 65,25

Com o (tamanho da cache 524288 bytes)/(66 tamanho de linha) = 7943,75 linhas que cabem na cache.

https://www.inf.pucrs.br/~flash/orgarq/aulas/memoria, pagina 17