

SSC0512 - Elementos de Lógica Digital

Lab02 – Simplificação

Nome	N.º USP
Pedro José Garcia	11846943

Obs 1: Utilize este arquivo como relatório de laboratório, inserindo as informações a partir da próxima página.

Obs 2: Este Lab é individual, deverá ser convertido em PDF e entregue via Moodle.

Obs 3: Não serão aceitos outros formatos.



Atividades

 Tendo como base as seguintes representações canônicas, encontre as funções digitais mínimas por meio do método algébrico:

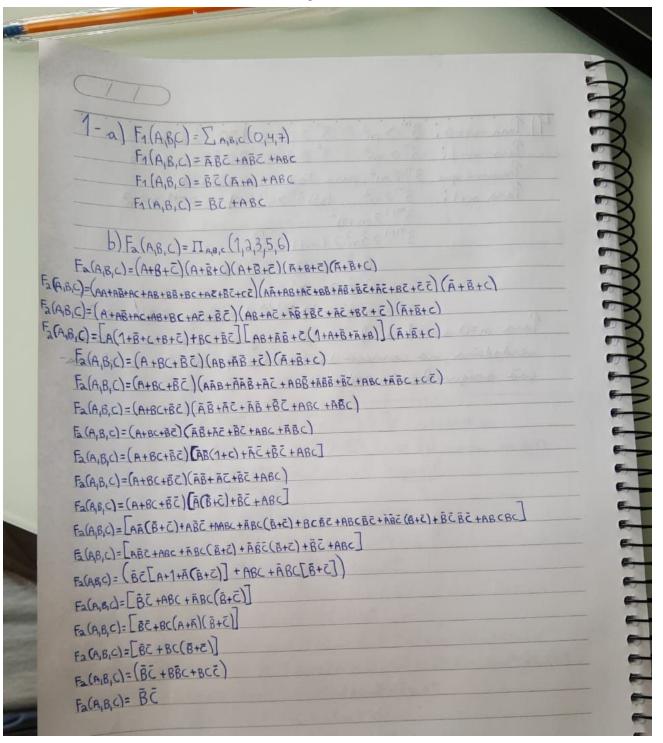
a.
$$F1(A, B, C) = \sum_{A,B,C} (0, 4, 7)$$

b.
$$F2(A, B, C) = \prod_{A,B,C} (1, 2, 3, 5, 6)$$

- 2. Com base nas funções mínimas encontradas no Ex1, implemente-as no Quartus. Faça capturas de telas.
- Anote os tempos de compilação de cada uma das funções e discorra sobre qual o
 motivo provável se alguma das funções resultar em tempo de compilação menor
 que a outra.
- 4. Faça o teste das tabelas verdades.
- 5. Apresente as simulações.

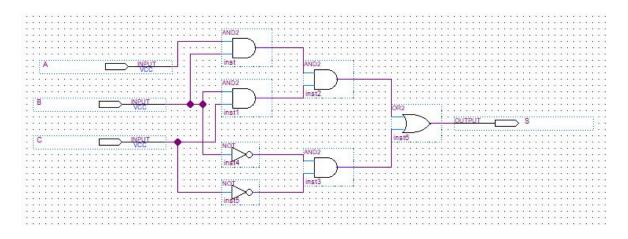


Respostas

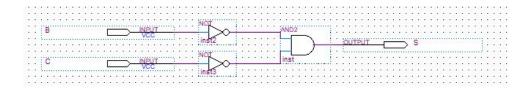




2 - a)



b)



3) A função 1 demorou 2,5 minutos para compilar, já a função 2 demorou 2 minutos para compilar, esta demorou menos tempo do que a função 1, uma vez que o seu circuito é menos complexo, haja vista que o circuito da função 1 possui 3 entradas, 4 portas AND, 2 portas NOT, 1 porta OR e 1 saída, já o circuito da função 2 tem 2 entradas, 2 portas NOT, 1 porta AND e 1 saída.

4)





5)

Função 1:



Função 2:

