



UNIVERSIDADE FEDERAL DO PIAUÍ - UFPI
CENTRO DE CIÊNCIAS DA NATUREZA - CCN
DEPARTAMENTO DE COMPUTAÇÃO
CURSO DE BACHARELADO EM CIÊNCIA DA COMPUTAÇÃO
DISCIPLINA: CIRCUITOS DIGITAIS Período: 2018.1
PROFESSOR: Kelson R. T. Aires

Atividade Prática 04

Projete um conversor **série-paralelo** de 04 bits utilizando **flip-flop's JK**. Utilize a entrada **clear** para inicializar os registradores e explique *detalhadamente* o carregamento da palavra **1101** em tais registradores.

Apresente na forma de um relatório:

- Tabela-verdade;
- Circuito Lógico simplificado;
- Projeto VHDL;
- Modelagem no ModelSim.