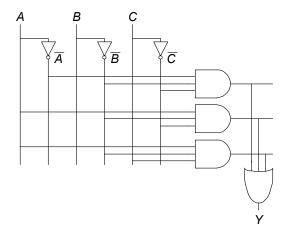
## Introdução à Arquitetura de Computadores Exercícios Complementares às Aulas Teórico-Práticas

## Bloco 2 - Álgebra de Boole

Considere as seguintes tabelas de verdade:

a)			b)				c)					d)				e)			
Α	В	Υ	Α	В	Υ	Α	В	С	Υ		Α	В	С	Υ	Α	В	С	D	Υ
0	0	1	0	0	0	0	0	0	1		0	0	0	1	0	0	0	0	1
0	1	0	0	1	0	0	0	1	0		0	0	1	0	0	0	0	1	1
1	0	1	1	0	1	0	1	0	0		0	1	0	1	0	0	1	0	1
1	1	1	1	1	1	0	1	1	0		0	1	1	0	0	0	1	1	1
						1	0	0	0		1	0	0	1	0	1	0	0	0
						1	0	1	0		1	0	1	1	0	1	0	1	0
						1	1	0	0		1	1	0	0	0	1	1	0	0
						1	1	1	1		1	1	1	1	0	1	1	1	0
															1	0	0	0	1
															1	0	0	1	0
															1	0	1	0	1
															1	0	1	1	0
															1	1	0	0	0
															1	1	0	1	0
															1	1	1	0	1
															1	1	1	1	0

- 1. Escreva a equação boolena na forma canónica de soma de produtos (mintermos) para as tabelas de verdade b), c) e d).
- 2. Escreva a equação booleana na forma canónica de produto de somas (maxtermos) para as tabelas de verdade a), b) e e).
- 3. Usando os teoremas da Álgebra de Boole minimize as equações que obteve na pergunta 1.
- 4. Represente o circuito de lógica combinatória que implementa a função representada na tabela de verdade a) e que corresponde à forma canónica obtida na questão 1. Compare o circuito que obteve com o circuito que corresponde à forma simplificada da equação que obteve na questão 3.
- 5. Usando um mapa de Karnaugh determine uma equação simplificada que represente a função da tabela e).
- 6. Usando os teoremas da Álgebra de Boole, simplifique as funções seguintes:
  - a.  $Y = AC + \bar{A}\bar{B}C$
  - b.  $Y = \overline{A}\overline{B} + \overline{A}B\overline{C} + \overline{(A + \overline{C})}$
  - c.  $Y = \bar{A}BC + \bar{A}B\bar{C}$
  - d.  $Y = \overline{ABC} + A\overline{B}$
- 7. Usando a tabela de verdade verifique a correção das simplificações que obteve na questão anterior.
- 8. Usando mapas de Karnaugh verifique as simplificações que obteve na questão 6.
- 9. Usando o método da indução perfeita mostre que  $\overline{ABC} = \overline{A} + \overline{B} + \overline{C}$ .
- 10. Escreva a equação lógica implementada no circuito da figura seguinte.



- a. Simplifique a equação que obteve e implemente o circuito correspondente à equação simplificada.
- 11. Usando um mapa de karnaugh simplifique ao máximo a função representada na tabela e) e de seguida esboce o circuito que implementa essa equação.