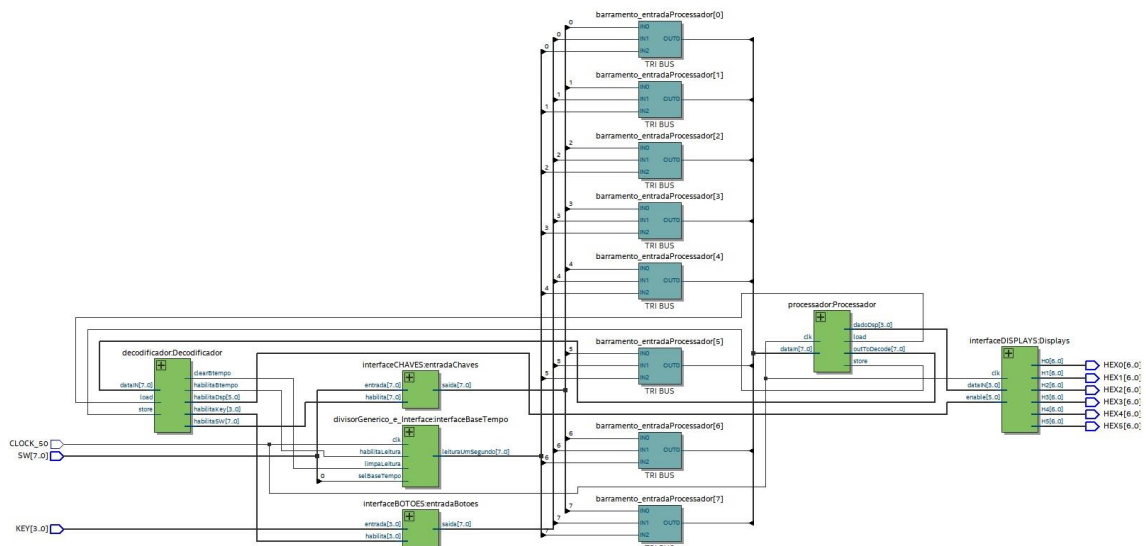


# Projeto 1 - Design de Computadores

Alunos: Matheus Pellizzon, Pedro Teófilo Ramos e Pedro Paulo Telho

## Diagrama da arquitetura



## Configurações dos componentes

### Switches

- SW 0: seletor da base de tempo.
- SW 1: Se 0 = usa o modelo hh:mm:ss; Se 1 = usa o modelo hh:mm A/P;
- SW 2: controla a configuração do relógio;
- SW 3: ativa configuração do temporizador;
- SW 4: Se 1 = inicia contagem regressiva do temporizador; Se 0 = para o temporizador;

### Botões

Quando **SW 2** está ativada:

- Key 0: incrementa unidade de minuto;
- Key 1: incrementa dezena de minuto;
- Key 2: incrementa hora.

Quando **SW 3** está ativada:

- Key 0: incrementa segundos;
- Key 1: incrementa minutos;
- Key 2: incrementa horas;
- Key 3: zera o temporizador;

## Requisitos do projeto

### Obrigatórios

- ☒ indica horas, minutos e segundos
- ☒ possui sistema para acertar horário
- ☒ possui seleção para base de tempo

### Opcionais

#### sobem meio conceito (+)

- ☒ indicação do horário com base em 12 horas - AM/PM
- ☐ sistema de despertador
- ☒ temporizador com contagem regressiva

#### sobem um conceito

- ☒ assembler em Python
- ☐ pilha controlada por hardware
- ☐ instrução de chamada de sub-rotina com um nível

Demais arquivos, incluindo código em assembly (relogio.s) e assembler podem ser encontrados no github: <https://github.com/pedrotramos/Projeto1-DesignComp>.