Lab 0 FPGA Test

學號: 111062118 姓名: 江佩霖

FPGA 編號: LDLab F0244

(請代換填入你的正確 FPGA 編號,若有更換填寫最後拿到的編號)



(檢查正常請打☑)

- ☑ 可正常通電,傳輸線接上電腦後 POWI
- ☑ 可正常 Program, Program 後 DONE LED (LD19) 有亮綠燈。
- ☑ LED (LD15-LD0) 正常。
- ☑ Slide Switches (SW15-SW0) 正常。
- ☑ 7-Segment Display 正常。
- ☑ Pushbuttons (BTNU, BTND, BTNL, BTNR, BTNC) 正常。
- ☑ 我承諾會負起保管實驗器材的責任,小心使用並維護其完好無缺的狀態。
- ☑ 我承諾如果要退選或停修這門課前需事先歸還所有器材。

請在拿到板子時當場測試,有問題立即聯絡助教,並在底下簡述問題並記錄最初及更換後的板子編號。若一切正常此處請填寫一切正常: