



# UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO

FACULTAD DE INGENIERÍA

DISEÑO DE SISTEMAS DIGITALES

---

## DFPGA - "Discrete FPGA"

---

*Integrantes:*

Aguilar Enriquez, Paul  
Sebastian  
Cabrera Lopez, Oscar  
Emilio

*Codigo de Cuenta:*

415028130  
312333261

*Profesor:*

M.I. Vicente Flores Olvera

*Fecha de entrega:*

7 de diciembre de 2016

## Índice

1. Descripción del problema	2
2. Método de solución	2
3. Código	2
4. Construcción Virtual	2
5. Conclusión	2

1. Descripción del problema
2. Método de solución
3. Código
4. Construcción Virtual
5. Conclusión