

# 計算機設計論 レポート課題:MIPS プロセッサの回路設計

1295149 森岡悠人

2025 年 8 月 8 日

## 1 モジュール仕様書

## 2 動作検証

作成した verilog コードが MIPS の命令セットを実行できるかどうかを検証するため、教科書 [1] に掲載されているプログラムを用いて、動作のシミュレーションを行った。シミュレーションには、modelsim 20.1 を使用した。

## 3 考察

## 4 感想

## 参考文献

[1] 成瀬正. コンピュータアーキテクチャ. 森北出版, 第 1 版, 2016.