

つぎに、図 7.11 のマルチプレクサの制御信号をまとめる。各命令に対して、個別回路から当該マルチプレクサの選択入力を調べて、表 7.2 を得る。ここで、数字は MUX の入力ポート

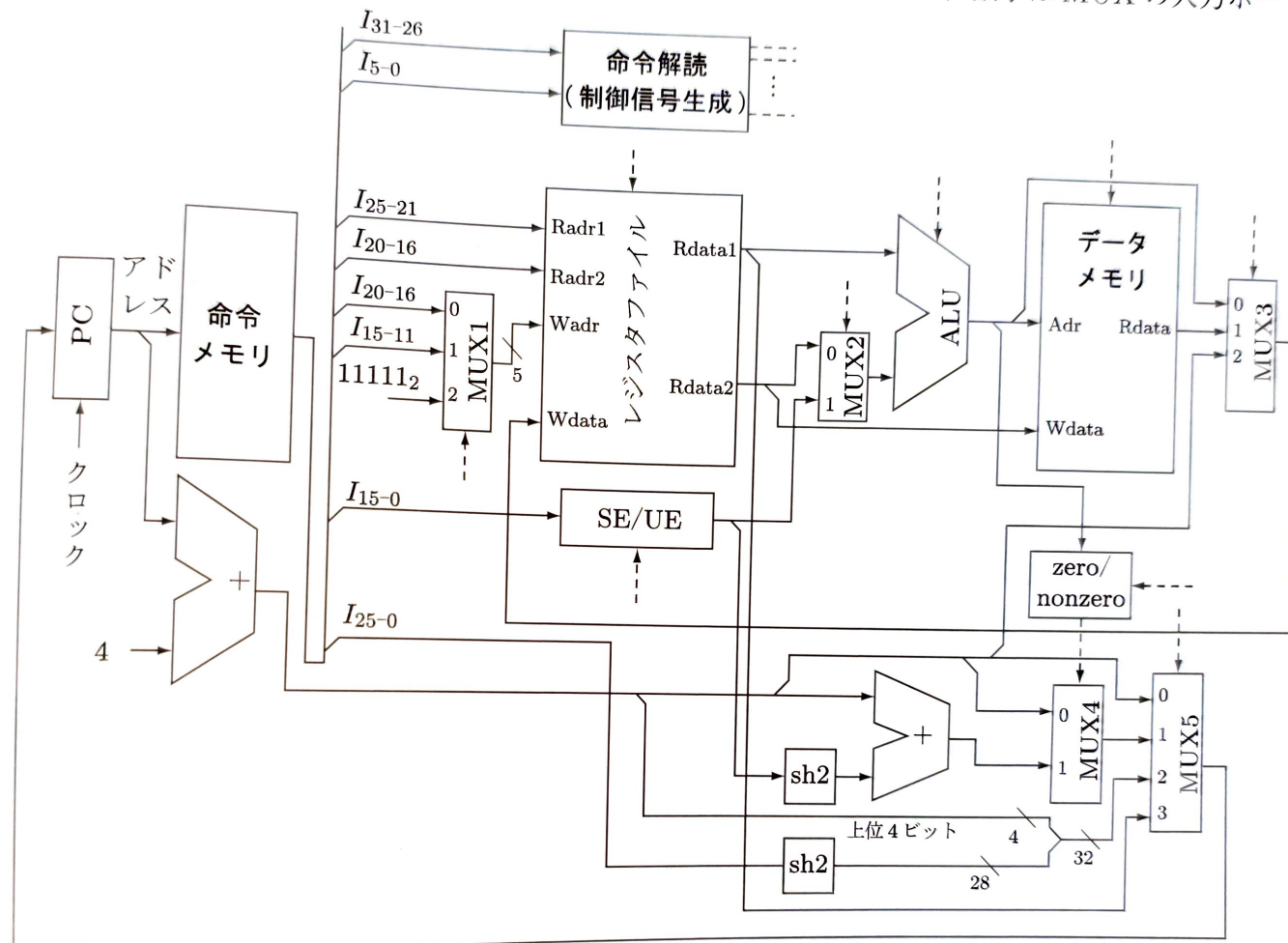


図 7.11 命令実行回路の構成