



RAFAEL SILVA

ENGENHARIA ELETROTÉCNICA

Rafael Silva, 23 (1998),
Português, Natural de Leiria.

Autodidata e sempre disposto a aprender.

Grande interesse por veículos elétricos,
veículos autónomos e Automação.

Integração em clubes de Eletrónica
e de Robótica.

Desenvolvimento de Projetos.

Prática de Desporto Federado (Andebol)
2006 - 2016.

FORMAÇÃO

ESTG Politécnico de Leiria (2017 - 2019)

Curso TeSP em Eletrónica
e Redes de Telecomunicações [17]

ETAP Pombal (2014 - 2017)

Curso Profissional de
Técnico de Mecatrónica [16]

CONTACTOS



+(351) 915 305 160



silvagracarafael@gmail.com



Leiria, Portugal



linkedin.com/in/rafael-silva-ee



github.com/perigoso



gitlab.com/perigoso



perigoso.github.io

COMPETÊNCIAS

- Design PCBs (Altium, Eagle, KiCad)
- Design Circuitos Analógicos e Digitais
- Linux
- C, *Embedded C*
- Python
- Reverse Engineering
- CAD (FreeCad, Fusion 360)
- Git
- SQL
- *Spreadsheets*
- Português (Língua Materna)
- Inglês Avançado (Nível C2)

EXPERIÊNCIA

**Técnico de Reparações (Part-Time),
Design de Hardware e Firmware (Full Stack Embedded) (Freelance)**
Globalsilva, Lda.
2014 - Presente

Técnico de Investigação (Bolsa de Iniciação Científica)
Universidade de Coimbra
nov. 2019 - jun. 2020

Técnico de Laboratório de Pesquisa e Desenvolvimento (Estágio)
INESC Coimbra.
fev. 2019 - jun. 2019

Dep. Quadros Elétricos Industriais (Estágio)
EST SGPS, S.A.
mai. 2015 - jul. 2015

Técnico de Manutenção CNC (Estágio)
IMPL Mecânica de Precisão, Lda.
jan. 2014 - feb. 2014

PROJETOS

OpenEEW

Hardware Design Lead (2020 - Presente)
openeew.com

PORTFÓLIO

<https://perigoso.github.io/projects/>