



Dipartimento di Ingegneria e Architettura Corso di Ingegneria Elettronica

Reti di Calcolatori

Progettazione di una rete aziendale

Riccardo Persello

Riccardo Persello

Progettazione di una rete aziendale Reti di Calcolatori, 10 aprile 2021 Docente: Pier Luca Montessoro

Università degli Studi di Udine

Dipartimento di Ingegneria e Architettura Corso di Ingegneria Elettronica

Sommario

Indice

Elenco delle figure

Elenco delle tabelle

List of Listings

Questo documento è stato impaginato con $\mbox{\fontfamily{\sc ET}}_{E\!\!\!\!E}X.$ È stato utilizzato il modello CleanThesis sviluppato da Ricardo Langner, ottenibile all'indirizzo http://cleanthesis. der-ric.de/. Il sorgente di questo documento è disponibile all'indirizzo https://github.com/ persello/progetto-rdc. Un template italiano di questo documento è ottenibile dal ramo template.