



Dipartimento di Ingegneria e Architettura Corso di Ingegneria Elettronica

Reti di Calcolatori

Esercitazione di laboratorio su progetto di cablaggio strutturato e rete locale

Riccardo Persello

Riccardo Persello

Esercitazione di laboratorio su progetto di cablaggio strutturato e rete locale Reti di Calcolatori, 12 aprile 2021 Docente: Pier Luca Montessoro

Università degli Studi di Udine

Dipartimento di Ingegneria e Architettura Corso di Ingegneria Elettronica

Sommario

Impostazione del documento Modifica la configurazione di questo documento al file setup.tex. Da lì puoi cambiare tutti i dati mostrati nella copertina e in queste pagine iniziali. Puoi aggiungere nuovi capitoli nella cartella content/chapters. Importa questi file in main.tex nella sezione Body matter. Dal file main.tex potrai aggiungere altre parti (come appendici, elenchi o dichiarazioni) prima o dopo la parte centrale dei capitoli. I capitoli possono essere suddivisi in parti. Puoi cambiare il logo contenuto in gfx/logo.jpeg o rimuoverlo modificando content/titlepages.tex.

Indice

Elenco delle figure

Elenco delle tabelle

Elenco dei listati

Questo documento è stato impaginato con $\mbox{\fontfamily{\fontfamily{\fontfamily{180}}\end{\fontfamily{0.5}}} ET_{\fontfamily{0.5}\end{\fontfamily{0.5}} \dot{\fontfamily{0.5}\end{\fontfamily{0.5}}} \dot{\fontfamily{0.5}\end{\fontfamily{0.5}}} \dot{\fontfamily{0.5}\end{\fontfamily{0.5}}} \dot{\fontfamily{0.5}\end{\fontfamily{0.5}\end{\fontfamily{0.5}\end{\fontfamily{0.5}}}} \dot{\fontfamily{0.5}\end{\fontfamily{0.5}\e$ Thesis sviluppato da Ricardo Langner, ottenibile all'indirizzo http://cleanthesis. der-ric.de/. Il sorgente di questo documento è disponibile all'indirizzo https://github.com/ persello/progetto-rdc. Un template italiano di questo documento è ottenibile dal ramo template.