# 최종과제

컴퓨터학부 20160548 이승현

## ● 문제 해결 방법

기존에 만들었던 컴파일러 프로그램에 어셈블리어 코드 생성기를 추가하고, 가상기계를 이용해 테스트한다. 교과서에 있는 기계어 코드 생성기를 참고하여 코드를 작성하였고, 구현하지 않기로 한 switch-case문, 구조체, 공용체 등을 위한 코드는 삭제하였다. 또 테스트 중 앞서 만들었던 시멘틱 분석기에서 오류를 발견해 정상적으로 작동되도록 수정하였다.

테스트에는 교재에 있는 예제 프로그램 Multiplication Program, Quick Sort Program과, 우리가 만든 컴파일러로 실행할 수 있는 간단한 예제 프로그램 몇 가지를 새로 작성하여 사용하였고, 정상적으로 번역되고, 실행되는 것을 확인하였다.

## ● 실행 결과

#### 1. helloworld.c

```
소스코드
```

```
int main() {
      printf("%s₩n", "hello world");
      return 0;
}
```

## 컴파일러 실행 결과

```
====== syntax tree ========

N_PROGRAM (0,0)

| (ID="main") TYPE:e6cd2b70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0

| | TYPE

| | | FUNCTION
```

|||| PARAMETER

TYPE
(int)
BODY
N_STMT_COMPOUND (0,0)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_FUNCTION_CALL (0,0)
N_EXP_IDENT (0,0)
(ID="printf") TYPE:e6ccd7b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
N_ARG_LIST (0,0)
N_EXP_STRING_LITERAL (0,0)
"%s₩n"
N_ARG_LIST (0,0)
N_EXP_STRING_LITERAL (0,0)
"hello world"
N_ARG_LIST_NIL (0,0)
N_STMT_LIST (0,0)
N_STMT_RETURN (0,0)
N_EXP_INT_CONST (0,0)
0
N_STMT_LIST_NIL (0,0)
====== semantic tree =======
N_PROGRAM (0,36)
(ID="main") TYPE:e6cd2b70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
TYPE
FUNCTION
PARAMETER

(int)
BODY
N_STMT_COMPOUND (0,0)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_FUNCTION_CALL (e6ccd690,0)
N_EXP_AMP (e6cd3fc0,0)
N_EXP_IDENT (e6ccd7b0,0)
N_ARG_LIST (0,8)
N_EXP_STRING_LITERAL (e6ccd6d0,0)
LITERAL: "%s₩n"
N_ARG_LIST (0,4)
N_EXP_STRING_LITERAL (e6ccd6d0,0)
LITERAL: "hello world"
N_ARG_LIST_NIL (0,0)
N_STMT_LIST (0,0)
N_STMT_RETURN (0,0)
N_EXP_INT_CONST (e6ccd4e0,0)
INT=0
N_STMT_LIST_NIL (0,0)

#### 기계어 프로그램 실행 결과

```
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./a.out < helloworld.c > helloworld.txt
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./interp.out a.asm
====== symbol ======
   1: printf
                   -1
   2: malloc
3: scanf
4: main
                    -3
                   3
 ====== code =======
   0: INT
1: SUP
2: RET
                   0,36
                    0,3
                    0,0
   3: INT
                    0,12
   4: INT
                    0,12
                   0,12
0,20
0,5
   5: LDA
   6:
        LDA
    7: POP
   8: ADDR
                   0,-1
                    0,0
   9: CAL
  10: LDA
11: LITI
                   1,-4
  12: STO
                    0,1
  13: RET
                    0,0
14: RET start execution
                    0,0
hello world
end execution
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$
```

# 2. helloworld2.c 소스코드 int main() { int i; for (i = 0; i < 10; ++i) { printf("%d $\forall$ n", i); } return 0; } 컴파일러 실행 결과 ====== syntax tree ======= N\_PROGRAM (0,0) | (ID="main") TYPE:cd9ecb70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0 | | TYPE ||| FUNCTION |||| PARAMETER |||| TYPE | | | | | (int) | | | | | | (ID="i") TYPE:cd9e74e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0

|||||TYPE

| | | | | | (int)

| | | | | | N\_STMT\_LIST (0,0)

```
| | | | | | | N_STMT_FOR (0,0)
|||||||N_FOR_EXP (0,0)
| | | | | | | | N_EXP_ASSIGN (0,0)
|||||||||N_EXP_IDENT (0,0)
||||||||||(ID="i") TYPE:cd9e74e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | | N_EXP_INT_CONST (0,0)
||||||
|||||||| N_EXP_LSS (0,0)
|||||||||N_EXP_IDENT (0,0)
||||||||||(ID="i") TYPE:cd9e74e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | | N_EXP_INT_CONST (0,0)
|||||10
| | | | | | | | N_EXP_PRE_INC (0,0)
|||||||||N_EXP_IDENT (0,0)
||||||||||(ID="i") TYPE:cd9e74e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | N_STMT_COMPOUND (0,0)
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||| N_EXP_FUNCTION_CALL (0,0)
||||||||||||| N_EXP_IDENT (0,0)
||||||||||||||||||| (ID="printf") TYPE:cd9e77b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
||||||||||||N_ARG_LIST (0,0)
|||||||||||N_EXP_STRING_LITERAL (0,0)
|||||"%d₩n"
|||||||||||N_ARG_LIST (0,0)
```

```
| | | | | | | | | N_STMT_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_RETURN (0,0)
| | | | | | | | N_EXP_INT_CONST (0,0)
||||||
| | | | | | | | N_STMT_LIST_NIL (0,0)
====== semantic tree =======
N_PROGRAM (0,20)
| (ID="main") TYPE:cd9ecb70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
| | TYPE
||| FUNCTION
||||PARAMETER
| | | | (int)
| | | | | | (ID="i") TYPE:cd9e74e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
||||| TYPE
|||||(int)
| | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_FOR (0,0)
| | | | | | | N_FOR_EXP (0,0)
||||||||N_EXP_ASSIGN (cd9e74e0,0)
|||||||||N_EXP_IDENT (cd9e74e0,1)
|||||||||(ID="i") TYPE:cd9e74e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
||||||||N_EXP_INT_CONST (cd9e74e0,0)
```

```
|||||||| N_EXP_LSS (cd9e74e0,0)
||||||||N_EXP_IDENT (cd9e74e0,1)
||||||||||(ID="i") TYPE:cd9e74e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
||||||||N_EXP_INT_CONST (cd9e74e0,0)
||||||INT=10
|||||||| N_EXP_PRE_INC (cd9e74e0,0)
|||||||||N_EXP_IDENT (cd9e74e0,1)
||||||||||(ID="i") TYPE:cd9e74e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
| | | | | | | N_STMT_COMPOUND (0,0)
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | N_EXP_FUNCTION_CALL (cd9e7690,0)
||||||||||N_EXP_AMP (cd9ee370,0)
||||||||||N_EXP_IDENT (cd9e77b0,0)
||||||||||N_ARG_LIST (0,8)
|||||||||||N_EXP_STRING_LITERAL (cd9e76d0,0)
||||||||||||LITERAL: "%d₩n"
|||||||||||N_ARG_LIST (0,4)
|||||||||||||||| N_EXP_IDENT (cd9e74e0,1)
||||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | | | N_STMT_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_RETURN (0,0)
||||||||N_EXP_INT_CONST (cd9e74e0,0)
```

#### 기계어 프로그램 실행 결과

```
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./a.out < helloworld2.c > helloworld2.txt
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./interp.out a.asm
======= symbol ======
       printf
      malloc
                 -2
   2:
       scanf
   4:
      main
                 3
       L2
                 8
       L3
   6:
                 24
   7:
       L1
                 18
 ====== code =======
   0:
       INT
                 0,20
       SUP
                0,3
       RET
                 0,0
       INT
                0,16
                1,12
0,0
   4:
       LDA
       LITI
   6:
       STX
                 0,1
       POP
                0,1
                1,12
0,10
   8:
       LOD
       LITI
   9:
  10:
       LSSI
                0,0
       JPC
                0,24
                0,12
0,12
  12:
       INT
  13:
       LDA
  14:
       LOD
                 1,12
       POP
                0,5
                0,-1
0,0
  16:
       ADDR
  17:
       CAL
  18:
       LDA
                1,12
  19:
       LDX
                 0,1
       INCI
                0,0
  20:
  21:
       STX
                 0,1
       POP
  22:
                0,1
       JMP
                 0,8
  24:
       LDA
  25:
       LITI
                 0,0
  26:
       STO
                0,1
  27:
       RET
                 0,0
                0,0
       RET
  28:
start execution
4
5
6
end execution
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$
```

```
3. calc.c
소스코드
int main() {
       int a;
       int b;
       int result;
       a = 1;
       a = 4;
       result = a + b;
       printf("%d₩n", result);
       return 0;
}
컴파일러 실행 결과
====== syntax tree =======
N_PROGRAM (0,0)
| (ID="main") TYPE:e9f93b70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|| TYPE
||| FUNCTION
|||| PARAMETER
| | | | | (int)
|||| BODY
```

||||| N\_STMT\_COMPOUND (0,0)

```
||||||(ID="a") TYPE:e9f8e4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
||||||(ID="b") TYPE:e9f8e4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
| | | | | | (ID="result") TYPE:e9f8e4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
| | | | | | N_STMT_LIST (0,0)
| | | | | | | N_EXP_ASSIGN (0,0)
| | | | | | | | N_EXP_IDENT (0,0)
|||||||||(ID="a") TYPE:e9f8e4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | N_EXP_INT_CONST (0,0)
|||||1
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_EXPRESSION (0,0)
|||||||| N_EXP_ASSIGN (0,0)
|||||||||N_EXP_IDENT (0,0)
||||||||||(ID="a") TYPE:e9f8e4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | | N_EXP_INT_CONST (0,0)
|||||4
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | N_EXP_ASSIGN (0,0)
|||||||||| N_EXP_IDENT (0,0)
```

```
|||||||||| N_EXP_ADD (0,0)
|||||||||||| N_EXP_IDENT (0,0)
||||||||||||||N_EXP_IDENT (0,0)
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | | N_EXP_FUNCTION_CALL (0,0)
||||||||||||| N_EXP_IDENT (0,0)
||||||||||||||||||| (ID="printf") TYPE:e9f8e7b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
||||||||||N_ARG_LIST (0,0)
| | | | | | | | | | | | N_EXP_STRING_LITERAL (0,0)
|||||"%d₩n"
|||||||||||N_ARG_LIST (0,0)
| | | | | | | | | N_STMT_LIST (0,0)
|||||||||| N_STMT_RETURN (0,0)
|||||||||||N_EXP_INT_CONST (0,0)
||||||
|||||||||| N_STMT_LIST_NIL (0,0)
===== semantic tree =======
N PROGRAM (0,20)
| (ID="main") TYPE:e9f93b70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
| | TYPE
```

FUNCTION
PARAMETER
(int)
BODY
N_STMT_COMPOUND (0,12)
(ID="a") TYPE:e9f8e4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
TYPE
(int)
(ID="b") TYPE:e9f8e4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
TYPE
(int)
(ID="result") TYPE:e9f8e4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
TYPE
(int)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_ASSIGN (e9f8e4e0,0)
N_EXP_IDENT (e9f8e4e0,1)
(ID="a") TYPE:e9f8e4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
N_EXP_INT_CONST (e9f8e4e0,0)
INT=1
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_ASSIGN (e9f8e4e0,0)
N_EXP_IDENT (e9f8e4e0,1)
(ID="a") TYPE:e9f8e4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12

```
||||||||N_EXP_INT_CONST (e9f8e4e0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||N_EXP_ASSIGN (e9f8e4e0,0)
||||||||||N_EXP_IDENT (e9f8e4e0,1)
|||||||||| N_EXP_ADD (e9f8e4e0,0)
||||||||||||| N_EXP_IDENT (e9f8e4e0,1)
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | N_EXP_FUNCTION_CALL (e9f8e690,0)
|||||||||||| N_EXP_AMP (e9f95590,0)
||||||(e9f8e7b0,0)
||||||||||N_ARG_LIST (0,8)
| | | | | | | | | | | N_EXP_STRING_LITERAL (e9f8e6d0,0)
||||||||||LITERAL: "%d₩n"
|||||||||N_ARG_LIST (0,4)
|||||||||||||N_ARG_LIST_NIL (0,0)
|||||||||N_STMT_LIST (0,0)
|||||||||| N_STMT_RETURN (0,0)
```

#### 기계어 프로그램 실행 결과

```
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./a.out < calc.c > calc.txt
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./interp.out a.asm
====== symbol ======
   1: printf
                -1
                -2
  2:
      malloc
                -3
   3:
      scanf
      main
  4:
                3
 ====== code =======
   0:
     INT
                0,20
   1:
      SUP
                0,3
   2: RET
                0,0
   3:
     INT
                0,24
     LDA
                1,12
   4:
   5:
     LITI
                0,1
   6:
      STX
                0,1
   7: POP
                0,1
      LDA
   8:
                1,12
  9:
      LITI
                0,4
 10:
      STX
                0,1
 11:
      POP
                0,1
      LDA
                1,20
 12:
                1,12
 13:
      LOD
                1,16
 14:
      LOD
 15:
      ADDI
                0,0
 16:
      STX
                0,1
 17:
       POP
                0,1
      INT
 18:
                0,12
 19:
      LDA
                0,12
 20:
      LOD
                1,20
      POP
                0,5
 21:
      ADDR
 22:
                0,-1
      CAL
 23:
                0,0
 24:
      LDA
                1,-4
 25:
       LITI
                0,0
 26:
       STO
                0,1
 27:
       RET
                0,0
 28:
      RET
                0,0
start execution
end execution
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$
```

## 4. prime.c

수의 개수 N을 입력한 다음 N개의 수를 입력하면 주어진 수 N개 중에서 소수가 몇 개인지 찾아서 출력하는 프로그램.

## 소스코드

```
int main() {
        int num_count;
        int prime_count;
        int i, j;
        scanf("%d", &num_count);
        for (i = 0, prime_count = 0; i < num_count; ++i) {
                 int num;
                 int prime_flag;
                 scanf("%d", &num);
                 for (j = 2, prime_flag = 1; j <= num / 2; ++j) {
                          if (num \% j == 0) {
                                   prime_flag = 0;
                                   break;
                          }
                 }
                 if (prime_flag && num > 1) {
                          ++prime_count;
                 }
        }
```

```
printf("%d\n", prime_count);
      return 0;
}
컴파일러 실행 결과
====== syntax tree =======
N_PROGRAM (0,0)
| (ID="main") TYPE:7cc69b70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
| | TYPE
||| FUNCTION
|||| PARAMETER
| | | | (int)
| | | | | | (ID="num_count") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||TYPE
|||||(int)
| | | | | | (ID="prime_count") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
||||||(ID="i") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
||||||(ID="j") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
```

```
|||||(int)
| | | | | | N_STMT_LIST (0,0)
| | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | N_EXP_IDENT (0,0)
|||||||||(ID="scanf") TYPE:7cc648e0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||| N_ARG_LIST (0,0)
| | | | | | | | | N_EXP_STRING_LITERAL (0,0)
|||||"%d"
||||||||N_ARG_LIST (0,0)
||||||||||| N_EXP_AMP (0,0)
||||||||||||| N_EXP_IDENT (0,0)
|||||||||| N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_EXPRESSION (0,0)
|||||||| N_EXP_ASSIGN (0,0)
|||||||||N_EXP_IDENT (0,0)
|||||||||(ID="prime_count") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | | N_EXP_INT_CONST (0,0)
||||||
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_FOR (0,0)
| | | | | | | | | N_FOR_EXP (0,0)
| | | | | | | | | | N_EXP_ASSIGN (0,0)
||||||||||||| N_EXP_IDENT (0,0)
```

```
||||||||||||N_EXP_INT_CONST (0,0)
||||||
||||||||||N_EXP_LSS (0,0)
||||||||||||| N_EXP_IDENT (0,0)
|||||||||||||| N_EXP_IDENT (0,0)
||||||||||| N_EXP_PRE_INC (0,0)
| | | | | | | | | | | N_EXP_IDENT (0,0)
| | | | | | | | | N_STMT_COMPOUND (0,0)
|||||||||||(ID="num") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=0
||||||TYPE
|||||(int)
|||||TYPE
|||||(int)
| | | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||||N_EXP_FUNCTION_CALL (0,0)
||||||||||||||||||||||N_ARG_LIST (0,0)
|||||||||||||||||||||||||||||N_EXP_STRING_LITERAL (0,0)
||||||"%d"
```

```
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||||||N_EXP_ASSIGN (0,0)
||||||||||||||||||||||N_EXP_INT_CONST (0,0)
|||||1
||||||N_STMT_FOR (0,0)
|||||||N_EXP_INT_CONST (0,0)
||||||2
||||||N_EXP_LEQ (0,0)
|||||||N_EXP_INT_CONST (0,0)
||||||2
```

```
||||||N_EXP_EQL (0,0)
||||||||N_EXP_INT_CONST (0,0)
||||||||N_EXP_ASSIGN (0,0)
||||||||N_EXP_IDENT (0,0)
|||||||N_EXP_INT_CONST (0,0)
|||||||
||||||||N_STMT_LIST (0,0)
||||||||BREAK (0,0)
|||||||||(0,0)
||||||||||||||||||||||N_STMT_LIST (0,0)
```

```
||||||N_EXP_GTR (0,0)
|||||||N_EXP_INT_CONST (0,0)
||||||||N_EXP_PRE_INC (0,0)
|||||||||(0,0)
|||||||||(0,0)
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | | N_EXP_FUNCTION_CALL (0,0)
| | | | | | | | | | | N_EXP_IDENT (0,0)
||||||||||||N_ARG_LIST (0,0)
|||||"%d₩n"
|||||||||||N_ARG_LIST (0,0)
```

```
| | | | | | | | | N_STMT_LIST (0,0)
|||||||||| N_STMT_RETURN (0,0)
|||||||||||| N_EXP_INT_CONST (0,0)
||||||
||||||||||N_STMT_LIST_NIL (0,0)
====== semantic tree =======
N_PROGRAM (0,36)
| (ID="main") TYPE:7cc69b70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
| | TYPE
||| FUNCTION
||||PARAMETER
| | | | (int)
| | | | | | (ID="num_count") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
|||||TYPE
|||||(int)
| | | | | | (ID="prime_count") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
||||| TYPE
|||||(int)
| | | | | | (ID="i") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
|||||TYPE
|||||(int)
||||||(ID="j") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=24
||||| TYPE
```

```
|||||(int)
| | | | | | N_STMT_LIST (0,8)
| | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | N_EXP_FUNCTION_CALL (7cc644e0,0)
||||||||N_EXP_AMP (7cc6c8e0,0)
|||||||||N_EXP_IDENT (7cc648e0,0)
|||||||||||||||| (ID="scanf") TYPE:7cc648e0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||| N_ARG_LIST (0,8)
| | | | | | | | N_EXP_STRING_LITERAL (7cc646d0,0)
||||||||LITERAL: "%d"
||||||||N_ARG_LIST (0,4)
||||||||||N_EXP_AMP (7cc6c960,0)
|||||||||||N_EXP_IDENT (7cc644e0,1)
||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,8)
| | | | | | | N_STMT_EXPRESSION (0,0)
|||||||| N_EXP_ASSIGN (7cc644e0,0)
||||||||| N_EXP_IDENT (7cc644e0,1)
||||||||||(ID="prime_count") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
|||||||||N_EXP_INT_CONST (7cc644e0,0)
|||||||||NT=0
| | | | | | | N_STMT_LIST (0,8)
| | | | | | | | N_STMT_FOR (0,8)
| | | | | | | | | N_FOR_EXP (0,0)
|||||||||N_EXP_ASSIGN (7cc644e0,0)
|||||||||||| N_EXP_IDENT (7cc644e0,1)
```

```
||||||||||||(ID="i") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
|||||||||||N_EXP_INT_CONST (7cc644e0,0)
|||||||||N_EXP_LSS (7cc644e0,0)
|||||||||||||| N_EXP_IDENT (7cc644e0,1)
||||||||||||||||||||| (ID="i") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
||||||||||||| N_EXP_IDENT (7cc644e0,1)
|||||||||N_EXP_PRE_INC (7cc644e0,0)
||||||||||| N_EXP_IDENT (7cc644e0,1)
||||||||||||||||||||| (ID="i") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
||||||||| N_STMT_COMPOUND (0,8)
|||||||||||||||| (ID="num") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=28
|||||TYPE
|||||(int)
|||||TYPE
|||||(int)
||||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||||N_EXP_FUNCTION_CALL (7cc644e0,0)
||||||||||||N_EXP_AMP (7cc6c9a0,0)
|||||||(7cc648e0,0)
||||||||||||||||||||||N_ARG_LIST (0,8)
```

```
|||||||||||||||||||||||N_ARG_LIST (0,4)
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_ASSIGN (7cc644e0,0)
|||||||(7cc644e0,1)
|||||||||||||(ID="prime_flag") TYPE:7cc644e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=32
||||||INT=1
||||||N_STMT_FOR (0,0)
||||||||(7cc644e0,1)
||||||INT=2
|||||||(7cc644e0,1)
||||||||(7cc644e0,1)
```

```
|||||||INT=2
||||||||(7cc644e0,0)
|||||||||(7cc644e0,1)
|||||||INT=0
||||||N_STMT_LIST (0,0)
|||||||||(0,0)
```

```
|||||||(7cc644e0,1)
||||||||(7cc644e0,1)
||||||||(7cc644e0,1)
|||||||||(0,0)
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_FUNCTION_CALL (7cc64690,0)
||||||||||N_EXP_AMP (7cc6ca60,0)
||||||||||N_EXP_IDENT (7cc647b0,0)
||||||||||N_ARG_LIST (0,8)
|||||||||||N_EXP_STRING_LITERAL (7cc646d0,0)
|||||||||||LITERAL: "%d₩n"
```

N_ARG_LIST (0,4)
N_EXP_IDENT (7cc644e0,1)
N_ARG_LIST_NIL (0,0)
N_STMT_LIST (0,0)
N_STMT_RETURN (0,0)
N_EXP_INT_CONST (7cc644e0,0)
INT=0
N_STMT_LIST_NIL (0,0)

```
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./interp.out a.asm
====== symbol ======
   1: printf
               -1
      malloc
   2:
               -2
   3: scanf
               -3
      main
               3
   4:
   5:
     L2
               19
               78
   6: L3
   7: L5
               38
  8: L6
               61
   9:
      L7
               55
  10:
      L4
               55
      L8
  11:
               66
     L9
               72
  12:
     L1
  13:
               72
====== code =======
      INT
               0,36
   0:
   1:
      SUP
               0,3
   2: RET
               0,0
   3: INT
               0,36
   4: INT
               0,16
   5: LDA
               0,12
   6:
      LDA
               1,12
   7:
      POP
               0,5
   8:
      ADDR
               0,-3
   9:
      CAL
               0,0
  10:
     POP
               0,1
  11:
      LDA
               1,16
  12:
      LITI
               0,0
  13: STX
               0,1
  14: POP
               0,1
  15: LDA
               1,20
  16: LITI
               0,0
               0,1
  17: STX
  18:
      POP
               0,1
  19:
      LOD
               1,20
  20:
      LOD
               1,12
  21: LSSI
               0,0
  22: JPC
               0,78
  23:
      INT
               0,16
  24: LDA
               0,20
  25: LDA
               2,28
               0,5
  26: POP
  27: ADDR
               0,-3
  28:
      CAL
               0,0
  29:
      POP
               0,1
  30:
      LDA
               2,32
  31:
               0,1
      LITI
  32:
      STX
               0,1
      POP
               0,1
  33:
  34:
      LDA
               1,24
```

```
35:
     LITI
               0,2
               0,1
36:
     STX
               0,1
37:
     POP
               1,24
38:
     LOD
               2,28
39:
     LOD
40:
     LITI
               0,2
               0.0
41:
     DIVI
42:
     LEQI
               0,0
               0,61
43:
     JPC
44:
     LOD
               2,28
               1,24
45:
     LOD
               0,0
46:
     MOD
               0,0
47:
     LITI
               0,0
48:
     EQLI
               0,55
49:
     JPC
               2,32
50:
     LDA
               0,0
51:
     LITI
               0,1
52:
     STX
53:
     POP
               0,1
54:
               0,61
     JMP
               1,24
55:
     LDA
               0,1
56:
     LDX
               0,0
57:
     INCI
               0,1
58:
     STX
               0,1
59:
     POP
               0,38
60:
     JMP
61:
               2,32
     LOD
               0,66
62:
     JPCR
               2,28
63:
     LOD
               0,1
64:
     LITI
65:
     GTRI
               0,0
               0,72
66:
     JPC
               1,16
67:
     LDA
               0,1
68:
     LDX
               0,0
69:
     INCI
70:
     STX
               0,1
               0,1
71:
     POP
               1,20
     LDA
72:
               0,1
73:
     LDX
               0,0
74:
     INCI
               0,1
75:
     STX
               0,1
76:
     POP
     JMP
               0,19
77:
               0,12
78:
     INT
               0,28
79:
     LDA
80:
     LOD
                1,16
     POP
               0,5
81:
     ADDR
82:
               0,-1
```

```
CAL
  83:
               0,0
               1,-4
  84:
      LDA
               0,0
  85:
      LITI
               0,1
  86: STO
               0,0
  87:
      RET
               0,0
  88:
       RET
start execution
1 3 5 7
3
end execution
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$
```

# 5. gcd.c

```
두 수를 입력하면 두 수의 최대공약수를 구해 출력하는 프로그램.
```

## 소스코드

```
int main() {
         int test_case_count;
         int j;
         scanf("%d", &test_case_count);
         for (j = 0; j < test\_case\_count; ++j) {
                  int A, B;
                  int big, small;
                  int gcd;
                  int i;
                  scanf("%d%d", &A, &B);
                  if (A > B) {
                           big = A;
                           small = B;
                  } else {
                           big = B;
                           small = A;
                  }
                  i = 1;
                  while (i <= small) {
```

```
gcd = small / i;
                     if (small % i++==0) {
                            if (big % gcd == 0) {
                                   break;
                            }
                     }
              }
              printf("%d₩n", gcd);
       }
       return 0;
}
컴파일러 실행 결과
====== syntax tree =======
N_PROGRAM (0,0)
| (ID="main") TYPE:96461b70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
| | TYPE
||| FUNCTION
|||| PARAMETER
|||| TYPE
| | | | (int)
|||| BODY
||||||(ID="test_case_count") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
```

```
||||| TYPE
|||||(int)
| | | | | | (ID="j") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||TYPE
|||||(int)
| | | | | | N_STMT_LIST (0,0)
||||||N_EXP_FUNCTION_CALL (0,0)
| | | | | | | | N_EXP_IDENT (0,0)
|||||||||(ID="scanf") TYPE:9645c8e0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||| N_ARG_LIST (0,0)
||||||||N_EXP_STRING_LITERAL (0,0)
|||||"%d"
||||||||N_ARG_LIST (0,0)
||||||||||| N_EXP_AMP (0,0)
|||||||||||N_EXP_IDENT (0,0)
|||||||||| N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_FOR (0,0)
| | | | | | | | N_FOR_EXP (0,0)
| | | | | | | | | N_EXP_ASSIGN (0,0)
||||||||||| N_EXP_IDENT (0,0)
||||||||||||||(ID="j") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | | | N_EXP_INT_CONST (0,0)
||||||
| | | | | | | | | N_EXP_LSS (0,0)
```

N_EXP_IDENT (0,0)
(ID="j") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
N_EXP_IDENT (0,0)
(ID="test_case_count") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
N_EXP_PRE_INC (0,0)
N_EXP_IDENT (0,0)
(ID="j") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
N_STMT_COMPOUND (0,0)
(ID="A") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=0
TYPE
(int)
(ID="B") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=0
TYPE
(int)
(ID="big") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=0
TYPE
(int)
(ID="small") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=0
TYPE
(int)
(ID="gcd") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=0
TYPE
(int)
(ID="i") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=0
TYPE
(int)
N STMT LIST (0.0)

```
| | | | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | | | N_EXP_FUNCTION_CALL (0,0)
||||||||||||||||||||||N_ARG_LIST (0,0)
||||||"%d%d"
||||||||||N_STMT_LIST (0,0)
||||||||||||N_STMT_COMPOUND (0,0)
||||||||||||||||||||||N_EXP_ASSIGN (0,0)
```

N_EXP_IDENT (0,0)
N_EXP_IDENT (0,0)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_ASSIGN (0,0)
N_STMT_LIST_NIL (0,0)
N_STMT_COMPOUND (0,0)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_ASSIGN (0,0)
N_EXP_IDENT (0,0)
N_EXP_IDENT (0,0)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_ASSIGN (0,0)
N_EXP_IDENT (0,0)

```
|||||||||(0,0)
||||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||||||N_EXP_ASSIGN (0,0)
||||||||||||||||||||||N_EXP_INT_CONST (0,0)
|||||1
||||||N_EXP_LEQ (0,0)
||||||||N_EXP_IDENT (0,0)
```



N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_IDENT (0,0)
N_ARG_LIST (0,0)
"%d₩n"
N_ARG_LIST (0,0)
N_EXP_IDENT (0,0)
N_ARG_LIST_NIL (0,0)
N_STMT_LIST_NIL (0,0)
N_STMT_LIST (0,0)
N_STMT_RETURN (0,0)
N_EXP_INT_CONST (0,0)
0
N_STMT_LIST_NIL (0,0)
===== semantic tree =======
N_PROGRAM (0,36)
(ID="main") TYPE:96461b70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
TYPE
FUNCTION
PARAMETER
(int)

```
| | | | | | (ID="test_case_count") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
||||| TYPE
|||||(int)
| | | | | | (ID="j") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
|||||TYPE
|||||(int)
| | | | | | N_STMT_LIST (0,24)
| | | | | | N_STMT_EXPRESSION (0,0)
||||||| N_EXP_FUNCTION_CALL (9645c4e0,0)
||||||||| N_EXP_AMP (96464e60,0)
|||||||||N_EXP_IDENT (9645c8e0,0)
|||||||| N_ARG_LIST (0,8)
| | | | | | | | N_EXP_STRING_LITERAL (9645c6d0,0)
||||||||LITERAL: "%d"
||||||||| N_ARG_LIST (0,4)
||||||||||N_EXP_AMP (96464ee0,0)
|||||||||||N_EXP_IDENT (9645c4e0,1)
|||||||||| N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,24)
| | | | | | | N_STMT_FOR (0,24)
| | | | | | | | N_FOR_EXP (0,0)
|||||||||N_EXP_ASSIGN (9645c4e0,0)
|||||||||| N_EXP_IDENT (9645c4e0,1)
||||||||||||||||| (ID="j") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
```

N_EXP_INT_CONST (9645c4e0,0)	
INT=0	
N_EXP_LSS (9645c4e0,0)	
N_EXP_IDENT (9645c4e0,1)	
(ID="j") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16	
N_EXP_IDENT (9645c4e0,1)	
	2
N_EXP_PRE_INC (9645c4e0,0)	
N_EXP_IDENT (9645c4e0,1)	
(ID="j") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16	
N_STMT_COMPOUND (0,24)	
(ID="A") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=20	
TYPE	
(int)	
(ID="B") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=24	
TYPE	
(int)	
(ID="big") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=28	
TYPE	
(int)	
(ID="small") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=32	
TYPE	
(int)	
(ID="gcd") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=36	
TYPE	
(int)	
(ID="i") TYPE:9645c4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=40	

```
|||||TYPE
|||||(int)
|||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_FUNCTION_CALL (9645c4e0,0)
|||||||||||N_ARG_LIST (0,12)
||||||||||||N_EXP_STRING_LITERAL (9645c6d0,0)
|||||||||N_ARG_LIST (0,8)
|||||||(9645c4e0,1)
||||||||N_ARG_LIST (0,4)
|||||||(9645c4e0,1)
||||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_IF_ELSE (0,0)
||||||||||||N_EXP_GTR (9645c4e0,0)
|||||||(9645c4e0,1)
|||||||(9645c4e0,1)
```



N_STMT_LIST_NIL (0,0)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_ASSIGN (9645c4e0,0)
N_EXP_IDENT (9645c4e0,1)
N_EXP_INT_CONST (9645c4e0,0)
INT=1
N_STMT_LIST (0,0)
N_STMT_WHILE (0,0)
N_EXP_LEQ (9645c4e0,0)
N_EXP_IDENT (9645c4e0,1)
N_EXP_IDENT (9645c4e0,1)
N_STMT_COMPOUND (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_ASSIGN (9645c4e0,0)





```
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./interp.out a.asm
====== symbol ======
      printf
               -1
   1:
   2: malloc
               -2
               -3
   3: scanf
   4: main
               3
   5: L2
               15
      L3
   6:
               92
     L4
   7:
               40
   8: L5
               48
   9: L7
               52
  10: L8
               80
      L9
               79
  11:
  12: L10
               79
  13: L6
               79
  14: L1
               86
====== code =======
               0,36
      INT
   0:
     SUP
   1:
              0,3
   2: RET
              0,0
               0,44
   3: INT
   4: INT
               0,16
   5:
      LDA
               0,12
   6:
      LDA
               1,12
   7: POP
               0,5
   8: ADDR
               0,-3
   9: CAL
               0,0
      POP
               0,1
  10:
               1,16
  11:
      LDA
               0,0
  12: LITI
  13: STX
               0,1
  14: POP
               0,1
  15:
      LOD
               1,16
  16:
      LOD
               1,12
  17: LSSI
              0,0
  18: JPC
               0,92
  19: INT
               0,16
               0,20
  20: LDA
               2,20
  21:
      LDA
               2,24
  22:
     LDA
  23: POP
               0.6
  24: ADDR
               0,-3
  25:
      CAL
               0,0
      POP
               0,1
  26:
  27:
      LOD
               2,20
  28: LOD
               2,24
  29: GTRI
               0,0
  30:
      JPC
               0,40
               2,28
  31:
      LDA
  32:
      LOD
               2,20
  33:
      STX
               0,1
  34:
       POP
               0,1
```

```
2,32
35:
     LDA
36:
     LOD
               2,24
37:
     STX
               0,1
               0,1
38:
     POP
               0,48
39:
     JMP
               2,28
40:
     LDA
               2,24
41:
     LOD
               0,1
42:
     STX
               0,1
43:
     POP
               2,32
44:
     LDA
               2,20
45:
     LOD
46:
               0,1
     STX
               0,1
47:
     POP
48:
     LDA
               2,40
49:
     LITI
               0,1
               0,1
50:
     STX
               0,1
51:
     POP
               2,40
52:
     LOD
53:
     LOD
               2,32
     LEOI
               0,0
54:
55:
     JPC
               0,80
56:
               2,36
     LDA
57:
               2,32
     LOD
58:
     LOD
               2,40
               0,0
59:
     DIVI
60:
     STX
               0,1
               0,1
61:
     POP
62:
     LOD
               2,32
               2,40
63:
     LOD
               2,40
64:
     LDA
65:
     LDX
               0,1
               0,0
66:
     INCI
               0,1
67:
     STO
               0,0
68:
     MOD
               0,0
69:
     LITI
70:
     EQLI
               0,0
               0,79
71:
     JPC
72:
     LOD
               2,28
               2,36
73:
     LOD
74:
               0,0
     MOD
75:
               0,0
     LITI
               0,0
76:
     EQLI
               0,79
77:
     JPC
               0,80
78:
     JMP
               0,52
79:
     JMP
80:
     INT
               0,12
               0,28
81:
     LDA
               2,36
82:
     LOD
```

```
0,5
  83:
       POP
  84:
       ADDR
                 0,-1
                 0,0
  85:
       CAL
                 1,16
  86:
       LDA
  87:
       LDX
                 0,1
  88:
      INCI
                 0,0
  89:
       STX
                 0,1
                 0,1
  90:
       POP
  91:
       JMP
                 0,15
                 1,-4
0,0
  92: LDA
  93: LITI
  94: STO
                 0,1
                 0,0
  95:
       RET
                 0,0
  96:
       RET
start execution
3
1 45000
1
6 10
2
13 17
end execution
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$
```

## 6. lcm.c

두 수를 입력하면, 두 수의 최소 공배수를 구해 출력하는 프로그램

## 소스코드

```
int main() {
         int test_case_count;
         int j;
         scanf("%d", &test_case_count);
         for (j = 0; j < test\_case\_count; ++j) {
                  int A, B;
                  int big, small;
                  int lcm;
                  int i;
                  scanf("%d%d", &A, &B);
                  if (A > B) {
                           big = A;
                           small = B;
                  } else {
                           big = B;
                           small = A;
                  }
                  i = 0;
                  while (1) {
```

```
lcm = big * ++i;
                     if (lcm % small == 0) {
                            break;
                     }
              }
              printf("%d₩n", lcm);
       }
       return 0;
}
컴파일러 실행 결과
====== syntax tree =======
N_PROGRAM (0,0)
| (ID="main") TYPE:35a1fb70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|| TYPE
||| FUNCTION
|||| PARAMETER
|||| TYPE
| | | | | (int)
|||| BODY
| | | | | | (ID="test_case_count") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||TYPE
|||||(int)
```

```
|||||| (ID="j") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
| | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_EXP_IDENT (0,0)
|||||||||(ID="scanf") TYPE:35a1a8e0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||| N_ARG_LIST (0,0)
||||||||N_EXP_STRING_LITERAL (0,0)
|||||"%d"
||||||||N_ARG_LIST (0,0)
||||||||||| N_EXP_AMP (0,0)
||||||||||||||| N_EXP_IDENT (0,0)
||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_FOR (0,0)
| | | | | | | | N_FOR_EXP (0,0)
| | | | | | | | | N_EXP_ASSIGN (0,0)
|||||||||N_EXP_IDENT (0,0)
||||||||||||||(ID="j") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||||||N_EXP_INT_CONST (0,0)
||||||
||||||||| N_EXP_LSS (0,0)
|||||||||| N_EXP_IDENT (0,0)
||||||||||||(ID="j") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
```

```
|||||||||N_EXP_IDENT (0,0)
||||||||N_EXP_PRE_INC (0,0)
|||||||||| N_EXP_IDENT (0,0)
|||||||||||||(ID="j") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | N_STMT_COMPOUND (0,0)
|||||||||(ID="A") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=0
||||||TYPE
|||||(int)
|||||||||(ID="B") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=0
|||||TYPE
|||||(int)
|||||||||(ID="big") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=0
|||||TYPE
|||||(int)
|||||TYPE
|||||(int)
|||||TYPE
|||||(int)
||||||||||(ID="i") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=0
|||||TYPE
|||||(int)
| | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_FUNCTION_CALL (0,0)
```

N_EXP_IDENT (0,0)
N_ARG_LIST (0,0)
N_EXP_STRING_LITERAL (0,0)
"%d%d"
N_ARG_LIST (0,0)
N_EXP_AMP (0,0)
N_EXP_IDENT (0,0)
N_ARG_LIST (0,0)
N_EXP_AMP (0,0)
N_EXP_IDENT (0,0)
N_ARG_LIST_NIL (0,0)
N_STMT_LIST (0,0)
N_STMT_IF_ELSE (0,0)
N_EXP_GTR (0,0)
N_EXP_IDENT (0,0)
N_EXP_IDENT (0,0)
N_STMT_COMPOUND (0,0)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_ASSIGN (0,0)
N_EXP_IDENT (0,0)

```
|||||||||(0,0)
| | | | | | | | | | | | N_STMT_COMPOUND (0,0)
|||||||||||||||||||||||N_EXP_ASSIGN (0,0)
|||||||||(0,0)
||||||||||N_STMT_LIST (0,0)
```

```
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||||||||||||||N_EXP_INT_CONST (0,0)
|||||||
||||||||||||||||||||||N_EXP_INT_CONST (0,0)
|||||1
|||||||N_EXP_IDENT (0,0)
||||||N_STMT_IF (0,0)
||||||N_EXP_EQL (0,0)
|||||||N_EXP_MOD (0,0)
||||||||N_EXP_IDENT (0,0)
```

```
|||||||N_EXP_INT_CONST (0,0)
||||||||N_STMT_LIST (0,0)
|||||||||||(0,0)
||||||||||||||||||||||N_STMT_LIST (0,0)
||||||N_ARG_LIST (0,0)
||||||||||||||||||||||||||||N_EXP_STRING_LITERAL (0,0)
||||||"%d₩n"
||||||N_ARG_LIST (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_RETURN (0,0)
||||||||N_EXP_INT_CONST (0,0)
||||||
```

N_STMT_LIST_NIL (0,0)
===== semantic tree =======
N_PROGRAM (0,36)
(ID="main") TYPE:35a1fb70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
TYPE
FUNCTION
PARAMETER
(int)
N_STMT_COMPOUND (0,32)
(ID="test_case_count") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
TYPE
(int)
(ID="j") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
TYPE
(int)
N_STMT_LIST (0,24)
N_STMT_EXPRESSION (0,0)
N_EXP_FUNCTION_CALL (35a1a4e0,0)
N_EXP_AMP (35a22ba0,0)
N_EXP_IDENT (35a1a8e0,0)
(ID="scanf") TYPE:35a1a8e0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
N_ARG_LIST (0,8)
N_EXP_STRING_LITERAL (35a1a6d0,0)
Literal: "%d"
N_ARG_LIST (0,4)

```
|||||||||N_EXP_AMP (35a22c20,0)
||||||||||N_EXP_IDENT (35a1a4e0,1)
||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,24)
| | | | | | | N_STMT_FOR (0,24)
| | | | | | | | N_FOR_EXP (0,0)
||||||||N_EXP_ASSIGN (35a1a4e0,0)
||||||||||N_EXP_IDENT (35a1a4e0,1)
|||||||||||||||(ID="j") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
||||||||||N_EXP_INT_CONST (35a1a4e0,0)
||||||INT=0
|||||||||N_EXP_LSS (35a1a4e0,0)
|||||||||| N_EXP_IDENT (35a1a4e0,1)
|||||||||||||||||| (ID="j") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
|||||||||| N_EXP_IDENT (35a1a4e0,1)
|||||||||N_EXP_PRE_INC (35a1a4e0,0)
||||||||||N_EXP_IDENT (35a1a4e0,1)
|||||||||||||||||| (ID="j") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
||||||||N_STMT_COMPOUND (0,24)
||||||||||(ID="A") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=20
||||| TYPE
|||||(int)
|||||||||(ID="B") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=24
||||| TYPE
|||||(int)
```

```
||||||||||(ID="big") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=28
||||| TYPE
|||||(int)
|||||||||(ID="small") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=32
|||||TYPE
|||||(int)
||||||||||(ID="lcm") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=36
||||||TYPE
|||||(int)
|||||||||(ID="i") TYPE:35a1a4e0 KIND:VAR SPEC=AUTO LEV=2 VAL=0 ADDR=40
|||||TYPE
|||||(int)
| | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_FUNCTION_CALL (35a1a4e0,0)
||||||||||N_EXP_AMP (35a22c60,0)
||||||(35a1a8e0,0)
||||||||||||||| N_ARG_LIST (0,12)
|||||||||||N_EXP_STRING_LITERAL (35a1a6d0,0)
|||||||||||LITERAL: "%d%d"
|||||||||N_ARG_LIST (0,8)
```

```
| | | | | | | | | N_STMT_LIST (0,0)
||||||||||N_EXP_GTR (35a1a4e0,0)
||||||||||||N_EXP_IDENT (35a1a4e0,1)
| | | | | | | | | | | | N_STMT_COMPOUND (0,0)
||||||||||||||||||||||N_STMT_LIST (0,0)
|||||||||||||||N_EXP_ASSIGN (35a1a4e0,0)
||||||||(35a1a4e0,1)
|||||||||(0,0)
| | | | | | | | | | | | N_STMT_COMPOUND (0,0)
```

```
|||||||||(0,0)
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_ASSIGN (35a1a4e0,0)
|||||||||||||N_EXP_INT_CONST (35a1a4e0,0)
||||||INT=0
||||||||||||N_EXP_INT_CONST (35a1a4e0,0)
```

```
|||||||||(35a1a4e0,0)
||||||N_STMT_IF (0,0)
|||||||INT=0
|||||||N_STMT_LIST (0,0)
|||||||||||(0,0)
```

N_EXP_AMP (35a22d60,0)	
	=0
N_ARG_LIST (0,8)	
	36
N_STMT_LIST_NIL (0,0)	
N_STMT_LIST (0,0)	
N_STMT_RETURN (0,0)	
N_EXP_INT_CONST (35a1a4e0,0)	
INT=0	
N_STMT_LIST_NIL (0,0)	

#### 기계어 프로그램 실행 결과

```
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./a.out < lcm.c > lcm.txt
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./interp.out a.asm
====== symbol ======
      printf
   1:
                -1
   2:
       malloc
                -2
       scanf
                -3
   3:
       main
                3
   4:
      L2
                15
   5:
       L3
                83
   6:
       L4
   7:
                40
       L5
   8:
                48
   9:
       L7
                52
  10:
       L8
                71
  11:
      L9
                70
  12: L6
                70
  13: L1
                77
====== code =======
   0: INT
                0,36
      SUP
                0,3
   1:
                0,0
   2: RET
   3: INT
                0,44
                0,16
   4: INT
   5: LDA
                0,12
   6: LDA
                1,12
   7:
      POP
                0,5
   8:
      ADDR
                0,-3
   9:
      CAL
                0,0
      POP
                0,1
  10:
      LDA
  11:
                1,16
  12:
      LITI
                0,0
  13:
      STX
                0,1
                0,1
  14:
      POP
      LOD
                1,16
  15:
                1,12
  16:
      LOD
       LSSI
  17:
                0,0
  18:
       JPC
                0,83
  19:
       INT
                0,16
  20:
       LDA
                0,20
  21:
       LDA
                2,20
  22:
       LDA
                2,24
  23:
       POP
                0,6
  24:
       ADDR
                0,-3
  25:
      CAL
                0,0
  26:
       POP
                0,1
  27:
      LOD
                2,20
                2,24
  28:
      LOD
  29:
      GTRI
                0,0
  30:
      JPC
                0,40
  31:
      LDA
                2,28
  32:
      LOD
                2,20
       STX
  33:
                0,1
  34: POP
                0,1
```

```
2,32
35:
     LDA
               2,24
36:
     LOD
37:
     STX
               0,1
               0,1
38:
     POP
     JMP
               0,48
39:
40:
     LDA
               2,28
               2,24
41:
     LOD
               0,1
42:
     STX
               0,1
43:
     POP
44:
     LDA
               2,32
45:
     LOD
               2,20
46:
     STX
               0,1
               0,1
47:
     POP
               2,40
48:
     LDA
49:
               0,0
     LITI
               0,1
50:
     STX
51:
     POP
               0,1
               0,1
52:
     LITI
               0,71
53:
     JPC
54:
     LDA
               2,36
               2,28
55:
     LOD
56:
     LDA
               2,40
               0,1
57:
     LDX
               0,0
58:
     INCI
               0,1
59:
     STX
               0,0
60:
     MULI
61:
     STX
               0,1
               0,1
62:
     POP
63:
     LOD
               2,36
64:
     LOD
               2,32
65:
               0,0
     MOD
66:
     LITI
               0,0
67:
     EQLI
               0.0
68:
     JPC
               0,70
69:
               0,71
     JMP
               0,52
70:
     JMP
71:
     INT
               0,12
72:
     LDA
               0,28
     LOD
               2,36
73:
74:
     POP
               0,5
               0,-1
75:
     ADDR
               0,0
76:
     CAL
77:
     LDA
               1,16
78:
     LDX
               0,1
               0,0
79:
     INCI
               0,1
80:
     STX
81:
     POP
               0,1
               0,15
82:
     JMP
```

```
83:
      LDA
                1,-4
               0,0
  84:
      LITI
                0,1
  85:
      STO
                0,0
  86:
      RET
 87: RET
                0,0
start execution
1 45000
45000
6 10
30
13 17
221
end execution
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ls
```

# 7. gcdlcm.c

두 수를 입력하면, 두 수의 최대 공약수와 최소 공배수를 구해 출력하는 프로그램.

# 소스코드

```
int main() {
         int a, b;
         int big, small;
         int lcm, gcd;
         int i;
         scanf("%d%d", &a, &b);
         if (a > b) {
                  big = a;
                  small = b;
         } else {
                  big = b;
                  small = a;
         }
         i = 1;
         while (i <= small) {
                  gcd = small / i;
                  if (small % i++ != 0) {
                           continue;
                  }
                  if (big % gcd == 0) {
                           break;
```

```
}
       }
       i = 0;
       while (1) {
               lcm = ++i * big;
               if (lcm % small == 0) {
                       break;
               }
       }
       printf("%d₩n%d₩n", gcd, lcm);
       return 0;
컴파일러 실행 결과
====== syntax tree =======
N_PROGRAM (0,0)
| (ID="main") TYPE:aea3bb70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
| | TYPE
||| FUNCTION
|||| PARAMETER
|||| TYPE
```

}

```
| | | | (int)
||||||(ID="a") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
||||||(ID="b") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
||||||(ID="big") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||TYPE
|||||(int)
| | | | | | (ID="small") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
| | | | | | (ID="lcm") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
||||||(ID="gcd") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||TYPE
|||||(int)
| | | | | | (ID="i") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
| | | | | | N_STMT_LIST (0,0)
||||||| N_EXP_FUNCTION_CALL (0,0)
```

```
| | | | | | | | N_EXP_IDENT (0,0)
|||||||||(ID="scanf") TYPE:aea368e0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||| N_ARG_LIST (0,0)
| | | | | | | | | N_EXP_STRING_LITERAL (0,0)
|||||"%d%d"
||||||||N_ARG_LIST (0,0)
| | | | | | | | | N_EXP_AMP (0,0)
|||||||||||| N_EXP_IDENT (0,0)
|||||||||N_ARG_LIST (0,0)
| | | | | | | | | | | N_EXP_AMP (0,0)
||||||||||||||||||||||N_EXP_IDENT (0,0)
|||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_IF_ELSE (0,0)
|||||||| N_EXP_GTR (0,0)
|||||||||N_EXP_IDENT (0,0)
||||||||||(ID="a") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||||||N_EXP_IDENT (0,0)
||||||||||(ID="b") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | N_STMT_COMPOUND (0,0)
| | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | | | N_EXP_ASSIGN (0,0)
||||||||||||||||||||||N_EXP_IDENT (0,0)
```

```
||||||||||||||(ID="a") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | N_STMT_COMPOUND (0,0)
|||||||||N_STMT_LIST (0,0)
| | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_ASSIGN (0,0)
| | | | | | | | | | | | N_EXP_IDENT (0,0)
|||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||||N_STMT_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
```

```
| | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | N_EXP_ASSIGN (0,0)
| | | | | | | | | | N_EXP_IDENT (0,0)
|||||||||N_EXP_INT_CONST (0,0)
|||||1
| | | | | | | | N_STMT_LIST (0,0)
||||||||N_STMT_WHILE (0,0)
| | | | | | | | | | N_EXP_LEQ (0,0)
||||||||||||||| N_EXP_IDENT (0,0)
||||||||||||||| N_EXP_IDENT (0,0)
||||||||| N_STMT_COMPOUND (0,0)
| | | | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | | | | N_STMT_LIST (0,0)
```

```
| | | | | | | | | | | | | | | 0
||||||N_EXP_EQL (0,0)
||||||||N_EXP_INT_CONST (0,0)
||||||
|||||||||(0,0)
```

```
| | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_ASSIGN (0,0)
| | | | | | | | | | | | N_EXP_IDENT (0,0)
|||||||||||||||||||||N_EXP_INT_CONST (0,0)
||||||
|||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_WHILE (0,0)
||||||||||||||||||||||N_EXP_INT_CONST (0,0)
|||||1
|||||||||||N_STMT_COMPOUND (0,0)
||||||N_EXP_MUL (0,0)
||||||N_EXP_EQL (0,0)
||||||N_EXP_MOD (0,0)
```

```
|||||||N_EXP_INT_CONST (0,0)
| | | | | | | | | | | | | | | | | | 0
|||||||||(0,0)
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||"%d₩n%d₩n"
||||||N_ARG_LIST (0,0)
||||||N_ARG_LIST (0,0)
|||||||||(0,0)
```

N_EXP_INT_CONST (0,0)
N_STMT_LIST_NIL (0,0)
===== semantic tree =======
N_PROGRAM (0,32)
(ID="main") TYPE:aea3bb70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
TYPE
FUNCTION
PARAMETER
(int)
N_STMT_COMPOUND (0,28)
(ID="a") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
TYPE
(int)
(ID="b") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
TYPE
(int)
(ID="big") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
TYPE
(int)
(ID="small") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=24
TYPE
(int)
(ID="lcm") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=28

```
||||| TYPE
|||||(int)
| | | | | | (ID="gcd") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=32
|||||TYPE
|||||(int)
||||||(ID="i") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=36
||||| TYPE
| | | | | | (int)
| | | | | | N_STMT_LIST (0,0)
| | | | | | | N_EXP_FUNCTION_CALL (aea364e0,0)
||||||||N_EXP_AMP (aea3f010,0)
|||||||||N_EXP_IDENT (aea368e0,0)
||||||||||||||| (ID="scanf") TYPE:aea368e0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||N_ARG_LIST (0,12)
| | | | | | | | N_EXP_STRING_LITERAL (aea366d0,0)
|||||||||LITERAL: "%d%d"
||||||||N_ARG_LIST (0,8)
|||||||||| N_EXP_AMP (aea3f090,0)
||||||||||| N_EXP_IDENT (aea364e0,1)
|||||||||N_ARG_LIST (0,4)
||||||||||N_EXP_AMP (aea3f0d0,0)
||||||||||| N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
```

```
| | | | | | | N_STMT_IF_ELSE (0,0)
||||||||N_EXP_GTR (aea364e0,0)
||||||||| N_EXP_IDENT (aea364e0,1)
||||||||| N_EXP_IDENT (aea364e0,1)
|||||||||||(ID="b") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
| | | | | | | | N_STMT_COMPOUND (0,0)
| | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_ASSIGN (aea364e0,0)
|||||||||||N_EXP_IDENT (aea364e0,1)
|||||||||||N_EXP_IDENT (aea364e0,1)
||||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||||N_EXP_ASSIGN (aea364e0,0)
| | | | | | | | N_STMT_COMPOUND (0,0)
| | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||||| N_EXP_ASSIGN (aea364e0,0)
|||||||||||N_EXP_IDENT (aea364e0,1)
```

```
| | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||||N_EXP_ASSIGN (aea364e0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||N_EXP_ASSIGN (aea364e0,0)
|||||||||N_EXP_IDENT (aea364e0,1)
|||||||||||||||||||| (ID="i") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=36
|||||||||| N_EXP_INT_CONST (aea364e0,0)
||||||INT=1
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_WHILE (0,0)
|||||||||| N_EXP_LEQ (aea364e0,0)
||||||||||| N_EXP_IDENT (aea364e0,1)
||||||||||N_EXP_IDENT (aea364e0,1)
||||||||| N_STMT_COMPOUND (0,0)
| | | | | | | | | | | N_STMT_LIST (0,0)
```

```
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||||N_EXP_ASSIGN (aea364e0,0)
||||||INT=0
|||||||||(0,0)
|||||||||||||||||||||||N_STMT_LIST (0,0)
```

```
||||||INT=0
|||||||||(0,0)
| | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||||N_EXP_ASSIGN (aea364e0,0)
||||||||||||N_EXP_IDENT (aea364e0,1)
||||||||||||(ID="i") TYPE:aea364e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=36
||||||||||||||N_EXP_INT_CONST (aea364e0,0)
||||||||||N_STMT_LIST (0,0)
||||||||||||||| N_STMT_WHILE (0,0)
|||||||||||||| N_EXP_INT_CONST (aea364e0,0)
||||||INT=1
||||||||||||N_STMT_COMPOUND (0,0)
|||||||||||||||||||||||N_STMT_LIST (0,0)
```

```
|||||||||(aea364e0,0)
|||||||INT=0
|||||||||(0,0)
||||||||||N_STMT_LIST (0,0)
||||||||||||N_EXP_FUNCTION_CALL (aea36690,0)
```

N_EXP_IDENT (aea367b0,0)
N_ARG_LIST (0,12)
N_EXP_STRING_LITERAL (aea366d0,0)
N_ARG_LIST (0,8)
N_EXP_IDENT (aea364e0,1)
N_ARG_LIST (0,4)
N_STMT_LIST (0,0)
N_STMT_RETURN (0,0)
N_EXP_INT_CONST (aea364e0,0)
N_STMT_LIST_NIL (0,0)

## 기계어 프로그램 실행 결과

```
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./a.out < gcdlcm.c > gcdlcm.txt
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./interp.out < a.asm
source file not given
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./interp.out a.asm
====== symbol ======
  1: printf
               -1
   2:
      malloc
               -2
      scanf
   3:
               -3
      main
               3
   5:
      L1
               25
      L2
  6:
               33
      L4
   7:
               37
      L5
  8:
               66
  9:
      L6
               58
 10:
      L3
               65
      L7
               65
 11:
 12:
     L9
               70
               89
 13: L10
 14: L11
               88
 15:
               88
      L8
 ====== code =======
   0:
      INT
               0,32
   1:
      SUP
               0,3
      RET
   2:
               0,0
   3:
      INT
               0,40
     INT
   4:
               0,16
   5: LDA
               0,12
     LDA
   6:
               1,12
   7: LDA
               1,16
  8: POP
               0,6
  9: ADDR
               0,-3
               0,0
 10: CAL
 11: POP
               0,1
 12: LOD
               1,12
 13:
     LOD
               1,16
               0,0
 14:
      GTRI
 15:
      JPC
               0,25
 16:
      LDA
               1,20
 17:
      LOD
               1,12
 18:
      STX
               0,1
      POP
 19:
               0,1
 20:
      LDA
               1,24
 21:
      LOD
               1,16
      STX
               0,1
 22:
 23:
      POP
               0,1
 24:
      JMP
               0,33
 25:
      LDA
               1,20
 26:
      LOD
               1,16
      STX
 27:
               0,1
 28: POP
               0,1
```

```
29:
     LDA
               1,24
               1,12
30:
     LOD
31:
               0,1
     STX
32:
     POP
               0,1
               1,36
33:
     LDA
34:
     LITI
               0,1
               0,1
35:
     STX
               0,1
36:
     POP
37:
               1,36
     LOD
               1,24
38:
     LOD
39:
     LEQI
               0,0
               0,66
40:
     JPC
               1,32
41:
     LDA
42:
               1,24
     LOD
               1,36
43:
     LOD
44:
     DIVI
               0,0
45:
               0,1
     STX
               0,1
46:
     POP
               1,24
47:
     LOD
               1,36
48:
     LOD
49:
     LDA
               1,36
50:
               0,1
     LDX
               0,0
51:
     INCI
52:
               0,1
     STO
53:
               0,0
     MOD
54:
     LITI
               0,0
               0,0
55:
     NEQI
56:
     JPC
               0,58
57:
               0,65
     JMP
               1,20
58:
     LOD
59:
     LOD
               1,32
60:
     MOD
               0,0
               0,0
61:
     LITI
               0,0
62:
     EQLI
63:
     JPC
               0,65
               0,66
64:
     JMP
65:
     JMP
               0,37
               1,36
66:
     LDA
67:
     LITI
               0,0
               0,1
68:
     STX
69:
     POP
               0,1
70:
               0,1
     LITI
71:
     JPC
               0,89
               1,28
72:
     LDA
               1,36
73:
     LDA
74:
     LDX
               0,1
75:
               0,0
     INCI
76:
     STX
               0,1
```

```
77:
       LOD
                 1,20
  78:
       MULI
                0,0
                0,1
  79:
       STX
                0,1
  80:
       POP
  81:
       LOD
                1,28
                1,24
  82:
       LOD
  83:
       MOD
                0,0
                0,0
  84:
       LITI
  85:
       EQLI
                0,0
  86:
       JPC
                0,88
                0,89
  87:
       JMP
  88:
       JMP
                0,70
  89:
       INT
                0,12
  90:
                0,20
       LDA
  91:
       LOD
                1,32
                1,28
  92:
       LOD
  93:
       POP
                0,6
  94:
       ADDR
                0,-1
                0,0
  95:
       CAL
  96:
       LDA
                1,-4
                0,0
  97:
      LITI
  98: STO
                0,1
                0,0
  99:
       RET
 100:
       RET
                0,0
start execution
24 18
72
end execution
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$
```

```
8. 10430.c
모듈로 연산을 하는 프로그램.
소스코드
int main() {
       int A, B, C;
       scanf("%d%d%d", &A, &B, &C);
       printf("%d\foralln", (A+B)%C);
       printf("%d\\n", ((A\%C) + (B\%C))\%C);
       printf("%d₩n", (A*B)%C);
       printf("%d\foralln", ((A%C) * (B%C))%C);
       return 0;
}
컴파일러 실행 결과
====== syntax tree =======
N_PROGRAM (0,0)
| (ID="main") TYPE:d5c3fb70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
| | TYPE
||| FUNCTION
|||| PARAMETER
|||| TYPE
| | | | (int)
||||||(ID="A") TYPE:d5c3a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
```

```
||||| TYPE
|||||(int)
||||||(ID="B") TYPE:d5c3a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||TYPE
|||||(int)
||||||(ID="C") TYPE:d5c3a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
| | | | | | (int)
| | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_EXP_IDENT (0,0)
|||||||||(ID="scanf") TYPE:d5c3a8e0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||| N_ARG_LIST (0,0)
| | | | | | | | | N_EXP_STRING_LITERAL (0,0)
||||||"%d%d%d"
||||||||N_ARG_LIST (0,0)
||||||||||| N_EXP_AMP (0,0)
||||||||||||| N_EXP_IDENT (0,0)
|||||||||N_ARG_LIST (0,0)
|||||||||||N_ARG_LIST (0,0)
|||||||||||||||||||||||N_EXP_AMP (0,0)
```

```
|||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | N_EXP_FUNCTION_CALL (0,0)
|||||||||N_EXP_IDENT (0,0)
||||||||||||||| (ID="printf") TYPE:d5c3a7b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
||||||||| N_ARG_LIST (0,0)
| | | | | | | | | | N_EXP_STRING_LITERAL (0,0)
||||||"%d₩n"
|||||||||N_ARG_LIST (0,0)
| | | | | | | | | | | | N_EXP_IDENT (0,0)
|||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | N_EXP_FUNCTION_CALL (0,0)
||||||||||N_EXP_IDENT (0,0)
||||||||||||||| (ID="printf") TYPE:d5c3a7b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||||N_ARG_LIST (0,0)
| | | | | | | | | | | | N_EXP_STRING_LITERAL (0,0)
```

```
||||||"%d₩n"
||||||||||N_ARG_LIST (0,0)
||||||N_EXP_MOD (0,0)
|||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | | N_EXP_FUNCTION_CALL (0,0)
||||||||||||||| N_EXP_IDENT (0,0)
|||||||||||||||||||| (ID="printf") TYPE:d5c3a7b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
||||||||||N_ARG_LIST (0,0)
|||||"%d₩n"
||||||||N_ARG_LIST (0,0)
```

```
| | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | | | N_EXP_FUNCTION_CALL (0,0)
||||||||||||||||||||||N_EXP_IDENT (0,0)
||||||||N_ARG_LIST (0,0)
|||||"%d₩n"
|||||||||N_ARG_LIST (0,0)
||||||N_EXP_MUL (0,0)
```

N_EXP_IDENT (0,0)
N_ARG_LIST_NIL (0,0)
N_STMT_LIST (0,0)
N_STMT_RETURN (0,0)
N_EXP_INT_CONST (0,0)
N_STMT_LIST_NIL (0,0)
===== semantic tree =======
N_PROGRAM (0,56)
(ID="main") TYPE:d5c3fb70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
TYPE
FUNCTION
PARAMETER
(int)
N_STMT_COMPOUND (0,12)
(ID="A") TYPE:d5c3a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
TYPE
(int)
(ID="B") TYPE:d5c3a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
TYPE
(int)
(ID="C") TYPE:d5c3a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20

```
||||| TYPE
|||||(int)
| | | | | | N_STMT_LIST (0,0)
| | | | | | | N_EXP_FUNCTION_CALL (d5c3a4e0,0)
||||||||N_EXP_AMP (d5c42250,0)
||||||||N_EXP_IDENT (d5c3a8e0,0)
||||||||||||||||| (ID="scanf") TYPE:d5c3a8e0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
||||||||N_ARG_LIST (0,16)
|||||||||N_EXP_STRING_LITERAL (d5c3a6d0,0)
|||||||||LITERAL: "%d%d%d"
||||||||N_ARG_LIST (0,12)
|||||||||N_EXP_AMP (d5c422d0,0)
||||||||||N_EXP_IDENT (d5c3a4e0,1)
|||||||||N_ARG_LIST (0,8)
||||||||||N_EXP_AMP (d5c42310,0)
|||||||||||N_EXP_IDENT (d5c3a4e0,1)
|||||||||||| N_ARG_LIST (0,4)
||||||||||||N_EXP_AMP (d5c42350,0)
|||||||(d5c3a4e0,1)
||||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | N_EXP_FUNCTION_CALL (d5c3a690,0)
```

N_EXP_AMP (d5c42390,0)
N_EXP_IDENT (d5c3a7b0,0)
(ID="printf") TYPE:d5c3a7b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
N_ARG_LIST (0,8)
N_EXP_STRING_LITERAL (d5c3a6d0,0)
LITERAL: "%d₩n"
N_ARG_LIST (0,4)
N_EXP_MOD (d5c3a4e0,0)
N_EXP_ADD (d5c3a4e0,0)
N_EXP_IDENT (d5c3a4e0,1)
N_EXP_IDENT (d5c3a4e0,1)
N_EXP_IDENT (d5c3a4e0,1)
N_ARG_LIST_NIL (0,0)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_FUNCTION_CALL (d5c3a690,0)
N_EXP_AMP (d5c42410,0)
N_EXP_IDENT (d5c3a7b0,0)
N_ARG_LIST (0,8)
N_EXP_STRING_LITERAL (d5c3a6d0,0)
N_ARG_LIST (0,4)
N_EXP_MOD (d5c3a4e0,0)

N_EXP_ADD (d5c3a4e0,0)
N_EXP_MOD (d5c3a4e0,0)
N_EXP_IDENT (d5c3a4e0,1)
N_EXP_IDENT (d5c3a4e0,1)
N_EXP_MOD (d5c3a4e0,0)
N_EXP_IDENT (d5c3a4e0,1)
N_EXP_IDENT (d5c3a4e0,1)
N_EXP_IDENT (d5c3a4e0,1)
N_ARG_LIST_NIL (0,0)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_FUNCTION_CALL (d5c3a690,0)
N_EXP_AMP (d5c42490,0)
N_EXP_IDENT (d5c3a7b0,0)
N_ARG_LIST (0,8)
N_EXP_STRING_LITERAL (d5c3a6d0,0)
LITERAL: "%d₩n"
N_ARG_LIST (0,4)
N_EXP_MOD (d5c3a4e0,0)
N_EXP_MUL (d5c3a4e0,0)

```
||||||||||||N_EXP_IDENT (d5c3a4e0,1)
|||||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_FUNCTION_CALL (d5c3a690,0)
||||||||||||N_EXP_AMP (d5c42510,0)
|||||||||||N_EXP_IDENT (d5c3a7b0,0)
||||||||||N_ARG_LIST (0,8)
|||||||||||N_EXP_STRING_LITERAL (d5c3a6d0,0)
||||||||||||LITERAL: "%d₩n"
|||||||||N_ARG_LIST (0,4)
```

(ID="C") TYPE:d5c3a4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
N_STMT_LIST (0,0)
N_STMT_RETURN (0,0)
N_EXP_INT_CONST (d5c3a4e0,0)
INT=0
N_STMT_LIST_NIL (0,0)

## 기계어 프로그램 실행 결과

```
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./a.out < 10430.c > 10430.txt
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./interp.out a.asm
======= symbol ======
  1: printf
               -1
   2: malloc
               -2
   3: scanf
               -3
   4: main
                3
====== code =======
   0:
      INT
              0,56
   1:
      SUP
               0,3
   2:
      RET
               0,0
   3:
      INT
               0,24
   4:
      INT
               0,16
   5:
      LDA
               0,12
   6:
      LDA
               1,12
   7:
      LDA
               1,16
      LDA
   8:
               1,20
      POP
   9:
               0,7
  10:
      ADDR
               0,-3
  11:
      CAL
               0,0
      POP
  12:
               0,1
  13:
      INT
               0,12
  14:
      LDA
               0,24
  15:
      LOD
               1,12
  16:
      LOD
               1,16
  17:
      ADDI
               0,0
  18:
      LOD
               1,20
  19:
      MOD
               0,0
  20:
      POP
               0,5
  21: ADDR
               0,-1
  22:
      CAL
               0,0
  23: INT
               0,12
  24:
     LDA
               0,32
               1,12
  25:
      LOD
  26:
      LOD
               1,20
     MOD
  27:
               0,0
  28: LOD
               1,16
  29: LOD
               1,20
  30: MOD
               0,0
  31:
      ADDI
               0,0
               1,20
  32:
      LOD
      MOD
  33:
               0,0
  34:
      POP
               0,5
  35:
      ADDR
               0,-1
  36:
      CAL
               0,0
  37:
      INT
               0,12
  38:
      LDA
               0,40
  39:
      LOD
               1,12
  40:
      LOD
               1,16
  41:
      MULI
               0,0
      LOD
  42:
               1,20
      MOD
  43:
                0,0
```

```
0,5
  44:
       POP
  45:
       ADDR
                0,-1
  46:
                0,0
       CAL
  47:
       INT
                0,12
  48:
      LDA
                0,48
  49:
      LOD
                1,12
  50:
      LOD
                1,20
  51:
                0.0
      MOD
  52:
      LOD
                1,16
  53:
      LOD
                1,20
  54:
      MOD
                0,0
  55:
                0,0
      MULI
  56:
      LOD
                1,20
  57:
      MOD
               0,0
  58: POP
                0,5
  59:
      ADDR
                0,-1
  60: CAL
                0,0
                1,-4
  61:
      LDA
  62: LITI
               0,0
  63: STO
                0,1
  64:
      RET
                0,0
  65:
      RET
                0,0
start execution
5 8 4
1
0
0
end execution
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$
```

## 9. multiplicationProgram.c

```
소스코드
```

```
int multiply(int a, int b) {
        int result;
        result = 0;
        while(a) {
                if (a % 2)
                         result = result + b;
                a = a / 2;
                b = b * 2;
        }
        return result;
}
void main() {
        int i;
        i = multiply(120, 3);
        printf("result = \%dWn", i);
}
컴파일러 실행 결과
====== syntax tree =======
N_PROGRAM (0,0)
| (ID="multiply") TYPE:a5f2dc90 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|| TYPE
```

FUNCTION
PARAMETER
(ID="a") TYPE:a5f284e0 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=0
TYPE
(int)
(ID="b") TYPE:a5f284e0 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=0
TYPE
(int)
TYPE
(int)
BODY
N_STMT_COMPOUND (0,0)
(ID="result") TYPE:a5f284e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
TYPE
(int)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_ASSIGN (0,0)
N_EXP_IDENT (0,0)
(ID="result") TYPE:a5f284e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
N_EXP_INT_CONST (0,0)
0
N_STMT_LIST (0,0)
N_STMT_WHILE (0,0)
N_EXP_IDENT (0,0)
(ID="a") TYPE:a5f284e0 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=0
N_STMT_COMPOUND (0,0)

```
| | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_IF (0,0)
| | | | | | | | | | | N_EXP_MOD (0,0)
| | | | | | | | | | | | N_EXP_IDENT (0,0)
|||||||||||||||||||||N_EXP_INT_CONST (0,0)
||||||2
||||||||||N_STMT_EXPRESSION (0,0)
||||||||||||N_EXP_ASSIGN (0,0)
|||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||||||||||||||||N_EXP_INT_CONST (0,0)
||||||2
```

```
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||N_EXP_INT_CONST (0,0)
||||||2
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_RETURN (0,0)
|||||||||N_EXP_IDENT (0,0)
||||||||||(ID="result") TYPE:a5f284e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | N_STMT_LIST_NIL (0,0)
| (ID="main") TYPE:a5f2e7f0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
| | TYPE
||| FUNCTION
| | | | PARAMETER
| | | | | (void)| | | | BODY
| | | | | | (ID="i") TYPE:a5f284e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||TYPE
|||||(int)
| | | | | | N_STMT_LIST (0,0)
```

```
| | | | | | | N_EXP_ASSIGN (0,0)
| | | | | | | | N_EXP_IDENT (0,0)
||||||||||(ID="i") TYPE:a5f284e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | N_EXP_FUNCTION_CALL (0,0)
|||||||||N_EXP_IDENT (0,0)
|||||||||||||| (ID="multiply") TYPE:a5f2dc90 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
||||||||| N_ARG_LIST (0,0)
|||||||||| N_EXP_INT_CONST (0,0)
|||||120
|||||||||N_ARG_LIST (0,0)
||||||||||||N_EXP_INT_CONST (0,0)
||||||3
|||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_EXPRESSION (0,0)
|||||||| N_EXP_FUNCTION_CALL (0,0)
|||||||||N_EXP_IDENT (0,0)
|||||||||||||| (ID="printf") TYPE:a5f287b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
||||||||N_ARG_LIST (0,0)
| | | | | | | | | | | N_EXP_STRING_LITERAL (0,0)
|||||| "result = %d₩n"
|||||||||N_ARG_LIST (0,0)
|||||||||||| N_EXP_IDENT (0,0)
|||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST_NIL (0,0)
====== semantic tree =======
```

```
N_PROGRAM (0,28)
| (ID="multiply") TYPE:a5f2dc90 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
| | TYPE
||| FUNCTION
||||PARAMETER
| | | | | (ID="a") TYPE:a5f284e0 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=12
||||| TYPE
|||||(int)
| | | | | (ID="b") TYPE:a5f284e0 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=16
||||| TYPE
| | | | | | (int)
| | | | (int)
|||||| (ID="result") TYPE:a5f284e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
||||| TYPE
|||||(int)
| | | | | | N_STMT_LIST (0,0)
||||||| N_EXP_ASSIGN (a5f284e0,0)
|||||||| N_EXP_IDENT (a5f284e0,1)
|||||||| N_EXP_INT_CONST (a5f284e0,0)
|||||||INT=0
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_WHILE (0,0)
```

```
|||||| N_EXP_IDENT (a5f284e0,1)
|||||||||(ID="a") TYPE:a5f284e0 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=12
| | | | | | | | N_STMT_COMPOUND (0,0)
| | | | | | | | | N_STMT_LIST (0,0)
|||||||||||N_STMT_IF (0,0)
|||||||||||N_EXP_MOD (a5f284e0,0)
||||||||||||||| N_EXP_IDENT (a5f284e0,1)
|||||||||||||N_EXP_INT_CONST (a5f284e0,0)
||||||INT=2
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||||N_EXP_ASSIGN (a5f284e0,0)
||||||||||||N_EXP_ADD (a5f284e0,0)
|||||||(a5f284e0,1)
|||||||(a5f284e0,1)
||||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||||N_EXP_ASSIGN (a5f284e0,0)
|||||||||||N_EXP_IDENT (a5f284e0,1)
|||||| (a5f284e0,1)
```

INT=2
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_ASSIGN (a5f284e0,0)
N_EXP_MUL (a5f284e0,0)
N_EXP_INT_CONST (a5f284e0,0)
N_STMT_LIST_NIL (0,0)
N_STMT_LIST (0,0)
N_STMT_RETURN (0,0)
N_EXP_IDENT (a5f284e0,1)
(ID="result") TYPE:a5f284e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
N_STMT_LIST_NIL (0,0)
(ID="main") TYPE:a5f2e7f0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
TYPE
FUNCTION
PARAMETER
(void)
BODY
N_STMT_COMPOUND (0,4)
(ID="i") TYPE:a5f284e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12

||||||||||||||| N\_EXP\_INT\_CONST (a5f284e0,0)

```
||||| TYPE
|||||(int)
| | | | | | N_STMT_LIST (0,0)
||||||| N_EXP_ASSIGN (a5f284e0,0)
|||||||| N_EXP_IDENT (a5f284e0,1)
|||||||||(ID="i") TYPE:a5f284e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
|||||||| N_EXP_FUNCTION_CALL (a5f284e0,0)
|||||||||N_EXP_AMP (a5f2feb0,0)
|||||||||| N_EXP_IDENT (a5f2dc90,0)
||||||||||||||| (ID="multiply") TYPE:a5f2dc90 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
||||||||N_ARG_LIST (0,8)
||||||||||N_EXP_INT_CONST (a5f284e0,0)
||||||||INT=120
|||||||||N_ARG_LIST (0,4)
||||||||||N_EXP_INT_CONST (a5f284e0,0)
|||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_EXPRESSION (0,0)
|||||||| N_EXP_FUNCTION_CALL (a5f28690,0)
||||||||N_EXP_AMP (a5f2ff30,0)
|||||||||| N_EXP_IDENT (a5f287b0,0)
|||||||||||||||||| (ID="printf") TYPE:a5f287b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
||||||||| N_ARG_LIST (0,8)
|||||||||N_EXP_STRING_LITERAL (a5f286d0,0)
|| || || || || || || LITERAL: "result = %d\text{\psi}n"
```

```
|||||||||| N_ARG_LIST (0,4)
|||||||||| N_EXP_IDENT (a5f284e0,1)
|||||||||||| (ID="i") TYPE:a5f284e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
||||||||| N_ARG_LIST_NIL (0,0)
||||||| N_STMT_LIST_NIL (0,0)
```

## 기계어 프로그램 실행 결과

```
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./a.out < multiplicationProgram.c > multiplicationProgram.txt shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./interp.out a.asm
   ===== symbol ======
        printf
        malloc
                     -2
        scanf
                     - 3
                     38
        main
        multiply
   6:
        L2
        L3
                     33
   8:
        L4
                     20
        L1
                     32
        == code =======
                    0,28
0,38
   0:
         INT
         SUP
                    0,0
         RET
         INT
        LDA
                     1,20
   5:
        LITI
                    0,0
                    0,1
   6:
         STX
         POP
   8:
         LOD
                     1,12
   9:
         JPC
                     0,33
  10:
        LOD
                     1,12
                    0,2
0,0
0,20
  11:
         LITI
         MOD
  12:
  13:
         JPC
  14:
        LDA
                     1,20
  15:
         LOD
                     1,20
                     1,16
  16:
         LOD
                     0,0
0,1
0,1
  17:
         ADDI
  18:
         STX
  19:
         POP
                    1,12
1,12
         LDA
  20:
  21:
        LOD
                     0,2
0,0
0,1
0,1
         LITI
        DIVI
  24:
         POP
  25:
                     1,16
1,16
  26:
        LDA
         LOD
                     0,2
0,0
0,1
0,1
0,8
        LITI
  29:
        MULI
  30:
         STX
  31:
         POP
         JMP
         LDA
  34:
         LOD
                     1,20
  35:
         STO
                     0,1
                     0,0
  36:
         RET
         RET
                     0,16
1,12
  38:
         INT
  39:
         LDA
  40:
         INT
                     0,16
```

```
0,120
  41:
      LITI
  42:
      LITI
                0,3
                0,5
  43:
      POP
               0,3
  44:
      ADDR
  45:
                0,0
      CAL
                0,1
  46:
      STX
  47:
                0,1
      POP
  48:
                0,12
       INT
  49:
      LDA
                0,12
  50:
      LOD
               1,12
               0,5
  51:
      POP
  52: ADDR
                0,-1
  53: CAL
                0,0
               0,0
  54: RET
start execution
result = 360
end execution
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$
```

## 10. quicksortProgram.c

```
소스코드
int a[10];
void sort(int I, int r) {
         int i, j, x, w;
         int k;
         i = 1;
         j = r;
         x = a[(l+r)/2];
         do {
                   while (a[i] < x)
                            i++;
                   while (x < a[j])
                            j--;
                   if (i <= j) {
                            w = a[i];
                            a[i] = a[j];
                            a[j] = w;
                            i++;
                            j--;
                   }
         } while (i <= j);
         if (1 < j)
                  sort(l, j);
         if (i < r)
```

```
sort(i, r);
}
void init_array() {
         a[0] = 0;
         a[1] = 1;
         a[2] = 3;
         a[3] = 5;
         a[4] = 7;
         a[5] = 9;
         a[6] = 2;
         a[7] = 4;
         a[8] = 6;
         a[9] = 8;
}
void print_array(char *msg) {
         int k;
         printf("%s :₩n", msg);
         for (k = 0; k < 10; k++)
                  printf("%d ", a[k]);
         printf("₩n");
}
void main() {
         init_array();
```

```
print_array("before sort");
       printf("₩n");
       sort(0, 9);
       print_array("after sort");
}
컴파일러 실행 결과
====== syntax tree ======
N_PROGRAM (0,0)
| (ID="a") TYPE:e4beabb0 KIND:VAR SPEC=AUTO LEV=0 VAL=0 ADDR=0
| | TYPE
||| ARRAY
||||INDEX
|||||10
(none)
|||| ELEMENT_TYPE
| | | | (int)
| (ID="sort") TYPE:e4beada0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
| | TYPE
||| FUNCTION
|||| PARAMETER
| | | | | (ID="I") TYPE:e4be54e0 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=0
||||| TYPE
| | | | | | (int)
| | | | | (ID="r") TYPE:e4be54e0 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=0
||||| TYPE
```

```
|||||(int)
| | | | | (void)| | | | BODY
| | | | | | (ID="i") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||TYPE
|||||(int)
| | | | | | (ID="j") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
| | | | | | (ID="x") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
| | | | | | (ID="w") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
||||||(ID="k") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||TYPE
|||||(int)
| | | | | | N_STMT_LIST (0,0)
| | | | | | | N_EXP_ASSIGN (0,0)
| | | | | | | | N_EXP_IDENT (0,0)
|||||||||(ID="i") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | N_EXP_INT_CONST (0,0)
|||||1
```

```
| | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | N_EXP_ASSIGN (0,0)
| | | | | | | | | N_EXP_IDENT (0,0)
||||||||||(ID="j") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | | N_EXP_IDENT (0,0)
|||||||||||||||| (ID="r") TYPE:e4be54e0 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=0
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | N_EXP_ASSIGN (0,0)
|||||||||| N_EXP_IDENT (0,0)
|||||||||||N_EXP_ARRAY (0,0)
||||||||||||||N_EXP_IDENT (0,0)
||||||||||||||||||| (ID="a") TYPE:e4beabb0 KIND:VAR SPEC=AUTO LEV=0 VAL=0 ADDR=0
| | | | | | | | | | | N_EXP_DIV (0,0)
||||||||||||||||||||||N_EXP_INT_CONST (0,0)
||||||2
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_DO (0,0)
| | | | | | | | | N_STMT_COMPOUND (0,0)
|||||||||||||||||||||||N_STMT_WHILE (0,0)
```

```
||||||N_EXP_LEQ (0,0)
|||||||||N_EXP_ASSIGN (0,0)
|||||||N_EXP_ARRAY (0,0)
||||||||N_EXP_IDENT (0,0)
|||||||N_EXP_IDENT (0,0)
||||||N_EXP_ARRAY (0,0)
||||||||N_EXP_IDENT (0,0)
```



```
||||||||||||||||||||| (ID="i") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||||||||||| N_EXP_IDENT (0,0)
| | | | | | | | | N_STMT_LIST (0,0)
|||||||||||N_STMT_IF (0,0)
| | | | | | | | | | | N_EXP_LSS (0,0)
| | | | | | | | | | | | N_EXP_IDENT (0,0)
|||||||||||N_STMT_EXPRESSION (0,0)
||||||||||||N_EXP_FUNCTION_CALL (0,0)
||||||||||N_ARG_LIST (0,0)
|||||||||||||||||||||||N_ARG_LIST (0,0)
||||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_IF (0,0)
```

```
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||||||||||||||||N_ARG_LIST (0,0)
||||||N_ARG_LIST (0,0)
| | | | | | | | | | | N_STMT_LIST_NIL (0,0)
| (ID="init_array") TYPE:e4becd60 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
| | TYPE
||| FUNCTION
| | | | PARAMETER
| | | | | (void)| | | | BODY
| | | | | | N_STMT_LIST (0,0)
| | | | | | | N_EXP_ASSIGN (0,0)
| | | | | | | | N_EXP_ARRAY (0,0)
| | | | | | | | | N_EXP_IDENT (0,0)
||||||||||(ID="a") TYPE:e4beabb0 KIND:VAR SPEC=AUTO LEV=0 VAL=0 ADDR=0
| | | | | | | | | N_EXP_INT_CONST (0,0)
```

```
||||||
| | | | | | | | N_EXP_INT_CONST (0,0)
||||||
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | N_EXP_ASSIGN (0,0)
| | | | | | | | | N_EXP_ARRAY (0,0)
|||||||||| N_EXP_IDENT (0,0)
|||||||||||||||| (ID="a") TYPE:e4beabb0 KIND:VAR SPEC=AUTO LEV=0 VAL=0 ADDR=0
|||||||||N_EXP_INT_CONST (0,0)
|||||1
||||||||N_EXP_INT_CONST (0,0)
|||||1
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||N_EXP_ASSIGN (0,0)
||||||||||N_EXP_ARRAY (0,0)
||||||||||||||| N_EXP_IDENT (0,0)
||||||||||||||||||| (ID="a") TYPE:e4beabb0 KIND:VAR SPEC=AUTO LEV=0 VAL=0 ADDR=0
|||||||||||| N_EXP_INT_CONST (0,0)
||||||2
|||||||||| N_EXP_INT_CONST (0,0)
|||||3
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||N_EXP_ASSIGN (0,0)
| | | | | | | | | | | N_EXP_ARRAY (0,0)
```

```
||||||||||||(ID="a") TYPE:e4beabb0 KIND:VAR SPEC=AUTO LEV=0 VAL=0 ADDR=0
|||||||||||||||||||||||N_EXP_INT_CONST (0,0)
|||||3
|||||||||||| N_EXP_INT_CONST (0,0)
||||||5
|||||||||N_STMT_LIST (0,0)
||||||||| N_STMT_EXPRESSION (0,0)
|||||||||||N_EXP_ASSIGN (0,0)
||||||||||||||||||||||N_EXP_ARRAY (0,0)
||||||||||||||||||||||N_EXP_INT_CONST (0,0)
|||||4
||||||||||||||||||||||N_EXP_INT_CONST (0,0)
|||||7
||||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||||||||||||||N_EXP_ARRAY (0,0)
||||||5
|||||||||||||||||||||||N_EXP_INT_CONST (0,0)
|||||||9
```

```
||||||||||||N_STMT_EXPRESSION (0,0)
|||||||||||||||||||||||N_EXP_ARRAY (0,0)
||||||||N_EXP_INT_CONST (0,0)
||||||6
||||||2
||||||||||||||||||||||N_EXP_ARRAY (0,0)
||||||||N_EXP_INT_CONST (0,0)
|||||7
||||||||N_EXP_INT_CONST (0,0)
|||||4
||||||||||||||||||||||N_STMT_LIST (0,0)
||||||||N_EXP_INT_CONST (0,0)
```

```
|||||6
||||||||N_EXP_INT_CONST (0,0)
|||||||9
||||||||N_EXP_INT_CONST (0,0)
|||||||||(0,0)
| (ID="print_array") TYPE:e4bee100 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
| | TYPE
||| FUNCTION
|||| PARAMETER
| | | | | (ID="msg") TYPE:e4bee070 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=0
||||| TYPE
||||| POINTER
||||||ELEMENT_TYPE
||||||(char 1)
| | | | | (void)| | | | BODY
| | | | | | (ID="k") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||TYPE
```

||||||N\_EXP\_INT\_CONST (0,0)

```
|||||(int)
| | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_EXP_IDENT (0,0)
||||||||||||| (ID="printf") TYPE:e4be57b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||| N_ARG_LIST (0,0)
||||||||N_EXP_STRING_LITERAL (0,0)
||||||"%s :₩n"
||||||||N_ARG_LIST (0,0)
|||||||||| N_EXP_IDENT (0,0)
||||||||||||||||| (ID="msg") TYPE:e4bee070 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=0
|||||||||| N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_FOR (0,0)
| | | | | | | | N_FOR_EXP (0,0)
||||||||N_EXP_ASSIGN (0,0)
|||||||||| N_EXP_IDENT (0,0)
|||||||||| N_EXP_INT_CONST (0,0)
||||||
||||||||| N_EXP_LSS (0,0)
|||||||||| N_EXP_IDENT (0,0)
|||||||||| N_EXP_INT_CONST (0,0)
|||||10
| | | | | | | | | N_EXP_POST_INC (0,0)
```

```
|||||||||| N_EXP_IDENT (0,0)
|||||||||||(ID="k") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | N_EXP_FUNCTION_CALL (0,0)
| | | | | | | | | | N_EXP_IDENT (0,0)
||||||||||||||||| (ID="printf") TYPE:e4be57b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||||N_ARG_LIST (0,0)
| | | | | | | | | | | N_EXP_STRING_LITERAL (0,0)
|||||"%d"
|||||||||||N_ARG_LIST (0,0)
||||||||||||||||||||||N_EXP_ARRAY (0,0)
||||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | N_EXP_FUNCTION_CALL (0,0)
|||||||||| N_EXP_IDENT (0,0)
||||||||||||||||| (ID="printf") TYPE:e4be57b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||||N_ARG_LIST (0,0)
| | | | | | | | | | | N_EXP_STRING_LITERAL (0,0)
| | | | | | | | | | | N_ARG_LIST_NIL (0,0)
| | | | | | | | N_STMT_LIST_NIL (0,0)
| (ID="main") TYPE:e4beec80 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
```

```
| | TYPE
||| FUNCTION
|||| PARAMETER
| | | | | (void)| | | | BODY
| | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_EXP_IDENT (0,0)
|||||||||(ID="init_array") TYPE:e4becd60 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_EXPRESSION (0,0)
|||||||| N_EXP_FUNCTION_CALL (0,0)
| | | | | | | | | N_EXP_IDENT (0,0)
||||||||||(ID="print_array") TYPE:e4bee100 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
||||||||N_ARG_LIST (0,0)
|||||||||N_EXP_STRING_LITERAL (0,0)
|||||||||| "before sort"
|||||||||| N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | N_EXP_FUNCTION_CALL (0,0)
||||||||||| N_EXP_IDENT (0,0)
||||||||||||||| (ID="printf") TYPE:e4be57b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||||N_ARG_LIST (0,0)
```

```
| | | | | | | | | | | | N_EXP_STRING_LITERAL (0,0)
|||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | | | | N_EXP_FUNCTION_CALL (0,0)
| | | | | | | | | | | N_EXP_IDENT (0,0)
|||||||||||||||||||| (ID="sort") TYPE:e4beada0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
||||||||||N_ARG_LIST (0,0)
||||||||||||||||||||||N_EXP_INT_CONST (0,0)
||||||0
||||||||N_ARG_LIST (0,0)
|||||||||||||||||||||N_EXP_INT_CONST (0,0)
|||||||9
|||||||||N_STMT_LIST (0,0)
| | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||| N_EXP_FUNCTION_CALL (0,0)
|||||||||N_ARG_LIST (0,0)
||||||||after sort"
| | | | | | | | | | N_STMT_LIST_NIL (0,0)
====== semantic tree =======
N PROGRAM (0,120)
```

(ID="a") TYPE:e4beabb0 KIND:VAR SPEC=AUTO LEV=0 VAL=0 ADDR=12	
TYPE	
ARRAY	
INT=10	
ELEMENT_TYPE	
(int)	
(ID="sort") TYPE:e4beada0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0	
TYPE	
FUNCTION	
PARAMETER	
(ID="I") TYPE:e4be54e0 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=12	2
TYPE	
(int)	
(ID="r") TYPE:e4be54e0 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=16	ŝ
TYPE	
(int)	
(void)	
N_STMT_COMPOUND (0,20)	
(ID="i") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20	)
TYPE	
(int)	
(ID="j") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=24	ļ
TYPE	
(int)	

```
| | | | | | (ID="x") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=28
||||| TYPE
|||||(int)
| | | | | | (ID="w") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=32
||||| TYPE
|||||(int)
||||||(ID="k") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=36
||||| TYPE
|||||(int)
| | | | | | N_STMT_LIST (0,0)
||||||| N_EXP_ASSIGN (e4be54e0,0)
||||||||N_EXP_IDENT (e4be54e0,1)
|||||||||(ID="i") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
||||||||N_EXP_INT_CONST (e4be54e0,0)
| | | | | | | N_STMT_LIST (0,0)
|||||||| N_EXP_ASSIGN (e4be54e0,0)
|||||||||N_EXP_IDENT (e4be54e0,1)
||||||||||(ID="j") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=24
|||||||||N_EXP_IDENT (e4be54e0,1)
||||||||||||||| (ID="r") TYPE:e4be54e0 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=16
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||N_EXP_ASSIGN (e4be54e0,0)
||||||||||N_EXP_IDENT (e4be54e0,1)
```

```
||||||||||||(ID="x") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=28
||||||||||N_EXP_ARRAY (e4be54e0,1)
||||||(e4beabb0,0)
||||||||||||| N_EXP_DIV (e4be54e0,0)
|||||||||||||N_EXP_ADD (e4be54e0,0)
|||||||(e4be54e0,1)
|||||||(e4be54e0,1)
|||||||||||N_EXP_INT_CONST (e4be54e0,0)
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_DO (0,0)
| | | | | | | | | | N_STMT_COMPOUND (0,0)
|||||||||||N_STMT_LIST (0,0)
||||||||||||N_EXP_LSS (e4be54e0,0)
||||||(e4beabb0,0)
||||||(e4be54e0,1)
```

```
|||||||(e4be54e0,1)
| | | | | | | | | | | | N_STMT_LIST (0,0)
```

N_EXP_IDENT (e4be54e0,1)
N_STMT_LIST (0,0)

```
||||||||(e4be54e0,1)
||||||N_STMT_LIST (0,0)
||||||N_STMT_LIST (0,0)
|||||||N_STMT_EXPRESSION (0,0)
|||||||||(0,0)
|||||||||| N_EXP_LEQ (e4be54e0,0)
||||||||||N_EXP_IDENT (e4be54e0,1)
||||||||||||||||||| (ID="i") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
||||||||||N_EXP_IDENT (e4be54e0,1)
||||||||||||||||||||| (ID="j") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=24
| | | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_IF (0,0)
||||||||||N_EXP_LSS (e4be54e0,0)
||||||(e4be54e0,1)
||||||(e4be54e0,1)
||||||||||||||(ID="j") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=24
```

```
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||||N_EXP_FUNCTION_CALL (e4be5690,0)
|||||||||N_ARG_LIST (0,8)
||||||N_ARG_LIST (0,4)
| | | | | | | | | N_STMT_LIST (0,0)
||||||(e4be54e0,1)
||||||(e4be54e0,1)
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||||N_EXP_FUNCTION_CALL (e4be5690,0)
|||||||(e4beada0,0)
||||||||||N_ARG_LIST (0,8)
```

```
||||||||N_ARG_LIST (0,4)
||||||||||(0,0)
||||||||||||N_STMT_LIST_NIL (0,0)
| (ID="init_array") TYPE:e4becd60 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
| | TYPE
| | | FUNCTION
||||PARAMETER
| | | | (void)
| | | | | | N_STMT_LIST (0,0)
| | | | | | N_STMT_EXPRESSION (0,0)
||||||| N_EXP_ASSIGN (e4be54e0,0)
||||||||N_EXP_ARRAY (e4be54e0,1)
|||||||||N_EXP_IDENT (e4beabb0,0)
||||||||||(ID="a") TYPE:e4beabb0 KIND:VAR SPEC=AUTO LEV=0 VAL=0 ADDR=12
| | | | | | | | | N_EXP_INT_CONST (e4be54e0,0)
|||||||INT=0
| | | | | | | | N_EXP_INT_CONST (e4be54e0,0)
||||||INT=0
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_EXPRESSION (0,0)
|||||||| N_EXP_ASSIGN (e4be54e0,0)
|||||||||N_EXP_ARRAY (e4be54e0,1)
```

```
|||||||||N_EXP_IDENT (e4beabb0,0)
||||||||||||(ID="a") TYPE:e4beabb0 KIND:VAR SPEC=AUTO LEV=0 VAL=0 ADDR=12
|||||||||N_EXP_INT_CONST (e4be54e0,0)
|||||||||N_EXP_INT_CONST (e4be54e0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||N_EXP_ASSIGN (e4be54e0,0)
||||||||||N_EXP_ARRAY (e4be54e0,1)
||||||||||N_EXP_IDENT (e4beabb0,0)
||||||||||N_EXP_INT_CONST (e4be54e0,0)
|||||||||N_EXP_INT_CONST (e4be54e0,0)
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||N_EXP_ASSIGN (e4be54e0,0)
|||||||||||N_EXP_ARRAY (e4be54e0,1)
||||||(e4beabb0,0)
||||||||||||N_EXP_INT_CONST (e4be54e0,0)
||||||INT=3
||||||||||N_EXP_INT_CONST (e4be54e0,0)
||||||INT=5
| | | | | | | | | N_STMT_LIST (0,0)
```

```
| | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_ASSIGN (e4be54e0,0)
|||||||||||N_EXP_ARRAY (e4be54e0,1)
||||||(e4beabb0,0)
|||||||||||||N_EXP_INT_CONST (e4be54e0,0)
||||||INT=4
||||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_ASSIGN (e4be54e0,0)
||||||(e4beabb0,0)
||||||||||||||(ID="a") TYPE:e4beabb0 KIND:VAR SPEC=AUTO LEV=0 VAL=0 ADDR=12
||||||||||||N_EXP_INT_CONST (e4be54e0,0)
|||||||INT=5
|||||||||||||N_EXP_INT_CONST (e4be54e0,0)
||||||INT=9
||||||||||||||||||||||N_STMT_EXPRESSION (0,0)
||||||||||||N_EXP_ASSIGN (e4be54e0,0)
||||||(e4beabb0,0)
```

```
|||||||INT=2
||||||INT=7
|||||||||||||||||||||||||||||N_EXP_INT_CONST (e4be54e0,0)
||||||INT=4
|||||||(e4beabb0,0)
||||||INT=6
||||||||(e4beabb0,0)
```

N_EXP_INT_CONST (e4be54e0,0)
N_STMT_LIST_NIL (0,0)
(ID="print_array") TYPE:e4bee100 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
TYPE
FUNCTION
PARAMETER
(ID="msg") TYPE:e4bee070 KIND:PARM SPEC=NULL LEV=1 VAL=0 ADDR=12
TYPE
POINTER
ELEMENT_TYPE
(char 1)
(void)
N_STMT_COMPOUND (0,4)
(ID="k") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
TYPE
(int)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_FUNCTION_CALL (e4be5690,0)
N_EXP_AMP (e4bf07b0,0)
N_EXP_IDENT (e4be57b0,0)

```
||||||||||||||| (ID="printf") TYPE:e4be57b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||| N_ARG_LIST (0,8)
| | | | | | | | N_EXP_STRING_LITERAL (e4be56d0,0)
|||||||||LITERAL: "%s :₩n"
||||||||| N_ARG_LIST (0,4)
|||||||||| N_EXP_IDENT (e4bee070,1)
|||||||||| N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_FOR (0,0)
| | | | | | | | N_FOR_EXP (0,0)
||||||||N_EXP_ASSIGN (e4be54e0,0)
||||||(e4be54e0,1)
||||||||||||(ID="k") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
| | | | | | | | | N_EXP_INT_CONST (e4be54e0,0)
||||||||| N_EXP_LSS (e4be54e0,0)
|||||||||| N_EXP_IDENT (e4be54e0,1)
|||||||||||||(ID="k") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
| | | | | | | | | N_EXP_INT_CONST (e4be54e0,0)
||||||INT=10
|||||||||N_EXP_POST_INC (e4be54e0,0)
||||||(e4be54e0,1)
|||||||||||||(ID="k") TYPE:e4be54e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
| | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||N_EXP_FUNCTION_CALL (e4be5690,0)
||||||||||N_EXP_AMP (e4bf0830,0)
```

N_EXP_IDENT (e4be57b0,0)
N_ARG_LIST (0,8)
N_EXP_STRING_LITERAL (e4be56d0,0)
LITERAL: "%d "
N_ARG_LIST (0,4)
N_EXP_ARRAY (e4be54e0,1)
N_EXP_IDENT (e4beabb0,0)
N_EXP_IDENT (e4be54e0,1)
N_ARG_LIST_NIL (0,0)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_FUNCTION_CALL (e4be5690,0)
N_EXP_AMP (e4bf08b0,0)
N_EXP_IDENT (e4be57b0,0)
N_ARG_LIST (0,4)
N_EXP_STRING_LITERAL (e4be56d0,0)
LITERAL: "₩n"
N_ARG_LIST_NIL (0,0)
N_STMT_LIST_NIL (0,0)
(ID="main") TYPE:e4beec80 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
TYPE
FUNCTION
PARAMETER

```
| | | | | (void)
| | | | | | N_STMT_LIST (0,0)
| | | | | | | N_EXP_FUNCTION_CALL (e4be5690,0)
||||||||N_EXP_AMP (e4bf0930,0)
|||||||||N_EXP_IDENT (e4becd60,0)
||||||||||(ID="init_array") TYPE:e4becd60 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | N_STMT_EXPRESSION (0,0)
||||||||N_EXP_FUNCTION_CALL (e4be5690,0)
|||||||||N_EXP_AMP (e4bf09b0,0)
|||||||||| N_EXP_IDENT (e4bee100,0)
||||||||N_ARG_LIST (0,4)
|||||||||N_EXP_STRING_LITERAL (e4be56d0,0)
||||||||LITERAL: "before sort"
||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_EXPRESSION (0,0)
| | | | | | | | N_EXP_FUNCTION_CALL (e4be5690,0)
||||||||||N_EXP_AMP (e4bf0a30,0)
|||||||||N_EXP_IDENT (e4be57b0,0)
| | | | | | | | | | | | (ID="printf") TYPE:e4be57b0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
```

```
|||||||||N_ARG_LIST (0,4)
| | | | | | | | | | | N_EXP_STRING_LITERAL (e4be56d0,0)
|||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_FUNCTION_CALL (e4be5690,0)
||||||||||N_EXP_AMP (e4bf0ab0,0)
|||||||||||N_EXP_IDENT (e4beada0,0)
||||||||||||||||||| (ID="sort") TYPE:e4beada0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||N_ARG_LIST (0,8)
||||||||||||N_EXP_INT_CONST (e4be54e0,0)
||||||||N_ARG_LIST (0,4)
||||||||||||N_EXP_INT_CONST (e4be54e0,0)
||||||INT=9
|||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
||||||||||N_EXP_FUNCTION_CALL (e4be5690,0)
||||||||||||||N_EXP_AMP (e4bf0b30,0)
||||||(e4bee100,0)
|||||||||||N_ARG_LIST (0,4)
| | | | | | | | | | | | N_EXP_STRING_LITERAL (e4be56d0,0)
||||||||||LITERAL: "after sort"
||||||||||||||||||||||N_ARG_LIST_NIL (0,0)
```

| | | | | | | | | | N\_STMT\_LIST\_NIL (0,0)

## 기계어 프로그램 실행 결과

```
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./a.out < quicksortProgram.c > quicksortProgram.txt
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./interp.out a.asm
====== symbol ======
   1: printf
        malloc
        scanf
   4:
        main
                   249
   5:
        sort
                  3
                   25
        L6
                   41
       L4
L8
                   40
   9:
  10:
                   57
  12:
        L7
                   56
       L10
                  103
  13:
  14:
                   103
                   107
  16:
       L11
                  117
       L12
                  127
        init_array
                            128
  18:
        print_array
  19:
                            210
  20:
                  221
       L14
  21:
                  243
        L13
                  236
        == code =======
   0:
        INT
                  0,120
        SUP
                  0,249
        RET
                  0,0
        INT
                  0,40
   4:
        LDA
                  1,20
        LITI
                  0,1
   6:
                  0,1
        POP
                   0,1
   8:
        LDA
                   1,24
   9:
        LOD
                   1,16
  10:
                   0,1
        STX
        POP
                  0,1
                   1,28
  12:
        LDA
  13:
        LDA
                  0,12
  14:
        LOD
                   1,12
        LOD
                   1,16
                  0,0
  16:
        ADDI
  17:
        LITI
                   0,0
        DIVI
  19:
        LITI
                   0,4
        MULI
  20:
                  0,0
  21:
        OFFSET
                  0,0
        LDI
                   0,1
                   0,1
        POP
  24:
                  0,1
  25:
        LDA
                  0,12
```

```
26:
     LOD
               1,20
               0,4
27:
     LITI
               0,0
28:
     MULI
               0,0
29:
     OFFSET
               0,1
30:
     LDI
31:
     LOD
               1,28
     LSSI
               0,0
32:
               0,41
33:
     JPC
               1,20
34:
     LOD
               1,20
35:
     LDA
               0,1
     LDX
36:
37:
     INCI
               0,0
               0,1
38:
     ST0
               0,1
39:
     POP
40:
     JMP
               0,25
41:
     LOD
               1,28
               0,12
42:
     LDA
               1,24
43:
     LOD
               0,4
44:
     LITI
45:
               0,0
     MULI
46:
     OFFSET
               0,0
               0,1
47:
     LDI
48:
     LSSI
               0,0
49:
     JPC
               0,57
               1,24
50:
     LOD
               1,24
51:
     LDA
               0,1
52:
     LDX
53:
     DECI
               0,0
               0,1
54:
     STO
               0,1
55:
     POP
56:
     JMP
               0,41
57:
     LOD
               1,20
               1,24
58:
     LOD
59:
               0,0
     LEQI
               0,103
60:
     JPC
61:
     LDA
               1,32
62:
               0,12
     LDA
               1,20
63:
     LOD
64:
     LITI
               0,4
               0,0
65:
     MULI
66:
     OFFSET
               0,0
67:
               0,1
     LDI
               0,1
68:
     STX
               0,1
69:
     POP
               0,12
70:
     LDA
71:
               1,20
     LOD
72:
               0,4
     LITI
73:
     MULI
               0,0
               0,0
74:
     OFFSET
75:
     LDA
               0,12
76:
               1,24
     LOD
               0,4
77:
     LITI
78:
     MULI
               0,0
79:
     OFFSET
               0,0
```

```
0,1
 80:
      LDI
 81:
                0,1
      STX
      POP
                0,1
 82:
                0,12
 83:
      LDA
 84:
      LOD
                1,24
                0,4
 85:
      LITI
 86:
      MULI
                0,0
                0,0
 87:
      OFFSET
                1,32
 88:
      LOD
 89:
                0,1
      STX
      POP
                0,1
 90:
                1,20
 91:
      LOD
                1,20
 92:
      LDA
 93:
      LDX
                0,1
                0,0
 94:
      INCI
                0,1
 95:
      STO
                0,1
 96:
      POP
 97:
                1,24
      LOD
 98:
                1,24
      LDA
                0,1
 99:
      LDX
                0,0
100:
      DECI
101:
      STO
                0,1
102:
      POP
                0,1
                1,20
103:
      LOD
104:
                1,24
      LOD
105:
      LEOI
                0,0
106:
      JPT
                0,25
107:
                1,12
      LOD
                1,24
108:
      LOD
109:
      LSSI
                0,0
110:
      JPC
                0,117
111:
      INT
                0,12
                1,12
112:
      LOD
                1,24
113:
      LOD
114:
      POP
                0,5
115:
                0,3
      ADDR
116:
      CAL
                0,0
117:
                1,20
      LOD
118:
      LOD
                1,16
119:
                0,0
      LSSI
120:
      JPC
                0,127
121:
      INT
                0,12
122:
      LOD
                1,20
123:
                1,16
      LOD
124:
      POP
                0,5
125:
                0,3
      ADDR
126:
      CAL
                0,0
127:
      RET
                0,0
128:
      INT
                0,12
129:
      LDA
                0,12
130:
                0,0
      LITI
131:
                0,4
      LITI
132:
      MULI
                0,0
133:
      OFFSET
                0,0
```

```
134:
      LITI
                 0,0
                 0,1
135:
      STX
                 0,1
136:
      POP
137:
      LDA
                 0,12
138:
                 0,1
      LITI
139:
                 0,4
      LITI
140:
                 0,0
      MULI
141:
                 0,0
      OFFSET
142:
                 0,1
      LITI
143:
                 0,1
      STX
144:
                 0,1
      POP
145:
      LDA
                 0,12
146:
                 0,2
      LITI
147:
                 0,4
      LITI
148:
                 0,0
      MULI
149:
                 0,0
      OFFSET
150:
                 0,3
      LITI
151:
                 0,1
      STX
152:
                 0,1
      POP
153:
      LDA
                 0,12
154:
      LITI
                 0,3
155:
                 0,4
      LITI
156:
      MULI
                 0,0
                 0,0
157:
      OFFSET
                 0,5
158:
      LITI
159:
                 0,1
      STX
160:
                 0,1
      POP
                 0,12
161:
      LDA
                 0,4
162:
      LITI
163:
                 0,4
      LITI
164:
                 0,0
      MULI
                 0,0
165:
      OFFSET
166:
                 0,7
      LITI
167:
                 0,1
      STX
168:
                 0,1
      POP
169:
      LDA
                 0,12
170:
      LITI
                 0,5
171:
                 0,4
      LITI
172:
      MULI
                 0,0
                 0,0
173:
      OFFSET
174:
                 0,9
      LITI
175:
                 0,1
      STX
176:
                 0,1
      POP
                 0,12
177:
      LDA
178:
                 0,6
      LITI
179:
                 0,4
      LITI
180:
                 0,0
      MULI
181:
      OFFSET
                 0,0
182:
                 0,2
      LITI
183:
      STX
                 0,1
184:
                 0,1
      POP
185:
                 0,12
      LDA
186:
                 0,7
      LITI
187:
      LITI
                 0,4
```

```
188:
      MULI
                0,0
189:
      OFFSET
                0,0
190:
                0,4
     LITI
                0,1
191:
     STX
192:
      POP
                0,1
193:
                0,12
      LDA
194:
     LITI
                0,8
                0,4
195:
     LITI
                0,0
196:
     MULI
                0,0
197:
     OFFSET
198:
     LITI
                0,6
199:
                0,1
     STX
                0,1
200:
     POP
201:
      LDA
                0,12
                0,9
202:
     LITI
                0,4
203:
     LITI
                0,0
204:
     MULI
205:
                0,0
     OFFSET
                0,8
206:
      LITI
207:
     STX
                0,1
                0,1
208:
     POP
209:
     RET
                0,0
                0,20
210:
      INT
211:
     INT
                0,12
                0,52
212:
     LDA
213:
     LOD
                1,12
                0,5
214:
     POP
                0,-1
215:
     ADDR
216:
     CAL
                0,0
                1,16
217:
     LDA
218:
      LITI
                0,0
      STX
                0,1
219:
     POP
                0,1
220:
                1,16
221:
     LOD
222:
                0,10
     LITI
223:
     LSSI
                0,0
224:
      JPC
                0,243
                0,12
225:
      INT
226:
     LDA
                0,64
                0,12
227:
      LDA
228:
     LOD
                1,16
229:
                0,4
     LITI
                0,0
230:
     MULI
                0,0
231:
     OFFSET
                0,1
232:
      LDI
233:
      POP
                0,5
                0,-1
234:
     ADDR
                0,0
235:
     CAL
236:
      LOD
                1,16
                1,16
237:
      LDA
238:
      LDX
                0,1
239:
      INCI
                0,0
                0,1
240:
      STO
241:
      POP
                0,1
```

```
242:
       JMP
                0,221
 243:
      INT
                0,12
 244:
      LDA
               0,72
 245:
      POP
               0,4
 246:
      ADDR
               0,-1
 247:
               0,0
      CAL
 248:
      RET
               0,0
 249:
               0,12
      INT
 250:
      INT
               0,12
 251:
               0,3
      POP
 252:
      ADDR
               0,128
 253: CAL
               0.0
 254:
      INT
               0,12
 255:
      LDA
               0,80
      POP
 256:
               0,4
 257:
      ADDR
               0,210
 258: CAL
               0.0
 259:
      INT
               0,12
 260:
      LDA
               0,96
261:
      POP
               0,4
 262:
     ADDR
               0,-1
 263: CAL
               0.0
 264:
      INT
               0,12
 265: LITI
               0,0
 266: LITI
               0,9
 267: POP
               0,5
 268: ADDR
               0,3
 269:
      CAL
               0,0
 270: INT
               0,12
271: LDA
               0,104
272: POP
               0,4
273: ADDR
               0,210
274: CAL
               0.0
275:
      RET
               0,0
start execution
before sort :
0 1 3 5 7 9 2 4 6 8
after sort :
0 1 2 3 4 5 6 7 8 9
end execution
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$
```

## 11. mallocTest.c

|||| PARAMETER

```
소스코드
```

```
void main() {
        int *nums;
        int num_count;
        int i;
        num_count = 10;
        nums = malloc(sizeof(int) * num_count);
        for (i = 0; i < num\_count; ++i) {
                nums[i] = i;
        }
        for (i = 0; i < num\_count; ++i) {
                printf("nums[%d]: %d\foralln", i + 1, *(nums + i));
        }
}
컴파일러 실행 결과
====== syntax tree =======
N_PROGRAM (0,0)
| (ID="main") TYPE:1a034b70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|| TYPE
||| FUNCTION
```

```
| | | | | (void)| | | | BODY
| | | | | | (ID="nums") TYPE:1a034bf0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||| POINTER
| | | | | | | | | ELEMENT_TYPE
|||||(int)
||||||(ID="num_count") TYPE:1a02f4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
||||| TYPE
|||||(int)
| | | | | | (ID="i") TYPE:1a02f4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||TYPE
|||||(int)
| | | | | | N_STMT_LIST (0,0)
| | | | | | | N_EXP_ASSIGN (0,0)
| | | | | | | | N_EXP_IDENT (0,0)
|||||||||(ID="num_count") TYPE:1a02f4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | N_EXP_INT_CONST (0,0)
|||||10
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_EXP_ASSIGN (0,0)
|||||||||N_EXP_IDENT (0,0)
||||||||||(ID="nums") TYPE:1a034bf0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | | N_EXP_FUNCTION_CALL (0,0)
```

```
|||||||||N_EXP_IDENT (0,0)
|||||||||||||||||| (ID="malloc") TYPE:1a02f9c0 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
|||||||||N_ARG_LIST (0,0)
| | | | | | | | | | | N_EXP_MUL (0,0)
| | | | | | | | | | | | N_EXP_SIZE_TYPE (0,0)
|||||(int)
||||||||||||(ID="num_count") TYPE:1a02f4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
|||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_FOR (0,0)
| | | | | | | | | N_FOR_EXP (0,0)
| | | | | | | | | | N_EXP_ASSIGN (0,0)
||||||||||||| N_EXP_IDENT (0,0)
||||||||||| N_EXP_INT_CONST (0,0)
| | | | | | | | | 0
||||||||||N_EXP_LSS (0,0)
||||||||||||| N_EXP_IDENT (0,0)
|||||||||||||| N_EXP_IDENT (0,0)
||||||||||| N_EXP_PRE_INC (0,0)
||||||||||||||N_EXP_IDENT (0,0)
|||||||||||||||||||| (ID="i") TYPE:1a02f4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=0
| | | | | | | | | N_STMT_COMPOUND (0,0)
| | | | | | | | | N_STMT_LIST (0,0)
```

```
| | | | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||||||||||||||N_EXP_ARRAY (0,0)
||||||||||||N_STMT_LIST_NIL (0,0)
| | | | | | | | N_STMT_LIST (0,0)
|||||||||N_STMT_FOR (0,0)
| | | | | | | | | | N_FOR_EXP (0,0)
||||||||||N_EXP_ASSIGN (0,0)
| | | | | | | | | | | | N_EXP_IDENT (0,0)
||||||||||||||||||||||N_EXP_INT_CONST (0,0)
|||||||
| | | | | | | | | | | | N_EXP_IDENT (0,0)
| | | | | | | | | | | | N_EXP_IDENT (0,0)
| | | | | | | | | | | | N_EXP_IDENT (0,0)
| | | | | | | | | N_STMT_COMPOUND (0,0)
```

```
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||||||||||||||||N_ARG_LIST (0,0)
|||||||N_ARG_LIST (0,0)
||||||N_EXP_ADD (0,0)
|||||||N_EXP_INT_CONST (0,0)
||||||N_ARG_LIST (0,0)
||||||N_EXP_STAR (0,0)
||||||||N_EXP_ADD (0,0)
|||||||||||||N_STMT_LIST_NIL (0,0)
| | | | | | | | | N_STMT_LIST_NIL (0,0)
====== semantic tree =======
N_PROGRAM (0,32)
| (ID="main") TYPE:1a034b70 KIND:FUNC SPEC=NULL LEV=0 VAL=0 ADDR=0
```

TYPE
FUNCTION
PARAMETER
(void)
N_STMT_COMPOUND (0,12)
(ID="nums") TYPE:1a034bf0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
TYPE
POINTER
ELEMENT_TYPE
(int)
(ID="num_count") TYPE:1a02f4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
TYPE
(int)
(ID="i") TYPE:1a02f4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
TYPE
(int)
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)
N_EXP_ASSIGN (1a02f4e0,0)
N_EXP_IDENT (1a02f4e0,1)
(ID="num_count") TYPE:1a02f4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
N_EXP_INT_CONST (1a02f4e0,0)
INT=10
N_STMT_LIST (0,0)
N_STMT_EXPRESSION (0,0)

```
||||||||N_EXP_ASSIGN (1a034bf0,0)
|||||||||N_EXP_IDENT (1a034bf0,1)
|||||||||||(ID="nums") TYPE:1a034bf0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=12
| | | | | | | | N_EXP_FUNCTION_CALL (1a02f6d0,0)
|||||||||N_EXP_AMP (1a036ef0,0)
|||||||||||| N_EXP_IDENT (1a02f9c0,0)
|||||||||N_ARG_LIST (0,4)
||||||||||N_EXP_MUL (1a02f4e0,0)
||||||||||||||| N_EXP_SIZE_TYPE (1a02f4e0,0)
|||||||(1a02f4e0,1)
|||||||||||||(ID="num_count") TYPE:1a02f4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=16
|||||||||||N_ARG_LIST_NIL (0,0)
| | | | | | | N_STMT_LIST (0,0)
| | | | | | | | N_STMT_FOR (0,0)
| | | | | | | | | N_FOR_EXP (0,0)
||||||||||N_EXP_ASSIGN (1a02f4e0,0)
||||||||||||||| N_EXP_IDENT (1a02f4e0,1)
||||||||||||||||||| (ID="i") TYPE:1a02f4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
||||||||||N_EXP_INT_CONST (1a02f4e0,0)
|||||||||N_EXP_LSS (1a02f4e0,0)
|||||||||||||||| N_EXP_IDENT (1a02f4e0,1)
||||||||||||||||||||| (ID="i") TYPE:1a02f4e0 KIND:VAR SPEC=AUTO LEV=1 VAL=0 ADDR=20
||||||||||| N_EXP_IDENT (1a02f4e0,1)
```

```
||||||||||N_EXP_PRE_INC (1a02f4e0,0)
| | | | | | | | | N_STMT_COMPOUND (0,0)
|||||||||N_STMT_LIST (0,0)
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||||N_EXP_ASSIGN (1a02f4e0,0)
||||||||||||N_EXP_IDENT (1a02f4e0,1)
| | | | | | | | | | | N_STMT_LIST_NIL (0,0)
| | | | | | | | N_STMT_LIST (0,0)
| | | | | | | | | N_STMT_FOR (0,0)
| | | | | | | | | | N_FOR_EXP (0,0)
||||||||||N_EXP_ASSIGN (1a02f4e0,0)
|||||||||||N_EXP_INT_CONST (1a02f4e0,0)
|||||||||||N_EXP_LSS (1a02f4e0,0)
|||||||||||N_EXP_IDENT (1a02f4e0,1)
|||||||(1a02f4e0,1)
```

```
|||||||||||N_EXP_PRE_INC (1a02f4e0,0)
|||||||||||N_EXP_IDENT (1a02f4e0,1)
|||||||||| N_STMT_COMPOUND (0,0)
| | | | | | | | | | | | N_STMT_EXPRESSION (0,0)
|||||||||||||||||||||||N_ARG_LIST (0,12)
||||||||||||||||||||||||LITERAL: "nums[%d] : %d₩n"
||||||N_ARG_LIST (0,8)
|||||||(1a02f4e0,1)
||||||N_ARG_LIST (0,4)
||||||||(1a034bf0,1)
||||||||(1a02f4e0,1)
```

## 기계어 프로그램 실행 결과

```
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./a.out < mallocTest.c > mallocTest.txt
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$ ./interp.out a.asm
====== symbol ======
   1: printf
                 -1
   2:
      malloc
                 -2
       scanf
      main
                 3
       L2
                 22
      L3
   6:
                 40
   7:
       L1
                 34
       L5
                 44
   9:
       L6
                 68
       L4
  10:
                 62
  ===== code =======
                0,32
       INT
       SUP
   1:
                0,3
       RET
                0,0
   3:
       INT
                0,24
                 1,16
       LDA
       LITI
   5:
                0,10
       STX
                 0,1
   7:
       POP
                0,1
                1,12
0,16
       LDA
   8:
       INT
   9:
  10:
       LITI
                 0,4
  11:
       LOD
                1,16
       MULI
                 0,0
       POP
  13:
                0,4
  14:
       ADDR
                 0,-2
                0,0
       CAL
  15:
  16:
       STX
                 0,1
       POP
                0,1
  17:
  18:
       LDA
                 1,20
  19:
       LITI
                0,0
  20:
       STX
                0,1
       POP
                 0,1
  21:
  22:
       LOD
                 1,20
                 1,16
  23:
       LOD
                0,0
0,40
  24:
       LSSI
  25:
       JPC
       LOD
  26:
                 1,12
  27:
       LOD
                 1,20
                0,4
  28:
       LITI
       MULI
  29:
  30:
       OFFSET
                0,0
  31:
       LOD
                 1,20
  32:
       STX
                 0,1
  33:
       POP
                 0,1
```

```
1,20
  34:
       LDA
                0,1
  35:
       LDX
  36:
                0,0
       INCI
                0,1
  37:
       STX
                0,1
  38:
       POP
       JMP
                0,22
  39:
                1,20
  40:
       LDA
                0,0
  41:
       LITI
                0,1
  42:
       STX
                0,1
  43:
       POP
                1,20
  44:
      LOD
  45:
               1,16
      LOD
               0,0
  46:
       LSSI
  47:
       JPC
               0,68
                0,12
  48:
       INT
  49: LDA
                0,12
                1,20
  50:
      LOD
  51:
     LITI
                0,1
                0,0
  52: ADDI
  53: LOD
               1,12
  54:
       LOD
               1,20
  55: LITI
               0,4
  56: MULI
               0,0
                0,0
  57:
       ADDI
  58:
      LDI
                0,1
                0,6
  59:
     POP
               0,-1
  60: ADDR
                0,0
  61:
      CAL
               1,20
  62: LDA
               0,1
  63: LDX
               0,0
  64: INCI
                0,1
  65:
      STX
  66: POP
                0,1
                0,44
  67:
     JMP
  68: RET
                0,0
start execution
nums[1]: 0
nums[2]: 1
nums[3] : 2
nums[4]: 3
nums[5]: 4
nums[6] : 5
nums[7] : 6
nums[8]: 7
nums[9]: 8
nums[10]: 9
end execution
shlee@shlee-virtual-machine:~/workspace/ssucompiler/final_project/test$
```

## ● 소스코드

별도 첨부